第四次作业

**注：作业请在本周三（11月8日）和下周一（11月13日）上课时间提交**

1. 系统建模和仿真有什么作用？

2. 数字IC的前端设计分为哪几个层次？每一个层次的功能是什么？

3. 什么叫做现场可编程性？

4. FPGA和CPLD在结构上有什么相同点和不同点？

5. 采用HDL语言对系统进行描述有那几种描述风格？各有什么特点？。