

TEMA 6: MAQUINES D'ESTATS FINITS: MOORE VS MEALY

- 1) Dissenyeu un sistema que detecti la **seqüència '00'** en una línia de bit d'entrada en sèrie 'x'
- Com a màquina de Moore. *1 entrada / 1 sortida*
 - Com a màquina de Mealy. *→ Estat on no ha arribat la seqüència o bé continua? No estat amb un 0 no estat amb dos 0's o més.*
- 2) Dissenyeu un sistema que a una línia de entrada de bits en sèrie detecti l'aparició d'un **nombre senar de 0's seguit d'un 1.**
- Com a màquina de Moore. *→ Estat amb un nombre parell de 0's, 2 o més 1's*
 - Com a màquina de Mealy. *→ Estat amb un nombre imparell de 0's*
- Estat "no es pot aconseguir."*
- No Estat on es pot aconseguir la seqüència*
- No puc arribar a la seqüència*
- Puc arribar a la seqüència.*
- Estat amb un nombre imparell de 0's i un 1.*