

A-B es una función aritmética (resta). Utilizaremos la salida Suma (S) del sumador completo modificado.
 A NAND B es una operación lógica. Utilizaremos la salida AND del sumador completo modificado y le pondremos a continuación una puerta NOT.

Son 2 funciones, por lo que solo necesito una señal de control S0

| S0 | operación | MA | MB | FCin | Salida | F _M |
|----|-----------|----|----|------|--------|----------------|
| 0 | A - B | A | /B | 1 | S | 0 |
| 1 | A NAND B | A | B | X | AND | 1 |

El F_M = S0. En MA ha de entrar A por lo que no se necesita ninguna puerta. En MB ha de entrar o B o /B por lo que utilizaremos una puerta XOR con B a un lado . FCin puede ser siempre 1 (= Vcc en el esquema).

| S0 | operación | MB | F _{B (XOR)} |
|----|-----------|----|----------------------|
| 0 | A - B | /B | 1 |
| 1 | A NAND B | B | 0 |

Con ello: F_{B(XOR)} = /S0

