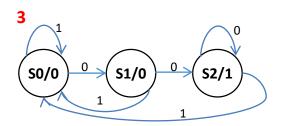
1 1 entrada X, 1 salida Z que vale 1 cuando detecta la secuencia '0,0'

- **MOORE**
- 2 SO: estado en que el último bit que entró fue un 1, o no ha entrado nada, por tanto con salida 0
 - S1: estado con un único 0, por tanto con salida 0
 - S2: estado con dos o más 0's, por tanto con salida 1



ESTADO PRESENTE	ESTADO FUTURO Y ⁺		SALIDA Z
Υ	X=0	X=1	
SO	S1	S0	0
S1	S2	S0	0
S2	S2	S0	1

10

- 5 los estados son todos diferentes
- 6 3 estados implican 2 FFs

ESTADO	Y1	Y0
S0	0	0
S1	0	1
S2	1	0
no lo utilizamos	1	1

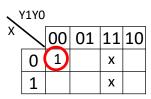
7 y 9

Y1	Y0	Χ	Y1 ⁺ = D1	$Y0^{+} = D0$	Z
0	0	0	0	1	0
0	0	1	0	0	0
0	1	0	1	0	0
0	1	1	0	0	0
1	0	0	1	0	1
1	0	1	0	0	1
1	1	0	х	Х	Х
1	1	1	х	Х	Х

\	/1Y0					
(00	01	11	10	
	0			X	1	7-V
	1			X	1	Z=Y1
				_		

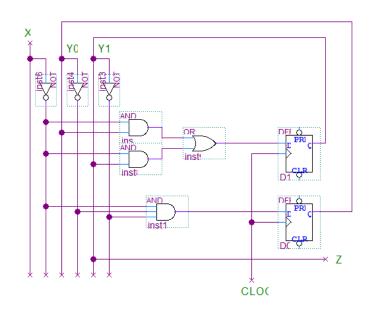
١	/1Y0				
`		00	01	11	10
	0		1	\bigotimes	1
	1			х	

$$D1 = (Y0\cdot/X) + (Y1\cdot/X)$$



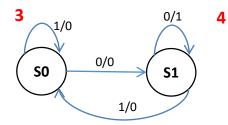
$$D0 = /Y1 \cdot /Y0 \cdot /X$$

8 FF D por flanco de subida Y+=D



MEALY

2 S0: estado en que no se puede conseguir la secuencia a detectar S1: estado en que se puede conseguir la secuencia a detectar



ESTADO PRESENTE Y	ESTADO FUTURO / SALIDA Y ⁺ / Z	
	X=0	X=1
SO	S1/0	S0/0
S1	S1/1	S0/0

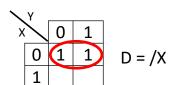
5 los estados son todos diferentes

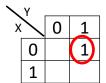
6 2 estados implican 1 FF

ESTADO	Υ
S0	0
S1	1

7 y 9

Υ	Χ	$Y^+ = D$	Z
0	0	1	0
0	1	0	0
1	0	1	1
1	1	0	0





$$Z = Y \cdot / X$$

8 FF D por flanco de subida Y⁺=D

