

1. Dissenyeu un **ALU** que pugui realitzar les següents funcions

- **B-A (resta aritmètica)**
- **A+1 (creixement d'una unitat d'A)**
- **A XNOR B (operació lògica)**

on A i B son nombres binaris de 4 bits. Utilitzeu com a nucli del ALU un **Sumador Complet Modificat**

2. Dissenyeu un sistema que tenint com a entrades **2 nombres binaris de 4 bits en paral·lel** i tingui com a sortida **3/2 del valor del nombre que sigui mes gran**. Utilitzeu conceptes de disseny i les mínimes portes lògiques possibles.

$$1 + \frac{1}{2}$$