EXAMEN Parcial Novembre 2011. TEORIA

Indicar nom i NIUB i la resposta correcta a la taula del final del qüestionari

1. Quan en un circuit assenyalem el sentit del corrent indiquem...

- a) El sentit cap on circulen totes les càrregues.
- b)El sentit cap on es mouen els electrons.
- c) El sentit cap on es mourien les càrregues positives.
- d)El sentit dels potencials creixents.

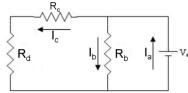
2. El valor de resistència d'una resistència linial:

- a) Depèn de la diferència de tensió entre els seus terminal i del corrent que la travessa.
- b) Només depèn de la diferència de tensió.
- c) Només depèn del corrent que travessa la resistència.
- d) No depèn ni del corrent ni de la tensió.

3. Quina afirmació és correcta respecte a un condensador:

- a) Quan s'està carregant, travessen càrregues pel material aïllant. Quan ja s'ha carregat, no.
- b) Quan s'està carregant, condensa càrregues de l'ambient, fent circular un corrent pel condensador.
- c) Mai travessen càrregues pel material aïllant, acumulant les càrregues degudes als corrents a les plaques metàl·liques.
- d)Mai travessen càrregues pel material aïllant i, per tant, la tensió al condensador és sempre de 0V.

4. Per aquest circuit, i tenint en compte el sentit dels corrents indicats, es compleix:



- a) Ib·Rb-Ic·Rc=Va
- b) Ib·Rb-Ic·Rc=Ic·Rd
- c) $Ic \cdot Rc + Ic \cdot Rd = 0$
- d) $Va+Ic\cdot Rc+Ic\cdot Rd=0$
- e) Va-Ib·Rb=-Ic·Rc-Ic·Rd

5. Per obtenir la resistència equivalent de Thevenin d'una part del circuit entre dos punts A i B:

- a) Obrim el circuit pels dos punts i deixem les rames obertes. Resolem la part del circuit que ens demanen. La resistència és igual a la diferència de tensió entre A i B.
- b)Obrim el circuit pels dos punts i eliminem les fonts. Resolem la part del circuit que ens demanen i obtenim la diferència de tensió entre els dos punts.
- c)Obrim el circuit pels dos punts i eliminem les fonts. La resistència és la resistència equivalent entre els punts.
- d)Resolem tot el circuit i obtenim la diferència de tensió entre els dos punts. Aquesta tensió és la resistència de Thevenin.

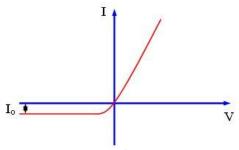
6. Desconnectar una font de corrent, és a dir fer I=0, equival a:

- a) L'afirmació es falsa. Desconnectar la font de tensió no significa posar la I a 0A.
- b) Depen de la resta del circuit.
- c) Curtcircuitar la branca del circuit on és.
- d) Obrir la branca del circuit on és.

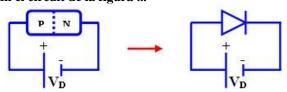
7) El principi de superposició permet resoldre alguns circuits complexos en diferents problemes. Consisteix en:

- a) Resoldre els circuits cada vegada només amb una de les fonts del circuit, eliminant la resta. La solució del circuit és el valor més alt obtingut.
- b) El principi de superposició no fa més que complicar la resolució del problema ja que consisteix en resoldre el circuit tantes vegades com fonts tenim al circuit.
- c) Si una part del circuit amb fonts és igual a una altre, aquestes es superposen i, per tant, només és necessari resoldre un d'aquests circuits per obtenir la solució final.
- d)Resoldre els circuits cada vegada només amb una des les fonts del circuit, eliminant la resta. La solució del circuit és la suma de totes les solucions.
- e) Resoldre els circuits cada vegada només amb una des les fonts del circuit, eliminant la resta. La solució del circuit és qualsevol d'aquestes solucions.

8. En aquesta figura la part de V negativa expressa la conducció en inversa d'un díode.



- a) Cert, tal com es mostra a la figura.
- b)Cert, però aquest corrent invers sempre és nul.
- c) Fals, ja que el corrent no és zero a l'origen.
- d)Fals, ja que tenim un corrent Io no nul.
- 9. En el circuit de la figura ...



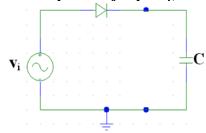
- a) El corrent és l'indicat per la fletxa.
- b) Passarà corrent, sempre que V_D sigui suficientment gran.
- c) Circularà el corrent d'inversa, que és molt petit.
- d)No hi haurà corrent.

10) Aquesta figura representa el pas de prendre una aproximació lineal en polarització directa.



- a) Fals. La font s'ha de posar en sentit oposat.
- b)Fals. Aquest model no és el d'un díode.
- c) Cert, i serveix també en inversa.
- d)Fals. Aquesta és l'aproximació ideal.
- e) Cert, pels díodes més comuns.

11. Quina funció fa aquest circuit (suposem Vi sinusoidal amb amplitud major que V_{γ} , i sortida V_{C}):



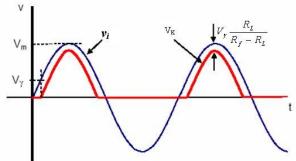
- a) Una vegada que Vi arriba al seu valor mínim, la sortida es manté sempre constant.
- b)Una vegada que Vi arriba al seu valor màxim, la sortida es manté sempre constant.
- c) Quan Vi és positiva, la sortida es Vi-Vγ. Quan és negativa, Vo=0V.
- d)Quan Vi és negativa, la sortida es Vi-Vγ. Quan és positiva, Vo=0V.

12. Quina funció té aquest circuit a la sortida respecte l'entrada:

- a) Aquest circuit no pot funcionar mai.
- b) Vo és sempre igual a -Vi.
- c) Vo és sempre igual a Vi.
- d)Es retalla la tensió d'entrada per tensions inferiors a -5.7V.
- e) Es retalla la tensió d'entrada per tensions superiors a 5.7V.

f)

13. Considera un rectificador de mitja ona. La diferència entre el senyal d'entrada i el rectificat és Vy.



- a) Cert, sempre.
- b) Només és cert quan l'entrada ha superat la tensió llindar.
- c) Només és aproximadament cert quan l'entrada ha superat la tensió llindar.
- d) Aquesta gràfica no es correspon amb el rectificat de mitja ona.

14. En un transistor MOSFET, el que diferencia el Drenador (Drain) de la Font (Source) és ...

- a) Físicament són indistingibles, elèctricament dels dos terminals diem que, per un NMOS, és la font el que té el potencial inferior.
- b)Físicament, que la font té més dopatge que el drenador i elèctricament que la tensió de font és inferior.
- c) Que la font sempre està a terra.
- d)Que pel drenador controlem la tensió corresponent a l'efecte camp.

15. La tensió Vds que separa la regió de tríode i la regió de saturació d'un transistor MOSFET:

- a) Sempre el mateix ja que sempre es compleix la mateixa relació.
- b)Depèn només de les propietats del transistor.
- c) Depèn de Vgs.
- d)No depèn de Vgs.

16. Aquest NMOS, estarà sempre en ...

- a) Saturació.
- b)Saturació, si Vdd és inferior a la tensió llindar.
- c) Saturació, si Vdd és superior a la tensió llindar.
- d)Tríode, si Vdd és superior a la tensió llindar.
- e) Tríode, si Vdd és inferior a la tensió llindar.

17. El corrent de porta d'un NMOS...

- a) Augmenta amb Vds.
- b)Disminueix amb Vds.
- c) Augmenta amb Vgs.
- d) Depèn del transistor.
- e) Sempre té el mateix valor.

18. La resistència del canal d'un NMOS a la regió de tríode lineal...

- a) És constant amb Vds, però depèn de Vgs.
- b) Es constant amb Vgs, però depèn de Vds.
- c) És sempre constant.
- d) No existeix cap resistència de canal en un NMOS.

19. La família lògica CMOS fa ús...

- a) del sentit comú, com és lògic.
- b) de combinacions de transistors MOS i BJT.
- c) de combinacions de transistors NMOS i PMOS.
- d) de combinacions de flip-flops i de banners-flappys.

20. Què és una família lògica?:

- a)Un conjunt de circuits que s'han d'aplicar amb certa lògica.
- b)Un conjunt de circuits de funcions lògiques, amb unes certes característiques comunes.
- c) Un conjunt de circuits de funcions lògiques, fabricats amb diferents tecnologies per poder escollir entre més opcions.
- d)Una família amb components que son molt raonables.

NOM:

NIUB:

Indicar aquí l'única resposta correcta

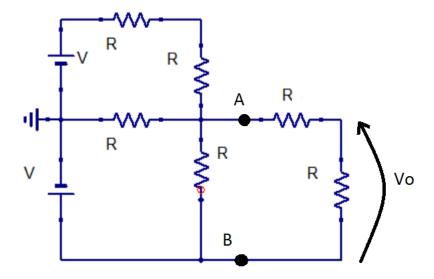
Pregunta	Resp.	Pregunta	Resp.
1	c	11	b
2	d	12	e
3	c	13	c
4	b	14	a
5	c	15	c
6	d	16	c
7	d	17	e
8	a	18	a
9	b	19	c
10	e	20	b

Resposta Correcta=0.15 Resposta Incorrecta=-0.05

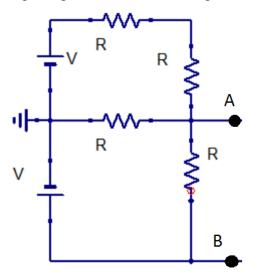
14/11/2011 2/11

EXAMEN Parcial Novembre 2011. Problemes.

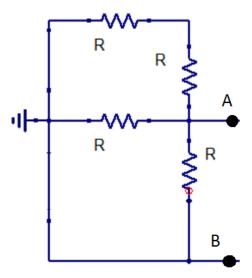
P1) (1.5 punt) Obtenir, en primer lloc, l'equivalent Thevenin de la part esquerra del circuit, entre els punts A i B. Fent ús d'aquest circuit equivalent, calculeu Vo del circuit complet.



Per obtenir l'equivalent Thevenin, eliminem la part dreta del circuit (respecte A i B). Per tant, hem d'aplicar el teorema de Thevenin pel següent circuit, entre els punts A i B:



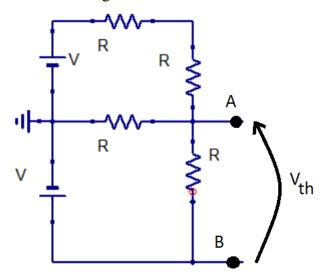
Per obtenir Rth, hem d'obtenir la resistència equivalent entre A i B, eliminant les fonts. Com aquestes fonts són de tensió, eliminar-les vol dir curtcircuitar-les. Llavors, ens queda:



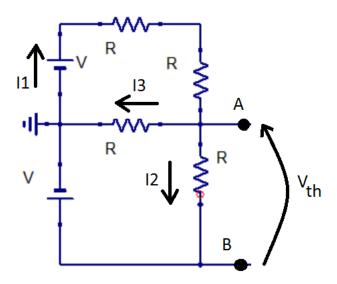
Les dues resistències d'adalt estan en sèrie. Llavors, podem substituir-la per la suma d'aquestes resistències. D'aquesta forma ens queden tres resistències que hi són en paral·lel entre els punts A i B (totes tres resistències comparteixen els mateixos nodes). Llavors:

$$\frac{1}{R_{th}} = \frac{1}{2 \cdot R} + \frac{1}{R} + \frac{1}{R} \implies R_{th} = \frac{2 \cdot R}{5}$$

La tensió Thevenin s'ha d'obtenir del següent circuit:



Només hem de resoldre aquest circuit amb les lleis de Kirchhoff. Tenim dues malles en aquest circuit i un node amb més de dos branques (exceptuant la connexió de terra). Prenem els corrents con s'indiquen a la figura:



Llavors, aplicant les lleis de Kirchhoff de nodes i malles:

$$\begin{split} I_1 &= I_2 + I_3 \\ V - I_1 \cdot R - I_1 \cdot R - I_3 \cdot R &= 0 \\ - V + I_3 \cdot R - I_2 \cdot R &= 0 \end{split}$$

Per tant, de les dues equacions inferiors podem obtenir:

$$I_1 = \frac{V - I_3 \cdot R}{2 \cdot R}$$
$$I_2 = \frac{I_3 \cdot R - V}{R}$$

Substituïnt a l'equació superior (extreta de la llei de nodes):

$$\frac{V - I_3 \cdot R}{2 \cdot R} = \frac{I_3 \cdot R - V}{R} + I_3 \quad \Rightarrow I_3 \cdot \left(1 + 1 + \frac{1}{2}\right) = \frac{3}{2} \cdot \frac{V}{R} \quad \Rightarrow I_3 = \frac{3}{5} \cdot \frac{V}{R}$$

Ara podem obtenir I_1 i I_2 :

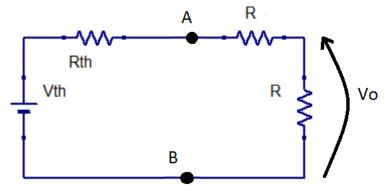
$$I_{1} = \frac{V - I_{3} \cdot R}{2 \cdot R} = \frac{V - \frac{3}{5} \cdot V}{2 \cdot R} = \frac{V}{5 \cdot R}$$

$$I_{2} = \frac{I_{3} \cdot R - V}{R} = \frac{\frac{3}{5} \cdot V - V}{R} = -\frac{2 \cdot V}{5 \cdot R}$$

Ja hem resolt el corrent del circuit. Ara podem calcular les tensions i, en concret, la tensió Thevenin. Aquesta és la tensió al punt A respecte B (V_A-V_B) :

$$\Rightarrow V_{th} = I_2 \cdot R = -\frac{2 \cdot V}{5 \cdot R} \cdot R = -\frac{2 \cdot V}{5}$$

Per tant, per resoldre Vo, ja podem agafar el circuit inicial i substituir la part esquerra pel seu equivalent Thevenin, obtenint:



Aquest circuit té una única malla. Per tant, només hem de resoldre una equació de malles per Kirchhoff. Agafant el corrent circulant en el sentit horari:

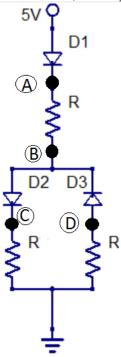
$$V_{th} - I \cdot R_{th} - I \cdot R - I \cdot R = 0 \quad \Rightarrow I = \frac{V_{th}}{R_{th} + 2 \cdot R} = \frac{-\frac{2}{5} \cdot V}{\frac{2}{5} \cdot R + 2 \cdot R} = -\frac{V}{6 \cdot R}$$

Per tant, ja podem calcular les tensions del circuit i, en concret, V_o:

$$\Rightarrow V_o = I \cdot R = -\frac{V}{6 \cdot R} \cdot R = -\frac{V}{6}$$

P2) (1 punt) Obteniu totes les tensions (als punts A, B, C i D) i corrents del circuit de la figura. Resoleu utilitzant el model ideal dels díodes (amb V_{γ} =0.7 V).

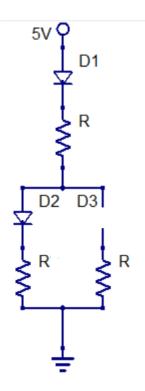
Electrònica. EI



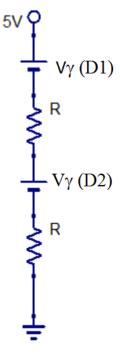
El primer que hem de fer és intentar veure quins díodes estan en directa i quins en inversa. Com que a dalt tenim 5V i a baix 0V, el corrent es forçarà en la direcció de dalt cap a baix. Com que la diferència de tensió és molt superior a 0.7V, serà suficient per posar diversos díodes en directa. Tant D1 com D2 permeten que el corrent circuli en aquesta direcció (d'adalt a baix), per tant estaran en directa. Però D3 està en direcció inversa. Per tant, D3 estarà en inversa.

Pel model ideal, el díode en inversa és com un circuit obert a la seva branca. Per tant, el circuit que hem de resoldre és el següent:

Electrònica. EI



La branca inferior dreta (que conté D3) queda oberta i, per tant, no és necessari incloure-la a la resolució del circuit (ja que el corrent serà nul). Per tant, el circuit ens queda, substituint el model ideal dels díodes:



Aquest és un circuit amb una única malla. Llavors, només hem de resoldre una malla per Kirchhoff (suposem el corrent anant de dalt a baix) (treballem en unitats de mA, $k\Omega$ i V): $5 - V_{\gamma} - I \cdot R - V_{\gamma} - I \cdot R = 0 \implies I = \frac{5 - 0.7 - 0.7}{2 \cdot R} = \frac{3.6}{2 \cdot R}$

$$5 - V_{\gamma} - I \cdot R - V_{\gamma} - I \cdot R = 0 \implies I = \frac{5 - 0.7 - 0.7}{2 \cdot R} = \frac{3.6}{2 \cdot R}$$

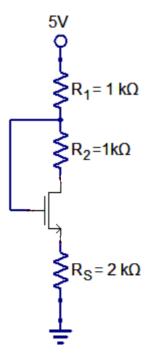
Una vegada resolt el circuit (hem obtingut el corrents), podem calcular totes les tensions:

$$V_A = 5 - V_{\gamma} = 4.3 V$$

 $V_B = V_A - I \cdot R = 4.3 - \frac{3.6}{2 \cdot R} \cdot R = 2.5 V$
 $V_C = V_B - V_{\gamma} = 1.8 V$
 $V_D = 0V$

 $(V_D=0V)$ ja que per la branca de D3 no passa corrent. Per tant, la caiguda de tensió a la resistència d'aquesta branca és 0. Com que l'extrem de la resistència està connectada a terra, VD ha de ser també 0V).

P3) (1.5 punts) Resol el circuit de la figura (obtenir totes les tensions i corrents). Pel transistor, preneu Kn'·W/L=1mA/V², V_T=1V. (Si heu de resoldre en triode, feu-lo en triode lineal).



Per resoldre circuits amb transistors MOSFETs, seguim el procediment de sempre. En primer lloc, ens hem de fixar si és possible que el transistor estigui treballant en tall, saturació o tríode. En aquest cas, el que es pot veure és que no estarà en tall ja que, si fos així, V_{GS} seria de 5V, que és major que la tensió llindar. El que no podem extreure és si treballa en saturació o tríode. Per tant, per resoldre el circuit, primer farem la suposició que el transistor està en saturació. Si és així, sabem que es compleix la relació:

$$I_d = \frac{1}{2} \cdot K_n' \cdot \frac{W}{L} \cdot (V_{GS} - V_T)^2$$

Treballarem en unitats de V, mA i $k\Omega$. Com sempre, el que hem de fer és obtenir les tensions del transistor en funció de I_D i substituir a l'equació característica anterior:

$$\begin{split} V_G &= 5 - I_D \cdot R_1 \\ V_S &= I_D \cdot R_S \\ V_D &= 5 - I_D \cdot R_1 - I_D \cdot R_2 \end{split}$$

Substituint:

$$I_D = \frac{1}{2} \cdot 1 \cdot (5 - I_D \cdot R_1 - I_D \cdot R_S - V_T)^2$$

$$\Rightarrow I_D = \frac{1}{2} \cdot (4 - 3 \cdot I_D)^2$$

$$\Rightarrow 2 \cdot I_D = 16 - 24 \cdot I_D + 9 \cdot I_D^2$$

$$\Rightarrow 9 \cdot I_D^2 - 26 \cdot I_D + 16 = 0$$

D'aquesta equació podem obtenir les dues possibles solucions:

$$I_D = \frac{26 \pm \sqrt{26^2 - 4 \cdot 9 \cdot 16}}{2 \cdot 9} = \begin{cases} 2 \, mA \\ 0.889 \, mA \end{cases}$$

Comprovem si cap d'aquestes dues solucions és compatible amb saturació. Per això comprovem que no hi sigui en tall i, si és així, si compleix la condició de saturació. Per la primera solució:

$$V_G = 5 - I_d \cdot 1 = 3V$$
$$V_S = I_D \cdot 2 = 4V$$

Aquest valors impliquen que el transistor estaria en tall, que no era la nostra suposició inicial. Per tant, aquesta solució no és possible. Mirem ara la segona solució:

$$V_G = 5 - I_d \cdot 1 = 4.11 V$$

 $V_S = I_D \cdot 2 = 1.778 V$ $\Rightarrow V_{GS} = 2.332 V$

Això és compatible amb saturació, ja que aquesta tensió es major que la tensió llindar $(V_T=1V)$. Comprovem ara la condició de saturació:

$$V_D = 5 - I_D \cdot 1 - I_D \cdot 1 = 5 - 2 \cdot I_D = 3.222 V \implies V_{DS} = 3.22 - 1.778 = 1.444 V$$

 $V_{DS} > V_{GS} - V_T ? \rightarrow 1.444 > 2.332 - 1 \rightarrow 1.444 > 1.332$

Aquesta condició és certa, per tant la segona solució és la solució correcta.