A AND B es una función lógica, y utilizaremos la salida AND del sumador completo modificado para realizarla. Ca2B es una función aritmética y utilizaremos la salida Suma (S). A NOR B es una función lógica y utilizaremos la salida OR y la negaremos con un NOT. Reordenaré las funciones en la tabla, primero la aritmética y después las lógicas.

Son 3 funciones, por lo que necesito dos señales de control S1 y S0

S1	S0	operación	MA	MB	FCin	Salida	F _{M1}	F _{M2}
0	0	Ca2B	0	/B	1	S	0	Χ
0	1	A AND B	Α	В	Х	AND	1	0
1	0	A NOR B	Α	В	Χ	OR	1	1
1	1	-	Χ	Χ	Х	Х	Χ	Χ

El F_{M1} = (S1+S0). El F_{M2} = S1. FCin puede ser siempre 1 (= Vcc en el esquema). En MA ha de entrar A o 0, por lo que necesito utilizar una puerta AND con A a un lado. En MB ha de entrar o B o /B por lo que utilizaremos una puerta XOR con B a un lado.

S1	S0	operación	MA	F _{A (AND)}	MB	F _{B (XOR)}
0	0	Ca2B	0	0	/B	1
0	1	A AND B	Α	1	В	0
1	0	A NOR B	Α	1	В	0
1	1	-	Х	Χ	Χ	Χ

Con ello: $F_{A(AND)}$ = (S1+S0) y $F_{B(XOR)}$ = S1·S0

