

1. Para pasar P1 se ha de marcar 6, 7, 8 o 9 (no más pues no sería BCD). Como son pocos números utilizamos un DEC 4-16 active-high y una puerta OR de 4 entradas
2. Para hacer $(P1)/2$ se utiliza un registro de desplazamiento de 4 bits que primero carga ($S1=1$, $S0=1$) y después desplaza a la derecha ($S1=1$, $S0=0$)
3. Para hacer $((P1)/2)+3$ y $((P1)/2)-3$ se utilizan dos sumadores de 4 bits, en uno se suma 3 (0011) y en otro -3 en Ca2 (1101)
4. Para comparar con P2 se utilizan 2 comparadores de 4 bits, se escogen las salidas que dan igual ($'='$) y se utiliza una puerta OR de 2 entradas
5. Se unen las salidas de las dos ORs con una puerta AND de 2 entradas para pasar por las dos puertas

