| <u>Tauler</u> / Els meus cu | rsos / <u>2021EDC 7295</u> / <u>Tema 1</u> / <u>Teoria Examen Grup B</u> |
|-----------------------------------|--|
| | |
| | dimarts, 19 de gener 2021, 16:16 |
| | Acabat dimarts, 19 de gener 2021, 16:35 |
| | 18 minuts 41 segons |
| | |
| Pregunta 1 | |
| Completa Puntuat sobre 0,25 | |
| runtuat sobie 0,23 | |
| | |
| A quina instrucció | representa els següents valors decimals? : |
| "32 9 10 000 11 | 51" |
| | |
| Trieu-ne una: | |
| a. sub x11, x10 | ı, x <mark>9</mark> |
| b. add x11, x9, | x10 |
| c. sub x11, x9, | |
| d. and x11, x9, | |
| e. sub x9, x10, | |
| e. sub x9, x10, | XII |
| | |
| Pregunta 2 | |
| Completa | |
| Puntuat sobre 0,25 | |
| | |
| Quina de les següe | nts tècniques és una solució quan la unitat de detecció de hazards detecta una dependència de dades? |
| | |
| a. Data Forwar | ding paths |
| | itjançant taules històriques |
| c. Extrapolació | |
| | |
| O d. Reorganitza | cio a instruccions |
| | |
| Pregunta 3 | |
| Completa Puntuat sobre 0,25 | |
| | |
| | |
| Quin/es de les segi | üents característiques és/són habitual/s als processadors tipus RISC?: |
| | |
| a. Mida d'instr | ucció fixa |
| b. Operacions | aritmètiques que permeten accés a memòria simultàniament |
| c. Ampli conju | |
| . , | |

O d. Molts modes d'adreçament

| Pregunta 4 | |
|--|--|
| Completa Puntuat sobre 0,25 | |
| | |
| Quin és el propòsit de realitzar una jerarquia amb tots els tipus de memòries als ordinadors? | |
| Trieu-ne una: | |
| a. Aconseguir un sistema de memòria gran com la memòria secundària a la velocitat d'una caché. | |
| b. Aconseguir un sistema de memòria gran com la memòria principal a la velocitat de la caché. | |
| ○ c. Es pot millorar el caché HIT. | |
| d. Aconseguir un sistema de memòria gran com la memòria secundària a la velocitat de la memòria principal. | |
| e. Aconseguir un sistema de memòria gran com la memòria caché a la velocitat de la memòria principal. | |
| Pregunta 5 Completa | |
| Puntuat sobre 0,25 | |
| Quin és l'avantatge de tenir la caché de nivell 2 interna enlloc d'externa? | |
| Trieu-ne una: | |
| a. Disminueix el penalty a L2 | |
| b. La mida de la caché serà més gran | |
| oc. Es pot millorar el caché HIT. | |
| od. Es poden tenir cachés de dades i d'instruccions per separat. | |
| e. Disminueix el penalty a memoria principal | |
| Pregunta 6 Completa | |
| Puntuat sobre 0,25 | |
| | |
| Quants bits de status es necessiten a una "caché" associativa a 4 camins per implementar el camp LRU? | |
| Trieu-ne una: | |
| a. 1 bit per a tota la caché | |
| ○ b. 2 bits per a tota la caché | |
| ○ c. 2 bits per línia de caché | |
| Od. 4 bits per línia de caché | |
| | |

| 1/2021 | Teoria Examen Orup B. Tevisio d'intents |
|---|--|
| Pregunta 7 Completa Puntuat sobre | 0.25 |
| | odul de memòria DDR3 veiem escrit DDR3-1300. Quina és la freqüència del bus de memòria? (no cal donar unitats, entenem que |
| Resposta: | 650 |
| Pregunta 8 Completa Puntuat sobre | 0,25 |
| | tatge té fer servir transferències DMA d'un cicle enlloc de les de dos cicles ? |
| Trieu-ne u | meten fer transferències de blocs de dades al mateix dispositiu. |
| b. Velc. Per | ocitat rmeten fer transferències de blocs de dades entre dispositius diferents. |
| ○ d. Seg | guretat |
| Pregunta 9 Completa Puntuat sobre | 0,25 |
| Quants bi | its ha de tenir l'offset (desplaçament) d'un selector de pàgina a una PDT si la mida de les pàgines és de 4kposicions? |
| Trieu-ne u a. 13 | na: |
| O b. 4 | |
| O c. 8 | |
| d. 12 | |

| Pregunta 10 Completa |
|---|
| Puntuat sobre 0,25 |
| Quin dels següents dispositius es connecta al Southbridge? |
| a. Disc Durs SATA |
| ○ b. Memòria DRAM |
| ○ c. Bus AGP |
| ○ d. Bus PCI Express |
| |
| Pregunta 11 Completa |
| Puntuat sobre 0,25 |
| Que és un vector d'interrupció?: |
| a. Un identificador de la font d' interrupció. |
| b. La adreça d'atenció a la interrupció (IHR). |
| C. Una adreça d'una taula on es troba la adreça d'atenció a la interrupció (IHR). |
| d. La valor que permet emmascarà una determinada interrupció. |
| |
| Pregunta 12 Completa Puntuat sobre 0,25 |
| |
| Com es fa als busos asíncrons per sincronitzar les transferències entre els dispositius?: |
| a. Mitjançant un senyal de rellotge comú als dispositius que es comuniquen. |
| b. Codificant el senyal de rellotge a la mateixa línia de dades. |
| C. No cal, el fet de ser asíncron ja significa que no s'han de sincronitzar els dispositius per fer les transferències. |
| d. Mitjançant senyals de control i protocols de validació-reconeixement. |

■ Qüestionari Problema 3 (MP) Grup B

Salta a...

Entrega Examen Grup B ►