

32位MIPS综合实验测试文档

原子小组

November 18, 2015

目 录

1	引言	2
1.1	编写目的	2
1.2	测试方案	2
2	单元测试	2
2.1	ALU模块	2
2.2	指令解码模块	2
2.3	访存模块	2
2.4	通用寄存器模块	2
2.5	CPO模块	2
2.6	异常处理模块	2
3	单指令测试	2
3.1	算数指令	2
3.2	跳转指令	2
3.3	访存指令	2
3.4	特殊指令	2
4	指令片段测试	2
4.1	与数据冲突有关的指令测试	2
4.2	与结构冲突有关的指令测试	2
4.3	与控制冲突有关的指令测试	2
5	系统测试	2
5.1	模拟操作系统测试	2

1 引言

1.1 编写目的

1.2 测试方案

2 单元测试

2.1 ALU模块

2.2 指令解码模块

2.3 访存模块

2.4 通用寄存器模块

2.5 CP0模块

2.6 异常处理模块

3 单指令测试

3.1 算数指令

3.2 跳转指令

3.3 访存指令

3.4 特殊指令

4 指令片段测试

4.1 与数据冲突有关的指令测试

4.2 与结构冲突有关的指令测试

4.3 与控制冲突有关的指令测试

5 系统测试

5.1 模拟操作系统测试