5 3 2 1

封面

V10 1. init 2021-09-01	本	说明	日期	BUG
		l, init	2021-09-01	

原理图索引

页码	说明					
1	COVER					
2	SYSTEM BLOCK					
3	422					
		工程名称 HY_UART_422_V10_21090	1			
		-1x1110	11 设计:	年	月	Н



年 月 日

年 月 日

系统框图 电源框图 UART to RS422 工程名称 HY_UART_422_V10_210901 设计: 月 图纸名称 02 SYSTEM BLOCK DE SYSTEM BLOCK 申核: 年 月 日 年 月 图纸大小 A3 版本

