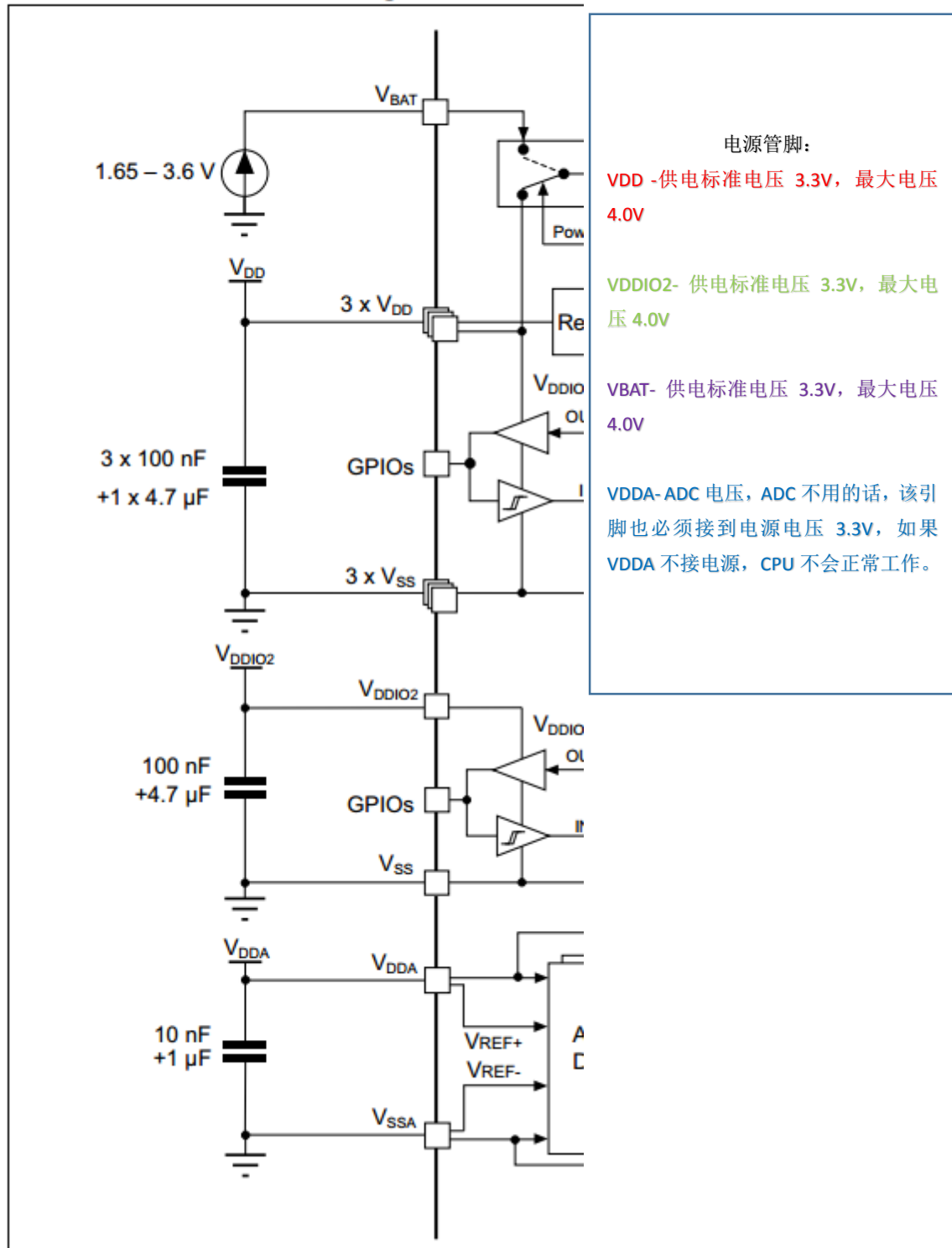


STM32F072C8T6 最小系统及各电路性能汇总

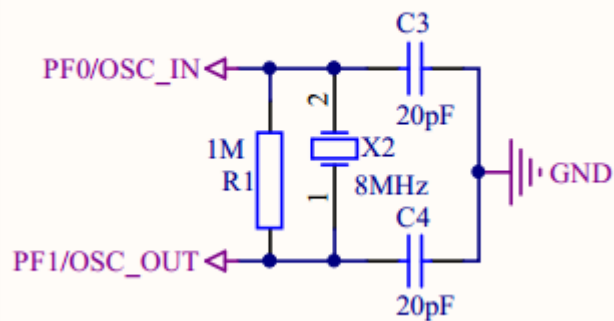
最小系统电路

Power supply scheme

Figure 13. Power

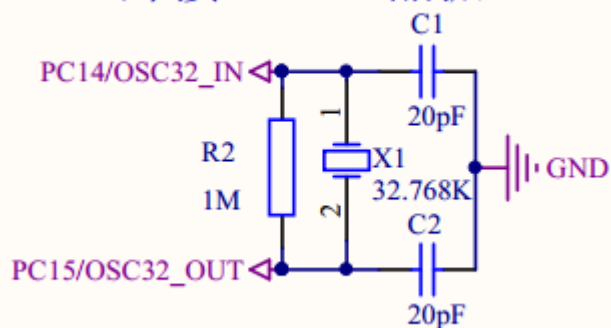


CPU外接8M晶振



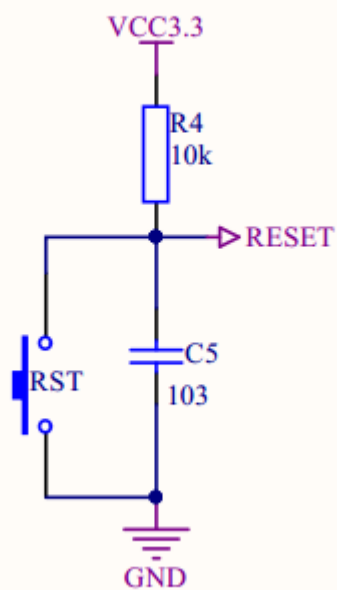
外部晶振 8M，如果用 CPU 内部晶振，外部晶振可以取消。

CPU外接32.768K晶振



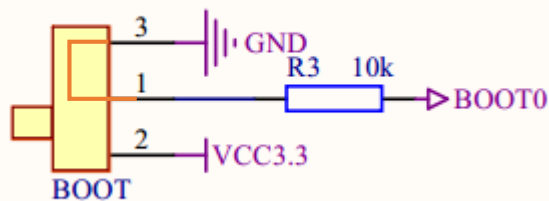
RTC 时钟晶振，如果不用 MCU 内部时钟可以取消

复位电路



复位电路：低电平可以触发复位

BOOT启动模式选择



boot 模式: BOOT0 引脚用电阻短接到地,这样才能让板子复位后从 flash 正常启动,高电平最大电压 5.5V

SWD 下载程序引脚定义

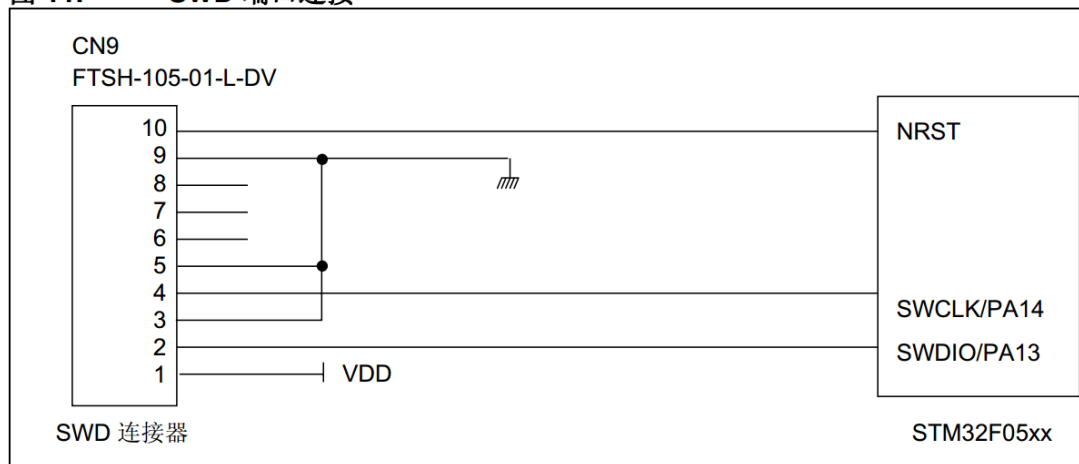
串行线调试 (SWD) 引脚分配

所有 STM32F0 封装的 SWD 引脚分配均相同。

表 3. SWD 端口引脚

| SWD 引脚名称 | SWD 端口 | | 引脚分配 |
|----------|--------|------------|------|
| | 类型 | 调试分配 | |
| SWDIO | I/O | 串行线数据输入/输出 | PA13 |
| SWCLK | I | 串行线时钟 | PA14 |

图 11. SWD 端口连接



STM32F072 性能定义

功耗: STM32F072-LQFP48 引脚功率耗散为 370mW