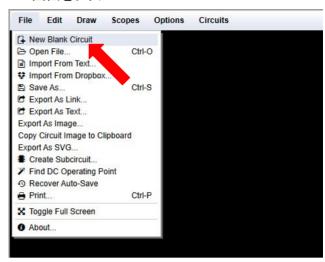
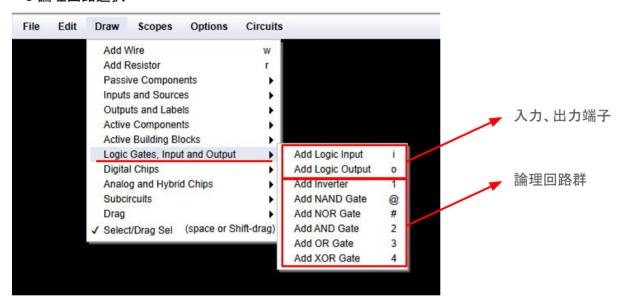


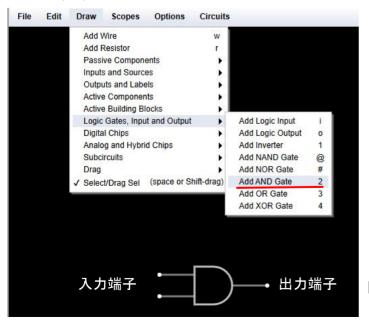
2 画面をクリア



3 論理回路選択



4 AND回路



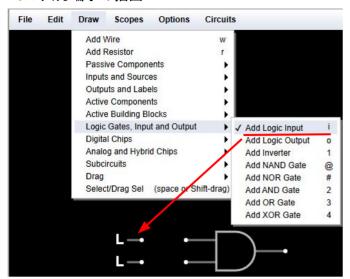
5 AND回路に入力端子 (logic input)、出力端子 (logic output)をつける。

決定は[ESC]を押す。

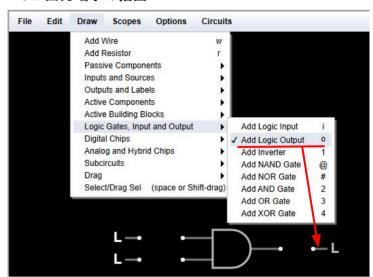
6 結線

AND回路に入力端子、出力端子を接続してシミュレーション

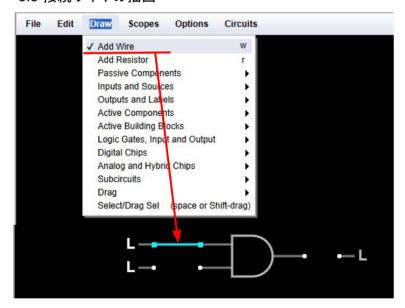
6.1 入力端子の描画



6.2 出力端子の描画

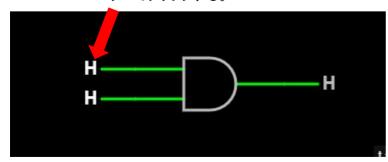


6.3 接続ワイヤの描画



7 動作

マウスでクリックする。



H: highで1 L: lowで0

AND回路は両方Hの時、出力はHとなる。

8.1 AND回路とOR回路の並列接続

