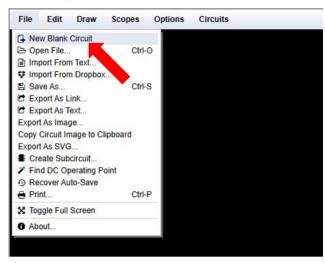
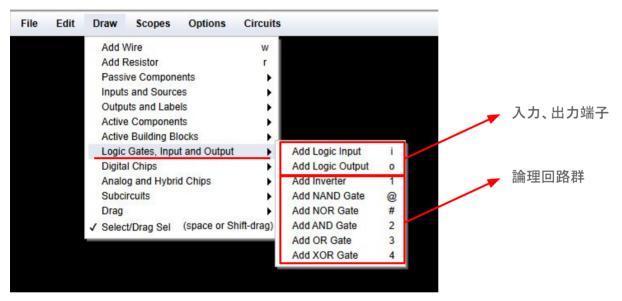


2 画面をクリア



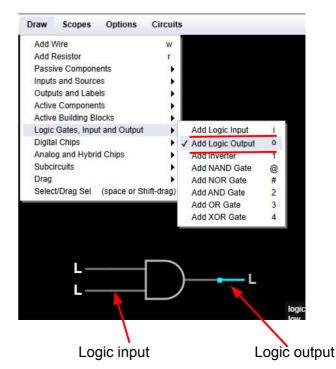
3 論理回路選択



4 AND回路

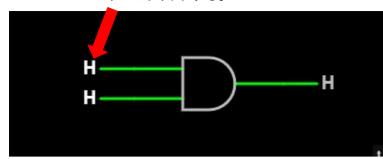


5 AND回路に入力端子 (logic input)、出力端子 (logic output)をつける。



6 動作

マウスでクリックする。



H: highで1 L: lowで0

AND回路は両方Hの時出 カはHとなる。

