

CONTROLE INTERMEDIARE
D'ARCHITECTURE - CPI 2

Durée: 2 h.

Tous documents interdits.

Exercice 1: (4 points)

3°
2

On veut réaliser une mémoire vive de 4 Giga mots de 64 bits divisée en 4 modules entrelacés avec un degré d'entrelacement $D = 4$ (l'entrelacement se fait à l'intérieur de chaque module). Cette mémoire est réalisée avec des boîtiers de 128 Méga mots de 64 bits.

Question:

Faire le schéma détaillé d'un seul des quatre modules, en détaillant toutes les connexions avec les différents bus (bus d'adresses, de données et de commande), ainsi que toutes les connexions à tous les boîtiers de ce module (sélection, adresse, données, commandes), et en précisant clairement tous les poids des bits du bus d'adresse global.

Exercice 2: (4 points)

On veut réaliser un circuit qui permet de commander une machine à laver le linge de la manière suivante :

La machine doit passer par 4 cycles dans cet ordre:

- Lavage,
- Rinçage,
- Essorage,
- Arrêt.

Chaque cycle dure pendant 4 tops d'horloge. On considère que l'horloge est un signal d'entrée du circuit de commande, et on suppose qu'elle est réglée à la bonne fréquence.

Un signal doit être généré pour chaque cycle de la machine.

A la fin de chaque cycle, le cycle suivant est déclenché par un signal en sortie du circuit.

Question :

- 1- Faire la table de vérité du circuit de commande de la machine à laver le linge.
- 2- Réaliser le schéma du circuit avec une ROM de 16 mots et un minimum de circuits. Représenter clairement toutes les composantes de votre circuit.

Exercice 3: (8 points)

On veut calculer le nombre d'appels téléphoniques que font les clients de trois opérateurs de téléphonie mobile, sur une période d'une journée.

Ces informations comportent :

- Le code de l'opérateur de l'appelant (sur deux positions)
- Le code du pays destination (sur 10 positions)

m.c sur 12 bits

Les informations concernant les appels sont mémorisées à leur arrivée, dans une mémoire unique, en respectant l'ordre d'arrivée.

Ces informations d'appels sont récupérées depuis cette mémoire l'une après l'autre, en respectant leur ordre d'arrivée.

Les informations sont ensuite utilisées de la manière suivante :

- Pour chaque opérateur, on utilise une mémoire associative composée de mots de 64 bits, qui va comptabiliser les appels pour chaque pays de destination.
- Le champ réservé au nombre d'appels est de 32 bits (poids faible).
- Pour chaque appel, une recherche est effectuée dans la mémoire associative de l'opérateur concerné, en utilisant le code du pays destination dans la mémoire de l'opérateur.
 - o Si le code du pays existe, le nombre d'appels est incrémenté.
 - o Sinon, le code du pays est inséré dans le premier mot contenant le code de « 0 » dans le champ du pays.

Questions :

- 1- Ecrire l'algorithme d'initialisation avec des « 0 » de la mémoire associative d'un opérateur quelconque.
- 2- Ecrire l'algorithme d'insertion d'un nouveau pays qui n'existe pas dans la mémoire associative d'un opérateur quelconque, avec l'initialisation du nombre d'appels.
- 3- Ecrire l'algorithme le plus rapide qui effectue l'incrémentation du nombre d'appel d'un opérateur quelconque pour le pays concerné par l'appel si le code du pays existe déjà.
- 4- Faire le schéma du circuit représentant la mémoire d'entrée, les mémoires des opérateurs et le circuit de sélection de l'opérateur en fonction du code « opérateur » dans l'information de l'appel traité. Détailler toutes les connexions entre les différents circuits mémoires et avec le circuit de sélection.