

F2.Arquitetura Von Neumann

Entrega Sem prazo **Pontos** 1 **Perguntas** 10
Limite de tempo Nenhum **Tentativas permitidas** Sem limite

Fazer o teste novamente

Histórico de tentativas

	Tentativa	Tempo	Pontuação
MANTIDO	Tentativa 5	42 minutos	0,9 de 1
MAIS RECENTE	Tentativa 5	42 minutos	0,9 de 1
	Tentativa 4	4 minutos	0,9 de 1
	Tentativa 3	8 minutos	0,8 de 1
	Tentativa 2	6 minutos	0,73 de 1
	Tentativa 1	68.113 minutos	0,57 de 1

⚠ As respostas corretas estão ocultas.

Pontuação desta tentativa: **0,9** de 1

Enviado 5 jun em 2:59

Esta tentativa levou 42 minutos.

Pergunta 1

0,1 / 0,1 pts

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- [https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0_\(https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0\)_](https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0_(https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0)_)}

O modelo de Von Neumann é a base para grande parte dos computadores digitais. Qual das unidades abaixo pertence ao Modelo de Von Newmann?

☐ Coprocessador aritmético

☐ Memória cache

☒ Unidade de controle

☐ Portas de comunicação

☐ Teclado

Pergunta 2

0,1 / 0,1 pts

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>)} }

No modelo de Von Newmann, a memória armazena dados e programas?

☒ True

☐ False

Parcial

Pergunta 3

0,03 / 0,1 pts

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>)} }

Atenção: cuidado com a acentuação gráfica.

Unidade de lógica e aritmética (ULA) - realiza as operações lógicas e matemáticas dos dados. Dentro dessa unidade, há um registrador

interno especial, denominado . Uma instrução típica adiciona uma palavra de memória ao ou armazena o conteúdo deste na memória .

Responder 1:

(Você deixou isto em branco)

Responder 2:

(Você deixou isto em branco)

Responder 3:

memória

Parcial

Pergunta 4

0,07 / 0,1 pts

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>).

O “cérebro” desse computador é formado pelas unidades de lógica e aritmética e de controle . Em computadores modernos, elas são combinadas em um único , denominado cpu .

Responder 1:

controle

Responder 2:

(Você deixou isto em branco)

Responder 3:

CPU

Pergunta 5**0,1 / 0,1 pts**

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>) }

O modelo de Von Neumann determina que o deve ser armazenado na . Isso é totalmente diferente da arquitetura dos primeiros computadores, nos quais somente os eram armazenados na {...}

Responder 1:

programa

Responder 2:

memória

Responder 3:

dados

Responder 4:

memória

Pergunta 6**0,1 / 0,1 pts**

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>).

Segundo o texto, o modelo básico de Von Newmann é bastante funcional para um processamento...

- ☒ sequencial
- ☐ com memória cache
- ☐ paralelo
- ☐ superescalar
- ☐ temporal

Pergunta 7

0,1 / 0,1 pts

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>).

Qual, dos modelos de processamentos abaixo, não é tão adequados ao modelo de Von Newmann?

- ☒ Redes neurais
- ☐ Algoritmos hiperfísico
- ☐ Processamento recursivo
- ☐ Programação por blocos
- ☐ Sistema embarcados

Pergunta 8**0,1 / 0,1 pts**

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>).}

Por que razão computação quântica é dita como não Von Newmann?

- ☐ Por que emprega Nano Tecnologia
- ☐ Por que o modelo não pode ser simulado em um processador Von Newmann
- ☐ Porque a computação quântica ainda é um modelo teórico
- ☐ Por que o modelo Von Newmann é um modelo teórico e não pode ser implementado
- ☒ Porque é mais adequado o modelo paralelo de processamento

Pergunta 9**0,1 / 0,1 pts**

{Para responder a pergunta a seguir, você precisará acessar o livro/páginas "Organização e Arquitetura de Computadores. CORRÊA, Ana. Páginas 13 em diante" que está disponível na Biblioteca Virtual

- <https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>
(<https://plataforma.bvirtual.com.br/Leitor/Publicacao/124147/pdf/0>).}

Obs.: Veja a imagem.

No modelo de Von Newmann, as 1.UNIDADE DE CONTROLE e 2.UNIDADE LÓGICA/ARITMÉTICA são respectivamente responsáveis

por:

-
- ☐ 1. Buscar a instrução da memória
 - ☐ 2. Executar a lógica que identifica a instrução buscada
-
- ☐ 1. Controla o barramento
 - ☐ 2. Controla os registradores
-
- ☒ 1. Buscar a instrução e decodificá-la (identificar seu tipo)
 - ☐ 2. Efetua operações matemáticas
-
- ☐ 1. Realizar operações lógicas e aritméticas
 - ☐ 2. Controlar o armazenamento na memória
-
- ☐ 1. Controlar o clock do processador
 - ☐ 2. Efetuar operações matemáticas

Pergunta 10

0,1 / 0,1 pts

Assista o vídeo "OCR GCSE 1.1 The von Neumann architecture" em <https://youtu.be/t8H6-anK0t4> [_ \(https://youtu.be/t8H6-anK0t4\)](https://youtu.be/t8H6-anK0t4)



[\(https://youtu.be/t8H6-anK0t4\)](https://youtu.be/t8H6-anK0t4)

Obs.: Se tiver dificuldade com o idioma Inglês, ative a tradução automática.

Neste vídeo, o que faz a instrução armazenada no endereço (Address) 3?

-
- ☐ Carrega o valor da posição 5 em ACC
-
- ☐ Armazena o resultado de PC na posição 12
-
- ☒ Armazena o resultado de ACC na posição 6

☐ Carrega o valor da posição 6 em ACC

☐ Soma o valor da posição 6 com ACC

Pontuação do teste: **0,9** de 1