

تمرین ۱: در مثال ارائه شده در درس، با فرض وجود دستورات زیر، کدهای زبان ماشین دستورات را نوشته و نمودار زمانبندی رفتار گذرگاه‌ها را رسم کنید. کد زبان ماشین دستورات IN و STA به ترتیب 6B و C4 هستند. در اجرای دستور IN یک عدد ۸ بیتی از دستگاه ورودی به آدرس 1330 خوانده شده و به ۸ بیت کم‌ارزش تر ثبات AC منتقل می‌شود. در اجرای دستور STA مقدار ثبات AC به خانه‌ای از حافظه با آدرس 1A2B منتقل می‌گردد.

IN 1330 ; AC ← input[1330]

STA 1A2B ; m[1A2B] ← AC

تمرین ۲: اگر در تمرین قبل فرض کنیم که حافظه‌ی متصل به پردازنده دارای ابعاد 64k*2B باشد (یعنی هر کلمه حافظه، امکان ذخیره‌ی دو بایت را دارد) چه تغییری در حل تمرین ۱ حاصل می‌شود؟ نمودار زمانبندی جدید را رسم کنید.