

تمرین ۷: در قطعه کد زیر محتوای نهایی ثبات‌ها و یا حافظه را مشخص کنید (محتوای اولیه همه‌ی خانه‌های حافظه را صفر فرض کنید).

LDI R16, \$F0

LDI R17, \$1F

CLR R30

LDI R31, \$0F

ST Z+, R16

ADD R16, R17

ST Z+, R16

STD Y+5, R17

STS \$7F0, R16

LD R18, -Y

LDD R19, Y+5