

Hochschule Wismar - Wings
Fakultät Ingenieurwissenschaften

APL - TeX-Vorlage

Untertitel

Verfasser:innen: Autor1, Autor2, Autor3
Studiengang: IT-Sicherheit und Forensik
Modul: Einführung in IT-Sicherheit und Forensik
Betreuer: Prof. Dr. Antje Raab-Düsterhöft
Abgabedatum: 19. Oktober 2025

Ort, 19. Oktober 2025

Inhaltsverzeichnis

| | | |
|----------|------------------------------|----------|
| 1 | Einleitung | 1 |
| | Abbildungsverzeichnis | 3 |
| | Tabellenverzeichnis | 4 |
| | Anhang | 5 |
| | A: AppA | 5 |
| | Abkürzungsverzeichnis | 6 |
| | Literaturverzeichnis | 7 |

1 Einleitung

Autor

1

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Sed non risus. Suspendisse^a lectus tortor, dignissim sit amet, adipiscing nec, ultricies sed, dolor. Wie bereits in der Literatur betont wurde (vgl. [1]; [2]), ist eine strukturierte Herangehensweise essenziell. Die folgenden Abschnitte skizzieren Zielsetzung, Vorgehen und erwartete Beiträge.

^aDies ist eine Beispiel-Fußnote, die einen kurzen Hinweis liefert.

Tabelle 1.1: Beispieltabelle für Messwerte

| Parameter | Wert A | Wert B |
|-----------|--------|--------|
| Messung 1 | 12.5 | 14.7 |
| Messung 2 | 10.1 | 11.3 |
| Messung 3 | 9.8 | 13.2 |

Autor

2

Die in Tabelle 1.1 gezeigten Beispielwerte illustrieren die Ausgangslage. Curabitur ligula sapien, tincidunt non, euismod vitae, posuere imperdiet, leo. Maecenas malesuada. Praesent congue erat at massa. Praesent nonummy mi in odio. Praesent ut ligula non mi varius sagittis.

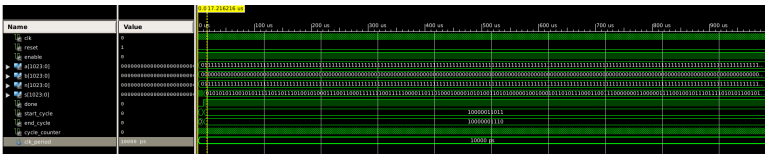


Abbildung 1.1: Beispielhafte Abbildung (eigene Darstellung).

Autor

3

Abbildung 1.1 dient als schematisches Beispiel für die spätere Darstellung der Resultate. Sed cursus turpis vitae tortor. Donec posuere vulputate arcu. Phasellus accumsan cursus velit. Ut varius tincidunt libero. In hac habitasse platea dictumst.

Autor

1

Zusammenfassend zeigt sich, dass die Kombination aus klarer Gliederung, präzisen

Tabellen und erläuternden Abbildungen die Lesbarkeit steigert (vgl. erneut [1]).
Integer tincidunt. Cras dapibus. Vivamus elementum semper nisi.

Abbildungsverzeichnis

| | | |
|-----|---|---|
| 1.1 | Beispielhafte Abbildung (eigene Darstellung). | 1 |
|-----|---|---|

Tabellenverzeichnis

| | | |
|-----|---|---|
| 1.1 | Beispieltabelle für Messwerte | 1 |
|-----|---|---|

Anhang

A: AppA

Test

Lorem ipsum...

Abkürzungsverzeichnis

VHDL VHSIC Hardware Description Language

FPGA Field Programmable Gate Array

SOC System on Chip

IoT Internet of Things

AI Artificial Intelligence

Literatur

- [1] D. E. Knuth, „Literate Programming,“ *The Computer Journal*, Jg. 27, Nr. 2, S. 97–111, 1984.
- [2] B. Meyer, *Object-Oriented Software Construction*, 2. Aufl. Springer, 2012.