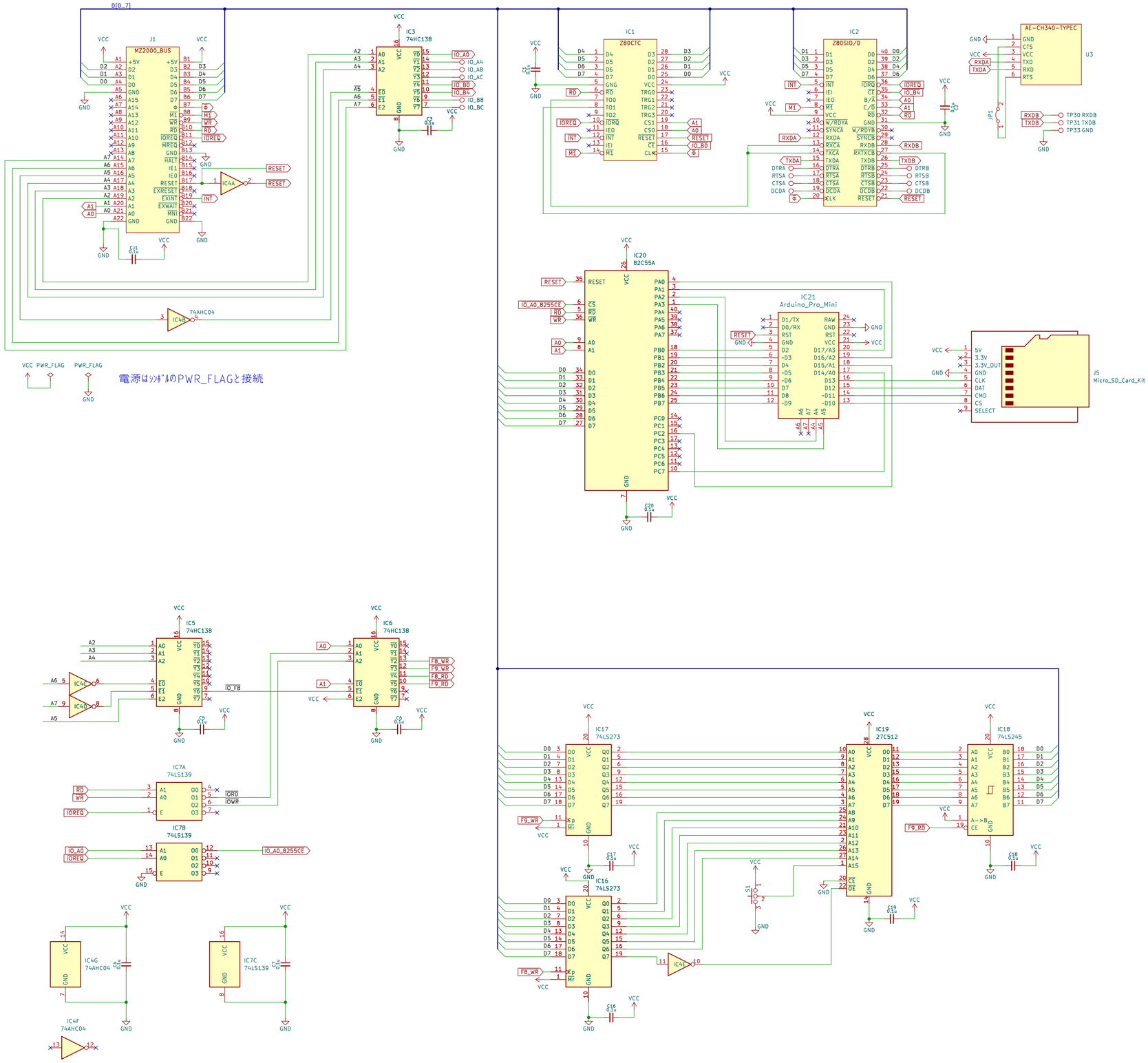

IOｱﾄﾞﾚｽ
B0　CTC0
B1　CTC1
B2　CTC2
B3　CTC3
B4　SIO Aﾃﾞｰﾀ
B5　SIO Aｺﾝﾄﾛｰﾙ
B6　SIO Bﾃﾞｰﾀ
B7　SIO Bｺﾝﾄﾛｰﾙ

MZ2000-SD IO割付
0A0H　:PORTA　出力 下位4ﾋﾞｯﾄ
0A1H　:PROTB　入力 8ﾋﾞｯﾄ
0A2H　:PORTC Bit
0A3H　:コントロールレジスタ

E0からMZ2000内部IO
F8　EPROMからの読み込み
F9　EPROMからの読み込み

山本エンジニアリング
Sheet: /
File: 12_MZ-2000拡張基板5.kicad_sch
Title: MZ-2000基板
Size: A2 | Date: 2024-04-17 | Rev:
KiCad E.D.A. kicad 7.0.9 | Id: 1/1