

移一位相当于除 2, 右移 n 位相当于除以 2 的 n 次方。

试题 22 (2016 年上半年上午试题 5)

内存按字节编址, 从 A1000H 到 B13FFH 区域的存储容量为 (5) KB。

- (5) A. 32 B. 34 C. 65 D. 67

答案: C

解析: 从 A1000H 到 B13FFH 的存储单元数为 $(B13FFH - A1000H) + 1 = 10400H$, 存储容量为 $10400H / 1024 = 65KB$ 。

试题 23 (2016 年上半年上午试题 6)

以下关于总线的叙述中, 不正确的是 (6)。

- (6) A. 并行总线适合近距离高速数据传输
B. 串行总线适合长距离数据传输
C. 单总线结构在一个总线上适应不同种类的设备, 设计简单且性能很高
D. 专用总线在设计上可以与连接设备实现最佳匹配

答案: C

解析: 在单总线结构中, CPU 与主存之间、CPU 与 I/O 设备之间、I/O 设备与主存之间、各种设备之间都通过系统总线交换信息。单总线结构的优点是控制简单方便, 扩充方便。但由于所有设备部件均挂在单一总线上, 使这种结构只能分时工作, 即同一时刻只能在两个设备之间传送数据, 这就使系统总体数据传输的效率和速度受到限制, 这是单总线结构的主要缺点。

试题 24 (2015 年下半年上午试题 1)

CPU 是在 (1) 结束时响应 DMA 请求的。

- (1) A. 一条指令执行 B. 一段程序
C. 一个时钟周期 D. 一个总线周期

答案: D

解析: 外设向 DMA 控制器(DMAC)提出 DMA 传送的请求; 然后 DMA 控制器向 CPU 提出请求; CPU 在完成当前的总线周期后立即对此请求作出相应。总线周期通常指的是 CPU 完成一次访问存储器或 I/O 端口操作所需要的时间。

试题 25 (2015 年下半年上午试题 2)

虚拟存储体系由 (2) 两级存储器构成。

- (2) A. 主存—辅存 B. 寄存器—Cache
C. 寄存器—主存 D. Cache—主存

答案: A

解析: 虚拟存储器采用主存—辅存结构。程序(数据)被分成很多小块, 全部存储在辅存。运行时, 需要把要用到的块先调入主存, 并把马上要用到的块从主存调入高速缓存。

试题 26 (2015 年下半年上午试题 3)

浮点数能够表示的数的范围是由其 (3) 的位数决定的。