

- (3) A. 尾数 B. 阶码 C. 数符 D. 阶符

答案: B

解析: 浮点数表示为 $N = 2^E \times F$, E 为阶码, 决定浮点数所能表示的数值范围; F 为尾数, 决定浮点数所能表示的数值精度。

试题 27 (2015 年下半年上午试题 4)

在机器指令的地址字段中, 直接指出操作数本身的寻址方式称为 (4)。

- (4) A. 隐含寻址 B. 寄存器寻址 C. 立即寻址 D. 直接寻址

答案: C

解析: 隐含寻址: 这种类型的指令, 不是明显地给出操作数的地址, 而是在指令中隐含着操作数的地址。

寄存器寻址: 当操作数不放在内存中, 而是放在 CPU 的通用寄存器中时, 可采用寄存器寻址方式。显然, 此时指令中给出的操作数地址不是内存的地址单元号, 而是通用寄存器的编号。

立即寻址: 指令的地址字段指出的不是操作数的地址, 而是操作数本身。立即寻址方式的特点是指令执行时间很短, 因为它不需要访问内存取数, 从而节省了访问内存的时间。

直接寻址: 这是一种基本的寻址方法, 其特点是在指令格式的地址字段中直接指出操作数在内存的地址。由于操作数的地址直接给出而不需要经过某种变换, 所以称这种寻址方式为直接寻址方式。

试题 28 (2015 年下半年上午试题 5)

内存按字节编址, 从 B3000H 到 DABFFH 区域的存储容量为 (5)。

- (5) A. 123KB B. 159KB C. 163KB D. 194KB

答案: B

解析: 存储地址从 B3000H 到 DABFFH 共有 $(DABFFH - B3000H + 1 = 27C00H = 159K)$ 个存储单元, 由于内存地址按字节编址, 所以存储容量为 159KB。

试题 29 (2015 年下半年上午试题 6)

CISC 是 (6) 的简称。

- (6) A. 复杂指令系统计算机 B. 超大规模集成电路
C. 精简指令系统计算机 D. 超长指令字

答案: A

解析: CISC 是 Complex Instruction Set Computer 的英文缩写, 即复杂指令系统计算机; RISC 是 Reduced Instruction Set Computer 的英文缩写, 即精简指令系统计算机。超大规模集成电路的英文为 Very Large Scale Integration Circuit, 缩写为 VLSI。超长指令字的英文为 Very Long Instruction Word, 缩写为 VLIW。

试题 30 (2015 年上半年上午试题 1)

计算机中 CPU 对其访问速度最快的是 (1)。

- (1) A. 内存 B. Cache C. 通用寄存器 D. 硬盘

答案: C