

高周波基板における伝送損失の物理的起源と 高精度分離測定に関する体系的研究

(氏名)

2025 年 11 月 18 日

目次

序論：研究の核心的課題 —「損失の分離」と「実効的導電率」	3
第Ⅰ部 損失の物理的起源と理論的定式化	4
第1章 誘電損失のミクロな機構	5
1.1 分極の「遅れ」と熱発生のメカニズム	5
1.2 複素誘電率 ($\epsilon = \epsilon' - j\epsilon''$) の物理的意味	5
1.3 誘電正接 ($\tan \delta$) の物理的意味	6
第2章 導体損失のミクロな機構	7
2.1 高周波電流と表皮効果	7
2.2 表皮深さ (δ_s) を決定する物理パラメータ	7
2.3 導体表面粗さと損失増大のメカニズム	7
第3章 伝送線路における損失の数学的表現	8
3.1 伝送線路方程式（電信方程式）からの出発	8
3.2 伝搬定数 (γ) の厳密な導出	8
3.3 低損失近似による減衰定数 (α) の導出と損失分離	8
3.4 各損失成分の周波数特性 ($\alpha_c \propto \sqrt{f}$, $\alpha_d \propto f$) の導出	9
第Ⅱ部 高精度測定の原理と実践	10
第4章 高周波測定の基礎：S パラメータと VNA	11
4.1 なぜ S パラメータが必要か	11
4.2 S パラメータの物理的定義	11
4.3 VNA による複素 S パラメータの測定原理	11
第5章 共振器法による損失の增幅	12
5.1 「共振」の物理的状態：定在波の形成とエネルギーの蓄積	12
5.2 Q 値 (Quality Factor) の多角的理解	12
5.3 共振器法が低損失材料測定に優れる本質的理由	12
第6章 BCDR 法の原理と実践	13

6.1	BCDR が利用する TM_{0m0} モードの電磁界分布とその役割	13
6.2	S21 共振ピークからの物性値算出プロセス（一般論）	13
第 7 章	基準測定を用いた高精度損失分離法	14
7.1	Step 1: 基準測定による誘電体特性の精密決定	14
7.2	Step 2: 本測定による実効的導電率の導出	14
第 III 部	応用的考察と研究の深化	16
第 8 章	損失の周波数特性と材料選定の重要性	17
8.1	理論と実測の比較：各種基板における損失成分の振る舞い	17
8.2	高周波帯で誘電損失が支配的原因の物理的理屈	17
8.3	FR-4 の利用限界と低損失材料の戦略的価値	18
第 9 章	測定精度と不確かさの評価	19
9.1	最大の誤差要因：エアギャップの影響	19
9.2	高周波域における測定限界：不要モードと放射損失	19
9.3	測定系のキャリブレーションと再現性の確保	19
第 10 章	超高周波領域における界面効果	21
10.1	表面粗さモデルの高度化 (Huray モデル等)	21
10.2	銅箔-誘電体界面の化学的影響と実効的導電率	21
10.3	今後の課題：界面特性を含めた統合的損失モデルの構築	21
第 IV 部	総合的理解度と質疑応答への準備	22
第 11 章	想定問答集	23
11.1	基礎概念に関する問答	23
11.2	測定原理に関する問答	24
11.3	物理機構と理論に関する問答	25
11.4	追加の想定問答集	25
11.5	応用的・実践的な問答	27
付録		31
付録 A	物理指標の相互関係に関する数学的証明	31
A.1	減衰定数 α と Q 値の関係式 $\alpha = \beta/(2Q)$ の証明	31
A.2	損失分離式 $1/Q = 1/Q_c + 1/Q_d$ の物理的背景と導出	31
参考文献		33

序論：研究の核心的課題 —「損失の分離」と「実効的導電率」

柳原さん、あなたの研究発表資料 [1] を拝見しました。「BCDR を用いた基板の誘電損失と表面粗さによる電気伝導性の測定」という研究テーマは、100 GHz 級の通信 [1] を支える高周波工学において、最も本質的かつ重要な課題の一つである「損失の分離 (Loss Separation)」に正面から取り組むものです。

この課題は、現代の回路設計に不可欠な電磁界シミュレーション技術とも密接に関連しています。高周波回路設計で多用される FDTD 法などのシミュレーションでは、計算コストの制約から導体を損失ゼロの「完全導体 (Perfect Electric Conductor, PEC)」として扱うことが多く、これでは現実の導体損失を評価できません。より高精度な解析のために導体に有限の導電率を与えようとしても、高周波領域では「表皮効果」と「表面粗さ」の影響で、銅の物性値（バルク導電率）と実際の振る舞いが大きく乖離します。このシミュレーションと現実のギャップを埋める鍵が、現実の物理効果をすべて含んだ「実効的導電率」を実験的に求めることです。

あなたの研究の最終目的は、この実効的導電率を決定するために不可欠な、導体損失 α_c （あるいは Q_c ）に対する「表面粗さ」の影響を明らかにすることです [1]。しかし、VNA（ベクトルネットワークアナライザ）で測定できるのは、常に「全体の損失」でしかありません。

$$\alpha = \alpha_c + \alpha_d \quad (1)$$

$$\frac{1}{Q} = \frac{1}{Q_c} + \frac{1}{Q_d} \quad (2)$$

したがって、あなたの研究の論理構造は、必然的に以下の 2 段階測定アプローチとなります。

1. 目的: 表面粗さの影響を含む真の導体損失 α_c （実効的導電率）を知りたい。
2. 課題: しかし測定できるのは全体の損失だけであり、 α_c と α_d は共に未知数である。
3. 解決策（2 段階アプローチ）:

Step 1: 基準測定 評価対象の基板から銅箔を完全に除去した「誘電体コア材」を、鏡面仕上げの基準電極で測定する。これにより、材料固有の純粋な誘電損失 α_d （すなわち $\tan \delta$ や Q_d ）を精密に決定する。

Step 2: 本測定 次に、表面粗さを持つ銅箔付きの「評価試料」を測定し、全体の損失を求める。その全体の損失から、Step 1 で得た既知の誘電損失 α_d を差し引くことで、目的である導体損失 α_c を正確に分離する。

第Ⅰ部

損失の物理的起源と理論的定式化

第 1 章

誘電損失のミクロな機構

誘電損失は、基板の絶縁体部分（FR-4 や MEGTRON6 の樹脂やガラスクロス）で発生する熱損失です。その根源は、物質を構成する分子レベルの「分極の遅れ」にあります [2]。

1.1 分極の「遅れ」と熱発生のメカニズム

1. 分極とは：誘電体（絶縁体）に外部から電界 E を印加すると、物質内のプラスとマイナスの電荷がわずかに変位し、物質内部に外部電界を打ち消す方向の電界が生じます。この現象を「分極（Polarization）」と呼びます。
2. 分極の種類：分極には、電子分極、イオン分極、そして水 (H_2O) のように元々極性を持つ分子（双極子）が電界の向きに配向しようとする「双極子配向分極」などがあります [3]。
3. 高周波における「遅れ」：あなたが扱う FR-4 や MEGTRON6 のような高分子材料では、この双極子配向分極がギガヘルツ帯の損失の主要因となります。周波数が高くなると、電界の振動があまりにも速くなるため、分子はそれ自体の質量（慣性）や、周囲の分子との「粘性抵抗」（摩擦）があるため、電界の変化に完全には追従できなくなります [2]。これが「分極の遅れ」です。
4. 热発生のメカニズム：この「遅れ」こそが損失の正体です。外部電界は分子を無理やり振動させようとし、分子は粘性抵抗に逆らいながら追従しようとします。この過程で、外部電界が分子群に行った仕事が、分子のランダムな運動（熱）として散逸します [2]。

1.2 複素誘電率 ($\epsilon = \epsilon' - j\epsilon''$) の物理的意味

この「分極の遅れ」という物理現象を、電磁気学の数式で表現する道具が「複素誘電率」です。電界 E と物質の応答である電束密度 D の間に位相の遅れ δ が生じる ($D(t) \propto \cos(\omega t - \delta)$) ことを表現するため、誘電率 ϵ は必然的に複素数 $\epsilon = \epsilon' - j\epsilon''$ となります。

- 実数部 ϵ' （イプシロン・プライム）：電界 E と同位相の応答成分を表し、電界エネルギーを物質内部に「蓄積」する能力の大きさを示します [4]。これが通常「比誘電率 ϵ_r 」と呼ばれるものです ($\epsilon' = \epsilon_r \epsilon_0$)。
- 虚数部 ϵ'' （イプシロン・ダブルプライム）：電界 E から 90° 遅れた応答成分を表し、分極の

遅れによってエネルギーが熱として「損失」される能力の大きさを示します [5].

1.3 誘電正接 ($\tan \delta$) の物理的意味

誘電正接 (Loss Tangent) は、これら 2 つの物理量の比として定義されます.

$$\tan \delta = \frac{\epsilon''}{\epsilon'} \quad (1.1)$$

これは、「1 サイクルの間に蓄積されるエネルギー (ϵ') のうち、どれだけの割合が熱として失われるか (ϵ'')」を示す、規格化された無次元の損失指標です [6]. また、理想的なコンデンサ（電流と電圧の位相差が 90° ）からの「ズレの角度 δ 」の正接（タンジェント）としても解釈できます [7].

第 2 章

導体損失のミクロな機構

導体損失は、基板の銅配線で発生する抵抗損失（ジュール熱）です。高周波では「表皮効果」と「表面粗さ」が支配的になります。

2.1 高周波電流と表皮効果

表皮効果とは、周波数が高くなるほど、電流が導体の中心部を避けて表面に集中して流れる現象です [8]。これは、導体内部を流れる電流が作る時間変化磁界が、ファラデーの電磁誘導の法則により、導体中心部の電流を妨げる向きの渦電流を誘導するために起こります。

2.2 表皮深さ (δ_s) を決定する物理パラメータ

表皮深さ (δ_s) は、電流密度が導体表面の $1/e$ (約 37%) にまで減衰する深さであり、以下の式で与えられます [9]。

$$\delta_s = \frac{1}{\sqrt{\pi f \mu \sigma}} \quad (2.1)$$

ここで、 f は周波数、 μ は透磁率、 σ は導電率です。周波数が高いほど、また導電率が高いほど、電流はより薄い表面に集中します。

2.3 導体表面粗さと損失増大のメカニズム

ギガヘルツ帯になると、表皮深さ δ_s は銅箔の表面粗さ (R_z が数 μm オーダー) と同等か、それよりも浅くなります [10]。このとき、主に 2 つのメカニズムによって損失が増大します。

1. 経路長増大: 電流は粗さの地形に沿って流れるため、実効的な経路長が長くなり、抵抗値が増大します [11]。
2. 磁界集中: 粗さの「谷」の部分では電流が集中し、局所的に磁界が強まります。この強まった磁界が、さらに強力な渦電流（損失）を誘導します。

第 3 章

伝送線路における損失の数学的表現

3.1 伝送線路方程式（電信方程式）からの出発

伝送線路上の電圧 $V(z)$ と電流 $I(z)$ の振る舞いは、以下の電信方程式で記述されます。

$$-\frac{dV(z)}{dz} = (R + j\omega L)I(z) \quad (3.1)$$

$$-\frac{dI(z)}{dz} = (G + j\omega C)V(z) \quad (3.2)$$

ここで、 R, L, G, C は線路の単位長さあたりの分布定数です。

3.2 伝搬定数 (γ) の厳密な導出

電信方程式から波動方程式を導くと、複素伝搬定数 $\gamma = \alpha + j\beta$ が以下のように定義されます。

$$\gamma^2 = (R + j\omega L)(G + j\omega C) \quad (3.3)$$

γ の実数部である減衰定数 α の厳密な一般式は以下となります。

$$\alpha = \sqrt{\frac{1}{2} \left\{ \sqrt{(R^2 + \omega^2 L^2)(G^2 + \omega^2 C^2)} + (RG - \omega^2 LC) \right\}} \quad (3.4)$$

3.3 低損失近似による減衰定数 (α) の導出と損失分離

「低損失条件」($R \ll \omega L, G \ll \omega C$) を適用すると、 α は以下のように近似できます。

$$\alpha \approx \frac{R}{2Z_0} + \frac{GZ_0}{2} \quad (3.5)$$

ここで、 $Z_0 \approx \sqrt{L/C}$ は特性インピーダンスです。この式は、全体の減衰 α が、導体損失 α_c と誘電損失 α_d の単純な和で表せる事を示しています。

$$\alpha_c \equiv \frac{R}{2Z_0} \quad (3.6)$$

$$\alpha_d \equiv \frac{GZ_0}{2} \quad (3.7)$$

3.4 各損失成分の周波数特性 ($\alpha_c \propto \sqrt{f}$, $\alpha_d \propto f$) の導出

- 導体損失 α_c : 高周波抵抗 R は表皮効果により $R \propto \sqrt{f}$ となるため, $\alpha_c \propto \sqrt{f}$ となります.
- 誘電損失 α_d : コンダクタンス G は $G = \omega C \tan \delta \propto f$ となるため, $\alpha_d \propto f$ となります.

この周波数依存性の違いが、高周波帯で誘電損失が支配的原因となる物理的な理由です。

第 II 部

高精度測定の原理と実践

第 4 章

高周波測定の基礎：S パラメータと VNA

4.1 なぜ S パラメータが必要か

マイクロ波・ミリ波領域では、理想的な短絡・開放が作れず、プローブの接触自体が回路特性を乱すため、電圧・電流の直接測定は困難です。そのため、電力の流れを「波」として捉え、その散乱(Scattering)の様子を記述する S パラメータが用いられます。

4.2 S パラメータの物理的定義

S パラメータは、被測定物 (DUT) の各ポートにおける入射波 a_n (入力) と出射波 b_n (応答) の関係を行列で記述します。2 ポートネットワークの場合、

$$\begin{pmatrix} b_1 \\ b_2 \end{pmatrix} = \begin{pmatrix} S_{11} & S_{12} \\ S_{21} & S_{22} \end{pmatrix} \begin{pmatrix} a_1 \\ a_2 \end{pmatrix} \quad (4.1)$$

各要素は、 S_{11} が入力反射係数、 S_{21} が順方向透過係数を表し、振幅と位相を持つ複素数です。

4.3 VNA による複素 S パラメータの測定原理

VNA (ベクトルネットワークアナライザ) は、S パラメータのベクトル量 (振幅と位相) を測定する装置です。その基本原理は「ヘテロダイイン検波」に基づいています [12]。VNA は、DUT への入力波 (基準波) と DUT からの出力波 (測定波) をそれぞれ捕捉し、内部の局部発振器 (LO) からの信号と混合 (Mix) します。これにより、元のギガヘルツ信号が持つ振幅比と位相差の情報を保持したまま、扱いやすい低い中間周波数 (IF) に変換します。VNA の DSP は、この IF 信号を比較することで、振幅 $|S_{21}|$ と位相 $\angle S_{21}$ を高精度に算出します。

第 5 章

共振器法による損失の増幅

5.1 「共振」の物理的状態：定在波の形成とエネルギーの蓄積

共振とは、共振器構造に入射した波が反射波と位相が一致して強め合い（建設的干渉）、空間的に振幅が固定された「定在波」を形成する状態です [13]。このとき、共振器内部には外部の何倍もの強大な電磁界エネルギーが蓄積されます [14]。

5.2 Q 値 (Quality Factor) の多角的理解

Q 値は、共振器が「どれだけ上手に（損失を少なく）エネルギーを蓄積できるか」を示す指標で、3 つの等価な側面から理解できます。

1. エネルギー定義: $Q = \omega_r (W_{\text{stored}} / P_{\text{loss}})$. 蓄積エネルギーと消費電力の比で、最も根本的な定義です [15].
2. 周波数応答: $Q_L = f_r / \Delta f_{3\text{dB}}$. 共振ピークの鋭さを表し、VNA で直接観測する量です。Q 値が高い（低損失）ほどピークは鋭くなります [16].
3. 時間応答: エネルギー供給を止めた後の減衰の遅さを表します。Q 値が高いほど、エネルギーはゆっくりと減衰します（鐘の余韻が長い） [16].

5.3 共振器法が低損失材料測定に優れる本質的理由

MEGTRON6 のような超低損失材料では、伝送線路法 (TL 法) で測定する減衰量 α が小さすぎて測定誤差に埋もれてしまいます。共振器法は、時間的にエネルギーを蓄積すること (Q 回往復させること) で、材料の微小な損失 ($\tan \delta$) を、VNA で高精度に測定可能な「周波数幅 (Δf)」という指標に高感度に変換します。これは、微小な損失の影響を「増幅」して観測する手法と言え、低損失材料の精密測定に不可欠です。

第 6 章

BCDR 法の原理と実践

6.1 BCDR が利用する TM_{0m0} モードの電磁界分布とその役割

BCDR (Balanced Circular Disk Resonator) 法では、円筒対称な TM_{0m0} モードを選択的に利用します [17]。このモードは、電界 E が基板に垂直な z 成分のみ、磁界 H が同心円状の ϕ 成分のみを持つという非常にシンプルな電磁界分布をしています [18]。基板の厚さ方向の誘電特性 ($\epsilon_r, \tan \delta$) を測定するのに最も適したモードです。

6.2 S21 共振ピークからの物性値算出プロセス（一般論）

VNA で測定した S21 の生データから物性値を導出する一般的なプロセスは、以下の通りです。

1. 負荷 \mathbf{Q} (Q_L) の測定: VNA のマーカー機能で共振周波数 f_r と半値全幅 Δf を読み取り、 $Q_L = f_r/\Delta f$ を算出します。
2. 無負荷 \mathbf{Q} (Q_0) の算出: 負荷 Q_L とピークの挿入損失 IL_r から、測定系との結合による外部損失を取り除いた、共振器自体の真の Q 値である無負荷 Q_0 を算出します： $Q_0 = Q_L/(1 - 10^{IL_r/20})$ 。
3. 比誘電率 ϵ_r の算出: 測定した共振周波数 f_r と BCDR の寸法から、理論式（超越方程式）を数値的に解くことで ϵ_r を決定します。
4. 損失の分離計算: 全体の損失を表す $1/Q_0$ は、導体損失 $1/Q_c$ と誘電損失 $1/Q_d$ の和 ($1/Q_0 = 1/Q_c + 1/Q_d$) で表されます。 Q_c を理論計算し、 Q_0 から差し引くことで Q_d を分離し、 $\tan \delta = 1/Q_d$ を得ます。

しかし、この一般論では導体損失 Q_c の理論計算に「表面粗さ」という不確定要素が含まれるため、高精度な分離は困難です。次章でその解決策を述べます。

第 7 章

基準測定を用いた高精度損失分離法

単一の測定から誘電損失と表面粗さの影響を分離することは原理的に困難です。この問題を解決するため、「基準測定」と「本測定」を組み合わせた 2 段階の測定アプローチが極めて有効です。

7.1 Step 1: 基準測定による誘電体特性の精密決定

まず、導体の表面粗さという不確定要素を完全に排除し、誘電体材料固有の損失特性 $\tan \delta$ を正確に決定します。

1. 試料準備: 評価対象の基板から、化学処理（エッティング）により銅箔を完全に除去した誘電体コア材を用意します。
2. 測定: この誘電体コア材を、表面が極めて平滑な標準銅箔（基準電極）で挟み、BCDR 測定を行います。
3. 計算: この系で測定した全体の Q 値 $Q_{0,\text{ref}}$ から、表面粗さの影響を無視して理論計算できる基準電極の導体 Q 値 $Q_{c,\text{ref}}$ を差し引きます。

$$\tan \delta = \frac{1}{Q_d} = \frac{1}{Q_{0,\text{ref}}} - \frac{1}{Q_{c,\text{ref}}} \quad (7.1)$$

このステップにより、導体損失の不確かさから完全に分離された、信頼性の高い $\tan \delta$ の周波数特性データが得られます。

7.2 Step 2: 本測定による実効的導電率の導出

次に、前節で決定した既知の $\tan \delta$ を用いて、評価対象である実際の基板の導体損失（表面粗さ効果）を分離し、実効的導電率を導出します。

1. 試料準備: 評価対象である、表面粗さを持つ銅箔が貼られたままの基板（DUT）を用います。
2. 測定: DUT を BCDR で測定し、全体の Q 値 $Q_{0,\text{dut}}$ を得ます。
3. 計算: 損失分離式を $Q_{c,\text{dut}}$ について解き、測定した $Q_{0,\text{dut}}$ と Step 1 で得た Q_d を用いて、DUT の銅箔が持つ表面粗さの影響を全て含んだ実測の導体損失 $Q_{c,\text{dut}}$ を算出します。

$$\frac{1}{Q_{c,\text{dut}}} = \frac{1}{Q_{0,\text{dut}}} - \frac{1}{Q_d} = \frac{1}{Q_{0,\text{dut}}} - \tan \delta \quad (7.2)$$

この実測された導体損失 $Q_{c,dut}$ から、電磁界理論に基づき最終目的である実効的導電率 σ_{eff} を算出します。この値こそが、高精度な FDTD シミュレーションに不可欠なパラメータとなります。

第 II 部

応用的考察と研究の深化

第 8 章

損失の周波数特性と材料選定の重要性

8.1 理論と実測の比較：各種基板における損失成分の振る舞い

第 I 部で導出した通り、導体損失 α_c は \sqrt{f} に、誘電損失 α_d は f に比例します。図 8.1 は、汎用的な FR-4 基板と高性能な低損失基板について、この関係を実測データで示したものです。

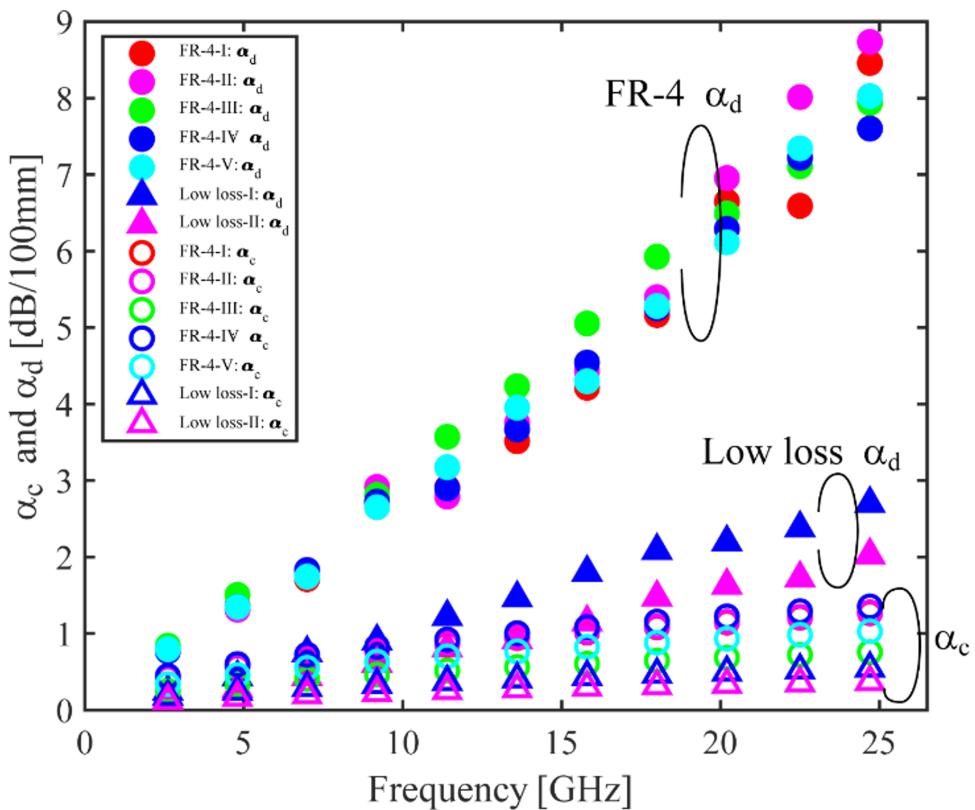


図 8.1 各種基板材料における導体損失 (α_c) と誘電損失 (α_d) の周波数依存性。

8.2 高周波帯で誘電損失が支配的になる物理的理由

図 8.1 が示すように、周波数 f が高くなると、線形に増加する誘電損失 α_d が、緩やかにしか増加しない導体損失 α_c を必ず追い越します。これが、高周波信号伝送において、 $\tan \delta$ の小さい低損失

材料の選定が極めて重要な物理的な理由です。

8.3 FR-4 の利用限界と低損失材料の戦略的価値

FR-4 は低周波域ではコスト面の利点から多用されますが、20 GHz を超える領域では誘電損失が急激に増大し、信号品質の維持が困難になります。数十 Gbps の高速デジタル伝送やミリ波回路では、 $\tan \delta$ の增加勾配が緩やかな低損失材料の採用が、システムの性能を保証する上で不可欠な戦略となります。

第 9 章

測定精度と不確かさの評価

BCDR 法による精密測定といえども、様々な誤差要因が存在します。その影響を理解し、制御することが高精度な評価には不可欠です。

9.1 最大の誤差要因：エアギャップの影響

BCDR の導体板と測定サンプルとの間に生じる、ミクロンレベルのわずかな隙間「エアギャップ」は、最大の誤差要因です [17]。この隙間は、比誘電率が 1 で損失がゼロの微小なコンデンサがサンプルと直列に接続されたかのような影響を与えます。これにより、測定される実効的な比誘電率 ϵ_r は真の値よりも低く、実効的な誘電正接 $\tan \delta$ も、特に低損失材料では真の値より著しく低く見積もられてしまいます。例えば、厚さ 50 μm の基板に対し 5 μm のエアギャップが存在するだけで、 $\tan \delta$ が 20% 以上も過小評価されるという報告もあります。

9.2 高周波域における測定限界：不要モードと放射損失

高周波になるほど、測定はより困難になります。

- 不要モード（スプリアス）の発生: 周波数が高くなると、目的の TM_{0m0} モード以外に、TE モードやハイブリッドモードといった不要な共振モードが発生しやすくなります。これらが目的のモードと周波数的に近接すると、モードカップリングを起こして共振ピークを歪ませ、Q 値の正確な測定を妨げます。
- 放射損失: 共振器は理想的には閉じた系ですが、実際には側面（開放端）からわずかに電磁波が放射されます。周波数が高くなり波長が短くなると、この放射損失が無視できなくなります。放射損失は導体損失や誘電損失とは別の損失メカニズムであり、これを材料損失と誤認しないよう注意が必要です。

これらの影響が顕著になる周波数帯では、測定データを除外するなどの判断が必要となります。

9.3 測定系のキャリブレーションと再現性の確保

VNA 自体の精度を保証するためのキャリブレーションはもちろんのこと、BCDR 治具の組み立て再現性も重要です。特にエアギャップの量を一定に保つため、サンプルを固定する際の締め付けト

ルクを管理するなど、測定手順を標準化することが、信頼性の高いデータを取得するための鍵となります。

第 10 章

超高周波領域における界面効果

ミリ波帯のように表皮深さがサブミクロノオーダーにまで浅くなると、導体の「バルク特性」だけでなく、銅箔と誘電体の「界面」の状態が損失に無視できない影響を及ぼします。

10.1 表面粗さモデルの高度化（Huray モデル等）

単純な経路長増大モデルでは、特に微細な凹凸構造による損失を正確に表現できません。そこで、より物理的な現実に即したモデルが提案されています。代表的なものが、雪玉が積み重なった構造を仮定する **Huray モデル**です。このモデルは、電流が微小な球体（雪玉）の表面を流れると仮定することで、単純な凹凸だけでなく、半球状の突起が作る局所的な磁界集中効果を考慮に入れることができます。これにより、特にマット面（接着面）の複雑な構造が引き起こす損失増大を、より正確に予測することが可能になります。

10.2 銅箔-誘電体界面の化学的影响と実効的導電率

基板製造プロセスでは、銅箔と樹脂の接着強度を確保するため、銅箔表面に酸化処理（黒化処理）やシランカップリング剤による化学処理が施されます。この数 nm から数十 nm の薄い「界面層」は、純粋な銅とも誘電体とも異なり、導電率が低く損失の大きい層です。ミリ波帯では電流がこの界面層を流れる割合が増加するため、銅のバルク導電率から予測されるよりも大きな損失が生じる原因となります。精密な損失モデリングは、この界面層の特性を考慮した「実効的導電率」の概念を導入する必要があります。

10.3 今後の課題：界面特性を含めた統合的損失モデルの構築

今後の超高周波回路設計においては、バルクの誘電特性 ($\epsilon_r, \tan \delta$) と導体特性 (σ) に加え、表面粗さの物理形状と界面の化学的特性を統合した、より高精度な損失モデルの構築が重要な研究課題となります。

第 IV 部

総合的理解度と質疑応答への準備

第 11 章

想定問答集

本研究の理解度を深め、あらゆる角度からの質問に論理的かつ的確に応答できるよう、基礎的な概念から応用的・発展的な内容までを網羅した想定問答集を作成します。

11.1 基礎概念に関する問答

Q1. そもそも「損失」とは、物理的に何が起きている現象ですか？なぜ高周波になると、損失が問題になるのでしょうか？

A1. はい。「損失」とは、伝送線路を伝わる電気信号のエネルギーが、意図せず「熱」に変わってしまう現象を指します。高周波になると問題になる理由は 2 つあります。第一に、周波数が高くなるほど、誘電損失（基板の樹脂が原因）や導体損失（銅箔が原因）といった熱に変わるメカニズムがより活発に働くため、損失の絶対量が増加します。第二に、デジタル信号は高速化（高周波化）するほど、信号の波形がなまりやすくなります。損失が大きいと、この波形のなまりが酷くなり、「0」と「1」の区別がつかなくなって通信エラーを引き起こすため、高周波ほど深刻な問題となります。

Q2. なぜ損失を「導体損失」と「誘電損失」の 2 つに『分離』して考える必要があるのですか？全体の損失だけを見ていては、なぜ不十分なのでしょうか？

A2. それは、損失の原因を正確に特定し、適切な対策を打つためです。例えば、ある基板の全体損失が大きい場合、その原因が「銅箔の表面の粗さ」なのか、それとも「基板の樹脂材料の特性」なのかを切り分けなければ、改善のしようがありません。導体損失が原因であれば、より表面が平滑な銅箔を採用すべき、という結論になります。一方で、誘電損失が原因であれば、より高性能な低損失材料に変更するべき、となります。このように、原因によって対策が全く異なるため、損失をその物理的な起源ごとに分離して評価することが、材料開発や回路設計において不可欠なのです。

Q3. 「比誘電率 (ϵ_r)」と「誘電正接 ($\tan \delta$)」は、基板の性能指標としてよく聞きますが、この 2 つは何が違うのですか？

A3. はい。この 2 つは役割が全く異なります。比誘電率 (ϵ_r) は、主に「信号の伝わる速さ」と「回路の物理的なサイズ」を決定します。 ϵ_r が高いほど信号は遅くなります。いわば、信号が伝わる「道の舗装状態」を決めるパラメータです。一方、誘電正接 ($\tan \delta$) は、信号が伝わる際の「エネルギー損失の大きさ」を決定します。 $\tan \delta$ が大きいほど、信号のエネルギーが熱として

失われ、信号が弱まります。これは「道の燃費」に相当するパラメータです。

11.2 測定原理に関する問答

- Q4. なぜ測定に VNA（ベクトルネットワークアナライザ）を使うのですか？オシロスコープで波形を見るだけでは、損失は分からないのでしょうか？
- A4. はい、オシロスコープでは正確な損失測定は困難です。高周波の世界では、信号が単純に弱まるだけでなく、インピーダンスの不整合によって「反射」が起こります。VNA は、自身が発生させた基準となる波に対して、被測定物から「どれだけ反射してきたか (S_{11})」と「どれだけ透過してきたか (S_{21})」を、振幅と位相の両方で極めて精密に測定できる装置です。損失は、この透過してきた波 (S_{21}) がどれだけ減少したかを測定することで評価します。このように、入力波と出力波を比較し、そのベクトル的な比率を測定するという VNA の基本原理が、損失評価には不可欠となります。
- Q5. 共振器を使うと、なぜ感度が良くなるのですか？もっと簡単なイメージで教えてください。
- A5. はい。これは「ブランコをタイミング良く押し続けると、少しの力でも非常に大きく揺れる」のと同じ原理です。共振器は、特定の周波数の電磁波だけを内部に閉じ込めて何千回と往復させ、エネルギーを蓄積します。材料が持つごくわずかな損失は、この「1回の往復」ごとにエネルギーを少しづつ奪っていきますが、何千回も往復させることでその微小な損失が積み重なり、VNA でも観測できるほど大きな変化、すなわち「共振のピークが鈍る」という形で現れます。このように、共振器は「時間を利用して損失の影響を増幅する装置」とイメージできます。
- Q6. なぜ単純な伝送線路法 (TL 法) ではなく、わざわざ BCDR のような共振器法を用いるのですか？その本質的な利点は何ですか？
- A6. はい。TL 法は信号の減衰定数 α を直接測定しますが、今回測定対象とした MEGTRON6[1] のような超低損失材料では α が極めて小さく、VNA の測定誤差内で有意な減衰を得るには、非現実的な線路長が必要となります。共振器法は、電磁界エネルギーを Q 倍に共振器内部に蓄積させ、材料の微小な損失 ($\tan \delta$) を、「共振ピークの鋭さ ($Q = f_r/\Delta f$)」という、VNA で高精度に測定可能な周波数指標に高感度に変換します。この「損失の増幅効果」が、低損失材料の精密測定における共振器法の本質的な利点です。
- Q7. VNA はどのようにして S パラメータの「位相」を測定しているのですか？ギガヘルツの波の位相を直接測るのは困難ではないですか？
- A7. 非常に良いご質問です。VNA はギガヘルツの位相を直接測定しているわけではなく、ヘテロダイン検波という原理を用いています [12]。VNA は、基準信号と測定信号を、内部の局部発振器と混合することで、元のギガヘルツ信号が持つ位相差情報をそのまま保持した、扱いやすい低い中間周波数 (IF) の信号に変換します。VNA は、この IF 信号間の位相差をデジタル的に精密測定することで、 $\angle S_{21}$ を算出しています。
- Q8. BCDR 法では TM_{0m0} モードを利用するとのことですが、このモードが誘電体シートの測定に適しているのはなぜですか？
- A8. TM_{0m0} モードは、電界 E が基板に対して垂直な成分 (E_z) のみを持ち、磁界 H が同心円状の成分 (H_ϕ) のみを持つ、非常にシンプルな円筒対称のモードです [18]。基板材料の ϵ_r や $\tan \delta$ は、主に電界によって決まる物性です。 E_z が基板全面に一様に印加されるこのモード

は、基板の厚さ方向の誘電特性を測定する上で、最も理想的かつ解析しやすい電磁界分布であるため、選択的に利用されます。

11.3 物理機構と理論に関する問答

- Q9. 導体表面の粗さ (**Roughness**) が損失を増やす物理的メカニズムを、表皮深さ (**Skin Depth**) と関連付けて説明してください。
- A9. はい。高周波では表皮効果により電流が表面の薄い層（表皮深さ δ_s ）に集中します。 δ_s が銅箔の表面粗さと同等以下になると、主に 2 つのメカニズムで損失が増大します。第一に、電流が粗さの凹凸に沿って流れるため、実効的な電流経路長が増大し、抵抗が増加します。第二に、粗さの「谷」部分では、電流が集中し局所的な磁界が強まります。この強まった磁界が、さらに強力な渦電流（損失）を誘導するためです。
- Q10. 複素誘電率 $\epsilon = \epsilon' - j\epsilon''$ の「虚数部 ϵ'' 」とは、物理的に何を意味しますか？
- A10. 複素誘電率は、物質に印加した電界 E と、それに対する物質の応答（電束密度 D ）の間の「位相の遅れ」を表現したものです。実数部 ϵ' は電界と同位相の応答で、エネルギーを「蓄積」する能力 (ϵ_r) を意味します。虚数部 ϵ'' は電界と 90° 遅れた応答で、分極が電界に追従しきれないことによる「摩擦」に相当し、1 サイクルあたりに熱として「損失」されるエネルギーの大きさを表します。
- Q11. 損失の分離式は $1/Q = 1/Q_c + 1/Q_d$ と「逆数の和」で表されます。なぜ **Q** そのものの和 $Q = Q_c + Q_d$ ではないのですか？
- A11. それは、**Q** 値のエネルギー定義 $Q = \omega W_{\text{stored}} / P_{\text{loss}}$ と、物理法則である「電力の加法性」に基づいています。共振器全体の消費電力 P_{total} は、導体損失 P_c と誘電損失 P_d の単純な和で表されます。この式の各項を **Q** 値の定義を用いて書き換えると、 $1/Q_{\text{total}} = 1/Q_c + 1/Q_d$ という関係が導かれます。つまり、「 $1/Q$ （損失率）」が、消費電力と同様の加法性を持つためです。
- Q12. 減衰定数 α と **Q** 値の関係式 $\alpha = \beta/(2Q)$ は、どのように導出されるのですか？
- A12. はい。この式の厳密な導出は、**Q** のエネルギー定義から始まります。伝送線路を伝わる電力 P と単位長さあたりの消費電力 P'_{loss} の間には $P'_{\text{loss}} = 2\alpha P$ という関係があります。また、電力 P はエネルギーが伝わる速度、すなわち群速度 v_g で運ばれるため、 $P = W'_{\text{stored}} \times v_g$ と表されます。これらを整理すると、厳密な関係式 $\alpha = \omega/(2Qv_g)$ が得られます。ここで媒質が「無分散」で群速度 v_g と位相速度 $v_p = \omega/\beta$ が等しいと近似できる場合にのみ、ご質問の $\alpha = \beta/(2Q)$ という簡略化された関係式が導出されます。

11.4 追加の想定問答集

ここでは、発表中によく聞かれる（あるいは核心を突く）追加の質問と、短く簡潔に答えられるサンプル応答をまとめます。単純な単語の意味（定義）も合わせて含めています。

11.4.1 単語・用語の短い定義（ワンセンテンス）

表皮効果（Skin effect） 高周波で電流が導体表面に集中する現象.

表皮深さ (δ_s) 電流密度が表面の $1/e$ に減衰する深さ.

比誘電率 (ϵ_r) 材料により電界の速度が変化する指標.

誘電正接 ($\tan \delta$) 誘電体の損失度合い（無次元）.

Q 値 共振器がエネルギーを蓄える能力の指標（損失の逆数）.

VNA S パラメータの振幅と位相を同時計測する測定器.

BCDR 円形共振器を用いた低損失材料評価のための測定法.

実効的導電率 (σ_{eff}) 表皮効果・表面粗さ・界面層を含めた実測相当の導電率.

エアギャップ 試料と治具の間にある微小な隙間. 誘電率測定を低く見積もる主原因.

11.4.2 測定法・実験に関するよくある質問

Q. エアギャップの影響をどう最小化していますか？

A. 組み付け時のトルク管理、表面を平滑にするための前処理、薄い導電性ペーストを使用して局所的な接触欠如を補う、複数回測定して一貫性を確認する、など複合的対策をとっています.

Q. 表面粗さの代表値は何を使っていますか？ R_a ? R_z ?

A. 測定手法とモデルに依りますが、パワー損失への寄与は高くて局所ピークに敏感なため、 R_z や Huray モデルのパラメータ（雪玉半径・密度）を合わせて報告します.

Q. 温度変化は結果にどれほど影響しますか？

A. 銅の導電率は温度で変化し、 $ho(T) \propto (1 + \alpha_T(T - T_0))$ のように線形近似できます. 極端な温度変動がある場合は、校正温度での測定か温度補正を行います. 実験では室温 $\pm 1\text{ }^{\circ}\text{C}$ を目安に安定させています.

Q. キャリブレーションはどのように行いますか？

A. VNA の基本キャリブ（オープン/ショート/ロード/スルー）を実施し、BCDR 治具の寄生損失や接続損失は基準測定（標準素材）で補正します.

Q. 他の共振器（例えばドーナツ型やストリップライン共振器）との比較は？

A. BCDR は円筒対称で TM_{0m0} モードが厚み方向の特性を直接反映するため、誘電特性の精密測定に優れます. 共振器選択は目的とターゲット周波数に依存しますが、BCDR は薄板評価に適しています.

11.4.3 理論・モデリングに関する質問

Q. Huray モデルはいつ使うべきですか？ 単純な経路長モデルではダメなのですか？

A. 凹凸のスケールが微小な突起（ナノ～マイクロ）を含む場合、単純モデルは平均的な経路長増加しか表現できず、局所磁界強度増大を無視します. Huray モデルはこれを半球体群として扱い、局所的磁界集中を表現できるため精度が向上します.

Q. 実効的導電率 σ_{eff} はどのように算出していますか？

- A. 測定で得た $Q_{c,dut}$ を電磁界解析（解析解や数値法）で逆算して、導体に与えるべき導電率値（バルクからの減衰を含め）を求めます。表面粗さはモデルで補正します。
- Q. FDTD 等のシミュレーションでは PEC でなく有限導電率を使うべきか？
- A. 周波数と目的によりけりですが、100 GHz 級では実効的導電率を入れると挙動（損失や位相）が実機により近づきます。PEC は計算コストを下げる目的では有用ですが、設計評価には実効値を用いることが望ましいです。

11.4.4 データ解析と不確かさに関する質問

- Q. Q 値の誤差評価はどのようにしていますか？
- A. VNA の読み取り精度、ピーク同定の誤差、結合損失の補正誤差、組み付け再現性（エアギャップ）を誤差源として、分散法やモンテカルロ法で $\Delta Q/Q$ を推定します。
- Q. 周波数依存性はどう扱いますか？ 単一周波数だけでは不完全では？
- A. できる限り広帯域で連続した共振周波数を得るか、複数のモード／複数の治具を使って周波数特性を取得します。また、予測モデル (\sqrt{f}, f) とフィッティングして分離の妥当性を評価します。

11.4.5 発展的・批判対応の質問

- Q. 結果の一般化はどこまで可能か？別の銅の厚さや被覆処理でも再現できますか？
- A. 表面粗さ・界面処理・銅厚さは明確に損失に寄与します。本手法は一般化可能ですが、モデルと実測値のマッチングのため、各条件のパラメータ（厚さ・粗さ・処理）を個別に評価し、データベース化する必要があります。
- Q. 放射損失や不要モードの影響がある周波数帯のデータはどう扱うのか？
- A. 影響が大きい帯域ではデータを除外するか、別途放射損失項をモデルに追加して補正し、再評価します。また、実験設計段階で不要モードの存在しにくいため選定を行います。
- Q. どのようにしてレビューで厳しい指摘（例えばエアギャップの顕著な影響）に応えるか？
- A. 事前に感度解析を行い、エアギャップが結果に与える影響の大きさを定量的に示します。また、複数サンプル、複数回測定、異なる治具での再現性データを示して、仮説的な誤差源を否定または補正したデータを提示します。

11.5 応用的・実践的な問答

- Q13. あなたの研究の最終目的は「表面粗さの影響」を調べることですが、今回の発表では「まず誘電損失を測定」しています。この論理的な繋がりを説明してください。
- A13. はい。最終的に知りたいのは導体損失 Q_c ですが、測定できるのは全体の損失 Q_0 だけであり、分離式 $1/Q_0 = 1/Q_c + 1/Q_d$ には 2 つの未知数が含まれます。そこで、まず表面が極めて平滑な「基準系」を用いて、表面粗さの影響を排除した状態で材料固有の真の誘電損失 Q_d （すなわち $\tan \delta$ ）を精密に決定します。次に、その既知となった Q_d を利用して、評価対象で

ある「粗さのある基板」の全体の損失 Q_0 から Q_c を正確に分離します。このように、まず $\tan \delta$ を確定させることが、最終目的の論理的な前提となります。

Q14. あなたの BCDR 測定系において、 ϵ_r や $\tan \delta$ の測定精度を左右する、最大の誤差要因は何だと考えますか？

A14. エアギャップ (Air Gap)，すなわち BCDR の導体板と測定サンプルとの間に生じる、ミクロンレベルのわずかな隙間だと考えます。このエアギャップは、比誘電率が 1 のコンデンサが直列に挿入されたかのような影響を与え、測定される実効的な ϵ_r と $\tan \delta$ を、真の値よりも著しく低く見積らせる原因となります。

Q15. BCDR 測定において、エアギャップの影響を最小化するために具体的にどのような工夫をすべきですか？また、その影響を補正する数学的な手法は存在しますか？

A15. はい。まず物理的な工夫として、(1)BCDR 治具の導体表面を鏡面研磨し平坦度を上げること、(2) サンプル全面に均一な圧力がかかるよう、トルク管理されたネジで締め付けること、が重要です。数学的な補正手法も存在します。エアギャップを厚さ d_g の空気層 ($\epsilon_r = 1$) とモデル化し、サンプル (厚さ d_s , 比誘電率 ϵ_s) と直列の合成容量として実効誘電率を計算する手法が基本です。さらに高度な手法として、複数の厚さのサンプルを測定し、エアギャップの影響を外挿して取り除く方法や、電磁界シミュレーションを用いてエアギャップの影響を定量評価し、測定値を補正 (de-embedding) する方法があります。

Q16. 発表スライドでは、高周波側で共振ピークの形が崩れていますが、これはなぜですか？なぜそのデータを計算から除外したのですか？

A16. ご指摘の通り、高周波領域でピーク形状が崩れています。これは材料特性の劣化ではなく、測定系の限界によるものだと考えています。具体的には、(1) 目的の TM_{0m0} モード以外の不要なスプリアス共振が発生し干渉を起こしている可能性、(2) 周波数が高くなり波長が短くなつたことで、共振器の側面からの放射損失が無視できなくなつた可能性、が考えられます。これらの不要な損失要因が含まれたデータでは、材料本来の $\tan \delta$ を正確に算出できないため、ピーク形状が理論通り明確な周波数帯のデータのみを使用しました。

Q17. あなたの研究では導体損失と誘電損失を分離していますが、ミリ波帯では放射損失も無視できない場合があります。BCDR 法において、放射損失はどのように抑制あるいは評価できると考えますか？

A17. はい。BCDR は上下を導体で挟んだ「閉鎖型」の共振器であるため、マイクロストリップラインのような「開放型」の構造に比べて、原理的に放射損失が極めて小さいという利点があります。放射は主に共振器の側面（開放端）から起りますが、特に今回のような高誘電率基板では、電磁界が基板内部によく閉じ込められるため、その影響はさらに抑制されます。評価方法としては、直径の異なる複数の BCDR で同一材料を測定し、放射損失の大きさ（寸法に依存）と材料損失（寸法に依存しない）を分離する手法や、電磁界シミュレーションによって放射損失の寄与を理論的に計算し、測定結果から差し引く方法が考えられます。

Q18. 表面粗さの損失への寄与をモデル化する際、単純な経路長増大だけでなく、Huray モデルのような球体を用いたモデルが提案されているのはなぜですか？その物理的な妥当性は何ですか？

A18. それは、単純な経路長増大（トポロジー効果）だけでは、特に銅箔のマット面（接着面）に見られる複雑な凹凸構造が引き起こす損失を説明しきれないためです。Huray モデルは、粗さの

表面を「雪玉（微小な球体）の集合体」としてモデル化します。この物理的な妥当性は、電流が単に凹凸の表面をなぞるだけでなく、半球状の突起の周りに「密集」し、局所的な磁界集中を引き起こすという電磁気的な効果を表現できる点にあります。これにより、単純な経路長モデルでは捉えきれない、近接効果による損失増大をより正確に考慮することができ、特に凹凸が激しい表面の損失を高い精度で予測することが可能になります。

付録

付録 A

物理指標の相互関係に関する数学的証明

A.1 減衰定数 α と Q 値 の関係式 $\alpha = \beta/(2Q)$ の証明

この式は、伝送線路における空間的減衰 (α) と、共振器における時間的減衰 (Q) を結びつける重要な関係式です。Q 値のエネルギー定義から導出できます。

1. **Q 値の定義 (単位長さあたり) :** $Q = \omega \frac{W'_{\text{stored}}}{P'_{\text{loss}}}$ ここで、 W'_{stored} は単位長さあたりの蓄積エネルギー、 P'_{loss} は単位長さあたりの消費電力です [19].
2. **α と P'_{loss} の関係:** 伝送線路を伝わる電力 $P(z)$ は $P(z) = P_0 e^{-2\alpha z}$ と減衰します。単位長さあたりの消費電力は $P'_{\text{loss}} = -\frac{dP}{dz} = 2\alpha P(z)$ となります。
3. **P と W'_{stored} の関係:** 電力 P は、単位長さあたりのエネルギー W'_{stored} が群速度 v_g で運ばれるエネルギーの流量なので、 $P = W'_{\text{stored}} \times v_g$ と書けます [20].
4. **式の結合と整理:** Step 1 の Q の式に、Step 2, 3 の関係を代入すると、 $Q = \omega \frac{W'_{\text{stored}}}{2\alpha(W'_{\text{stored}} \times v_g)} = \frac{\omega}{2\alpha v_g} \alpha$ について解くと、厳密な関係式 $\alpha = \frac{\omega}{2Qv_g}$ が得られます。
5. **低分散近似:** 媒質が低分散で、群速度 $v_g = d\omega/d\beta$ と位相速度 $v_p = \omega/\beta$ がほぼ等しい ($v_g \approx v_p$) と近似できる場合 [21]、 $\alpha \approx \frac{\omega}{2Qv_p} = \frac{\omega}{2Q(\omega/\beta)} = \frac{\beta}{2Q}$ となり、証明が完了します。

A.2 損失分離式 $1/Q = 1/Q_c + 1/Q_d$ の物理的背景と導出

この式は、物理の基本法則である「エネルギー保存則（あるいは電力の加法性）」に基づいています [22].

1. 共振器系全体の全消費電力 P_{total} は、各損失要因で消費される電力の単純な和で表されます。
 $P_{\text{total}} = P_c + P_d$ ここで P_c は導体損失、 P_d は誘電損失による消費電力です.
2. Q 値のエネルギー定義 $Q = \omega W_{\text{stored}}/P_{\text{loss}}$ を変形すると、 $P_{\text{loss}} = \omega W_{\text{stored}}/Q$ となります.
3. この関係を、全体の Q 値 (無負荷 Q Q_0)、導体の Q 値 (Q_c)、誘電体の Q 値 (Q_d) について立てます。
 - $P_{\text{total}} = \omega W_{\text{stored}}/Q_0$
 - $P_c = \omega W_{\text{stored}}/Q_c$
 - $P_d = \omega W_{\text{stored}}/Q_d$

(ここで W_{stored} は系に蓄積される全エネルギーであり、全ての項で共通です)

4. これらの式を, Step 1 の電力の和の式に代入します. $\frac{\omega W_{\text{stored}}}{Q_0} = \frac{\omega W_{\text{stored}}}{Q_c} + \frac{\omega W_{\text{stored}}}{Q_d}$
5. 両辺の共通項 ωW_{stored} を消去すると,

$$\frac{1}{Q_0} = \frac{1}{Q_c} + \frac{1}{Q_d} \quad (\text{A.1})$$

となり, 証明が完了します.

この式は, Q 値そのものではなく, $1/Q$ (損失率) が, 消費電力と同様に単純加算できる物理量であることを示しています [16].

参考文献

- [1] 5 中間発表_柳原.pdf
- [2] Dielectric - Wikipedia, accessed Nov. 13, 2025, <https://en.wikipedia.org/wiki/Dielectric>
- [3] Exploring Strategies for High Dielectric Constant and Low Loss Polymer Dielectrics | The Journal of Physical Chemistry Letters - ACS Publications, accessed Nov. 13, 2025, <https://pubs.acs.org/doi/10.1021/jz501831q>
- [4] Permittivity - Wikipedia, accessed Nov. 13, 2025, <https://en.wikipedia.org/wiki/Permittivity>
- [5] Microwaves101 | Permittivity - Microwave Encyclopedia, accessed Nov. 13, 2025, <https://www.microwaves101.com/encyclopedia/permittivity>
- [6] The Increasingly Important Role of Loss Tangents in PCB Laminates, accessed Nov. 13, 2025, <https://resources.altium.com/p/increasingly-important-role-loss-tangents-pcb-laminates>
- [7] TAN δ CABLE TESTING Overview & Answers to Frequently Asked Questions - High Voltage Inc, accessed Nov. 13, 2025, <https://hvinc.com/wp-content/uploads/2019/11/HVI-TD-FAQ-WEB-2019.pdf>
- [8] Applied Sciences | Free Full-Text | Analytical Calculation of the ..., accessed Nov. 13, 2025, <https://www.mdpi.com/2076-3417/13/22/12416>
- [9] Skin Depth in Good Conductors - In Compliance Magazine, accessed Nov. 13, 2025, <https://incompliancemag.com/skin-depth-in-good-conductors/>
- [10] Effect of Conductor Surface Roughness upon Measured Loss and Extracted Values of PCB Laminate Material Dissipation Factor, accessed Nov. 13, 2025, https://www.electronics.org/system/files/technical_resource/E8%26S20_02.pdf
- [11] Surface roughness effect on PCB trace attenuation / loss by Hammerstad Groisse and Huray snowball method - Polar Instruments, accessed Nov. 13, 2025, <https://www.polarinstruments.com/support/si/AP8155.html>
- [12] Understanding the Inner Workings of Vector Network Analyzers - Technical Articles, accessed Nov. 13, 2025, <https://www.allaboutcircuits.com/technical-articles/the-inner-workings-of-vector-network-analyzers-exploring-the-signal-source-and-receivers/>
- [13] Resonators - University of Warwick, accessed Nov. 13, 2025, https://warwick.ac.uk/fac/sci/physics/research/condensedmatt/imr_cdt/students/stephen_hogg/resonators/
- [14] Resonant Cavities and Waveguides - MIT, accessed Nov. 13, 2025, <https://web.mit.edu/22.09/ClassHandouts/Charged%20Particle%20Accel/CHAP12.PDF>

- [15] Q factor | Definition, Equation, & Facts | Britannica, accessed Nov. 13, 2025, <https://www.britannica.com/technology/Q-factor>
- [16] Q factor - Wikipedia, accessed Nov. 13, 2025, https://en.wikipedia.org/wiki/Q_factor
- [17] Broadband Perpendicular Permittivity Measurements up to 220 GHz Using a Balanced-Type Circular Disk Resonator Without - IEEE Xplore, accessed Nov. 13, 2025, <https://ieeexplore.ieee.org/iel8/19/4407674/11006707.pdf>
- [18] Design of the TM010 Mode Cylindrical Cavity Resonator for PCB Dielectric Characterization - Scholars' Mine, accessed Nov. 13, 2025, https://scholarsmine.mst.edu/cgi/viewcontent.cgi?article=7814&context=ele_comeng_facwork
- [19] Quality factor (Q) (definition) - Ultrasonic Resonators, accessed Nov. 13, 2025, https://www.ultrasonic-resonators.org/glossary/q1_dict.html
- [20] On "A relation between α and Q" | IEEE Journals & Magazine, accessed Nov. 13, 2025, <https://ieeexplore.ieee.org/document/1443802/1000>
- [21] 2.2: Transmission Line Theory - Engineering LibreTexts, accessed Nov. 13, 2025, [https://eng.libretexts.org/Bookshelves/Electrical_Engineering/Electronics/Microwave_and_RF_Design_II_-_Transmission_Lines_\(Steer\)/02:_Transmission_Lines/2.02:_Transmission_Line_Theory](https://eng.libretexts.org/Bookshelves/Electrical_Engineering/Electronics/Microwave_and_RF_Design_II_-_Transmission_Lines_(Steer)/02:_Transmission_Lines/2.02:_Transmission_Line_Theory)
- [22] Q Factor in Electrical and Electronics Engineering, accessed Nov. 13, 2025, <https://www.electricaltechnology.org/2013/11/q-factor-in-electrical-and-electronics-engineering.html>
- [23] Chapter 5 Dielectric Performance - VTechWorks, accessed Nov. 13, 2025, <https://vttechworks.lib.vt.edu/bitstream/handle/10919/40359/ch5.pdf>
- [24] Dielectric Polarization Mechanisms → Term → Energy → Sustainability Directory, accessed Nov. 13, 2025, <https://energy.sustainability-directory.com/term/dielectric-polarization-mechanisms/>
- [25] Skin Effect and Skin Depth Explained: Basics, Derivation, and Parameters - YouTube, accessed Nov. 13, 2025, <https://www.youtube.com/watch?v=xJvYwZb5Bvk>
- [26] Understanding the Skin Effect in High Frequency Conductors - AI-FutureSchool, accessed Nov. 13, 2025, <https://www.ai-futureschool.com/en/electrotechnics/understanding-skin-effect-in-high-frequency-conductors.php>
- [27] VNA FAQ: An Introduction | Keysight Blogs, accessed Nov. 13, 2025, <https://www.keysight.com/blogs/en/tech/rfmw/2023/03/02/vna-faq-an-introduction>
- [28] Understanding Vector Network Analysis Product Guide, accessed Nov. 13, 2025, <https://dlcdn-anritsu.com/en-us/test-measurement/files/Application-Notes/Application-Note-11410-00724D.pdf>
- [29] Introduction to Network Analyzer Measurements - ni, accessed Nov. 13, 2025, http://download.ni.com/evaluation/rf/Introduction_to_Network_Analyzer_Measurements.pdf
- [30] Can there be resonance in electromagnetic waves? - Physics Stack Exchange, accessed Nov. 13, 2025, <https://physics.stackexchange.com/questions/354743/can-there-be-resonance-in-electromagnetic-waves>
- [31] Quality factor and bandwidth | Electrical Circuits and Systems II Class Notes - Fiveable,

- accessed Nov. 13, 2025, <https://fiveable.me/electrical-circuits-systems-ii/unit-4/quality-factor-bandwidth/study-guide/75pXRlt90vyTwa7w>
- [32] Super Damping of Mechanical Vibrations - PMC - PubMed Central, accessed Nov. 13, 2025, <https://pmc.ncbi.nlm.nih.gov/articles/PMC6882872/>
- [33] Analysis of Balanced-Type Circular Disk Resonator, accessed Nov. 13, 2025
- [34] On dielectric constant and loss tangent of dielectric material for circuit boards, accessed Nov. 13, 2025, https://industrial.panasonic.com/content/data/EM/PDF/2021_5G_Multi_layer_PCB_Solutions_WhitePaper_202108.pdf
- [35] 1.2.1.2. Loss Tangent - Intel, accessed Nov. 13, 2025, <https://www.intel.com/content/www/us/en/docs/programmable/683883/current/loss-tangent.html>
- [36] Modeling and measurement of losses in silicon-on-insulator resonators and bends, accessed Nov. 13, 2025, <https://opg.optica.org/oe/abstract.cfm?uri=oe-15-17-10553>
- [37] 7.4: TEM Resonances - Physics LibreTexts, accessed Nov. 13, 2025, [https://phys.libretexts.org/Bookshelves/Electricity_and_Magnetism/Electromagnetics_and_Applications_\(Staelin\)/07:_TEM_transmission_lines/7.04:_TEM_resonances](https://phys.libretexts.org/Bookshelves/Electricity_and_Magnetism/Electromagnetics_and_Applications_(Staelin)/07:_TEM_transmission_lines/7.04:_TEM_resonances)
- [38] Optimizing Measurement Accuracy and Repeatability for High Frequency Measurements, accessed Nov. 13, 2025, iMapsouce Link
- [39] Determining Resonator Q Factor from Return Loss Measurement Alone, accessed Nov. 13, 2025, <https://coppermountaintech.com/determining-resonator-q-factor-from-return-loss-measurement-alone/>
- [40] Quality Factor and Bandwidth - Filters - Basics Electronics - electric circuit studio, accessed Nov. 13, 2025, <https://ecstudiosystems.com/discover/textbooks/basic-electronics/filters/quality-factor-and-bandwidth/>
- [41] 複素誘電率, accessed Nov. 13, 2025, https://hapislab.org/public/makino/materials/20071030_TanDel.pdf
- [42] Relation Between Group Velocity and Phase Velocity - Testbook, accessed Nov. 13, 2025, <https://testbook.com/physics/relation-between-group-velocity-and-phase-velocity>
- [43] 9.2: Q Factor - Engineering LibreTexts, accessed Nov. 13, 2025, [https://eng.libretexts.org/Bookshelves/Electrical_Engineering/Electronics/Book:_Fundamentals_of_Microwave_and_RF_Design_\(Steer\)/09:_Passive_Components/9.02:_Q_Factor](https://eng.libretexts.org/Bookshelves/Electrical_Engineering/Electronics/Book:_Fundamentals_of_Microwave_and_RF_Design_(Steer)/09:_Passive_Components/9.02:_Q_Factor)