

PCM 通信

氏名

2025 年 12 月 3 日

1 目的

実機デモとシミュレータでの回路作成を通じて、アナログ信号をパルス信号で変調、復調するパルス符号変・復調回路の仕組みと、その動作を習得することを目的として本実験を実施した。

2 原理

2.1 パルス符号・復調

図 1 に PCM 変・復調回路の基本方式を示す。PCM 変調回路は、図 1 に示すように入力切換回路で選択された入力信号を、標本化パルスにより標本化する標本化回路、標本化された入力信号を量子化レベルに変換する量子化回路、量子化レベルを 2 進符号化信号に変換する符号化回路、および同期信号、チャンネル信号を挿入して送信する送信回路より構成されている。

また、PCM 復調回路は、受信信号のチャンネル信号と PCM 変調信号を分離する分離回路、分離されたチャンネル信号を解読するチャンネル判別回路、PCM 変調信号を並列信号に変換する符号変換回路、並列信号に変換された PCM 変調信号をチャンネル別に復調する D/A 変換器、および高周波成分を除去する LPF 回路より構成されている。

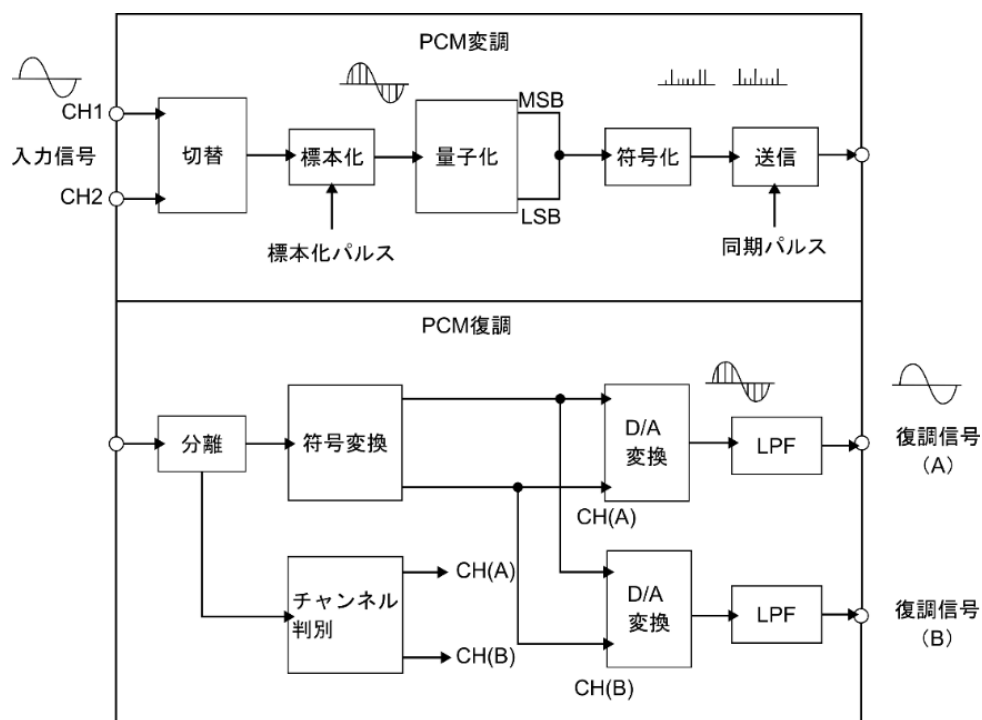
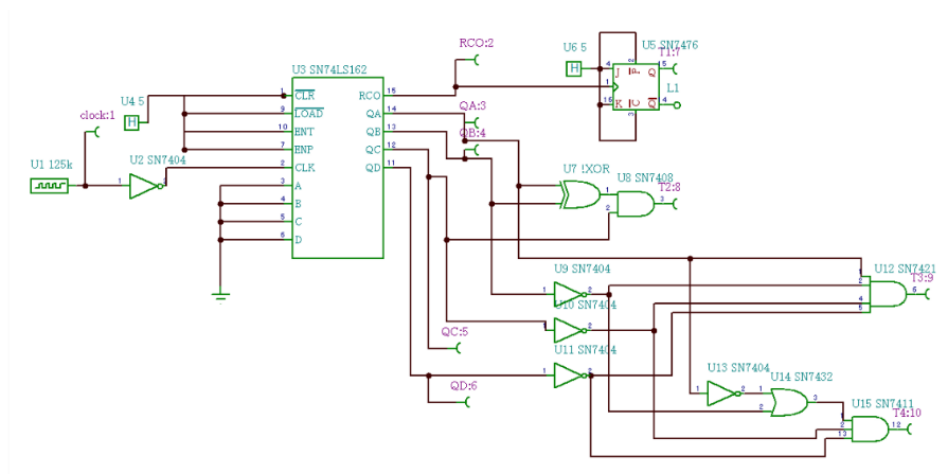


図 1 基本方式

2.2 タイミングパルス発生回路

タイミングパルス発生回路は 1 つの発振器をもとにして、装置各部の回路に必要なタイミングパルスが発生する回路である。タイミングパルス発生回路の回路図を図 2 に示す。



(a) 回路図

		QC	
		0	1
QA QB	00	0	0
	01	0	1
	11	0	0
	10	0	1

(b) T2が1になるときのカルノー図

		QC QD			
		00	01	11	10
QA QB	00	0	0	0	0
	01	0	0	0	0
	11	0	0	0	0
	10	1	0	0	0

(c) T3が1になるときのカルノー図

		QC QD			
		00	01	11	10
QA QB	00	1	0	0	0
	01	1	0	0	0
	11	0	0	0	0
	10	1	0	0	0

(d) T4が1になるときのカルノー図

図2 タイミングパルス発生回路とカルノー図

U3 SN74LS162 の CLK には、U1 の 125 [kHz] のクロックパルスが入力されている。U3 SN74LS162 はこのパルスをカウントし、一定の数をカウントしたら RCO から信号が出力される（キャリアオーバー CO が出力されるという）。図2では、RCO の信号が JK フリップフロップ回路に出力されるようになっている。

図2の JK フリップフロップ回路において、J と K のどちらも High レベルが入力されているので、JK フリップフロップ回路の1番に信号が入力されると現在の出力 Q を反転して出力する。JK フリップフロップ回路の1番には RCO が入力されているので、U1 のクロックパルスが一定数カウントされて RCO から信号が出力されると Q が反転するということである。なお、Q は T1 として出力されている。

2.3 切換回路

PCM 通信を多重化するための切換回路を図3に示す。この場合上と下に2チャンネルの入力信号源がある。この回路出力は標本化回路の入力となる。

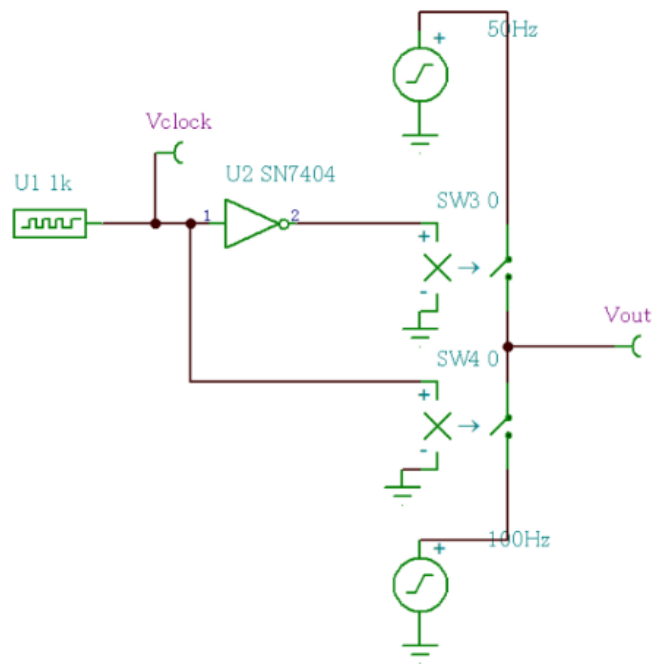


図3 切替回路

図3では、U1のクロックによってSW3とSW4のスイッチが切り替えられる。クロックがLowレベルのときSW3のスイッチがON、SW4のスイッチがOFFとなり、上の信号源（50 [Hz] の正弦波）がVoutに出力される。クロックがHighレベルのときSW3のスイッチがOFF、SW4のスイッチがONとなり、下の信号源（100 [Hz] の正弦波）がVoutに出力される。このように、順番に複数のチャンネルの信号を切り替えて標本化回路に出力し、順番に標本化している。

2.4 標本化回路（サンプル&ホールド回路）

アナログ信号をある時間間隔でサンプリングし、次のタイミングまでその値を保持する回路である。回路図を図4に示す。

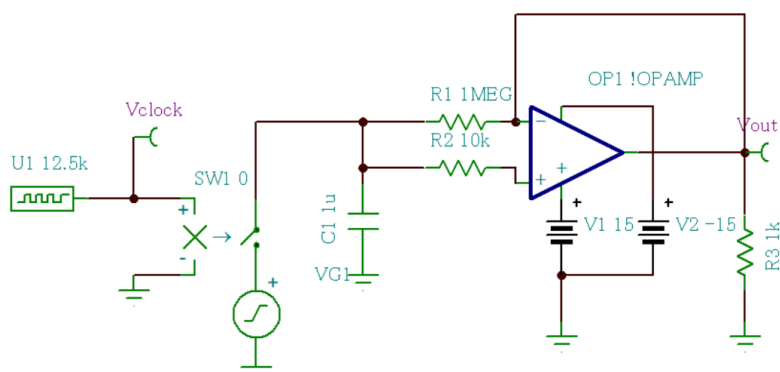


図4 標本化回路（サンプル&ホールド回路）

図 4 において，U1 のクロックパルスが High レベルになったタイミングで SW1 が ON になる．SW1 が ON になると，変調波（入力信号，SW1 の下にある信号源のマーク）が回路に入力されるようになる．回路に入った信号の電圧はコンデンサ C1 を充電し，C1 の電圧は入力信号の瞬時値と同じ値になる．その後，コンデンサ C1 の電圧は右のオペアンプで構成されるバッファ回路（ボルテージフォロワのような原理）を通して，同じ電圧で Vout に出力される（場合によっては増幅器を挟む場合もあるが，今回は利得は 0 dB）．クロックパルス U1 が Low レベルになって SW1 が OFF になっても，C1 の電圧は充電電圧のまま保たれてオペアンプに入力されて Vout の出力は一定になる．これは，オペアンプの入力インピーダンスが非常に高く，C1 から電荷がほとんど出ていかないためである．Vout の出力を保っている間に，Vout の出力は A/D コンバータに入力されて二進数に変換される．A/D 変換が終わった後にまた U1 が High になり入力信号の瞬時値がサンプリングされ，その値をホールドし A/D 変換をするということを繰り返すことで入力信号がデジタル信号に変換される．

なお，図 4 には R1 の抵抗がつけられているが，回路の安定性のためのものである．R1 は 1 [MΩ] という非常に大きな値なので，理論上では開放と考えてもよい．開放と考えるとよくあるボルテージフォロワ回路と同じ回路になる．試しに R1 を取り外してシミュレーションをした結果が図 5 であるが，波形は変わらない．

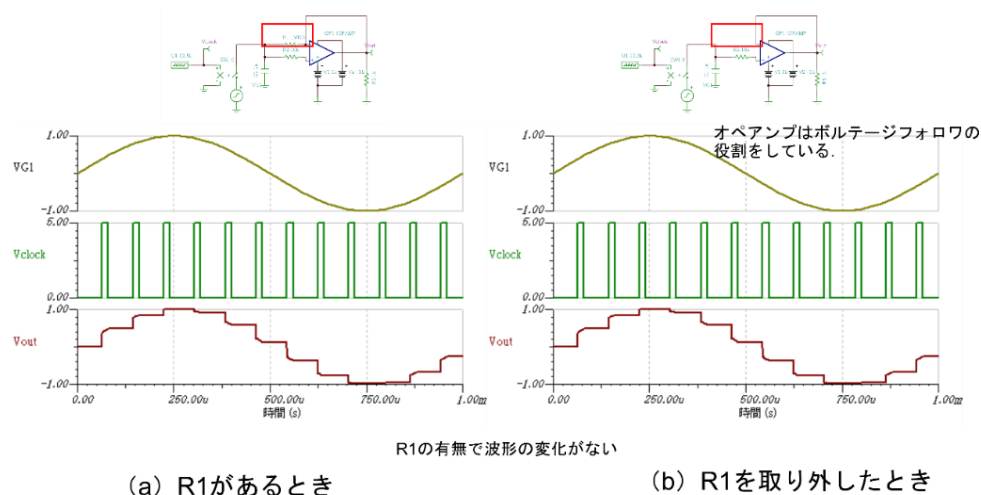


図 5 サンプル&ホールド回路の R1 の役割

2.5 シフトレジスタ（パラレルシリアル変換）

8 ビット並列に入ってきた信号を直列にして 1 つずつ送信する回路である．回路図を図 6 に示す．

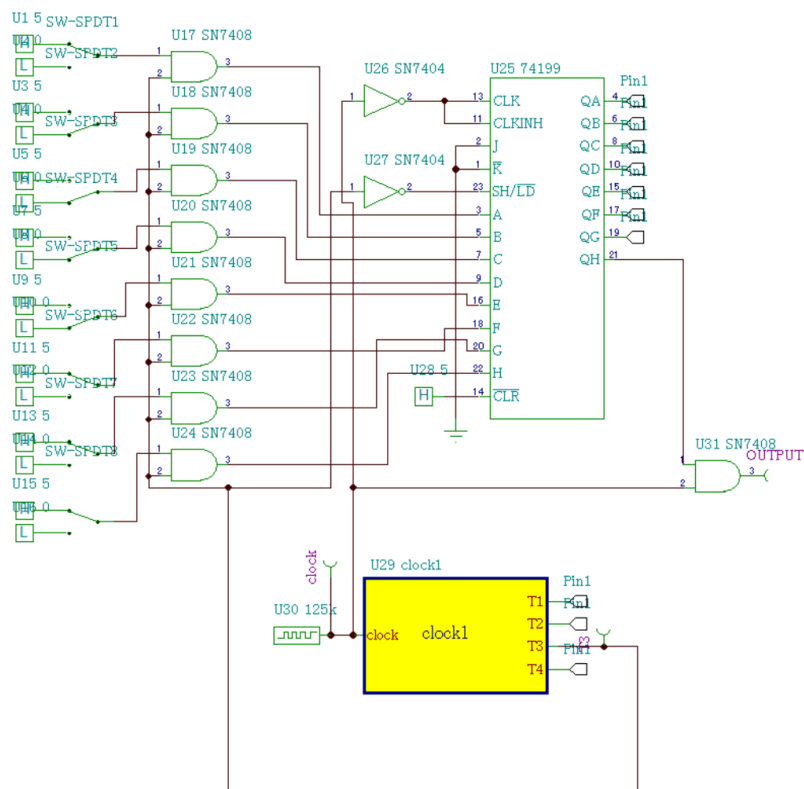


図 6 シフトレジスタ

U17～U24 までには、本来は A/D 変換されて並列に送られてきたデジタル信号の二進数が入力されるが、今回の実験では代わりにスイッチを前段に設けている。T3 が ON になったタイミングでデジタル信号がシフトレジスタ U25 74199 に入力される。シフトレジスタではパラレルに送られてきた信号を順番に出力してシリアル信号にして Clock のタイミングで OUTPUT に出力する。

2.6 波形合成・分離回路

実際の装置では、データとチャンネル信号を合成しているが、本実験ではその代わりに clock 回路の出力 T2 と T3 を用いてこの回路の動作を理解する。回路図を図 7 に示す。

T3 の波形を反転させるために Ideal inverter を使う。Ideal inverter の出力と T2 を Ideal adder を使い加算する。その波形は Vmix 端子に出力される。

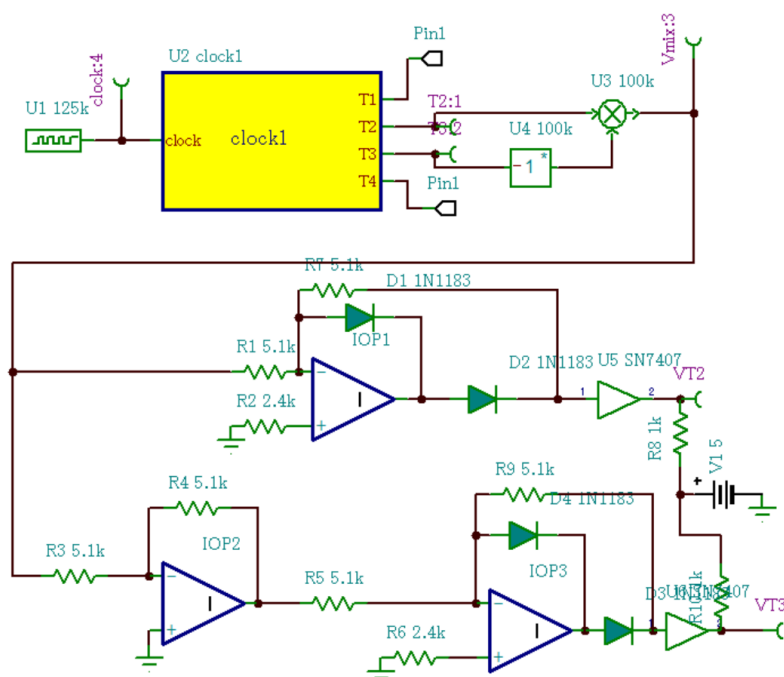


図 7 波形合成・分離回路

合成した波形は、理想ダイオード 2 つと反転増幅器を用いた分離回路で元の波形に戻す。ここで、理想ダイオードによる分離回路について説明する。図 7 の等価回路を図 8 に示す。Vmix が 0 V のときは V1 の 5 [V] によってダイオードが導通するので、VT2 と VT3 の電圧は図 8 (b) と (c) のようにただの導線の電圧を測っていることになり、電圧は 0 [V] が出力される。

Vmix が 5 [V] のときは上のダイオードが OFF、下のダイオードが反転増幅回路を通ることによって ON になるので、(d) のように VT3 に -5 [V] が出力される。実際の回路ではオペアンプの回路で反転されるので、5 [V] が出力される。

Vmix が -5 [V] のときは上のダイオードが ON、下のダイオードが反転増幅回路を通ることによって OFF になるので、(f) のように VT2 に -5 [V] が出力される。実際の回路ではオペアンプの回路で反転されるので、5 [V] が出力される。

このように、Ideal adder で合成された Vmix の波形は分離回路によって T2 由来の信号が VT3 に、T3 由来の信号が VT2 にそれぞれプラスの電圧で出力され、分離できたという状態になる。

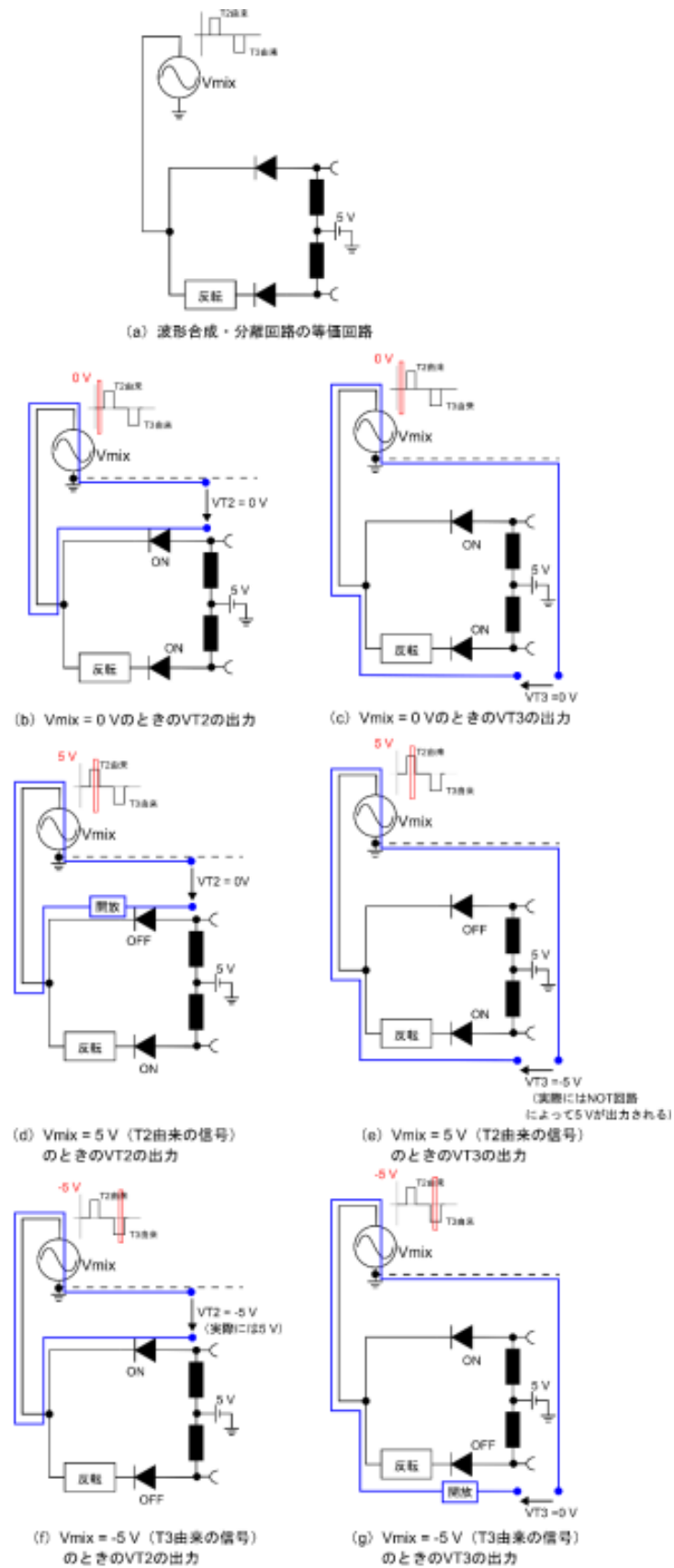


図8 波形合成・分離回路の動作

2.7 AD-DA 変換回路，ローパスフィルタ

図 9 に回路図を示す．VG1 より交流 $V_m=5\text{ V}$ ， $f=500\text{ Hz}$ を供給する．AD コンバータ U10 は負の電圧は変換できないので Ideal adder で 6 V を加え全体が正の電圧になるようにシフトアップする．

U1 74199 はラッチといい，クロック T2 の負電圧のタイミングで取り込み，正の電圧の区間値を保持している．

AD 変換されたデータは再び DA コンバータ MV95308 に入力しアナログ値に戻す．AD コンバータ側で 6 V シフトアップしてあるので，DA コンバータの出力から Ideal subtracter で 6 V を差し引く．

電圧ピン VDA の波形は，階段状の波形なので，ローパスフィルタを通し，滑らかな波形とする．

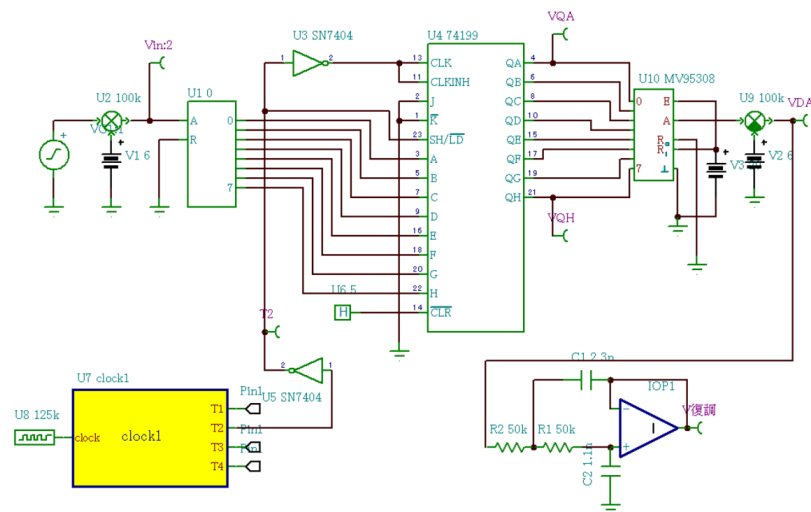


図 9 AD・DA 変換回路とローパスフィルタ

3 実験方法

図 2 中のクロックと電圧ピンを取り去り，そこに「特殊」タブにあるマクロピンを接続した．図 11 に図 2 を変更した回路を示す．図 11 の回路をマクロ化（1 チップ化）した．「ツール」中の新規マクロ・ウィザードでマクロ化し，回路図に読み込み（「挿入」→「マクロ」），この回路を保存した．※（注：原文テキストでは図 11 とあるが，画像の番号では図 10 がマクロ用回路であるため，ここでは図 10 を挿入する）

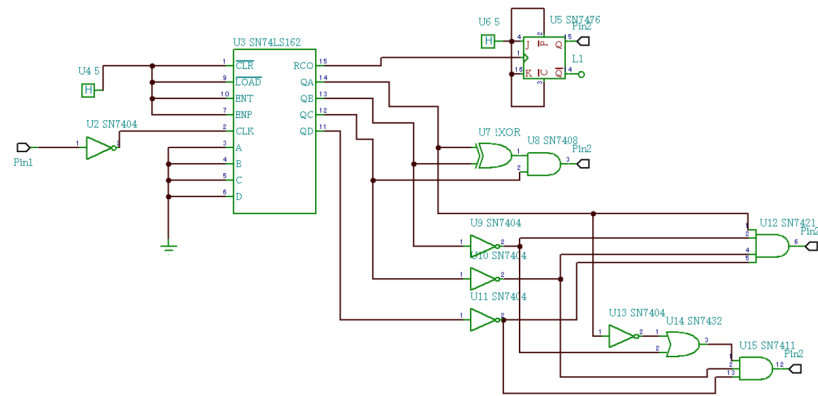


図 10 マクロ用回路

図 2 から図 9 まで (図 5, 図 8 を除く) の各機能ブロックごとにシミュレータで作成し, 「解析」 - 「過渡解析」を実行して波形を観測した。

なお, 図 6 のシフトレジスタについては, 入力の HL スイッチの値を変えて, OUTPUT の波形がどのようなになるか確認した。

4 使用機器

本実験では, シミュレーションソフト「TINA-TI」を用いた。TINA は DesignSoft の製品であり, TEXAS INSTRUMENTS 社専用で, 無償で提供されている。

5 実験結果及び考察

5.1 タイミングパルス発生回路

図 2 のタイミングパルス発生回路を作成して過渡現象のシミュレーションを実行した結果を図 11 に示す。図 11 の結果より, T1 は, RCO が出力されるタイミングで反転している。また, さっき示した図 2 の回路の真理値表通りに動作しているので, 理論通りであるといえる。

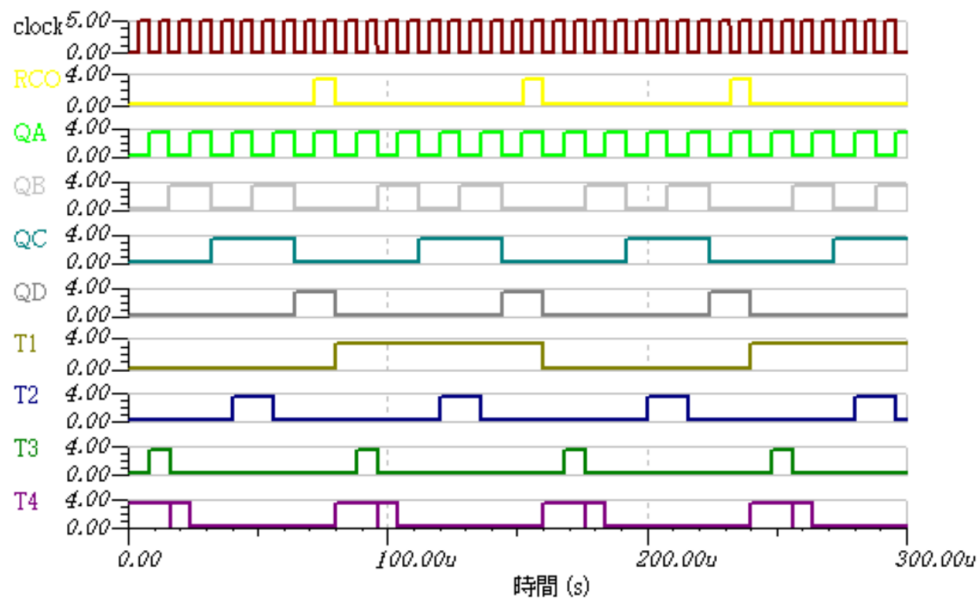


図 11 タイミングパルス発生回路の過渡特性

5.2 切替回路

図 12 に図 3 の切替回路を組んで過渡現象をシミュレーションした結果を示す。

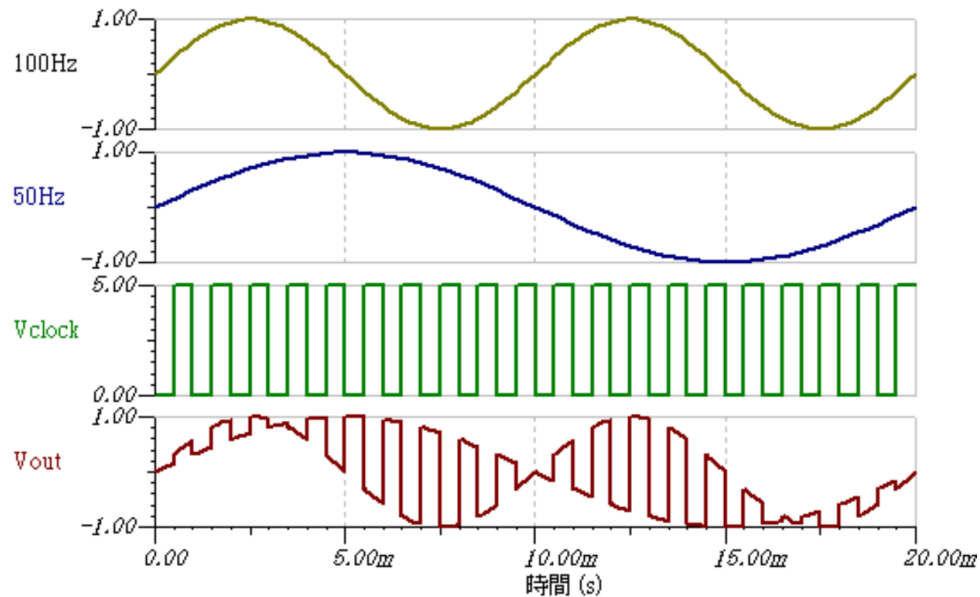


図 12 切替回路の過渡特性

Vout を見ると、Vclock のタイミングで 100 [Hz] の信号と 50 [Hz] の信号が交互に出力されていることがわかる。したがって、理論通りであるといえる。

5.3 標本化回路（サンプル&ホールド回路）

図 13 に図 4 の標本化回路を組んで過渡現象シミュレーションを実行した結果を示す。

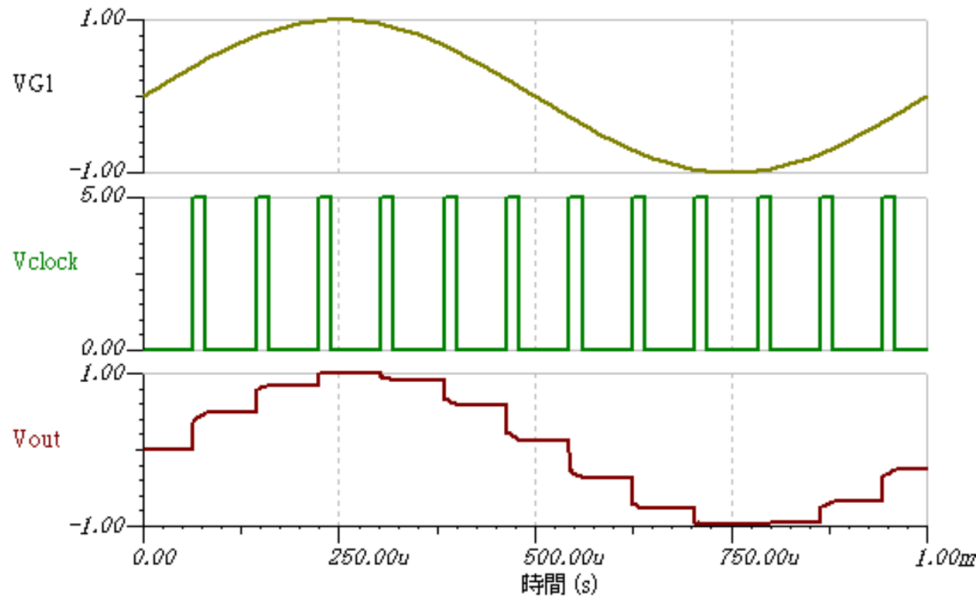


図 13 標本化回路の過渡特性

Vout の波形を見ると、Vclock の立ち上がりのタイミングで VG1 の電圧になっており、Vclock が 0 になって SW1 が OFF になってからも電圧が維持されていることがわかる。したがって、理論通りであるといえる。

5.4 シフトレジスタ（パラレルシリアル変換）

図 14 に図 6 のシフトレジスタを組んでシミュレーションした過渡現象を示す。パラレル信号は SW-HL1, SW-HL6, SW-HL7, SW-HL8 を High とし、それ以外を Low とした。OUTPUT を見ると、T3 が出力された後に、High, High, High, Low, Low, Low, Low, High が出力されており、SW-HL8 から順番にパラレル信号が出力されている。したがって、理論通りであるといえる。

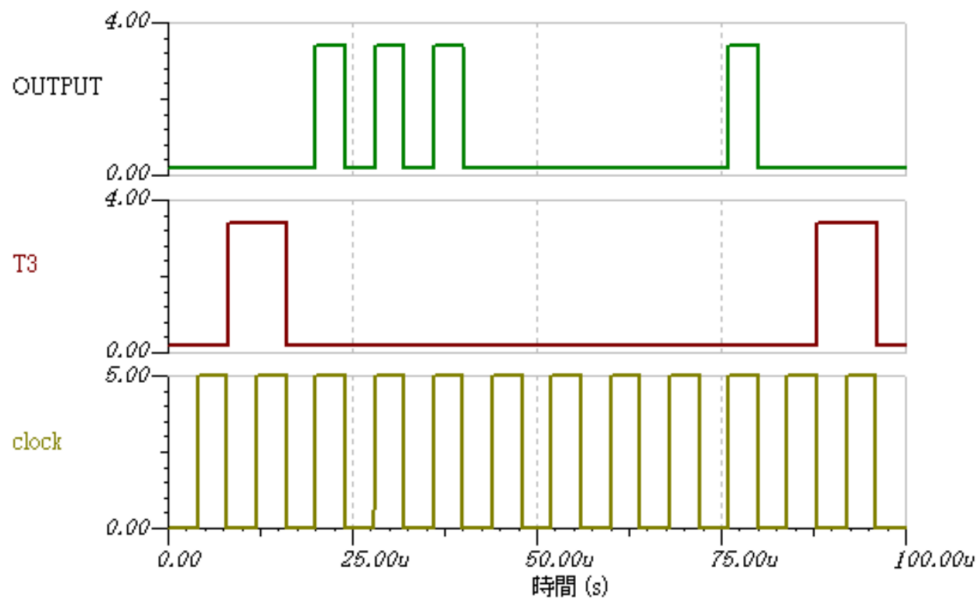


図 14 シフトレジスタの過渡特性

5.5 波形合成・分離回路

図 15 に図 7 の波形合成・分離回路を組んで過渡現象をシミュレーションした結果を示す。

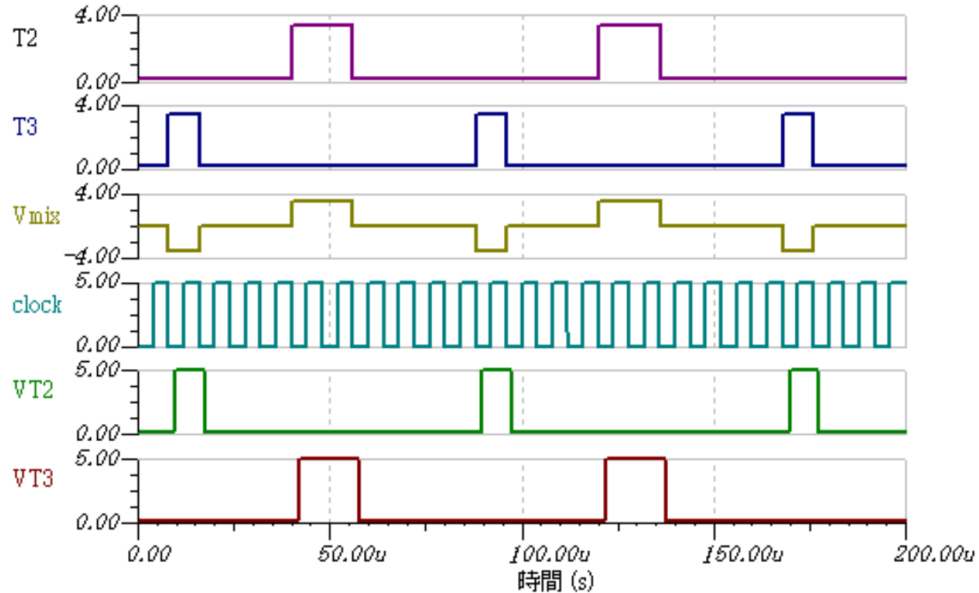


図 15 波形合成・分離回路の過渡特性

Vmix を見ると、T2 の波形はプラスで、T3 の波形はマイナスで合成されている。また、VT2 には T3 と同じ形状の波形が、VT3 には T2 と同じ形状の波形が出力されている。なお、VT2 と VT3 の波形は振幅が 5.00 [V] になっている。したがって、理論通りである。

5.6 AD-DA 変換回路，ローパスフィルタ

図 16 に図 9 の AD-DA 変換回路，ローパスフィルタを組んで過渡現象をシミュレーションした結果を示す。

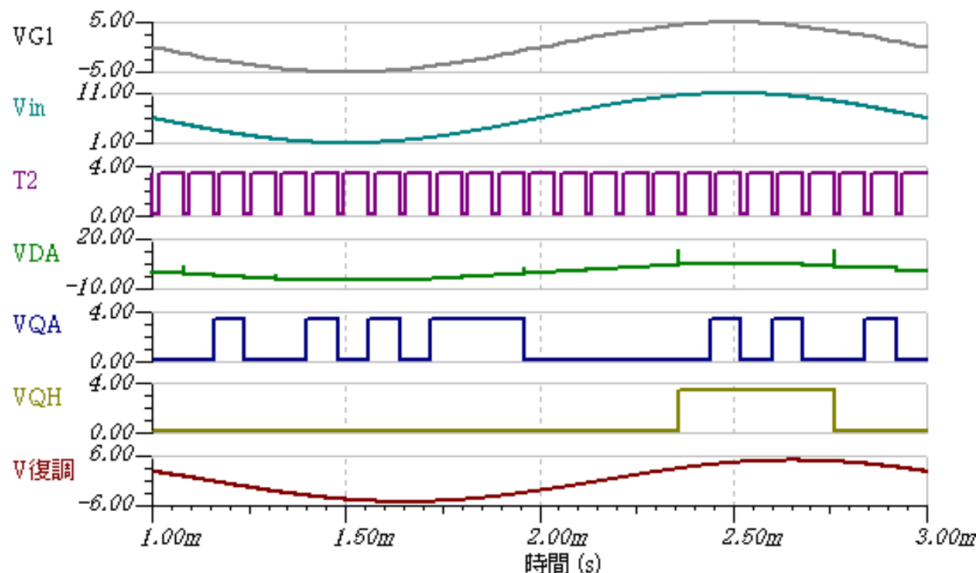


図 16 AD-DA 変換回路，ローパスフィルタの過渡特性

Vin を見ると，VG1 の波形が +6 [V] 上にシフトされていることがわかる．したがって，理論通りであるといえる．

VDA は，U1 74199 で AD-変換された信号を MV95308 でアナログ信号に戻して V1 で加えた 6 [V] 分を引いた後の波形である．振幅値をカーソルを当てて調べると，T2 のクロックごとに振幅の値が変化している．したがって，T2 のタイミングで入力されているデジタル信号に対応した電圧を出力しているので，理論通りであるといえる．

VQA と VQH については，VG1 の値が変化するとともに 0 [V] と 4 [V] のどちらかに変化している．したがって，理論通りである．

V 復調を見ると，VDA では T2 のクロックごとに変化していた振幅が連続的に変化ようになった．また，最大振幅は -0.07 [V] を中心にとると 5.00 [V] である．よって，理論通りである．

6 報告事項

6.1 (1) 標本化定理（サンプリング定理）について述べる．

標本化（sampling）とは，音声や画像信号などの入力連続信号を一定周期 T で抽出することをいう．連続信号を $g(t)$ とすると，抽出された信号の振幅は入力信号の標本点 nT の振幅 $g(nT)$ に等しく，標本値といわれる．したがって，標本値よりなるパルス列 $\sum_{n=-\infty}^{\infty} g(nT)$ は，パルス振幅変調信号（PAM 信号）を表している．

連続信号 $g(t)$ は帯域が $0 \sim f_0/2$ に制限されているとし，標本化周期 $T = 1/f_0$ で標本化すると，

PAM パルス列は $g(t)$ とは以下の式 (1) のようにあらわせる。

$$g(t) = \sum_{n=-\infty}^{\infty} g(nT) \frac{\sin \pi f_0(t - nT)}{\pi f_0(t - nT)} \quad (1)$$

この関係は、染谷—Shannon の標本化定理と呼ばれている。つまり、アナログ信号に含まれる最高周波数が f_0 であるとき、標本化周波数が $2f_0$ 以上あれば、標本化されたパルス波から、元のアナログ信号を再現できるということを示している（例えば、アナログ信号の最高周波数が 4 [kHz] であれば、標本化周波数は 8 [kHz] でよいことになる。） [2]。

この式の持つ物理的意味を説明する。いま入力信号 $g(t)$ を無限小のパルス幅のインパルス $\delta(t)$ の列で標本化すると、標本化パルス列は、

$$g_T(t) = \sum_{n=-\infty}^{\infty} g(nT) \cdot \delta(t - nT) \quad (2)$$

であり、図 17 (b) のようにあらわせる。これをインパルス応答 $h_s(t)$ が、

$$h_s(t) = \frac{\sin \pi f_0 t}{\pi f_0 t} \quad (3)$$

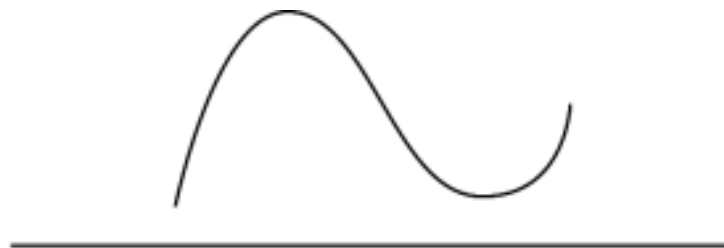
で表されるフィルタに通すと、その出力信号 $y(t)$ は、

$$y(t) = \int_{-\infty}^{\infty} g_T(\tau) h_s(t - \tau) d\tau = \sum_{n=-\infty}^{\infty} g(nT) \cdot h_s(t - nT) \quad (4)$$

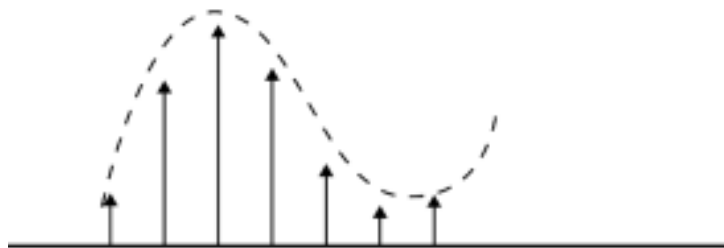
となり、式 (1) で表される元の波形 $g(t)$ と等しくなる。すなわち、標本化された信号 $g_T(t)$ は、式 (3) の補間フィルタ $h_s(t)$ によって元の連続信号に復調することができるということである。

$h_s(t)$ は標本化関数、または、補間関数といわれ、そのインパルス応答は、図 17 (c) に示すように $t = 0$ [s] で 1、ほかの標本点 nT で 0 になる関数である。

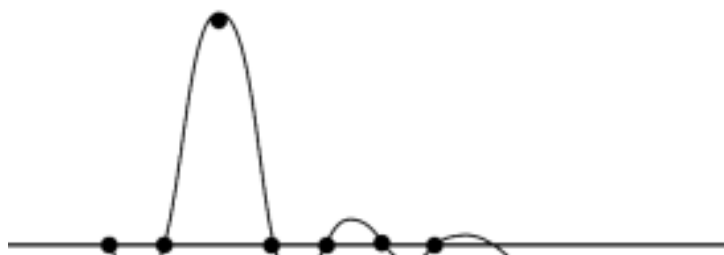
したがって、インパルス列 $g(0), g(1T), g(2T), \dots$ に対するフィルタの応答波形は、図 17 (c), (d), (e) に示すように、 $h_s(t)$ を T ずつ時間的にずらした波形に標本値振幅を掛け合わせたものになる。各標本値に対するこのような応答波形をすべて総和したものが、最終的な補間・復調された波形で、図 17 (f) のように連続波形に合成される。 [1]



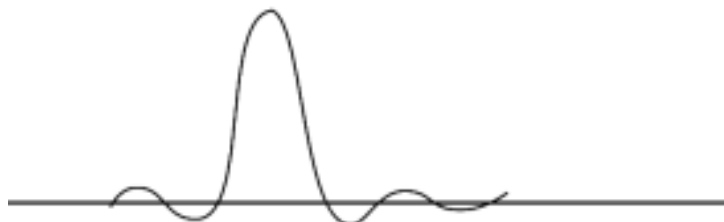
(a) 連続信号



(b) 標本化信号 (PAM)



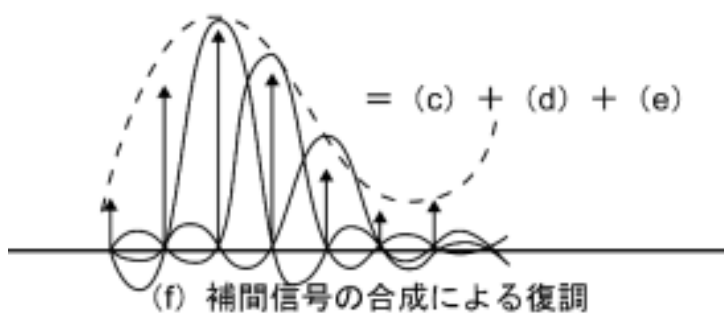
(c) $g(0)$ の補間信号



(d) $g(1)$ の補完信号



(e) $g(2)$ の補間信号



(f) 補間信号の合成による復調

6.2 (2) 本実験における量子化レベルはいくらかを報告する．

量子化とは，標本化が時間的に離散的な信号抽出をするのに対し，振幅軸方向で離散的な値をとることである．[3] 本実験では，アナログ信号を 8 桁の 2 進数に変換している．したがって，量子化ビット数は 8 である．8 ビット符号化の場合は 2^8 の出力レベル数があり，256 ステップで表現されている．

6.3 (3) 理想ダイオードとはどういうものを報告する．

通常のシリコンのダイオードでは順方向降下電圧があるので，それ以上の電圧を加えないと電流が流れ始めない．一方で，理想ダイオードは順方向電圧では短絡，逆方向電圧では解放である特性を持つ．[4]

6.4 (4) 図 9 のローパスフィルタの遮断周波数はいくらかを報告する．[5]，[6]

図 9 のローパスフィルタ (LPF) はサレン・キー型 LPF と呼ばれるもので，オペアンプと抵抗 R ，コンデンサ C ，で構成されている 2 次 LPF である．入力電圧 V_{IN} の低周波成分を通過させ，高周波成分を遮断する．

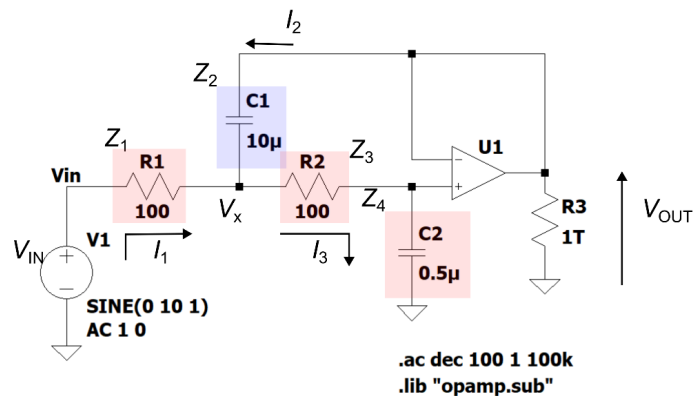


図 18 サレン・キー型アクティブローパスフィルタ (LPF) の回路図

図 18 のサレン・キー型 LPF の伝達関数を求める．図 18 より，各電流は

$$I_1 = \frac{V_{IN} - V_x}{Z_1} \quad (5)$$

$$I_2 = \frac{V_{OUT} - V_x}{Z_2} \quad (6)$$

$$I_3 = \frac{V_x}{Z_3 + Z_4} \quad (7)$$

$$I_3 = \frac{V_{OUT}}{Z_4} \quad (8)$$

$$I_3 = I_1 + I_2 \quad (9)$$

式 (7) と (8) を用いると、電圧 V_x は式 (10) で表すことができる。

$$\frac{V_x}{Z_3 + Z_4} = \frac{V_{OUT}}{Z_4} \quad \therefore \quad V_x = \frac{Z_3 + Z_4}{Z_4} V_{OUT} \quad (10)$$

式 (10) を式 (5) と式 (6) に代入すると、電流 I_1 と I_2 は次式で表すことができる。

$$I_1 = \frac{V_{IN} - \frac{Z_3 + Z_4}{Z_4} V_{OUT}}{Z_1} = \frac{Z_4 V_{IN} - (Z_3 + Z_4) V_{OUT}}{Z_1 Z_4} \quad (11)$$

$$I_2 = \frac{V_{OUT} - \frac{Z_3 + Z_4}{Z_4} V_{OUT}}{Z_2} = \frac{Z_4 V_{OUT} - (Z_3 + Z_4) V_{OUT}}{Z_2 Z_4} = -\frac{Z_3}{Z_2 Z_4} V_{OUT} \quad (12)$$

式 (8), (10), (11), (12) より、

$$\frac{V_{OUT}}{Z_4} = \frac{Z_4 V_{IN} - (Z_3 + Z_4) V_{OUT}}{Z_1 Z_4} - \frac{Z_3}{Z_2 Z_4} V_{OUT} \quad (13)$$

式 (13) の両辺に $Z_1 Z_2 Z_4$ をかけると、電圧 V_{OUT} は

$$\begin{aligned} Z_1 Z_2 V_{OUT} &= Z_2 Z_4 V_{IN} - Z_2 (Z_3 + Z_4) V_{OUT} - Z_1 Z_3 V_{OUT} \\ &= Z_2 Z_4 V_{IN} - Z_2 Z_3 V_{OUT} - Z_2 Z_4 V_{OUT} - Z_1 Z_3 V_{OUT} \\ (Z_1 Z_3 + Z_1 Z_2 + Z_2 Z_3 + Z_2 Z_4) V_{OUT} &= Z_2 Z_4 V_{IN} \\ V_{OUT} &= \frac{Z_2 Z_4}{Z_1 Z_3 + Z_1 Z_2 + Z_2 Z_3 + Z_2 Z_4} V_{IN} \\ &= \frac{1}{\frac{Z_1 Z_3}{Z_2 Z_4} + \frac{Z_1 + Z_3}{Z_4} + 1} V_{IN} \end{aligned} \quad (14)$$

ここで、インピーダンスは $Z_1 = R_1$, $Z_2 = \frac{1}{j\omega C_1} = \frac{1}{sC_1}$, $Z_3 = R_3$, $Z_4 = \frac{1}{j\omega C_2} = \frac{1}{sC_2}$ より、式 (14) に代入して、電圧 V_{OUT} は

$$V_{OUT} = \frac{1}{\frac{1}{sC_1 \cdot sC_2} \frac{R_1 R_3}{R_2} + \frac{R_1 + R_3}{1/sC_2} + 1} V_{IN} = \frac{1}{\frac{1}{s^2 C_1 C_2 R_1 R_2} + s(\frac{1}{R_1 C_1} + \frac{1}{R_2 C_1}) + \frac{1}{R_1 R_2 C_1 C_2}} V_{IN}$$

したがって、図 18 のサレン・キー型 LPF の伝達関数 $G(j\omega)$ は

$$G(j\omega) = \frac{V_{OUT}}{V_{IN}} = \frac{\frac{1}{R_1 R_2 C_1 C_2}}{s^2 + s(\frac{1}{R_1 C_1} + \frac{1}{R_2 C_1}) + \frac{1}{R_1 R_2 C_1 C_2}} \quad (15)$$

この回路の伝達関数 (2 次遅れ系) は式 (15) で表される。ただし、 ω_n は固有角周波数 [rad/s], ζ は減衰係数である。

$$G(j\omega) = \frac{\omega_n^2}{s^2 + 2\zeta\omega_n s + \omega_n^2} \quad (16)$$

また、共振の鋭さ Q と減衰係数 ζ には $\zeta = 1/2Q$ の関係があるので、式 (15) は式 (16) に変形することができる。

$$G(j\omega) = \frac{\omega_n^2}{s^2 + \frac{\omega_n}{Q} s + \omega_n^2} \quad (17)$$

式 (15) と式 (16) より、固有角周波数 ω_n は次式で表される。

$$\omega_n = \frac{1}{\sqrt{R_1 R_2 C_1 C_2}} \quad (18)$$

式(18)の固有角周波数 ω_n はサレン・キー型LPFのカットオフ角周波数 ω_C となる。したがって、サレン・キー型LPFのカットオフ周波数 f_C は

$$\begin{aligned}\omega_n = \omega_C &= \frac{1}{\sqrt{R_1 R_2 C_1 C_2}} \\ f_C &= \frac{1}{2\pi\sqrt{R_1 R_2 C_1 C_2}}\end{aligned}\quad (19)$$

以上より、求める遮断周波数 f_C は

$$f_C = \frac{1}{2\pi\sqrt{50 \times 10^3 \times 50 \times 10^3 \times 2.3 \times 10^{-9} \times 1.1 \times 10^{-9}}} = 2.0 \times 10^3 [\text{Hz}] \quad (20)$$

ただし、図9において図18に対応する素子の値は、 $R_1 = R_2 = 50 [\text{k}\Omega]$ 、 $C_1 = 2.3 [\text{nF}]$ 、 $C_2 = 1.1 [\text{nF}]$ である。

6.5 (5) PCM 変調がほかの変調方式に比べて優れている点を述べる。[7]

PCM 変調がほかの変調方式に比べて優れている点をいかに示す。

- A) 雑音妨害に対して強い。(PCM では再生に際して1か0かを検出すればよいからである。)
- B) 雑音や漏話、ひずみが相加しない。(再生中継を行うため)
- C) 多中継伝送に適している。(符号誤りとジッタの相加はあるものの、雑音や漏話、ひずみが少ないため、本質的には適している。)
- D) アナログ伝送方式と異なり量子化雑音がある。
- E) 伝送品質が距離や網の構成によらず、ほぼ一定で、すべての加入者に対して同一の通信品質を提供できる。(情報伝送品質はほとんど端局のみで決まるため。)
- F) 安定度が極めて高く、レベル変動のない通信品質が得られる。
- G) 異なる情報源の伝送に対する融通性があり、電話、テレビ信号、データ、ファックスなど、デジタル化されればほとんど区別することなく、多重化・伝送できる。
- H) 異なる伝送媒体間の融通性があり、ケーブル・マイクロなどが比較的安価なインターフェイス装置で相互変換できる。
- I) 伝送特性の悪い媒体や、新しい伝送媒体への適用性が高い。
- J) 高価なフィルタを必要とするアナログFDM 通信に対し、PCM 端局は経済的である。
- K) 端局・中継器が一般的に複雑であり、PCM の初期には大きな欠点として考えられていたが、半導体素子、IC の急速な発展により、複雑さ事態は大きな問題ではなくなっている。

6.6 (6) PCM 通信で多重化できる理由を述べる。

多重化伝送とは、1本のケーブルあるいは1つの無線周波数などの伝送媒体を通して、複数の情報源を伝送することをいう。多重化する方法としては、時間的に重なり合がないように多重化する方法であるTDM (Time Division Multiplex: 時分割多重化)がある。

PCM 変調で標本化をする際に、時間的に少しずつずらして標本化すると、互いに重なり合わないAMパルス列となり、これを合成することによって時分割多重化が行われ、TDM-PAM 信号が得られ

る。図 19 に、TDM の原理を示す。受信する際は標本周期と同じタイミングで信号を受信すれば、正しく信号を受けることができる。[8]

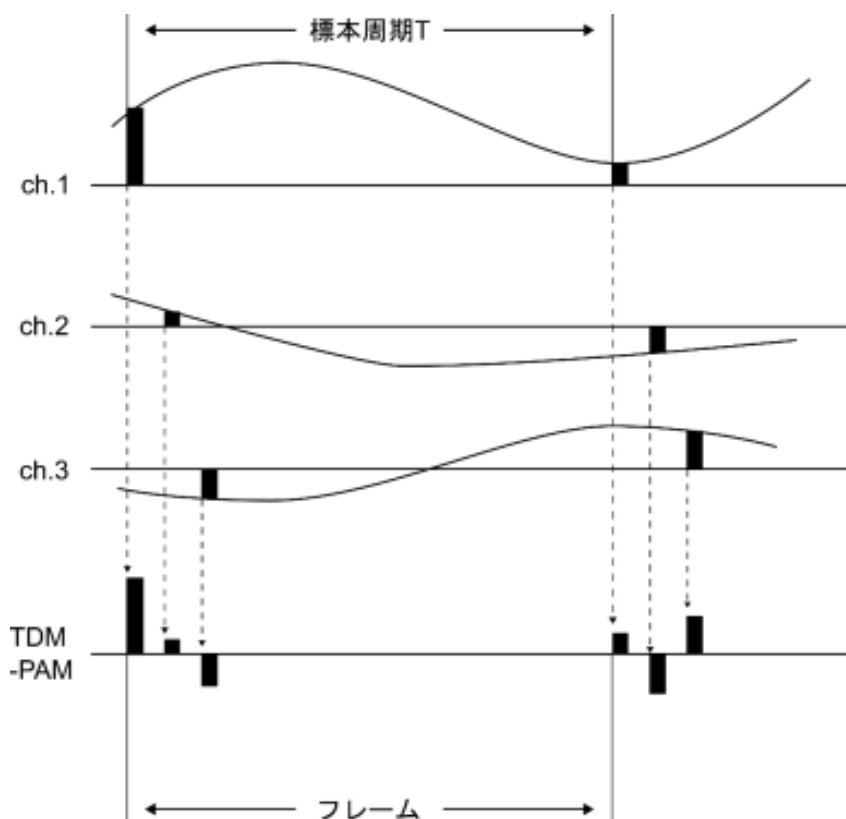


図 19 時分割多重化 (TDM)

6.7 (7) PCM 通信はどのようなところで用いられているかを簡単に説明する。

Bell 電話研究所の研究により、1962 年に T1 方式が世界初の商用化された PCM 通信として登場した。日本においても戦後いち早く日本電信電話公社電気通信研究所や大学の研究機関によって PCM の研究が開始された。1965 年には、24 回線 PCM 方式が日本電信電話公社により商用化されるに至った。その後、高次群 PCM の開発、マイクロ PCM、同軸 PCM、ミリ波・準ミリ波通信、データ端局、画像符号化、統合網、衛星通信、さらには最近の光ファイバ通信などのように PCM 技術が用いられている。[9]

参考文献

- [1] 金子尚志：「PCM 通信の技術」，産報出版株式会社，pp.17-19（1977）
- [2] 羽鳥光俊：「わかりやすい通信工学」，コロナ社，p.21（2012）
- [3] 金子尚志：「PCM 通信の技術」，産報出版株式会社，p.27（1977）
- [4] 高崎和之：「基本からわかる電子回路」，株式会社ナツメ社，pp.36-37（2021）
- [5] 「Electrical Information」，<https://detail-infomation.com/sallen-key-low-pass-filter/>（2023 年 12 月 14 日参照）

- [6] 寺島一彦, 兼重明宏:「制御工学 技術者のための, 理論・設計から実装まで」, 実教出版株式会社, pp.121-128 (2019)
- [7] 金子尚志:「PCM 通信の技術」, 産報出版株式会社, pp.14-15 (1977)
- [8] 金子尚志:「PCM 通信の技術」, 産報出版株式会社, pp.10-11 (1977)
- [9] 金子尚志:「PCM 通信の技術」, 産報出版株式会社, p.10 (1977)