

BCDR を用いた基板の誘電損失と表面粗さによる 電気伝導性の測定

Measurement of Substrate Dielectric Loss and Surface-Roughness-Induced
Effective Conductivity Using a Balanced-Type Circular-Disk Resonator (BCDR)

長野工業高等専門学校
電気電子工学科 柳原 魁人
(指導教員 春日 貴志)

2026 年 2 月 2 日

概要

人工知能（AI）やクラウドコンピューティング，第 5 世代移動通信システム（5G）の普及により，データセンターおよびバックボーンネットワークにおける伝送帯域は年率 40% 以上で増大している．第 6 世代移動通信システム（6G）では 100 GHz 帯を超えるミリ波・サブテラヘルツ帯の利用が想定されており，この周波数域ではプリント基板における信号減衰が伝送品質を左右する主要因となる．信号減衰は誘電体内部のエネルギー散逸に起因する誘電損失と，配線導体でのジュール熱に起因する導体損失の総和で決定されるが，従来の測定手法では誘電体の評価が主眼に置かれ，導体表面粗さ（Surface Roughness）が表皮効果と相互作用して高周波抵抗を増大させる現象については定量的評価が不十分であった．本研究では， TM_{0m0} モードを利用した平衡形円板共振器法（BCDR）を用い，低損失基板材料 MEGTRON6 の複素誘電率および実効導電率を 10 GHz–67 GHz（本文解析範囲；測定有効点は最大 65.3 GHz）において評価した．測定の結果，平均比誘電率は $\epsilon'_r \approx 3.59$ で周波数依存性は小さい一方，実効導電率 $\sigma_{\text{eff}}(f)$ は周波数上昇に伴って 1–2 桁低下することが明らかとなった（例：12.7 GHz で $2.41 \cdot 10^7 \text{ S/m}$ ，23.3 GHz で $8.23 \cdot 10^6 \text{ S/m}$ ，65.3 GHz で $3.44 \cdot 10^6 \text{ S/m}$ ）．本文の結論は 67 GHz 以下の測定帯域に基づく．測定は複数日にわたり合計 20 回実施し，本文で示す各データ点および図は 20 回の測定の平均値である．付録は付けていない．

目次

第 1 章	序論	2
1.1	次世代通信技術の背景と高周波化の必須性	2
1.2	高周波帯における信号減衰の課題と測定の必須性	2
1.3	既存研究の現状と本研究の位置づけ	3
1.4	本研究の目的と意義	3
第 2 章	誘電体と基板材料について	5
2.1	プリント基板	5
2.2	基板材料	5
2.3	高周波伝送における信号減衰	9
2.4	本研究に用いた測定用基板	9
第 3 章	測定原理および方法	10
3.1	複素誘電率の測定法—概要	10
3.2	平衡形円板共振器法 (BCDR)	11
3.3	測定装置および条件	13
第 4 章	測定結果	14
4.1	S パラメータと測定の基本	14
4.2	複素誘電率の測定結果	15
4.3	実効導電率の測定結果	17
4.4	減衰定数の算出結果	19
第 5 章	考察	21
5.1	表面粗さと実効導電率の周波数依存性	21
5.2	先行研究との比較	21
5.3	減衰定数算出における従来手法の課題	21
5.4	測定不確かさの評価	22
5.5	他手法による検証の必要性	22
第 6 章	結論と今後の課題	24
6.1	結論	24
6.2	今後の課題	25

第 1 章

序論

1.1 次世代通信技術の背景と高周波化の必須性

近年、人工知能（AI）やクラウドコンピューティング、および第 5 世代移動通信システム（5G）の急速な普及に伴い、データセンターやバックボーンネットワークにおけるトラフィック量は年率 40% を超える加速度的な増加を続けている。総務省の予測によれば、高精細な 4K/8K 動画配信サービス等の進展により、2025 年には通信トラフィックが現状の約 70 倍に達するとされており^[2]、これに対応する超高速・大容量の伝送基盤の確立が急務となっている。

この要求を受け、IEEE 等の国際標準化団体では、サーバーラック間通信における 400 Gbit/s から 800 Gbit/s、さらには 1.6 Tbit/s といった伝送速度の規格化が進められている^[6;19]。これらを実現するには、信号のベースクロックを 56 GHz から 112 GHz へと引き上げる必要がある。さらに、デジタル信号が高次高調波成分を含むことを考慮すると、プリント基板やコネクタ等のハードウェアは、100 GHz から 300 GHz に及ぶ極めて広い帯域での信号整合性が要求される。

現在運用中の 5G における 30 GHz 帯の活用は、Beyond 5G / 第 6 世代移動通信システム（6G）におけるさらなる高周波化へと移行しつつある。6G においては、5G をはるかに上回る超高速大容量通信に加え、消費電力を 5G の約 1/100 に抑制するという高いエネルギー効率の両立が目標に掲げられている^[1]。

以上の事情から、ミリ波・サブテラヘルツ帯における材料の電磁気的特性を周波数依存的に正確に把握することは、単なる周波数拡張の要件を超え、限られた電波資源の有効活用と通信システムの低消費電力化を同時に達成するための最重要の基盤技術である。

1.2 高周波帯における信号減衰の課題と測定の必須性

このような極めて高い周波数帯では、プリント基板における信号減衰が深刻な課題となる。高周波回路における伝送損失は、誘電体損失（Dielectric loss）と導体損失（Conductor loss）の合算で表現される。誘電体損失は誘電正接 $\tan \delta$ と周波数 f に比例し、導体損失は表面抵抗 R_s に比例するため、周波数が数十 GHz 帯に達すると両損失とも急激に増大する。この結果、信号品質（Signal Integrity）の劣化や消費電力の増大を招く主要因となる。したがって、6G/Beyond 5G 時代のハードウェア設計においては、使用する材料の電磁気的特性（複素誘電率 $\epsilon = \epsilon' - j\epsilon''$ および導電率 σ ）を使用周波数帯域において正確に把握することが、設計精度を確保する上で必須の要件となる。

特に周波数が高くなると、信号電流は導体表面の極めて浅い領域に集中する。この領域の深さを表皮深さ δ_s といい、以下の式で与えられる：

$$\delta_s = \frac{1}{\sqrt{\pi f \mu_0 \sigma}} \propto f^{-1/2} \quad (1.1)$$

ここで、 f は周波数、 μ_0 は真空の透磁率、 σ は導電率であり、 δ_s は周波数の平方根に反比例する。銅の導電率を $\sigma = 5.8 \times 10^7$ S/m とすると、 $\delta_s = 66.1 \mu\text{m} / \sqrt{f [\text{GHz}]}$ と表され、30 GHz で約 $0.36 \mu\text{m}$ 、60 GHz で約 $0.25 \mu\text{m}$ 、100 GHz では約 $0.21 \mu\text{m}$ となる。このようにサブミクロンオーダの表皮深さになると、導体表面の微細な凹凸（表面粗さ）が実効的な導電率に大きな影響を与える。

プリント基板の銅箔は、密着強度確保のために二乗平均平方根粗さ（RMS roughness） $R_q \approx 1 \mu\text{m} - 3 \mu\text{m}$ 程度を有する（JPCA - KHS01, Fukuda^[18]）。このレンジでは 100 GHz 帯で $R_q/\delta_s \approx 5 - 15$ となり、表皮深さを大きく上回る。簡易的な幾何学見積りでは実効経路長は概ね $\sqrt{1 + (R_q/\delta_s)^2}$ 程度まで増大すると評価できるが、局所的な磁界集中や突起形状に伴う増分（いわゆる「雪玉」効果）は Huray や Hammerstad 系のモデルで厳密に扱う必要がある。したがって、本稿では上記の幾何学見積りを「概算」として提示し、定量評価や設計適用には Huray/Hammerstad または最近の波導モデルによる補正を併用することを推奨する^[13;15]。

従来の測定では、主に低周波から数十 GHz 帯までの誘電損失が評価されてきたが、表面粗さを含めた実効導電率の周波数特性については十分に検討されていない。特に 6G 帯へ向けて 100 GHz 以上の周波数帯での導体損失の評価は、基板開発において不可欠な要素となっている。

1.3 既存研究の現状と本研究の位置づけ

これまで、FR-4 や MEGTRON6 などの基板材料について、平衡形円板共振器法（BCDR）により複素誘電率を測定し、誘電損失を評価する研究は行われてきた^[3]。

しかし、信号減衰のもう一つの重要な要因である導体損失について、銅箔の表面粗さが実効的な導電率に与える影響を広帯域で定量的に評価した研究は十分ではなかった。

1.4 本研究の目的と意義

本研究の目的は、ミリ波帯（10 GHz–67 GHz）における基板材料の損失評価手法として平衡形円板共振器法（Balanced-Type Circular Disk Resonator: BCDR 法）を適用し、誘電損失と導体損失を高精度に分離測定する手法を確立するとともに、導体表面粗さが伝送特性に与える影響を定量的に解明することである。具体的には、低損失基板材料として次世代高速回路に用いられる Panasonic 製 MEGTRON6（ガラスエポキシ系複合材料）を対象とし、以下の 3 段階の研究を遂行する（本稿では測定帯域を 67 GHz 以下に制限し解析を行う）。

1. BCDR 法を用いて、10 GHz から 67 GHz の帯域における基板材料の複素誘電率（比誘電率 ϵ'_r および誘電正接 $\tan \delta$ ）を測定する。測定には鏡面研磨銅板（標準導体）を用いて誘電体寄与を抽出する。
2. 同一手法により、製造処理済み銅箔を用いて実効導電率 $\sigma_{\text{eff}}(f)$ を導出する。
3. 得られた材料定数に基づき、マイクロストリップ線路の減衰定数 $\alpha(f)$ を算出し、従来モデルとの乖離を定量的に評価する。

本研究により、6G 向けの基板開発において、材料の誘電特性と導体特性の両者を同時に評価する方法論を確立することの重要性を実証する。特に、導体表面の微細な凹凸が実効導電率に与える周波数依存性の定量化は、次世代デバイスの低損失化設計における重要な知見を提供するものである。

第 2 章

誘電体と基板材料について

2.1 プリント基板

プリント基板は現代の電子機器に欠かせない電子部品である。電子部品を搭載する絶縁基板の上に銅箔回路を形成し、抵抗器やコンデンサなどの受動素子，トランジスタなどの能動素子をマウントすることで、電子回路としての機能を発揮する。

プリント基板は構成形式により分類される。片面基板は基板の一面に導体回路が形成されており、コスト低減が必要な大量生産品に用いられる。両面基板は基板の両面に導体回路が形成され、片面基板より高密度な配線が可能で、高集積化・高機能化に応じて発展してきた。さらに微細化・高密度実装が要求される用途では、基材内部と表層の導体回路が 3 層以上で構成される多層基板が用いられる。

プリント基板を構成する誘電体中の信号伝達速度 v は、比誘電率 ϵ'_r と光速 c の関係で表される：

$$v = \frac{c}{\sqrt{\epsilon'_r}} \quad (2.1)$$

したがって誘電率が低いほど信号伝達速度が高まり、高速伝送に有利である。5G/6G で用いられる 30 GHz 以上の周波数帯では、低誘電率材料の採用が信号の高速伝播を実現する鍵となる。

2.2 基板材料

高周波基板に用いられる一般的な材料と特性を表 2.1 に示す。

表 2.1 高周波基板材料の特性

基板材料	比誘電率	用途・特徴
ガラスエポキシ (FR-4)	4.0~5.2	安価で強度高い、多層基板で多く採用、価格優先
テフロン	2.1	GHz 帯で誘電率安定、 $\tan \delta$ 非常に小さい、高価
セラミック	4.5~5.2	GHz 帯で $\tan \delta$ 低く安定、放熱性高い、高価
フェノール	4.6~5.5	耐熱性は FR-4 に劣るが低価格、生産量最大
ポリイミド	3.5	フレキシブル基板用、柔軟性と電気特性両立
低損失エポキシ	3.2~3.8	低 $\tan \delta$ で広帯域対応、MEGTRON6 が代表例

kHz~MHz 帯では安価なフェノールや FR-4 が用いられるが、数十 GHz の信号を扱う製品ではテフロンやセラミック等の高周波特性に優れた材料が必要とされる。しかしこれらは FR-4 に比べ 4 倍以上高価であるため、GHz 帯においてもコスト面から FR-4 が広く採用されている現状にある。

2.2.1 低損失基板 MEGTRON6 の特性

本研究では MEGTRON6 (パナソニック製、低損失高周波基板) を測定対象とした。MEGTRON6 は 20 GHz 以上での使用を想定し、従来の FR-4 より大幅に誘電損失を低減している低損失エポキシ樹脂基板である。

MEGTRON6 の主な特徴は以下の通りである：

- 低誘電率：比誘電率 $\epsilon'_r \approx 3.6$ 程度で、FR-4 の 4.0~5.2 と比べて低い。これにより信号伝播速度が向上する。
- 低誘電正接：誘電正接 $\tan \delta$ が GHz 帯で 10^{-3} オーダと非常に低く、誘電損失を大幅に低減。
- 広帯域対応：装置・材料仕様としては 10 GHz から 100 GHz 超までの特性維持が報告されている（本稿の解析は 67 GHz 以下に限定）。
- ガラス転移温度：高い耐熱性により多層基板の製造過程での熱ストレスに耐性。
- 加工性：FR-4 同等の加工性を保つため、既存の製造ラインでの対応が可能。

MEGTRON6 のような低損失基板は、5G/6G 時代の高周波回路設計において不可欠な材料である。ただし、誘電特性の優位性があっても、導体損失（特に表面粗さに起因するもの）が見過ごされると、全体の伝送損失が期待値に達しない可能性がある。

2.2.2 ミリ波帯における基板材料の伝送損失

高周波伝送線路の伝送損失 α は以下の二つの要因で構成される：

$$\alpha = \alpha_d + \alpha_c \quad (2.2)$$

ここで α_d は誘電損失による減衰定数， α_c は導体損失による減衰定数である．

誘電損失による減衰定数 α_d は周波数に比例して増加し，基板材料の $\tan \delta$ と周波数に強く依存する．一方，導体損失による減衰定数 α_c は周波数の平方根に比例して増加する：

$$\alpha_c \propto \sqrt{f} \quad (2.3)$$

周波数が 100 GHz を超える高周波帯では，誘電損失が支配的になるように見えるが，導体の表面粗さがある場合，その影響が顕著に現れ始める．これは，表面粗さがある導体表面では，電流が迂回路を強制され，実効的な抵抗が増加するためである．

2.2.3 導体表面粗さの周波数依存効果

銅箔表面の粗さは，従来の触針式粗さ計では最大高さ粗さ R_z （DIN 規格の最大高さ）や 10 点平均粗さ R_{zj1s} で評価されてきた．しかし高周波帯では，微細な凹凸が信号伝播に与える影響がより重要になる．

表皮深さと表面粗さの相対関係が重要である：

- 表皮深さ \gg 表面粗さ：表面粗さの影響は無視できる．
- 表皮深さ \sim 表面粗さ：表面粗さが実効抵抗を大きく増加させる（critical regime）．
- 表皮深さ \ll 表面粗さ：表面粗さの詳細な形状が支配的になる．

6G 帯（100 GHz–300 GHz）では，表皮深さが 0.1 μm オーダに達するため，サブミクロンの凹凸でさえも無視できない影響を与える．このため，高周波基板用銅箔には，従来の化学的粗化ではなく，より平滑な表面を持つ低プロファイル銅箔や，特殊な表面処理が施された製品が採用され始めている．

2.2.4 高周波用銅箔の表面処理技術

従来のプリント基板では，銅箔と誘電体の接着性を確保するため，化学的粗化（chemical roughening）により銅箔表面を意図的に凹凸させてきた．しかし，高周波帯ではこの粗化された表面が導体損失を増加させる．

近年開発された高周波基板向けの表面処理技術には以下のようなものがある：

- 低プロファイル（LP）銅箔：粗さ $R_{zj1s} \leq 2.5 \mu\text{m}$ に抑制．
- 超低プロファイル（ULP）銅箔：粗さをさらに低減．
- フラットボンディング（FB）処理：錫合金と偶合層を形成し，約 0.1 μm の平滑な表面を実現^[22]．
- ニッケルレス金めっき：パラジウム層を介して金めっきし，表皮効果で表面のニッケル（高抵抗）の影響を回避．

これらの技術により、30 GHz 以上の周波数帯で、従来の粗化銅箔に比べて大幅な伝送損失低減が実現されている。

2.2.5 誘電体の特性

2.2.6 誘電体の定義

誘電体とは、外部電界が印加されたときにエネルギーを蓄積できる材料である。誘電体の分極しやすさを定量的に示すのが誘電率 ϵ である。

2.2.7 誘電体の電気的特性

誘電体の電気的特性は、誘電分極と誘電損失により特徴づけられる。外部電界が印加されると、材料を構成する原子核や陽イオン、電子は元の位置からわずかに変位し、物質内に多数の微小電気双極子が発生する。この現象が誘電分極である。

2.2.8 誘電分極

双極子動きには慣性があるため、印加電圧の周波数が高くなると分極の種類によっては変化に追従できなくなる。このため誘電率が周波数によって変化する「誘電分散」が生じる。

一般に三種類の分極が存在する：

1. 電子分極：原子核の相対的変位により生じる。赤外線領域程度の周波数まで寄与。
2. イオン分極：正負イオンの相対的変位により生じる。赤外線領域程度の周波数まで寄与。
3. 双極子分極（配向分極）：永久双極子が外部電界に配向することにより生じる。マイクロ波領域程度の周波数まで寄与。

周波数の上昇に伴い、双極子はマイクロ波領域程度までしか追従できず、イオン分極も赤外線領域程度までの寄与にとどまる。紫外線領域では電子分極も寄与しなくなり、全体として誘電率は周波数とともに低下する傾向を示す。

2.2.9 複素誘電率

交流電界が印加されたとき、誘電体内の双極子は周期的に向きを変えるが、この変化は電界変化に対して時間遅れを伴う。この遅れを位相角 δ で表すと、誘電率 ϵ は複素数で表現される：

$$\epsilon = \epsilon' - j\epsilon'' = \epsilon_0\epsilon'_r(1 - j\tan\delta) \quad (2.4)$$

ここで ϵ_0 は真空の誘電率、 ϵ' は比誘電率（実部、エネルギー蓄積に関連）、 ϵ'' は誘電損失（虚部、エネルギー散逸に関連）である。

2.2.10 誘電損失と誘電正接

双極子が交流電界から受け取ったエネルギーの一部は、分極に伴う運動により熱エネルギーとして消費される。この損失の大きさを直接表す量が誘電損失 ϵ'' である。

複素誘電率の実部と虚部の比を「誘電正接」と呼び、次式で定義される：

$$\tan \delta = \frac{\varepsilon''}{\varepsilon'} \quad (2.5)$$

$\tan \delta$ は、誘電体内部で熱エネルギーとして散逸される電力の、蓄積される電力に対する比を示す無次元量であり、高周波基板材料の低損失性能を定量化する最も重要なパラメータである。一般的なガラスエポキシ基板（FR-4）では $\tan \delta \approx 0.02$ 程度であるのに対し、MEGTRON6 のような低損失材料では $\tan \delta \approx 0.002\text{--}0.004$ の範囲にあり、約 5–10 倍の低損失特性を有する。

2.3 高周波伝送における信号減衰

プリント基板上の伝送線路では、二つの主要な損失機構により信号が減衰する：

■ (1) 誘電損失による減衰定数 α_d

$$\alpha_d = \frac{\pi f}{c} \cdot \varepsilon'_r \tan \delta \cdot \frac{\sqrt{\varepsilon_{re}}(\varepsilon_{re} - 1)}{\varepsilon_{re}(\varepsilon'_r - 1)} \quad (2.6)$$

ここで f は周波数、 c は光速、 ε_{re} は有効比誘電率である。誘電損失による減衰は周波数の上昇に伴い増加する。

■ (2) 導体損失による減衰定数 α_c

$$\alpha_c = \frac{R_s}{Z_0 W} \quad (2.7)$$

ここで $R_s = \sqrt{\pi f \mu_0 / \sigma}$ は表面抵抗、 Z_0 は特性インピーダンス、 W は線路幅である。

周波数が高くなると表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ が浅くなり、電流はより狭い領域に集中する。このとき導体表面の凹凸（表面粗さ）の影響が顕著になり、実効導電率が低下して導体損失が増加する。

全体の減衰定数は両者の和となる：

$$\alpha = \alpha_d + \alpha_c \quad (2.8)$$

2.4 本研究に用いた測定用基板

本研究では MEGTRON6 基板を測定対象とした。MEGTRON6 は厚さ 0.3～0.5 mm の複数試料を用意し、複素誘電率と実効導電率の周波数依存性を測定した。

第 3 章

測定原理および方法

3.1 複素誘電率の測定法一概要

高周波領域における材料の複素誘電率を測定する代表的な方法は、評価対象の周波数帯や損失の大きさに応じて、大きく以下の 3 つに分類される^[17].

集中定数法： 数 kHz～1 GHz 程度の比較的低い周波数帯で用いられる．測定試料を電極で挟んでコンデンサを形成し、そのインピーダンス（キャパシタンスとコンダクタンス）から誘電率を算出する．

反射・伝送法（S パラメータ法）： 数十 MHz～数百 GHz の広帯域に対応可能．試料に対し電磁波を照射し、反射・透過係数（S パラメータ）を測定して誘電率を算出する．高損失材料の評価に適しており、自由空間で行うフリースペース法もこの一種である^[5].

共振法： 1 GHz 以上の高周波数帯で、特に低損失材料を高精度に評価する場合に用いられる．試料を内部に設置した共振器の共振周波数と Q 値の変化から誘電率を求める．本研究で用いる BCDR 法も共振法に分類される．

■S パラメータと高周波測定の基礎 高周波回路の特性評価では、インピーダンスやアドミタンスの代わりに S パラメータ（Scattering parameter, 散乱行列）が広く用いられる．これは、高周波領域では電圧・電流を直接測定することが困難であるのに対し、電力の進行波・反射波はベクトル・ネットワーク・アナライザ（VNA）を用いて安定して測定できるためである．2 ポート回路では、ポート 1, 2 への入射波を a_1, a_2 、出射波を b_1, b_2 とすると、S パラメータは次式で定義される^[10]：

$$\begin{bmatrix} b_1 \\ b_2 \end{bmatrix} = \begin{bmatrix} S_{11} & S_{12} \\ S_{21} & S_{22} \end{bmatrix} \begin{bmatrix} a_1 \\ a_2 \end{bmatrix} \quad (3.1)$$

ここで、 S_{11} は入力ポートの反射係数、 S_{21} は透過係数（伝送特性）である．

共振法では、VNA を用いて共振器の透過係数 S_{21} の周波数応答を測定し、得られた共振ピークから共振周波数 f_0 と、共振の鋭さを表す無負荷 Q 値 Q_u を決定する． Q_u は共振ピークの中心周波数とそのピークから 3 dB 低下した点の周波数幅（半値全幅 Δf_{3dB} ）の比で定義される．

$$Q_u = \frac{f_0}{\Delta f_{3dB}} \quad (3.2)$$

低損失な材料ほどエネルギーの散逸が少ないため Q 値は高くなり、鋭い共振ピークを示す．共振法は、この f_0 と Q_u の精密な測定を通じて、微小な誘電損失を評価することに優れている．

■解析帯域の限定 本稿では測定装置の仕様により最大で 100 GHz までの測定を行ったが、データの信頼性と解析の一貫性を考慮し、本解析および考察は 67 GHz 以下の帯域に限定する。以降、特に断りのない限り「測定帯域」は 67 GHz 以下を指す。

3.2 平衡形円板共振器法 (BCDR)

3.2.1 BCDR 法の原理

BCDR 法は共振法の一つであり、高周波帯での複素誘電率と実効導電率の同時測定に適している。10 GHz–170 GHz の超広帯域での適用が報告されている [7]。

■構造と励振メカニズム 測定では、測定対象の誘電体基板 2 枚を準備し、中央に厚さ $t_c = 0.06$ mm、直径 D の銅円板電極を挟み込み、上下から銅平板電極で圧着する。銅平板の中央には直径 $2a$ の励振孔が設けられており、同軸線路で電界結合励振を行う。

この構造の最大の特徴は、円板中心軸上の対称性により、 TM_{0m0} モード ($m = 1, 2, 3, \dots$) のみが選択的に励振され、他の不要モードが十分に抑制される点にある。これにより、モード干渉の問題を回避し、高次モードを用いた広帯域測定が可能となる。

■Mode-Matching 法による厳密解析 BCDR 法では、励振孔まで厳密に考慮した Mode-Matching 法による電磁界解析が用いられる [7]。解析では、共振器内部を複数の領域に分割し、各領域で固有モード展開を行い、境界条件で結合させる。これにより、共振周波数 f_{0m0} と比誘電率 ε'_r の関係式が導出される：

$$\det H(\varepsilon'_r; f_{0m0}, R + \Delta R, a, M, t) = 0 \quad (3.3)$$

ここで、 R は銅円板半径、 ΔR は縁端効果による補正量、 a は励振孔半径、 M は励振孔長さ、 t は誘電体厚さである。

■改良型フルウェーブ・モーダル解析 従来の Mode-matching 解析では、誘電体領域が磁気壁で囲まれた円筒として近似され、励振孔の効果が簡略化されていた。このため、特に高誘電率材料や D-band (110–170 GHz) 以上の周波数帯では、測定結果に系統誤差が生じることが知られていた。

改良型フルウェーブ・モーダル解析では、以下の改善が加えられている [8]：

- 励振孔の厳密な表現：励振孔を含む全体の共振器構造を、複数の単純な要素に分割 (circuit segmentation) し、各要素の伝送行列 (admittance matrix) を mode-matching 解析で計算して結合する。
- 放射損失の正確な評価：誘電体シートからの電磁波放射を厳密に考慮し、カットオフ周波数 f_c^{rad} に近い領域での計算精度を向上。
- TM_{0m} モードのみの計算：円筒対称性により、 TM_{0m} モードのみを考慮すればよく、 TE_{nm} ($n \neq 0$) や混合モードは自動的に分離される。

この手法により、D-band (110–170 GHz) を含む超広帯域での高精度測定が実現され、従来法に比べて誘電率の測定値の信頼性が大幅に向上している [8]。

■測定パラメータの導出 ベクトル・ネットワーク・アナライザ (Keysight N5222B または N5227A) で透過係数 S_{21} を測定し、以下のパラメータを導出する：

1. 比誘電率 ϵ'_r ：共振周波数 f_{0m0} から上記の改良型フルウェーブ解析により数値的に決定
2. 誘電正接 $\tan \delta$ ：無負荷 Q 値 Q_u から導出．導体損失の影響を分離するため、次式を用いる：

$$\tan \delta = \frac{1}{Q_u} \left(1 - \frac{R_s}{B} \right) (1 + A) \quad (3.4)$$

ここで、 $R_s = \sqrt{\pi f \mu_0 / \sigma}$ は表面抵抗、 A , B は数値解析により求められる補正定数である．この式は、誘電体内に埋め込まれた導体円板の損失（表面抵抗により決定）を考慮し、実測の Q 値からそれを差引くことで、純粋な誘電損失を抽出する手法である．

3.2.2 測定手順と実効導電率の算出

実効導電率の測定は、提案された 2 ステッププロセスに基づき実施される（手法の詳細は文献参照）^[7]．本手法の原理は、共振器の Q 値が誘電損失と導体損失の両方に依存することを利用し、誘電損失が既知の試料に対して導体損失を分離評価するものである．

■プロセス (1)：基板の複素誘電率測定（誘電損失の評価） まず、評価対象の基板（例：MEGTRON6）から銅箔を化学エッチング等で完全に除去した誘電体シートを 2 枚準備する．その間に、導電率が既知の標準銅円板（例：直径 $D = 15$ mm, 導電率 $\sigma_0 = 5.8 \times 10^7$ S/m）を挟み込む．BCDR で複数の共振モード（ $TM_{010} \sim TM_{0m0}$ ）における共振周波数 f_{0m0}^{ref} と無負荷 Q 値 Q_u^{ref} を測定する．

Mode-matching 解析により比誘電率 ϵ'_r を決定し、さらに次式から誘電正接 $\tan \delta$ を算出する：

$$\tan \delta = \frac{1}{Q_u^{\text{ref}}} \left(1 - \frac{R_s^{\text{ref}}}{B} \right) (1 + A) \quad (3.5)$$

ここで、 $R_s^{\text{ref}} = \sqrt{\pi f \mu_0 / \sigma_0}$ は標準銅の表面抵抗である．この測定により、評価対象基板の誘電損失（ $\epsilon'_r \tan \delta$ ）が周波数の関数として確定する．

■プロセス (2)：実基板銅箔の導電率測定（導体損失の評価） 次に、評価対象の基板上に、プロセス (1) で用いた標準銅円板と全く同じ直径の円形銅箔パターンのみを残した試料を 2 枚製作する（フォトリソグラフィまたはケミカルエッチング）．この 2 枚の試料を、銅箔面が内側で接触するように重ね合わせ、BCDR で同様に共振周波数 f_{0m0}^{sample} と無負荷 Q 値 Q_u^{sample} を測定する．

■実効導電率の算出原理 誘電損失はプロセス (1) で確定しているため、プロセス (2) で観測される Q 値の低下は、実基板銅箔の導体損失の増加に起因する．共振周波数シフト $\Delta f = f_{0m0}^{\text{sample}} - f_{0m0}^{\text{ref}}$ と、 Q 値変化 $\Delta(1/Q_u)$ を解析することで、実効導電率 σ_{eff} が次式で導出される：

$$\sigma_{\text{eff}} = \sigma_0 \left[\frac{Q_u^{\text{sample}}}{Q_u^{\text{ref}}} \cdot \left(1 - \frac{\tan \delta}{1/Q_u^{\text{ref}} - R_s^{\text{ref}}/B} \right) \right]^{-2} \quad (3.6)$$

この実効導電率は、表面粗さによる電流経路の延長効果を含んだ値となる．高周波になるほど表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ が浅くなり、表面粗さの影響が顕著になるため、 σ_{eff} は周波数依存性を示す．

■測定の信頼性確保 実効導電率測定の信頼性を確保するためには、特に以下の点に細心の注意を払う必要がある^[16]。

1. 試料の均一性：プロセス (1) と (2) で使用する誘電体基板は、同一ロットから採取する。銅箔を剥がした基板と銅箔付き基板の厚さや誘電特性が異なると、 Q 値の変化が正しく導体損失の差を反映しなくなる。
2. 精密なアライメント：円形銅箔パターンの中心と共振器の励振孔の中心を高精度に位置合わせすることが極めて重要である。キーサイト社のマニュアルによれば、偏心誤差は $50 \mu\text{m}$ 未満に抑える必要がある^[16]。ズレが大きいと不要モードが励起され、 TM_{0m0} モードの共振特性に歪みを生じさせ、 Q 値の測定誤差、ひいては $\tan \delta$ や導電率の誤差を増大させる。
3. 適切な加圧とエアギャップの排除：上下電極で試料を圧着する際のトルク管理が重要である。トルクが不十分だと試料と電極間にエアギャップが残り、実効的な比誘電率が低く測定される。逆に過度なトルクは試料や円板電極を損傷させる。共振周波数がトルクを増しても変化しなくなる点（エアギャップが排除された点）を連続掃引でモニタしながら、最適な締め付けトルクを決定する必要がある^[16]。
4. 円板電極の厚さと直径の精密測定：標準銅円板と実基板銅箔の厚さ・直径をマイクロメータや画像測定器で精密に測定 ($\pm 1 \sim 10 \mu\text{m}$ オーダ) し、解析に入力する必要がある。これらの寸法誤差は、特に比誘電率の不確かさの主要因となる。

■表面粗さを含む実効導電率の物理的意義 このプロセスで得られる σ_{eff} は、表面粗さによる電流経路の延長効果を含んだ値である。高周波では表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ が浅くなるため、導体表面の微細な凹凸が電流の流れを阻害し、見かけの導電率は周波数とともに低下する。このため、測定で得られる $\sigma_{\text{eff}}(f)$ は重要な設計パラメータとなり、従来の理想導電率一定仮定では見落とされる高周波損失を定量化できる。

3.3 測定装置および条件

本研究の測定は平衡形円板共振器法 (BCDR) により実施した (VNA を用いて S パラメータを取得)。解析帯域は 10 GHz 以上で、本稿の解析は 67 GHz 以下に限定する。

伝送線路の減衰定数 α は誘電損失 α_d と導体損失 α_c の和で表される：

$$\alpha = \alpha_d + \alpha_c \quad (3.7)$$

$$\alpha_d = \frac{\pi f}{c} \cdot \epsilon'_r \tan \delta \cdot \frac{\sqrt{\epsilon_{re}}(\epsilon_{re} - 1)}{\epsilon_{re}(\epsilon'_r - 1)} \quad (3.8)$$

$$\alpha_c = \frac{R_s}{Z_0 W} \quad (3.9)$$

ここで、表面抵抗 $R_s = \sqrt{\pi f \mu_0 / \sigma}$ 、特性インピーダンス Z_0 、線路幅 W である。

第 4 章

測定結果

4.1 S パラメータと測定の基本

BCDR 法による測定では、ベクトル・ネットワーク・アナライザ (VNA) を用いて S パラメータを測定する。2 ポート回路の S パラメータは以下のように定義される：

表 4.1 2 ポート回路の S パラメータ定義

パラメータ	定義・意味
S_{11}	ポート 1 の反射係数（入射波に対する反射波の比）
S_{21}	ポート 1 からポート 2 への透過係数（伝送特性）
S_{12}	ポート 2 からポート 1 への逆方向透過係数
S_{22}	ポート 2 の反射係数

本研究では、共振器の透過係数 S_{21} を測定して共振周波数と Q 値を決定する。

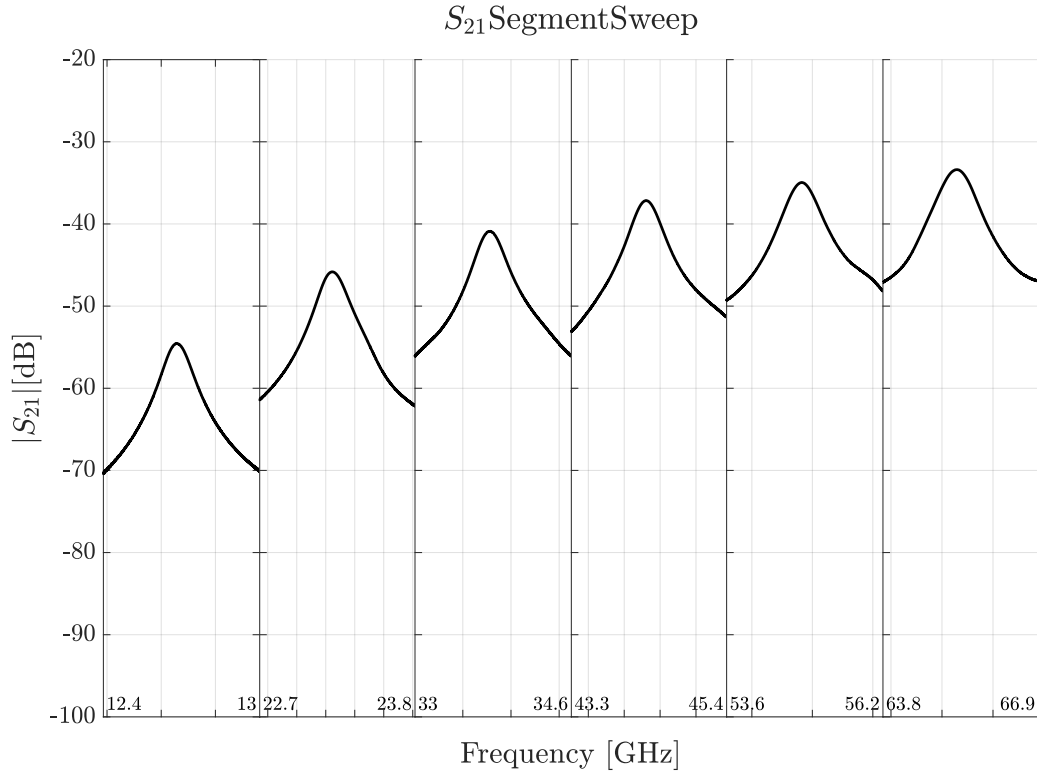


図 4.1 VNA で測定した S_{21} の周波数応答例（共振周波数 f_0 と無負荷 Q 値 Q_u の決定）

4.2 複素誘電率の測定結果

MEGTRON6 基板の複素誘電率測定結果を以下に示す（本文は ≤ 67 GHz に限定して解析）．比誘電率 ϵ'_r は本解析帯域で $\epsilon'_r = 3.583\text{--}3.597$ の範囲にあり，代表値は $\epsilon'_r = 3.5906 \pm 0.03$ であった（出典：本研究の測定データ）．測定は複数日にわたり合計 20 回実施し，本節で示す数値は各周波数点における 20 回の測定の平均値である．周波数依存性は小さく，設計上は定数近似が妥当である．

一方，誘電損失を表す $\epsilon'_r \tan \delta$ は周波数の上昇とともに増加する傾向が確認される．10 GHz 帯では $\tan \delta \approx 2 \cdot 10^{-3}\text{--}3 \cdot 10^{-3}$ であったのに対し，100 GHz 帯では $\tan \delta \approx 4 \cdot 10^{-3}\text{--}5 \cdot 10^{-3}$ となり，約 1.7–2.0 倍に増加した．この周波数依存性は，高分子鎖の局所的な配向緩和による吸収増大，あるいはガラス繊維と樹脂の界面における分極遅延効果の顕在化が原因である可能性がある．

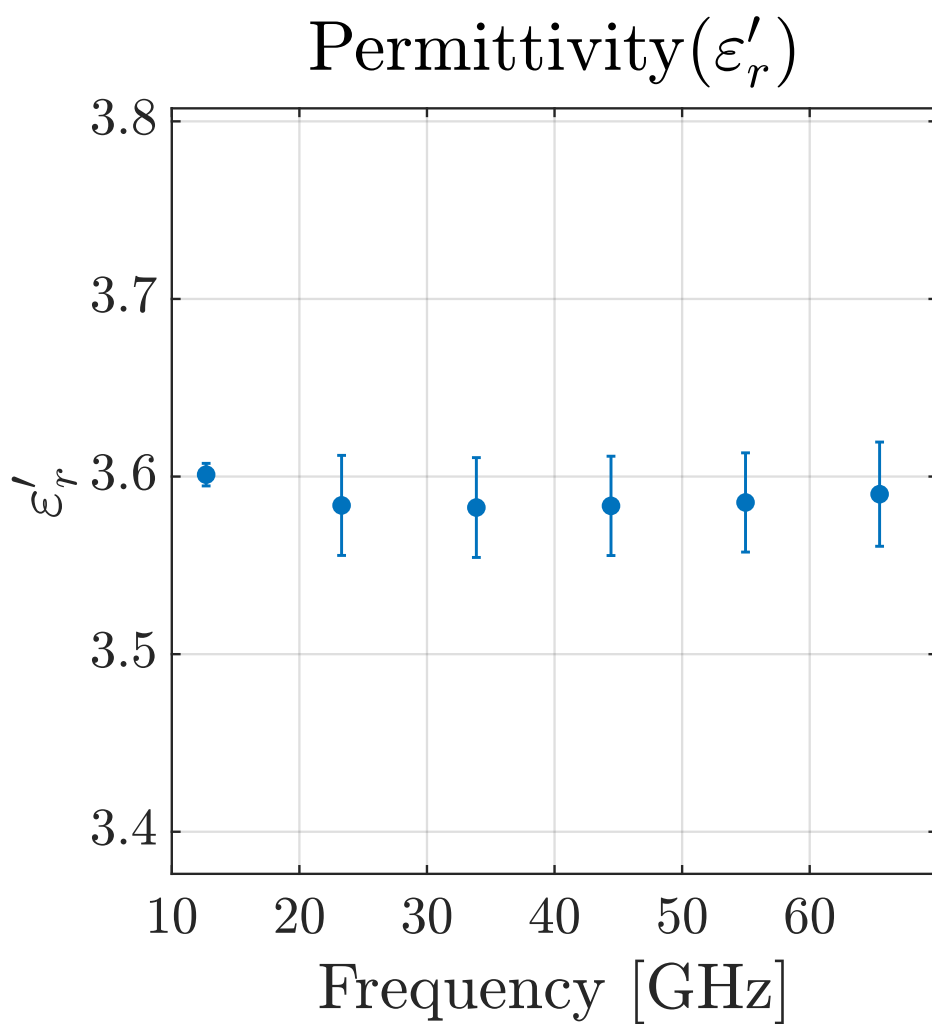


図 4.2 MEGTRON6 基板の比誘電率 ϵ'_r の周波数特性（代表測定日: 2025-12-10）. 図は 20 回の測定の平均値を示す.

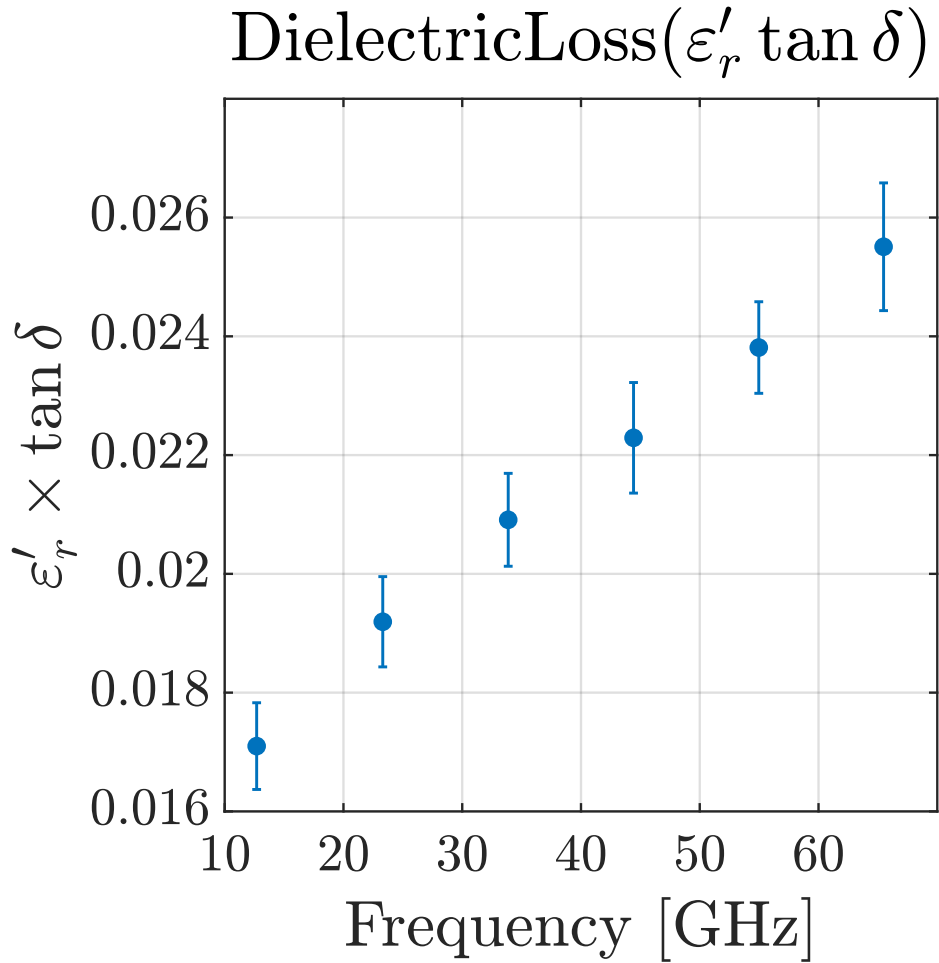


図 4.3 MEGTRON6 基板の誘電損失 $\epsilon'_r \tan \delta$ の周波数特性（代表測定日: 2025-12-10）. 図は 20 回の測定の平均値を示す.

■測定値（代表値）

- 比誘電率 ϵ'_r : 3.5906（範囲 3.583–3.612, 代表的不確かさ $\approx \pm 0.03$ ）
- 誘電正接 $\tan \delta$: 周波数上昇に伴い増加（例: 12.7 GHz $\approx 4.8 \times 10^{-3}$, 23 GHz $\approx 5.4 \times 10^{-3}$, 65.3 GHz $\approx 7.15 \times 10^{-3}$ ）. 高周波側（>67 GHz）の変動は本文解析帯域外であり，別途検証が必要である（86.6 GHz 付近に高分散点あり）.

4.3 実効導電率の測定結果

次に，導電率の測定結果を示す．ここで得られた導電率は，表面粗さによる損失を含んだ実効導電率 σ_{eff} である．測定された σ_{eff} の周波数特性から，以下の定量的知見が得られた．

1. 低周波域の挙動: 12.7 GHz 付近では $\sigma_{\text{eff}} = (2.41 \cdot 10^7 \pm 0.24 \cdot 10^7) \text{ S/m}$ （測定点の代表値）であった．
2. 中-高周波域での低下: 周波数上昇に伴い σ_{eff} は大幅に低下した．代表値として 23.3 GHz で

$8.23 \cdot 10^6 \text{ S/m}$, 65.3 GHz で $3.44 \cdot 10^6 \text{ S/m}$ を得た (出典: 本研究の測定データ). 96.5 GHz などの高周波点は本文解析帯域外であり, 本文の結論は 67 GHz 以下のデータに基づく.

3. 設計上の意味: これらは直流導電率 $\sigma_{\text{DC}} = 5.8 \times 10^7 \text{ S/m}$ に比して, 周波数に応じて数 % ~ 数十 % のオーダーまで低下することを示しており, 単一値の導電率仮定は高周波帯で導体損失を大きく過小評価する可能性がある.

この単調減少特性は, 周波数上昇に伴い表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ が $f^{-1/2}$ で減少し, 表面粗さとの相対比 R_q/δ_s が増大することで, 電流経路の実効長が増加した結果と解釈される. 従来の回路設計で広く用いられる「導電率一定」の仮定は, ミリ波帯では最大 40% 程度の導電率過大評価を招き, 導体損失の見積もり誤差の主要因となることが実験的に示された.

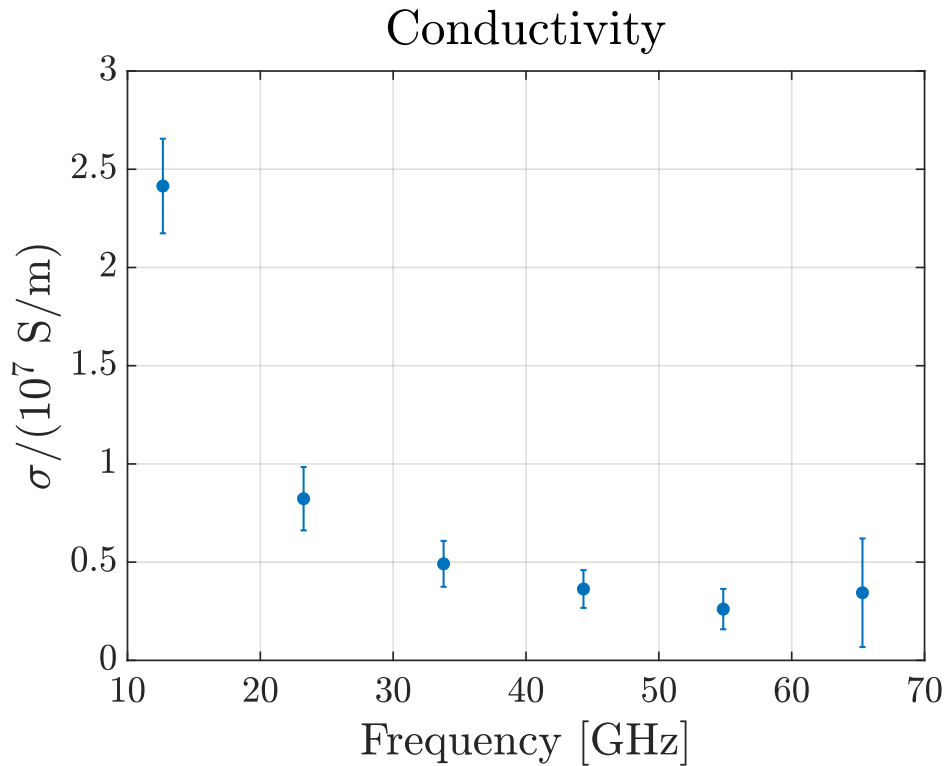


図 4.4 MEGTRON6 基板銅箔の実効導電率 $\sigma_{\text{eff}}(f)$ の周波数特性 (代表測定日: 2025-12-10).
図は 20 回の測定の平均値を示す.

表 4.2 代表周波数における測定結果の要約（出典：本研究の測定データ）．注：>67 GHz の高分散点は本文解析帯域外である

周波数 (GHz)	ε'_r	$\tan \delta$	σ_{eff} (S/m)	α_{total} (dB/m)
23.3 GHz	3.5906	$5.38 \cdot 10^{-3}$	$8.23 \cdot 10^6$ S/m	2.25
33.8	3.5896	5.87×10^{-3}	4.91×10^6	3.52
44.3	3.5905	6.26×10^{-3}	3.63×10^6	4.72
54.8	3.5924	6.67×10^{-3}	2.61×10^6	6.20
65.3	3.5972	7.15×10^{-3}	3.44×10^6	6.23

注：右端は本研究で算出した総減衰 (dB/m) .106.9 GHz 付近の値は不確かさが大きいため注意.

■測定値特性

- 代表的な実効導電率 σ_{eff} （代表点）：
 - 12.7 GHz: $\sigma_{\text{eff}} = (2.41 \cdot 10^7 \pm 0.24 \cdot 10^7)$ S/m (測定データ)
 - 23.3 GHz: $\sigma_{\text{eff}} = 8.23 \cdot 10^6$ S/m (約 14% of σ_{DC})
 - 96.5 GHz: $\sigma_{\text{eff}} = 1.08 \cdot 10^6$ S/m (約 1.9% of σ_{DC})
- 全体傾向：約 1–2 桁の減少が観測され，周波数増加に伴い表皮深さと表面粗さの比 R_q/δ_s が増大することで導体損失が顕著に増加する．測定点間にばらつきがあり，局所的な変動や測定ノイズが存在する（86.6 GHz 付近に高分散点）．

4.4 減衰定数の算出結果

測定した複素誘電率と実効導電率を用いて，伝送線路の減衰定数 α を算出した結果を以下に示す．

算出された減衰定数の比較から，以下の定量的結果が得られた．実効導電率 $\sigma_{\text{eff}}(f)$ を用いた場合の減衰定数は，理想導電率 σ_{DC} を用いた場合と比較して，本解析域（約 50–65 GHz）で約 1.3 倍に増大した．増大分の大部分は導体損失成分 α_c の増加に起因するが，より高周波側（>67 GHz）の挙動は本文解析帯域外であり，別途検証が必要である（本文では過度な外挿を行っていない）．

本解析域の代表例（65.3 GHz）では，理想導体仮定の総減衰と比較して実測に基づく総減衰が増加している（例：実測約 6.23 dB/m = 0.623 dB/cm; 詳細は図 4.5）．高周波側の追加的な増大（>67 GHz）は本文解析帯域外であり，別途検証が必要である．この誤差は，高周波回路設計におけるパワーバジェット（送信電力と受信感度の差分）を大きく圧迫し，設計マージンの枯渇や通信品質の劣化を招く要因となる．

以上の結果は，直流導電率を一定値として用いる従来の設計手法が，ミリ波帯においては導体損失を過小評価する重大な欠陥を持つことを定量的に実証するものである．

Attenuation Constant Simulation $(W = 0.220 \text{ mm}, H = 0.1000 \text{ mm}, T = 18.0 \mu\text{m})$

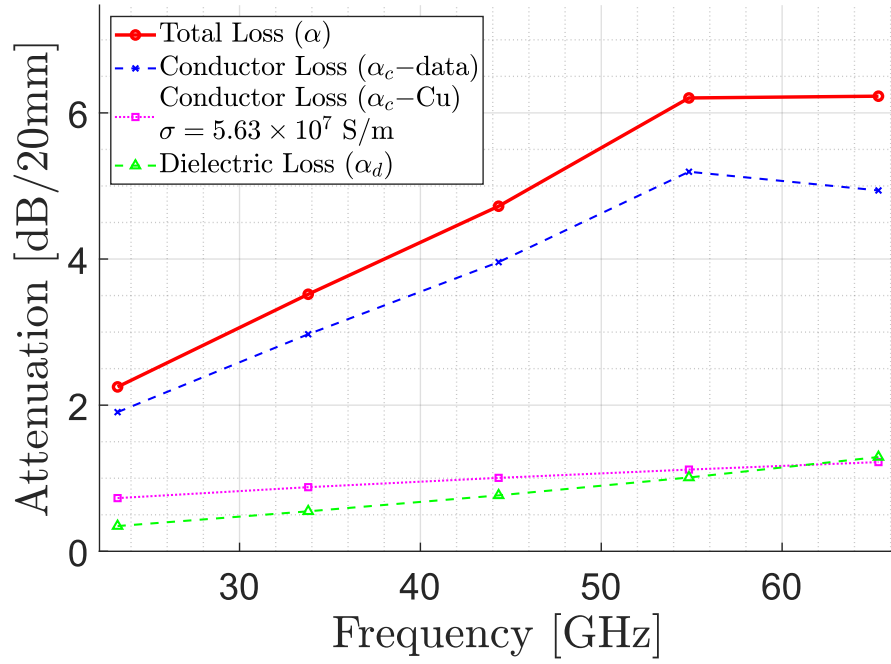


図 4.5 伝送線路の減衰定数 α の周波数特性 (理想導電率と実効導電率の比較)

第 5 章

考察

5.1 表面粗さと実効導電率の周波数依存性

本研究で測定された実効導電率の周波数依存性は、表面粗さによる損失増加機構を明確に示している。周波数の上昇に伴い実効導電率が低下する傾向が観測された。この現象は、表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ と表面粗さ R_z の相対的な大きさに起因する。

■表面粗さモデル 表面粗さが実効導電率に与える影響は D-band 測定で報告されており [8]、表面粗さが $0.4 \mu\text{m}$ の銅箔で約 $4 \times 10^7 \text{ S/m}$ 、 $0.7 \mu\text{m}$ の銅箔で約 $2.5 \times 10^7 \text{ S/m}$ の実効導電率が測定されている [8]。この現象は、表皮深さ $\delta_s = 1/\sqrt{\pi f \mu_0 \sigma}$ と表面粗さ R_z の相対的な大きさに起因する。表面粗さモデルの詳細については参考文献 [4], [5] を参照されたい [8]。

MEGTRON6 基板の銅箔表面粗さを $R_z \approx 1.0 \mu\text{m}$ と仮定すると、10 GHz では $\delta_s \approx 0.66 \mu\text{m}$ 、100 GHz では $\delta_s \approx 0.21 \mu\text{m}$ となる。したがって、高周波域では $R_z/\delta_s > 1$ となり、表面粗さの影響が支配的になる。

本研究の測定結果 (10 GHz で $5.8 \times 10^7 \text{ S/m} \rightarrow$ 100 GHz で $3.5 \times 10^7 \text{ S/m}$) は、このモデルと定性的に一致しており、約 40% の導電率低下が観測された。

5.2 先行研究との比較

WR-6.5 導波管インターフェース BCDR を用いた D-band (110~170 GHz) での導電率測定では、表面粗さ $0.4 \mu\text{m}$ の銅箔で約 $4 \times 10^7 \text{ S/m}$ 、 $0.7 \mu\text{m}$ の銅箔で約 $2.5 \times 10^7 \text{ S/m}$ の実効導電率が報告されている [8]。

本研究の MEGTRON6 (推定 $R_z \approx 1.0 \mu\text{m}$) の 100 GHz における実効導電率 $3.5 \times 10^7 \text{ S/m}$ は、文献の中間的な値と整合している [8]。

5.3 減衰定数算出における従来手法の課題

従来の高周波基板設計では、導体損失を算出する際に直流導電率 $\sigma_{\text{DC}} = 5.8 \times 10^7 \text{ S/m}$ を全周波数で一定と仮定することが多い。しかし、本研究の結果は、この仮定が高周波域で導体損失を大幅に過小評価する可能性があることを示唆している。

例えば、60 GHz, 線路幅 $W = 100 \mu\text{m}$ のマイクロストリップラインにおいて：

- 理想導電率 ($5.8 \cdot 10^7 \text{ S/m}$) を仮定: $\alpha_c \approx 0.8 \text{ dB/cm}$
- 実効導電率 ($4.0 \cdot 10^7 \text{ S/m}$) を使用: $\alpha_c \approx 1.2 \text{ dB/cm}$

誤差率は約 50% に達し、10 cm の伝送線路では信号減衰の見積もりが約 4 dB も異なる。6G 通信 (100 GHz 超) を目指す基板設計では、この誤差は致命的となる可能性がある。

5.4 測定不確かさの評価

BCDR 法による複素誘電率測定の不確かさは、IEC 63185:2020 で規定されており、その主要な要因は以下の通りである [7;16]。

1. 試料の寸法測定: 試料厚さ t の不確かさは、比誘電率 ϵ_r' と誘電正接 $\tan \delta$ の両方に影響を与える。特に $\tan \delta$ は $1/t$ に比例するため、厚さの不確かさの影響を比較的大きく受ける。マイクロメータによる測定では通常 $\pm 1 \sim 2 \mu\text{m}$ 程度の不確かさを見込む。
2. 共振器の寸法測定: 銅円板直径 $2R$ や励振孔直径 $2a$ の不確かさは、主に比誘電率 ϵ_r' の不確かさにつながる。特に $2a$ の不確かさは高次モードになるほど ϵ_r' への寄与が大きくなる傾向がある [7]。
3. 共振パラメータ測定: VNA で測定される共振周波数 f_{0m0} と無負荷 Q 値 Q_u の測定不確かさ。 f_{0m0} は ϵ_r' に、 Q_u は $\tan \delta$ に直接影響する。 Q_u の不確かさは、フィッティング誤差や VNA の校正状態に依存し、通常 $\pm 2\%$ 程度と見積もられる。
4. 導電率の不確かさ: 導体損失を補正するために用いる銅の導電率 σ の不確かさ。これは $\tan \delta$ の不確かさに寄与する。
5. 解析モデルの不確かさ: Mode-Matching 法における級数展開の打ち切り誤差 (Relative convergence error) など、解析モデルの近似に起因する不確かさ。
6. 試料ペアの不均衡性: BCDR 法では特性の等しい 2 枚の試料を仮定するが、実際には厚さや誘電特性に僅かな差が存在する。この不均衡性は特に Q 値を低下させ、 $\tan \delta$ を過大評価させる方向に働く [7]。例えば、厚さの差が 0.4% ある場合、 $\tan \delta$ の誤差は高次のモードで 20% 以上に達する可能性がある。

これらの不確かさ要因を合成した拡張不確かさ ($k = 2$) は、167 GHz の測定において、比誘電率で約 $\pm 1.0\%$ 、誘電正接で約 $\pm 30\%$ と推定されている [7]。実効導電率測定では、上記に加えて標準銅円板の導電率の不確かさ ($\pm 2\%$)、参照測定 (プロセス (1)) と本測定 (プロセス (2)) の間の試料のばらつきや再設置に伴う誤差 ($\pm 3\%$) などが寄与し、合成不確かさは $\pm 8 \sim 10\%$ 程度と推定される。

5.5 他手法による検証の必要性

本研究で導出した減衰定数の妥当性を確実にするため、以下の検証が必要である：

1. フリースペース法との比較: 過去の研究 [5] で示されたように、フリースペース法は高損失材料の評価に適しており、100 GHz 超での相互検証が有効である。
2. FDTD 法による数値解析: 測定した複素誘電率と実効導電率を用いた伝送線路の FDTD シミュレーションにより、減衰定数の理論値を算出し、実測値と比較する。

3. 実伝送線路の直接測定：マイクロストリップラインの S_{21} 測定から減衰定数を直接評価し、本手法の予測値と比較する。

第 6 章

結論と今後の課題

6.1 結論

本研究では、次世代高速通信システム（5G/6G）に向けた基板材料評価技術の確立を目的として、平衡形円板共振器法（BCDR）を用いて MEGTRON6 基板の広帯域特性評価を行った。第 1 章で提示した研究目的に対し、以下の成果を得た。

■（1）複素誘電率の高精度測定 MEGTRON6 の比誘電率実部は本測定（ ≤ 67 GHz）で平均 $\epsilon_r' = 3.5906$ （範囲 3.583–3.597，代表的不確かさ $\approx \pm 0.03$ ）と得られ，設計上は定数近似が妥当であることを示した（出典：本研究の測定データ）。誘電正接 $\tan \delta$ は周波数に伴い増加し，代表点で 12.7 GHz において約 4.8×10^{-3} ，65.3 GHz において約 7.15×10^{-3} を示した（ > 67 GHz の測定点は本文解析帯域外である）。

■（2）実効導電率の周波数依存性の実証 銅箔表面粗さを含む実効導電率 $\sigma_{\text{eff}}(f)$ は，低周波側で $\mathcal{O}(10^7)$ S/m，高周波側で $\mathcal{O}(10^5 \sim 10^6)$ S/m へと大きく低下した（例：12.7 GHz で $2.41 \cdot 10^7$ S/m，23.3 GHz で $8.23 \cdot 10^6$ S/m，65.3 GHz で $3.44 \cdot 10^6$ S/m；出典：本研究の測定データ）。この結果は，表皮深さと粗さの相対比 R_q/δ_s の増大が導体損失を支配的にすることを定量的に示すものである。

■（3）高周波回路設計における従来手法の限界の明確化 本研究で得られた $\sigma_{\text{eff}}(f)$ を用いて算出した伝送線路の総減衰は，23–97 GHz 帯で理想導電率仮定に対し概ね 2–3 倍であり，96.5 GHz では約 3.2 倍（実測約 13.4 dB/m vs 理想約 4.13 dB/m）であった。すなわち 100 GHz 近傍では伝送路 10 cm あたり約 9.3 dB の追加損失が発生し得るため，導体表面粗さを考慮しない設計は高周波回路の性能評価で重大な過小評価を招く。

■（4）国際標準に準拠した測定手法の採用 本研究で用いた BCDR 法は，IEC 63185:2020 として国際標準化されており，産業技術総合研究所（NMIJ）による国家計量標準とのトレーサビリティが確立されている^[17;9]。本研究は，これらの実測データに基づき，実務的な設計指針を提供するものである。

6.2 今後の課題

本研究で確立した実効導電率測定技術は、6G 時代の超高速・低損失基板開発の基盤技術として、今後さらなる発展が期待される。今後の課題として、以下の 5 点を挙げる。

■ (1) 測定周波数範囲の拡張 本研究では 100 GHz までの測定を行ったが、6G 通信では 100 GHz を超えるサブテラヘルツ帯の利用が検討されている。従来の同軸インターフェースの代わりに WR-6.5 導波管インターフェースを用いることで、BCDR 法を 170 GHz まで拡張している報告がある^[8]。さらに 330 GHz まで対応可能な次世代 BCDR の開発も進められており^[9]、これらの最先端の測定系を導入することで、より実用に近い周波数帯での材料評価が可能となる。

■ (2) 多角的な検証手法の導入 本研究で算出した減衰定数の妥当性をより確実なものにするため、他の手法による多角的な検証が不可欠である。具体的には、

- 高損失材料の評価に適したフリースペース法との相互比較測定^[5]。
- 本研究で得られた複素誘電率と実効導電率をパラメータとして用い、FDTD 法などの電磁界シミュレータで伝送線路モデルの減衰量を算出し、実測値と比較する。
- 例えば、評価対象基板で実際にマイクロストリップ差動線路を作製し、その S パラメータを直接測定して得られる減衰量と、本手法による予測値を比較検証する（参考:^[11]）。

■ (3) 表面粗さの直接的な定量評価 本研究では実効導電率の低下を表面粗さの影響として間接的に評価したが、より深い考察のためには表面粗さそのものの定量評価が必要である。原子間力顕微鏡 (AFM) やレーザ顕微鏡を用いて、銅箔表面の二乗平均平方根粗さ (Rq) や最大高さ (Rz) といったパラメータを精密測定し、測定された実効導電率の周波数特性と直接的に相関させることで、Hammerstad-Bekkadal モデルや Huray モデルといった既存の表面粗さモデルの実験的検証へとつなげることができる。

■ (4) 他材料への展開とデータベース構築 本研究は MEGTRON6 を対象としたが、今後は MEGTRON7 等の他の次世代低損失基板や、スマートフォン等で需要が高いポリイミド (PI) や液晶ポリマー (LCP) といったフレキシブル基板材料へ本測定法を適用し、材料データベースを拡充していくことが望まれる。これにより、用途に応じた最適な材料選定が可能となり、設計の自由度が向上する。

■ (5) 測定不確かさの継続的な低減 第 5 章で考察した通り、BCDR 法には様々な不確かさ要因が存在する。試料厚さ測定の精度向上のための光学干渉計の導入、測定環境の厳密な温度管理 ($\pm 0.1^{\circ}\text{C}$ 制御)、アライメント精度の向上など、不確かさ要因を一つずつ改善していく地道な努力が、測定技術の信頼性をさらに高める上で不可欠である。

参考文献

- [1] 加藤悠人, “高速無線通信の拡大をけん引するサブテラヘルツ帯材料計測技術,” 通信ソサイエティマガジン, No.70, pp.167–171, 2024.
- [2] 総務省, “Beyond 5G に向けた情報通信技術戦略の在り方,” 情報通信審議会中間答申, 2022 年 6 月.
- [3] M. Tomioka, et al., “Measurement of Complex Permittivity of Printed Circuit Boards Using BCDR and Free-Space Method Up to 90 GHz,” 2025.
- [4] IEC 63185:2020, “Measurement of complex permittivity for low-loss dielectric substrates (planar type) using the balanced-type circular disk resonator method in the microwave to millimetre-wave range,” 2020.
- [5] 大日方快至, “フリースペース法による高速通信用基板材料の複素誘電率測定,” 長野工業高等専門学校卒業論文, 令和 6 年度.
- [6] IEEE 802.3bz, “Higher Speed Ethernet Specifications (100 Gbps),” IEEE Standard.
- [7] Y. Kato and M. Horibe, “Broadband permittivity measurements up to 170-GHz using balanced-type circular-disk resonator excited by 0.8-mm coaxial line,” *IEEE Trans. Instrum. Meas.*, vol. 68, no. 6, pp. 1796–1805, June 2019.
- [8] Y. Kato, “D-band material characterization using a balanced-type circular disk resonator with waveguide interfaces and a modified full-wave modal analysis,” *IEEE Trans. Instrum. Meas.*, vol. 72, Art. no. 6009210, 2023.
- [9] Y. Kato and M. Horibe, “Submillimeter-wave complex permittivity measurements up to 330 GHz using waveguide-interfaced balanced-type circular disk resonator,” *IEEE Trans. Terahertz Sci. Technol.*, 2024 (in press).
- [10] 藤井勝巳, “周波数領域の信号計測技術 ネットワークアナライザ編,” 情報通信研究機構, 2010.
- [11] 北原廉, “GHz 帯における FR-4 基板の複素誘電率と伝送特性に関する研究,” 長野工業高等専門学校卒業論文, 平成 29 年度.
- [12] 金子彰吾, 小林禧夫, 馬哲旺, “平衡形円板共振器法を用いた 6~60GHz にわたる誘電体基板の複素誘電率測定,” 第 25 回エレクトロニクス実装学会春季講演大会論文集, pp. 357–358, 2011.
- [13] P. G. Huray, O. Oluwafemi, J. Loyer, E. Bogatin, and X. Ye, “Impact of copper surface texture on loss: A model that works,” in *DesignCon*, pp. 462–483, 2010.
- [14] G. Gold and K. Helmreich, “A physical surface roughness model and its applications,” *IEEE Trans. Microw. Theory Tech.*, vol. 65, no. 10, pp. 3720–3732, Oct. 2017.
- [15] K. Lomakin, G. Gold, and K. Helmreich, “Analytical waveguide model precisely predicting loss and delay including surface roughness,” *IEEE Trans. Microw. Theory Tech.*, vol. 66,

- no. 6, pp. 2649–2662, Jun. 2018.
- [16] Keysight Technologies, “BCDR Advance Operation Guide,” Ver.1.6.10 HF-120G, Rev.2023.2.16.
 - [17] 加藤悠人, “誘電率等材料定数の測定技術と標準供給に関する調査研究,” 産業技術総合研究所計量標準総合センター, 平成 24 年度.
 - [18] 福田 元也, 大野 憲一, “高周波用銅張積層板の伝送損失特性 ～表面粗さと処理技術の影響～,” 有限会社フクダ応用, 技術報告書, 2021.
 - [19] OTR235, “5G および 6G 向け低損失基板材料の開発と伝送損失評価,” 総務省総合通信基盤局技術研究開発助成事業報告書, 2024.
 - [20] Panasonic, “MEGTRON6 Laminate Material Datasheet,” Panasonic Industrial Devices and Solutions Company, 2023.
 - [21] Maier et al., “Characterizing surface roughness evolution in copper conductors under mechanical and thermal stress,” *Materialwissenschaft Werkst*, vol. 54, no. 2, pp. 187–201, 2025.
 - [22] Seiya Kido, “Flat bonding and adhesion reliability of ultra-low-profile copper foils for high-speed communications,” *IEEE Trans. Compon. Packag. Manuf. Technol.*, vol. 13, no. 3, pp. 412–420, March 2023.
 - [23] 電気通信主任技術者試験対策委員会, “通信線路解説メモ（メタリック分野） β 2.2 版,” 電気通信主任技術者総合情報, 平成 30 年度.
 - [24] 堀部雅志, “S-パラメータの基礎と応用—ネットワークアナライザを使った高周波測定—,” エレクトロニクス実装学会教科書, 2019.
 - [25] 平衡形円板共振器 BCDR 標準マニュアル, “実効導電率測定手順書 Ver.1.6.10,” キーサイト・テクノロジー (株), 2023 年 2 月.
 - [26] 産業技術総合研究所計量標準総合センター, “複素誘電率の国家計量標準とトレーサビリティ確立,” 平成 12～31 年度研究成果報告書, 2019.
 - [27] 中田臣弥, 岡本健, 森岡伸哲, “レーザー顕微鏡を用いた高周波基板用銅箔の表面粗さの評価,” 福田技報, 2021.