

# パルス符号変調の包括的分析：理論、回路レベル実装、および現代的应用

氏名

2025 年 9 月 26 日

## 目次

1	序論	3
1.1	通信におけるデジタル革命	3
1.2	パルス符号変調 (PCM) の定義	3
1.3	PCM の核となる利点と重要性	3
1.4	本レポートの構成と範囲	3
2	第 1 章 アナログ-デジタル変換の理論的枠組み	4
2.1	1.1 標本化プロセス：時間領域における信号の捕捉	4
2.2	1.2 振幅量子化：信号の値を離散化する	5
2.3	1.3 2 進符号化	6
3	第 2 章 システムアーキテクチャと機能ブロック分析：実践的ケーススタディ	6
3.1	2.1 PCM 送受信システムの概要	6
3.2	2.2 タイミングおよび多重化サブシステム：システムの心臓部	7
3.3	2.3 サンプルホールド (SH) 回路：時間を凍結する	7
3.4	2.4 データ変換とフォーマット処理	8
3.5	2.5 受信側での信号再構成	8
4	第 3 章 PCM の応用と標準化	9
4.1	3.1 電話：デジタルネットワークの声 (G.711)	9
4.2	3.2 高忠実度オーディオ：CD-DA 「レッドブック」規格	10
4.3	PCM 主要規格の比較分析	11
5	第 4 章 発展的な波形符号化と将来展望	11
5.1	4.1 効率化の必要性：信号の冗長性の活用	11
5.2	4.2 差分パルス符号変調 (DPCM)：変化を符号化する	12
5.3	4.3 デルタ変調 (DM)：最もシンプルな予測器	12
5.4	4.4 適応差分パルス符号変調 (ADPCM)：スマートな符号化器	12

5.5 4.5 結論 . . . . . 13

# 1 序論

## 1.1 通信におけるデジタル革命

アナログ信号処理が主流であった時代からデジタル信号処理への移行は、現代の通信技術における最も根源的なパラダイムシフトの一つである。アナログシステムは、その連続的な性質上、伝送路で加わる雑音の累積や、信号処理の柔軟性の欠如といった本質的な限界を抱えていた。これに対し、デジタル通信は、情報を離散的な数値（ビット）の系列として表現することで、これらの課題を克服する画期的な解決策を提示した。

## 1.2 パルス符号変調（PCM）の定義

パルス符号変調（Pulse Code Modulation, PCM）は、このデジタル革命の中核をなす技術であり、アナログ波形をデジタルビットストリームに変換するための最も基本的な手法である [1]。PCM のプロセスは、三つの連続した基本操作、すなわち「標本化（Sampling）」「量子化（Quantization）」「符号化（Encoding）」によって構成される [1]。標本化は連続的な時間軸を離散的な点に分割し、量子化は連続的な振幅値を有限個の離散レベルに近似し、最後に符号化はそれらのレベルを二進数の符号語に変換する。この一連のプロセスにより、いかなるアナログ信号も、デジタルデータとして表現、伝送、処理することが可能となる。

## 1.3 PCM の核となる利点と重要性

PCM が現代技術の礎石となった背景には、その卓越した利点が存在する。最も重要なのは、雑音や歪みに対する優れた耐性である [1]。アナログ信号とは異なり、デジタル信号は「0」か「1」かの判別さえできれば、伝送中に加わった雑音を完全に除去し、元の信号を寸分変わらず再生することが可能である。この特性は、信号を中継するごとに再生・整形を行う「再生中継」を可能にし、長距離伝送においても品質の劣化がほとんどない通信を実現した [1]。さらに、音声、データ、映像といった異なる種類の情報を統一的なデジタル形式で扱えるため、これらの信号を多重化して単一の伝送路で効率的に伝送することにも適している [1]。

## 1.4 本レポートの構成と範囲

本レポートは、PCM の包括的な理解を目的とし、その理論的基盤から具体的な回路実装、そして現代社会における応用までを体系的に解説する。まず第 1 章では、アナログ-デジタル変換の根幹をなす標本化定理、量子化理論、符号化の原理といった理論的枠組みを詳述する。続く第 2 章では、提供された実験報告書をケーススタディとし、PCM 送受信機を構成する各機能ブロックの回路レベルでの動作を、シミュレーション結果を交えながら具体的に分析する。第 3 章では、電話網や音楽 CD といった実世界の応用例を取り上げ、PCM がどのように標準化され、社会に浸透していったかを探る。最後に第 4 章では、PCM の原理を拡張した、より高度な波形符号化方式への進化の道筋を概観し、デジタル信号処理技術の発展における PCM の歴史的意義を結論づける。

## 2 第1章 アナログ-デジタル変換の理論的枠組み

PCM によるアナログ-デジタル変換を理解するためには、その根底にある数学的・概念的な原理を把握することが不可欠である。本章では、PCM を構成する三つの基本プロセス、すなわち標本化、量子化、符号化の理論的基盤を詳細に解説する。

### 2.1 1.1 標本化プロセス：時間領域における信号の捕捉

#### 2.1.1 1.1.1 ナイキスト-シャノンの標本化定理

標本化定理（サンプリング定理）は、アナログ信号をデジタル化する上での最も重要な指導原理である。この定理は、「最大周波数  $f_{\max}$  を持つ帯域制限されたアナログ信号は、その2倍を超える周波数  $f_s$ （すなわち  $f_s > 2f_{\max}$ ）で標本化（サンプリング）すれば、標本値から元の信号を完全に再構成できる」と定めている [1]。この再構成に必要な最小サンプリング周波数  $2f_{\max}$  の半分の周波数、すなわち  $f_s/2$  はナイキスト周波数（Nyquist Frequency）と呼ばれる [5]。

数学的には、元の連続信号を  $g(t)$  とし、標本化周期を  $T = 1/f_s$  とすると、標本化された信号列は  $g(nT)$  で与えられる。この標本値列から元の信号  $g(t)$  を復元する関係は、以下の染谷-シャノンの公式で示される [1]。

$$g(t) = \sum_{n=-\infty}^{\infty} g(nT) \frac{\sin(\pi f_s(t - nT))}{\pi f_s(t - nT)} \quad (1)$$

この式は、各標本点  $g(nT)$  が、sinc 関数  $(\frac{\sin(x)}{x})$  の形をした補間関数の振幅を決定し、それらを無限に足し合わせることで元の連続波形が復元されることを意味している [1]。

#### 2.1.2 1.1.2 エイリアシング：不十分な標本化がもたらす歪み

標本化定理の条件 ( $f_s > 2f_{\max}$ ) が満たされない場合、エイリアシング（折り返し雑音）と呼ばれる回復不可能な歪みが発生する [8]。これは、ナイキスト周波数を超える周波数成分が、標本化プロセスを通じてそれよりも低い周波数成分として誤って現れる現象である。例えば、サンプリング周波数が 10 kHz（ナイキスト周波数 5 kHz）のシステムに 7 kHz の信号が入力されると、この信号は折り返されて 3 kHz (10 kHz - 7 kHz) の偽の信号として現れてしまう。一度発生したエイリアシングは、後段の処理で元の信号と区別して取り除くことは不可能である。

#### 2.1.3 1.1.3 実践的実装：アンチエイリアシングフィルタの役割

エイリアシングを未然に防ぐため、実際のシステムでは標本化を行う前に、アナログ信号をアンチエイリアシングフィルタと呼ばれるローパスフィルタ（LPF）に通すことが必須となる。このフィルタの役割は、入力信号の周波数帯域をナイキスト周波数以下に厳密に制限し、 $f_{\max}$  を超える可能性のあるすべての周波数成分を予め除去することである。

ここで、理論と現実の間の重要な差異を認識する必要がある。標本化定理は、信号が数学的に厳密に帯域制限されていることを前提とする。しかし、現実のフィルタは、ある周波数で完全に信号を遮断する理想的な「レンガの壁」のような特性は持たず、なだらかな減衰特性（ロールオフ）を持つ。したがって、ナイキスト周波数近辺の不要な周波数成分を十分に減衰させるためには、サンプリング周波数  $f_s$  を理論的最小値である  $2f_{\max}$  よりも高く設定する必要がある。例えば、人間の可聴域の上

限である約 20 kHz の音声を扱う音楽 CD では、サンプリング周波数が 40 kHz ではなく 44.1 kHz に設定されている [9]。この 4.1 kHz の差分は、アンチエイリアシングフィルタのロールオフ特性を考慮した「ガードバンド」として機能し、実用的なフィルタ設計を可能にしている。このように、実際のサンプリング周波数の選定は、理論的要求、部品の物理的制約、そして経済的コストの間のトレードオフの結果なのである。

## 2.2 1.2 振幅量子化：信号の値を離散化する

### 2.2.1 1.2.1 量子化の原理

標本化によって時間軸が離散化された後、次のステップは振幅軸の離散化、すなわち量子化である。量子化とは、連続的な値を取りうる各標本値の振幅を、予め定められた有限個の離散的なレベルのいずれかに割り当てる（近似する）プロセスである [1]。N ビットの量子化器を用いる場合、表現可能なレベル数は  $2^N$  個となる。例えば、本レポートの基となる実験で使用されている 8 ビットシステムでは、 $2^8 = 256$  段階のレベルで信号の振幅を表現する [1]。

### 2.2.2 1.2.2 量子化誤差と信号対量子化雑音比（SQNR）

量子化は本質的に近似プロセスであるため、元の標本値と量子化後のレベルとの間には必ず微小な差が生じる。この差は量子化誤差または量子化雑音と呼ばれ、A/D 変換における主要なノイズ源となる [10]。この量子化誤差の大きさは、システムの性能を測る重要な指標である信号対量子化雑音比（Signal-to-Quantization Noise Ratio, SQNR）によって評価される。

均一量子化（すべての量子化ステップ幅が等しい）を行う線形 PCM システムにおいて、理論的な SQNR は以下の式で与えられることが知られている [10]。

$$\text{SQNR} \approx 20 \log_{10}(2^N) + 10 \log_{10}(1.5) \approx 6.02N + 1.76 \quad (2)$$

この式は、量子化ビット数を 1 ビット増やすごとに、SQNR が約 6 dB 改善されるという極めて重要な関係を示している。これは「6 dB/bit ルール」として知られ、デジタルオーディオや通信システムの設計における基本原則となっている。

### 2.2.3 1.2.3 非均一量子化とコンパANDING

SQNR の式は均一量子化を前提としているが、音声信号のように振幅のダイナミックレンジが広く、かつ信号エネルギーが低振幅領域に集中している信号に対しては、均一量子化は非効率である。なぜなら、大きな振幅を持つ信号も小さな振幅を持つ信号も同じ大きさの量子化誤差を持つため、信号レベルが低いときに雑音が相対的に目立ちやすくなるからである。

この問題は、人間の聴覚が静かな音の中の雑音には敏感である一方、大きな音の中の雑音はマスキング効果によって感じにくいという知覚特性とも密接に関連している。この課題を解決するのが、非均一量子化、特にコンパANDING（CompanDing）と呼ばれる技術である。コンパANDINGは、送信側で信号を非線形に圧縮（Compress）し、受信側で逆の特性で伸張（Expand）するプロセスを指す。具体的には、振幅が小さい信号領域には細かい量子化ステップを割り当てて精度を高く保ち、振幅が大きい信号領域には粗いステップを割り当てる。これにより、信号レベルの大小にかかわらず、知覚的な SN 比をほぼ一定に保つことができる。

このコンパANDINGを実現するための国際標準として、電話網で広く用いられている二つの方式

がある。一つは北米や日本で採用されている  $\mu$ -law（ミュー則）、もう一つはヨーロッパなどで採用されている A-law（エー則）であり、これらは ITU-T 勧告 G.711 として標準化されている [11]。これらの対数的な圧縮特性は、人間の聴覚特性に巧みに適合させた音響心理学的なエンジニアリングの好例であり、8 ビットという低いビットレートで、12 ビットあるいは 13 ビットの線形 PCM に匹敵する知覚品質を実現している。

## 2.3 1.3 2 進符号化

### 2.3.1 1.3.1 レベルからビットへ

A/D 変換の最終段階は符号化である。このプロセスでは、量子化によって決定された  $2^N$  個の離散レベルのそれぞれに、一意の N ビットの 2 進符号語（コードワード）を割り当てる。これにより、アナログ信号の標本値は、デジタル回路で処理・伝送可能なビットの系列へと完全に変換される。

### 2.3.2 1.3.2 ラインコーディング

生成されたビットストリームを物理的な伝送路（ケーブルなど）で送る際には、さらにラインコーディング（伝送路符号化）という処理が施されることがある。これは、ビットの「0」と「1」を具体的な電圧レベルやパルス形状（例：NRZ、マンチェスタ符号など）に対応付けるプロセスであり、直流成分の抑制やタイミング情報の抽出といった、伝送に適した信号特性を確保する役割を担う。

## 3 第 2 章 システムアーキテクチャと機能ブロック分析：実践的ケーススタディ

本章では、前章で述べた理論的枠組みが、実際の電子回路としてどのように具現化されるかを明らかにする。そのために、提供された実験報告書 [1] に記載されている PCM 通信システムの回路をケーススタディとして取り上げ、各機能ブロックの動作原理と役割を、シミュレーションソフトウェア「TINA-TI」[14] による解析結果を基に詳細に分析する。

### 3.1 2.1 PCM 送受信システムの概要

まず、システム全体の構成を把握する。図 1 に示されるように、PCM システムは大きく変調器（送信側）と復調器（受信側）から構成される [1]。

- **変調器（送信側）**：複数のアナログ入力信号（CH1, CH2）を受け、切替回路による多重化、標本化、量子化、符号化を経て、直列のデジタルパルス信号（PCM 信号）を生成し、送出する。
- **復調器（受信側）**：受信した PCM 信号を、同期信号を基に分離・符号変換し、D/A 変換器によってアナログの階段状波形に戻す。最終的に LPF を通して滑らかな元のアナログ信号を復元する。



## 3.2 2.2 タイミングおよび多重化サブシステム：システムの心臓部

### 3.2.1 2.2.1 タイミングパルス発生回路

いかなるデジタルシステムにおいても、各部の動作を正確に同期させるためのクロック信号は不可欠である。本システムでは、図 2 の回路がその役割を担う [1]。125 kHz のマスタークロックを源とし、カウンタ IC (SN74LS162) と JK フリップフロップ、論理ゲートを組み合わせることで、システム全体で必要とされる複数のタイミングパルス (T1, T2, T3, T4) を生成する。図 11 のシミュレーション波形は、カウンタの出力 (QA-QD) とロジックに基づいて、各タイミングパルスが設計通りの論理関係で生成されていることを示しており、回路の正常な動作を裏付けている [1]。

### 3.2.2 2.2.2 時分割多重化 (TDM) 回路

PCM の大きな利点の一つは、単一の伝送路で複数の通信チャネルを共有できることである。これを実現するのが時分割多重化 (Time-Division Multiplexing, TDM) である。図 3 の切替回路は、TDM の基本原理を実装している [1]。クロック信号 (Vclock) の状態に応じて二つのアナログスイッチ (SW3, SW4) を交互にオン・オフさせることで、二つの異なる入力信号源 (50 Hz と 100 Hz の正弦波) からの信号を、時間的に重ならないように一つの出力ライン (Vout) に合成する。図 12 のシミュレーション結果は、Vout の波形が Vclock の周期で 50 Hz の信号と 100 Hz の信号に切り替わっている様子を明瞭に示しており、TDM が成功していることを証明している [1]。

## 3.3 2.3 サンプルホールド (SH) 回路：時間を凍結する

### 3.3.1 2.3.1 動作原理

標本化プロセスを物理的に実現するのが、サンプルホールド (SH) 回路である。図 4 の回路は、その典型的な構成を示している [1]。

1. **サンプル・モード:** クロックパルスが High になりスイッチ (SW1) がオンになると、入力信号がコンデンサ (C1) に接続される。コンデンサは急速に充電され、その両端の電圧は入力信号の瞬間的な電圧値に追従する。
2. **ホールド・モード:** クロックパルスが Low になりスイッチがオフになると、コンデンサは回路から切り離される。後段のオペアンプは入力インピーダンスが極めて高いため、コンデンサに蓄えられた電荷はほとんど放電されず、その電圧は一定に保たれる。

この「ホールド」された安定した電圧が、後続の A/D 変換器に供給される。A/D 変換には有限の時間を要するため、変換中に電圧が変動しないように値を保持する SH 回路の役割は極めて重要である。

### 3.3.2 2.3.2 シミュレーションによる動作検証

図 13 のシミュレーション波形は、SH 回路の動作を見事に可視化している [1]。入力信号 (VG1) が連続的に変化するのに対し、出力信号 (Vout) はクロック (Vclock) の立ち上がりエッジのタイミングで VG1 の値をサンプリングし、次のサンプリングタイミングまでその値を保持することで、特徴的な「階段状」の波形を形成している。また、図 5 のシミュレーションは、抵抗 R1 が回路の安定性に関わるものであり、SH の基本機能そのものには影響しないことを示している [1]。

## 3.4 2.4 データ変換とフォーマット処理

### 3.4.1 2.4.1 A/D および D/A 変換

図 9 の回路ブロックは、システムの核となる A/D 変換と D/A 変換のプロセスを示している [1]。注目すべきは、実用上の配慮である DC オフセットの付加である。多くの A/D 変換器は正の電圧しか扱えないため、-5V から +5V の交流入力信号 (VG1) に +6V の直流電圧を加えて、全体の信号範囲を +1V から +11V にシフトアップしている (Vin)。これにより、信号の負の部分が失われることなくデジタル化される。受信側では、D/A 変換後にこの +6V を差し引くことで、元の交流信号を復元する。図 16 のシミュレーション結果は、この一連の電圧シフトと、D/A 変換器の出力 (VDA) が階段状の波形となる様子、そして最終的に復調された信号 (V 復調) が元の波形を再現していることを示している [1]。

### 3.4.2 2.4.2 パラレル-シリアル変換 (シフトレジスタ)

A/D 変換器の出力は、通常、N ビットのデータが並列 (パラレル) に出力される。これを一本の線で伝送するためには、直列 (シリアル) のビットストリームに変換する必要がある。この役割を担うのが、図 6 のシフトレジスタ (U25 74199) である [1]。シフトレジスタは、パラレルに入力された N ビットのデータを内部にラッチ (保持) し、クロック信号に同期して 1 ビットずつ順番に出力する。図 14 のシミュレーションでは、スイッチで設定された 8 ビットのパラレル入力 (High, Low の組み合わせ) が、T3 パルスのタイミングで取り込まれ、その後クロックに同期して 1 ビットずつシリアルデータとして出力される様子が確認できる [1]。

## 3.5 2.5 受信側での信号再構成

### 3.5.1 2.5.1 再構成フィルタ

受信側での D/A 変換によって得られる信号は、SH 回路の出力と同様に、不自然な階段状の波形である。この波形には、元の信号成分に加えて、標本化プロセスに起因する高周波成分 (高調波) が多数含まれている。元の滑らかなアナログ信号を復元するためには、これらの高周波成分を除去するローパスフィルタ (LPF) が不可欠である。本システムでは、図 9 に示されるサレン・キー (Sallen-Key) 型のアクティブ LPF がこの目的で使用されている [1]。

### 3.5.2 2.5.2 遮断周波数の導出

フィルタの性能を決定づける最も重要なパラメータは、遮断周波数 (カットオフ周波数)  $f_c$  である。これは、フィルタが通過させる周波数帯域と遮断する周波数帯域の境界を示す。報告書では、サレン・キー型 LPF の伝達関数が詳細に導出されている [1]。

伝達関数  $G(j\omega)$  は、

$$G(j\omega) = \frac{\frac{1}{R_1 R_2 C_1 C_2}}{s^2 + s\left(\frac{1}{R_1 C_1} + \frac{1}{R_2 C_1}\right) + \frac{1}{R_1 R_2 C_1 C_2}} \quad (3)$$

と表され、ここから遮断周波数  $f_c$  は次式で求められる。

$$f_c = \frac{1}{2\pi\sqrt{R_1 R_2 C_1 C_2}} \quad (4)$$



図 9 の回路定数 ( $R_1 = R_2 = 50\text{k}\Omega$ ,  $C_1 = 2.3\text{nF}$ ,  $C_2 = 1.1\text{nF}$ ) を代入すると、遮断周波数は以下のよう  
に計算される [1]。

$$f_c = \frac{1}{2\pi\sqrt{50 \times 10^3 \times 50 \times 10^3 \times 2.3 \times 10^{-9} \times 1.1 \times 10^{-9}}} \approx 2.0 \times 10^3 [\text{Hz}] \quad (5)$$

すなわち、この LPF の遮断周波数は 2.0 kHz である。この具体的な数値は、システム設計における重要な関連性を浮き彫りにする。この A/D-D/A 変換ブロックのシミュレーションでは、入力信号周波数は 500 Hz である [1]。一方、サンプリングを制御するタイミングパルス T2 の周期は、図 11 から約 32  $\mu\text{s}$  と読み取れ、これはサンプリング周波数  $f_s \approx 31.25\text{kHz}$  に相当する。標本化定理によれば、このシステムで扱える最大信号周波数は  $f_s/2 \approx 15.6\text{kHz}$  である。LPF の設計は、通過させたい信号周波数 (500 Hz) と、除去したい標本化に起因する高周波成分 ( $f_s$  近傍) の間に遮断周波数が位置するように行われる。計算された 2.0 kHz という遮断周波数は、500 Hz を十分に通過させつつ、 $f_s/2$  よりもはるかに低いため、この設計要件 ( $f_{\text{signal}} < f_c < f_s/2$ ) を適切に満たしている。これは、時間領域のパラメータ (サンプリング周波数) と周波数領域のパラメータ (フィルタの遮断周波数) が、システム全体として整合性を保つように密接に連携して設計されなければならないことを示す好例である。

## 4 第 3 章 PCM の応用と標準化

前章で詳述した PCM の原理は、実験室レベルの回路に留まらず、現代社会を支える数多くの通信・音響技術の基盤となっている。本章では、その中でも特に影響力の大きい二つの応用分野、すなわち公衆電話網と音楽 CD を取り上げ、それぞれの規格における PCM の仕様と、それがもたらした技術的・社会的インパクトを分析する。

### 4.1 3.1 電話：デジタルネットワークの声 (G.711)

#### 4.1.1 3.1.1 背景

PCM 技術が世界で初めて大規模に商用化されたのは、電話の分野であった。1962 年に米 Bell 研究所が開発した T1 方式は、24 チャンネルの音声通話を 1 本のメタルケーブルで伝送する画期的なシステムであり、その中核を担ったのが PCM であった [1]。今日においても、従来の公衆交換電話網 (PSTN) から IP 網上で音声を送る VoIP (Voice over IP) に至るまで、デジタル音声通信の基本として PCM は広く利用され続けている [11]。

#### 4.1.2 3.1.2 G.711 規格の仕様

電話音声のデジタル化に関する国際標準は、ITU-T 勧告 G.711 として定められている。その主な仕様は以下の通りである [11]。

- **サンプリング周波数:** 8 kHz。これは、人間の音声の主要な周波数成分が含まれる帯域 (約 300 Hz から 3.4 kHz) をカバーするために、ナイキスト定理 ( $2 \times 3.4 \text{ kHz} = 6.8 \text{ kHz}$ ) を十分に満たす値として設定された。
- **量子化ビット数:** 8 ビット。
- **データレート:** 8,000 サンプル/秒  $\times$  8 ビット/サンプル = 64 kbps。この 64 kbps という値は、デ

デジタル通信における基本単位 (DS0) として長らく用いられてきた。

#### 4.1.3 3.1.3 $\mu$ -law と A-law コンパANDING

G.711 の最大の特徴は、第 1 章で述べたコンパANDING技術を採用している点である。これにより、8 ビットという限られたビット数で、音声信号の広いダイナミックレンジを効率的に表現している。

- **$\mu$ -law (ミュー則)**：主に北米や日本で用いられる方式。低レベル信号に対する SN 比が A-law よりもわずかに優れている特性を持つ [11]。
- **A-law (エー則)**：主にヨーロッパやその他の地域で用いられる方式。 $\mu$ -law と比較して、計算機での処理がやや簡素であるという利点がある [11]。

これらの対数的な圧縮伸張アルゴリズムは、音声の明瞭度を保ちながら伝送帯域を節約するという、電話網における経済性と品質の両立という要求に応えるための重要な技術である。

## 4.2 3.2 高忠実度オーディオ：CD-DA 「レッドブック」規格

### 4.2.1 3.2.1 背景

PCM 技術が一般消費者に広く認知されるきっかけとなったのが、1982 年に登場したコンパクトディスク (CD) である。CD は、高品位なデジタルオーディオを家庭で手軽に楽しめる初のマスマーケット製品であり、音楽鑑賞の体験を一変させた。その技術仕様は「レッドブック (Red Book)」と呼ばれる規格書にまとめられている。

### 4.2.2 3.2.2 レッドブック規格の仕様

音楽 CD の音質を決定づける PCM のパラメータは、電話音声とは大きく異なる [9]。

- **サンプリング周波数**: 44.1 kHz。これは、健康な若者の可聴域の上限とされる約 20 kHz の周波数までを忠実に記録・再生するために、ナイキスト定理 ( $2 \times 20 \text{ kHz} = 40 \text{ kHz}$ ) にアンチエイリアシングフィルタのためのガードバンドを加味して決定された。
- **量子化ビット数**: 16 ビット (線形)。コンパANDINGを用いない直線的な量子化であり、 $2^{16} = 65,536$  段階の極めて細かいレベルで音の強弱を表現する。これにより、理論的には約 98 dB ( $6.02 \times 16 + 1.76$ ) という広大なダイナミックレンジ (最も静かな音と最も大きな音の比) を実現している。
- **チャンネル数**: 2 チャンネル (ステレオ)。

### 4.2.3 3.2.3 データレートの計算

CD の非圧縮データレートは、これらの仕様から次のように計算できる [9]。

$$2 \text{ channels} \times 16 \text{ bits/sample} \times 44,100 \text{ samples/s} = 1,411,200 \text{ bps} = 1.4112 \text{ Mbps} \quad (6)$$

この 1.4 Mbps というデータレートは、G.711 の 64 kbps と比較して約 22 倍にも達する。この膨大な情報量が、CD の持つ高い忠実度の源泉となっている。

### 4.3 PCM 主要規格の比較分析

G.711 と CD-DA という二つの代表的な規格を比較することで、同じ PCM という技術が、応用分野の要求に応じていかに異なる形で最適化されているかが明確になる。以下の表は、その主要な特徴をまとめたものである。

表 1 PCM 主要規格の比較分析

特徴	G.711 (電話)	CD-DA (レッドブックオーディオ)
主たる応用	音声通信 (PSTN, VoIP)	高忠実度音楽
対象帯域幅	300 – 3400 Hz	20 Hz – 20 kHz
サンプリング周波数 ( $f_s$ )	8 kHz	44.1 kHz
量子化方式	非均一 (対数的)	均一 (線形)
コンパANDING法則	$\mu$ -law または A-law	なし
量子化ビット数 (N)	8 ビット	16 ビット
理論的ダイナミックレンジ	約 72 dB (線形換算)	約 98 dB ( $6.02 \times 16 + 1.76$ )
ビットレート (チャンネルあたり)	64 kbps	705.6 kbps
総ビットレート (ステレオ)	128 kbps	1.4112 Mbps

この比較表は、技術仕様の選択が常にトレードオフであることを示している。G.711 は、音声の「明瞭度」を維持しつつ「帯域効率」を最大化することに最適化されている。一方、CD-DA は、帯域を惜しみなく使用することで、音楽の「忠実度」を極限まで追求することに最適化されている。この対比は、PCM の柔軟性と、その設計思想が応用の目的に深く根差していることを浮き彫りにしている。

## 5 第 4 章 発展的な波形符号化と将来展望

PCM はデジタル信号処理の礎であるが、その基本的な形式は必ずしも効率的ではない。特に、音声や音楽のような自然信号には、時間的な相関、すなわち隣接するサンプル値が似通っているという強い冗長性が存在する [22]。基本 PCM は各サンプル値を独立に符号化するため、この冗長性を全く利用していない。本章では、この冗長性を削減し、より低いビットレートで同等の品質を実現するために PCM から派生した、より高度な波形符号化技術の進化を概観する。

### 5.1 4.1 効率化の必要性：信号の冗長性の活用

PCM の効率を改善するための基本的な考え方は、信号の絶対値をそのまま符号化するのではなく、信号の予測可能な部分を取り除き、予測できなかった「差分（予測誤差）」のみを符号化することにある。自然信号は相関が高いため、過去のサンプル値から現在のサンプル値をある程度予測することが可能である。予測が正確であれば、予測誤差信号の振幅（分散）は元の信号よりもはるかに小さくなり、同じ品質を保ちながら、より少ないビット数で量子化できる。この「予測符号化」という哲学の転換が、PCM 以降の波形符号化技術の発展を駆動した。

## 5.2 4.2 差分パルス符号変調 (DPCM)：変化を符号化する

### 5.2.1 4.2.1 原理

差分パルス符号変調 (Differential Pulse Code Modulation, DPCM) は、予測符号化の概念を直接的に実装した最初のステップである [2]。DPCM の送信機は、内部に「予測器」を持つ。予測器は、過去に符号化・復号されたサンプル値に基づいて現在のサンプル値を予測する。実際の入力サンプル値とこの予測値との差分が計算され、この差分信号が量子化・符号化されて伝送される。受信機も送信機と全く同じ予測器を持っており、受信した差分信号を予測値に加算することで、元のサンプル値を復元する。

### 5.2.2 4.2.2 ブロック図

DPCM のエンコーダは、減算器、量子化器、加算器、そしてフィードバックループ内に配置された予測器から構成される [24]。このフィードバック構造が重要であり、送信機側で量子化誤差を含んだ状態で予測を行うことで、受信機側との予測値の同期を保ち、誤差の累積を防いでいる。

## 5.3 4.3 デルタ変調 (DM)：最もシンプルな予測器

### 5.3.1 4.3.1 原理

デルタ変調 (Delta Modulation, DM) は、DPCM を極限まで単純化した 1 ビット版の DPCM と見なすことができる [26]。DM では、現在の入力信号が直前の再構成値（階段状の近似波形）よりも大きい小さいかを比較し、その結果を「 $+\Delta$ 」(1) または「 $-\Delta$ 」(0) の 1 ビットの情報として送信する。受信機は、この 1 ビットのストリームを単純に積分（累積加算）することで、元の信号の階段状近似波形を再構成する。その単純さから、ハードウェア実装が非常に容易であるという利点がある。

### 5.3.2 4.3.2 限界：傾斜過負荷と粒状雑音

しかし、DM の単純さは二つの特徴的な歪みという代償を伴う [27]。

- **傾斜過負荷 (Slope Overload)**：入力信号の変化が急峻で、固定されたステップ幅  $\Delta$  が追従できない場合に発生する。近似波形が元の信号から大きく遅れてしまい、大きな歪みとなる。
- **粒状雑音 (Granular Noise)**：逆に入力信号が平坦か、変化が緩やかな場合に発生する。近似波形が元の信号の周りをステップ幅  $\Delta$  で上下に振動し続け、ざらざらとした雑音として知覚される。

この二つの歪みはトレードオフの関係にあり、ステップ幅  $\Delta$  を大きくすれば傾斜過負荷は改善されるが粒状雑音が増加し、小さくすればその逆となる。

## 5.4 4.4 適応差分パルス符号変調 (ADPCM)：スマートな符号化器

### 5.4.1 4.4.1 原理

DPCM の効率と DM の限界を踏まえ、さらなる性能向上を目指して開発されたのが適応差分パルス符号変調 (Adaptive Differential Pulse Code Modulation, ADPCM) である [25]。ADPCM の「適応」

という言葉が示す通り、この方式は信号の統計的性質の変化に応じて、符号化パラメータを動的に調整する。主に二つの適応メカニズムがある。

- **適応量子化:** 量子化のステップサイズを信号の振幅に応じて変化させる。信号の振幅が大きい（変化が激しい）区間ではステップサイズを大きくして傾斜過負荷を防ぎ、振幅が小さい（変化が緩やか）区間ではステップサイズを小さくして粒状雑音を抑制する。
- **適応予測:** 予測器の係数を、信号のスペクトル特性の変化に追従するように更新する。これにより、常に最適な予測を行い、予測誤差を最小化しようと試みる。

これらの適応技術により、ADPCM は様々な特性を持つ信号に対して頑健に動作し、DPCM よりも低いビットレート（例：32 kbps）で高品質な音声を実現できる。

## 5.5 4.5 結論

### 5.5.1 4.5.1 PCM の技術的遺産

本レポートで詳述してきたように、パルス符号変調（PCM）は、単なる一つの変調方式ではなく、アナログの世界からデジタルの世界への扉を開いた根源的な技術である。その基本原理である標本化、量子化、符号化は、今日のあらゆるデジタルオーディオ、音声通信、画像処理技術の根底に流れている。PCM が確立した、雑音耐性が高く、再生中継が可能で、多様な情報を統一的に扱えるというデジタル伝送の利点は、現代の情報化社会の基盤を築いた。

### 5.5.2 4.5.2 中核となるトレードオフの再確認

PCM とその派生技術の進化の歴史は、常に「忠実度（ビットレート）」「帯域幅」「複雑性」という三つの要素間のトレードオフを最適化する試みの連続であった。高忠実度を求めれば高いビットレートが必要となり（CD-DA）、帯域を節約しようとすれば品質が制限される（G.711）。そして、より低いビットレートで高い品質を達成しようとすれば、予測や適応といった高度なアルゴリズムが必要となり、システムの複雑性が増大する（ADPCM）。このトレードオフの理解は、通信システム設計における普遍的な課題である。

### 5.5.3 4.5.3 進化の道筋

PCM から DPCM、DM、そして ADPCM へと至る技術的系譜は、信号符号化の哲学がどのように進化してきたかを明確に示している。

- **PCM:** 信号の「絶対値」を忠実に表現する。
- **DPCM/DM:** 信号の「差分（変化）」を捉えることで冗長性を削減する。
- **ADPCM:** 信号の「統計的性質の変化に適応」することで、さらなる効率化を達成する。

この流れは、信号そのものをナイーブに符号化する段階から、信号の背後にある構造やモデルを推定し、そのモデルからの逸脱（予測誤差）のみを情報として伝えるという、より洗練されたアプローチへの移行を意味する。この「モデルベース符号化」という考え方は、線形予測符号化（LPC）や、現代の MP3、AAC といった高効率な音響圧縮アルゴリズムへと直接つながっていく。したがって、PCM を理解することは、デジタル通信の原点を学ぶだけでなく、現代に至る信号圧縮技術の壮大な

進化の物語の序章を読むことに他ならない。

## 参考文献

- [1] PCM 通信テキスト（配布用）.pdf
- [2] Pulse Code Modulation and Demodulation : Block Diagram Its Working - ElProCus, 9 月 26, 2025 にアクセス、<https://www.elprocus.com/pulse-code-modulation-and-demodulation/>
- [3] 標本化定理とは何？ わかりやすく解説 Weblio 辞書, 9 月 26, 2025 にアクセス、<https://www.weblio.jp/content/%E6%A8%99%E6%9C%AC%E5%8C%96%E5%AE%9A%E7%90%86>
- [4] サンプリング・レート：これだけは知っておきたいアナログ用語 ..., 9 月 26, 2025 にアクセス、<https://edn.itmedia.co.jp/edn/articles/1311/11/news008.html>
- [5] www.irisoele.com, 9 月 26, 2025 にアクセス、<https://www.irisoele.com/jp/technology/knowledge/nyquist-frequency/#::~:~:text=%E6%9C%AC%E6%9D%A5%E3%81%AF%E3%82%A2%E3%83%8A%E3%83%AD%E3%82%B0%E4%BF%A1%E5%8F%B7%E3%81%AE,%E3%82%82%E4%BD%BF%E3%81%84%E3%81%A6%E3%81%84%E3%81%BE%E3%81%99%E3%80%82>
- [6] ナイキスト周波数（Nyquist Frequency） - Connectors - IRISO Electronics co.,ltd., 9 月 26, 2025 にアクセス、<https://www.irisoele.com/jp/technology/knowledge/nyquist-frequency/>
- [7] 周波数とデータレート frequency-and-datarate - Connectors - IRISO Electronics co.,ltd., 9 月 26, 2025 にアクセス、<https://www.irisoele.com/jp/technology/column/frequency-and-datarate/>
- [8] 音楽に隠し音声！？『ホタルイカ音声暗号』の方法解説！ | 中井三十一 - note, 9 月 26, 2025 にアクセス、[https://note.com/harai\\_tama/n/n280a1474672e](https://note.com/harai_tama/n/n280a1474672e)
- [9] Compact Disc Digital Audio - Wikipedia, 9 月 26, 2025 にアクセス、[https://en.wikipedia.org/wiki/Compact\\_Disc\\_Digital\\_Audio](https://en.wikipedia.org/wiki/Compact_Disc_Digital_Audio)
- [10] 高い SNR の AD 変換 システムを実現する ... - Analog Devices, 9 月 26, 2025 にアクセス、[https://www.analog.com/media/jp/landing-pages/ATS/ats2020/ats2020\\_a1.pdf](https://www.analog.com/media/jp/landing-pages/ATS/ats2020/ats2020_a1.pdf)
- [11] g711 ulaw codec - Ozeki VoIP SIP SDK, 9 月 26, 2025 にアクセス、[https://voip-sip-sdk.com/p\\_7220-g711-ulaw-codec.html](https://voip-sip-sdk.com/p_7220-g711-ulaw-codec.html)
- [12] g711 alaw codec - Ozeki VoIP SIP SDK, 9 月 26, 2025 にアクセス、[https://voip-sip-sdk.com/p\\_7214-g711-alaw-codec.html](https://voip-sip-sdk.com/p_7214-g711-alaw-codec.html)
- [13] Programming Exercise: Mu-Law Encoding in C++ | PDF | Sampling (Signal Processing) | Theoretical Computer Science - Scribd, 9 月 26, 2025 にアクセス、<https://www.scribd.com/document/466966210/Mu-Law-Encoding-in-C-pdf>
- [14] TINA-TI™ 操作入門, 9 月 26, 2025 にアクセス、<https://www.ti.com/jp/lit/ug/jaju146/jaju146.pdf>
- [15] ドライバ回路の設計を容易化する  $\Sigma \Delta$  型 / SAR 型の最新 ADC - Analog Devices, 9 月 26, 2025 にアクセス、<https://www.analog.com/jp/resources/analog-dialogue/articles/maximize-the-performance-of-your-sigma-delta-adc-driver.html>
- [16] ベーシック・リニア・デザイン第 6 章: コンバータ - Analog Devices, 9 月 26, 2025 にア



- クセス、[https://www.analog.com/media/jp/training-seminars/design-handbooks/basic-linear-design/EDCh\\_6\\_Converter\\_jp.pdf](https://www.analog.com/media/jp/training-seminars/design-handbooks/basic-linear-design/EDCh_6_Converter_jp.pdf)
- [17] 高速 A-D 変換のしくみと IC 活用術（前編） - Yokogawa Test Measurement, 9 月 26, 2025 にアクセス、[https://tmi.yokogawa.com/jp/library/resources/measurement-tips/high-speed\\_a\\_d\\_conversion\\_mechanism\\_and\\_ic\\_utilization\\_technique\\_part\\_one/](https://tmi.yokogawa.com/jp/library/resources/measurement-tips/high-speed_a_d_conversion_mechanism_and_ic_utilization_technique_part_one/)
- [18] DPCM(Differential Pulse Code Modulation) とは？ 意味をわかりやすく簡単に解説 - xexeq.jp, 9 月 26, 2025 にアクセス、<https://xexeq.jp/blogs/media/it-glossary278>
- [19] Implementation of Speech Companding Technique in Blackfin Digital Signal Processor for Digital Telephone Systems - ResearchGate, 9 月 26, 2025 にアクセス、[https://www.researchgate.net/publication/264418038\\_Implementation\\_of\\_Speech\\_Companding\\_Technique\\_in\\_Blackfin\\_Digital\\_Signal\\_Processor\\_for\\_Digital\\_Telephone\\_Systems](https://www.researchgate.net/publication/264418038_Implementation_of_Speech_Companding_Technique_in_Blackfin_Digital_Signal_Processor_for_Digital_Telephone_Systems)
- [20] Multimedia Full Notes | PDF | Compact Disc | Cd Rom - Scribd, 9 月 26, 2025 にアクセス、<https://www.scribd.com/document/725178791/Multimedia-Full-Notes>
- [21] Compact Disc Digital Audio - Wikiwand, 9 月 26, 2025 にアクセス、[https://www.wikiwand.com/en/articles/Compact\\_Disc\\_Digital\\_Audio](https://www.wikiwand.com/en/articles/Compact_Disc_Digital_Audio)
- [22] Fractal Speech Processing - National Academic Digital Library of Ethiopia, 9 月 26, 2025 にアクセス、<https://ndl.ethernet.edu.et/bitstream/123456789/45147/1/244.pdf>
- [23] Mobile Wireless Communications - Tablero al Parque, 9 月 26, 2025 にアクセス、<https://tableroalparque.weebly.com/uploads/5/1/6/9/51696511/schwartz.pdf>
- [24] DESIGN IMPLEMETATION AND STUDY OF A CODE (DPC) MODULATOR AND DEMODULATOR USING MATLAB AND SIMULINK NITIABALAN KARUPPAYAH Univer - EPrints USM, 9 月 26, 2025 にアクセス、[http://eprints.usm.my/57608/1/Design%20Implemetation%20And%20Study%20Of%20A%20Code%20%28DPC%29%20Modulator%20And%20De-Modulator%20Using%20Matlab%20And%20Simulink\\_Nitiabalan%20Karuppayah.pdf](http://eprints.usm.my/57608/1/Design%20Implemetation%20And%20Study%20Of%20A%20Code%20%28DPC%29%20Modulator%20And%20De-Modulator%20Using%20Matlab%20And%20Simulink_Nitiabalan%20Karuppayah.pdf)
- [25] Digital Television Systems - CONSULTEC - Beto Samaniego, 9 月 26, 2025 にアクセス、<https://betosamaniego.files.wordpress.com/2012/03/digitaltelevisionsystemsalar.pdf>
- [26] Physics Delta Modulation - SATHEE, 9 月 26, 2025 にアクセス、<https://sathee.iitk.ac.in/article/physics/physics-delta-modulation/>
- [27] Delta Modulation: Working, Diagram, Benefits Exam Tips - Vedantu, 9 月 26, 2025 にアクセス、<https://www.vedantu.com/physics/delta-modulation>
- [28] Slide 1 - moodle, 9 月 26, 2025 にアクセス、<https://moodle.najah.edu/mod/resource/view.php?id=256708>
- [29] Delta modulation - Wikipedia, 9 月 26, 2025 にアクセス、[https://en.wikipedia.org/wiki/Delta\\_modulation](https://en.wikipedia.org/wiki/Delta_modulation)
- [30] DOCTOR OF PHILOSOPHY High fidelity music coding Smyth, Stephen - Queen's University Belfast, 9 月 26, 2025 にアクセス、[https://pure.qub.ac.uk/files/463369586/High\\_fidelity\\_music\\_coding.pdf](https://pure.qub.ac.uk/files/463369586/High_fidelity_music_coding.pdf)
- [31] Digital communication unit II | PPTX - Slideshare, 9 月 26, 2025 にアクセス、<https://www.>

[slideshare.net/slideshow/digital-communication-unit-ii/111306118](https://slideshare.net/slideshow/digital-communication-unit-ii/111306118)

- [32] Comparison of Adaptive Linear Prediction Algorithms in ADPCM - ResearchGate, 9 月 26, 2025  
にアクセス、[https://www.researchgate.net/publication/224733079\\_Comparison\\_of\\_Adaptive\\_Linear\\_Prediction\\_Algorithms\\_in\\_ADPCM](https://www.researchgate.net/publication/224733079_Comparison_of_Adaptive_Linear_Prediction_Algorithms_in_ADPCM)