



Projetando um DAC para RaspberryPi

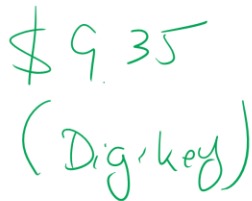
Live 07 – Análise do ES9038Q2M

Valeu apoiadores!

- Alexandre
- Beatriz
- Cássio
- Digão
- Edson
- Erik
- Henrique
- Leonardo B.
- Leonardo C.
- Rogério



100



PLC = Principale Loop

4.1 → 48



$\frac{256 \text{ fs}}{48k \cdot 256} = 12.28 \text{ MHz}$

44.1 * 256 = 11.2816 mm

PROS

THD
SNR
\$
SIMPLES
QFP

Cons

N PU
N AMP

Um resumo

| Pros |
|----------------------|
| SNR = 123dB |
| THD+N = -113dB |
| Barato |
| Design Simples |
| Programação Simples |
| Encapsulamento fácil |

| Cons |
|----------------------|
| PLL externo |
| Amplificador externo |
| |
| |
| |
| |

Análise do ES9038Q2M

