

## Projetando um DAC para RaspberryPi

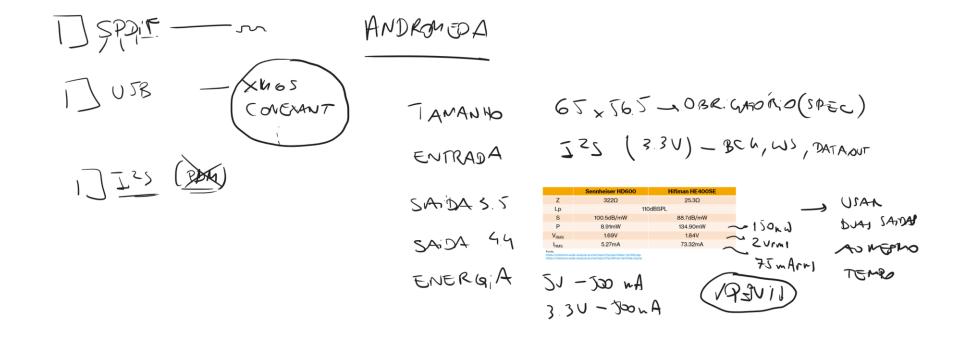
Live 03 – Diagrama de Blocos

### Valeu apoiadores!

- Alexandre
- Beatriz
- Cássio
- Digão
- Edson
- Henrique
- · Leonardo B.
- · Leonardo C.
- Rogério



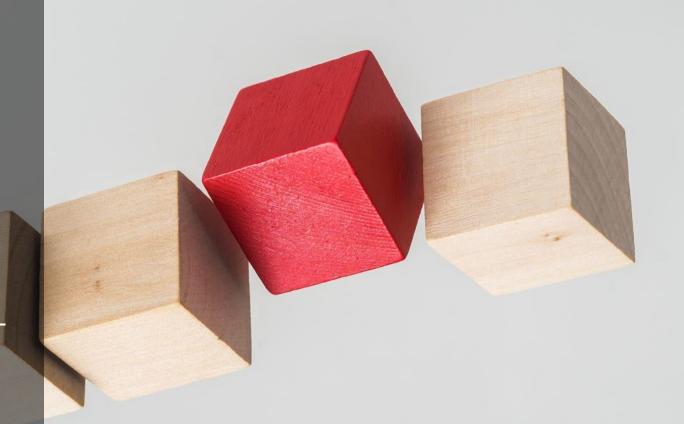
#### Na live anterior



## Resumindo

| Item | Descrição             | Requisito                  | Prioridade  | Justificativa                                |
|------|-----------------------|----------------------------|-------------|--|
| 1    | Tamanho               | 65 x 56.5mm                | Referência  | Norma  |
| 2    | Entrada áudio         | I2S – SCK, WS e SD         | Obrigatório | Compatibilidade com RPi                      |
| 3    | Saída SE - Conector   | 3.5mm TRS                  | Obrigatório | Conectividade                                |
| 4    | Saída DIFF - Conector | 4.4mm Pentaconn            | Obrigatório | Conectividade                                |
| 5    | Potência de Saída     | 150mW RMS                  | Obrigatório | Fones target                                 |
| 6    | Entrada energia       | 5V – 500mA<br>3.3V – 500mA | Referência  | Compatibilidade com fontes de mercado p/ RPi |

# Diagrama de Blocos





#### E o custo?

- Sempre bom estabelecer um valor referência
- Podemos ficar acima ou abaixo
- Se não temos volume estima em 4 patamares
  - 1 Pior caso
  - 10 Produção "artesanal"
  - 100 Pequena produção
  - 1000 Grande produção
- Vamos começar com 1 para termos um ponto de referência

