

Experiment 2 : Active Filters

Department : 電機三

Name : 楊正彥

Student ID : b03901086

Class Number : 三早

1. Experiment Objectives

- 1.1. To design Second-Order Active Filter by using OP-Amp as an active device, and resistance and capacitance as passive devices.

2. Experiment Setups

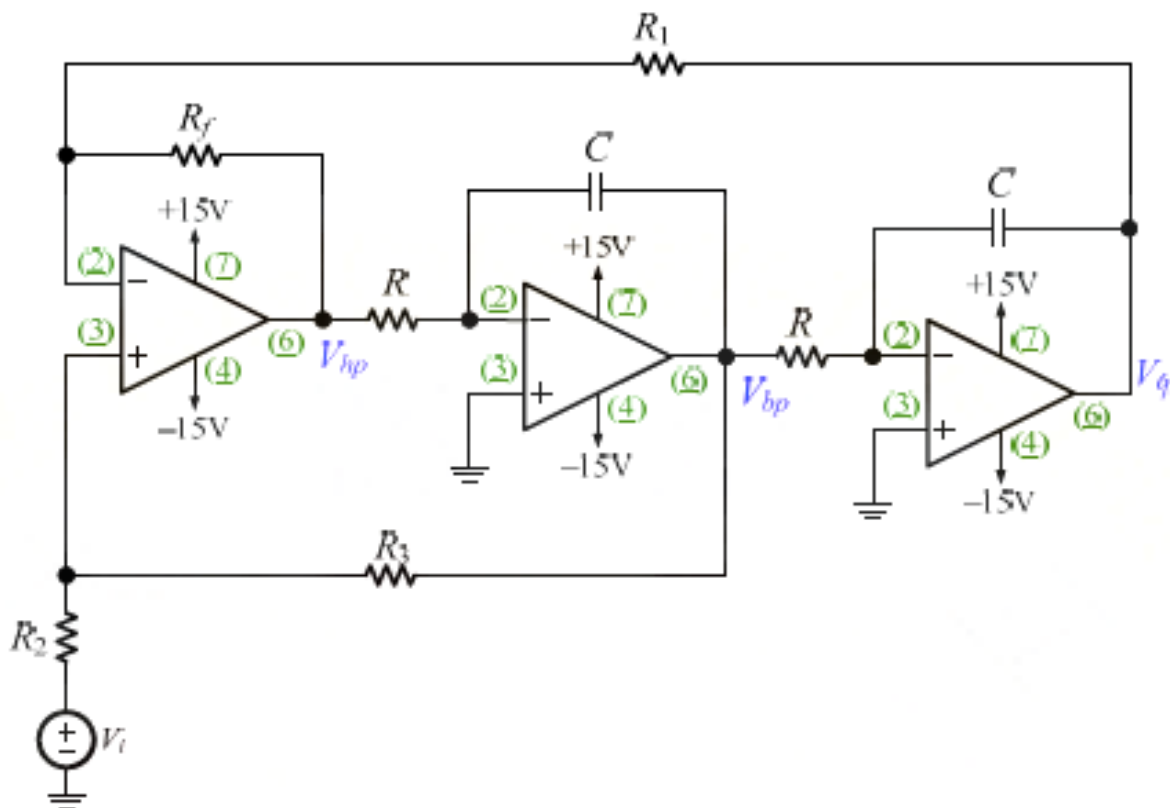


Fig. 1 Two-Integral-Loop Active Filter

1. 利用訊號產生器輸入訊號 V_i ，並接到CH1。
2. 輸出端分別有高通、低通及帶通，將它們分別接到CH2做觀察。
3. 紀錄voltage gain , 3-db frequency等等，並改變頻率做觀察，記錄不同頻率下的 V_o 。