

1. 绪论

本文档定义了Air724UG模块及其硬件接口规范，电气特性和机械细节，通过此文档的帮助，结合我们的应用手册和用户指导书，客户可以快速应用Air724UG模块于无线应用。

2.综述

2.1 型号信息

表格1：模块支持频段列表

型号	Air724UG-NFM	Air724UG-NFC	Air724UG-MFM	Air724UG-MFC
LTE-FDD	B1/B3/B5/B8	B1/B3/B5/B8	B1/B3/B5/B8	B1/B3/B5/B8
LTE-TDD	B34/B38/B39/B40/B41	B34/B38/B39/B40/B41	B34/B38/B39/B40/B41	B34/B38/B39/B40/B41
VOLTE	支持	支持	支持	支持
Camera	支持	支持	支持	支持
模拟语音	支持	支持	支持	支持
贴片SIM卡	无内置贴片SIM卡	无内置贴片SIM卡	内置移动贴片SIM卡	内置移动贴片SIM卡
蓝牙/WiFi scan	支持	不支持	支持	不支持
模块尺寸	24*24mm	24*24mm	24*24mm	24*24mm
封装	邮票孔+LGA	邮票孔+LGA	邮票孔+LGA	邮票孔+LGA

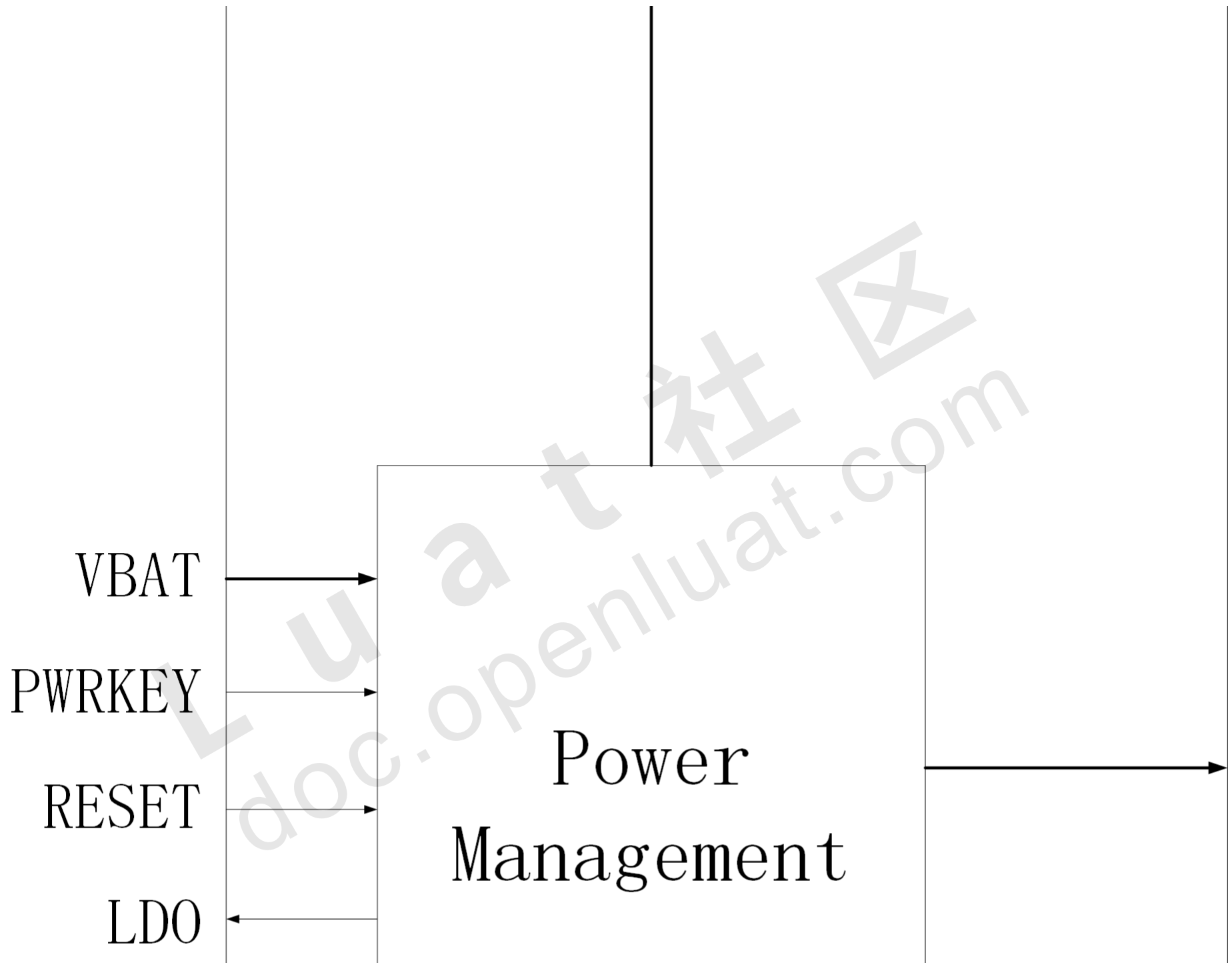
2.2 主要性能

	特征	说明
支持频段	见表2模块型号信息介绍	
发射功率	• LTE-TDD: Class3(23dBm+1/-3dB) •LTE-FDD: Class3(23dBm+-2dB)	
供电	• VBAT 3.3V ~ 4.3V，典型值3.8V	
LTE特性	• 最大支持non-CA CAT1 • 支持VOLTE • 支持1.4~20MHz射频带宽 • LTE-FDD: 最大上行速率 5Mbps，最大下行速率 10Mbps • LTE-TDD: 上下行配置2 最大上行速率 2Mbps，最大下行速率 8Mbps • LTE-TDD: 上下行配置1 最大上行速率 4Mbps，最大下行速率 6Mbps	
网路协议特性	• 已支持TCP/UDP/PPP/FTP/HTTP/NITZ/CMUX/NDIS/NTP/HTTPS/PING/FTPS/FILE/MQTT • SMTP/SMTPS/MMS/DTMF开发中	
USIM卡接口	• 支持USIM/SIM卡: 1.8V和3V	
USB接口	• 兼容 USB 2.0（只支持从模式），数据传输速率最大到 480Mbps • 用于AT指令、数据传输、软件调试、软件升级 • USB 虚拟串口驱动: 支持Windows 7/8.1/10, Linux 2.6.x/3.x/4.1， Android 4.x/5.x/6.x/7.x 等操作系统下的 USB 驱动	
串口	UART1: • 用于AT命令和数据传输 • 最大波特率921600bps，默认115200bps • 支持硬件流控（CTS/RTS） UART2: • 用于下载软件和射频校准，同时还用于和内部蓝牙通信 HOST UART: • 用于输出调试信息 ZSP UART: • 用于输出调试信息	
SPI Camera	• 支持	
SPI LCD	• 支持	
键盘	• 支持6*6扫描键盘	
天线接口	• 特性阻抗50欧姆	
物理特性	• 尺寸: Air724UG: 24mm*24mm*2.3mm • 重量: 约2.6g	
温度范围	• 正常工作温度: -35°C ~ +70°C • 极限工作温度: -40°C ~ +85°C	
RoHS	• 所有器件完全符合RoHS标准	
封装	• 117个管脚，实际可用管脚详见管脚图	

2.3 功能框图

下图为Air724UG模块功能框图，阐述了其主要功能：• 存储器 • 射频部分 • 电源管理 • 接口部分

Lu a t 社区
doc.openluat.com





2.4 评估版

为了有助于测试及使用模块，合宙提供一套评估板。

3.应用接口

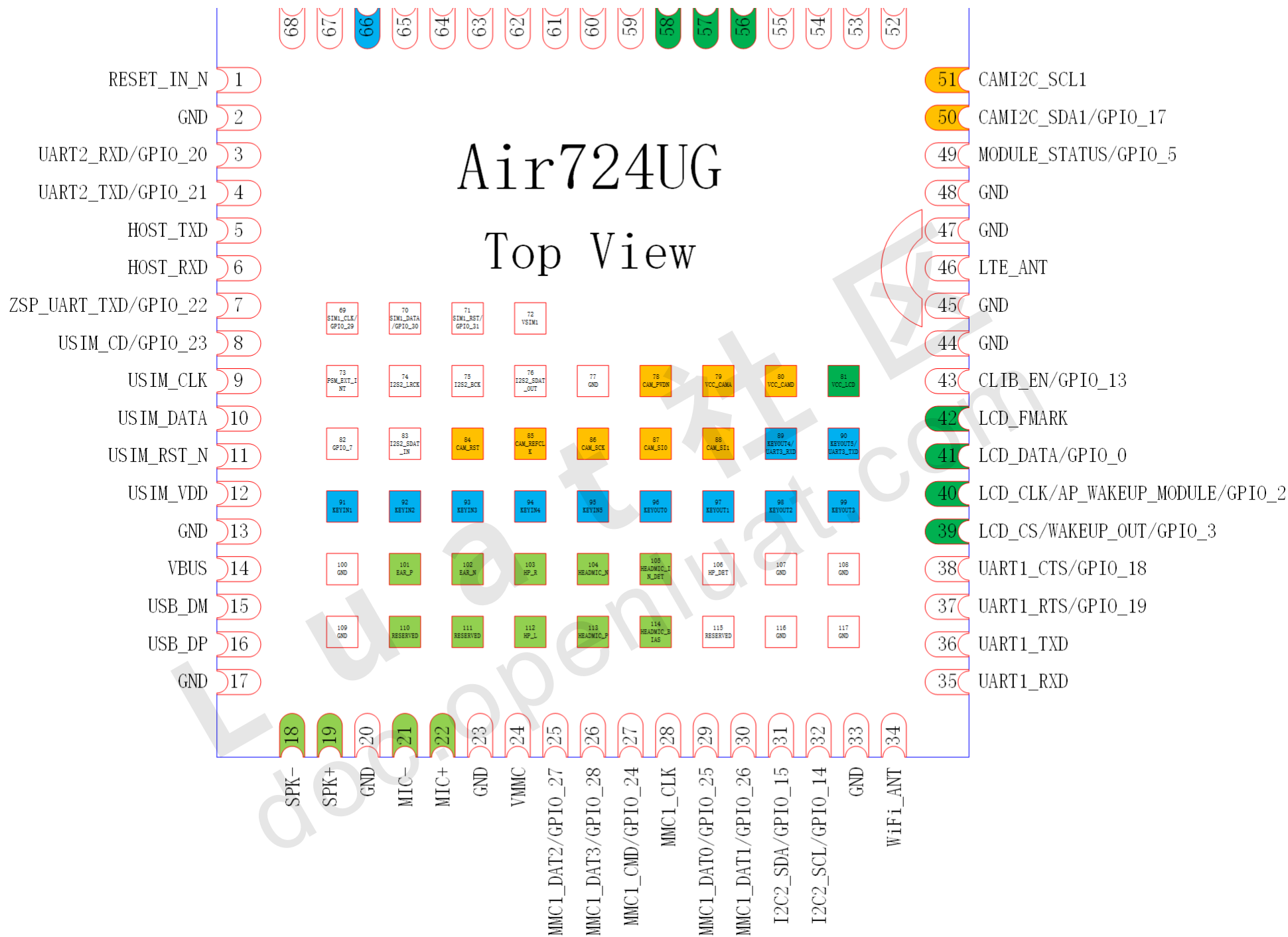
模块采用LCC封装，117个SMT焊盘管脚，以下章节将详细阐述Air724UG各接口的功能。

3.1 管脚描述

PWRKEY	RESERVED	USB_BOOT/KEYIN0	V_GLOBAL_IV8	ADC3	ADC2	GND	GND	VBAT	VBAT	LCD_DC/NET_STATUS/GPIO_1	LCD_SEL/NET_MODE/GPIO_4	LCD_RST	SPI1_DOUT/GPIO_11	SPI1_CS/GPIO_10	SPI1_DIN/GPIO_12	SPI1_CLK/GPIO_9
--------	----------	-----------------	--------------	------	------	-----	-----	------	------	--------------------------	-------------------------	---------	-------------------	-----------------	------------------	-----------------

Air724UG

Top View





模拟音频



键盘



LCD接口



Camera接口

Air724UG管脚排列图（正视图） [点击查看Air724UG高清管脚图](#)

图2：

表格2：管脚描述

电源					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
VBAT	59 60		PI	模块主电源VBAT=3.3V~4.3V	VBAT
V_GLOBAL_1V8	65	ON	PO	输出1.8V IOMax=50mA	V_GLOBAL_1V8
VMMC	24	ON	PO	输出1.6-3.2V，默认电压是3.1V, IOMax=150mA	VMMC
VCC_CAMA	79	OFF	PO	输出1.6-3.2V，给Camera 提供模拟电压，默认是1.8V, IOMax=100mA	VCC_CAMA
VCC_CAMD	80	OFF	PO	输出1.4-2.1V，给Camera 提供数字电压，默认是1.8V, IOMax=100mA	VCC_CAMD
VCC_LCD	81	OFF	PO	输出1.6-3.3V，默认电压是1.8V, IOMax=200mA	VCC_LCD
GND	2 13 17 20 23 33 44 45 47 48 61 62 77 100 107 108 109 116 117		GND	模块地	
开关机					
管脚名	管脚	上电状态	I/O	管脚描述	电压域
PWRKEY	68	INPUT PULL_UP	I	模块开机/关机控制脚，内部上拉到VBAT	VBAT
复位					
管脚名	管脚	上电状态	I/O	管脚描述	电压域
RESET_IN_N	1	INPUT PULL_UP	I	模块复位；内部上拉到VBAT	VBAT
模块状态指示					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
NET_STATUS (GPIO_1)	58	INPUT PULL_DOWN	O	网络状态指示	VCC_LCD
NET_MODE (GPIO_4)	57	INPUT PULL_DOWN	O	4G网络指示	VCC_LCD
MODULE_STATUS (GPIO_5)	49	INPUT PULL_DOWN	O	模块运行状态指示	V_GLOBAL_1V8
USB接口					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
USB_VBUS	14	INPUT PULL_DOWN	I	USB电源，USB插入检测, Vmax=5.25V Vmin=3.3V Vnorm=5.0V	VBUS
USB_DP	16		I	USB差分信号线正极	
USB_DM	15		IO	USB差分信号线负极	
主串口UART1，用于AT					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
UART1_TXD	36		O	模块发送数据	V_GLOBAL_1V8
UART1_RXD	35		I	模块接收数据	V_GLOBAL_1V8
UART1_RTS (GPIO_19)	37	INPUT PULL_DOWN	O	DTE请求发送数据给模块	V_GLOBAL_1V8
UART1_CTS (GPIO_18)	38	INPUT PULL_DOWN	I	模块清除发送	V_GLOBAL_1V8
辅串口UART2，用于射频校准，同时与内部蓝牙相连					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
UART2_TXD (GPIO_21)	4	INPUT PULL_DOWN	O	模块发送数据	V_GLOBAL_1V8
UART2_RXD (GPIO_20)	3	INPUT PULL_DOWN	I	模块接收数据	V_GLOBAL_1V8
调试串口					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
HOST_TXD	5		O	输出AP log	V_GLOBAL_1V8
HOST_RXD	6		I	输出AP log	V_GLOBAL_1V8
ZSP_UART_TXD (GPIO_22)	7	INPUT PULL_DOWN	O	输出CP log	V_GLOBAL_1V8
I2C					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域
I2C2_SCL (GPIO_14)	32	INPUT PULL_DOWN	O	I2C接口	V_GLOBAL_1V8
I2C2_SDA (GPIO_15)	31	INPUT PULL_DOWN	O	I2C接口	V_GLOBAL_1V8
模拟语音					

电源						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
SPK-	18		O	Speaker差分信号输出, 可以直接驱动8欧姆Speaker, 最大输出功率1W		不用则悬空
SPK+	19		O	Speaker差分信号输出, 可以直接驱动8欧姆Speaker, 最大输出功率1W		不用则悬空
EAR_P	101		O	听筒输出		不用则悬空
EAR_N	102		O	听筒输出		不用则悬空
HP_R	103		O	耳机输出		不用则悬空
HP_L	112		O	耳机输出		不用则悬空
MIC-	21		I	麦克输入, 已内置偏置电路		不用则悬空
MIC+	22		I	麦克输入, 已内置偏置电路		不用则悬空
HEADMIC_N	104		I	麦克输入, 需要加外部偏置电路		不用则悬空
HEADMIC_P	113		I	麦克输入, 需要加外部偏置电路		不用则悬空
HEADMIC_BIAS	114		O	给HEADMIC 提供偏置电压		不用则悬空
HEADMIC_IN_DET	105		I	耳机按键检测		不用则悬空
HP_DET	106		I	耳机插入检测		不用则悬空
I2S 接口						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
I2S2_LRCK	74	INPUT PULL_DOWN	O	用于切换左右声道的数据。LRCK为"0"表示正在传输的是左声道的数据, 为"1"则表示正在传输的是右声道的数据。	V_GLOBAL_1V8	不用则悬空
I2S2_BCK	75	INPUT PULL_DOWN	O	I2S 时钟输出	V_GLOBAL_1V8	不用则悬空
I2S2_SDAT_OUT	76	INPUT PULL_DOWN	O	I2S 数据输出	V_GLOBAL_1V8	不用则悬空
I2S2_SDAT_IN	83	INPUT PULL_DOWN	I	I2S 数据输入	V_GLOBAL_1V8	不用则悬空
SIM卡接口0						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
USIM_VDD	12		P	USIM卡供电	USIM_VDD	模块可以自动识别1.8V或者3V(U)SIM卡
USIM_DATA	10		I/O	USIM卡数据线	USIM_VDD	模块可以自动识别1.8V或者3V(U)SIM卡
USIM_CLK	9		O	USIM卡时钟线	USIM_VDD	模块可以自动识别1.8V或者3V(U)SIM卡
USIM_RST_N	11		O	USIM卡复位线	USIM_VDD	模块可以自动识别1.8V或者3V(U)SIM卡
USIM_CD (GPIO_23)	8		I	USIM卡在位检测	V_GLOBAL_1V8	电压域是V_GLOBAL_1V8 不用则悬空
SIM卡接口1						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
VSIM1	72	OFF	P	USIM卡供电	VSIM1	模块可以自动识别1.8V或者3V(U)SIM卡 请注意因为Air724UG-MFM和Air724UG-MFC已经在SIM1接口上内置了贴片SIM卡, 故SIM1 接口不可再外接SIM卡, 也不可用作GPIO
SIM1_DATA (GPIO_30)	70	INPUT PULL_DOWN	I/O	USIM卡数据线	VSIM1	模块可以自动识别1.8V或者3V(U)SIM卡 请注意因为Air724UG-MFM和Air724UG-MFC已经在SIM1接口上内置了贴片SIM卡, 故SIM1 接口不可再外接SIM卡, 也不可用作GPIO
SIM1_CLK (GPIO_29)	69	OUTPUT LOW	O	USIM卡时钟线	VSIM1	模块可以自动识别1.8V或者3V(U)SIM卡 请注意因为Air724UG-MFM和Air724UG-MFC已经在SIM1接口上内置了贴片SIM卡, 故SIM1 接口不可再外接SIM卡, 也不可用作GPIO
SIM1_RST (GPIO_31)	71	OUTPUT LOW	O	USIM卡复位线	VSIM1	模块可以自动识别1.8V或者3V(U)SIM卡 请注意因为Air724UG-MFM和Air724UG-MFC已经在SIM1接口上内置了贴片SIM卡, 故SIM1 接口不可再外接SIM卡, 也不可用作GPIO
ADC						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
ADC2	63		I	模数转换器, 输入范围0~VBAT		ADC分辨率12bits 不用则悬空
ADC3	64		I	模数转换器, 输入范围0~VBAT		ADC分辨率12bits 不用则悬空
射频接口						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
LTE_ANT	46		I/O	LTE天线接口		50欧姆特性阻抗
WiFi_ANT	34		I/O	蓝牙/WiFi Scan 共用天线接口		50欧姆特性阻抗
USB_BOOT						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
USB_BOOT_KEYIN0	66	INPUT PULL_DOWN	I	在开机之前上拉到V_GLOBAL_1V8, 模块会强行进入USB下载模式 USB_BOOT 和 V_GLOBAL_1V8必须留测试点, 方便后续升级软件	V_GLOBAL_1V8	为了方便升级固件, 建议预留测试点
LCD 接口						
管脚名	管脚号	上电状态	I/O	管脚描述	电压域	备注
LCD_CS_WAKEUP_OUT (GPIO_3)	39	INPUT PULL_DOWN	O	SPI LCD 片选	VCC_LCD	不用则悬空
LCD_CLK						
AP_WAKEUP_MODULE (GPIO_2)	40	INPUT PULL_DOWN	O	SPI LCD 时钟信号	VCC_LCD	不用则悬空
LCD_DATA (GPIO_0)	41	INPUT PULL_DOWN	O	SPI LCD 数据信号	VCC_LCD	不用则悬空
LCD_FMARK	42	INPUT PULL_DOWN	O	SPI LCD 帧同步信号	VCC_LCD	不用则悬空
LCD_RST	56	INPUT PULL_DOWN	O	SPI LCD 复位信号	VCC_LCD	不用则悬空
LCD_SEL_NET_MODE (GPIO_4)	57	INPUT PULL_DOWN	O	SPI LCD 选择	VCC_LCD	不用则悬空

电源					
LCD_DC NET_STATUS (GPIO_1)	58	INPUT PULL_DOWN	O	SPI LCD 数据命令选择	VCC_LCD 不用则悬空
键盘阵列					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
KEYIN0 USB_BOOT	66		I	扫描键盘输入0	V_GLOBAL_1V8 为了方便升级固件，建议预留测试点
KEYIN1	91		I	扫描键盘输入1	V_GLOBAL_1V8 上电的时候不要上拉到1.8V，否则会进入测试模式，不正常开机，不用则悬空
KEYIN2	92		I	扫描键盘输入2	V_GLOBAL_1V8 不用则悬空
KEYIN3	93		I	扫描键盘输入3	V_GLOBAL_1V8 不用则悬空
KEYIN4	94		I	扫描键盘输入4	V_GLOBAL_1V8 不用则悬空
KEYIN5	95		I	扫描键盘输入5	V_GLOBAL_1V8 不用则悬空
KEYOUT0	96		O	扫描键盘输出0	V_GLOBAL_1V8 不用则悬空
KEYOUT1	97		O	扫描键盘输出1	V_GLOBAL_1V8 不用则悬空
KEYOUT2	98		O	扫描键盘输出2	V_GLOBAL_1V8 不用则悬空
KEYOUT3	99		O	扫描键盘输出3	V_GLOBAL_1V8 不用则悬空
KEYOUT4 UART3_RXD	89		O	扫描键盘输出4	V_GLOBAL_1V8 不用则悬空
KEYOUT5 UART3_TXD	90		O	扫描键盘输出5	V_GLOBAL_1V8 不用则悬空
Camera 接口					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
CAM_PWDN	78	INPUT PULL_DOWN	O	关闭Camera	V_GLOBAL_1V8 不用则悬空
CAM_RST	84	INPUT PULL_DOWN	O	重启Camera	V_GLOBAL_1V8 不用则悬空
CAM_REFCLK	85	INPUT PULL_DOWN	O	Camera 基准时钟	V_GLOBAL_1V8 不用则悬空
CAM_SCK	86	INPUT PULL_DOWN	I	SPI Camera 时钟输入	V_GLOBAL_1V8 不用则悬空
CAM_Si0	87	INPUT PULL_DOWN	I	SPI Camer数据输入0	V_GLOBAL_1V8 不用则悬空
CAM_Si1	88	INPUT PULL_DOWN	I	SPI Camer数据输入1	V_GLOBAL_1V8 不用则悬空
CAMI2C_SDA1 (GPIO_17)	50	INPUT PULL_UP	I/O	Camera I2C	V_GLOBAL_1V8 不用则悬空
CAMI2C_SCL1	51	INPUT PULL_UP	O	Camera I2C	V_GLOBAL_1V8 不用则悬空
SPI					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
SPI1_DOUT (GPIO_11)	55	INPUT PULL_DOWN	IO	SPI 数据输出	V_GLOBAL_1V8 不用则悬空
SPI1_DIN (GPIO_12)	53	INPUT PULL_DOWN	IO	SPI 数据输入	V_GLOBAL_1V8 不用则悬空
SPI1_CLK (GPIO_9)	52	INPUT PULL_DOWN	IO	SPI 时钟输入	V_GLOBAL_1V8 不用则悬空
SPI1_CS (GPIO_10)	54	INPUT PULL_DOWN	IO	SPI 片选	V_GLOBAL_1V8 不用则悬空
MMC 接口					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
MMC1_DAT2 (GPIO_27)	25	INPUT PULL_UP	IO	数据线2	VMMC 不用则悬空
MMC1_DAT3 (GPIO_28)	26	INPUT PULL_UP	IO	数据线3	VMMC 不用则悬空
MMC1_CMD (GPIO_24)	27	INPUT PULL_UP	IO	命令信号	VMMC 不用则悬空
MMC1_CLK	28	OUTPUT CLK	IO	时钟信号	VMMC 不用则悬空
MMC1_DAT0 (GPIO_25)	29	INPUT PULL_UP	IO	数据线0	VMMC 不用则悬空
MMC1_DAT1 (GPIO_26)	30	INPUT PULL_UP	IO	数据线1	VMMC 不用则悬空
GPIO					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
AP_WAKEUP_MODULE					
LCD_CLK (GPIO_2)	40	INPUT PULL_DOWN	I	唤醒模块	VCC_LCD 拉低唤醒模块
WAKEUP_OUT LCD_CS (GPIO_3)	39	INPUT PULL_DOWN	O	唤醒AP	VCC_LCD 具体功能参阅 3.10 WAKEUP_OUT
GPIO_7	82	INPUT PULL_DOWN	IO	通用GPIO	V_GLOBAL_1V8 不用则悬空
GPIO_13	43	INPUT PULL_DOWN	IO	请注意上电的时候不要把GPIO_13拉高到V_GLOBAL_1V8， 如果上电的时候拉高到V_GLOBAL_1V8， 模块会进入校准模式，不正常开机	V_GLOBAL_1V8 不用则悬空
保留管脚					
管脚名	管脚号	上电状态	I/O	管脚描述	电压域 备注
RESERVED	67 110 111 115			悬空处理	悬空处理
PSM_EXT_INT	73			模块内部使用，悬空处理	悬空处理

3.2 工作模式

下表简要的叙述了接下来几章提到的各种工作模式。 表格3： 工作模式

模式	状态	功能
正常工作	SLEEP	在模块没有任何任务处理则会自动进入睡眠模式。睡眠模式下，模块的功耗会降到非常低，但模块仍然能够收发数据、短消息和来电。
正常工作	IDLE	软件正常运行。模块注册上网络，没有数据，语音和短信交互。
正常工作	TALK/Data	连接正常工作。有数据或者语音或者短信交互。此模式下，模块功耗取决于环境信号的强弱，动态DTX控制以及射频工作频率。

模式	状态	功能
关机模式		此模式下PMU停止给基带和射频供电，软件停止工作，串口不通，但VBAT管脚依然通电
最少功能模式(保持供电电压)		此模式下，射频和SIM卡都不工作，但是串口仍然可以访问
飞行模式		AT+CFUN=4可以将模块设置为飞行模式，此模式下模块射频不工作

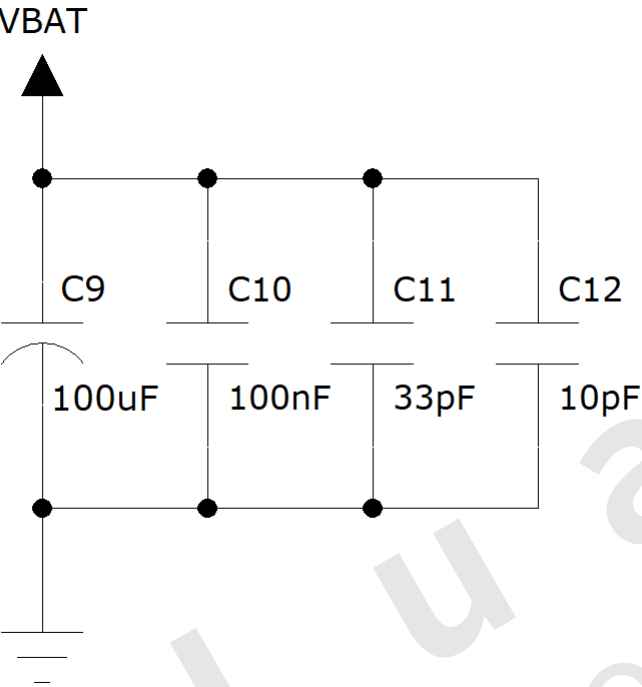
3.3 电源供电

3.3.1 模块电源工作特性

在模块应用设计中，电源设计是很重要的一部分。由于射频发射时会在短时间有一个较大电流的的突发脉冲。在突发脉冲阶段内，电源必须能够提供高的峰值电流，不然有可能会引起供电电压的跌落。

3.3.2 减小电压跌落

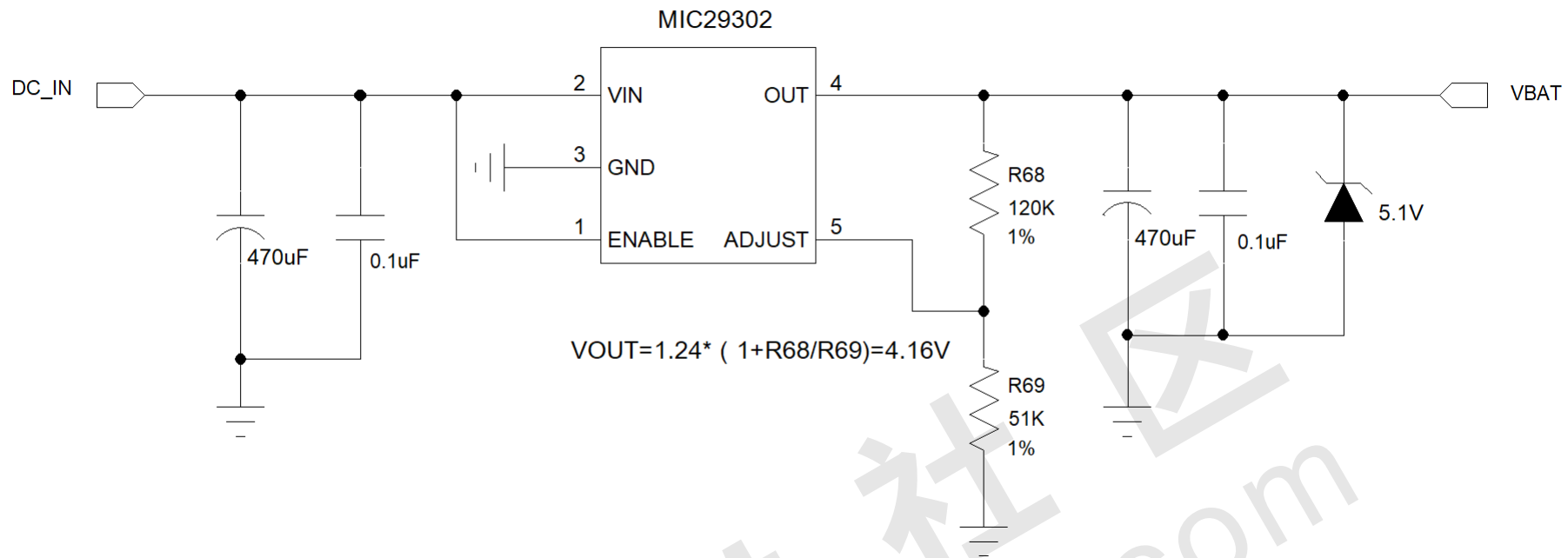
模块电源VBAT电压输入范围为3.3V~4.3V，但是模块在射频发射时通常会在VBAT电源上产生电源电压跌落现象，这是由于电源或者走线路径上的阻抗导致，一般难以避免。因此在设计上要特别注意模块的电源设计，。在VBAT输入端，建议并联一个低ESR(ESR=0.7Ω)的100uF的钽电容，以及100nF、33pF、10pF滤波电容，VBAT输入端参考电路如图4所示。并且建议VBAT的PCB走线尽量短且足够宽，减小VBAT走线的等效阻抗，确保在最大发射功率时大电流下不会产生太大的电压跌落。建议VBAT走线宽度不少于2mm，并且走线越长，线宽越宽。



图表5: VBAT输入参考电路

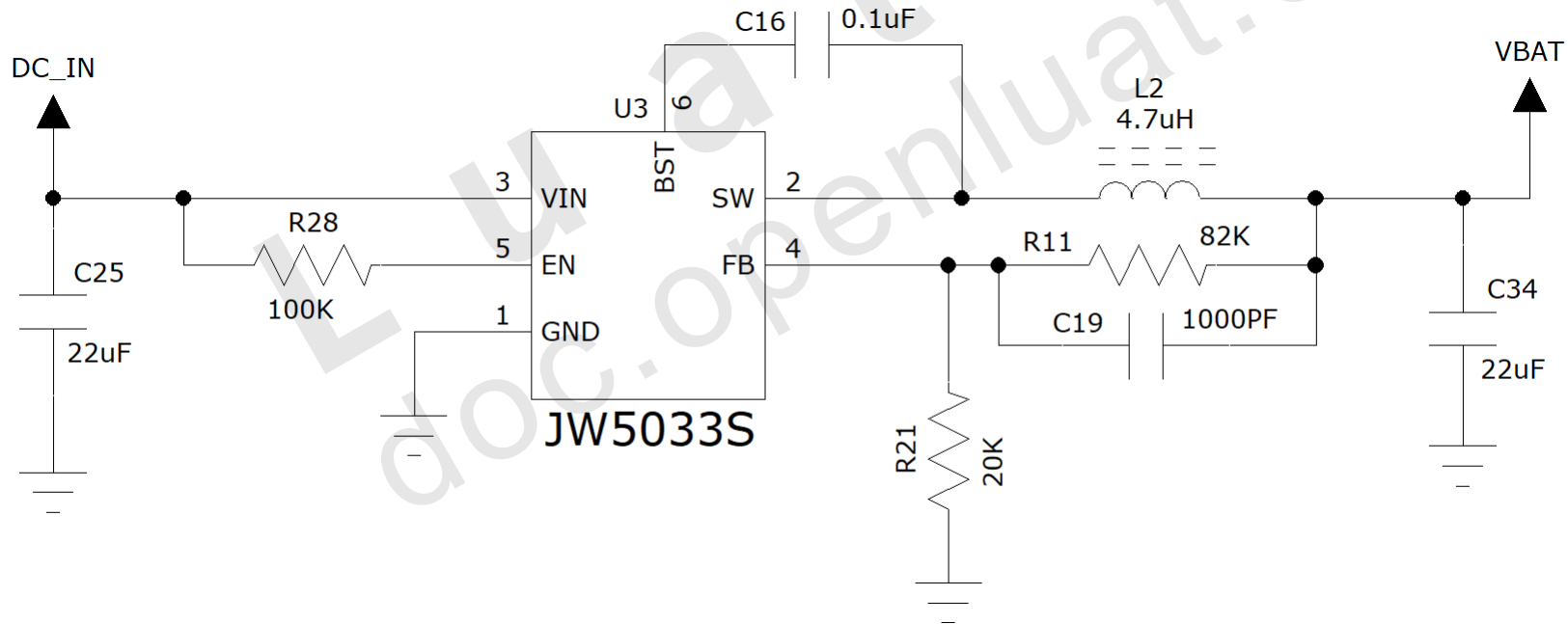
3.3.3 供电参考电路

电源设计对模块的供电至关重要，必须选择能够提供至少2A电流能力的电源。若输入电压跟模块的供电电压的压差不是很大，建议选择LDO作为供电电源。若输入输出之间存在比较大的压差，则使用开关电源转换器。 **LDO供电：** 下图是5V供电的参考设计，采用了Micrel公司的LDO，型号为MIC29302WU。它的输出电压是4.16V，负载电流峰值到3A。为确保输出电源的稳定，建议在输出端预留一个稳压管，并且靠近模块VBAT管脚摆放。建议选择反向击穿电压为5.1V，耗散功率为1W以上的稳压管。

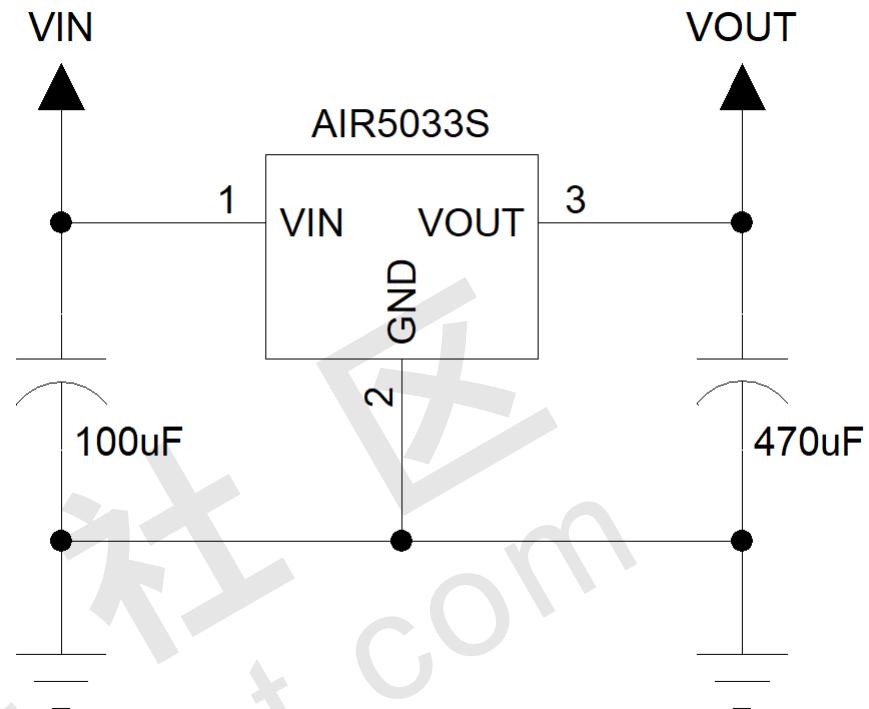


图表6: 供电输入参考设计

DCDC供电: 下图是DCDC开关电源的参考设计, 采用的是杰华特公司的JW5033S 开关电源芯片, 它的最大输出电流在2A, 同时输入电压范围4.7V~20V。注意C25的选型要根据输入电压来选择耐压值。



图表 6: DCDC供电输入参考设计



由于DC-DC芯片对布局和走线有要求，为了简化设计，也可以采用合宙开发的JW5033S电源模块：Air5033S来给4G模块供电：

图表 6：Air5033S供电输入参考设计

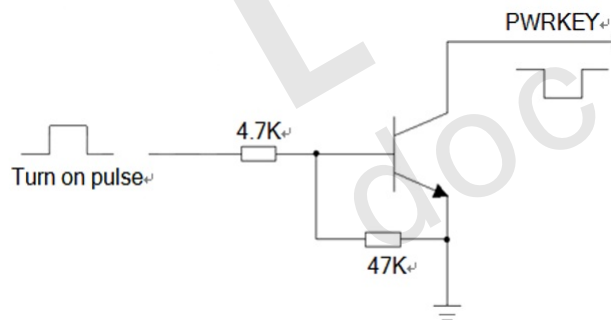
3.4 开关机

3.4.1 开机

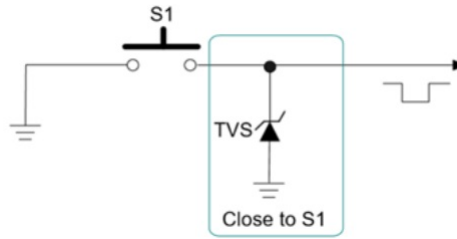
Air724UG 系列模块可以通过PWRKEY管脚开机。关机状态下长按开机键一段时间以上，模块会进入开机流程，软件会检测VBAT管脚电压若VBAT管脚电压大于软件设置的开机电压（3.1V），会继续开机动作直至系统开机完成；否则，会停止执行开机动作，系统会关机。

3.4.1.1 PWRKEY管脚开机

VBAT上电后，PWRKEY管脚可以启动模块，把PWRKEY管脚拉低持续一段时间后（请参考时序图）之后开机，开机成功后PWRKEY管脚可以释放。可以通过检测 V_GLOBAL_1V8 管脚的电平来判别模块是否开机。推荐使用开集驱动电路来控制PWRKEY管脚。下图为参考电路：

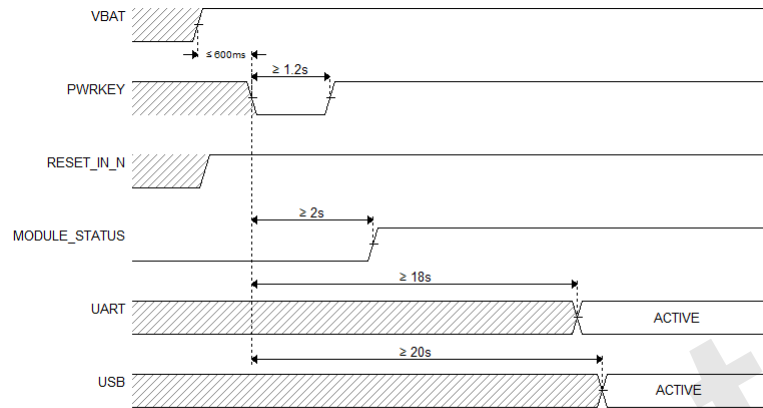


图表7：开集驱动参考开机电路



另一种控制PWRKEY管脚的方法是直接使用一个按钮开关。按钮附近需放置一个TVS管用以ESD保护。下图为参考电路

图表8：按键开机参考电路

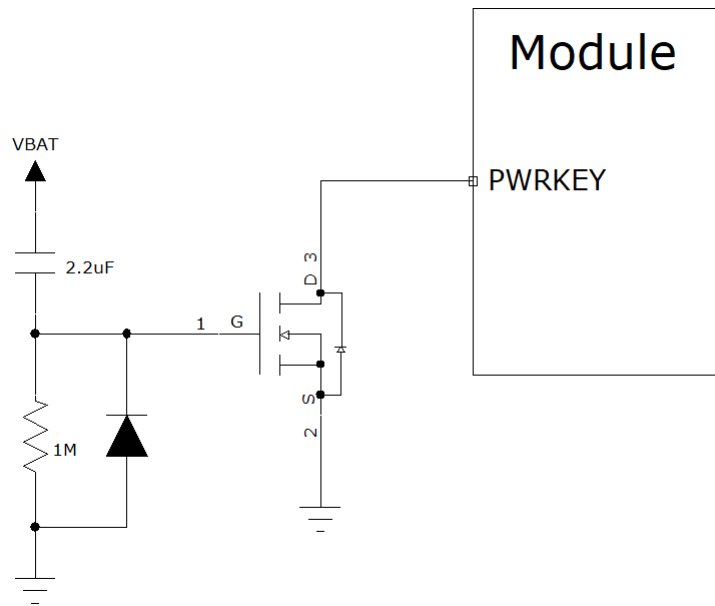


**** 按键开机时序图： ****
 流程，此过程会持续1到2s，如果这个时候拉低PWRKEY将不会被检测到。因此，如果不能保证在上电600ms内拉低PWRKEY，为了确保能稳定开机建议PWRKEY时间适当加长，建议4S以上。
 注意：模块在上电后600ms内会检测开机机关机，600ms时间内拉低PWRKEY且大于1.2s能稳定开机。上电600ms后如果未检测到开机事件软件会进入关闭流程，此过程会持续1到2s，如果这个时候拉低PWRKEY将不会被检测到。因此，如果不能保证在上电600ms内拉低PWRKEY，为了确保能稳定开机建议PWRKEY时间适当加长，建议4S以上。

3.4.1.2 上电开机

将模块的PWRKEY直接接地可以实现上电自动开机功能。需要注意，在上电开机模式下，将无法关机，只要VBAT管脚的电压大于开机电压即使软件调用关机接口，模块仍然会再开机起来。另外，在此模式下，要想成功开机起来VBAT管脚电压仍然要大于软件设定的开机电压值（3.1V），如果不满足，模块会关闭，就会出现反复开关机的情况。

由于 PWRKEY 管脚内部有上拉电阻，一直把 PWRKEY 拉低会增加大概200uA 的漏电流，如果要减少这个漏电流，可以将上电开机的电路改成下图中的方式：

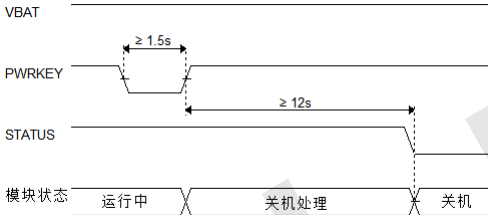


3.4.2 关机

以下的方式可以关闭模块：• 正常关机：使用PWRKEY管脚关机 • 正常关机：通过AT指令AT+CPOWD关机 • 低压自动关机：模块检测到低压（3.1V以下）时关机

3.4.2.1 PWRKEY管脚关机

PWRKEY管脚拉低1.5s以上时间，模块会执行关机动作。关机过程中，模块需要注销网络，注销时间与当前网络状态有关，经测定用时约2s~12s，因此建议延长12s后再进行断电或重启，以确保在完全断电之前让软件保存好重要数据。时序图如下：

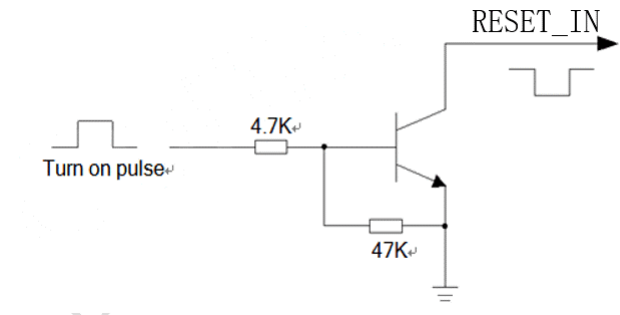


3.4.2.2 低电压自动关机

模块在运行状态时当VBAT管脚电压低于软件设定的关机电压时（默认设置3V），软件会执行关机动作关闭模块，以防低电压状态下运行出现各种异常。

3.4.3 复位

RESET_IN_N引脚可用于使模块复位。拉低 RESET_IN_N 引脚 150ms 以上可使模块复位。RESET_IN_N信号对干扰比较敏感，因此建议在模块接口板上的走线应尽可能的短，且需包地处理。参考电路：



1. 复位功能建议仅在AT+CPOWD和PWRKEY关机失败后使用。
2. 确保PWRKEY和RESET_IN_N引脚没有大负载电容。
3. 如果不使用RESET_IN_N，建议并联1uF电容到地。

3.5 省电功能

根据系统需求，有两种方式可以使模块进入到低功耗的状态。对于AT版本使用“AT+CFUN”命令可以使模块进入最少功能状态。

3.5.1 最少功能模式/飞行模式

最少功能模式可以将模块功能减少到最小程度，此模式可以通过发送“AT+CFUN=”命令来设置。参数可以选择0，1，4。• 0：最少功能（关闭RF和SIM卡）；• 1：全功能（默认）；• 4：关闭RF发送和接收功能；如果使用“AT+CFUN=0”将模块设置为最少功能模式，射频部分和SIM卡部分的功能将会关闭。而串口依然有效，但是与射频部分以及SIM卡部分相关的AT命令则不可用。如果使用“AT+CFUN=4”设置模块，RF部分功能将会关闭，而串口依然有效。所有与RF部分相关的AT命令不可用。模块通过“AT+CFUN=0”或者“AT+CFUN=4”设置以后，可以通过“AT+CFUN=1”命令设置返回到全功能状态。

3.5.2 睡眠模式（慢时钟模式）

对于LUAT版本，模块开机默认启动自动睡眠控制，在系统空闲的情况下会自动进入睡眠模式，可以通过定时器，IO中断，网络消息中断，闹钟中断等来唤醒。

对于标准AT版本，对于睡眠模式的控制方法如下：

3.5.2.1 串口应用

串口应用下支持两种睡眠模式：

- 睡眠模式1：通过AP_WAKEUP_MODULE管脚电平控制模块是否进入睡眠
- 睡眠模式2：模块在串口空闲一段时间后自动进入睡眠

3.5.2.1.1 睡眠模式1

开启条件：发送AT指令AT+CSCLK=1 **模块进入睡眠：**控制AP_WAKEUP_MODULE脚拉高，模块会进入睡眠模式1 **模块退出睡眠：**拉低AP_WAKEUP_MODULE脚50ms以上，模块会退出睡眠模式可以接受AT指令 **模块在睡眠模式1时的软件功能：**不响应AT指令，但是收到数据/短信/来电会有URC上报 **HOST睡眠时，模块收到数据/短信/来电如何唤醒HOST：**WAKEUP_OUT 信号

3.5.2.1.2 睡眠模式2

开启条件：发送AT指令AT+CSCLK=2 **模块进入睡眠：**串口空闲超过AT+WAKETIM配置的时间（默认5s），模块自动进入睡眠模式2 **模块退出睡眠：**串口连续发送AT直到模块回应时即退出睡眠模式2 **模块在睡眠模式2时的软件功能：**不响应AT指令，但是收到数据/短信/来电会有URC上报 **HOST睡眠时，模块收到数据/短信/来电如何唤醒HOST：**WAKEUP_OUT信号

3.5.2.2 USB应用

开启条件：HOST USB必须支持USB suspend/resume **模块进入睡眠：**HOST发起USB suspend **模块退出睡眠：**HOST发起USB resume **HOST睡眠时，模块收到数据/短信/来电如何唤醒HOST：**WAKEUP_OUT信号

3.6 模式切换汇总

表格4：模式切换汇总

当前模式	下一模式
关机	正常模式
关机	睡眠模式
正常模式 使用PWRKEY管脚，或VBAT电压低于关机电压	软件调用睡眠接口，AT版本不做动作30s自动休眠
睡眠模式 使用PWRKEY或VBAT电压低于关机电压	GPIO管脚中断、定时器、接收短信或网络数据

3.7 串口

模块提供了五个通用异步收发器：主串口UART1、下载和校准串口UART2、通用串口UART3、调试串口HOST UART和ZSP UART。

3.7.1 UART1

名称	管脚	作用
UART1_TXD	36	发送数据到DTE设备的RXD端
UART1_RXD	35	从DTE设备TXD端接收数据
UART1_RTS	37	DTE请求发送数据给DCE
UART1_CTS	38	清除发送

表格5：UART1管脚定义

UART1通常用来和模块进行AT指令通讯。UART1支持固定波特率和自适应波特率。自适应波特率支持范围9600bps到115200bps。

在默认情况下，模块的硬件流控是关闭的。当客户需要硬件流控时，管脚RTS,CTS必须连接到客户端，AT命令“AT+IFC=2,2”可以用来打开硬件流控。AT命令“AT+IFC=0,0”可以用来关闭流控。具体请参考《AirM2M无线模块AT命令手册》。

UART1的特点如下：• 包括数据线TXD和RXD，硬件流控控制线RTS和CTS。• 8个数据位，无奇偶校验，一个停止位。• 硬件流控默认关闭。• 用以AT命令传送，数传等。• 支持波特率如下：1200,2400,4800,9600,14400,19200,28800,38400,57600,115200,230400,460800,921600bps • AT指令版本默认情况下模块是自适应波特率(AT+IPR=0)，在自适应波特率模式下，开机后初始化信息（开头是"RDY"）不会回发给主控机。在模块开机2-3秒后，可以给模块发送AT命令。主控机需首先发送“AT”字符给模块来训练主控机的波特率，此时模块会上报初始化信息，表明训练成功。用户可以发送一个“AT+IPR=x :&W”命令给模块（x是波特率，比如9600），此命令的作用是设置一个固定的波特率并保存，在完成这些配置之后，每次模块开机以后，会自动串口返回URC初始化信息（开头是"RDY"）。

为了更好的使用自适应波特率功能，以下的使用条件需要注意：

模块和上位机之间同步： 自适应波特率功能开启情况下，当模块上电，在发送“AT”字符前最好等待 2~3秒钟。当模块上报开机初始化信息，表明波特率训练成功，和上位机完成了同步。在自适应波特率模式下，主控器如果需要开机信息，必须首先进行同步。否则开机初始化信息将不会上报。**自适应波特率操作配置：**• 串口配置为8位数据位，无奇偶校验位，1位停止位（出厂配置）• 模块开机时只有字符串“AT”可以训练波特率。（“at”、“At”或者“aT”无法被识别）• 波特率训练成功后，可以识别大写、小写或大小写组合的AT命令。• 自适应波特率模式下，如果模块开机没有先同步，如“RDY”，“+CFUN: 1”和“+CPIN: READY”这样的URC信息将不会上报。• 不推荐在固定波特率模式时切换到自适应波特率模式。• 在自适应波特率模式下，不推荐切换到软件多路复用模式。

3.7.2 UART2

名称	管脚	作用
UART2_RXD	3	从DTE设备TXD端接收数据
UART2_TXD	4	发送数据到DTE设备的RXD端

表格6：UART2管脚定义 UART2 可以用来下载软件和射频校准，同时UART2 还用来和内部的蓝牙进行通讯，如果用到了蓝牙功能，则UART2 不可用作其他用途。

注意：UART2 在开机后会自动打印一段log，波特率921600，这段log不能通过修改软件来关闭，推荐优先使用UART3

UART2打印的Log如下： RDA8910m Boot_ROM V1.0-17b887ec HW_CFG: 36 SW_CFG: 0 SE_CFG: 0 check flash img load complete! checking..... Security Disabled Check ulmage Done Run ...

3.7.3 UART3

名称	管脚	作用
UART3_RXD	89	从DTE设备TXD端接收数据
UART3_TXD	90	发送数据到DTE设备的RXD端

UART3 是一个通用串口，可以用作外接GPS等外设。

3.7.4 HOST UART

名称	管脚	作用
HOST_RXD	6	从DTE设备TXD端接收数据
HOST_TXD	5	发送数据到DTE设备的RXD端

HOST UART 用来软件调试时输出AP trace

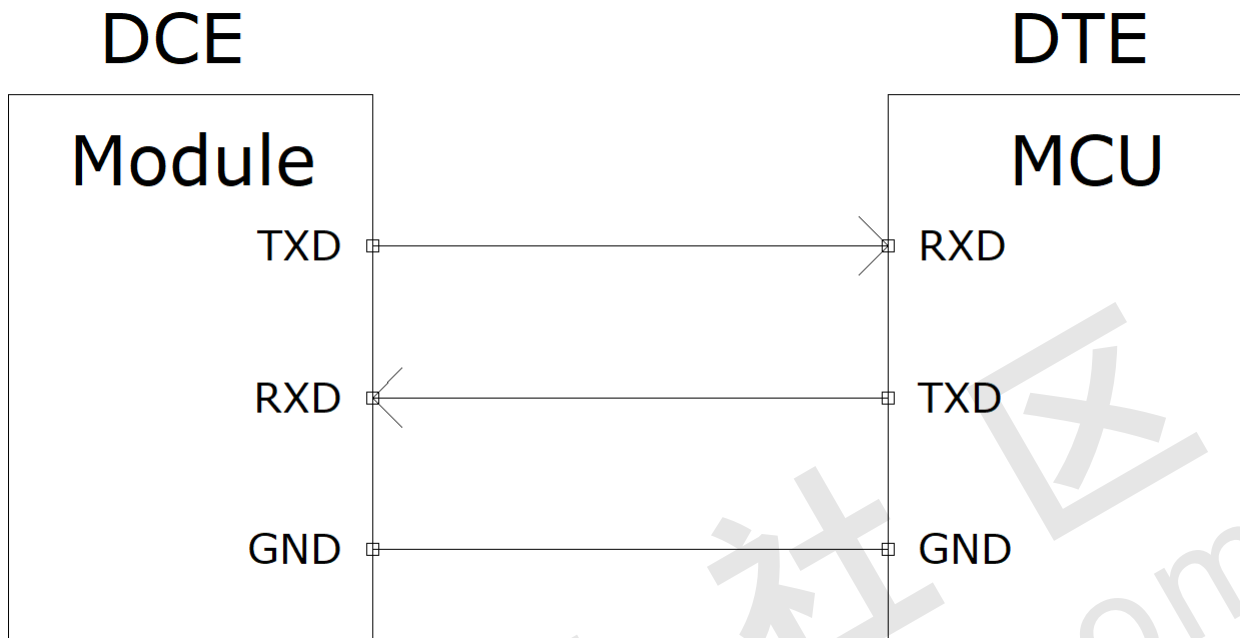
3.7.5 ZSP UART

名称	管脚	作用
ZSP_UART_RXD	7	发送数据到DTE设备的RXD端

ZSP UART 用来软件调试时输出CP trace

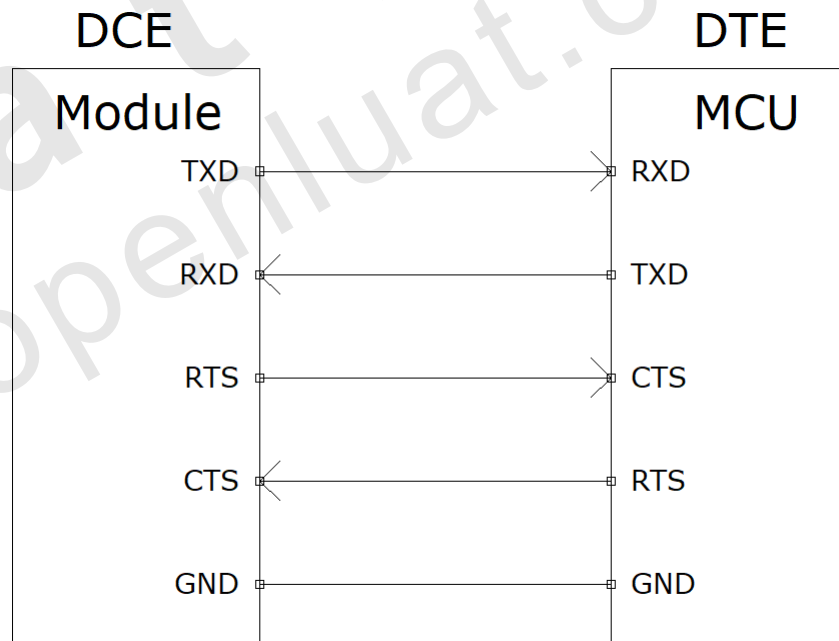
3.7.6 串口连接方式

串口的连接方式较为灵活，如下是三种常用的连接方式。



三线制的串口请参考如下的连接方式：

图表9：串口三线制连接方式示意图

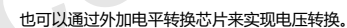


带流控的串口连接请参考如下电路连接，此连接方式可提高大数据量传输的可靠性，防止数据丢失。

图表10：带流控的串口连接方式示意图

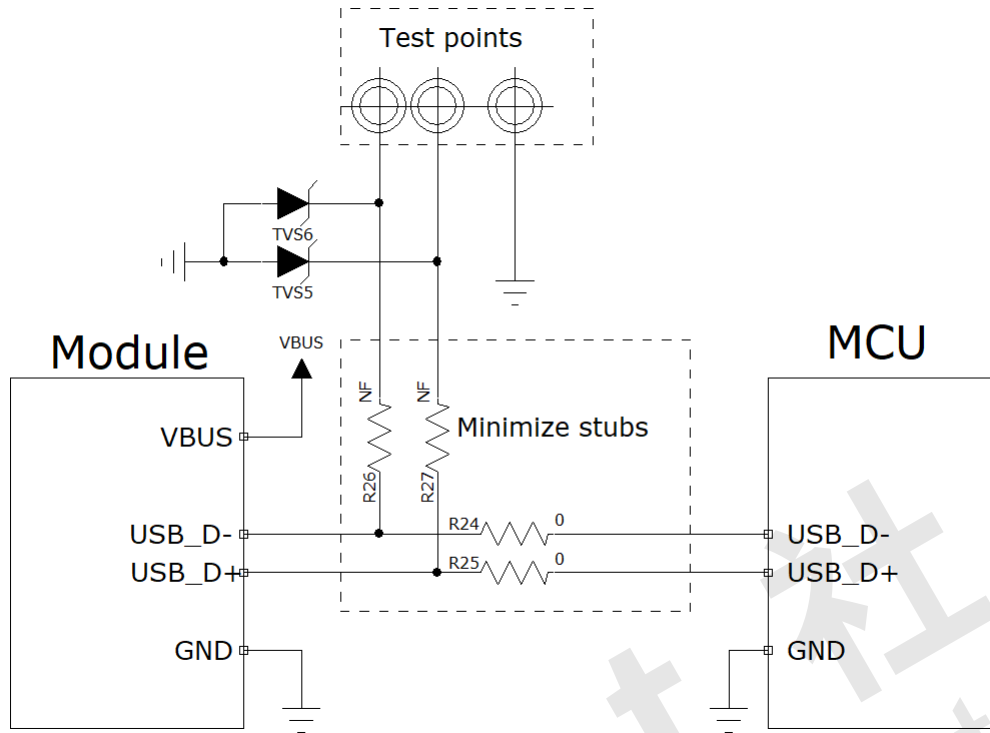
3.7.7 串口电压转换

电平转换电路如下：V_GLOBAL_1V8是模块输出的I/O电平电压。VDD_MCU是客户端的I/O电平电压。D2 选低导通压降的肖特基二极管。



Air724UG的USB符合USB2.0规范, 支持高速 (480Mbps) 和全速 (12Mbps) 模式。该接口可用于AT命令传送, 数据传输, 软件调试和软件升级

表格7: USB管脚定义



USB接口参考设计电路如下：

注意事项如下：

1. USB走线需要严格按照差分线控制，做到平行和等长；
2. USB走线的阻抗需要控制到差分90欧姆；
3. 需要尽可能的减少USB走线的stubs，减少信号反射；
4. 在靠近USB连接器或者测试点的地方添加TVS保护管，由于USB的速率较高，需要注意TVS管的选型，保证选用的TVS保护管的寄生电容小于1pF
5. VBUS作为USB插入检测，必须连接USB电源或者外接电源，否则USB无法被检测到，另外VBUS的检测电压要大于3.3V

3.9 SIM卡接口

SIM卡接口支持ETSI和IMT-2000卡规范，支持1.8V和3.0V USIM卡。

3.9.1 SIM接口

下表介绍了SIM的接口管脚定义。

管脚名	管脚号	作用
USIM_VDD	12	USIM卡供电电源。自动侦测SIM卡工作电压。精度3.0V±10%和1.8V±10%。最大供电电流10mA。
USIM_RST_N	11	USIM卡复位脚
USIM_DATA	10	USIM卡数据线
USIM_CLK	9	USIM卡时钟线
USIM_CD	8	USIM卡插拔检测

表格8：SIM0卡接口定义

管脚名	管脚号	作用
VSIM1	72	SIM1卡供电电源。自动侦测SIM卡工作电压。精度3.0V±10%和1.8V±10%。最大供电电流10mA。
SIM1_RST_N	71	SIM1卡复位脚
SIM1_DATA	70	SIM1卡数据线
SIM1_CLK	69	SIM1卡时钟线

表格9：SIM1卡接口管脚定义

3.9.2 SIM0 和 SIM1（或者内置贴片SIM卡）切换逻辑

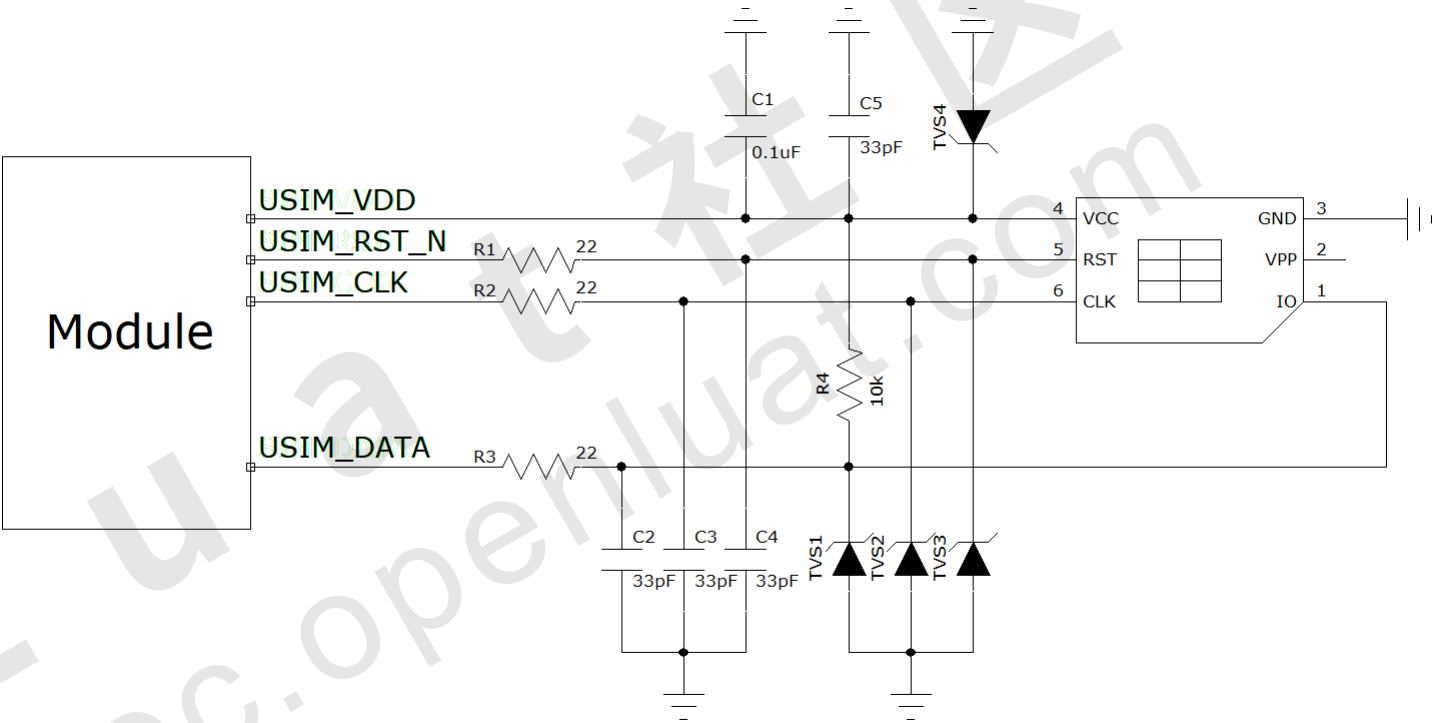
Air724UG-NFM 和 Air724UG-NFC 支持SIM0 和 SIM1双卡单待； Air724UG-MFM 和 Air724UG-MFC 由于模块内部已经在SIM1接口上内置了贴片SIM卡，故SIM1 接口不可再外接SIM卡，也不可用作GPIO；

模块开机后首先会去查询SIM0 接口上是否有插入SIM卡，如果检测到SIM0接口上的SIM卡，就会读取SIM0接口的卡信息去连接网络；如果SIM0接口上没有检测到SIM卡，则会再去检测SIM1 接口上是否有SIM卡（或者是内置贴片SIM卡），如果检测到SIM1接口上的SIM卡（或者是内置贴片SIM卡），就会读取SIM1接口的卡信息去连接网络；如果SIM1接口上也没有检测到SIM卡，则会报错，未插入SIM卡；

SIM0 接口和SIM1 接口如果同时插入了SIM卡，默认会使用SIM0接口上的SIM卡，同时也可以通过AT+SIMCROSS 这个指令来切换；

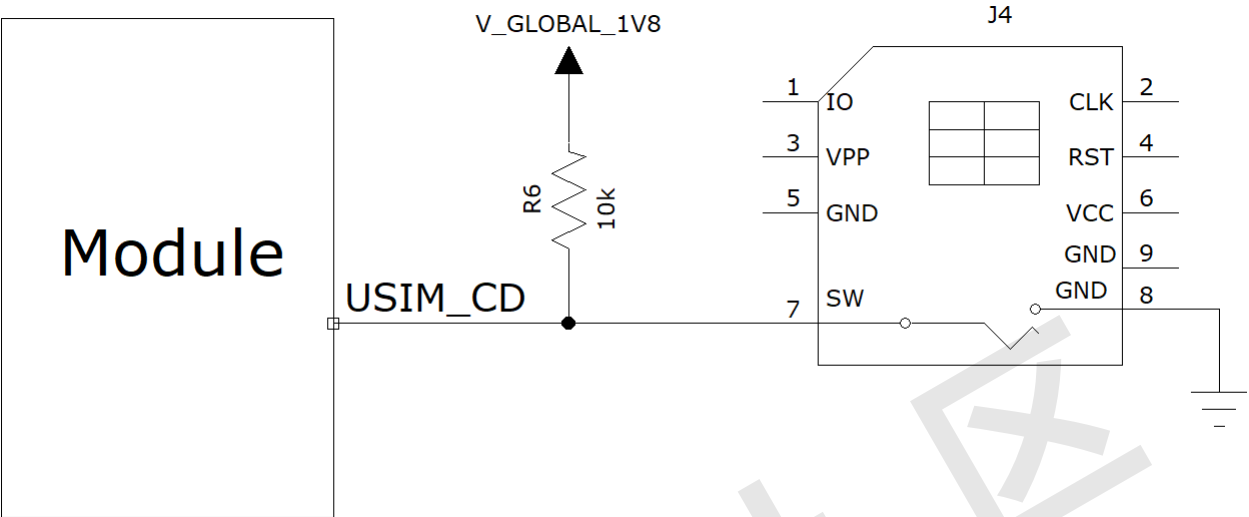
	SIM0	SIM1	默认使用
Air724UG-NFM/ Air724UG-NFC	插入SIM卡0	插入SIM卡1	SIM0
	插入SIM卡0	未插入SIM卡	SIM0
	未插入SIM卡	插入SIM卡1	SIM1
	未插入SIM卡	未插入SIM卡	报错，未插入SIM卡
Air724UG-MFM/ Air724UG-MFC	插入SIM卡0	有内置贴片SIM卡，不可以再外接，否则会出错！	SIM0
	未插入SIM卡	同上	内部贴片SIM卡

3.9.3 SIM接口参考电路



下图是SIM接口的参考电路，使用6pin的SIM卡座，路图(SIM)

图表12：使用6pin SIM卡座参考电



如果需要用到sim卡在位检测，推荐电路如下。

图表 13：使用带检测PIN SIM卡座参考电路图

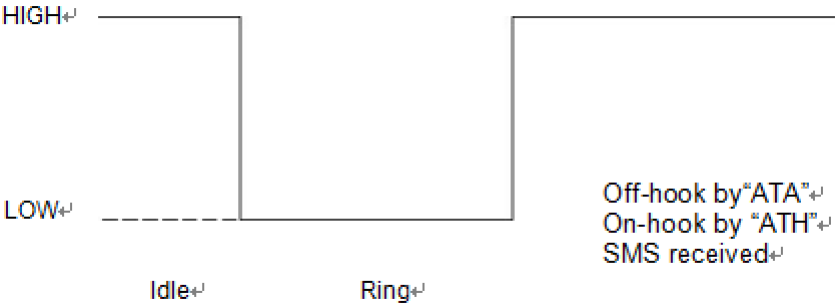
在SIM卡接口的电路设计中，为了确保SIM卡的良好功能性能和不被损坏，在电路设计中建议遵循以下设计原则：• SIM卡座与模块距离摆件不能太远，越近越好，尽量保证SIM卡信号线布线不超过20cm。• SIM卡信号线布线远离RF线和VBAT电源线。。• 为了防止可能存在的USIM_CLK信号对USIM_DATA信号的串扰，两者布线不要太靠近，在两条走线之间增加地屏蔽。且对USIM_RST_N信号也需要地保护。• 为了保证良好的ESD保护，建议加TVS管，并靠近SIM卡座摆放。选择的ESD器件寄生电容不大于50pF。在模块和SIM卡之间也可以串联22欧姆的电阻用以抑制杂散EMI，增强ESD防护。SIM卡的外围电路必须尽量靠近SIM卡座。

3.10 WAKEUP_OUT

管脚名	管脚号	作用
WAKEUP_OUT	39	唤醒AP

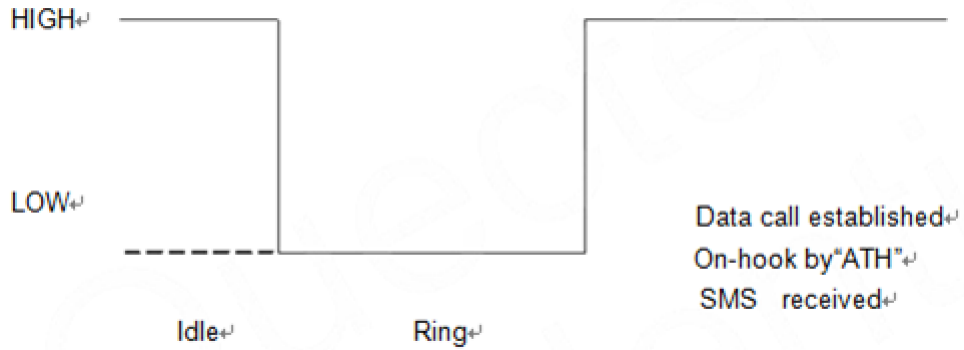
状态	WAKEUP_OUT应答
待机	高电平
语音呼叫	变为低电平，之后：（1）通话建立时变为高电平（2）使用AT命令ATH挂断语音，WAKEUP_OUT变为高电平（3）呼叫方挂断，WAKEUP_OUT首先变为高电平，然后拉为低电平持续120ms，收到自动回复URC信息“NO CARRIER”，之后再变为高电平（4）收到短信时变为高电平
数据传输	变为低电平，之后：（1）数据连接建立时变为高电平（2）使用AT命令ATH挂断数据连接，WAKEUP_OUT变为高电平（3）呼叫方挂断，WAKEUP_OUT首先变为高电平，然后拉为低电平持续120ms，收到自动回复URC信息“NO CARRIER”，之后再变为高电平（4）收到短信时变为高电平
短信	当收到新的短信，WAKEUP_OUT变为低电平，持续120ms，再变为高电平
URC	某些URC信息可以触发WAKEUP_OUT拉低120ms

表格10：WAKEUP_OUT信号动作



图表14：语音呼叫时模块

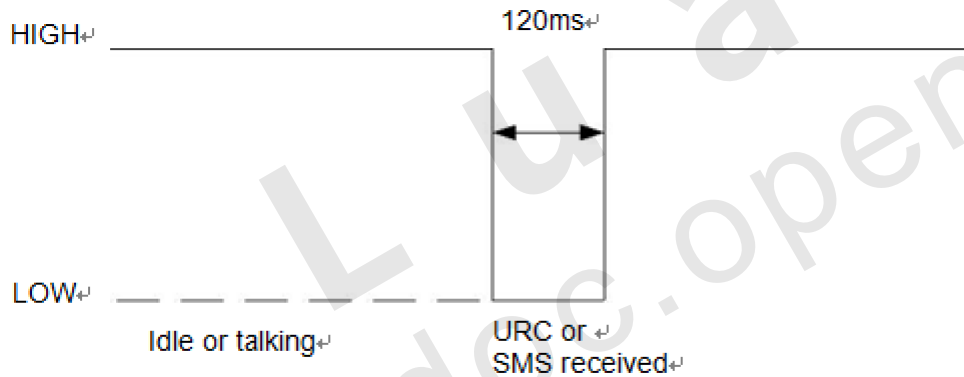
如果模块用作主叫方，WAKEUP_OUT会保持高电平，收到URC信息或者短信时除外。而模块用作被叫方时，WAKEUP_OUT的时序如下所示：用作被叫方 WAKEUP_OUT时序



图表15：数据呼叫时模块用作被叫方WAKEUP_OUT时序



图表16：模块主叫时WAKEUP_OUT时序



图表17：收到URC信息或者短信时WAKEUP_OUT时序

3.11 网络状态指示

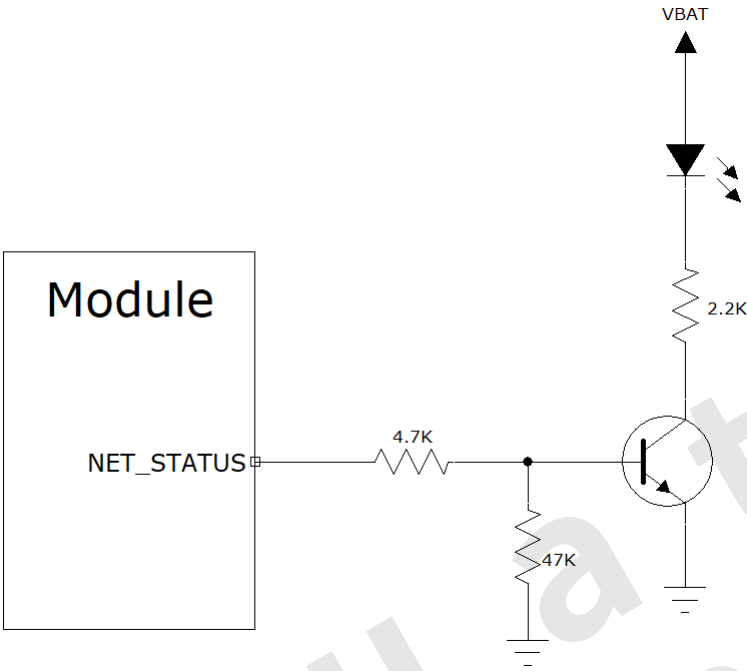
Air724UG 分别用两个管脚信号来指示网络的状态。如下两表分别描述了管脚定义和不同网络状态下的逻辑电平变化：

管脚名	管脚号	作用
NET_MODE	57	指示模块的4G网络状态
NET_STATUS	58	指示模块的网络运行状态

表格11：网络指示管脚定义

状态	管脚工作状态	网络状态
** NET_MODE	高	注册LTE网络
**	低	其他
NET_STATUS	亮0.2秒，灭1.8秒	搜网状态
	亮1.8秒，灭0.2秒	待机
	亮0.125秒，灭0.125秒	数据传输状态 注意：该状态提示仅限于PPP拨号成功或者AT指令主动激活PDP成功，RNDIS联网成功

表格12：指示网络管脚的工作状态



参考电路如下图：

图表18：NET_LED参考电路

3.12 音频接口

模块提供了两路模拟音频输入通道和三路模拟输出通道，支持通话、录音和播放等功能。

接口	接口名	接口号	作用
麦克模拟输入AIN	MIC+	22	音频输入通道1，已内置麦克偏置电路
	MIC-	21	
耳机麦克模拟输入AIN	HEADMIC_P	113	耳机麦克输入通道，需要外加麦克偏置电路
	HEADMIC_N	104	
耳机输出AIN	HP_R	103	耳机右声道输出
	HP_L	112	耳机左声道输出
听筒输出AIN	EAR_P	101	听筒输出正端
	EAR_N	102	听筒输出负端
喇叭输出AOUT	SPK+	19	喇叭输出正端
	SPK-	18	喇叭输出负端

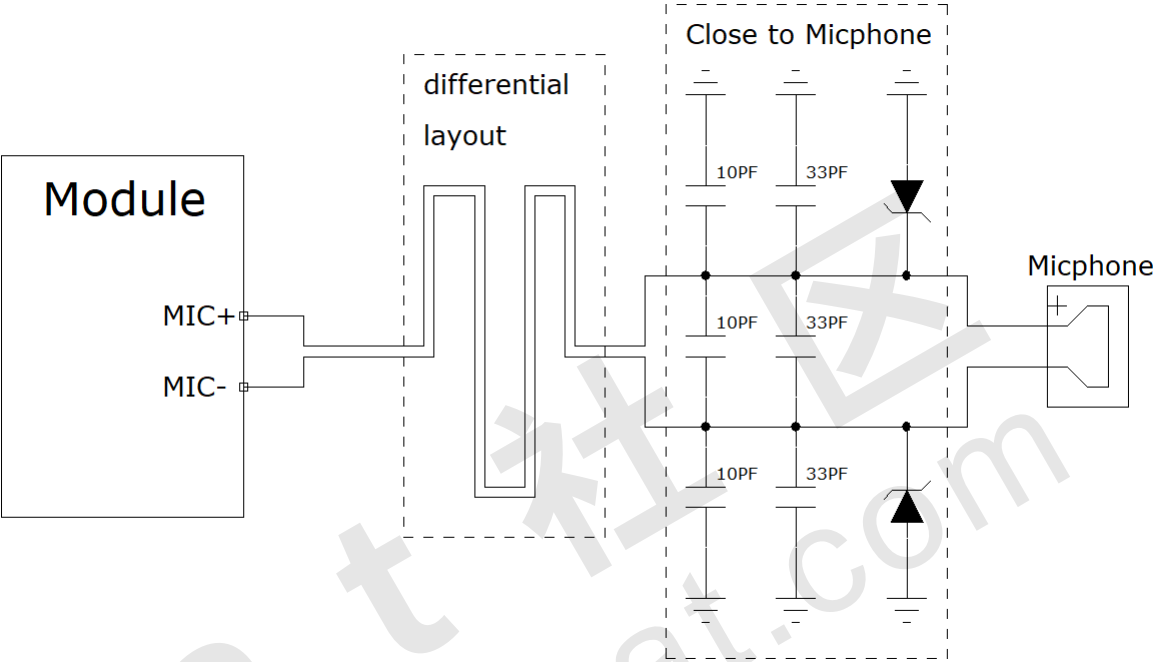
AIN可以用作麦克风输入或模拟音频信号输入。麦克风通常选用驻极体麦克风。AIN是差分输入。AOUT通道可以直接驱动8欧姆的喇叭。AOUT通道为差分输出。

3.12.1 防止TDD噪声和其它噪声

手持话柄及免提的麦克风建议采用内置射频滤波双电容（如10pF和33pF）的驻极体麦克风，从干扰源头滤除射频干扰，会很大程度改善耦合TDD噪声。33pF电容用于滤除模块工作在900MHz频率时的高频干扰。如果不加该电容，在通话时候有可能会听到TDD噪声。同时10pF的电容是用以滤除工作在1800MHz频率时的高频干扰。需要注意的是，由于电容的谐振点很大程度上取决于电容的材料以及制造工艺，因此选择电容时，需要咨询电容的供应商，选择最合适的容值来滤除高频噪声。

PCB板上的射频滤波电容摆放位置要尽量靠近音频器件或音频接口，走线尽量短，要先经过滤波电容再到其他点 天线的位置离音频元件和音频走线尽量远，减少辐射干扰，电源走线和音频走线不能平行，电源线尽量远离音频线。
差分音频走线必须遵循差分信号的Layout规则。

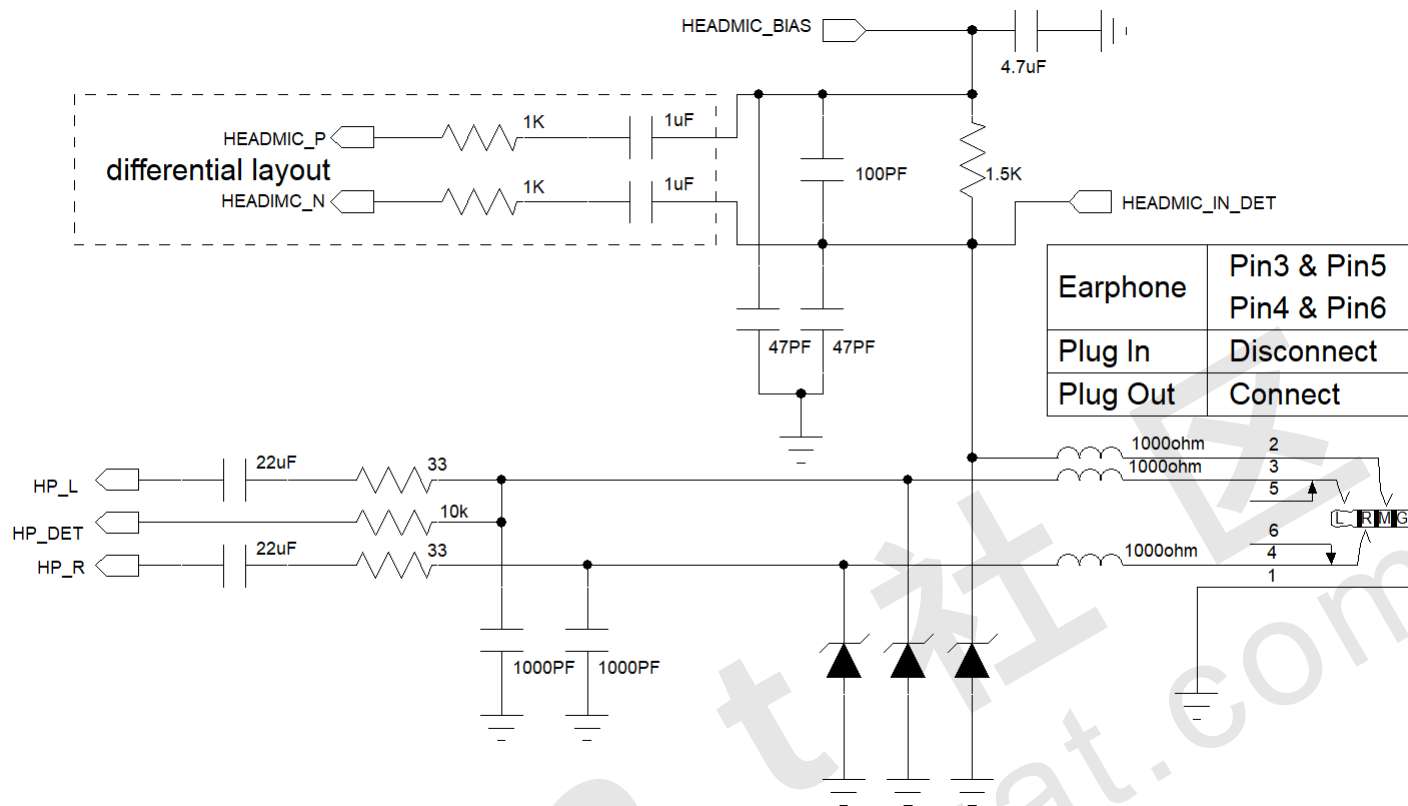
3.12.2 麦克风接口参考电路



AIN通道内置驻极体麦克风偏置电压。麦克风通道参考电路下图所示：

图表19：AIN麦克风通道接口电路

3.12.3 耳机接口参考电路

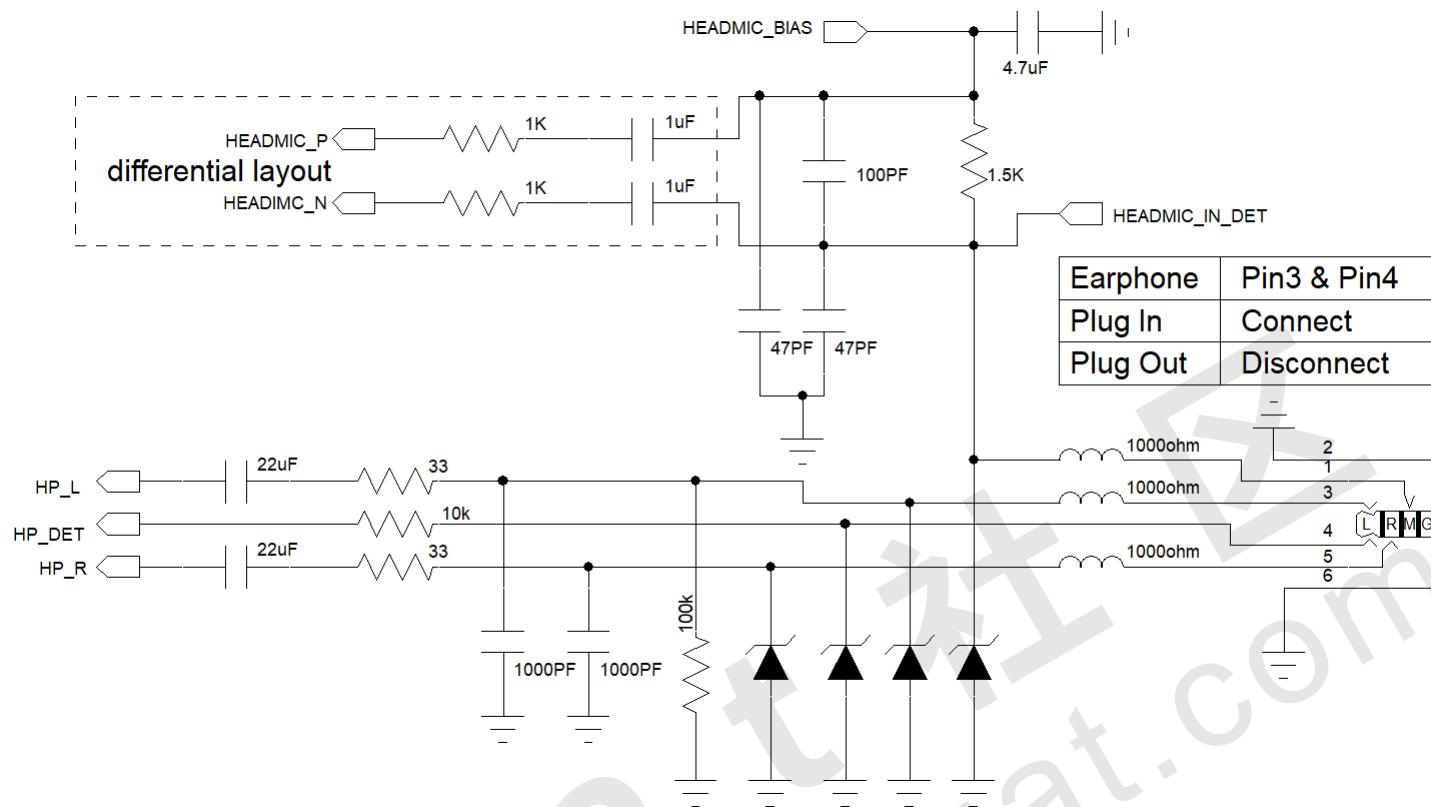


耳机参考电路一：

给耳机麦克提供偏置电压；HEADMIC_IN_DET 用来检测耳机按键，HEADMIC_IN_DET 内部是一个ADC，故 HEADMIC_IN_DET 还可以支持多功能按键；HP_DET 用来检测耳机插入，当耳机插入时为低，当耳机拔出时为高；

这个耳机电路存在一个弊端，由于耳机拔出后需要给22uF电容充电后HP_DET 才能为高，导致耳机拔出检测会延迟6-10秒左右的时间，故推荐将耳机电路修改成下面的参考电路二

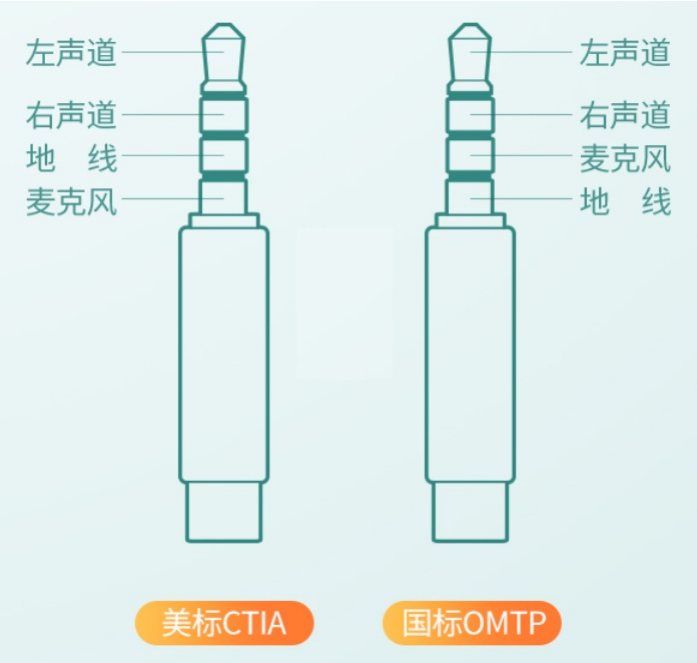
上图是目前Air724UG 的开发板上采用的耳机接口电路： HEADMIC_BIAS



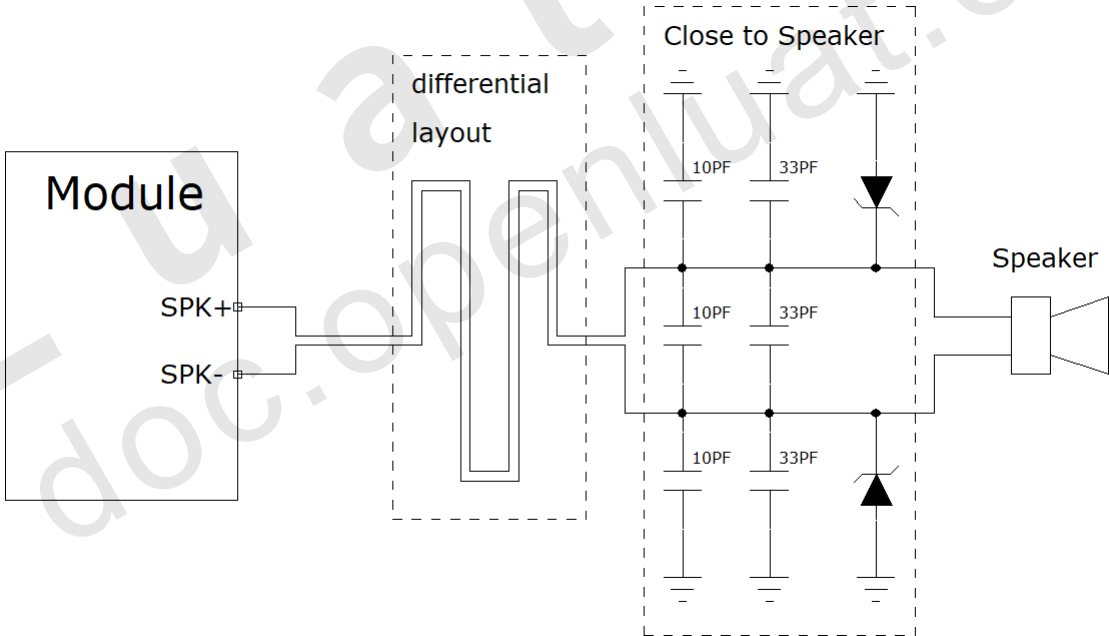
耳机参考电路二:

耳机时, 耳机插座的 Pin3 和 Pin4 之间处于断开状态, HP_DET 由内部拉高, 为高电平; 插入耳机后, 耳机插座的 Pin3 和 Pin4 之间导通, 并连接到左声道的耳机喇叭, 左声道的耳机喇叭等效于32欧姆的接地电阻, 故 HP_DET 被拉低变成低电平; 拔出耳机后, 耳机插座的 Pin3 和 Pin4 之间断开, 因为不需要给22uF 的电容充电, HP_DET 马上变成了高电平, 不会出现耳机拔出检测过慢的问题。

耳机根据第3段和第4段的接线定义不同可以分为 国标OMTP 和 美标CTIA 两种, 在设计耳机插座的电路后需要选择相应的耳机。上面的两个耳机参考电路是按照国标OMTP设计的, 故只能使用 OMTP标准的耳机。如果要使用美标CTIA的耳机, 则需要把第3段、第4段的接线对换一下。



3.12.4 音频输出接口参考电路



SPK音频输出接口可以直接与驱动8欧姆喇叭。

3.12.5 音频电气特性

图表20: 参考电路

参数	最小	典型	最大	单位
工作电压	1.0	1.25	2.0	V
工作电流		500		μA
阻抗	2.2		KΩ	

表格14：驻极体麦克风典型特性参数

参数	最小	典型	最大	单位
AOUT 单端输出 负载	8			Ω
参考电平 0	2.4			Vpp
差分输出	8			Ω
参考电平 0	4.8			Vpp

表格15：音频输出接口典型特性参数

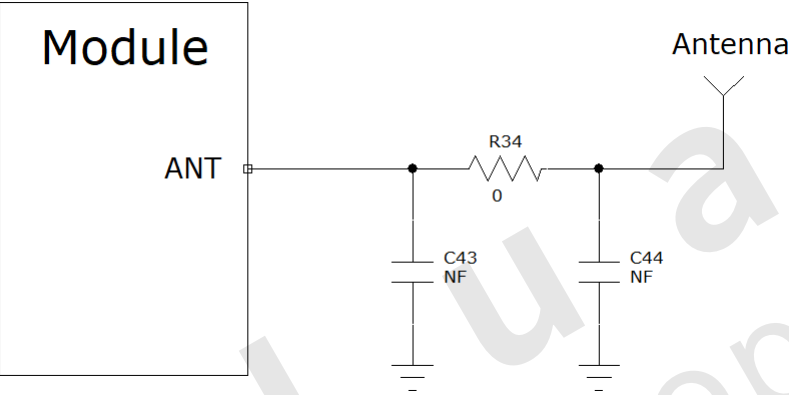
4.射频接口

天线接口管脚定义如下：

管脚名称	管脚号	作用
LTE_ANT	46	LTE天线接口
WiFi_ANT	34	蓝牙/WiFi Scan 共用天线接口

表格16：RF_ANT管脚定义

4.1 射频参考电路



图表21：射频参考电路 注意：• 连接到模块RF天线焊盘的RF走线必须使用微带线或者其他类型的 RF走线，阻抗必须控制在50欧姆左右。

4.2 RF输出功率

频段	最大	最小
LTE FDD B1/B3/B5/B8	23dBm +2dB	<-44dBm
LTE TDD B34/B38/B39/B40/B41	23dBm +2dB	<-42dBm

表格17：RF传导功率

4.3 RF传导灵敏度

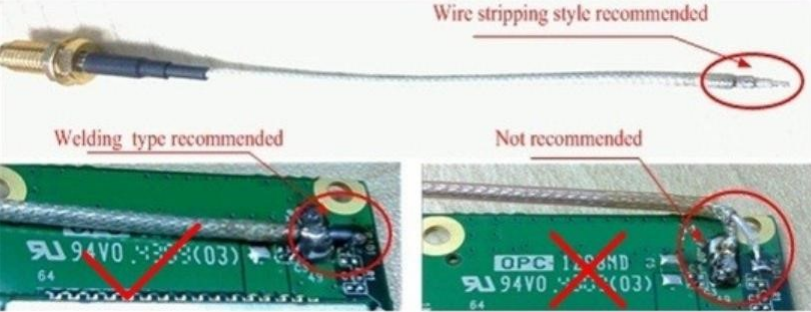
频段	接收灵敏度
LTE FDD B1(10M)	< -99dBm
LTE FDD B3(10M)	< -99dBm
LTE FDD B5(10M)	< -100dBm
LTE FDD B8(10M)	< -99dBm

频段	接收灵敏度
LTE TDD B34(10M)	< -99dBm
LTE TDD B38(10M)	< -99dBm
LTE TDD B39(10M)	< -99dBm
LTE TDD B40(10M)	< -100dBm
LTE TDD B41(10M)	< -99dBm

表格18：RF传导灵敏度

4.4 推荐RF焊接方式

如果连接外置天线的射频连接器是通过焊接方式与模块相连的，请务必注意连接线的剥线方式及焊接方法，尤其是地要焊接充分，请按照下图中正确的焊接方式进行操作，以避免因焊接不良引起线损增大。



图表22：射频焊接方式建议

5.电器特性，可靠性，射频特性

5.1 绝对最大值

下表所示是模块数字、模拟管脚的电源供电电压电流最大耐受值。

参数	最小	最大	单位
VBAT	-0.3	4.7	V
USB_VBUS	-0.3	5.5	V
电源供电峰值电流	0	1	A
电源供电平均电流（TDMA一帧时间）	0	0.7	A
数字管脚处电压	-0.3	VDDIO+0.3 V	

表格19：绝对最大值

5.2 推荐工作条件

参数	最小	典型	最大	单位
VBAT	3.3	3.8	4.3	V
USB_VBUS	3.3	5.0	5.25	V
电源供电峰值电流	0.7	1		A

表格20：推荐工作条件

5.3 工作温度

温度	最低	典型	最高	单位
正常工作温度	-35	25	75	℃
受限工作温度	-40~-35		75~85	℃
存储温度	-45		90	℃

表格21：工作温度

5.4 电源额度值

参数	描述	条件	最小	典型	最大	单位
VBAT	供电电压	电压必须在该范围之内，包括电压跌落，纹波和尖峰时	3.3	3.8	4.3	V
IVBAT	平均供电电流	漏电流				
		第一次上电		30		uA
		开机后关机（RTC正常工作）		220		uA
	待机电流	LTE-TDD Pagingcycle=128		1.78		mA
		LTE-FDD Pagingcycle=128		1.8		mA
	飞行模式 AT+CFUN=4			1.39		mA
	LTE-FDD B1	TX power =23dbm CH300, BW=20M		470		mA
		TX power =-42dbm CH300, BW=20M		151		mA
	LTE-FDD B3	TX power =23dbm CH1575, BW=20M		514		mA
		TX power =-42dbm CH1575, BW=20M		152		mA
	LTE-FDD B5	TX power =23dbm CH2525, BW=20M		522		mA
		TX power =-42dbm CH2525, BW=20M		138		mA
	LTE-FDD B8	TX power =23dbm CH3625, BW=20M		624		mA
		TX power =-42dbm CH3625, BW=20M		138		mA
	LTE-TDD B34	TX power =23dbm CH36275, BW=20M		275		mA
		TX power =-42dbm CH36275, BW=20M		115.4		mA
	LTE-TDD B38	TX power =23dbm CH38000, BW=20M		290		mA
		TX power =-42dbm CH38000, BW=20M		119.5		mA
	LTE-TDD B39	TX power =23dbm CH38450, BW=20M		250.4		mA
		TX power =-42dbm CH38450, BW=20M		100		mA
	LTE-TDD B40	TX power =23dbm CH39150, BW=20M		316		mA
		TX power =-42dbm CH39150, BW=20M		116		mA
	LTE-TDD B41	TX power =23dbm CH40620, BW=20M		291		mA
		TX power =-42dbm CH40620, BW=20M		119		mA

表格22：模块电源额度值

5.5 静电防护

在模块应用中，由于人体静电，微电子间带电摩擦等产生的静电，通过各种途径放电给模块，可能会对模块造成一定的损坏，所以 ESD保护必须要重视，不管是在生产组装、测试，研发等过程，尤其在产品设计中，都应采取防 ESD保护措施。如电路设计在接口处或易受 ESD点增加 ESD保护，生产中带防ESD手套等。下表为模块重点PIN脚的ESD耐受电压情况。

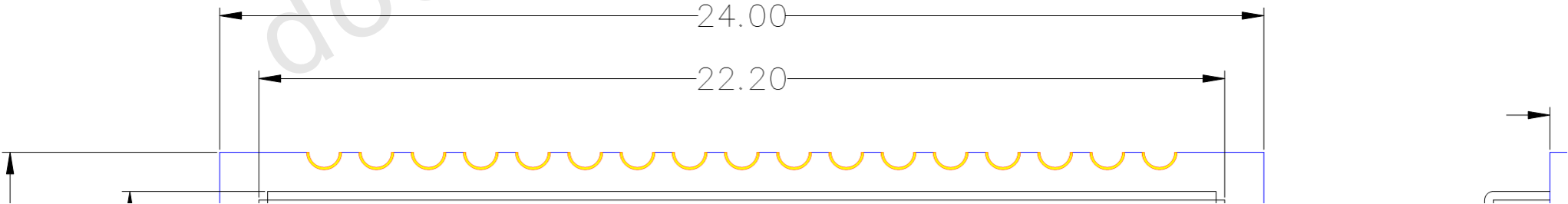
管脚名	接触放电	空气放电
VBAT,GND	±5KV	±10KV
LTE_ANT	±5KV	±10KV
Others	±0.5KV	±1KV

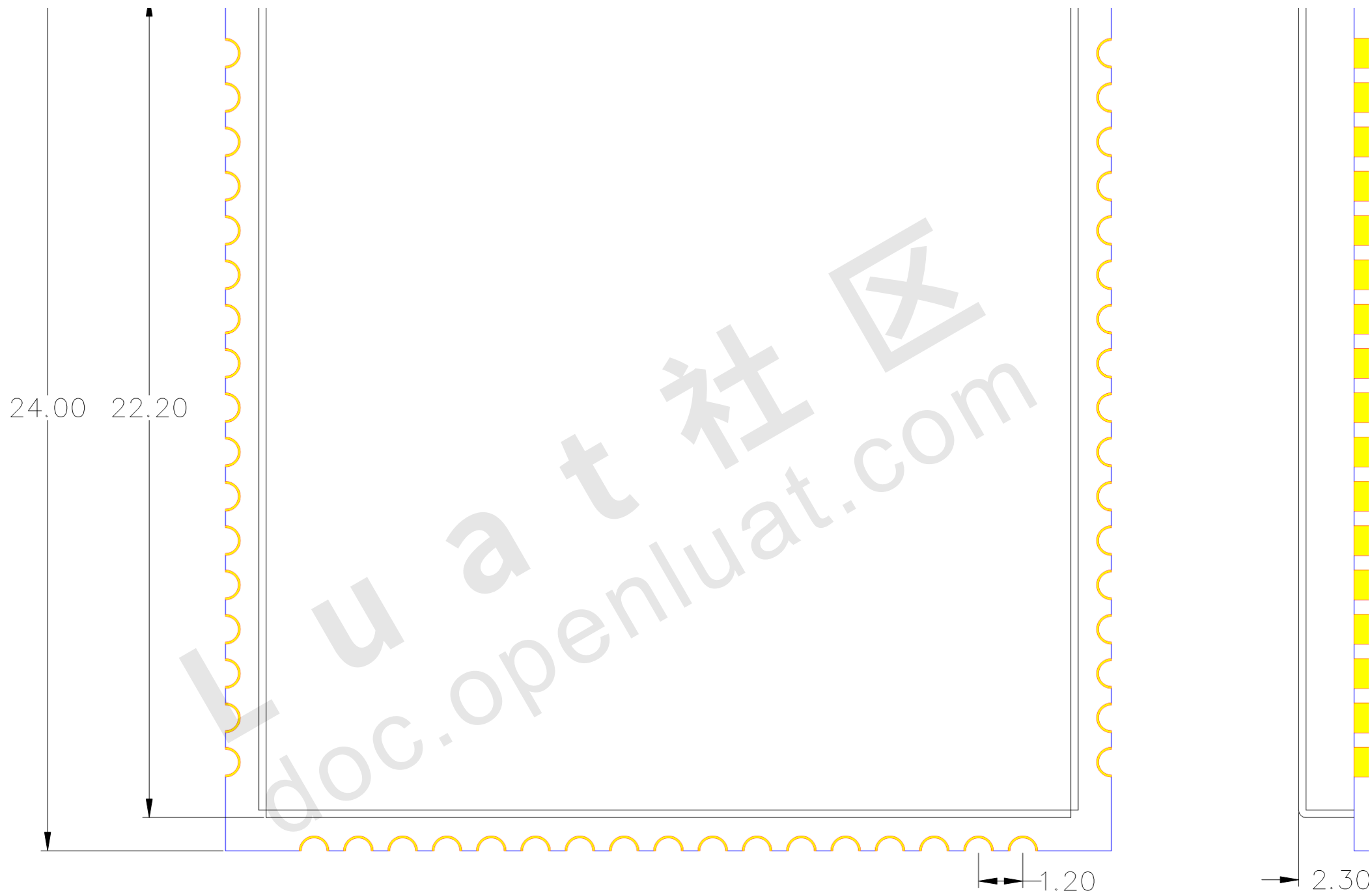
表格23：ESD性能参数（温度：25℃, 湿度：45%）

6 机械尺寸

该章节描述模块的机械尺寸以及客户使用该模块设计的推荐封装尺寸。

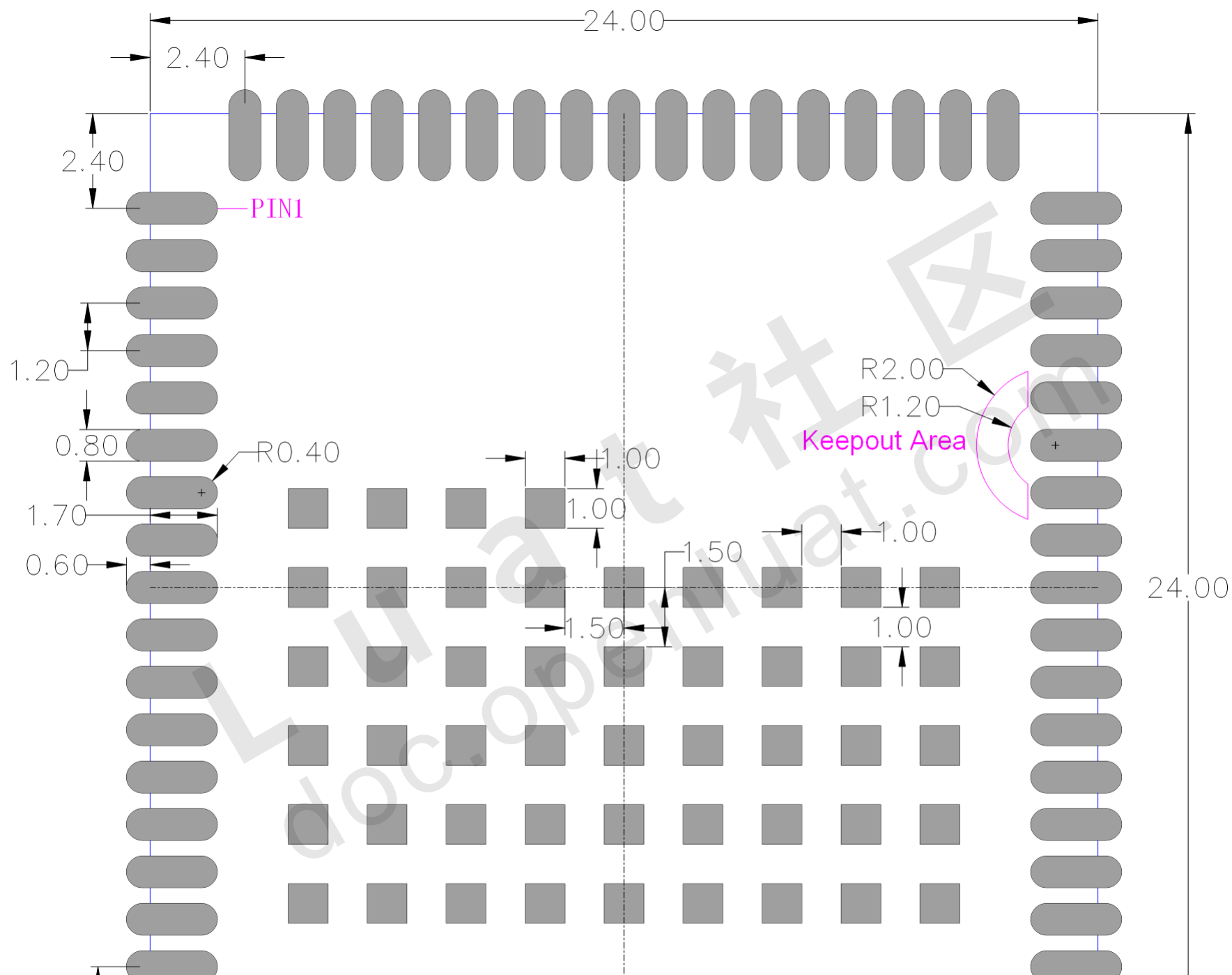
6.1 模块机械尺寸

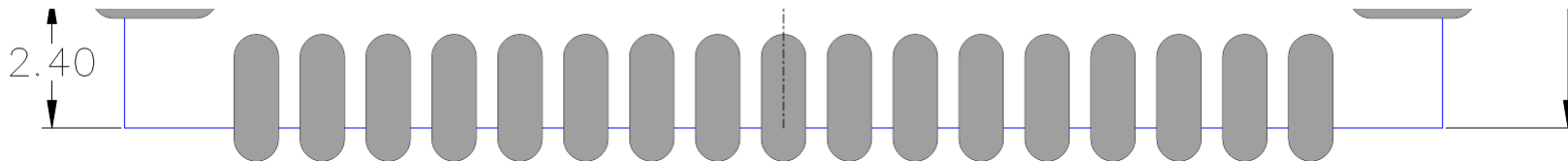




图表23: Air724UG尺寸图 (单位: 毫米)

6.2 推荐PCB封装





图表25：正视图，Air724UG/PCB封装（单

位：毫米）[点击下载Air724UG_原理图PCB封装](#)

注意：PCB板上模块和其他元器件之间的间距建议至少3mm；

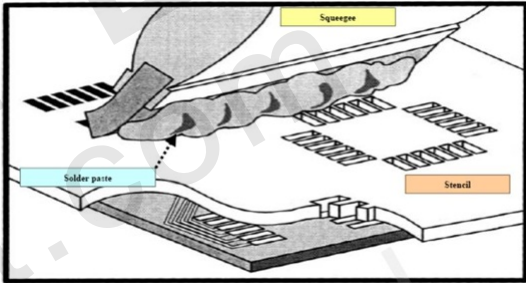
7 存储和生产

7.1 存储

Air724UG以真空密封袋的形式出货。模块的存储需遵循如下条件：环境温度低于40摄氏度，空气湿度小于90%情况下，模块可在真空密封袋中存放12个月。当真空密封袋打开后，若满足以下条件，模块可直接进行回流焊或其它高温流程：•模块环境温度低于30摄氏度，空气湿度小于60%，工厂在72小时以内完成贴片。•空气湿度小于10%

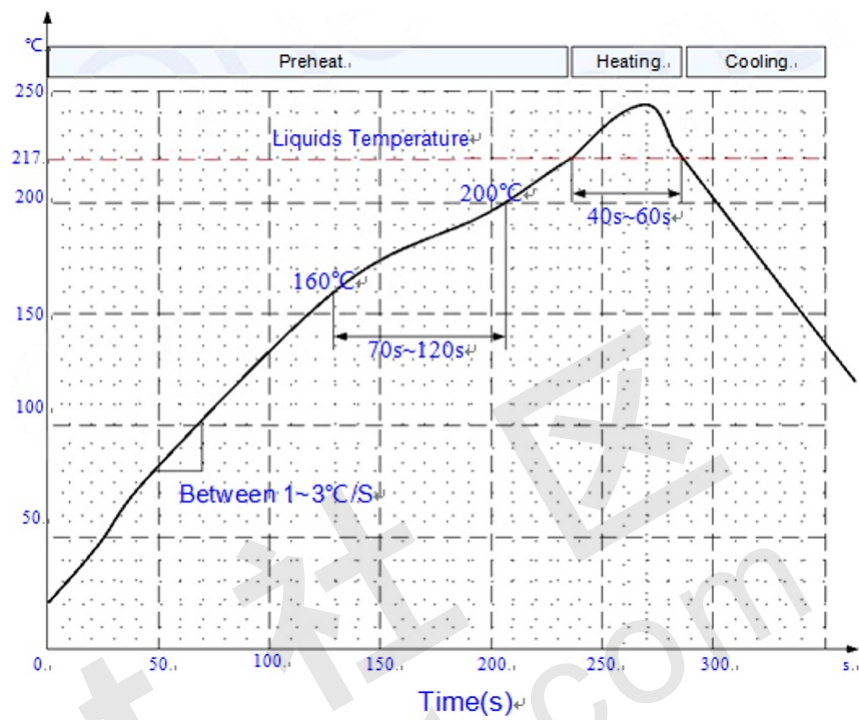
若模块处于如下条件，需要在贴片前进行烘烤：•当环境温度为23摄氏度（允许上下5摄氏度的波动）时，湿度指示卡显示湿度大于10%•当真空密封袋打开后，模块环境温度低于30摄氏度，空气湿度小于60%，但工厂未能在72小时以内完成贴片•当真空密封袋打开后，模块存储空气湿度大于10% 如果模块需要烘烤，请在125摄氏度下（允许上下5摄氏度的波动）烘烤48小时。注意：模块的包装无法承受如此高温，在模块烘烤之前，请移除模块包装。如果只需要短时间的烘烤，请参考IPC/JEDECJ-STD-033规范。

7.2 生产焊接



图表27：印膏图

用印刷刮板在网板上印刷锡膏，使锡膏通过网板开口漏印到 PCB上，印刷刮板力度需调整合适，为保证模块印膏质量，Air724UG模块焊盘部分对应的钢网厚度应为 0.2mm。



为避免模块反复受热损伤，建议客户 PCB板第一面完成回流焊后再贴模块。推荐的炉温曲线图如下图所示：

图表28：炉温曲线

版本号	修改记录	日期	作者
V0.1	新建	2020-2-14	Loukanghua
V1.0	发布第一版	2020-2-26	Loukanghua
V1.1	更新管脚图	2020-3-4	Loukanghua
V1.2	增加SIM0 和 SIM1 接口的使用说明	2020-3-19	Loukanghua
V1.3	更新GPIO上电状态	2020-3-31	Loukanghua
V1.4	增加UART2 开机log的说明	2020-4-7	Loukanghua
V1.5	第56脚只能用作LCD_RST，不能用作GPIO或飞行模式控制	2020-4-16	Loukanghua
V1.6	增加功耗数据，并修正了一些错误	2020-5-7	Loukanghua
V1.7	增加了GPIO_13 的使用说明	2020-5-8	Loukanghua
V1.8	修改USB_BOOT 管脚的描述	2020-6-24	Loukanghua
V1.9	更新灵敏度指标数据	2020-7-7	Loukanghua
V2.0	更新框图	2020-7-14	Loukanghua
V2.1	删除GPIO_16，更新耳机参考电路	2020-8-7	Loukanghua
V2.2	Air723UG 停产，删除有关Air723UG 的资料	2020-11-9	Loukanghua