
進度報告

FPGA專案練習

負 責 人：楊晉維

目前成員：楊晉維














報告日期：2025/3/21

開始日期：2025/3/07

結束日期：2025/3/21

控管記錄 - Git (2025/1/24)

[yangmie520/counter_0-9: 1](#)

於 2024 年 12 月 13 日提交
<div>FSM </div> <div> 楊米520 承諾 2 weeks ago</div> <div>編號 E002CC0  </div>
2024 年 11 月 25 日提交
<div>第二題</div> <div> 楊米520 承諾 on Nov 25</div> <div>編號 32d7921  </div>
2024 年 11 月 21 日提交
<div>第一題</div> <div> 楊米520 承諾 on Nov 21</div> <div>f0b9692  </div>
<div>初始提交</div> <div> 楊米520 承諾 on Nov 21</div> <div>FE395AA 系列  </div>



當週進度

- 第七題 :vga顯示

進度統整

十一月:

- 2024/11/13~2024/11/21:
- 第一題 :計數器 0~9~0
- 第二題 :兩個計數器 上下限,上數下數都可控制

十二月:

- 2024/12/01~2024/12/12:
- 第三題:fsm上下數
- 2024/12/13~2024/12/25
- 第四題:用pwm控制FSM及亮度(未)
- 一月:
- 2025/1/13~2025/1/17:
- 第四題:用pwm控制FSM及亮度
- 第一二三題的燒錄
- 2025/1/20/~2025/1/22:
- 第五題 : 乒乓球
- 2025/1/23/~2025/1/24:
- 第六題 : 變速球
- 2025/3/07~2025/3/21:第七題:vga顯示

成果展示－週進度項目 (2025/1/24)

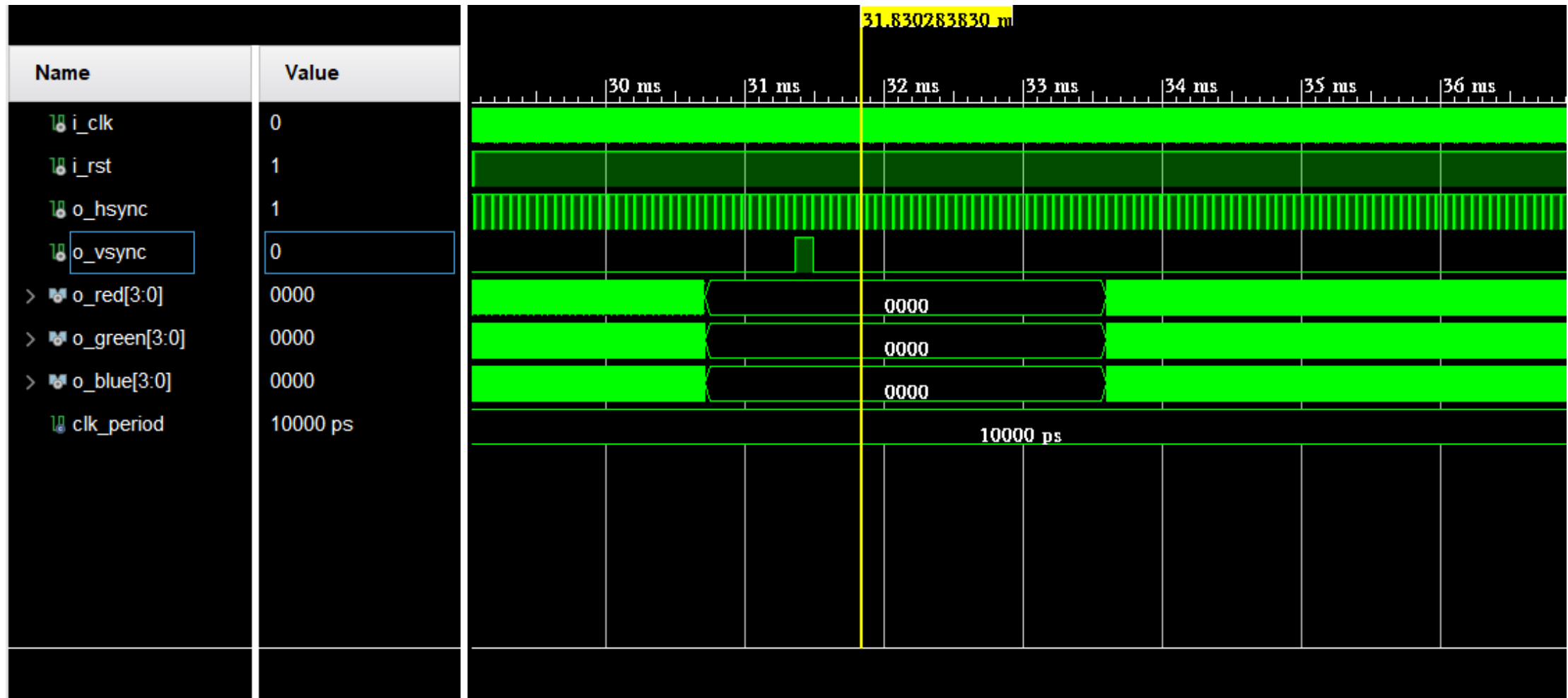
R G B 都為1 所以顯示為白色

Name	Value
i_clk	0
i_rst	1
o_hsync	0
o_vsync	0
> o_red[3:0]	0000
> o_green[3:0]	0000
> o_blue[3:0]	0000
clk_period	10000 ps

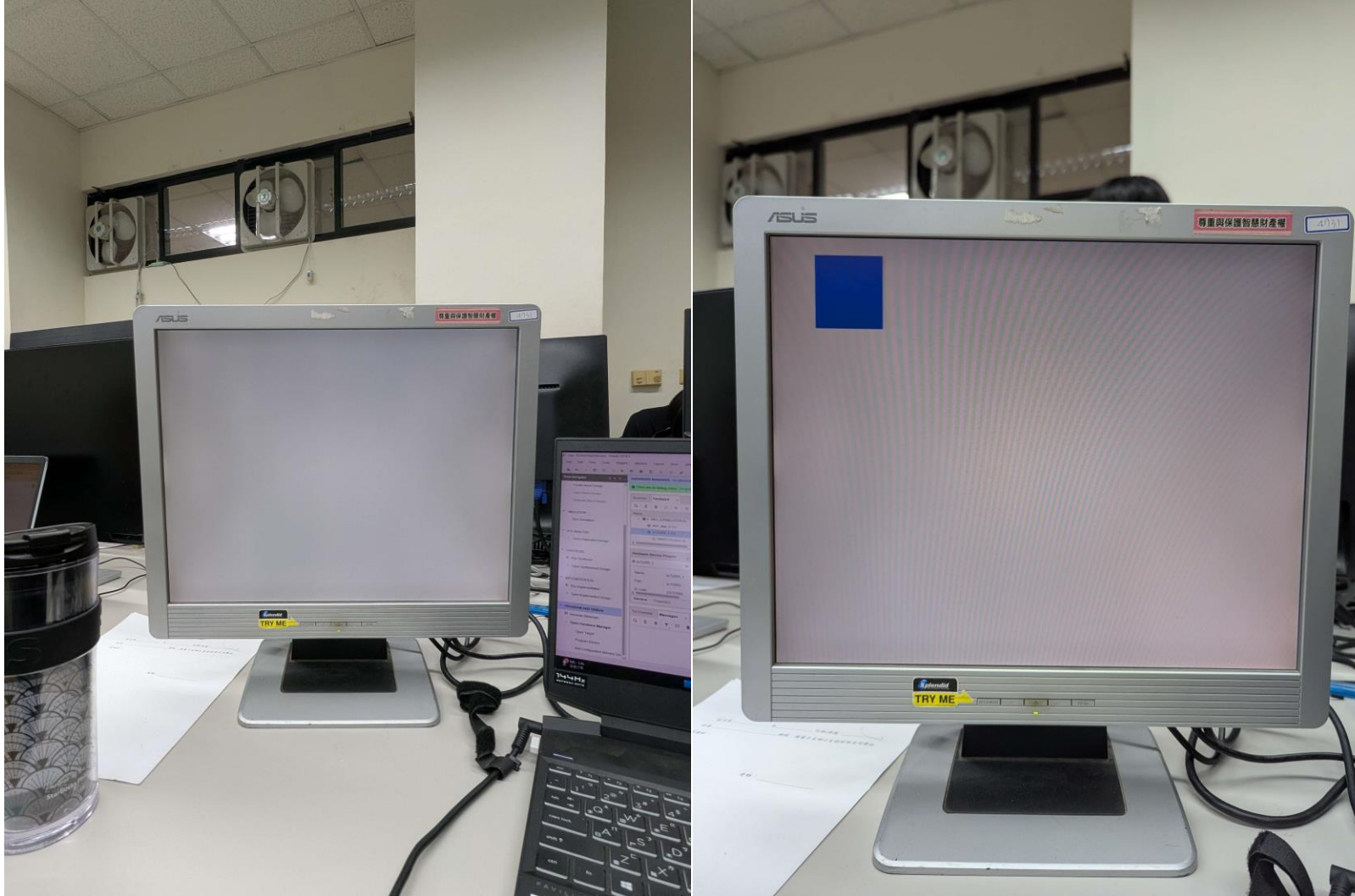
Timing diagram showing digital signals over 350 us. The signals are:

- i_clk**: Constant high signal.
- i_rst**: Constant high signal.
- o_hsync**: Periodic square wave signal.
- o_vsync**: Constant low signal.
- o_red[3:0]**, **o_green[3:0]**, **o_blue[3:0]**: 4-bit data buses that output 1111 during each horizontal sync period.
- clk_period**: 10000 ps.

成果展示 – 週進度項目 (2025/1/24)



成果展示 – 週進度項目 (2025/1/24)



問題記錄 (系統環境問題)

Q:上傳時螢幕出現錯誤

A:頻路不對

2025/3/21

- Q1：vivado編譯時一直出現軟體的錯誤
A1：換成使用quartus
(11/21)
- 無 (12/12)
- 更換回vivado(12/25)

問題記錄 (軟體問題)

打程式時語法上有問題

參考資料

https://blog.csdn.net/qq_21794157/article/details/116013993 vga資料