SH72513 ISR 割り付け

HWカウンタは、ATU-III タイマDのダウンカウンタ00と10を使用している。これは、割り込みレベルを別々に設定したいためである。

以下は、sample1.oil より抜粋

```
/* シリアルIOエラー割込み(SCIA) */
ISR ErrHwSerialInt {
    CATEGORY = 1;
       ENTRY = 424;
PRIORITY = 6;
                                     /* SCIA ERI1 */
};
/* シリアルIO受信割込み(SCIA) */
ISR RxHwSerialInt {
       CATEGORY = 1;
ENTRY = 425;
                                     /* SCIA RXI1 */
       PRIORITY = 6;
/* HWカウンタ割込み1
ISR HwCnt1Int {
                                           */
       CATEGORY = 1;
ENTRY = 224;
PRIORITY = 5;
                                    /* ATU UDIDOO */
};
/* システムタイマ割込み */
ISR SysTimerInt {
CATEGORY = 2;
ENTRY = 140; /* CMTO
PRIORITY = 4;
                                    /* CMTO */
/* サンプルカウンタソース割込み */
ISR CounterInt {
CATEGORY = 2;
       ENTRY = 144;
PRIORITY = 3;
                                    /* CMT1 */
};
/* HWカウンタ割込み2 */
ISR HwCnt2Int {
    CATEGORY = 2;
    ENTRY = 236; /* ATU I
    PRIORITY = 2;
    RESOURCE = IntLevelRes;
                                    /* ATU UDID10 */
};
```