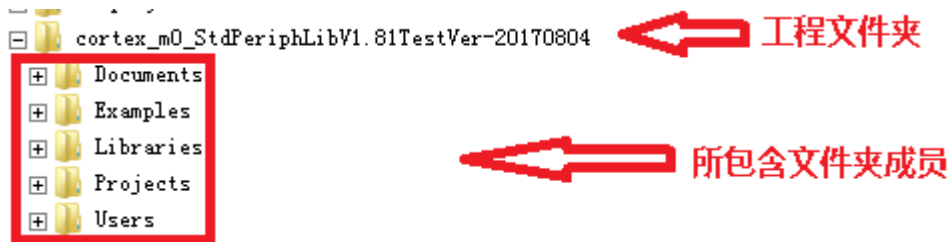


# 工程文件结构说明

## 1. 文件结构

整个工程中包含 5 个文件夹“Documents”,“Examples”,“Libraries”,“Projects”和“Users”,具体结构如下::



- 1) “Documents” 包含对文件项目内容或操作的说明文档
- 2) “Example” 包含对一些简单的程序举例
- 3) “Libraries” 包含芯片相关的库文件程序
- 4) “Projects” 包含本项目的多种工程文件
- 5) “Users” 包含应用者可以修改和编写的应用程序

## 2. 子文件夹

### 2.1. Documents

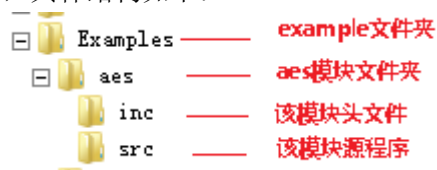
该文件夹包含各种与此项目相关的文档,使用者在操作工程前或使用较为复杂的模块时可阅读本文件夹中的文档资料以方便后续使用,同时当遇到问题时可以先查阅本文件夹中是否有相应的解决方法。

### 2.2. Examples

该文件夹包含对芯片中一些模块的使用方式进行简单的程序举例说明,可作为新使用者的参考依据或功能理解。

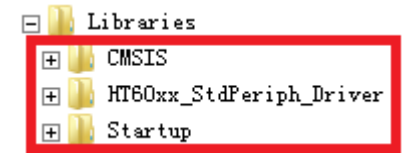
使用者可通过文件夹中的子文件夹名字,并与芯片内模块的名字进行关联参考。

任何一个子文件夹里都包含两个各文件夹名字是“src”和“inc”,分别放置源程序和头文件,具体结构如下:



## 2.3. Libraries

该文件夹包含整个工程中所有相关芯片的底层程序文件，使用者可以通过其中的函数对芯片进行对应的操作，具体结构如下：

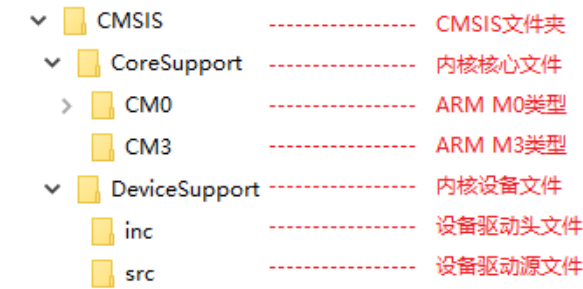


- 1) “CMSIS” 包含芯片内核文件程序
- 2) “HT60xx\_StdPeriph\_Driver” 包含芯片库文件程序
- 3) “Startup” 包含芯片上电的启动程序

**\*注：该文件夹内容不可随意修改，只有官方人员可以操作，使用者可阅读其内容如若擅自修改出现问题，官方不承担任何责任。\***

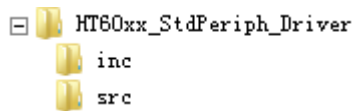
### 2.3.1. CMSIS

“CMSIS” 其中按照 ARM 类型进行下一层文件夹的划分，在每个类型文件夹下面会继续划分内核文件和对应的内核驱动文件，具体结构如下：



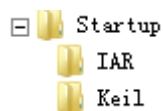
### 2.3.2. HT60xx\_StdPeriph\_Driver

“HT60xx\_StdPeriph\_Driver” 包含芯片相关的库文件和头文件，具体结构如下图：“src” 包含源程序，“inc” 包含头文件。



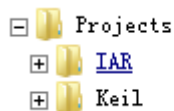
### 2.3.3. Startup

“Startup” 包含芯片上电启动的程序，并根据不同编译工具进行一定区分，具体结构如下图：IAR 包含适配 IAR 编译器的启动文件，Keil 包含适配 Keil 编译器的启动文件。



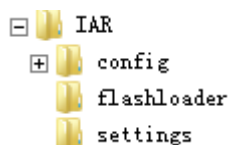
## 2.4. Projects

“Projects” 主要是包含整个项目的工程文件，内部包含本芯片所支持的各种工程所对应的软件，如 Keil，IAR 等，具体结构如下：



### 2.4.1. IAR

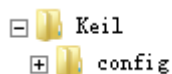
本文件夹包含了 IAR 软件的具体工程内容和配置，具体结构如下：（只对文件夹说明）



- 1) “config” 文件夹包含本工程中所有芯片类型各自编译过程和结果的输出文件
- 2) “flashloader” 文件夹包含所有芯片的基本和配套参数的资源信息
- 3) “settings” 文件夹是 IAR 工程中自身生成的配置信息

### 2.4.2. Keil

本文件夹包含了 Keil 软件的具体工程内容和配置，具体结构如下：（只对文件夹说明）



“config” 文件夹包含本工程中所有芯片类型各自编译过程和结果的输出文件

## 2.5. Users

本文件夹包含使用者工程需要编译的源文件和头文件，具体结构如下：“src” 包含源程序，“inc” 包含头文件。

