

数字电路模拟

主要做了如下工作：

1. 使用斜堆重新实现了agenda类型，比教材上的队列实现复杂度更低，代码也更优雅。同时保持了和教材上的实现同样的接口
2. 使用级联加法器实现了级联减法器。并做了比较完备的测试

杨至轩 2014 4 16