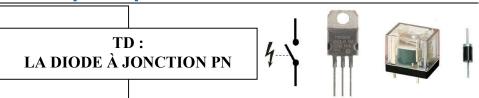


Séquence 9a Les composants en commutation. Interrupteurs parfaits.

Spécialité : Sciences de l'ingénieur

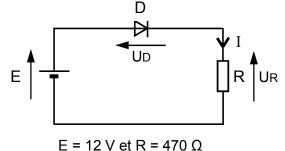
- ✓ Modélisation de la diode
- ✓ Loi des mailles
- ✓ Loi d'ohm



1. Exercice N°1.

Soit le montage électronique ci-dessous comprenant une diode à jonction PN que l'on suppose idéale.

1) Déterminer l'état de la diode. Justifier votre réponse.

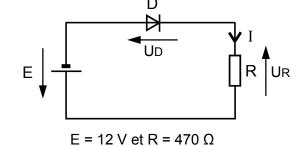


2) Calculer I, UR et UD. Justifier votre réponse.

2. Exercice N°2.

Soit le montage électronique ci-dessous comprenant une diode à jonction PN que l'on suppose idéale.

1) Déterminer l'état de la diode. Justifier votre réponse.



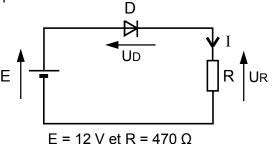
2) Calculer I, UR et UD. Justifier votre réponse.

3. Exercice N°3.

Soit le montage électronique ci-dessous comprenant une diode à jonction PN pour laquelle on prend en compte la tension de seuil E0 et la résistance dynamique r_D .

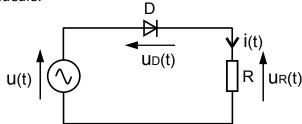
On donne E0 = 0,6 V et r_D = 5 Ω .

- 1) Déterminer l'état de la diode. Justifier votre réponse.
- 2) Calculer I, UR et UD. Justifier votre réponse.



4. Exercice N°4 : Application de la diode (montage redresseur).

Soit le montage électronique ci-dessous comprenant une diode à jonction PN que l'on suppose idéale.

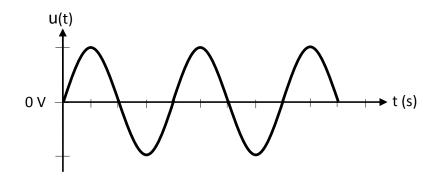


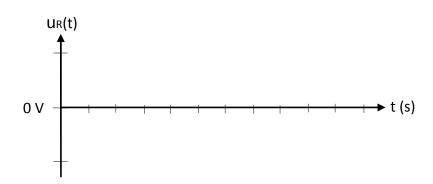
u(t) est une tension sinusoïdale de période T ayant les caractéristiques suivantes :

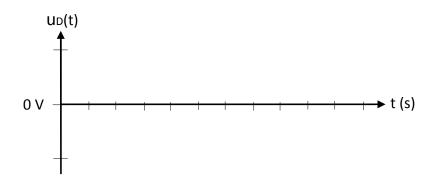
- fréquence f = 50 Hz
- valeur efficace U = 230 V
- valeur moyenne Umoy = 0 V.
- 1) **Indiquer** les valeurs numériques de Umax, Umin et T sur le chronogramme de u(t) donné à la page suivante.
- 2) **Remplir** le tableau ci-dessous relatif au fonctionnement de ce montage.

Intervalle de temps	t appartient à l'intervalle [0;T/2]	t appartient à l'intervalle [T/2;T]
Signe de U(t)		
Schéma équivalent du montage		
Ur(t)		
u⊳(t)		

3) En **déduire** le tracé des chronogrammes des tensions UR(t) et UD(t).







4) **Donner** le type de redressement effectué ici.