

Top adında bir modül uygulanacak, clk, rst adında bir bitlik girişi ve LED adında 16 bitlik çıkışı olacak. Rst sinyali bu modüle 1 olarak gittiğinde, 16 bitlik LED sinyallerinin değeri 16'b0000000000000001 olacak. Sadece en sağdaki LED yanacak ve diğerleri sönecek.

Rst olmadığına (yani 0 olduğunda), LED'lerin her saat döngüsünde sağa hareket ettiği bir tasarım yapın.

... 0 0 0 X

... 0 0 X 0

... 0 X 0 0

...X 0 0

....

FPGA'nın saati 10 Hz olduğundan yavaşlatın.

Simülatörü kullan