

تمرین سری چهارم – فصل چهارم

مدار منطقى

مهلت تحویل: 1402/10/14

ترم اول سال تحصيلي 1404-1403

- هدف از تمرین، کمک به تثبیت و مرور مطالب آموخته شده در کلاس و آمادگی برای امتحانات است. از این رو، با عدم کپی برداری به خودتان برای رسیدن به این هدف یاری رسانید.
  - پاسخ تمرینات را ترجیحا در قالب یک فایل فرمت pdf در سامانه بارگذاری نمایید.
- عنوان تمرین را نام و نام خانوادگی و شماره تمرین قرار دهید. همچنین نام و نام خانوادگی، شماره دانشجویی و شماره تمرین در بالای برگه پاسخ نوشته شود.
  - تمرینات را در زمان مقرر در سامانه بارگذاری نمایید.
- حداکثر سـه روز پس از پایان مهلت تحویل، در صـورت عدم تشـکیل کلاس حل تمرین یا عدم قرارگیری حل سـوالات بر روی سامانه، می توانید پاسخ را برای استاد یا دستیار آموزشی ایمیل نمایید. به ازاء هر روز تاخیر، 10 درصد از نمره تمرین کسر خواهد شد.
  - نوشتن راه حل برای سوالات الزامی است.

- 1. با استفاده از جمع کننده (adder) و انتخاب گر (MUX)، یک مدار مقایسه گر برای دو عدد دو بیتی طراحی کنید (فقط از اجرا گفته شده استفاده کنید و مدار های داخل این بخش ها را نیز طراحی کنید.)
  - 2. با توجه به اطلاعات زیر، به سوالات پاسخ دهید.
  - دو کدکننده (decoder)  $A_2$ ، ( $A_1$ ، ( $A_0$  و رودی و  $A_2$ ) داریم که  $A_2$ ، ( $A_1$ ، ( $A_0$ ) داریم که  $A_3$ ، ( $A_1$ ) داریم که  $A_2$ ، ( $A_1$ ) د کدکننده دوم است.
    - b. خروجی کدکننده اول به انتخاب گر A-1 شماره MUX1) متصل است و خروجی کدکننده دوم به انتخاب گر  $B_2$ ،  $B_3$  سیگنال های کنترلی دو انتخاب گر هستند.
      - c. خروجی دو انتخاب گر با هم XOR می شوند و خروجی نهایی Z را می سازند. سو الات:
  - 1. اگر ورودی ها به شکل زیر باشند، خروجی هر مرحله(کدکننده ها، انتخاب گر ها و Z) را مشخص کنید:  $A_1=B_2=0$  و  $A_0=A_2=B_0=B_1=1$ 
    - 2. فرمول نهایی Z را با استفاده از Aها و Bها بنویسید.

■ B1 ■ B2 ■ A0 ■ A1 ■ A2 ■ C0 ■ C1 ■ C2 ■ DEC ■

مدار سوال به این شکل است:

(1= نشان دهنده XOR است.)



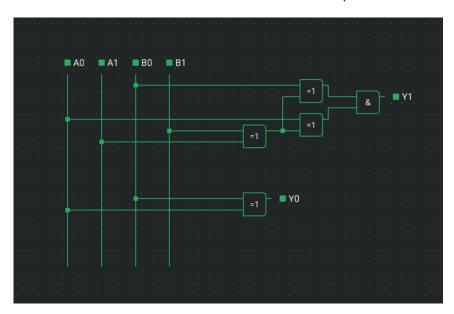
تمرین سری چهارم – فصل چهارم

ترم اول سال تحصيلي 1404-1403

مدار منطقى

مهلت تحويل: 1402/10/14

- 3. اگر در سوال قبل بخواهیم جای دوانتخاب کننده ۱-۸، از یک انتخاب کننده ۱-۸ استفاده کنیم، چه تغییراتی روی بخش های مختلف مدار ایجاد می شود، مدار جدید را با استفاده از Bها طراحی کنید(مدار داخل انتخاب گر را نیز طراحی کنید.)
- 4. مدار زیر چه قطعه ای را نشان می دهد؟ توضیح دهید چگونه این مدار تولید شده است؟ (& نشان دهنده AND و 1= نشان دهنده XOR است.)



 $A_3 \otimes A_3$  می خواهیم مداری را طراحی کنیم که عدد ۴ بیتی  $A_3 A_2 A_1 A_0$  را ورودی بگیرد، اگر عدد زوج بود،  $A_3 \otimes A_3 \otimes A_3$  را در خروجی نشان دهد. (جدول صحت را بکشید و سپس مدار را رسم کنید.)