## 一、选择题

1． 计算机中表示地址时使用（ C ）

A.原码 B.补码 C.无符号数 D.反码

2．当 -1 < x < 0时， [x]补=（ D ）

A.IMG_256 B.2-x C.1-x D.2+x

3．浮点数的表示范围和表示精确度分别取决于（ C ）

A.尾数的位数和阶码的位数

B.机器字长和阶码的位数

C.阶码的位数和尾数的位数

D.阶码的编码和尾数的编码

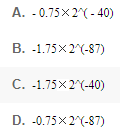
1. 假设寄存器为8位，用补码形式存储机器数，包括一位符号位，那么十进制数-25在寄存器中的十六进制形式表示为（ A ）。

A.E7H B.99H C.E6H D.67H

1. 如果某系统15\*4=112成立，则系统采用的进制是（ D ）。

A.9 B.8 C.7 D.6

1. 某IEEE754格式32位浮点数，若其对应的十六进制代码为ABE00000，则浮点数的真值为（ C ）



7． 两个字长16位的补码0A2B和E16A, 带符号扩展成32位后的结果分别（ C ）。

A.11110A2B和FFFFE16A B.00000A2B和0000E16A

C.00000A2B和FFFFE16A D.FFFF0A2B和0000E16A

8. 有字长为8位的代码10010011，分别采用奇校验和偶校验方式对其编码，把增加的1位校验码安排在编码结果的最低位，则得到的奇、偶校验编码分别是 ( D )

A.110010011和010010011 B.010010011和110010011

C.100100110和100100111 D.100100111和100100110

9．对于IEEE754格式的浮点数，下列描述正确的是 ( B ) 。

A.阶码用移码表示，尾数用补码表示 B.阶码用移码表示，尾数用原码表示

C.阶码和尾数都用原码表示 D.阶码和尾数都用补码表示

10. 对字长为8位的二进制代码10001101，下列说法错误的是（ A ）

A.如果代码为标准移码数，则其十进制真值为+115

B.如果代码为补码数，则其十进制真值为-115

C.如果代码为原码数，则其十进制真值为-13

D.如果代码为无符号数，则其十进制真值为+141

1. 若浮点数的尾数是用5位补码来表示(其中符号位1位)，则下列尾数中规格化的尾数是（ D ）

A.11011和01011 B.01011和11010

C.01100和11110 D.10000和01001

1. **（多选）**已知 定点小数[X]补 = 1.X1X2X3, 若要求X≤-0.75，则下列满足要求的是（ ACD ）
2. X1X2X3 = 000 B.X1X2X3 = 001 C.X1X2X3 =101 D.X1X2X3=010
3. **（多选）**在IEEE 754浮点机器数中不出现的是（ AC ）
4. 基数 B.尾数的符号位 C.尾数中最高位的1 D.阶码的符号位
5. **（多选）**关于奇偶校验的下列描述中，错误的描述是 （ AC ）

A.检测得到的无错结论可靠

B.检测得到的有错结论可靠

C.可纠正1位错误

D.只需要1位校验位

1. 设机器字长为16位，定点表示时，数据位15位，符号位1位，则定点补码表示时能表示的最小负数为 （ -32768 ）（填写十进制数，要带符号，且符号与数字间不能有空格）
2. 将一个十进制数-129表示成补码时，至少应采用（ 9 ）位二进制数
3. 执行算术右移指令的操作过程是（ B ）

A.进位标志移至符号位，各位顺次右移1位

B.操作数的符号位不变，各位顺次右移1位，符号位拷贝至最高数据位

C.操作数的符号位填0，各位顺次右移1位

D.操作数的符号位填1，各位顺次右移1位

1. 原码除法是指（ B ）

A.操作数用绝对值表示，加上符号位后相除 B.操作数取绝对值相除，符号位单独处理

C.操作数用原码表示，然后相除 D.操作数用补码表示并进行除法，但商用原码表示

1. 对8位补码操作数A5H，进行二位算术右移后的十六进制结果为（ C ）H

A.69 B.D2 C.E9 D.52

1. 单符号位补码表示的两个同号数相加或异号数相减时，所得结果的符号位SF和进位标志CF进行（ C ）运算为1时，表示运算的结果产生溢出

A.与非 B.与 C.异或 D.或

1. 在定点二进制运算器中，减法运算一般通过（ B ）来实现

A.原码运算的二进制减法器 B.补码运算的二进制加法器

C.补码运算的二进制减法器 D.反码运算的二进制加法器

1. 浮点数加减运算过程一般包括对阶、尾数运算、规格化、舍入和判溢出等步骤。设浮点数的阶码和尾数均采用补码表示，且位数分别为5位和7位（均包含2位符号位）。若有两个数X = 2^7 ×29/32 ,Y= 2^5× 5/8，则用浮点加法计算X+Y 的最终结果是（ D ）

A.00111 0100010 B.01000 0010001

C.00111 1100010 D.溢出

1. 若浮点数用补码表示，则判断运算结果是否为规格化数的方法是（ B ）

A.阶符与数符相异 B.数符与尾数小数点后第一位数字相异

C.阶符与数符相同 D.数符与尾数小数点后第一位数字相同

1. 设机器数字长8位(含1位符号位)，若机器数DAH为补码，分别对其进行算术左移一位和算术右移一位，其结果分别为（ B ）

A.B5H，6DH B.B4H，EDH

C.B4H，6DH D.B5H，EDH

1. 下列说法错误的是（C ）

A.并行加法器中虽然不存在进位的串行传递，但高位的进位依然依赖于数据的低位

B.在小数除法中，为了避免溢出，要求被除数的绝对值小于除数的绝对值

C.补码乘法器中，被乘数和乘数的符号都不参加运算 //符号位要单独拿出来进行异或运算

D.运算器中通常都有一个状态标记寄存器，为计算机提供判断条件，以实现程序转移

1. **（多选）**以下关于ALU的描述中，不正确的是（ ACD ）

A.只做算术运算

B.支持算术与逻辑运算

C.只做逻辑运算

D.只做加法与减法运算

1. **（多选）**在浮点数加减法运算“规格化”步骤中，以下（ AB ）尾数(假定采用补码表示)需要进行”左规”运算？（以下各数均为2进制表示）

A.11.1000 B.00.0111 C.10.0100 D.00.1000

1. 计算机字长为8位，若 x = - 1101101，则 [x/4]补 的值为 （直接填写二进制数）

11100101

1. 计算机字长为8位，若 x = - 101101，则 2[x]补的值为 （直接填写二进制数）

10100110