

XM 64107

电工与电子技术实验教程

张廷锋 主编

蓝慕云 肖君 李振豪 崔瀛 廖中熙 编写

目录

实验六 RLC 串联谐振电路的研究.....	2
实验八 RL 串联电路及其功率因数的提高.....	6
第三章 模拟电子技术实验.....	53
实验十三 晶体管共射极放大电路.....	53
实验十四 多级阻容耦合放大电路与射极跟随器.....	78
实验十五 集成运算放大器的基本运算电路.....	81
实验十六 集成运算放大器的非线性应用.....	85
实验十七 整流、滤波、稳压电路.....	89
第四章 数字电子技术实验.....	错误!未定义书签。
实验二十 组合逻辑电路的设计.....	错误!未定义书签。
实验二十三 计数、译码、显示电路.....	错误!未定义书签。
第五章 综合设计实验.....	错误!未定义书签。
实验二十五 温度测量与控制电路设计.....	错误!未定义书签。
实验二十七 竞赛抢答器电路设计.....	错误!未定义书签。

实验六 RLC 串联谐振电路的研究

一、实验目的

- (1) 观察 RLC 串联电路谐振现象，加深对串联谐振电路特点的理解，掌握电路参数对频率特性的影响。
- (2) 掌握测量谐振频率、品质因数和绘制频率特性曲线的方法。

二、实验原理

电路谐振是在特定条件下出现的一种现象。对一个含有电感和电容的二端网络，若出现了其端口电压与电流同相的现象，则说明电路发生了谐振。

1. 串联谐振的条件

图 2-6-1 所示的 RLC 串联电路中，电路的复阻抗为

$$Z = R + j\left(\omega L - \frac{1}{\omega C}\right) = R + j(X_L - X_C)$$

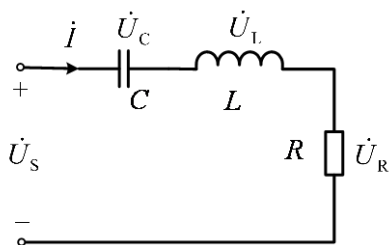


图 2-6-1 RLC 串联电路

阻抗模随频率变化的如图 2-6-2 所示，当电路发生谐振时， $\omega L - \frac{1}{\omega C} = 0$ ，即 $X_L = X_C$ ，由此可得谐振角频率和谐振频率分别为

$$\omega_0 = \frac{1}{\sqrt{LC}}, \quad f_0 = \frac{1}{2\pi\sqrt{LC}}$$

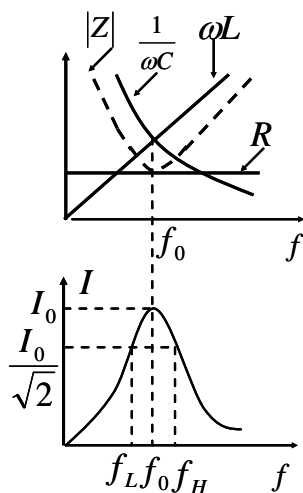


图 2-6-2 谐振曲线

2. RLC 串联电路谐振时的特点

- (1) 谐振时，电路电抗为零，阻抗 $Z=R$ ，电路呈纯电阻性， \dot{U} 与 \dot{I} 同相。
- (2) 当信号源电压 U_S 不变时，电路的电流最大。谐振时电流为

$$I_0 = \frac{U_S}{R}$$

由于电阻的电压 U_R 与电流 I 满足 $U_R=RI$ ，在实验中就可以用交流毫伏表测量电阻电压 U_R ，当 U_R 达到最大时对应的信号源频率就是电路的谐振频率 f_0 。

(3) 电感电压 u_L 与电容电压 u_C 大小相等、方向相反，且电感电压 u_L 与电容电压 u_C 为信号源电压 u_S 的 Q 倍。其中 Q 称为电路的品质因数，即

$$Q = \frac{U_C}{U_S} = \frac{U_L}{U_S} = \frac{1}{\omega_0 RC} = \frac{\omega_0 L}{R} = \frac{1}{R} \sqrt{\frac{L}{C}}$$

当 L 、 C 不变，改变 R 时， RLC 串联电路的谐振频率 f_0 不变，但品质因数改变。

3. RLC 串联电路的幅频特性

RLC 串联电路电流大小与信号源频率的关系，称为电流的幅频特性，其表达式为

$$I = \frac{U_S}{\sqrt{R^2 + \left(\omega L - \frac{1}{\omega C}\right)^2}} = \frac{U_S}{\sqrt{R^2 + Q^2 \left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)^2}}$$

为了便于比较不同的串联谐振电路，通常使用归一化的通用频率特性，其表达式为

$$\frac{I}{I_0} = \frac{1}{\sqrt{1+Q^2\left(\frac{f}{f_0}-\frac{f_0}{f}\right)^2}}$$

为了使频带信号能在允许的衰减范围内通过谐振电路，一般定义当电流幅值下降到峰值的 $1/\sqrt{2}$ 倍时所对应的频率为截止频率。大于 f_0 的称为上限频率 f_H ，小于 f_0 的称为下限频率 f_L ，介于两者之间的频率范围称为通频带 BW ，即

$$BW = f_H - f_L = \frac{f_0}{Q} \quad (2-6-1)$$

式(2-6-1)表明，通频带与品质因数成反比。

电流 I 随频率 f 变化的曲线如图 2-6-2 所示。当电路中的 L 、 C 和信号源电压 U_s 不变时，改变 R 将得到不同 Q 值的谐振曲线， Q 值越大，特性曲线越尖锐，通频带越窄，电路的选择性越好。

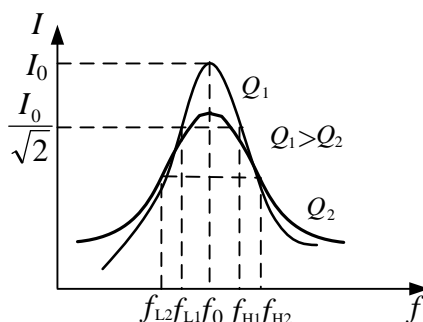


图 2-6-2 不同 Q 值时的电流幅频特

三、实验器材

函数信号发生器、电子实验箱、交流毫伏表、示波器、电感、电容、电阻等

四、实验预习要求

- (1) 按照实验要求给定的电路参数，计算出电路的谐振频率 f_0 =_____Hz。
- (2) 实验要求 3 中，保持 L 为 10mH、 C 为 0.01 μ F，要求品质因数 $Q=10$ ，则 R =____ Ω 。
- (3) 简述有哪些方法可以判别 RLC 串联电路发生谐振？

五、实验内容

(1) 按图 2-6-1 所示电路接线。取 R 、 L 、 C 分别为 200 Ω 、10mH、0.01 μ F。把函数信号发生器（正弦波）的输出频率调节到 f_0 ，有效值 U_s 为 1V。用交流毫伏表测量电阻上电

压 U_R ，应有 $U_R \approx U_S$ ，否则再微调函数信号发生器的输出频率，使 U_R 达到最大值，所对应的频率即为该串联电路的谐振频率 f_0 ，测量谐振时电阻、电感、电容的电压值，记录于表 2-6-1 中。

表 2-6-1

RLC 串联电路谐振点测试

R (Ω)	测量数据				计算值		
	f_0 (kHz)	U_R (V)	U_L (V)	U_C (V)	f_0 (kHz)	Q	BW (kHz)
200							

(2) 在 f_0 为中心，分别增大、减小函数信号发生器的频率，每隔一定频段测量一次 U_R ，记录于表 2-6-2 中（注意测量过程中始终保持 $U_S=1V$ ）。

表 2-6-2

RLC 串联电路谐振曲线测试

R (Ω)	序号	f_1	f_2	f_3	f_4	f_5	f_6	f_0	f_7	f_8	f_9	f_{10}	f_{11}	f_{12}
	f (kHz)													
200	U_{R1} (mV)													
	$I_1=U_{R1}/R_1$													
	U_{R2} (mV)													
	$I_2=U_{R2}/R_2$													

(3) 设计一个串联谐振电路，使其谐振频率 f_0 与步骤 1 保持不变，品质因数 $Q=10$ ，测量上述各项指标，记录于表 2-6-1、表 2-6-2 中。

(4)（扩展要求）用双踪示波器观测 U_S 、 U_R 波形，调节 U_S 的频率，观察 U_S 、 U_R 的幅度和相位关系。

六、实验注意事项

(1) 选择频率测试点时，靠近谐振频率点的频率间隔应小一些（如 500Hz），远离谐振频率点的频率间隔可取大一些（如 1000~2000Hz）。

(2) 注意在调节函数信号发生器频率的过程中保持其输出电压 U_S 不变。

七、实验报告要求

(1) 整理实验数据，用方格纸在同一坐标平面上画出不同 Q 值得两条电流谐振曲线。说明品质因数 Q 对谐振曲线的影响。

(2) 分析谐振时， U_C 和 U_L 有什么关系？ U_C 、 U_L 与 U_R 有什么关系？

(3) 根据理论计算，电路发生谐振时，应有 $U_R = U_S$ ，实际测量中，总有 $U_R < U_S$ ，分析理论计算与实际测量不同的原因？

实验八 RL 串联电路及其功率因数的提高

一、实验目的

- (1) 通过实验，深刻理解交流电路中电压电流的相量关系。
- (2) 学习提高交流电路功率因数的方法。
- (3) 了解荧光灯电路的工作原理及安装方法。
- (4) 学习自耦变压器和单相功率表的使用。

二、实验原理

1. 荧光灯电路的组成及工作原理

荧光灯电路由荧光灯管、镇流器、启辉器及开关组成，如图 2-8-1 所示。

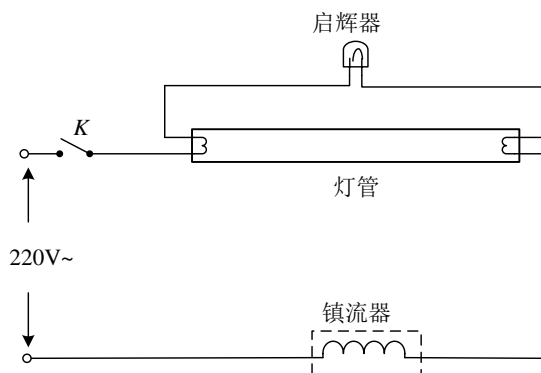


图 2-8-1 日光灯电路图

(1) 荧光灯管。荧光灯管是内壁涂有荧光粉的玻璃管，两端各有一组灯丝，管内填充有氙气和少量水银。灯管工作时，可认为是电阻性负载。

(2) 镇流器。镇流器是一个带铁芯的线圈。在荧光灯启动时，它和启辉器配合产生瞬间高压促使灯管导通，管壁荧光粉发光。灯管发光后在电路中起限流作用。工作时镇流器是电感性负载。

(3) 启辉器。启辉器的外壳由铝或塑料制成，壳内有一个充有氙气的小玻璃泡和一个纸质电容器。玻璃泡内有两个电极，其中弯曲的电极是由热膨胀系数不同的双金属片制成。电容器的作用是防止启辉器触片断开时产生的火花将触片烧坏，也防止管内气体放电时产生的电磁波对电视机等电器的干扰。

(4) 荧光灯电路的启动过程。如图 2-8-1 示电路，电源开关 K 接通瞬间，220V 交流电压通过灯管两端灯丝及镇流器作用于启辉器两电极，使启辉器的电极间产生辉光放电，放电产生的热量使双金属电极伸直，两电极的触点闭合，这时荧光灯的灯丝通过电极触点以及镇流器与电源形成通路，辉光放电停止，双金属电极因温度下降复原，两电极断开，

电路断开瞬间，由于电流突降，镇流器将产生一个自感高电势，这个自感高电势与电源电压串联叠加后加在灯管两端，形成一个很强的电场，使灯管中的气体电离而产生弧光放电，弧光放电所产生的紫外线激发了灯管壁上的荧光粉发光。在荧光灯进入正常的工作状态后，电源电压的一部分降落在镇流器上，使灯管与启辉器两端的电压较低，启辉器因电压不足而不会再次动作。

2. 感性负载功率因数的提高

荧光灯工作时，灯管和镇流器可等效为一个 RL 串联电路，其中 R 为灯管的等效电阻与镇流器的线圈电阻之和，是一种感性负载， RL 串联电路的功率因数为

$$\cos\varphi = \frac{P}{UI} \quad (2-8-1)$$

由于感性负载有较大的感抗，因而功率因数较低。当负载功率 P 和供电电压 U 一定时，功率因数 $\cos\varphi$ 越低，则从式 (2-8-1) 可知，线路电流 I 就越大，从而增大了输电线路的电压降和线路功率损耗，若输电线路的总电阻为 R_l ，则线路电压降和线路功率损耗分别为 $\Delta U = IR_l$ 和 $\Delta P = I^2 R_l$ ，另外，电路的功率因数越低，表明无功功率就越大，电源就必须用较大的容量和负载电感进行能量交换，电源向负载提供有功功率的能力就必然下降，从而降低了电源容量的利用率。因而，要减少输电线路的损耗，提高供电设备的利用率，就必须采取措施提高用电设备的功率因数。

提高电感性负载功率因数的方法通常是在负载两端并联容量适当的电容器，使负载的无功总功率 $Q = Q_L - Q_C$ 减小，这样，在传送的有功功率不变时，输电线路电流减小，当并联电容器的 $Q_C = Q_L$ 时，总无功功率 $Q = 0$ ，此时功率因数 $\cos\varphi = 1$ ，线路电流 I 最小。若继续并联电容器，等效负载变为容性，将导致功率因数下降，线路电流增大，这种现象称为过补偿。

三、实验器材

荧光灯管、镇流器、启辉器、交流电压表、交流电流表、功率表、电容器、自耦变压器、测电流插座盒及插头

四、实验预习要求

- (1) 熟悉荧光灯电路的工作原理。
- (2) 了解功率表的工作原理和使用方法。

五、实验内容

(1) 按图 2-8-2 接线，将电容器全部断开，自耦变压器调到输出为 0V 位置。检查线路无误后，合上电源开关 Q ，调节自耦变压器使其输出电压为 220V（输出端接交流电压表校准），此时荧光灯管应启动工作。

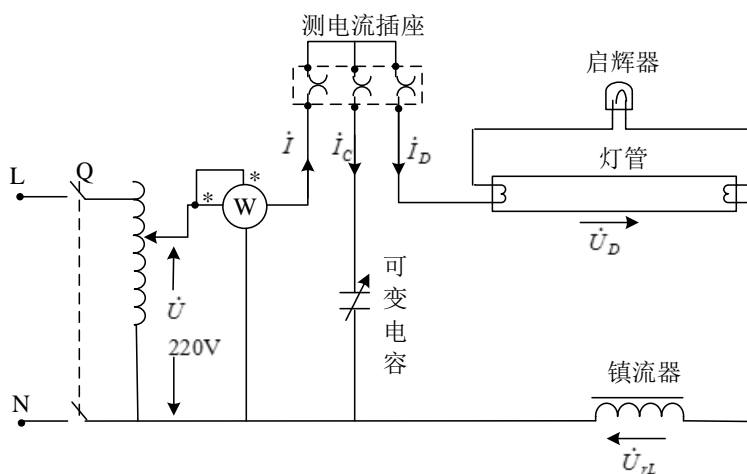


图 2-8-2 日光灯电路接线图

(2) 测量荧光灯电路的端电压 U 、灯管端电压 U_D 、镇流器端电压 U_{L_L} 、灯管电流 I_D 及功率表读数 P ，记录于表 2-8-1 中。

表 2-8-1 电压及功率测量

U/V	$U_D (V)$	$U_{L_L} (V)$	$I_D (A)$	$P (W)$

(3) 提高功率因数。按表 2-8-2 要求，分别接入不同容量的电容器，测量各参数，记录于表 2-8-2 中。

表 2-8-2 功率因数的提高

测量次序	$C (\mu F)$	$P (W)$	$I (A)$	$I_D (A)$	$I_C (A)$	$\cos \phi$
1						
2						
3						
4						
5						
6						
7						
8						

六、实验注意事项

(1) 本实验电路的额定输入电压为 220V。应接到三相自耦调压器输出的一相相线及零线上，接通电源前应把三相自耦调压器的输出调到零，在输出端接入电压表监控，接通电源后再把电压调到 220V。

(2) 本实验采用 220V 交流电压，在操作过程中，要注意人身和设备安全，身体不要

接触电路的裸露带电部分。接拆线路前必须断电，线路接好后，必须仔细检查无误后方可接通电源。

七、实验报告要求

- (1) 整理实验数据，并用坐标纸画出 $I = f(C)$ 曲线和 $\cos \varphi = f(C)$ 曲线。
- (2) 根据表 2-8-1、表 2-8-2 数据说明为什么 $U \neq U_D + U_{IL}$ ； $I \neq I_D + I_C$ ？
- (3) 并联电容器提高了电路的功率因数，能否改变感性负载本身的功率因数？为什么？
- (4) 要使电路的功率因数 $\cos \varphi = 1$ ，应并联多大容量的电容？
- (5) 提高功率因数的补偿电容器为什么要在负载端就近连接，而不在发电端集中补偿？

第三章 模拟电子技术实验

实验十三 晶体管共射极放大电路

一、实验目的

- (1) 掌握放大电路静态工作点的调整和测试方法。
- (2) 掌握放大电路的交流电压放大倍数、输入电阻、输出电阻、幅频特性曲线的测量方法。
- (3) 观察静态工作点对放大电路输出波形的影响。
- (4) 熟悉常用电子仪器仪表及模拟电子实验设备的使用。

二、实验原理

图 3-13-1 为电阻分压式稳定静态工作点的共射极单级晶体管放大电路，其基极偏置电路由 R_{B1} 和 R_{B2} 分压电路构成。当在放大器输入端接入交流信号 u_s 后，其输出端便可得到一个与之相位相反、不失真的交流放大输出信号 u_o ，从而实现了电压的正常放大。如果静态工作点选择得过高或过低，或者输入信号过大，都会使输出波形失真。为获得合适的静态工作点，一般采用调节上偏置电阻 R_p 的方法，在发射极接有电阻 R_E ，以稳定静态工作点 Q 。

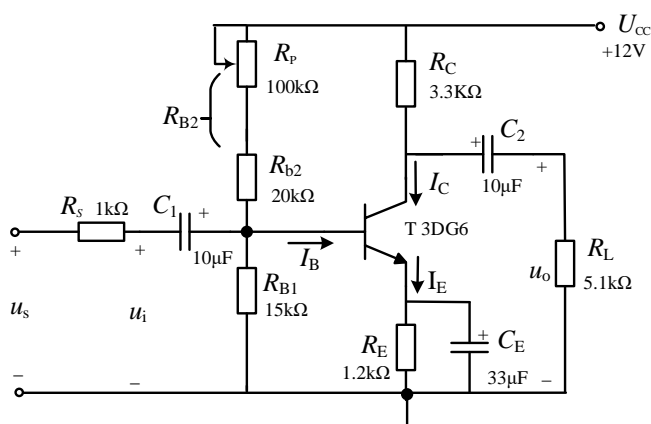


图 3-13-1 共射极放大电路

1. 静态参数分析

在图 3-13-1 电路中,当流过偏置电阻 R_{B1} 和 R_{B2} 的电流远大于晶体管 T 的基极电流 I_B 时 (一般 5~10 倍), 则其静态工作点可用下式估算。

$$U_B \approx \frac{R_{B1}}{R_{B1} + R_{B2}} U_{CC}$$

$$I_E \approx \frac{U_B - U_{BE}}{R_E} \approx (1 + \beta) I_B$$

$$U_{CE} = U_{CC} - I_C(R_C + R_E)$$

2. 动态参数分析

(1) 电压放大倍数 A_u 图 13-1 共射极放大电路 :在输出波形不失真的情况下输出电压与输入电压有效值 (或最大值) 的比值 A_u , 即

$$A_u = u_o / u_i \approx -\beta \frac{R_C // R_L}{r_{be}}$$

(2) 输入电阻 r_i

$$r_i = R_{B1} // R_{B2} // r_{be} = u_i / i_i = R_S u_i / (u_s - u_i)$$

式中: u_s 为信号源电压的有效值; u_i 为放大电路输入电压的有效值; r_i 的大小直接关系到信号源的工作情况。

(4) 输出电阻 r_o

$$r_o = R_L (u_{oc} - u_{oL}) / u_{oL} = R_C$$

式中: u_{oc} 为放大电路开路时输出电压的有效值; u_{oL} 为放大电路接负载 R_L 时输出电压的有效值。

(4) 幅频特性的测量。放大电路的频率特性是指放大器的电压放大倍数 A_u 与输入信号频率之间的关系曲线。单级阻容耦合放大电路的幅频特性曲线如图 3-13-2 所示, A_{um} 为中频电压放大倍数。通常规定, 电压放大倍数随频率变化下降到中频电压放大倍数的 $1/\sqrt{2}$, 即 $0.707A_{um}$ 所对应的频率分别称为下限频率 f_L 和上限频率 f_H , 则通频带为

$$BW = f_H - f_L$$

放大器的幅频特性测量方法是: 测量不同信号频率时的电压放大倍数 A_u , 通过“逐点法”得到放大器的幅频特性曲线。测量时, 可采用前述测 A_u 的方法, 每改变一次信号频率 (注意: 保持输入信号的幅度不变且输出波形不失真), 测量一个输出电压值, 计算电压放大倍数。测量时, 取点要恰当, 在低频段与高频段多测几点, 并找出 f_L 和 f_H 频点, 在

中频段可以少测几点，将测试结果在幅频坐标系中画出来，连接成曲线。

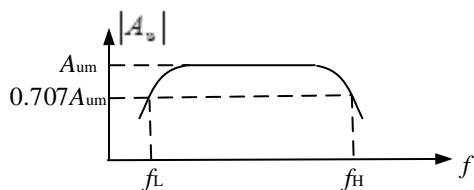


图 3-13-2 幅频特性曲线

三、实验器材

直流稳压电源、函数信号发生器、双踪示波器、万用表、交流毫伏表、晶体三极管、电位器、电阻器、电容器。

四、实验预习要求

- (1) 理解分压式偏置放大电路的工作原理及电路中各元件的作用。
- (2) 估算图 3-13-1 实验电路的性能指标：假设晶体管 $\beta=100$ ， $R_{B1}=15k\Omega$ ， $R_{B2}=40k\Omega$ ， $R_C=3.3k\Omega$ ， $R_L=5.1k\Omega$ ， $U_{CC}=+12V$ ，估算放大电路的静态工作点 Q ，电压放大倍数 A_u ，输入电阻 r_i 和输出电阻 r_o 。
- (3) 了解饱和失真、截止失真或因信号过大引起的失真波形。
- (4) 掌握有关输入电阻、输出电阻及频率特性的测试方法。

五、实验内容

按实验原理图接好电路。以稳压电源负端为接地参考点，按照图 3-13-3 所示各仪器与实验电路的连接方式接入 $U_{CC}=+12V$ 的直流电压，其他仪器根据需要接入相应端。其中实验所用型号为 3DG6 的晶体管管脚如图 3-13-4。

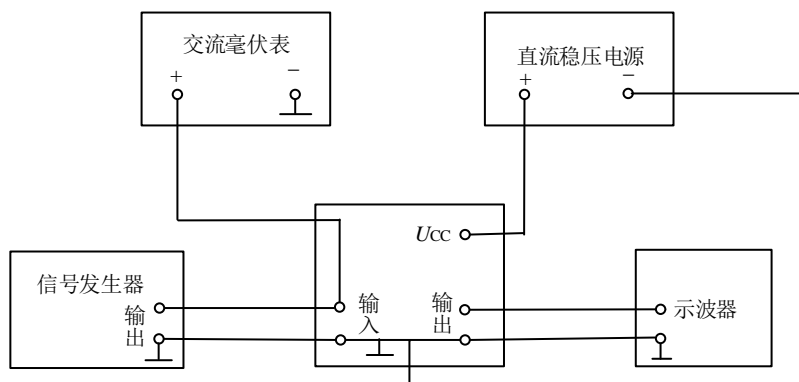


图 3-13-3 实验仪器与放大电路的连接方式

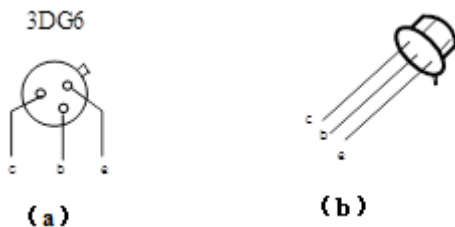


图 13-4 3DG6 晶体管的管脚图

(a) 管脚排列; (b) 外形图

1. 静态工作点的调试与测量

输入端不输入交流信号, 即 $u_i = 0$, 接通直流稳压电源 $U_{CC} = 12V$, 调节上偏置电阻 (通过调节 R_p) 使 $U_C = 7V$, 以保证 Q 点在负载线的中间位置, 测量相应的 U_B 、 U_E 并记入表 3-13-1 中。

表 3-13-1 静态工作点 ($V_C = 7V$)

测 量 值	U_B (V)	U_E (V)	U_C (V)	R_{B2} (k Ω)
计 算 值	U_{BE} (V)	U_{CE} (V)	I_C (mA)	

2. 输入电阻 r_i 、输出电阻 r_o 的确定

在放大电路图 3-13-1 输入端接入频率为 1kHz、有效值为 5mV 的正弦交流信号 u_s , 在输出电压 u_o 不失真的情况下, 用交流毫伏表测出 u_s 和 u_i 的有效值, 计算输入电阻 r_i 并记入表 3-13-2 中。

保持 u_s 不变, 在输出电压 u_o 不失真的情况下, 断开 R_L , 测量放大器空载时的输出电压 u_{OC} ; 接入负载电阻 $R_L = 5.1k\Omega$, 测量放大器带负载时的输出电压 u_{OL} , 计算输出电阻 r_o 并记入表 3-13-2 中。

表 3-13-2 输入 / 输出电阻

负载电阻	测 量 值 (mV)		计 算 值 (k Ω)
R_s	u_s	u_i	$r_i = R_s u_i / (u_s - u_i)$
1k Ω			
R_L	u_{OC}	u_{OL}	$r_o = R_L (u_{OC} - u_{OL}) / u_{OL}$
5.1 k Ω			

3. 测量输出电压, 并计算电压放大倍数

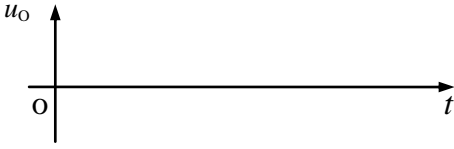
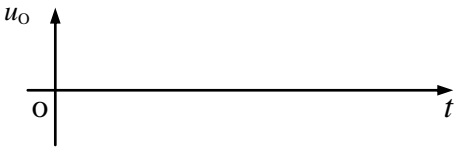
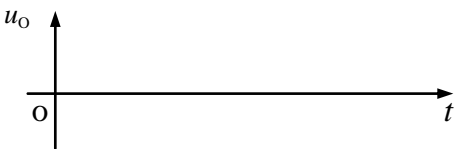

在放大电路输入端接入频率为 1kHz 正弦交流信号, 并使 $u_s = 5mV$, 同时用示波器观察

输出电压 u_o 的波形,在输出波形不失真情况下,按表 13-3 给定条件测量 u_i 和 u_o , 计算 $A_u=u_o/u_i$, 并记入表 3-13-3 中。

电压放大倍数			
测试条件	测 u_i /mV	测 u_o /mV	A_u
$R_L=5.1k\ \Omega$			
$R_L=10k\ \Omega$			
$R_L=\infty$			

4. 静态工作点 Q 变化对输出波形的的影响

在给定条件下,用示波器观察输出波形,并记入表 3-14-4 中。

静态工作点 Q 变化对输出波形的的影响		
测 试 条 件	输 出 波 形	失真类型
R_P 适中, Q 点合适, 输出波形无失真		
R_P 太小, Q 点偏高		
R_P 太大, Q 点偏低		
R_P 适中, Q 点合适, 输入信号幅值太大		

5. (扩展要求) 幅频特性的测量 ($R_L=10k\ \Omega$)

保持放大器的输入信号 $u_s=5mV$ 不变,放大器的输出信号幅度将随输入信号频率的改变而改变,改变输入信号 u_s 的频率,用交流毫伏表测量对应的输出电压 u_o , 记录于表格 3-14-5 中,并画出放大器的幅频特性曲线。

表 3-14-5

幅频特性测量表

f (Hz)					1000				
u_o (mV)	$0.5U_o$	$0.7U_o$	$0.8U_o$	$0.9U_o$	U_o	$0.9U_o$	$0.8U_o$	$0.7U_o$	$0.5U_o$
A_o									

六、实验注意事项

- (1) 为使放大电路正常工作，切记接入工作直流电源。
- (2) 函数信号发生器、示波器等仪器应与实验电路共地。
- (3) 放大电路的输入电压 u_i 和输出电压 u_o 不属于同数量级，测量时要特别注意仪表量程及示数单位。

七、实验总结

- (1) 画出实验电路原理图，列表整理测试结果，并把实测的静态工作点、电压放大倍数、输入电阻值、输出电阻值与它们的理论计算值（取一组相关数据）进行比较，分析产生误差的原因。
- (2) 总结集电极电阻 R_C 、负载电阻 R_L 值及静态工作点对电压放大倍数、输入电阻、输出电阻的影响。
- (3) 讨论静态工作点变化对输出波形的影响。
- (4) 放大电路的测试中，输入信号频率一般选择 1kHz，为何不选择 100kHz 或更高的频率？
- (5) 分析并讨论在调试过程中出现的问题。

实验十四 多级阻容耦合放大电路与射极跟随器

一、实验目的

- (1) 理解多级阻容耦合放大电路总电压放大倍数与各级电压放大倍数的关系。
- (2) 熟悉多级放大电路性能的测试方法。
- (3) 学习多级放大电路输入电阻和输出电阻的测试方法。
- (4) 熟悉射极跟随器的特点及应用。
- (5) 观察输入、输出电压波形，比较其相位关系。

二、实验原理

图 3-14-1 为三级阻容耦合放大电路。阻容耦合的优点：前级和后级直流通路彼此隔开，各级静态工作点互不影响，便于分析和计算。它在多级放大电路中得到了广泛应用。但由于耦合电容的存在，它对直流信号（缓变信号）的传输较弱；在集成电路中制造大电容很困难，不便于集成化。所以，阻容耦合只适用于分立元件组合电路。图中前两级为实验“晶体管共射极放大电路”所做的电阻分压式稳定静态工作点的共射极放大电路；第三级为共集电极连接的射极跟随器。因为它具有电压放大倍数接近于 1（但略小于 1），输出电压与输入电压同相位，输入电阻值大，输出电阻值小等特点，既可做为多级放大电路的输入级，也可做为输出级或中间缓冲级，灵活方便，应用广泛。

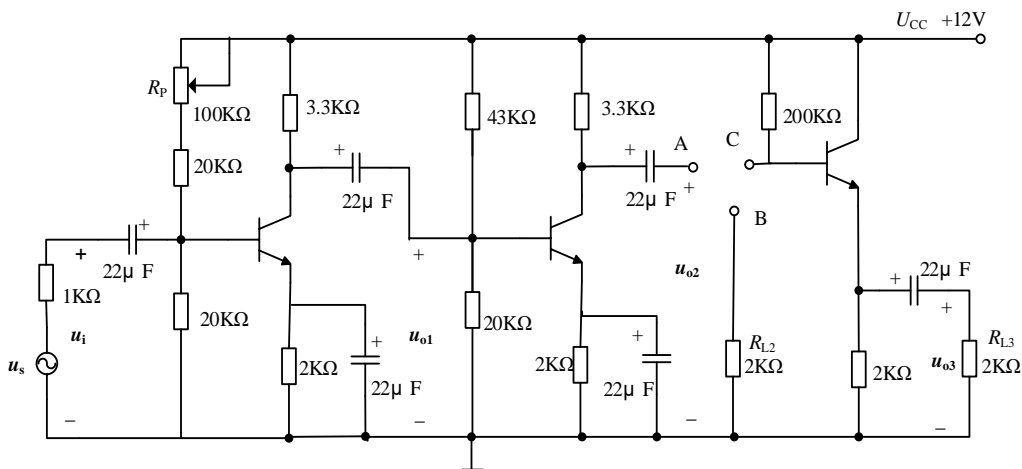


图 3-14-1 三级阻容耦合放大电路

三、实验器材

直流稳压电源、函数信号发生器、双踪示波器、万用表、交流毫伏表、晶体三极管、电位器、电阻器、电容器。

四、实验预习要求

- (1) 复习射极跟随器的特点及应用。
- (2) 了解多级放大电路的工作原理及电路中各元件的作用。
- (3) 熟悉多级放大电路总电压放大倍数与各级电压放大倍数的关系。
- (4) 熟悉本实验所用仪器仪表的使用方法及仿真测试技术。
- (5) 熟悉输入电阻及输出电阻的测试方法。

五、实验内容

按照图 3-14-1 原理图正确连接阻容耦合放大电路。以稳压电源负端为接地参考点，按照图 3-13-2 所示各仪器与实验电路的连接方式接入 $U_{CC}=+12V$ 的直流电压，其他仪器根据需要接入相应端。

1. 静态工作点的调试

输入端不接入交流信号，即 $u_i=0$ ，接通直流稳压电源 $U_{CC}=+12V$ ，通过调节 R_P 使 $U_{C1}=7V$ ，以保证各级 Q 点在其负载线的中间位置。

2. 测量电压放大倍数。

1) 连接 A、B 两点，即第二级放大电路接负载电阻 R_{L2} ，输入 $f=1kHz$ ， $U_s=0.1mV$ 的正弦波信号，观察输入信号 u_i 、输出信号 u_{o2} 波形，在输出信号不失真的情况下测量各级输入、输出电压，算出各级电压放大倍数及总电压放大倍数 (U_{o2}/U_i) 并填表 12-1。

2) 断开 A、B，连接 A、C 两点，即把第三级射极跟随器接入，观察输入信号 u_i 、输出信号 u_{o3} 波形，测量各级输入、输出电压，算出各级电压放大倍数及总电压放大倍数 (U_{o3}/U_i) 并填表 3-14-1。

表 3-14-1 各级输入/输出电压和电压放大倍数

u_i (mV)	u_{o1} (V)	A_{u1}	u_{i2} (V)	u_{o2} (V)	A_{u2}	u_{i3} (V)	u_{o3} (V)	A_{u3}	A_u
						—	—	—	

3) 测量多级放大电路的输入/输出电阻值。用交流电压/电流表测量输入电压和输入电流，然后计算

$$r_i = r_{i1} = u_i / i_i$$

分别测出两级、三级放大电路的空载输出电压、负载输出电压，然后由下式计算 r_o (两

级放大电路输出电阻 r_{o2} ，三级放大电路输出电阻 r_{o3})

$$r_o = R_L(u_{oc} - u_{ol}) / u_{ol}$$

式中： u_{oc} 为开路时输出电压的有效值； u_{ol} 为接负载 R_L 时输出电压的有效值。

六、实验注意事项

- (1) 为使放大电路正常工作，切记接入工作直流电源。
- (2) 函数信号发生器、示波器等仪器应与实验电路共地。
- (3) 放大电路的输入电压 u_i 和输出电压 u_o 不属于同数量级，测量时要特别注意仪表量程及示数单位。
- (4) 用示波器观测输出波形时，为了避免电路静态电压的影响，示波器输入耦合方式应选交流 (AC)。

七、实验总结

- (1) 观察各级输入、输出电压波形，写出输入电压与各级输出电压的相位关系。
- (2) 写出 A_u 与 A_{u1} 、 A_{u2} 、 A_{u3} 的关系及 r_i 与 r_{i1} 、 r_o 与 r_{o3} 关系。
- (3) 射极跟随器的电压放大倍数接近 1 (略小于 1)，为何接上射极跟随器后，电路总的电压放大倍数提高了不少，即实验中三级放大电路比两级放大电路的总电压放大倍数提高了？
- (4) 对实验过程中出现的问题进行分析和讨论。

实验十五 集成运算放大器的基本运算电路

一、实验目的

- (1) 理解集成运算放大电路线性工作区的条件与特点。
- (2) 掌握由集成运算放大器设计比例放大、加法、减法、积分电路等放大电路的方法。
- (3) 了解运算放大电路在实际应用时应考虑的一些问题。

二、实验原理

集成运算放大器是一种具有高电压增益的直接耦合多级放大器件，集成运算放大器种类很多，按用途可分为专用型和通用型。本实验选用通用型 $\mu A741$ ，它是一种具有内部频率补偿和短路保护等特点的高性能集成运算放大器。集成运算放大器在线性应用时，均构成深度负反馈，其输入、输出关系决定于外接电路。外接不同的反馈网络，可以构成不同功能的运算电路。本实验着重讨论比例、加法、差分、积分等信号运算电路。为简化分析，假设运算放大器工作在理想状态，其线性分析依据为： $u_+ = u_-$ ； $i_+ = i_- = 0$ 。

1. 反相比例运算电路

反相比例运算电路如图 3-15-1 (a) 所示，其输入输出关系为

$$u_o = -(R_f/R_1)u_i$$

为了减小输入级偏置电流引起的运算误差，在同相输入端应接平衡电阻 $R' = R_f//R_1$ 。

2. 同相比例运算电路

同相比例运算电路如图 3-15-1 (b) 所示，其输入输出关系为

$$u_o = (1 + R_f/R_1) u_i$$
$$R' = R_f//R_1$$

3. 反相加法运算电路

反相加法运算电路如图 3-15-1 (c) 所示，其输入输出关系为

$$u_o = -(u_{i1} R_f/R_1 + u_{i2} R_f/R_2)$$
$$R' = R_f//R_1//R_2$$

4. 差分放大电路（减法器）

差分放大电路如图 15-1 (d) 所示，其输入输出关系为

$$u_o = \left(1 + \frac{R_f}{R_1}\right) \frac{R_3}{R_2 + R_3} u_{i2} - \frac{R_f}{R_1} u_{i1}$$

当 $R_1 = R_2$ ， $R_3 = R_f$ 时

$$u_o = R_f/R_1 (u_{i2} - u_{i1})$$

5. 积分运算电路

反相积分运算电路如图 3-15-1 (e) 所示，其输入输出关系为

$$u_o = -(1/C_f R_1) \int u_i dt$$

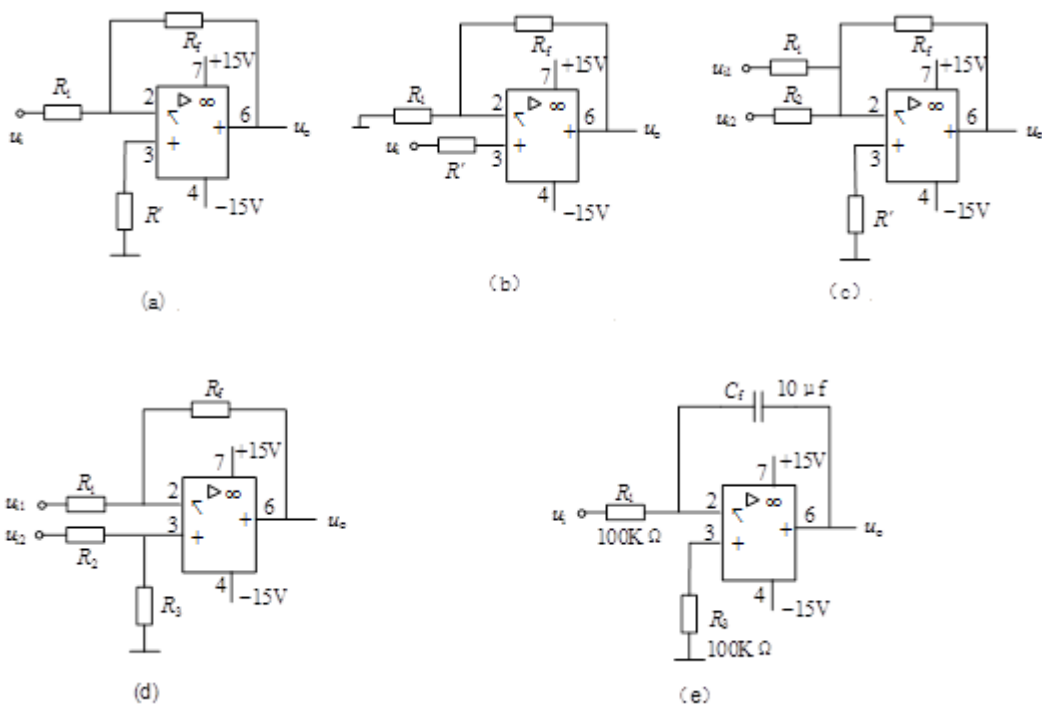


图 3-15-1 运放的基本运算电

(a) 反相比例运算电路；(b) 同相比例运算电路；(c) 反相加法运算电路；(d) 差分运算电路；(e) 反相积分运算电路

三、实验器材

函数信号发生器、示波器、万用表、交流毫伏表、直流稳压电源、运算放大器、电阻、电容等元器件。

四、实验预习要求

- (1) 熟悉集成运算放大器及其有关线性应用电路的工作原理。
- (2) 熟悉集成运算放大器的引脚排列及功能。
- (3) 按实验内容的设计要求，计算各运算电路的电阻参数并标注于电路图中。

五、实验内容

实验前，要先了解运算放大器组件各引脚的位置和功能， $\mu A741$ 外引脚排列如图

3-15-2 (b) 所示。其中引脚 1、5 接调零电位器，4 引脚接负电源，7 引脚接正电源，6 引脚为输出端。按实验原理图接好线路并仔细检查，确保电路的连接正确。每个运算放大器电路都要接正、负电源，切不可把正、负电源极性接反或将输出端短路，否则会损坏集成电路。调节直流稳压电源，使两路的输出电压均为 15V，然后按图 3-15-2 (a) 接成共地的 $\pm 15\text{V}$ 电源，并接到实验电路。参照图 3-15-2 (c) 连好电路，输入端接地短接调零。对于精度要求不是很高的实验，一般可以省略调零步骤，即不接调零电位器，1、5 引脚始终保持悬空状态。

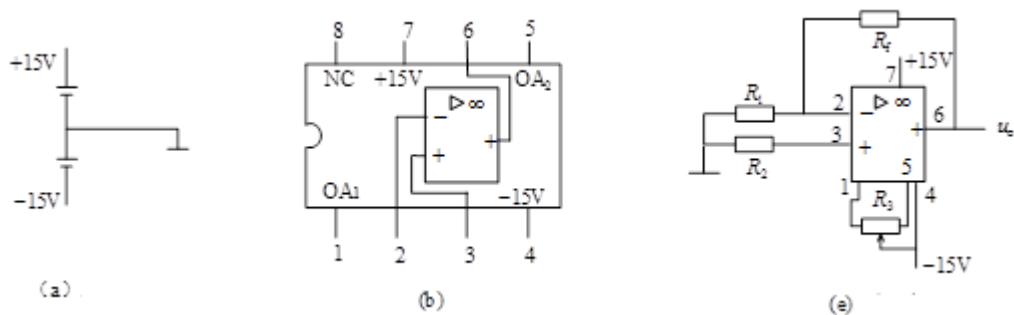


图 3-15-2 μA741 引脚及调零电路

(a) 正负电源的连接；(b) μA741 引脚图；(c) 调零

(1) 分别按下列要求设计相应的运算电路，要求反馈电阻 $R_f=100\text{k}\Omega$ 。

反相比例运算电路 $u_o = -10u_i$

同相比例运算电路 $u_o = 11u_i$

反相加法运算电路 $u_o = -(2u_{i1} + 5u_{i2})$

差分运算电路（减法器） $u_o = 10(u_{i2}-u_{i1})$

(2) 画出相应的电路图，并标注元件参数。

(3) 按图 3-15-1 连接相应的电路，对于反相比例运算、同相比例运算电路、加法运算电路、减法运算电路，各输入 3 组直流电压信号，测量输入、输出电压。反相比例运算测试结果记录于表 3-15-1 中，其他电路自拟表格及输入电压，注意运算放大器的线性工作区间。

表 3-15-1

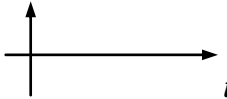
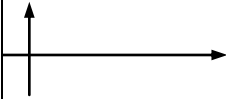
反相比例运算电路测量

U_i (V)	0.5	-1	1
U_o (V) 测量值			
U_o (V) 理论值			

(4) (扩展要求) 反相积分运算电路。按图 3-15-1 (e) 连接电路，输入信号采用幅值为 2V、频率为 1kHz 的正弦波信号，用双踪示波器同时观察 u_i 和 u_o 的波形，并记录 u_o 的幅值。

(5) (扩展要求) 反相比例运算电路输入正弦波信号。 $u_i=0.3V$ ， $f=1kHz$ ， 测量相应的输入输出电压， 并用双踪示波器观察波形， 注意两者的相位关系， 记录表 3-15-2 中，

表 3-15-2 同相比例运算电路测量表 (输入正弦信号 $u_i=0.3V$ ， $f=1kHz$)

u_i (V)	u_o (V)	u_i 波形	u_o 波形	A_u	
				实测值	理论值
					

六、实验注意事项

- (1) 为使放大电路正常工作， 不要忘记接入工作直流电源。 切不可把正、 负电源极性接反或将输出端短路， 以免损坏集成电路。
- (2) 函数信号发生器、 示波器、 直流信号源等应与实验电路共地。
- (3) 每次换接电路前都必须关掉电源！

七、实验总结

- (1) 画出实验电路原理图， 并标注参数。 绘制表格， 填写、 整理测试数据。
- (2) 基本运算电路， 输出端电压接近饱和， 原因有哪些？
- (3) 分析 u_o 的测量值与计算值之间的误差， 并说明产生误差的原因。
- * (4) 在反相积分运算电路中， 当输入方波信号时， u_o 的波形如何？ 若增大电容值， 则 u_o 的波形如何变化？

实验十六 集成运算放大器的非线性应用

一、实验目的

- (1) 熟悉电压比较器的功能、电路结构及其特点。
- (2) 学会电压比较器的测试方法。
- (3) 学会用运算放大器构成方波信号发生器的方法。

二、实验原理简述

电压比较器是对电压幅值进行比较的电路，它将一个模拟量电压信号 u_i 与一个参考电压 U_R 值比较，在二者相近时输出跃变电压信号 u_o 。电压比较器是集成运算放大器非线性应用的基础。本实验选用通用型 $\mu A741$ ，其管脚排列可参考实验十五内容。图 3-16-1 所示为处于开环工作状态的电压比较器，由理想运算放大器的传输特性可知，集成运算放大器处于开环工作状态时，其输出处于饱和区（非线性区）。当 $u_i < U_R$ 时， $u_o = U_{o(sat)}$ ；当 $u_i > U_R$ 时， $u_o = -U_{o(sat)}$ 。本实验涉及过零电压比较器和迟滞电压比较器两种电压比较器。

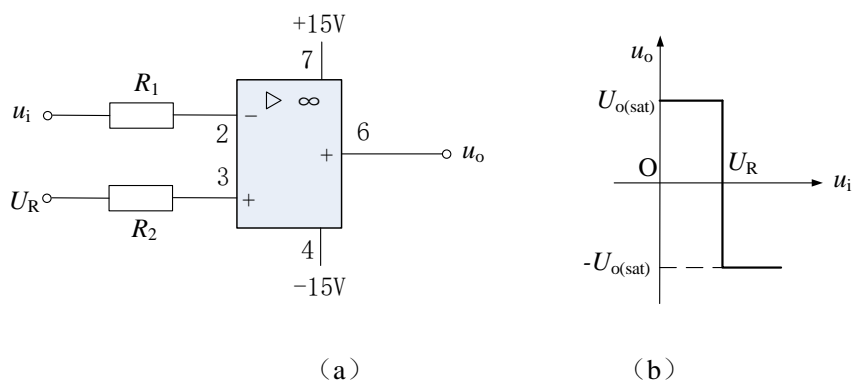


图 3-16-1 电压比较器

(a) 电路图；(b) 电压传输特性

1. 过零电压比较器

图 3-16-2(a)为加限幅电路的过零电压比较器， D_Z 为双向限幅稳压二极管。输入信号加在运算放大器的反相输入端，当 $u_i < 0$ 时， $u_o = +(U_Z + U_D)$ ；当 $u_i > 0$ 时， $u_o = -(U_Z + U_D)$ 。其电压传输特性如图 3-16-2 (b) 所示。实际应用中，由于运算放大器的电压放大倍数不可能无穷大，所以，在 $u_i = 0$ 附近，存在一个小的线性区间。放大过零电压比较器虽然结构简单，灵敏度高，但抗干扰能力差。

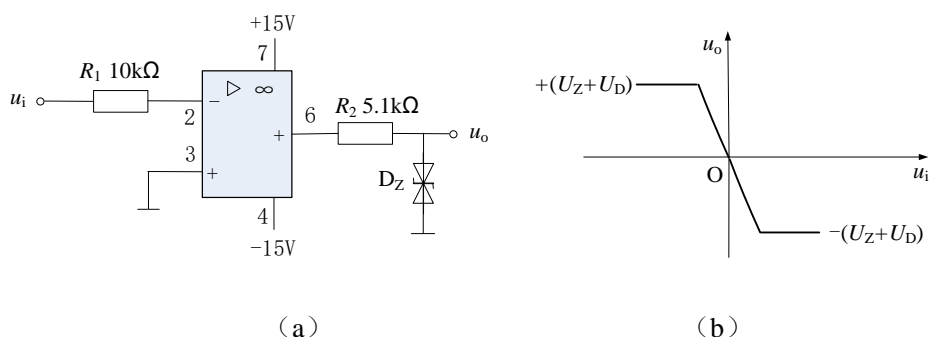


图 16-2 过零电压比较器

(a) 电路图; (b) 电压传输特性

2. 迟滞电压比较器

过零电压比较器在实际工作时, 若 u_i 恰好在零值附近, 则由于零点漂移的存在, u_o 将不断从一个极限值转换到另一个极限值, 在控制系统中, 这种不稳定性对执行机构是很不利的。为此, 需要输出信号具有迟滞特性。图 3-16-3(a) 从运算放大器的输出端引一个分压电阻正反馈支路到同相输入端, 当 u_o 改变状态时, A 点电位也随之改变, 使得过零点离开原来位置。当 u_o 为正 (记作 U_+) 时, $U_A = U_+ R_2 / (R_2 + R_f)$, 则当 $u_i > U_A$ 后, u_o 即由正变负 (记作 U_-), 此时 U_A 变为 $-U_A$ 。故只有当 u_i 下降到 $-U_A$ 以下时, 才能使得 u_o 再回升到 U_+ , 如图 3-16-3 (b) 所示迟滞特性回线。 U_A 与 $-U_A$ 之差称为回差。改变 R_2 的数值, 回差大小也随之改变。

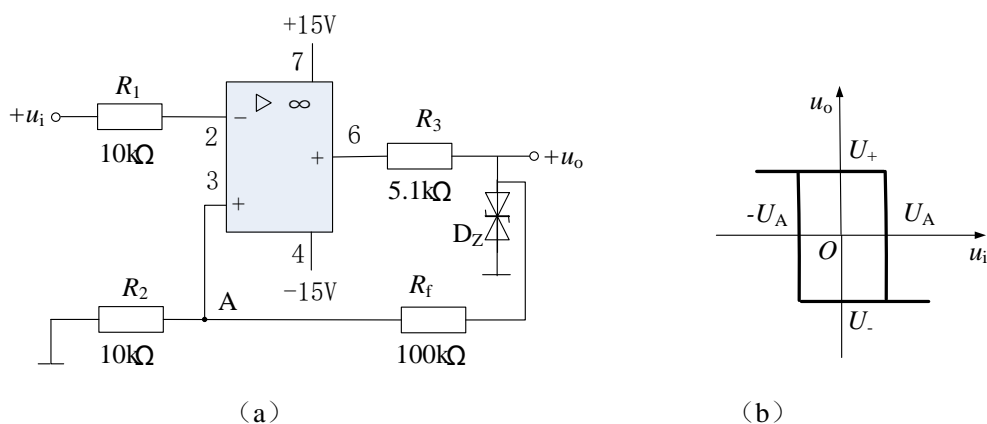


图 3-16-3 迟滞电压比较器

(a) 电路图; (b) 电压传输特性

3. (扩展要求) 方波发生器

方波发生器又称多谐振荡器, 其电路如图 3-16-4 所示, 它是在迟滞电压比较器的基础

上, 增加了一个由 R_{f2} 、 C 组成的积分电路, 把输出电压经 R_{f2} 、 C 反馈到集成运算放大器的反相端, 电路的正反馈系数为

$$F \approx \frac{R_{f1}}{R_1 + R_{f1}}$$

R_{f2} 、 C 组成一个负反馈电路, 电容 C 根据输出电平 U_o 的高低进行充电或放电, 所以电容 C 上的电压 U_C 是变化的。当 $U_o > 0$ 时, 电容 C 充电, U_C 按指数升高; 当 $U_o < 0$ 时, 电容 C 放电, U_C 按指数降低。当 $U_C = FU_o$ 或 $U_C = -FU_o$ 时, 电路产生一次翻转, 在 $-FU_o < U_C < FU_o$ 时, 输出电压 U_o 保持恒值 U_Z 或 $-U_Z$ 。如此循环, 形成如图 3-16-5 所示的方波, 方波周期为

$$T = t_1 + t_2 = 2R_{f2}C \ln\left(1 + \frac{2R_1}{R_{f1}}\right)$$

式中: T_1 为充电时间; T_2 为放电时间。

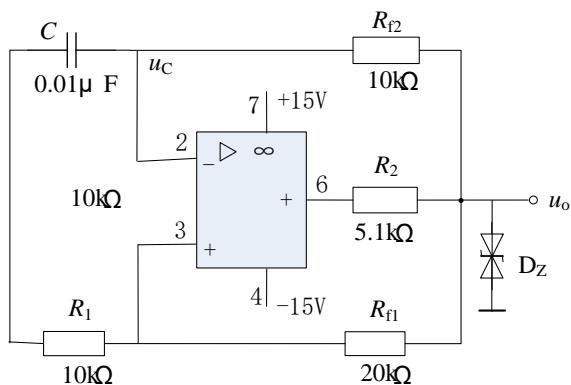


图 3-16-4 方波发生器

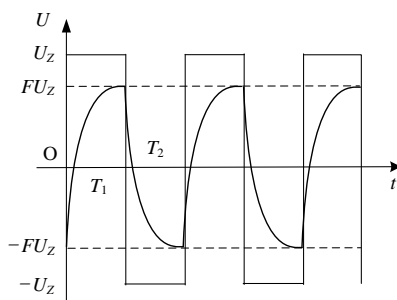


图 3-16-5 方波发生器波形

其中, 频率为

$$f = \frac{1}{T} = \frac{1}{2R_{f2}C \ln\left(1 + \frac{2R_1}{R_{f1}}\right)}$$

根据上式可知, 改变 R_{f1} 、 C 、 R_1 、 R_{f2} 可实现频率调节。方波的幅度取决于稳压二极管的稳压值, 改变稳压二极管的稳压值可改变方波的幅度。

三、实验器材

信号发生器、双踪示波器、万用表、直流稳压电源、集成运算放大器、电阻器、电容器等。

四、实验预习要求

- (1) 熟悉电压比较器的工作原理。
- (2) 根据给定的电路参数计算方波发生器的频率。

五、实验内容

按实验原理图接好线路并仔细检查，确保电路的连接正确。

1. 过零电压比较器

实验电路如图 3-16-2 所示。

- (1) 确定电路连接正确，接通 $\pm 15\text{V}$ 直流电源。
- (2) 输入 1000Hz 、 1V 的正弦信号 u_i ，用双通道示波器同时观察记录 u_i 、 u_o 波形。
- (3) 将 u_i 、 u_o 对应接入双通道示波器的 CH1 和 CH2，并把示波器的显示模式设置为 X-Y 模式。观察并记录过零电压比较器的电压传输特性曲线。

2. 反相迟滞电压比较器

实验电路如图 3-16-3 所示。测试方法与过零电压比较器相同。观察并记录迟滞电压比较器的 u_i 、 u_o 波形和电压传输特性曲线。

3. (扩展要求) 方波发生器

按图 3-16-4 接线，用示波器观察 U_o 和 U_C 的波形，测量 U_o 的频率，与预习的结果比较。更换 R_{12} ，使 $R_{12}=30\text{k}\Omega$ ，重复上述内容，记录 U_o 和 U_C 的频率、波形。

六、实验注意事项

- (1) 放大电路需接入 $\pm 15\text{V}$ 工作直流电源方可正常工作。切不可把正、负电源极性接反或将输出端短路，否则会损坏集成电路。
- (2) 函数信号发生器、示波器应与实验电路共地。
- (3) 每次换接电路前都必须关掉电源。

七、实验总结

(1) 根据实验结果绘制过零电压比较器和迟滞电压比较器的输入输出波形及电压传输特性曲线。比较两者的差别。

* (2) 绘制方波发生器的输出波形 u_o 和电容波形 u_C 。

实验十七 整流、滤波、稳压电路

一、实验目的

- (1) 熟悉整流、滤波及稳压电路的功能，加深对直流稳压电源原理的理解。
- (2) 学会测量直流稳压电源的各项技术指标。
- (3) 通过数据测量和波形观察进一步了解直流稳压电源的性能。

二、实验原理简述

直流稳压电源是把交流电压变成直流电压的设备。小功率线性直流稳压电源一般由交流电源、变压器、整流、滤波和稳压电路几部分组成，如图 3-17-1 所示。在电路中，变压器将常规的交流电压（220V、50Hz）变换成合适的交流电压；整流电路将交流电压变换成单方向脉动的直流电，如图 3-17-2 所示；滤波电路再将单方向脉动的直流电中所含的大部分交流成分滤掉，得到一个较平滑的直流电，如图 3-17-3 所示；图 3-17-4 所示的稳压电路用来消除由于电网电压波动、负载改变对其产生的影响，从而使输出电压稳定。

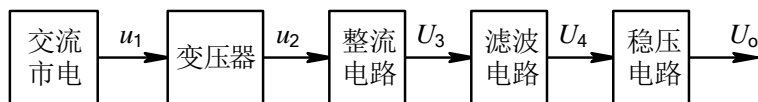


图 3-17-1 直流稳压电源框图

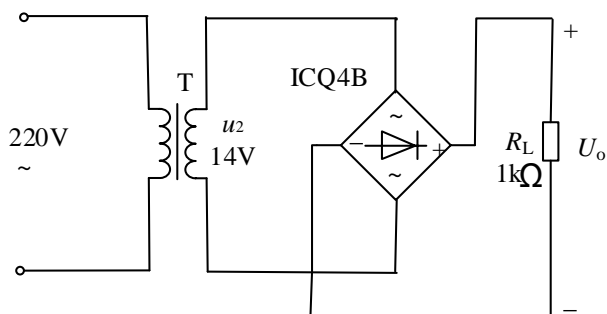


图 3-17-2 整流电路

图 3-17-2 中，交流电压 u_2 经过整流后，负载电阻 R_L 上在 u_2 的整个周期都有电流通过，而且方向不变，其输出电压

$$u_o = |\sqrt{2}U_2 \sin \omega t|$$

可知输出电压的平均值

$$U_o = \frac{1}{\pi} \int_0^{\pi} \sqrt{2}U_2 \sin \omega t d(\omega t)$$

可得

$$U_o = \frac{2\sqrt{2}U_2}{\pi} \approx 0.9U_2$$

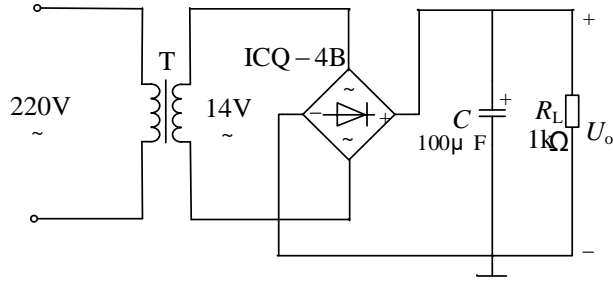


图 3-17-3 整流滤波电路

图 3-17-3 整流滤波电路中，输出电压难于用解析式描述，采用近似估算时，输出电压

$$U_o = \sqrt{2}U_2 \left(1 - \frac{T}{4R_L C}\right)$$

当 $R_L C = (3 \sim 5) T/2$ 时

$$U_o \approx 1.2U_2$$

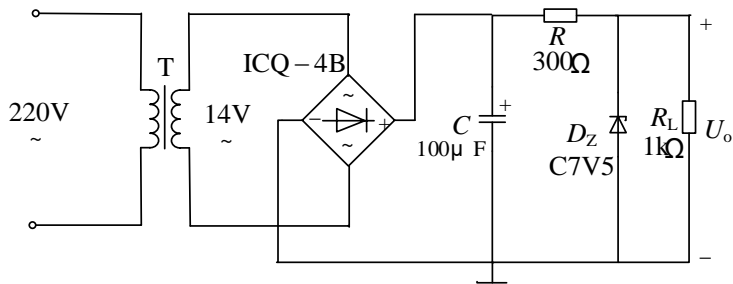


图 3-17-4 整流滤波稳压电路

图 3-17-4 中，由限流电阻 R 和稳压二极管 D_Z 构成稳压电路，其中稳压二极管工作在反向稳压区，由于负载与稳压二极管并联，称为并联型稳压电源。在整流滤波稳压电路中，只要使稳压二极管始终工作在稳压区，则输出电压就基本稳定， U_o 就等于稳压二极管的稳定电压。

随着半导体工艺的发展，稳压电路也制成了集成器件。由于集成稳压器具有体积小、外接线路简单、使用方便、工作可靠和通用性等优点，因此在各种电子设备中应用十分普遍，基本上取代了由分立元件构成的稳压电路。集成稳压器的种类很多，选用时应根据设备对直流电源的要求来进行选择。对于大多数小功率电子仪器、设备和电子电路来说，通常选用串联线性集成稳压器，而在这种类型的器件中，又以三端式稳压器应用最为广泛。图 3-17-5 所示为用三端式稳压器 W7805 构成的单电源电压输出串联型稳压电源的实验电路图。其中 C_1 、 C_2 为滤波电容， C_1 一般选取几百至几千微法， C_2 一般取零点几微法。当稳压器距离整流滤波电路比较远时，在输入端必须接入电容器 C_3 ，以抵消线路的电感效应，防止产生自激振荡。输出端电容 C_4 ($0.1\mu\text{F}$) 用以滤除输出端的高频信号，改善电路的暂态响应。

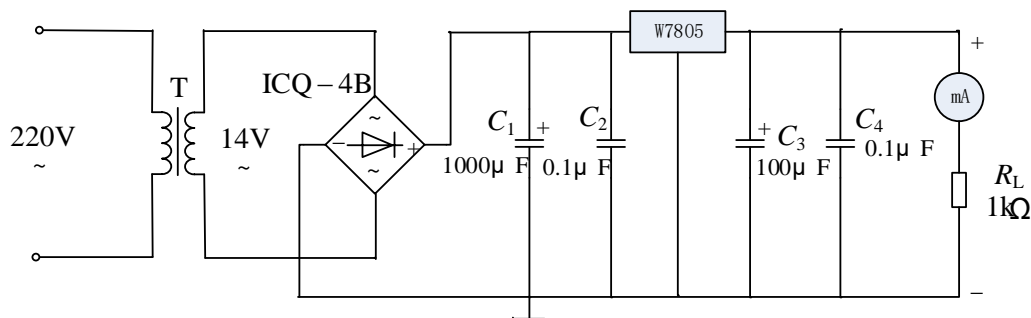


图 3-17-5 集成稳压电源原理图

三、实验器材

双踪示波器、万用表、交流毫伏表、直流毫安表、电阻器、电容器、整流桥、稳压二极管、稳压集成等。

四、实验预习要求

- (1) 了解二极管和稳压二极管的结构及工作原理。
- (2) 熟悉直流稳压电源的组成和工作原理。
- (3) 在桥式整流电路中，如果某个二极管短路、开路或接反将会出现什么问题？
- (4) 能用双踪示波器同时观察交流输入、直流输出波形吗？为什么？

五、实验内容

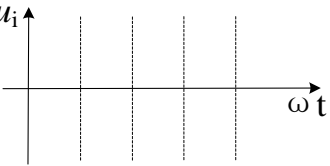
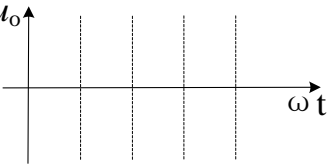
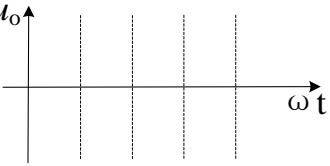
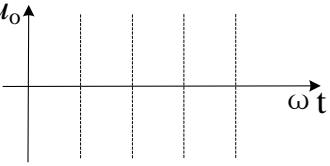
- (1) 按实验原理图 5-17-2 接好线路并仔细检查，确保电路的连接正确。
- (2) 测量输入电压和输入波形。
- (3) 测量整流电路的输出电压和波形。
- (4) 测量整流桥加滤波电容电路的输出电压和波形（注意电解电容的极性）。
- (5) 测量整流桥加滤波电容加稳压二极管电路的输出电压和波形。
- (6) 测量直流稳压电源的开路输出电压 U_{OC} 与带负载输出电压 U_L ，算出其等效

内阻 R_o 。

$$R_o = R_L (U_{OC} - U_L) / U_L$$

将上述测得数据填入表 3-17-1，并与理论计算值比较，进行误差分析。

表 3-17-1 测量输入输出电压及波形

测量对象	输入电压	输出电压			输入输出波形（对齐画）
	实测值	实测负载电压	计算负载电压	误差/%	
整流					
整流滤波					
整流滤波稳压					

（7）测量直流稳压电源的外特性。改变 R_L 值，测量对应的 U_L 和 I_L 值，分别填入表 3-17-2 中，根据测定值逐点描出 U_L - I_L 曲线，即为直流稳压电源的外特性。

表 3-17-2 直流稳压电源的外特性

$R_L(k\ \Omega)$	∞	3	2	1
$U_L(V)$				
$I_L(mA)$				

（8）（扩展要求）集成稳压器性能测试。按图 3-17-5 连接电路。

1) 测量电路的输出电压 U_o = _____ V。

2) 调节负载电阻 R_L ，使 I_o = 100mA，调节变压器副边电压，使其上升和下降 10%（即模拟电源电压波动 $\pm 10\%$ ）分别测出相应的输入电压 U_i 及输出电压 U_o ，记入自拟表格中，计算电源的稳压系数 S 。

3) 调节负载电阻 R_L , 使 $I_o=100\text{mA}$, 测量输出纹波电压 U_L 并记录。降低输出电流 I_o , 观测纹波电压的变化情况。

六、实验注意事项

- (1) 正确连接线路, 检查无误后再接通交流电源。
- (2) 滤波电容和稳压二极管的极性不能接反, 否则会造成元件损坏甚至人员伤害。
- (3) 要特别注意整流桥 4 个端子的接入, 应根据具体实验装置辨别清楚两个交流端和两直流端, 不能接错。
- (4) 测量直流稳压电源的外特性时, 负载电阻不宜过大或过小, 要保证稳压二极管能正常工作 ($I_{Z\min} \leq I_Z \leq I_{Z\max}$)。
- (5) 整流电路输入端与输出端不共地, 不能同时用双踪示波器观察交流输入和整流输出波形, 以免造成短路。

七、实验总结

- (1) 引起稳压电源输出电压不稳定的主要原因是什么?
- (2) 整理实验数据, 计算直流稳压电源的等效内阻, 画出直流稳压电源的外特性曲线。

实验二十 组合逻辑电路的设计

一、实验目的

- (1) 学习组合逻辑电路的分析和设计方法。
- (2) 通过对一些简单电路的设计，掌握组合逻辑电路测试与验证方法。

二、实验原理

组合逻辑电路（combination logic circuit）是最常见的逻辑电路之一，是一类没有记忆功能的电路。其特点是任意时刻的输出信号仅取决于该时刻的输入信号，而与信号作用前电路的状态无关。电路中不含记忆元件也没有输出到输入的反馈回路。组合逻辑电路的一般组成框图如图 4-20-1 所示。在组合逻辑电路的设计应用中，要注意竞争与冒险现象的存在。

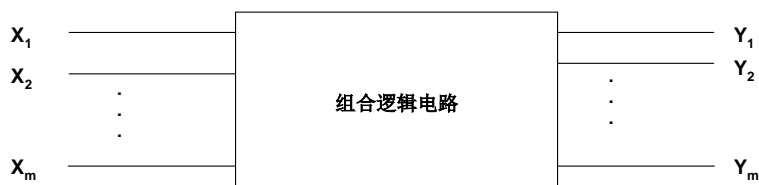


图 4-20-1 组合逻辑电路组成框图

组合逻辑电路的一般分析与设计步骤，组合逻辑电路的设计是根据给出的工程实际问题，选取合适的器件实现其逻辑功能。组合逻辑电路的设计任务是根据实际的逻辑问题，定义逻辑状态的含义，再根据所给定事件的因果系列出逻辑真值表。然后由真值表写出逻辑表达式（或用卡诺图表示），再用卡诺图或代数法化简以得到最简逻辑表达式，最后用给定的逻辑门电路实现该表达式，画出逻辑电路图。所谓“最简”是指电路所用元器件的数量最少，元器件的种类最少，而且元器件之间的连线也最少。图 4-20-2 为组合逻辑电路的分析与设计流程图。

全加器：不只考虑两个相加的待加数 A_i 和 B_i ，还有一位来自前面低位送来的进位数 C_{i-1} ，这三个数相加，得出本位和数(全加和数) S_i 和进位数 C_i 。

三、实验器材

直流稳压电源、数字电子实验系统、数字万用表、TTL “与非” 门 74LS00。

四、实验预习要求

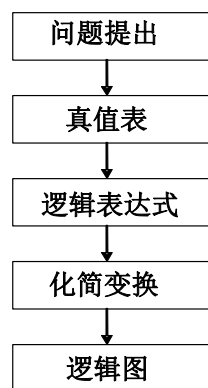


图 4-20-2 组合逻辑电路设计流程图

复习组合逻辑电路的基本知识，熟悉 TTL 与非门 74LS00 的外引线排列。列出所设计电路的逻辑表达式，并画出实验电路图。

五、实验内容

1. 裁判表决系统

有 A 、 B 、 C 三名裁判，其中 A 为主裁判， B 、 C 为副裁判。当主裁判和一名或一名以上的副裁判认为运动员的动作合格时，输出为“1”，指示灯亮；否则输出为“0”，指示灯不亮。

2. 数值比较器

有 A 、 B 两个一位二进制数， L_1 、 L_2 、 L_3 为三个指示灯。要求：当 $A < B$ 时， L_1 亮； $A = B$ 时， L_2 亮； $A > B$ 时， L_3 亮。按图 4-20-3 接输入输出线，将结果记入表 4-20-1 中。

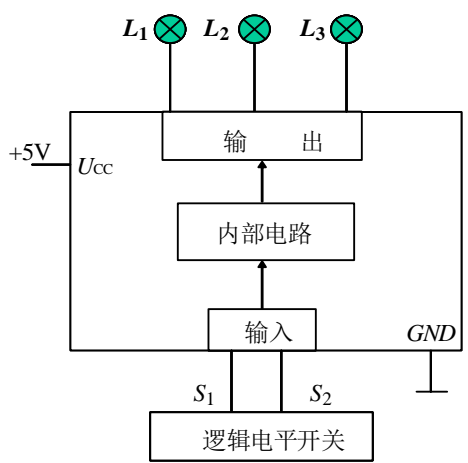


表 4-20-1

A	B	L1($A < B$)	L2($A = B$)	L3($A > B$)
0	0			
0	1			
1	0			
1	1			

图 4-20-3 数值比较器

3. 平方运算电路

设计一个平方运算电路，即电路的输出是输入的平方，接线验证，并将结果填入表 4-20-2 中。

表 4-20-2 平方电路输入 (A_1, A_0) 与输出 (Q_1-Q_4) 的关系表

A_1	A_0	Q_1	Q_2	Q_3	Q_4
0	0				
0	1				
1	0				
1	1				

4. (扩展要求) 信号排队电路

试用与非门设计一个 3 输入 (A 、 B 、 C)、3 输出 (L_0 、 L_1 、 L_2) 的信号排队电路。它的功能是：当输入 A 为 1 时，无论 B 和 C 为 1 还是 0，输出 L_0 为 1， L_1 和 L_2 为 0；当 A 为 0 且 B 为 1，无论 C 为 1 还是 0，输出 L_1 为 1，其余两个输出为 0；当 C 为 1 且 A 和 B 均为 0 时，输出 L_2 为 1，其余两个输出为 0。如 A 、 B 、 C 均为 0，则 L_0 、 L_1 、 L_2 也均为 0（要求用 74LS00 实现该电路）。写出用与非门表示的逻辑式。逻辑图自行设计，并记录在实验报告上。

六、实验注意事项

(1) 本次实验所用的集成电路均用+5V 电源，电源端与参考地端不能接反。测试过程中防止发生表笔、探头等之间的短路。

(2) 门电路的输出端不能直接连接在一起（3S 门、OC 门除外）

七、实验总结

(1) 写出设计过程，画出逻辑电路图。

(2) 对所设计电路进行测试，记录结果。

实验二十三 计数、译码、显示电路

一、实验目的

- (1) 了解集成电路计数器的逻辑功能及使用方法。
- (2) 了解七段显示译码器和七段显示器（数码管）的使用和检测方法。
- (3) 掌握用集成计数器组成 N 进制计数器的方法。

二、实验原理

1. 计数器

计数器是一种广泛使用的逻辑电路，它能够用不同的状态来表示输入脉冲的个数，广泛应用于数字系统的控制、运算及分频等方面。

计数器的基本原理是记录输入脉冲的个数，它所能表示的状态数目的最大值，称为计数器的模。根据计数器模数的不同，有二进制计数器、十进制计数器等；此外，按计数器工作方式分类又有同步计数器和异步计数器两类。同步计数器与异步计数器的区别在于构成计数器的各触发器与时钟脉冲之间的关系。在时钟脉冲的作用下，各触发器状态同时发生翻转的计数器为同步计数器；相反，各触发器之间没有一个共同的时钟信号，这样的计数器则称为异步计数器。图 4-23-1 为 74LS160 的引脚图。可预置四位同步二进制加法计数器 74LS160 的预置数端 D_0 、 D_1 、 D_2 、 D_3 用于在计数之前预先置入某一数码作为基数（以 BCD 码置数），则便可以在此基数上再累加所输入的脉冲数目。若不需要预置某数值时，可通过清零端让计数器复位后从零开始计数。该中规模集成电路由 C_P 上升沿触发，具有计数、预置、存数（保持）、清零等功能；两个使能端 P 和 T 、一个进位输出端 C_0 、清零端 CLR 、置数控制端 LD 。

2. 译码显示器

译码器一般与显示器配合使用。较常用的显示器是 LED 数码管，有共阴和共阳两种结构。与之适应的译码器也有两种类型：选用输出为低电平有效的显示译码器时采用共阳极数码管；选用输出为高电平有效的显示译码器时则使用共阴数码管。

3. 七段发光二极管（LED）数码管

七段发光二极管（LED）数码管的每一段相当于一个发光二极管，有共阴管和共阳管两种。图 4-23-2（a）为共阴结构，各段加高电平发光，为高电平驱动方式；此外，还有低电平驱动的共阳结构，如图 4-23-2（b）所示。

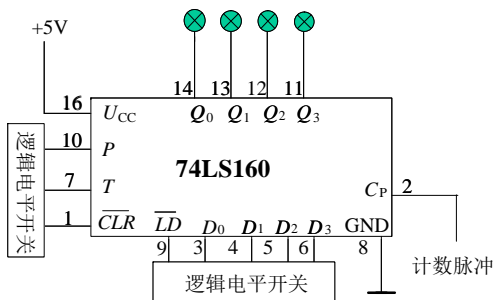


图 4-23-1 74LS160 引脚图

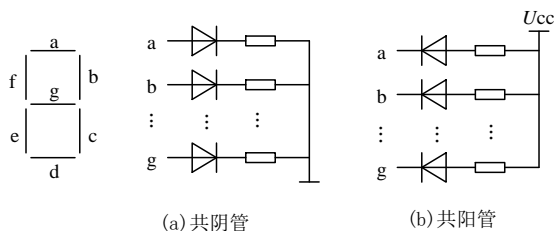


图 4-23-2 LED 数码管（共阴/共阳）

三、实验器材

数字电子实验系统、数字万用表、集成电路（74LS47、74LS160）、七段字型数码管 101（共阳极）。

四、实验预习要求

- （1）复习计数、译码、显示电路的工作原理。
- （2）预习集成电路：74LS47、74LS160 的逻辑功能及使用方法。
- （3）画出二进制计数、译码、显示电路。
- （4）设计 5 进制计数器电路，画出逻辑电路图。
- （5）熟悉各集成电路及数码管的外引脚排列。

五、实验内容

1. 测试 74LS160 计数器的功能，按图 4-23-1 接线，按表 4-23-1 的输入状态逐项进行测试。

2. 8421 码二/十进制计数译码显示

（1）将 74LS47 和 74LS160 接上的电源，即 U_{CC} 接 +5V，GND 端与实验系统上的 GND 连接。

（2）将计数器 74LS160 的输出端 Q_0 、 Q_1 、 Q_2 、 Q_3 与译码器 74LS47 的输入端 A、B、C、D 对应相连。

（3）将译码器 74LS47 的输出端 a~g 分别串入 100 Ω 电阻后与七段数码管(BS101)中对

表 4-23-1 74LS160 功能测试

输 入					输 出
C_P	LD	CLR	P	T	$Q_3 Q_2 Q_1 Q_0$
		0			全零
		1			预置数
		1			计数
		1			保持
		1			保持

应的 $a\sim g$ 段连接。

(4) 计数器 74LS160 上的 C_P 接计数脉冲。

(5) 通过拨动逻辑电平开关 $S_1\sim S_4$ ，使 74LS160 处于计数状态后，依次输入十个脉冲，将显示情况记入表 4-23-2 中。

表 4-23-2 十进制计数器测试

输入 脉冲 C_P	74LS47 辅助输入端 状态			74LS160、8421 码输出端状态				字型 显示
	\overline{LT}	\overline{RBI}	$\overline{RI} / \overline{RBO}$	$Q_3 (D)$ L_4	$Q_1 (C)$ L_3	$Q_2 (B)$ L_2	$Q_0 (A)$ L_1	
0	1	×	1					
1	1	×	1					
2	1	×	1					
3	1	×	1					
4	1	×	1					
5	1	×	1					
6	1	×	1					
7	1	×	1					
8	1	×	1					
9	1	×	1					
试灯	0	×	1	×	×	×	×	×
灭零	1	0	悬空	0	0	0	0	0
熄灭	×	×	0	×	×	×	×	×

3. 译码器 74LS47 辅助输入端功能测试

(1) 试灯。使 $\overline{LT} = 0$ ，观察数码管显示字型为_____字。该端的功能是检查数码管各段是否能被点亮。

(2) 灭零（输入信号 \overline{RBI} ）。让计数器输出为 0000。数码管显示为“0”字。再使 $\overline{RBI} = 0$ ，观察数码管显示变化情况，并测量 \overline{RBI} 端的电压为 _____ V。输入一个计数脉冲，使计数器输出为“1”，此时数码管显示为_____，测量 \overline{RBI} 端的电压为_____V。该端的功能是显示除“0”以外的其他字符。

(3) 熄灭。使 $\overline{RI} = 0$ ，观察数码管显示的数字是否消失（即数码管不亮）。该端的功能是控制数码管的工作状态。

(4) 灭零（输出信号 \overline{RBO} ），该端的功能是熄灭多位数中不必要的“0”位，而除“0”

以外的其他字符不受影响。

由于它与 \overline{RI} 是同一端，因此该端既可当输入，又可当输出。当要显示包括“0”在内的所有字符时，则若作为输入端 \overline{RI} 应输入高电平或悬空；若作为输出端 \overline{RBO} ，则输出高电平。当要显示除“0”以外的其他字符时，则只能作为输出端 \overline{RBO} 用。仅当四个输入端全为“0”时， \overline{RBO} 输出低电平，否则输出高电平。

4. 用 74160 构成 N 进制计数器并译码显示

用 74160 构成 N 进制计数器通常用两种方法实现，即反馈清零法和反馈置数法。通常情况下，要用数码管观察计数过程，时钟脉冲频率不能太高，否则人眼无法察觉。

(1) 采用反馈清零法实现 5 进制计数器并画出电路设计图。通过 74LS160 的异步清零功能实现：74LS160 从 0000 状态开始计数，当输入第五个计数脉冲（上升沿）时，输出 $Q_4Q_3Q_2Q_1=0101$ ，通过与非门译码后，反馈给 CLR 端一个清零信号，立即使 $Q_4Q_3Q_2Q_1$ 返回 0000 状态，接着 CLR 端的清零信号也随之消失，74LS160 重新从 0000 状态开始新的计数周期。要说明的是，此电路一进入 0101 状态后，立即又被置成 0000 状态，即 0101 状态仅在极短的时间出现，因此就跳过了 0110~1010 五个状态，得到了五进制计数器。其他 N 进制计数器的设计可以类推。

(2) 采用置数法实现 5 进制计数器并画出设计电路图，要求预置数为 1 (0001)。置数法与清零法一样，需要将输出 Q_4 、 Q_3 、 Q_2 、 Q_1 状态经过与非门译码后反馈给置数端 LD 一个置数信号，这样状态重新返回到预置数的状态。其他 N 进制计数器的设计可以类推。

六、实验注意事项

本次实验所用的门电路均用 +5V 电源，电源端与参考地端不能接反。逻辑电平开关只有两种状态，即高电平和低电平。脉冲方式有两种：连续脉冲和单次脉冲。几个参考地端为同一点。测试过程中防止发生表笔、探头等之间的短路。

七、实验总结

(1) 整理实验数据，绘制一个 N 进制计数译码显示电路图。

(2) 设计一个以频率为 1Hz 闪烁的“8”字。(3) 如何用 2 片集成十进制计数器 74LS160 构成一个六十进制计数器？

第五章 综合设计实验

实验二十五 温度测量与控制电路设计

一、实验目的

通过对温度测量与控制电路的设计、安装和调试，了解温度传感器的性能，进一步熟悉运算放大器的线性运用与非线性运用。

二、设计任务和要求

设计一个温度测量与控制电路，通过控制发热丝加热的方式调节并保持保温箱的温度。其主要技术指标如下：

- (1) 测温 and 控温范围：室温~70℃（实时控制）。
- (2) 控温精度： $\pm 1^{\circ}\text{C}$ 。
- (3) 用数字电压表以 $0.1\text{V}/^{\circ}\text{C}$ 显示温度值。
- (4) 用 $3\frac{1}{2}$ 位 LED/LCD 显示 A/D 转换器显示保温箱的实际温度（扩展要求）。

三、设计原理

温度是表征物体冷热程度的物理量，在工农业生产和日常生活中，常常需要对温度进行测量和控制，如水温、炉温、室温等。本温度控制电路的基本组成框图如图 5-25-1 所示。电路由温度传感器、K-℃ 变换、温度显示、温度设置和功率输出等部件构成。温度传感器的作用是把温度值转换成电流或电压信号，K-℃ 变换器是将绝对温度（K）转换成摄氏温度（℃），温度显示是将电压刻度定标（ $0.1\text{V}/^{\circ}\text{C}$ ）后，由数字电压表直接显示温度值。或经 A/D 变换器将放大后的模拟信号转换成数字信号，并驱动数码管实时显示温度。同时送入电压比较器与预先设定的固定电压（控制温度）进行比较，由电压比较器输出电平的高低变换来控制执行机构（如继电器）工作，对保温箱进行加热，实现对温度的自动控制。

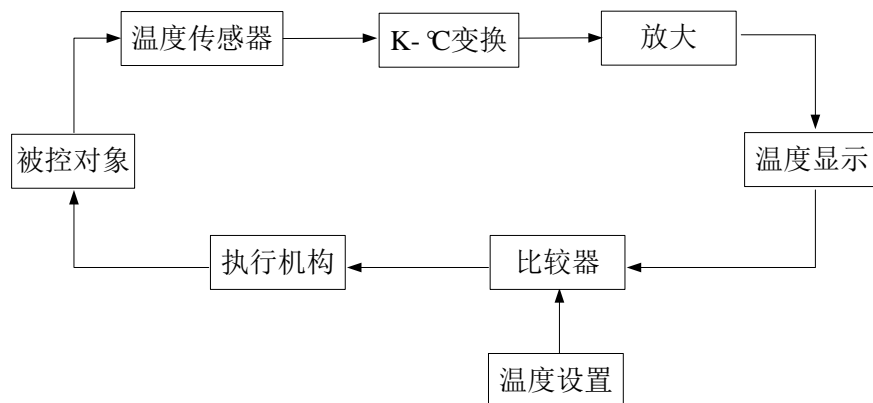


图 5-25-1 温度控制器框

1. 温度传感器

温度传感器是实现温度-电流转换或温度-电压转换的温度敏感器件。本实验建议使用 AD590 集成温度传感器，AD590 是单片集成的电流源温度传感器件，其测温范围为 $-55^{\circ}\text{C} \sim +150^{\circ}\text{C}$ 。采用金属壳三脚封装，如图 5-25-2 所示，其中 1 脚为电源正端 $+$ ，2 脚为电流输出端 $-$ ，3 脚为管壳 CAN，可接地或不使用。AD590 内部已做修正，具有良好的线性和互换性；输出阻抗高达 $10\text{M}\Omega$ ，输出电流与绝对温度成比例，可以看成是一个温度控制电流源，其温度-电流转换当量为 $1\mu\text{A}/\text{K}$ 。AD590 工作电压范围较宽，一般为 $4\sim 30\text{V}$ 。

温度-电压变换电路如图 5-25-3 所示，其中 R 为精密电阻，起电流-电压变换作用，电压跟随器对前后级电路起隔离作用，减少因后级电路的分流作用给电流-电压变换电路带来的附加误差。由图可得

$$u_{o1} = 1\mu\text{A} / \text{K} \cdot R = R \cdot 10^{-6} \text{V} / \text{K}$$

若 $R=10\text{k}\Omega$ ，则 $u_{o1} = 10\text{mV} / \text{K}$ 。

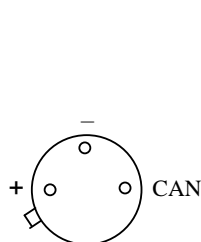


图 5-25-2 AD590 封装

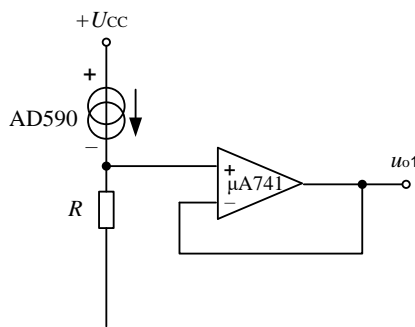


图 5-25-3 温度-电压变换电路

2. K-℃ 变换及放大电路

由于 AD590 的温控电流值是对应绝对温度，而在温度显示中一般采用摄氏温度，因此必须用一个 K-℃ 变换器实现 K-℃ 变换。K-℃ 变换器可由运算放大器组成的加法器或减法器实现，图 5-25-4 所示为减法器组成的 K-℃ 变换器。

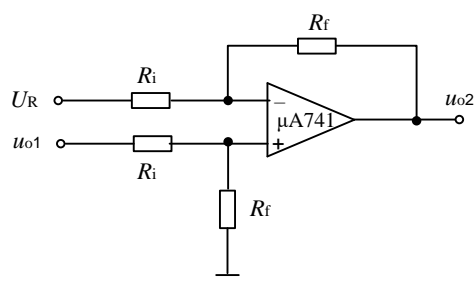


图 5-25-4 K-℃ 变换及放大电路

图中选取 U_R 的指导思想是：
 0℃ （即 273K ）时， $u_{o2}=0\text{V}$ 。 R_i 与 R_f 的关系满足

$$u_{o2} = 10(u_{o1} - U_R)$$

即实现 0.1V/℃ 的电压显示。

3. 比较器
 比较器通过比较系统温度和设定温度值，通过输出高低不同的电平，控制

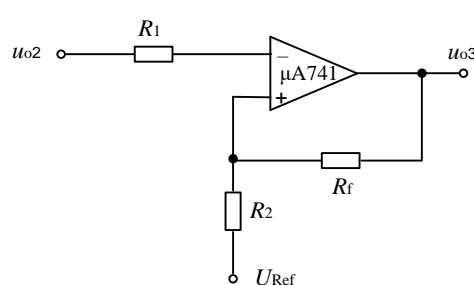


图 5-25-5 迟滞比较器

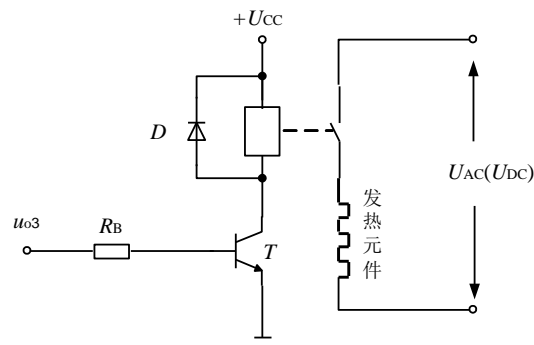


图 25-6 驱动电路

加热电路的工作。图 5-25-5 所示为迟滞电压比较器。采用迟滞电压比较器可以防止继电器频繁动作，损坏触点系统。 U_{Ref} 为控制温度设定电压（对应控制温度），改变 R_f 与 R_3 的比值可以改变比较器的迟滞特性，调节控温精度。对于热惯性较大的系统，可以采用电路简单的电压比较器取代迟滞电压比较器，以提高控温精度。

4. 继电器驱动电路
 电路如图 5-25-6 所示。当被测温度超过设定温度时，继电器动作使触点断开，停止加热；反之被测温度低于设定温度时，继电器触点闭合，进行加热。

四、实验器材

电子实验箱、数字多用表、稳压电源、AD590 集成温度传感器、 $\mu\text{A}741$ 运算放大器、三极管、二极管、电阻若干、其他自选器件。

五、实验内容

（1）根据设计要求及实验室条件设计出原理电路，给出具体的电路参数；分析电路工作原理。

(2) 根据设计电路原理图组装、调试电路，验证电路功能，测试电路性能指标。调整电路参数，使电路符合设计指标要求。

(3) 测试典型的温度点（如室温）和设定控制温度，记录室温及温控范围。

六、实验报告要求

(1) 说明设计电路的原理和电路参数的选择依据，画出设计电路总图，标示经测试符合设计指标要求的电路参数。

(2) 按设计要求测试电路性能指标，整理实验测试数据；在测试中遇到什么问题？如何解决？

(3) 写出实验的心得体会。

实验三十 竞赛抢答器电路设计

一、实验目的

- (1) 通过实验熟悉各种门电路、触发器、计数器、译码器等常用数字集成电路的使用。
- (2) 掌握简单组合逻辑电路和时序逻辑电路的设计方法。

二、设计任务与要求

1. 基本功能

- (1) 设计一个能容纳 4 名选手或 4 个代表队比赛的智力竞赛抢答器，为每个参赛选手设置一个抢答按钮，供参赛者使用。
- (2) 设置一个系统复位清除和抢答开始控制开关，开关由主持人控制。
- (3) 抢答器具有锁存与显示功能。即参赛选手按下按钮，锁存相应的参赛选手编号，并在 LED 数码管上显示，选手抢答实行优先锁存，优先抢答选手的编号一直保持到主持人将系统清除为止。

2. 扩展功能

- (1) 抢答器具有定时抢答功能，且一次抢答的时间由主持人设定（如 30s）。当主持人启动“开始”键后，定时器进行减、计时。
- (2) 参赛选手在设定的时间内进行抢答，抢答有效，定时器停止计时。显示器上显示选手的编号和抢答的时间，并保持到主持人将系统清除为止。
- (3) 如果定时时间已到，无人抢答，本次抢答无效，系统报警并关闭抢答功能，定时显示器上显示 00。
- (4) 在抢答开始、选手按动抢答按钮、定时时间到无人抢答时，扬声器发出报警声响提示，声响持续的时间 0.5s 左右。

三、预习要求

- (1) 复习理论课学过的门电路与组合逻辑电路、触发器与时序逻辑电路的相关知识。查阅资料，了解锁存器、十进制加/减计数器、译码显示器、单稳态触发器等集成电路的使用方法和各引脚功能。
- (2) 设计可预置时间的定时电路。

(3) 分析各单元电路的控制时序，设计各单元电路之间的时序控制电路；画出竞赛抢答器的总电路图。

四、设计原理与参考电路

1. 数字抢答器总体方框图

图 5-30-1 所示为总体方框图。其工作原理为：接通电源后，主持人将开关拨到“清除”状态，抢答器处于禁止状态，编号显示器显示“0”，定时器显示设定时间；主持人将开关置“开始”状态，宣布“抢答开始”时，定时器倒计时，扬声器给出声响提示。选手在定时时间内抢答时，抢答器完成优先判断、编号锁存、编号显示、扬声器提示。当一轮抢答之后，定时器停止、禁止二次抢答、定时器显示剩余时间。如果要再次抢答必须由主持人再次操作“清除”和“开始”状态开关。

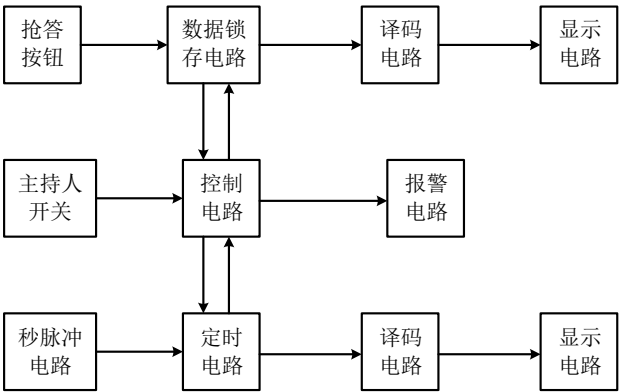


图 5-30-1 多路抢答器组成框图

2. 单元电路设计

(1) 抢答器电路。电路如图 5-30-2 所示，主要完成两个功能：一是分辨出参赛选手按下抢答按钮的先后顺序，锁存并显示优先抢答者的编号；二是封锁其他参赛选手的按钮功能。

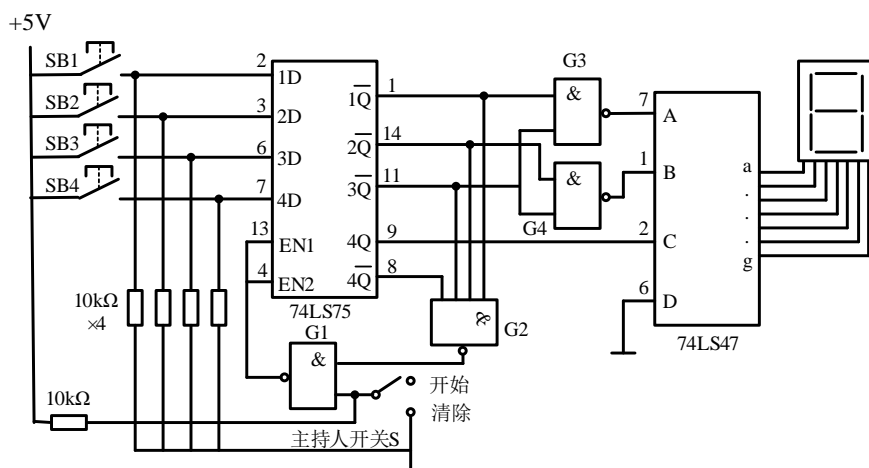


图 5-30-2 抢答与显示电路

工作过程：主持人闭合开关 S 时，封锁“与非”门 G2，禁止抢答，4D 触发器 74LS75 中各 Q 端均为低电平，此时组号显示器显示为“0”，抢答开始时，主持人把开关 S 拨到“开始”后，当有选手按下按钮时，如按下 SB2，通过“与非”门 G3、G4 编码、七段数码管驱动器 74LS47 译码显示为“2”。同时，G2 输出为高电平，G1 输出为低电平，锁存 74LS75 输出，禁止其他选手抢答。当 S2 按键松手后，原来状态由 74LS75 锁存，此时 G1 输出仍为低电平，所以仍处于禁止抢答状态，确保不会出二次按键时输入信号。这就保证了抢答者的优先性及抢答电路的准确性。如要再次抢答须由主持人闭合开关 S，清除结果后再进行下一轮抢答。

(2) 定时电路。该部分主要由 555 秒脉冲产生电路、十进制同步加减计数器 74LS192 实现减法计数电路、74LS47 译码电路和 2 个 7 段数码管及相关电路组成，如图 5-30-3 所示。555 秒脉冲产生电路输出的秒信号作为 74LS192 输入 CP，实现减法计数。主持人根据抢答题的难易程度，设定一次抢答的时间，抢答时间通过计数器预置端预置，抢答开始后，计数器开始减法计数工作，并通过 74LS47 和共阳极数码显示倒计时时间，当有人抢答时，停止计数并显示倒计时剩余时间；如果没有人抢答，当倒计时到“00”时，74LS192 的 TC_D 输出低电平，定时电路报警，同时抢答器和定时器停止工作，以后选手抢答无效。

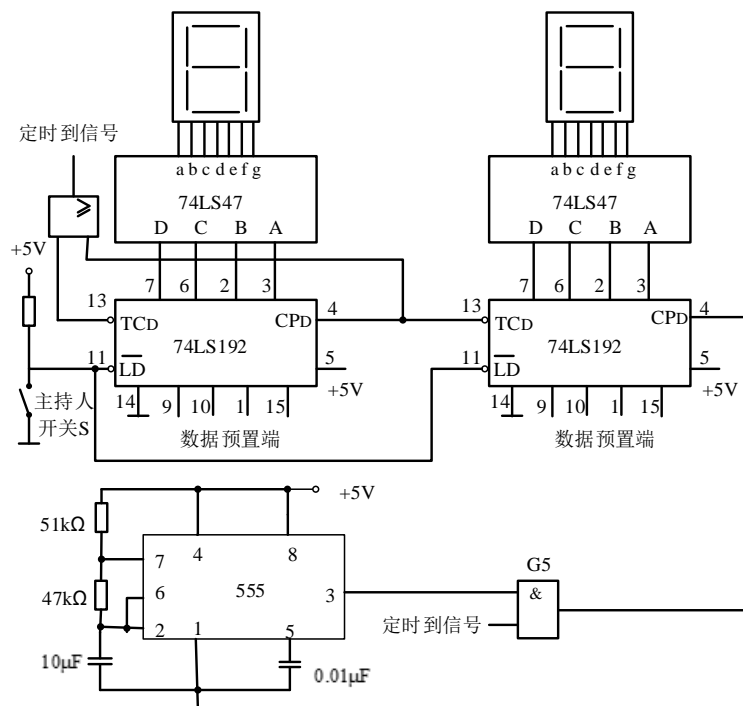


图 3-30-3 定时与显示电路

(3) 报警电路。报警电路的功能是在抢答开始、选手按动抢答按钮、定时时间到无人抢答时，扬声器发出报警声响提示，该功能可由集成单稳态触发器 74LS121 构成的单稳态电路和有源蜂鸣器实现，电路如图 3-30-4。报警时间由 R_{ext} 、 C_{ext} 决定。

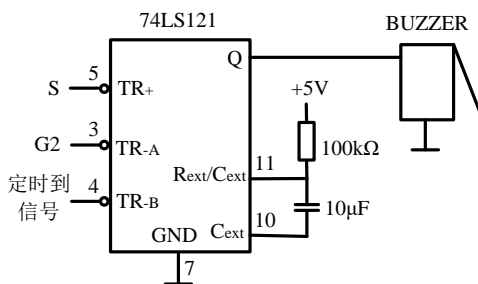


图 3-30-4 报警电路

五、实验器材与元器件

(1) 4D 锁存器 74LS75、译码驱动器 74LS47、可预置数计数器 74LS192、单稳态触发器 74LS121、2 输入与非门 74LS00，4 输入与非门 74LS20、电阻、电容、发光二极管若干。

(2) 电子实验箱。

六、组装和调试

(1) 按图 5-30-2 连接实验电路, 接通电源后, 首先拨动开关 S 清零复位, 再置“开始”状态, 然后按下任一按钮 SB, 观察电路的工作状态是否正确。

(2) 按图 5-30-3 连接实验电路, 拨动数据预置端设定抢答时间, 置 S 为“开始”状态, 观察电路的工作状态是否正确。

(3) 设计连接线路, 实现有抢答时停止倒计时和定时时间到时封锁抢答功能。

(4) 对电路进行联调, 检查电路各部分功能, 注意各部分电路之间的时序关系, 使其满足设计要求。

七、实验报告要求

(1) 阐述各单元电路的工作原理。

(2) 记录实验过程中遇到的问题和解决方法。

(3) 你认为本实验示例电路还有那些需要进一步完善? 那些电路可以优化(电路更简单、工作更可靠)?