TMS320C28x Optimizing C/C++ Compiler v22.6.0.LTS

User's Guide



Literature Number: ZHCU876Y AUGUST 2001 – REVISED JUNE 2022



请先阅读	9
About This Manual	9
标记规则	10
相关文档	11
德州仪器 (TI) 提供的相关文档	
商标	
1 软件开发工具简介	13
1.1 软件开发工具概述	14
1.2 编译器接口	15
1.3 ANSI/ISO 标准	16
1.4 输出文件	16
1.5 实用程序	16
2 使用 C/C++ 编译器	17
2.1 About the Compiler	18
2.2 调用 C/C++ 编译器	
2.3 Changing the Compiler's Behavior with Options	19
2.3.1 Linker Options	
2.3.2 常用选项	
2.3.3 Miscellaneous Useful Options	
2.3.4 运行时模型选项	30
2.3.5 符号调试和分析选项	
2.3.6 Specifying Filenames	
2.3.7 更改编译器解释文件名的方式	
2.3.8 更改编译器处理 C 文件的方式	33
2.3.9 更改编译器解释和命名扩展名的方式	34
2.3.10 指定目录	34
2.3.11 Assembler Options	
2.3.12 已弃用的选项	
2.4 通过环境变量控制编译器	
2.4.1 设置默认编译器选项 (C2000_C_OPTION)	36
2.4.2 命名一个或多个备用目录 (C2000_C_DIR)	37
2.5 控制预处理器	
2.5.1 预先定义的宏名称	
2.5.2 #include 文件的搜索路径	
2.5.3 支持#warning 和 #warn 指令	40
2.5.4 生成预处理列表文件(preproc_only 选项)	
2.5.5 预处理后继续编译(preproc_with_compile 选项)	
2.5.6 生成带有注释的预处理列表文件(preproc_with_comment 选项)	
2.5.7 生成带有行控制详细信息的预处理列表(preproc_with_line 选项)	40
2.5.8 为 Make 实用程序生成预处理输出(preproc_dependency 选项)	41
2.5.9 生成包含#include 在内的文件列表(preproc_includes 选项)	
2.5.10 在文件中生成宏列表(preproc_macros 选项)	
2.6 将参数传递给 main()	
2.7 了解诊断消息	
2.7.1 控制诊断消息	
2.7.2 如何使用诊断抑制选项	
2.8 其他消息	
2.9 Generating Cross-Reference Listing Information (gen_cross_reference_listing Option)	
2.10 生成原始列表文件(gen_preprocessor_listing 选项)	
2.11 使用内联函数扩展	46

目录 www.ti.com.cn

- · · · · · · · · · · · · · · · · · · ·	_	
	F	
2.11.2 内联限制		47
]内联	
2.11.4 Guarded Inlining and	d the _INLINE Preprocessor Symbol	48
2.12 使用交叉列出功能		50
2.13 关于应用程序二进制接口]	50
	9函数	
	74%	
	, a Mart)	
	evel=3 选项)	
3.3.1 创建优化信息文件(-	gen_opt_info 选项)	55
3.4 程序级优化(program_l	level_compile 和opt_level=3 选项)	56
3.4.1 控制程序级优化(ca	all_assumptions 选项)	56
3.4.2 混合 C/C++ 和汇编代	.码时的优化注意事项	57
3.5 自动内联扩展(auto inli	line 选项)	58
	-4 选项) [′]	
3.7.4 反馈制导优化总结		63
	码覆盖率	
3.8.2 相关的特征和功能		64
3.9 使用优化时的特殊注意事	项	66
3.9.1 在优化代码中谨慎使用	用 asm 语句	66
3.9.2 使用易失性关键字进行	行必要的内存访问	66
	化	
3.13 挺向飞屿入小泥泥纵剂((opt_for_space 选项)	/1
示例 3-3. 並示代码人小儿儿	L的 C 代码	12
示例 3-4. 示例 3-3 使用○		72
	码	
	指令	
3.15.1 自动生成 DMAC 指令	수	73
3.15.2 指定数据地址对齐的]断言	73
3.15.3 dmac 内在函数		75
3.16 正在执行什么类型的优化	<u></u>	76
	 ↑配	
	HU	
	1化	
	110	
	£	
	j	
3.16.10 循环旋转		78
3.16.11 指令排程		78
3.16.12 寄存器变量		78
3.16.13 寄存器跟踪/定位		
	用于 FPU 目标)	
3.10.17 NI 1D 工风(以坦)	изтто н <i>то нто нто дата дата дата да и и и и и и и и и и и и и и и и и и</i>	/0

4 链接 C/C++ 代码	70
4.1 通过编译器调用链接器(-z 选项)	
4.1.1 单独调用链接器	
4.1.2 调用链接器作为编译步骤的一部分	
4.1.3 禁用链接器(compile only 编译器选项)	
4.2 链接器代码优化	
4.2.1 生成函数子段(gen_func_subsections 编译器选项)	82
4.2.2 生成聚合数据子段(gen_data_subsections 编译器选项)	82
4.3 控制链接过程	
4.3.1 包含运行时支持库	
4.3.2 运行时初始化	
4.3.3 通过中断向量进行初始化	84
4.3.4 全局对象构造函数	
4.3.5 指定全局变量初始化类型	85
4.3.6 指定在内存中分配段的位置	86
4.3.7 链接器命令文件示例	87
4.4 链接 C28x 和 C2XLP 代码	88
5 链接后优化器	89
5.1 链接后优化器在软件开发流程中的作用	
5.2 删除冗余 DP 负载	
5.3 跟踪跨分支的 DP 值	
5.4 跟踪跨函数调用的 DP 值	
5.5 其他链接后优化	
5.6 控制链接后优化	
5.6.1 排除文件(-ex 选项)	
5.6.2 控制汇编文件中的链接后优化	
5.6.3 保留链接后优化器输出(keep_asm 选项)	
5.6.4 禁用跨函数调用的优化(-nf 选项)	
5.6.5 使用建议对汇编代码进行注释(plink_advice_only 选项)	
5.7 有关使用链接后优化器的限制	94
5.8 命名输出文件(output_file 选项)	
6 C/C++ 语言实现	
6.1.1 实现定义的行为	
6.2 TMS320C28x C++ 的特征	
6.3 数据类型	101
6.3.1 枚举类型大小	
6.3.2 支持 64 位整数	
6.3.3 C28x double 和 long double 浮点类型	
6.4 文件编码和字符集	
6.5 关键字	
6.5.1 const 关键字	105
6.5.2 cregister 关键字	106
6.5.3interrupt 关键字	
6.5.4 restrict 关键字	
6.5.5 volatile 关键字	108
6.6 C++ 异常处理	109
6.7 寄存器变量和参数	110
6.8asm 语句	
6.9 pragma 指令	
6.9.1 CALLS Pragma	
6.9.2 CLINK Pragma	
6.9.3 CODE_ALIGN Pragma	
6.9.4 CODE_SECTION Pragma	
6.9.5 DATA_ALIGN Pragma	
6.9.6 DATA_SECTION Pragma	
6.9.7 诊断消息 Pragma	
6.9.8 FAST_FUNC_CALL Pragma	
6.9.9 FORCEINLINE Pragma	
6.9.10 FORCEINLINE_RECURSIVE Pragma	
6.9.11 FUNC_ALWAYS_INLINE Pragma	118

目录 www.ti.com.cn

6.9.12 FUNC_CANNOT_INLINE Pragma	119
6.9.13 FUNC_EXT_CALLED Pragma	
6.9.14 FUNCTION_OPTIONS Pragma	
6.9.15 INTERRUPT Pragma	120
6.9.16 LOCATION Pragma	
6.9.17 MUST ITERATE Pragma	121
6.9.18 NOINIT 和 PERSISTENT Pragma	
6.9.19 NOINLINE Pragma	
6.9.20 NO HOOKS Pragma	
6.9.21 once Pragma	
6.9.22 RETAIN Pragma	
6.9.23 SET_CODE_SECTION 和 SET_DATA_SECTION Pragma	
6.9.24 UNROLL Pragma	
6.9.25 WEAK Pragma	
6.10 _Pragma 运算符	
6.11 应用程序二进制接口	
6.12 目标文件符号命名规则(链接名)	
6.13 在 COFF ABI 模式下初始化静态和全局变量	
6.13.1 使用链接器初始化静态和全局变量	131
6.13.2 使用 const 类型限定符初始化静态和全局变量	132
6.14 更改 ANSI/ISO C/C++ 语言模式	132
6.14.1 C99 Support (c99)	
6.14.2 C11 支持 (c11)	
6.14.3 严格 ANSI 模式和宽松 ANSI 模式(strict_ansi 和relaxed_ansi)	
6.15 GNU 和 Clang 语言扩展	135
6.15.1 扩展	
6.15.2 函数属性	
6.15.3 For 循环属性	
6.15.4 变量属性	
6.15.5 类型属性	
6.15.6 内置函数	
6.15.7 使用字节外设类型属性	
6.16 编译器限制	
7 运行时环境	
7.1 存储器模型	
7.1.1 段	144
7.1.2 C/C++ 系统堆栈	
7.1.3 将 .econst 分配给程序内存	147
7.1.4 动态内存分配	147
7.1.5 变量的初始化	
7.1.6 为静态变量和全局变量分配内存	
7.1.7 字段/结构对齐	
7.1.8 字符串常量	
7.2 寄存器惯例	
7.2.1 TMS320C28x 寄存器的使用和保留	149
7.2.2 状态寄存器	
7.3 函数结构和调用惯例	
7.3.1 函数如何进行调用	
7.3.2 被调用函数如何响应	
7.3.3 被调用函数的特殊情况(大帧)	
7.3.4 访问参数和局部变量	
7.3.5 分配帧并访问内存中的 32 位值	
7.4 访问 C 和 C++ 中的链接器符号	
7.5 将 C 和 C++ 与汇编语言相连	
7.5.1 使用汇编语言模块与 C/C++ 代码	155
7.5.2 从 C/C++ 访问汇编语言函数	
7.5.3 从 C/C++ 访问汇编语言变量	156
7.5.4 与汇编源代码共享 C/C++ 头文件	
7.5.5 使用内联汇编语言	
7.6 使用内在函数访问汇编语言语句	
7.6.1 浮点转换内在函数	
/ 6 1 2 4 转换风件跳数	

7.6.2 浮点单元 (FPU) 内在函数	
7.6.3 Trigonometric Math Unit (TMU) Intrinsics	
7.6.4 快速整数除法内在函数	
7.7 中断处理	
7.7.1 有关中断的要点	171
7.7.2 使用 C/C++ 中断例程	
7.8 整数表达式分析	
7.8.1 使用运行时支持调用计算的运算	172
7.8.2 支持快速整数除法的除法运算	172
7.8.3 C/C++ 代码访问 16 位乘法的上 16 位	173
7.9 浮点表达式分析	
7.10 系统初始化	174
7.10.1 用于系统预初始化的引导挂钩函数	174
7.10.2 运行时栈	174
7.10.3 COFF 变量的自动初始化	
7.10.4 EABI 变量的自动初始化	
8 使用运行时支持函数并构建库	
8.1 C 和 C++ 运行时支持库	
8.1.1 将代码与对象库链接	186
8.1.2 头文件	
8.1.3 修改库函数	
8.1.4 支持字符串处理	
8.1.5 极少支持国际化	
8.1.6 时间和时钟函数支持	
8.1.7 允许打开的文件数量	
8.1.8 库命名规则	
8.2 C I/O 函数	
8.2.1 高级 I/O 函数	
8.2.2 低级 I/O 实现概述	
8.2.3 器件驱动程序级别 I/O 函数 8.2.4 为 C I/O 添加用户定义的器件驱动程序	194
8.2.5 器件前缀	
8.3 处理可重入性(_register_lock() 和 _register_unlock() 函数)	201
8.4 在热启动期间重新初始化变量	
8.5 库构建流程	
8.5.1 所需的非德州仪器 (TI) 软件	
8.5.2 使用库构建流程	
8.5.3 扩展 mklib	
9 C++ 名称还原器	
9.1 调用 C++ 名称还原器	
9.2 C++ 名称还原器的示例用法	
10 CLA 编译器	
10.1 如何调用 CLA 编译器	
10.1.1 CLA 特定的选项	
10.2 CLA C 语言实现	
10.2.1 变量和数据类型	
10.2.2 Pragma、关键字和内在函数	
10.2.3 Optimizations with the CLA Compiler	
10.2.4 C Language Restrictions	
10.2.5 Memory Model - Sections	
10.2.6 函数结构和调用惯例	
A 术语表	
A.1 术语	
B Revision History	224
插图清单	
畑図月半 图 1-1. TMS320C28x 软件开发流程	1.1
图 5-1. TMS320C26X 软件升发流程图 5-1. TMS320C28X 软件升发流程中的链接后优化器	
图 7-1. 在函数调用期间使用栈图 7-1. 在函数调用期间使用栈	
图 7-2cinit 段中初始化记录的格式	
图 7-2. Clifft	
PH 1 V. 121111 WILLY TA 1 1/1/14 10 10/14/14 20 11 11 20 11 11 11 11 11 11 11 11 11 11 11 11 11	

目录 www.ti.com.cn

夂	图 7-4. 运行时的自动初始化	178
	图 7-5. 加载时初始化	
	图 7-6. 运行时自动初始化	
	图 7-7. 加载时初始化	
	图 7-8. 构造函数表	
图	引 10-1. CLA 编译概述	212
	表格清单	
	₹ 2-1. Processor Options	
表士	₹ 2-2. Optimization Options ⁽¹⁾	20
	₹ 2-3. Advanced Optimization Options ⁽¹⁾	
	₹ 2-4. Debug Options ₹ 2-5. Include Options	
	₹ 2-6. Control Options	
	₹ 2-7. Language Options	
	₹ 2-8. Parser Preprocessing Options	
	₹ 2-9. Predefined Macro Options	
	₹ 2-10. Diagnostic Message Options	
	₹ 2-11. Supplemental Information Options	
	₹ 2-12. Run-Time Model Options	
	₹ 2-13. Entry/Exit Hook Options	
	₹ 2-14. Feedback Options	
	₹ 2-15. Assembler Options	
	₹ 2-16. File Type Specifier Options	
	₹ 2-17. Directory Specifier Options	
	₹ 2-18. Default File Extensions Options	
	₹ 2-19. Command Files Options ₹ 2-20. Linker Basic Options	
	₹ 2-21. File Search Path Options	
	₹ 2-22. Command File Preprocessing Options	
	₹ 2-23. Diagnostic Message Options	
	₹ 2-24. Linker Output Options	
	₹ 2-25. Symbol Management Options	
	₹ 2-26. Run-Time Environment Options	
	₹ 2-27. Link-Time Optimization Options	
	₹ 2-28. Miscellaneous Options	
	長 2-29. 预定义 C28x 宏名称	
	長 2-30. 原始列表文件标识符	
	長 2-31. 原始列表文件诊断标识符	
	長 3-1. 可与opt_level=3 结合使用的选项	
	表 3-2. 为gen_opt_info 选项选择一个级别	
衣主	ē 3-3. 为call_assumptions 选项选择一个级别 ē 3-4. 使用call_assumptions 选项时的特殊注意事项	50
	ē 3-4. 使用Call_assumptions 起项的的特殊注意争项 ē 4-1. 初始化段	
	長 4-2. 未初始化段	
表表	₹ 6-1. TMS320C28x C/C++ COFF 和 EABI 数据类型	101
	表 6-2. 有效控制寄存器	
	₹ 6-3. GCC 语言扩展	
表	。 7-1. 段和存储器位置摘要	146
表	長 7-2. 寄存器使用和保留惯例	
表	長 7-3. FPU 寄存器使用和保留惯例	150
表	表 7-4. 状态寄存器字段	151
	表 7-5. 仅用于 FPU 目标的浮点状态寄存器 (STF ⁽¹⁾) 字段	
	長 7-6. TMS320C28x C/C++ 编译器内在函数	
	長 7-7. FPU 的 C/C++ 编译器内在函数	
	表 7-8. C/C++ Compiler Intrinsics for TMU	
	長 7-9. 快速整数除法的 C/C++ 编译器内在函数 (idiv_support=idiv0)	
	長 8-1time32_t 和time64_t 之间的区别 長 8-2. mklib 程序选项	
	₹ 0-2. MKIID 程序选项 ₹ 10-1. CLA 编译器数据类型	
北耒	₹ 10-1. CLA 编译储数站关望 ₹ 10-2. 用于 CLA 的 C/C++ 编译器内在函数	215
_	、・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	



About This Manual

The *TMS320C28x Optimizing C/C++ Compiler User's Guide* explains how to use the following Texas Instruments Code Generation compiler tools:

- Compiler
- · Post-link optimizer
- · Library build utility
- · C++ name demangler

The TI compiler accepts C and C++ code conforming to the International Organization for Standardization (ISO) standards for these languages. The compiler supports the 1989, 1999, and 2011 versions of the C language and the 2003 version of the C++ language.

This user's guide discusses the characteristics of the TI C/C++ compiler. It assumes that you already know how to write C/C++ programs. *The C Programming Language* (second edition), by Brian W. Kernighan and Dennis M. Ritchie, describes C based on the ISO C standard. You can use the Kernighan and Ritchie (hereafter referred to as K&R) book as a supplement to this manual. References to K&R C (as opposed to ISO C) in this manual refer to the C language as defined in the first edition of Kernighan and Ritchie's *The C Programming Language*.



请先阅读 www.ti.com.cn

标记规则

本文档使用以下规则:

• 程序列表、程序示例和交互式显示用特殊字体显示。交互式显示采用粗体形式的特殊字体来区分输入的命令与系统显示的项目(如提示符、命令输出、错误消息等)。C 代码示例如下所示:

```
#include <stdio.h>
main()
{    printf("Hello World\n");
}
```

- 在语法描述中,指令、命令和说明为粗体,参数为斜体。语法中粗体显示的部分应按所示方式输入;语法中斜体显示的部分描述了应输入信息的类型。
- 方括号([和])用于标识可选参数。如果使用可选参数,需要在括号内指定信息。除非方括号是**粗体**,否则不要输入方括号本身。下面是一个具有可选参数的命令的示例:

```
cl2000 [options] [filenames] [--run_linker [link_options] [object files]]
```

大括号({和})表明必须选择大括号内的参数之一,不要输入大括号本身。这是一个带有大括号的命令的示例,大括号并不包含在实际语法中,但表明您必须指定 --rom_model 或 --ram model 选项:

```
cl2000 --run_linker {--rom_model | --ram_model} filenames

[--output_file= name.out] --library= libraryname
```

在汇编器语法语句中,最左侧列被预留给标签或符号的第一个字符。如果标签或符号是可选的,则通常不会显示。如果标签或符号是必需参数,则从框的左边距开始显示,如下例所示。除了符号或标签外,任何指令、命令、说明或参数都不能从最左侧列开始。

```
symbol .usect "section name", size in bytes[, alignment]
```

- 有些指令的参数数量可变。例如,.byte 指令。此语法显示为 [, ..., parameter]。
- TMS320C2800™ 内核被称为 TMS320C28x 或 C28x。



www.ti.com.cn 请先阅读

相关文档

以下书籍可以作为本用户指南的补充:

ANSI X3.159-1989, Programming Language - C (Alternate version of the 1989 C Standard), American National Standards Institute

ISO/IEC 9899:1989, International Standard - Programming Languages - C (The 1989 C Standard), International Organization for Standardization

ISO/IEC 9899:1999, International Standard - Programming Languages - C (The 1999 C Standard), International Organization for Standardization

ISO/IEC 9899:2011, International Standard - Programming Languages - C (The 2011 C Standard), International Organization for Standardization

ISO/IEC 14882-2003, International Standard - Programming Languages - C++ (The 2003 C++ Standard), International Organization for Standardization

The C Programming Language (second edition), by Brian W. Kernighan and Dennis M. Ritchie, published by Prentice-Hall, Englewood Cliffs, New Jersey, 1988

The Annotated C++ Reference Manual, Margaret A. Ellis and Bjarne Stroustrup, published by Addison-Wesley Publishing Company, Reading, Massachusetts, 1990

C : A Reference Manual (fourth edition), by Samuel P. Harbison, and Guy L. Steele Jr., published by Prentice Hall, Englewood Cliffs, New Jersey

Programming Embedded Systems in C and C++, by Michael Barr, Andy Oram (Editor), published by O'Reilly & Associates; ISBN: 1565923545, February 1999

Programming in C, Steve G. Kochan, Hayden Book Company

The C++ Programming Language (second edition), Bjarne Stroustrup, published by Addison-Wesley Publishing Company, Reading, Massachusetts, 1990

Tool Interface Standards (TIS) DWARF Debugging Information Format Specification Version 2.0, TIS Committee, 1995

DWARF Debugging Information Format Version 3, DWARF Debugging Information Format Workgroup, Free Standards Group, 2005 (http://dwarfstd.org)

DWARF Debugging Information Format Version 4, DWARF Debugging Information Format Workgroup, Free Standards Group, 2010 (http://dwarfstd.org)

System V ABI specification (http://www.sco.com/developers/gabi/)



请先阅读 www.ti.com.cn

德州仪器 (TI) 提供的相关文档

有关 TI 代码生成工具的更多信息,请参阅以下资源:

- Code Composer Studio 文档概述
- 德州仪器 (TI) E2E 软件工具论坛

以下文档可作为对本用户指南的补充:

- SPRAAB5 《DWARF 对 TI 目标文件的影响》。介绍了德州仪器 (TI) 对 DWARF 规范的扩展。
- SPRU513 《TMS320C28x 汇编语言工具用户指南》介绍了用于 TMS320C28x 器件的汇编语言工具(用于开发 汇编语言代码的汇编器和其他工具)、汇编器指令、宏命令、通用目标文件格式和符号调试指令。
- SPRU430 《TMS320C28x DSP CPU 和指令集参考指南》介绍了 TMS320C28x 定点数字信号处理器 (DSP) 的中央处理器 (CPU) 和汇编语言指令。它还描述了这些 DSP 上可用的仿真特性。
- SPRU566 《TMS320x28xx 外设参考指南》介绍了 28x 数字信号处理器 (DSP) 的外设参考指南。
- SPRUHS1 《TMS320C28x 扩展指令集技术参考手册》介绍了 TMU、VCRC、VCU-II、FPU32 和 FPU64 加速器的架构、流水线和指令集。
- SPRAC71 **《TMS320C28x 嵌入式应用二进制接口 (EABI) 应用报告》**。为德州仪器 (TI) 的 TMS320C28x 系列 处理器提供基于 ELF 的嵌入式应用二进制接口 (EABI) 的规范。EABI 定义了程序、程序组件和执行 环境(如果存在操作系统,还包括操作系统)之间的低级接口。
- SPRUEX3 **《TI SYS/BIOS 实时操作系统用户指南》。** SYS/BIOS 使应用开发人员能够开发嵌入式实时软件。 SYS/BIOS 是一个可扩展的实时内核。它适用于需要实时调度和同步或实时检测的应用。SYS/BIOS 提供抢占式多线程、硬件抽象、实时分析和配置工具。

商标

TMS320C2800[™], TMS320C28x[™], and Code Composer Studio[™] are trademarks of Texas Instruments. 所有商标均为其各自所有者的财产。



TMS320C28x[™] 由一套软件开发工具支持,其中包括优化 C/C++ 编译器、汇编器、链接器以及各种实用程序。本章概述了这些工具,并介绍了优化 C/C++ 编译器的特性。在《*TMS320C28x 汇编语言工具用户指南*》中详细讨论了汇编器和链接器。

1.1 软件开发工具概述	14
1.2 编译器接口	
1.3 ANSI/ISO 标准	16
1.4 输出文件	16
1.5 实用程序	16



软件开发工具简介 www.ti.com.cn

1.1 软件开发工具概述

图 1-1 阐述软件开发流程。图中阴影部分突出了 C 语言程序最常见的软件开发路径。其他部分是增强开发流程的 外围功能。

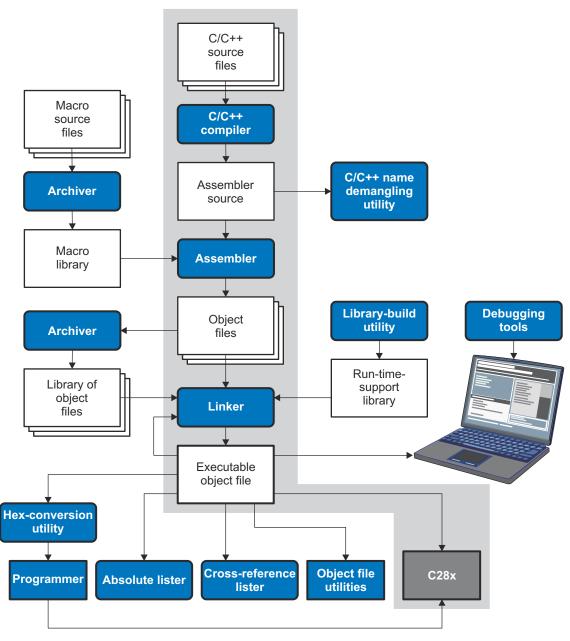


图 1-1. TMS320C28x 软件开发流程

以下列表描述了图 1-1 中显示的工具:

- 编译器接受 C/C++ 源代码,生成 C28x 汇编语言源代码。请参阅章节 2。
- **汇编器**将汇编语言源文件转换成机器语言可重定位的目标文件。请参阅《*TMS320C28x 汇编语言工具用户指南*》。
- **链接器**将可重定位的目标文件组合成单个绝对可执行的目标文件。在创建可执行文件时,会执行重定位并解析外部引用。链接器接受可重定位的目标文件和对象库作为输入。有关链接器的概览信息,请参阅章节 4。请参阅《*TMS320C28x 汇编语言工具用户指南*》。



• **归档器**允许将一组文件收集到一个称为*库* 的单个存档文件中。归档器允许通过删除、替换、提取或添加成员来修改这种库。归档器最有用的应用之一是构建目标文件库。请参阅《*TMS320C28x 汇编语言工具用户指南*》。

• **运行时支持库**包含编译器支持的标准 ISO C 和 C++ 库函数、编译器实用程序函数、浮点算术函数和 C I/O 函数。请参阅章节 8。

如果编译器和链接器选项需要自定义的库版本,**库构建实用程序**将自动构建运行时支持库。请参阅节 8.5。C 和 C++ 的标准运行时支持库函数的源代码位于编译器安装目录的 lib\src 子目录中提供。

- **十六进制转换实用程序**将目标文件转换为其他目标格式。可将转换后的文件下载到 EPROM 编程器。请参阅《*TMS320C28x 汇编语言工具用户指南*》。
- **绝对列表器**接受链接的目标文件作为输入并创建 .abs 文件作为输出。可以组合这些 .abs 文件以生成包含绝对 地址而不是相对地址的列表。如果没有绝对列表器,生成这样的列表将是冗长而乏味的,并且需要许多手动操作。请参阅《*TMS320C28x 汇编语言工具用户指南*》。
- **交叉引用列表器**使用目标文件生成交叉引用列表,其中显示符号、其定义以及其在链接的源文件中的引用。请参阅《*TMS320C28x 汇编语言工具用户指南*》。
- C++ 名称还原器是一种调试辅助工具,可将编译器改编的名称转换回其在 C++ 源代码中声明的原始名称。如图 1-1 所示,可对编译器输出的汇编文件使用 C++ 名称还原器;还可对汇编器列表文件和链接器映射文件使用此实用程序。请参阅章节 9。
- **链接后优化器**删除或修改汇编语言指令以生成更好的代码。必须使用编译器 -plink 选项运行链接后优化器。请参阅章节 5。
- **反汇编器**解码目标文件以显示它们所表示的汇编指令。请参阅《*TMS320C28x 汇编语言工具用户指南*》。
- 此开发流程的主要产品是可执行的目标文件,其可以在 TMS320C28x 器件上执行。

1.2 编译器接口

编译器是名为 cl2000 的命令行程序。此程序可以一步编译、优化、汇编和链接程序。在 Code Composer Studio 中,编译器自动运行以执行构建项目所需的步骤。

更多有关程序编译的信息,请参阅节 2.1

编译器具有直接调用约定,因此可以编写相互调用的汇编和 C 函数。更多有关调用约定的信息,请参阅章节 7。



软件开发工具简介 www.ti.com.cn

1.3 ANSI/ISO 标准

编译器支持 1989、1999 和 2011 版本的 C 语言以及 2003 版本的 C++ 语言。编译器中的 C 和 C++ 语言特征是按照下述 ISO 标准实现的:

- ISO 标准 C: C 编译器支持 989、1999 和 2011 版本的 C 语言。
 - C89。使用 --c89 选项编译会使编译器符合 ISO/IEC 9899:1990 C 标准,该标准先前被批准为 ANSI X3.159-1989。"C89"和"C90"指的是同一种编程语言。本文档中使用了"C89"。
 - C99。使用 --c99 选项编译会使编译器符合 ISO/IEC 9899:1999 C 标准。
 - C11。使用 --c11 选项编译会使编译器符合 ISO/IEC 9899:2011 C 标准。

Kernighan 和 Ritchie 的《C 程序设计语言》(K&R) 第二版中也介绍了 C 语言。

- **ISO 标准 C++**: 编译器使用 C++03 版本的 C++ 标准。请参阅 C++ 标准 ISO/IEC 14882:2003。 Ellis 和 Stroustrup 的 *《C++ 参考手册注解》*(ARM) 中也介绍了该语言,但该语言不是标准语言。有关*不受支持的* C++ 特性的说明,请参阅节 6.2。
- ISO 标准运行时支持:编译器工具附带一个扩展的运行时库。除非另有说明,否则库函数符合 ISO C/C++ 库标准。该库包括标准输入和输出函数、字符串操作函数、动态内存分配函数、数据转换函数、计时函数、三角函数以及指数和双曲线函数。不包括信号处理函数,因为这些函数是特定于目标系统的。如需更多信息,请参阅章节 8。

如需了解命令行选项以选择代码所使用的 C 或 C++ 标准,请参阅 节 6.14。

1.4 输出文件

以下类型的输出文件由编译器创建:

- COFF 目标文件。通用目标文件格式 (COFF) 提供基本的模块化(单独编译)编译功能,例如重定位。
- ELF 目标文件。可执行和可链接格式 (ELF) 支持早期模板实例化和内联函数导出等现代语言功能。ELF 是 System V 应用程序二进制接口 (ABI) 的一部分。用于 C28x 的 ELF 格式由 C28x 嵌入式应用程序二进制接口 (EABI) 扩展,相关信息请参阅 SPRAC71 文档。

1.5 实用程序

这些功能是编译器实用程序:

・ 库构建实用程序

库构建实用程序允许您从源代码中为运行时模型的任何组合自定义构建对象库。有关更多信息,请参阅 节 8.5。

· C++ 名称还原器

C++ 名称还原器 (dem2000) 是一种调试辅助工具,可将在编译器生成的汇编代码、反汇编输出或编译器诊断消息中检测到的每个已改编的名称转换为在 C++ 源代码中找到的原始名称。有关更多信息,请参阅 章节 9。

十六进制转换实用程序

对于独立的嵌入式应用程序,编译器能够将所有代码和初始化数据放入 ROM 中,从而允许 C/C++ 代码从复位开始运行。编译器输出的 COFF 或 ELF 文件可以使用十六进制转换实用程序转换为 EPROM 编程器数据文件,如《*TMS320C28x 汇编语言工具用户指南*》所述。



编译器将您的源程序转换成 TMS320C28x 可执行的机器语言目标代码。源代码必须经过编译、汇编和链接才能创建可执行文件。所有这些步骤都是通过使用编译器一次性执行的。

2.1 About the Compiler.	18
2.2 调用 C/C++ 编译器	18
2.3 Changing the Compiler's Behavior with Options	
2.4 通过环境变量控制编译器	
2.5 控制预处理器	37
2.6 将参数传递给 main()	41
2.7 了解诊断消息	
2.8 其他消息	
2.9 Generating Cross-Reference Listing Information (gen_cross_reference_listing Option)	44
2.10 生成原始列表文件(gen_preprocessor_listing 选项)	
2.11 使用内联函数扩展	
2.12 使用交叉列出功能	50
2.13 关于应用程序二进制接口	50
2.14 启用入口挂钩和出口挂钩函数	
2.15 实时固件更新 (LFU)	



使用 C/C++ 编译器 www.ti.com.cn

2.1 About the Compiler

The compiler lets you compile, optimize, assemble, and optionally link in one step. The compiler performs the following steps on one or more source modules:

• The **compiler** accepts C/C++ source code and assembly code. It produces object code.

You can compile C, C++, and assembly files in a single command. The compiler uses the filename extensions to distinguish between different file types. See 节 2.3.9 for more information.

• The **linker** combines object files to create an executable or relinkable file. The link step is optional, so you can compile and assemble many modules independently and link them later. See 章节 4 for information about linking the files.

备注

Invoking the Linker

By default, the compiler does not invoke the linker. You can invoke the linker by using the --run_linker (-z) compiler option. See † 4.1.1 for details.

For a complete description of the assembler and the linker, see the *TMS320C28x Assembly Language Tools User's Guide*.

2.2 调用 C/C++ 编译器

要调用编译器,请输入:

cl2000 [options] [filenames] [--run linker [link options] object files]]

cl2000 运行编译器和汇编器的命令。

options 影响编译器对输入文件的处理方式的选项。表 2-6 到表 2-28 列出了这些选项。

filenames 一个或多个 C/C++ 源文件和 汇编语言源文件。

--run_linker (-z) 调用链接器的选项。--run_linker 选项的缩写形式为 -z。有关更多信息,请参阅章节 4。

link_options 控制链接过程的选项。
object files 链接过程的目标文件的名称。

编译器的参数分为三种类型:

- 编译器选项
- 链接选项
- 文件名

--run_linker 选项指示待执行的链接。如果使用 --run_linker 选项,则任何编译器选项都必须位于 --run_linker 选项 之前,并且所有链接选项都必须位于 --run_linker 选项之后。

源代码文件名必须位于 --run linker 选项之前。其他目标文件的文件名可以放置在 --run linker 选项之后。

例如,如果要编译两个名为 symtab.c 和 file.c 的文件,则汇编第三个名为 seek.asm 的文件,并通过链接创建一个名为 myprogram.out 的可执行程序,则需要输入:



2.3 Changing the Compiler's Behavior with Options

Options control the operation of the compiler. This section provides a description of option conventions and an option summary table. It also provides detailed descriptions of the most frequently used options, including options used for type-checking and assembling.

For a help screen summary of the options, enter cl2000 with no parameters on the command line.

The following apply to the compiler options:

- There are typically two ways of specifying a given option. The "long form" uses a two hyphen prefix and is usually a more descriptive name. The "short form" uses a single hyphen prefix and a combination of letters and numbers that are not always intuitive.
- · Options are usually case sensitive.
- · Individual options cannot be combined.
- An option with a parameter should be specified with an equal sign before the parameter to clearly associate
 the parameter with the option. For example, the option to undefine a constant can be expressed as
 --undefine=name. Likewise, the option to specify the maximum amount of optimization can be expressed
 as -O=3. You can also specify a parameter directly after certain options, for example -O3 is the same as
 -O=3. No space is allowed between the option and the optional parameter, so -O 3 is not accepted.
- Files and options except the --run_linker option can occur in any order. The --run_linker option must follow all compiler options and precede any linker options.

You can define default options for the compiler by using the C2000_C_OPTION environment variable. For a detailed description of the environment variable, see 节 2.4.1.

表 2-6 through 表 2-28 summarize all options (including link options). Use the references in the tables for more complete descriptions of the options.

表 2-1. Processor Options

Option	Alias	Effect	Section
silicon_version=28	-v28	Specifies TMS320C28x architecture. The default (and only value accepted) is 28. This option is no longer required.	节 2.3.4
abi={coffabi eabi}		Selects application binary interface. Default is coffabi. Support is also provided for eabi.	节 2.3.4
cla_support[=cla0 cla1 cla2]		Specifies TMS320C28x CLA accelerator support for Type 0, Type 1, or Type 2. Default is cla0. Use this option only if the target hardware provides this functionality.	节 2.3.4
float_support={ fpu32 fpu64 softlib }		Specifies use of TMS320C28x 32-bit or 64-bit hardware floating-point support. The default is softlib. Use this option only if the target hardware provides this functionality.	节 2.3.4
idiv_support={none idiv0}		Enables support for fast integer division using hardware extensions to provide a set of instructions to accelerate integral division for 16-, 32-, and 64-bit values. If this hardware is available, use idiv_support=idiv0 to cause these instructions to be used. Use this option only if the target hardware provides this functionality. The default is none. (EABI only)	节 2.3.4
lfu_reference_elf= <i>path</i>	-lfu= <i>path</i>	In order to create a Live Firmware Update (LFU) compatible executable binary, specify the path to a previous ELF executable binary to use as a reference from which to obtain a list of the memory addresses of global and static symbols. This previous binary may be an LFU-compatible binary, but this is not required. (LFU is supported for EABI only)	节 2.15



使用 C/C++ 编译器 www.ti.com.cn

表 2-1. Processor Options (continued)

Specify the default treatment of global and static symbol addresses found in the reference ELF executable if they do not have the update or preserve attribute in the new executable. These treatments are used during a live firmware upate ("warm start"). IfIfu_default=preserve (the default), the compiler preserves all global and static symbol addresses found in the reference ELF executable unless _attribute((update)) is specified for a symbol. IfIfu_default=preserve (the default), the compiler preserves all global and static symbol addresses found in the reference ELF executable unless _attribute((update)) is specified or a symbol. IfIfu_default=none, the compiler preserves only the addresses of symbols that have _attribute((update)) specified. It re-initializes symbols that have _attribute((update)) specified. All other global and static symbols can be allocated to any memory address by the linker, but are not re-initialized when a warm start occurs. (LFU is supported for EABI only) silicon_errata_fpu1_workaround =on off	Option	Alias	Effect	Section
can occur during certain instructions. The compiler adds NOP instructions before such instructions to prevent conflicts. Use this option only if the target hardware provides FPU functionality. tmu_support[=tmu0 tmu1] Enables support for the Trigonometric Math Unit (TMU). Using this option also enables FPU32 support (as withfloat_support=fpu32). If this option is used but no value is specified, the default is tmu0. The tmu1 option enables support for all tmu0 functionality plus the LOG2F32 and IEXP2F32 instructions. Use this option only if the target hardware provides this functionality. (TMU1 is supported for EABI only.) vcu_support[=vcu0 vcu2 vcrc] Specifies C28x VCU coprocessor support Type 0, Type 2, or VCRC. Use this option only if the target hardware provides this functionality. Default is vcu0. unified_memory mt Generates code for the unified memory model. \$\frac{\pi}{2}\$ 2-3.	<u> </u>		Specify the default treatment of global and static symbol addresses found in the reference ELF executable if they do not have the update or preserve attribute in the new executable. These treatments are used during a live firmware upate ("warm start"). IfIfu_default=preserve (the default), the compiler preserves all global and static symbol addresses found in the reference ELF executable unlessattribute((update)) is specified for a symbol. IfIfu_default=none, the compiler preserves only the addresses of symbols that haveattribute((preserve)) specified. It re-initializes symbols that haveattribute((update)) specified. All other global and static symbols can be allocated to any memory address by the linker, but are not re-initialized when a warm start occurs.	节 2.15
option also enables FPU32 support (as withfloat_support=fpu32). If this option is used but no value is specified, the default is tmu0. The tmu1 option enables support for all tmu0 functionality plus the LOG2F32 and IEXP2F32 instructions. Use this option only if the target hardware provides this functionality. (TMU1 is supported for EABI only.) vcu_support[=vcu0 vcu2 vcrc] Specifies C28x VCU coprocessor support Type 0, Type 2, or VCRC. Use this option only if the target hardware provides this functionality. Default is vcu0. unified_memory mt Generates code for the unified memory model. ‡ 2.3.		und	can occur during certain instructions. The compiler adds NOP instructions before such instructions to prevent conflicts. Use this	节 2.3.4
Use this option only if the target hardware provides this functionality. Default is vcu0. unified_memory -mt Generates code for the unified memory model. 节 2.3. 表 2-2. Optimization Options ⁽¹⁾	tmu_support[=tmu0 tmu1]		option also enables FPU32 support (as withfloat_support=fpu32). If this option is used but no value is specified, the default is tmu0. The tmu1 option enables support for all tmu0 functionality plus the LOG2F32 and IEXP2F32 instructions. Use this option only if the target hardware provides this functionality. (TMU1 is supported for	节 2.3.4
表 2-2. Optimization Options ⁽¹⁾	vcu_support[=vcu0 vcu2 vcro	5]	Use this option only if the target hardware provides this functionality.	节 2.3.4
	unified_memory	-mt	Generates code for the unified memory model.	节 2.3.4
Option Alias Effect Section				
and level off	<u>'</u>	Alias		Section

Option	Alias	Effect	Section
opt_level=off		Disables all optimization (default).	节 3.1
opt_level= <i>n</i>	-On	Level 0 (-O0) optimizes register usage only . Level 1 (-O1) uses Level 0 optimizations and optimizes locally. Level 2 (-O2) uses Level 1 optimizations and optimizes globally . Level 3 (-O3) uses Level 2 optimizations and optimizes the file. Level 4 (-O4) uses Level 3 optimizations and performs link-time optimization.	节 3.1, 节 3.3 , 节 3.6
opt_for_space= <i>n</i>	-ms	Controls code size on four levels (0, 1, 2, and 3).	节 3.13
opt_for_speed[=n]	-mf	Controls the tradeoff between size and speed (0-5 range). If this option is specified without <i>n</i> , the default value is 4. If this option is not specified, the default setting is 2.	节 3.2

⁽¹⁾ **Note:** Machine-specific options (see 表 2-12) can also affect optimization.

表 2-3. Advanced Optimization Options⁽¹⁾

Option	Alias	Effect	Section
auto_inline=[size]	-oi	Sets automatic inlining size (opt_level=3 only). If size is not	节 3.5
		specified, the default is 1.	



表 2-3. Advanced Optimization Options⁽¹⁾ (continued)

Option	Alias	Effect	Section
call_assumptions= <i>n</i>	-op <i>n</i>	Level 0 (-op0) specifies that the module contains functions and variables that are called or modified from outside the source code provided to the compiler. Level 1 (-op1) specifies that the module contains variables modified from outside the source code provided to the compiler but does not use functions called from outside the source code. Level 2 (-op2) specifies that the module contains no functions or variables that are called or modified from outside the source code provided to the compiler (default). Level 3 (-op3) specifies that the module contains functions that are called from outside the source code provided to the compiler but does not use variables modified from outside the source code.	节 3.4.1
disable_inlining		Prevents any inlining from occurring.	节 2.11
fp_mode={relaxed strict}		Enables or disables relaxed floating-point mode.	节 2.3.3
fp_reassoc={on off}		Enables or disables the reassociation of floating-point arithmetic.	节 2.3.3
fp_single_precision_constant		Causes all unsuffixed floating-point constants to be treated as single precision values instead of as double-precision constants.	节 2.3.3
gen_opt_info= <i>n</i>	-on <i>n</i>	Level 0 (-on0) disables the optimization information file. Level 1 (-on2) produces an optimization information file. Level 2 (-on2) produces a verbose optimization information file.	节 3.3.1
isr_save_vcu_regs={on off}		Generates VCU register save/restore to stack for interrupt routines so that VCU code can be re-entrant.	节 3.14
optimizer_interlist	-os	Interlists optimizer comments with assembly statements.	节 3.10
program_level_compile	-pm	Combines source files to perform program-level optimization.	节 3.4
sat_reassoc={on off}		Enables or disables the reassociation of saturating arithmetic. Default issat_reassoc=off.	节 2.3.3
aliased_variables	-ma	Notifies the compiler that addresses passed to functions may be modified by an alias in the called function.	节 3.9.2.2

(1) **Note:** Machine-specific options (see 表 2-12) can also affect optimization.

表 2-4. Debug Options

Option	Alias	Effect	Section
symdebug:dwarf	-g	Default behavior. Enables symbolic debugging. The generation of debug information does not impact optimization. Therefore, generating debug information is enabled by default.	节 2.3.5 节 3.12
symdebug:dwarf_version=2 3 4		Specifies the DWARF format version. The default version is 3 for the COFF ABI and 4 for EABI.	节 2.3.5
symdebug:none		Disables all symbolic debugging.	节 2.3.5 节 3.12
symdebug:profile_coff		Enables profiling using the alternate STABS debugging format. STABS is supported only for the COFF ABI.	节 2.3.5
symdebug:skeletal		(Deprecated; has no effect.)	

表 2-5. Include Options

Option	Alias	Effect	Section
include_path=directory	-1	Adds the specified directory to the #include search path.	节 2.5.2.1
preinclude= <i>filename</i>		Includes filename at the beginning of compilation.	节 2.3.3

表 2-6. Control Options

Option	Alias	Effect	Section
compile_only	-C	Disables linking (negatesrun_linker).	节 4.1.3
help	-h	Prints (on the standard output device) a description of the options understood by the compiler.	节 2.3.2
run_linker	-Z	Causes the linker to be invoked from the compiler command line.	节 2.3.2



使用 C/C++ 编译器 www.ti.com.cn

表 2-6. Control Options (continued)

Option	Alias	Effect	Section
skip_assembler	-n	Compiles C/C++ source file , producing an assembly language output file. The assembler is not run and no object file is produced.	节 2.3.2

表 2-7. Language Options

Option	Alias	Effect	Section
c89		Processes C files according to the ISO C89 standard.	节 6.14
c99		Processes C files according to the ISO C99 standard.	节 6.14
c11		Processes C files according to the ISO C11 standard.	节 6.14
c++03		Processes C++ files according to the ISO C++03 standard.	节 6.14
cla_default		Processes both .c and .cla files as CLA files.	节 10.1.1
cla_signed_compare_workaround ={on off}		Enables automatic use of floating-point comparisons when compiling CLA comparisons that may result in incorrect answers if integer comparison is used. Off by default.	节 10.1.1
cpp_default	-fg	Processes all source files with a C extension as C++ source files.	节 2.3.7
exceptions		Enables C++ exception handling.	节 6.6
extern_c_can_throw		Allow extern C functions to propagate exceptions. (EABI only)	
float_operations_allowed ={none all 32 64}		Restricts the types of floating point operations allowed.	节 2.3.3
gen_cross_reference_listing	-px	Generates a cross-reference listing file (.crl).	节 2.9
pending_instantiations=#		Specify the number of template instantiations that may be in progress at any given time. Use 0 to specify an unlimited number.	节 2.3.4
printf_support={nofloat full minimal}		Enables support for smaller, limited versions of the printf function family (sprintf, fprintf, etc.) and the scanf function family (sscanf, fscanf, etc.) run-time-support functions.	节 2.3.3
relaxed_ansi	-pr	Enables relaxed mode; ignores strict ISO violations. This is on by default. To disable this mode, use thestrict_ansi option.	节 6.14.3
rtti	-rtti	Enables C++ run-time type information (RTTI).	_
strict_ansi	-ps	Enables strict ANSI/ISO mode (for C/C++, not for K&R C). In this mode, language extensions that conflict with ANSI/ISO C/C++ are disabled. In strict ANSI/ISO mode, most ANSI/ISO violations are reported as errors. Violations that are considered discretionary may be reported as warnings instead.	节 6.14.3

表 2-8. Parser Preprocessing Options

Option	Alias	Effect	Section
preproc_dependency[=filename]	-ppd	Performs preprocessing only, but instead of writing preprocessed output, writes a list of dependency lines suitable for input to a standard make utility.	节 2.5.8
preproc_includes[=filename]	-ppi	Performs preprocessing only, but instead of writing preprocessed output, writes a list of files included with the #include directive.	节 2.5.9
preproc_macros[= <i>filename</i>]	-ppm	Performs preprocessing only. Writes list of predefined and user- defined macros to a file with the same name as the input but with a .pp extension.	节 2.5.10
preproc_only	-ppo	Performs preprocessing only. Writes preprocessed output to a file with the same name as the input but with a .pp extension.	节 2.5.4
preproc_with_comment	-ррс	Performs preprocessing only. Writes preprocessed output, keeping the comments, to a file with the same name as the input but with a .pp extension.	节 2.5.6
preproc_with_compile	-рра	Continues compilation after preprocessing with any of the -pp <x> options that normally disable compilation.</x>	节 2.5.5
preproc_with_line	-ppl	Performs preprocessing only. Writes preprocessed output with line-control information (#line directives) to a file with the same name as the input but with a .pp extension.	节 2.5.7



表 2-9. Predefined Macro Options

Option	Alias	Effect	Section
define= <i>name</i> [= <i>def</i>]	-D	Predefines name.	节 2.3.2
undefine= <i>name</i>	-U	Undefines <i>name</i> .	节 2.3.2

表 2-10. Diagnostic Message Options

Option	Alias	Effect	Section
advice:performance[=all,none]		Provides advice on ways to improve performance. Default is all.	节 2.3.3
compiler_revision		Prints out the compiler release revision and exits.	
diag_error= <i>num</i>	-pdse	Categorizes the diagnostic identified by <i>num</i> as an error.	节 2.7.1
diag_remark= <i>num</i>	-pdsr	Categorizes the diagnostic identified by <i>num</i> as a remark.	节 2.7.1
diag_suppress= <i>num</i>	-pds	Suppresses the diagnostic identified by num.	节 2.7.1
diag_warning= <i>num</i>	-pdsw	Categorizes the diagnostic identified by <i>num</i> as a warning.	节 2.7.1
diag_wrap={on off}		Wrap diagnostic messages (default is on). Note that this command- line option cannot be used within the Code Composer Studio IDE.	
display_error_number	-pden	Displays a diagnostic's identifiers along with its text. Note that this command-line option cannot be used within the Code Composer Studio IDE.	节 2.7.1
emit_warnings_as_errors	-pdew	Treat warnings as errors.	节 2.7.1
issue_remarks	-pdr	Issues remarks (non-serious warnings).	节 2.7.1
no_warnings	-pdw	Suppresses diagnostic warnings (errors are still issued).	节 2.7.1
quiet	-q	Suppresses progress messages (quiet).	
set_error_limit= <i>num</i>	-pdel	Sets the error limit to <i>num</i> . The compiler abandons compiling after this number of errors. (The default is 100.)	节 2.7.1
super_quiet	-qq	Super quiet mode.	
tool_version	-version	Displays version number for each tool.	
verbose		Display banner and function progress information.	
verbose_diagnostics	-pdv	Provides verbose diagnostic messages that display the original source with line-wrap. Note that this command-line option cannot be used within the Code Composer Studio IDE.	节 2.7.1
write_diagnostics_file	-pdf	Generates a diagnostic message information file. Compiler only option. Note that this command-line option cannot be used within the Code Composer Studio IDE.	节 2.7.1

表 2-11. Supplemental Information Options

Option	Alias	Effect	Section
gen_preprocessor_listing	-pl	Generates a raw listing file (.rl).	节 2.10

表 2-12. Run-Time Model Options

Option	Alias	Effect	Section
gen_data_subsections={on off}		Place all aggregate data (arrays, structs, and unions) into subsections. This gives the linker more control over removing unused data during the final link step. See the link to the right for details about the default setting.	节 4.2.2
gen_func_subsections={on off}	-mo	Puts each function in a separate subsection in the object file. If this option is not used, the default is off. See the link to the right for details about the default setting.	节 4.2.1
no_rpt	-mi	Disables generation of RPT instructions.	节 2.3.4
protect_volatile	-mv	Enables volatile reference protection.	节 2.3.4
ramfunc={on off}		If set to on, specifies that all functions should be placed in the .TI.ramfunc section, which is placed in RAM.	节 2.3.4
rpt_threshold= <i>k</i>		Generates RPT loops that iterate k times or less. (k is a constant between 0 and 256.)	节 2.3.4



使用 C/C++ 编译器 www.ti.com.cn

表 2-13. Entry/Exit Hook Options

Option	Alias	Effect	Section
entry_hook[= <i>name</i>]		Enables entry hooks.	节 2.14
entry_parm={none name address}		Specifies the parameters to the function to theentry_hook option.	节 2.14
exit_hook[= <i>name</i>]		Enables exit hooks.	节 2.14
exit_parm={none name address}		Specifies the parameters to the function to theexit_hook option.	节 2.14
remove_hooks_when_inlining		Removes entry/exit hooks for auto-inlined functions.	节 2.14

表 2-14. Feedback Options

Option	Alias	Effect	Section
analyze=codecov		Generate analysis info from profile data.	节 3.8.2.2
analyze_only		Only generate analysis.	节 3.8.2.2
gen_profile_info		Generates instrumentation code to collect profile information.	节 3.7.1.3
use_profile_info=file1[, file2,]		Specifies the profile information file(s).	节 3.7.1.3

表 2-15. Assembler Options

Option	Alias	Effect	Section
keep_asm	-k	Keeps the assembly language (.asm) file.	节 2.3.11
asm_listing	-al	Generates an assembly listing file.	节 2.3.11
c_src_interlist	-SS	Interlists C source and assembly statements.	节 2.12 节 3.10
src_interlist	-s	Interlists optimizer comments (if available) and assembly source statements; otherwise interlists C and assembly source statements.	节 2.3.2
absolute_listing	-aa	Enables absolute listing.	节 2.3.11
asm_cross_reference_listing	-ax	Generates the cross-reference file.	节 2.3.11
asm_define= <i>name</i> [= <i>def</i>]	-ad	Sets the <i>name</i> symbol.	节 2.3.11
asm_dependency	-apd	Performs preprocessing; lists only assembly dependencies.	节 2.3.11
asm_includes	-api	Performs preprocessing; lists only included #include files.	节 2.3.11
issue_remarks		Issues remarks (non-serious warnings), which include additional assembly-time checking.	节 2.3.11
asm_undefine= <i>name</i>	-au	Undefines the predefined constant <i>name</i> .	节 2.3.11
flash_prefetch_warn		Assembler warnings for F281X BF flash prefetch issue.	节 2.3.11
include_file=filename	-ahi	Includes the specified file for the assembly module.	节 2.3.11
preproc_asm	-mx	Preprocesses assembly source, expands assembly macros.	节 2.3.11

表 2-16. File Type Specifier Options

Option	Alias	Effect	Section
asm_file=filename	-fa	Identifies <i>filename</i> as an assembly source file regardless of its extension. By default, the compiler and assembler treat .asm files as assembly source files.	节 2.3.7
c_file= <i>filename</i>	-fc	Identifies <i>filename</i> as a C source file regardless of its extension. By default, the compiler treats .c files as C source files.	节 2.3.7
cpp_file= <i>filename</i>	-fp	Identifies <i>filename</i> as a C++ file, regardless of its extension. By default, the compiler treats .C, .cpp, .cc and .cxx files as a C++ files.	节 2.3.7
obj_file= <i>filename</i>	-fo	Identifies <i>filename</i> as an object code file regardless of its extension. By default, the compiler and linker treat .obj files as object code files, including both *.c.obj and *.cpp.obj files.	节 2.3.7

表 2-17. Directory Specifier Options

Option	Alias	Effect	Section
abs_directory= <i>directory</i>	-fb	Specifies an absolute listing file directory. By default, the compiler uses the object file directory.	节 2.3.10



表 2-17. Directory Specifier Options (continued)

2 2-17. Directory Specifier Options (continued)			
Option	Alias	Effect	Section
asm_directory= <i>directory</i>	-fs	Specifies an assembly file directory. By default, the compiler uses the current directory.	节 2.3.10
list_directory= <i>directory</i>	-ff	Specifies an assembly listing file and cross-reference listing file directory By default, the compiler uses the object file directory.	节 2.3.10
obj_directory= <i>directory</i>	-fr	Specifies an object file directory. By default, the compiler uses the current directory.	节 2.3.10
output_file= <i>filename</i>	-fe	Specifies a compilation output file name; can overrideobj_directory.	节 2.3.10
pp_directory= <i>dir</i>		Specifies a preprocessor file directory. By default, the compiler uses the current directory.	节 2.3.10
temp_directory=directory	-ft	Specifies a temporary file directory. By default, the compiler uses the current directory.	节 2.3.10

表 2-18. Default File Extensions Options

Option	Alias	Effect	Section
asm_extension=[.]extension	-ea	Sets a default extension for assembly source files.	节 2.3.9
c_extension=[.]extension	-ec	Sets a default extension for C source files.	节 2.3.9
cpp_extension=[.]extension	-ер	Sets a default extension for C++ source files.	节 2.3.9
listing_extension=[.]extension	-es	Sets a default extension for listing files.	节 2.3.9
obj_extension=[.]extension	-eo	Sets a default extension for object files.	节 2.3.9

表 2-19. Command Files Options

Option	Alias	Effect	Section
cmd_file=filename	-@	Interprets contents of a file as an extension to the command line.	节 2.3.2
		Multiple -@ instances can be used.	

2.3.1 Linker Options

The following tables list the linker options. See 章节 4 of this document and the *TMS320C28x Assembly Language Tools User's Guide* for details on these options.

表 2-20. Linker Basic Options

Option	Alias	Description
run_linker	-Z	Enables linking.
output_file=file	-0	Names the executable output file. The default filename is a .out file.
map_file= <i>file</i>	-m	Produces a map or listing of the input and output sections, including holes, and places the listing in <i>file</i> .
stack_size= <i>size</i>	[-]-stack	Sets C system stack size to <i>size</i> words and defines a global symbol that specifies the stack size. Default = 1K words.
heap_size= <i>size</i>	[-]-heap	Sets heap size (for the dynamic memory allocation in C) to <i>size</i> words and defines a global symbol that specifies the heap size. Default = 1K words.
warn_sections	-W	Displays a message when an undefined output section is created.

表 2-21. File Search Path Options

Option	Alias	Description
library=file	-1	Names an archive library or link command file as linker input.
disable_auto_rts		Disables the automatic selection of a run-time-support library. See 节 4.3.1.1.
priority	-priority	Satisfies unresolved references by the first library that contains a definition for that symbol.
reread_libs	-X	Forces rereading of libraries, which resolves back references.
search_path= <i>pathname</i>	-1	Alters library-search algorithms to look in a directory named with <i>pathname</i> before looking in the default location. This option must appear before thelibrary option.



使用 C/C++ 编译器 www.ti.com.cn

表 2-22. Command File Pi	reprocessing (Options
-------------------------	----------------	---------

Option	Alias	Description
define= <i>name</i> = <i>value</i>		Predefines <i>name</i> as a preprocessor macro.
undefine= <i>name</i>		Removes the preprocessor macro <i>name</i> .
disable_pp		Disables preprocessing for command files.

表 2-23. Diagnostic Message Options

Option	Alias	Description
diag_error= <i>num</i>		Categorizes the diagnostic identified by <i>num</i> as an error.
diag_remark= <i>num</i>		Categorizes the diagnostic identified by <i>num</i> as a remark.
diag_suppress=num		Suppresses the diagnostic identified by <i>num</i> .
diag_warning= <i>num</i>		Categorizes the diagnostic identified by <i>num</i> as a warning.
display_error_number		Displays a diagnostic's identifiers along with its text.
emit_references:file[=file]		Emits a file containing section information. The information includes section size, symbols defined, and references to symbols.
emit_warnings_as_errors	-pdew	Treat warnings as errors.
issue_remarks		Issues remarks (non-serious warnings).
no_demangle		Disables demangling of symbol names in diagnostic messages.
no_warnings		Suppresses diagnostic warnings (errors are still issued).
set_error_limit=count		Sets the error limit to <i>count</i> . The linker abandons linking after this number of errors. (The default is 100.)
verbose_diagnostics		Provides verbose diagnostic messages that display the original source with line-wrap.

表 2-24. Linker Output Options

Option	Alias	Description
absolute_exe	-a	Produces an absolute, executable object file. This is the default; if neither absolute_exe norrelocatable is specified, the linker acts as ifabsolute_exe were specified.
ecc={ on off }		Enable linker-generated Error Correcting Codes (ECC). The default is off.
ecc:data_error		Inject specified errors into the output file for testing.
ecc:ecc_error		Inject specified errors into the Error Correcting Code (ECC) for testing.
mapfile_contents=attribute		Controls the information that appears in the map file.
relocatable	-r	Produces a nonexecutable, relocatable output object file.
run_abs	-abs	Produces an absolute listing file.
xml_link_info=file		Generates a well-formed XML file containing detailed information about the result of a link.

表 2-25. Symbol Management Options

Option	Alias	Description
entry_point=symbol	-e	Defines a global symbol that specifies the primary entry point for the executable object file.
globalize= <i>pattern</i>		Changes the symbol linkage to global for symbols that match pattern.
hide= <i>pattern</i>		Hides symbols that match the specified pattern.
localize= <i>pattern</i>		Make the symbols that match the specified pattern local.
make_global= <i>symbol</i>	-g	Makes symbol global (overrides -h).
make_static	-h	Makes all global symbols static.
no_sym_merge	-b	Disables merge of symbolic debugging information in COFF object files.
no_symtable	-S	Strips symbol table information and line number entries from the executable object file.
retain		Retains a list of sections that otherwise would be discarded. (EABI only)
scan_libraries	-scanlibs	Scans all libraries for duplicate symbol definitions.
symbol_map= <i>refname=defname</i>		Specifies a symbol mapping; references to the <i>refname</i> symbol are replaced with references to the <i>defname</i> symbol. Thesymbol_map option is supported when used withopt_level=4.



表 2-25. Symbol Management Options (continued)

Option	Alias	Description
undef_sym=symbol	-u	Adds symbol to the symbol table as an unresolved symbol.
unhide= <i>pattern</i>		Excludes symbols that match the specified pattern from being hidden.

表 2-26. Run-Time Environment Options

Option	Alias	Description
arg_size=size	args	Reserve size bytes for the argc/argv memory area.
cinit_compression[=type]		Specifies the type of compression to apply to the C auto initialization data. The default if this option is specified with no <i>type</i> is lzss for Lempel-Ziv-Storer-Szymanski compression. (EABI only)
copy_compression[=type]		Compresses data copied by linker copy tables. The default if this option is specified with no <i>type</i> is lzss for Lempel-Ziv-Storer-Szymanski compression. (EABI only)
fill_value= <i>value</i>	-f	Sets default fill value for holes within output sections
ram_model	-cr	Initializes variables at load time. See 4.3.5 for details.
rom_model	-c	Autoinitializes variables at run time. See 节 4.3.5 for details.

表 2-27. Link-Time Optimization Options

Option ⁽¹⁾	Alias	Description
keep_asm		Retain any post-link files (.pl) and .absolute listing files (.abs) generated by the -plink option. This allows you to view any changes the post-link optimizer makes. (Requires use of -plink)
no_postlink_across_calls	-nf	Disable post-link optimizations across functions. (Requires use of -plink)
plink_advice_only		Annotates assembly code with comments if changes cannot be made safely due to pipeline considerations, such as when float support or VCU support is enabled. (Requires use of -plink)
postlink_exclude	-ex	Exclude files from post-link pass. (Requires use of -plink)
postlink_opt	-plink	Post-link optimizations (only after -z).

⁽¹⁾ See 节 5.6 for details.

表 2-28. Miscellaneous Options

at 201 iniconancodo optiono		
Option	Alias	Description
compress_dwarf[=off on]		Aggressively reduces the size of DWARF information from input object files. Default is off.
disable_clink	-j	Disables conditional linking of COFF object files. (COFF only)
linker_help	[-]-help	Displays information about syntax and available options.
preferred_order=function		Prioritizes placement of functions.
unused_section_elimination[=off on]		Eliminates sections that are not needed in the executable module. Default is on. (EABI only)
zero_init=[off on]		Controls preinitialization of uninitialized variables. Default is on. Always off if ram_model is used. (EABI only)



使用 C/C++ 编译器 www.ti.com.cn

2.3.2 常用选项

以下是对可能会经常使用的选项的详细说明:

--c_src_interlist 调用交叉列出功能,该功能使原始 C/C++ 源代码与编译器生成的汇编语言交织在一起。交叉列出的 C 语句可

能看起来是乱序的。可通过组合 --optimizer_interlist 和 --c_src_interlist 选项,将 交叉列出功能与优化器结合

使用。请参阅节 3.10。--c_src_interlist 选项可能会对性能和/或代码大小产生负面影响。

--cmd_file=filename 将文件的内容附加到选项集。使用此选项可避免操作系统对命令行长度或 C 样式注释的限制。使用# 或;在

命令文件中的一行的开头包含注释。可以用 /* 和 */ 括起来添加注释。如需指定选项,请用引号将连字符括起来。例如,"--"quiet。可以多次使用 --cmd_file 选项来指定多个文件。例如,以下代码表示 file3 应编译为源文

件, 而 file1 和 file2 是 --cmd file 文件:

cl2000 --cmd file=file1 --cmd file=file2 file3

--compile_only 抑制链接器并覆盖用于指定链接的 --run_linker 选项。--compile_only 选项的缩写形式为 -c。在

C2000_C_OPTION 环境变量中指定了 --run_linker 但又不希望链接时,请使用此选项。请参阅节 4.1.3。

--define=name[=def] 预定义预处理器的常量 name。这相当于在每个 C 源文件的顶部插入 #define name def。如果省略可选的 [=def],则 name 设置为 1。--define 选项的缩写形式为 -D。

如需定义带引号的字符串并保留引号,请执行以下操作之一:

• 对于 Windows,请使用 --define=name="\"string def\""。例如,--define=car="\"sedan\""

• 对于 UNIX,请使用 --define=name=""string def"。例如,--define=car=""sedan"

• 对于 CCS,请在文件中输入定义并使用 --cmd file 选项包含该文件。

--help 显示调用编译器的语法并列出可用选项。如果 --help 选项后跟另一个选项或词组,则显示有关该选项或词组的

详细信息。例如,要查看有关调试选项的信息,请使用 --help debug。

--include_path=directory 将 directory 添加到编译器搜索 #include 文件的目录列表中。--include_path 选项的缩写形式为 −፲。可以多次

使用此选项来定义几个目录;请确保用空格分隔 --include_path 选项。如果未指定目录名称,预处理器将忽略

--include path 选项。请参阅节 2.5.2.1。

--keep_asm 保留编译器或汇编优化器的汇编语言输出。通常,编译器在汇编完成后会删除输出的汇编语言文件。--

keep asm 选项的缩写形式为 -k。

--quiet 抑制来自所有工具的横幅和进度信息。仅输出源文件名和错误消息。--quiet 选项的缩写形式为 -q。

--run_linker 在指定的目标文件上运行链接器。--run_linker 选项及其参数跟随命令行上的所有其他选项。--run_linker 后面

的所有参数都传递给链接器。--run_linker 选项的缩写形式为 -z。请参阅节 4.1。

--skip_assembler 仅编译。指定的源文件已被编译但不会被汇编或链接。--skip assembler 选项的缩写形式为 -n。此选项覆盖了

--run linker。输出为编译器的汇编语言输出。

opt_level=n 选项),优化器注释将与编译器的汇编语言输出交织在一起,这可能会明显地重新排列代码。如果未调用优化器,C/C++ 源代码语句将与编译器的汇编语言输出交织在一起,这样就可以检查为每条 C/C++

语句生成的代码。--src_interlist 选项意味着 --keep_asm 选项。--src_interlist 选项的缩写形式为 -s。

--tool version 打印编译器中每个工具的版本号。未发生编译。

--undefine=name 对预定义的常量 name 不定义。此选项覆盖指定常量的任何 --define 选项。--undefine 选项的缩写形式为 -U。

--verbose 编译时显示进度信息和工具集版本。重置 --quiet 选项。



使用 C/C++ 编译器 www ti com cn

2.3.3 Miscellaneous Useful Options

Following are detailed descriptions of miscellaneous options:

--advice:performance[=all|none] If Trigonometric Math Unit (TMU) support is enabled (--tmu_support) and --fp_mode=strict, advice is generated if the compiler encounters functions that could be replaced with TMU hardware instructions under --fp mode=relaxed. These include floating point division, sqrt, sin, cos, atan, and atan2. In addition, when compiling for EABI with --float support=fpu32, enabling this option causes advice to be provided if double floating point operations are detected. Since EABI doubles are 64 bits, consider changing doubles to floats for improved performance in FPU32-mode.

--float operations allowed= {none|all|32|64}

Restricts the type of floating point operations allowed in the application. The default is all. If set to none, 32, or 64, the application is checked for operations that will be performed at runtime. For example, if --float operations allowed=32 is specified on the command line, the compiler issues an error if a double precision operation will be generated. This can be used to ensure that double precision operations are not accidentally introduced into an application. The checks are performed after relaxed mode optimizations have been performed, so illegal operations that are completely removed result in no diagnostic messages.

--fp mode={relaxed|strict}

The default floating-point mode is strict. To enable relaxed floating-point mode use the --fp mode=relaxed option. Relaxed floating-point mode causes double-precision floating-point computations and storage to be converted to single-precision floating-point where possible. This behavior does not conform with ISO, but it results in faster code, with some loss in accuracy. The following specific changes occur in relaxed mode:

- Division by a constant is converted to inverse multiplication.
- Certain C standard float functions--such as sqrt, sin, cos, atan, atan2, and fmodf--are redirected to optimized inline functions where possible.
- If the --tmu_support option is used to enable support for the Trigonometric Math Unit (TMU) and relaxed floating-point mode is enabled, RTS library calls are replaced with the corresponding TMU hardware instructions for the following floating-point operations: floating point division, sqrt, sin, cos, atan, and atan2. Note that there are algorithmic differences between the TMU hardware instructions and the library routines, so the results of operations may differ slightly.
- If --tmu_support=tmu1 is used with --fp_mode=relaxed, special "relaxed" versions of the following 32-bit RTS math functions are used: exp2f(), expf(), log2f(), logf(), and powf(). Note that relaxed versions that work with double types are not provided.

--fp_reassoc={on|off}

Enables or disables the reassociation of floating-point arithmetic. The default is on. Because floating-point values are of limited precision, and because floating-point operations round, floating-point arithmetic is neither associative nor distributive. For instance, (1 + 3e100) - 3e100 is not equal to 1 + (3e100 - 3e100). If strictly following IEEE 754, the compiler cannot, in general, reassociate floating-point operations. Using --fp reassoc=on allows the compiler to perform the algebraic reassociation, at the cost of a small amount of precision for some operations. When --fp reassoc=on, RPT MACF32 instructions may be generated. Because the RPT MACF32 instruction computes two partial sums and adds them together afterward to compute the entire accumulation, the result can vary in precision from a serial floating-point multiply accumulate loop.

--fp_single_precision_constant

Causes all unsuffixed floating-point constants to be treated as single precision values. By default, if this option is not used, such constants are implicitly converted to double-precision constants as expected for EABI output. If your floating-point constants always fit within the range supported for 32-bit floats, treating them as such can improve performance.

This option may be used with any settings for the --fp mode and --float support options.

--preinclude=filename

Includes the source code of filename at the beginning of the compilation. This can be used to establish standard macro definitions. The filename is searched for in the directories on the include search list. The files are processed in the order in which they were specified.



使用 C/C++ 编译器 www.ti.com.cn

--printf_support={full|
nofloat|minimal}

Enables support for smaller, limited versions of the printf function family (sprintf, fprintf, etc.) and the scanf function family (sscanf, fscanf, etc.) run-time-support functions. The valid values are:

- full: Supports all format specifiers. This is the default.
- nofloat: Excludes support for printing and scanning floating-point values. Supports all format specifiers except %a, %A, %f, %F, %g, %G, %e, and %E.
- minimal: Supports the printing and scanning of integer, char, or string values without width or
 precision flags. Specifically, only the %%, %d, %o, %c, %s, and %x format specifiers are supported

There is no run-time error checking to detect if a format specifier is used for which support is not included. The --printf_support option precedes the --run_linker option, and must be used when performing the final link.

--sat_reassoc={on|off}

Enables or disables the reassociation of saturating arithmetic.

2.3.4 运行时模型选项

这些选项专用于 TMS320C28x 工具集。有关更多信息,请参阅参考的章节。节 2.3.11 中列出了 TMS320C28x 专用汇编器选项。

C28x 编译器同时支持 COFF ABI 和嵌入式应用程序二进制接口 (EABI) ABI。EABI 使用 ELF 目标文件格式和 DWARF 调试格式。

--abi={eabi|coffabi}

指定应用程序二进制接口 (ABI)。默认的 ABI 为 COFF。还支持 EABI。请参阅节 2.13。请参阅《 C28x 嵌入式应用程序二进制接口应用报告》(SPRAC71)。

EABI 应用程序中的所有代码都必须为 EABI 构建。在将现有的 COFF ABI 系统迁移到 EABI 之前,请确保所有库都在 EABI 模式下可用。

--cla support={cla0|cla1|cla2}

指定 TMS320C28x 控制律加速器 (CLA) 支持 类型 0、类型 1 或类型 2 。此选项用于编译或汇编为 CLA 编写的代码。此选项在链接时不需要任何特殊的库支持;支持/不支持 FPU 的 C28x 所使用的库应该足够了。

--float_support={ fpu32 | fpu64 | softlib }

指定使用 TMS320C28x 32 位或 64 位硬件浮点支持。使用 --float_support=fpu32 指定具有 32 位硬件浮点支持的 C28x 架构。使用 --float_support=fpu64 指定具有 64 位硬件浮点支持的 C28x 架构。仅当使用 EABI 时才支持 FPU64。

如果使用 --tmu_support 选项来支持三角函数加速器,则 --float_support 选项会自动设置为 fpu32。默认值为 softlib,它会在没有特殊硬件支持的情况下执行浮点计算。

--idiv_support={ none | idiv0 }

使用硬件扩展来支持快速整数除法,以提供一组加速整数除法的指令。如果此硬件可用,请采用 --idiv_support=idiv0 来使用这些指令。默认为 none。包含此硬件的器件的数据表中含有"支持快速整数除法 (FINTDIV)"字样。(仅限 EABI。)

启用此选项后,内置整数除法和模运算符("/"和"%")使用适当的速度更快的指令。有关此类情况的更多信息,请参阅节 7.8.2。

启用此选项后,还可以使用节 7.6.4 中介绍的快速整数除法内在函数。为了使用这些内在函数,代码必须包含 stdlib.h 头文件。

--no_rpt

阻止编译器生成重复 (RPT) 指令。默认情况下,会为某些 memcpy、除法和乘法累加运算生成重复指令。但是,重复指令是不可中断的。

--pending_instantiations=#
--protect volatile=num

指定在任何给定时间内可能正在进行的模板实例化的数量。使用 0 指定一个不受限制的数字。

启用易失性引用保护。已声明为易失性的非局部变量之间可能会发生流水线冲突。当写入一个易失性变量,然后读取另一个易失性变量时,可能会发生冲突。--protect_volatile 选项允许在两个易失性引用之间至少放置 *num* 条指令,以确保写入操作发生在读取操作之前。num 为可选。如果未指定 num,则默认值为 2。例如,如果使用了 --protect_volatile=4,则易失性写入和易失性读取至少受到 4 条指令的保护。

外设流水线保护硬件保护所有内部外设和 XINTF 区域 1。如果将外设连接到 Xintf 区域 0、2、6、7,则可能需要使用 --protect volatile 选项。内存不需要硬件保护或使用此选项。

--ramfunc={on|off}

如果设置为 on,则指定所有函数都应放置在位于 RAM 中的 .TI.ramfunc 段中。如果设置为 off,则只有具有 ramfunc 函数属性的函数才会以此种方式被处理。请参阅节 6.15.2。 较新的 TI 链接器命令文件通过在 .TI.ramfunc 段中放置函数来自动支持 --ramfunc 选项。如果链接器命令文件不包含 .TI.ramfunc 段的段规格,则可以修改链接器命令文件以将此段放在 RAM 中。有关段放置位置的详细信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。



--rpt_threshold=k

生成迭代 k 次或次数更少的 RPT 循环 (k 是 0 和 256 之间的常数) 。如果迭代次数大于 k 并且代码大小没有增加太多,则可以为同一个循环生成多个 RPT。在优化代码大小时使用此选项禁止为迭代次数可能大于 k 的循环生成 RPT 循环。

请注意,通过带有寄存器操作数的 RPT,内联的 memcpy 调用现在支持超过 255 个字。因此,允许内联最多为 65535 个字的 memcpy。如果设置 --no_rpt 或 --rpt_threshold 选项,则分别禁用或减少此类内联。可使用 --rpt_threshold 指定的最大值仍然是 256。

--silicon_errata_fpu1_ workaround=on|off 启用此选项可防止在某些指令期间可能发生的 FPU 寄存器写入冲突。在 FRACF32、F32TOUI32 或 UI16TOF32 指令期间不能发生 CPU 到 FPU 寄存器写入。如果启用此选项,编译器会在这些指令之前增加五条 NOP 指令以防止冲突。

如果启用了以下任一选项,则默认情况下会禁用此选项:--float_support=fpu64、--

tmu_support 或 --vcu_support=vcu2|vcrc。

--silicon_version=28

为 TMS320C28x 架构生成代码。唯一接受的值是 28。这是默认值,因此命令行上不再需要此

选项。

--unified_memory

如果内存映射配置为单个统一空间,则使用 --unified_memory (-mt) 选项;此选项允许编译器为大多数 memcpy 调用和结构赋值生成 RPT PREAD 指令。这也使得 MAC 指令得以生成。--unified memory 选项还允许使用更高效的数据内存指令来访问切换表。

即使使用统一的内存,一些外设的内存以及与这些外设关联的 RAM 也只在数据内存中分配。如果启用了 –unified_memory,可以通过将符号声明为易失性来阻止程序内存地址访问特定的

符号。

--tmu_support[=tmu0|tmu1]

启用对三角函数加速器 (TMU) 的支持。使用此选项会自动启用 FPU32 支持 (与 --

float_support=fpu32 选项一样)。当启用 TMU 支持时,可使用内在函数在 TMU 上执行三角

函数指令。

TMU 硬件指令和库例程之间存在算法差异,因此运算结果可能略有不同。

tmu1 设置仅适用于 EABI。除了 tmu0 设置支持的内在函数之外,tmu1 设置还增加了对

LOG2F32 和 IEXP2F32 内在函数的支持。

log2f()、logf()和 powf()。未提供适用于 EABI 64 位 double 类型的宽松版本。

--vcu_support[=vcu0|vcu2|vcrc]

vcu0 和 vcu2 设置指定支持 Viterbi、复数数学和 CRC 单元 (VCU) 的类型 0 或类型 2。请注

意,没有 VCU 类型 1。默认值为 vcu0。

vcrc 设置指定仅支持循环冗余校验 (CRC) 算法。仅当使用 FPU32 或 FPU64 时, 才支持

vcrc 。

仅当源代码是为 VCU 编写的汇编代码时,此选项才有用。对于 C/C++ 代码,此选项被忽略。此选项在链接时不需要任何特殊的库支持;支持/不支持 VCU 的 C28x 所使用的库应该足够了。同样,请注意,没有 VCU 类型 1。

2.3.5 符号调试和分析选项

下述选项用于选择符号调试或分析:

--symdebug:dwarf (默认)生成 C/C++ 源代码级调试器使用的指令,并在汇编器中启用汇编源代码调试。--

symdebug:dwarf 选项的缩写形式为 -g。请参阅节 3.12。有关 DWARF 格式的详细信息,请参阅

DWARF 调试标准。

--symdebug:dwarf_ version={2|3|4} 在指定 --symdebug:dwarf(默认值)时,指定待生成的 DWARF 调试格式版本(2、3 或 4)。默认情况下,编译器为 COFF ABI 生成 DWARF 版本 3 的调试信息,为 EABI 生成版本 4 的调试信息。可以安全地混合使用 DWARF 版本 2、3 和 4。使用 DWARF 4 时,类型信息放置在 .debug_types 段中。链接时删除重复的类型信息。这种类型合并的方法优于 DWARF 2 或 3,并能生成更小的可执行文件。此外,与 DWARF 3 相比,DWARF 4 减小了中间目标文件的大小。有关 TI 扩展至 DWARF 语言的更多信息,请参阅《DWARF 对 TI 目标文件的影响》

(SPRAAB5)。

--symdebug:none 禁用所有符号调试输出。不建议使用此选项;其阻止了调试和大多数性能分析功能。

--symdebug:profile_coff 将必要的调试指令添加到分析器所需的目标文件中,从而允许在对优化(如果使用)影响最小的情

况下进行函数级分析。此选项不会阻碍优化。

可以在 Code Composer Studio 中的函数级边界上设置断点和分析文件,但不能像具有完整调试能

力那样单步调试代码。(仅限 COFF; EABI 不支持。)

--symdebug:skeletal 已弃用。没有作用



使用 C/C++ 编译器 www.ti.com.cn

2.3.6 Specifying Filenames

The input files that you specify on the command line can be C source files, C++ source files, assembly source files, or object files. The compiler uses filename extensions to determine the file type.

Extension	File Type
.asm, .abs, or .s* (extension begins with s)	Assembly source
.c	C source
.C	Depends on operating system
.cpp, .cxx, .cc	C++ source
.obj .c.obj .cpp.obj .o* .dll .so	Object

备注

Case Sensitivity in Filename Extensions: Case sensitivity in filename extensions is determined by your operating system. If your operating system is not case sensitive, a file with a .C extension is interpreted as a C file. If your operating system is case sensitive, a file with a .C extension is interpreted as a C++ file.

For information about how you can alter the way that the compiler interprets individual filenames, see \ddagger 2.3.7. For information about how you can alter the way that the compiler interprets and names the extensions of assembly source and object files, see \ddagger 2.3.10.

You can use wildcard characters to compile or assemble multiple files. Wildcard specifications vary by system; use the appropriate form listed in your operating system manual. For example, to compile all of the files in a directory with the extension .cpp, enter the following:

c12000 *.cpp

备注

No Default Extension for Source Files is Assumed: If you list a filename called example on the command line, the compiler assumes that the entire filename is example not example.c. No default extensions are added onto files that do not contain an extension.

2.3.7 更改编译器解释文件名的方式

可以使用选项来更改编译器解释文件名的方式。如果使用的扩展名与编译器识别的扩展名不同,可以使用文件名 选项来指定文件类型。可以在选项和文件名之间插入一个可选空格。为需要指定的文件类型选择合适的选项:

--asm_file=filename用于汇编语言源文件--c_file=filename用于 C 源文件--cpp_file=filename用于 C++ 源文件--obj_file=filename用于目标文件

例如,如果有一个名为 file.s 的 C 源文件和一个名为 assy 的汇编语言源文件,请使用 --asm_file 和 --c_file 选项强制进行正确解释:

c12000 --c_file=file.s --asm_file=assy

无法对文件名选项使用通配符规范。



备注

编译器创建的目标文件的默认文件扩展名已被更改,以防止当 C 和 C++ 文件具有相同名称时发生冲突。从 C 源文件生成的目标文件具有 .c.obj 扩展名。从 C++ 源文件生成的目标文件具有 .cpp.obj 扩展名。

2.3.8 更改编译器处理 C 文件的方式

--cpp_default 选项使编译器将 C 文件作为 C++ 文件进行处理。默认情况下,编译器将扩展名为 .c 的文件视为 C 文件。更多有关文件名扩展名约定的信息,请参阅节 2.3.9。



使用 C/C++ 编译器 www.ti.com.cn

2.3.9 更改编译器解释和命名扩展名的方式

可以使用选项来更改编译器程序解释文件扩展名的方式,并为编译器程序创建的文件的扩展名命名。文件扩展名 选项必须位于它们在命令行上应用的文件名之前。可以对这些选项使用通配符规范。扩展名最长可达九个字符。 为需要指定的扩展类型选择合适的选项:

--asm_extension=new extension用于汇编语言文件--c_extension=new extension用于 C 源文件--cpp_extension=new extension用于 C++ 源文件

--listing_extension=new extension 设置列表文件的默认扩展名

--obj_extension=*new extension* 用于目标文件

以下示例将汇编文件 fit.rrr ,并创建名为 fit.o 的目标文件:

cl2000 --asm extension=.rrr --obj extension=.o fit.rrr

扩展名中的句点(.)是可选的。 以上实例也可以写成:

cl2000 --asm_extension=rrr --obj_extension=o fit.rrr

2.3.10 指定目录

默认情况下,编译器程序将其创建的目标文件、汇编文件和临时文件放置在当前目录中。如果希望编译器程序将 这些文件放置在不同的目录中,请使用以下选项:

abs_directory=directory	指定绝对列表文件的目标目录。默认是使用与目标文件目录相同的目录。例如:
	c12000abs_directory=d:\abso_list
asm_directory=directory	指定汇编文件的目录。例如:
	cl2000asm_directory=d:\assembly
list_directory=directory	指定汇编列表文件和交叉引用列表文件的目标目录。默认是使用与目标文件目录相同的目录。例如:
	c12000list_directory=d:\listing
obj_directory=directory	指定目标文件的目录。例如:
	cl2000obj_directory=d:\object
output_file=filename	指定编译输出文件名;可以覆盖obj_directory。例如:
	c12000output_file=transfer
pp_directory=directory	指定目标文件的预处理器文件目录(默认为 .)。例如:
	cl2000pp_directory=d:\preproc
temp_directory=directory	指定临时中间文件的目录。例如:

cl2000 --temp directory=d:\temp



2.3.11 Assembler Options

Following are assembler options that you can use with the compiler. For more information, see the *TMS320C28x* Assembly Language Tools User's Guide.

--absolute listing

--asm_define=name[=def]

Generates a listing with absolute addresses rather than section-relative offsets.

Predefines the constant *name* for the assembler; produces a .set directive for a constant or an .arg directive for a string. If the optional [=def] is omitted, the *name* is set to 1. If you want to define a quoted string and keep the quotation marks, do one of the following:

- For Windows, use --asm_define=name="\"string def\"". For example: --asm_define=car="\\"sedan\\""
- For UNIX, use --asm_define=name="string def". For example: --asm_define=car='"sedan"'

--asm_dependency

--asm_includes

--asm_listing --issue_remarks

--asm_undefine=name

--flash_prefetch_warn

--asm_cross_reference_listing

--include file=filename

--preproc_asm

Performs preprocessing for assembly files, but instead of writing preprocessed output, writes a list of dependency lines suitable for input to a standard make utility. The list is written to a file with the same name as the source file but with a .ppa extension.

Performs preprocessing for assembly files, but instead of writing preprocessed output, writes a list of files included with the #include directive. The list is written to a file with the same name as the source file but with a .ppa extension.

Produces an assembly listing file.

Issues remarks (non-serious warnings). For the assembler, enables additional assembly-time checking. A remark is generated if an .ebss allocation size is greater than 64 words, or if a 16-bit immediate operand value resides outside of the -32 768 to 65 535 range.

Undefines the predefined constant *name*. This option overrides any --asm_define options for the specified name.

Produces a symbolic cross-reference in the listing file.

Enables assembler warnings if a program data access instruction follows within 8 words of a BF or SBF instruction. As outlined in the *TMS320C281X/TMS320F281X DSP Silicon Errata* (SPRZ193) advisory on the "Flash and OTP Prefetch Buffer Overflow", the flash prefetch buffer may overflow if this instruction sequence is executed from flash or One-Time-Programmable (OTP) memory with the flash prefetch buffer enabled. Whether or not an overflow actually occurs depends on the instruction sequence, flash wait states, and CPU pipeline stalls. If an overflow occurs, it will result in execution of invalid opcodes. Instructions that use program memory addressing include MAC/XMAC, DMAC/XMACD, QMACL, IMACL, PREAD/XPREAD, and PWRITE/XPWRITE.

Includes the specified file for the assembly module; acts like an .include directive. The file is included before source file statements. The included file does not appear in the assembly listing files.

Expands macros in an assembly file and assembles the expanded file. Expanding macros helps you to debug the assembly file. The --preproc_asm option affects only the assembly file. When --preproc_asm is used, the compiler first invokes the assembler to generate the macro-expanded source .exp file. Then the .exp file is assembled to generate the object file. The debugger uses the .exp file for debugging. The .exp file is an intermediate file and any update to this file will be lost. You need to make any updates to the original assembly file.

2.3.12 已弃用的选项

几个编译器选项已被弃用、删除或重命名。编译器继续接受一些已弃用的选项,但不建议使用它们。



使用 C/C++ 编译器 www.ti.com.cn

2.4 通过环境变量控制编译器

环境变量是由用户定义并向其分配字符串的系统符号。如果您希望重复运行编译器而不重新输入选项、输入文件 名或路径名,则设置环境变量非常有用。

备注

C_OPTION 和 C_DIR -- 已弃用 C_OPTION 和 C_DIR 环境变量。请使用器件专用环境变量。

2.4.1 设置默认编译器选项 (C2000_C_OPTION)

您可能会发现,使用 C2000_C_OPTION 环境变量来设置编译器、汇编器和链接器默认选项很有用。如果这样做,编译器将在每次运行编译器时使用命名为 C2000_C_OPTION 的默认选项和/或输入文件名。

当希望使用相同的一组选项和/或输入文件来重复运行编译器时,使用这些环境变量来设置默认选项非常有用。编译器读取命令行和输入文件名后,查找 C2000_C_OPTION 环境变量并进行处理。

下表展示了如何设置 C2000 C OPTION 环境变量。为操作系统选择命令:

操作系统	输入
UNIX (Bourne shell)	C2000_C_OPTION=" option ₁ [option ₂]"; export C2000_C_OPTION
Windows	set C2000_C_OPTION= option ₁ [option ₂]

环境变量选项的指定方式以及含义与它们在命令行中的相同。例如,如果您想始终安静地运行(--quiet 选项)、 启用 C/C++ 源代码交叉列出功能(--src_interlist 选项),并为 Windows 链接(--run_linker 选项),请设置 C2000_C_OPTION 环境变量,如下所示:

```
set C2000_C_OPTION=--quiet --src_interlist --run_linker
```

命令行或 C2000_C_OPTION 中位于 --run_linker 后面的所有选项都将传递给链接器。因此,可使用 C2000_C_OPTION 环境变量来指定默认编译器和链接器选项,然后在命令行上指定其他编译器和链接器选项。 如果在环境变量中设置了 --run_linker 并且只希望进行编译,请使用编译器 --compile_only 选项。以下附加示例假设 C2000 C OPTION 设置如上所示:

```
cl2000 *c ; compiles and links
cl2000 --compile_only *.c ; only compiles
cl2000 *.c --run_linker lnk.cmd ; compiles and links using a command file
cl2000 --compile_only *.c --run_linker lnk.cmd
; only compiles (--compile_only overrides --run_linker)
```

有关编译器选项的详细信息,请参阅节 2.3。有关编译器选项的详细信息,请参阅 *TMS320C28x 汇编语言工具用户指南*》中的*链接器说明一章。*



2.4.2 命名一个或多个备用目录 (C2000_C_DIR)

链接器使用 C2000_C_DIR 环境变量来命名包含对象库的备用目录。分配环境变量的命令语法是:

操作系统	输入
UNIX (Bourne shell)	C2000_C_DIR=" pathname ₁ ; pathname ₂ ;"; export C2000_C_DIR
Windows	set C2000_C_DIR= pathname1; pathname2;

pathnames 是包含输入文件的目录。路径名 (pathnames) 必须遵循以下约束:

- 路径名必须用分号分隔。
- 忽略路径开头或结尾处的空格或制表符。例如,忽略下面分号前后的空格:

```
set C2000_C_DIR=c:\path\one\to\tools ; c:\path\two\to\tools
```

• 允许在路径中使用空格和制表符来容纳包含空格的 Windows 目录。例如,下述路径名是有效的:

```
set C2000 C DIR=c:\first path\to\tools;d:\second path\to\tools
```

环境变量保持设置状态,直到您重新启动系统或通过输入以下命令来重置变量:

操作系统	输入
UNIX (Bourne shell)	unset C2000_C_DIR
Windows	set C2000_C_DIR=

2.5 控制预处理器

本节介绍了控制预处理器的特性,预处理器是解析器的一部分。K&R 第 A12 节对 C 预处理进行了一般性描述。C/C++ 编译器包含标准 C/C++ 预处理函数,这些函数内置于编译器的第一轮中。预处理器处理:

- 宏定义和扩展
- #include 文件
- 条件编译
- 各种预处理器指令,在源文件中指定为以 # 字符开头的行

预处理器生成自解释的错误消息。出现错误的行号和文件名与诊断消息一同打印。

2.5.1 预先定义的宏名称

编译器维护并识别表 2-29 中列出的预定义宏名称。

表 2-29. 预定义 C28x 宏名称

宏名称	说明
DATE ⁽¹⁾	以 mmm dd yyyy 形式扩展到编译日期
FILE ⁽¹⁾	扩展到当前源文件名
LINE ⁽¹⁾	扩展到当前行号
little_endian	始终定义为 1。
PTRDIFF_T_TYPE	设置为 ptrdiff_t 类型。
SIZE_T_TYPE	设置为 size_t 类型。
STDC ⁽¹⁾	定义为 1 以表示编译器符合 ISO C 标准。有关 ISO C 标准的例外情况,请参阅节 6.1。
STDC_VERSION	C 标准宏。
STDC_HOSTED	C 标准宏。始终定义为 1。
STDC_NO_THREADS	C 标准宏。始终定义为 1。
TI_COMPILER_VERSION	定义为 7-9 位整数,具体取决于 X 是 1、2 还是 3 位。该数字不包含小数。例如,版本 3.2.1 表示为 3002001。去掉前导零以防止数字被解释为八进制。
TI_EABI	如果使用了abi=eabi,则定义为 1。
TI_GNU_ATTRIBUTE_SUPPORT	如果启用了 GCC 扩展(这是默认设置),则定义为 1



使用 C/C++ 编译器 www.ti.com.cn

表 2-29. 预定义 C28x 宏名称 (continued)

宏名称	说明
TI_STRICT_ANSI_MODE	如果启用了严格的 ANSI/ISO 模式(使用了strict_ansi 选项),则定义为 1;否则定义为 0。
TI_STRICT_FP_MODE	如果使用了fp_mode=strict(默认设置),则定义为 1;否则定义为 0。
TIME ⁽¹⁾	以"hh:mm:ss"形式扩展到编译时间
TMS320C2000	为 C28x 处理器定义
TMS320C28XX	如果目标是 C28x,则已定义
TMS320C28XX_CLA	如果使用了任意cla_support 选项并且源文件是 .cla 文件,则定义为 1。
TMS320C28XX_CLA0	如果使用了cla_support=cla0 选项并且源文件是 .cla 文件,则定义为 1。
TMS320C28XX_CLA1	如果使用了cla_support=cla1 选项并且源文件是 .cla 文件,则定义为 1。
TMS320C28XX_CLA2	如果使用了cla_support=cla2 选项并且源文件是 .cla 文件,则定义为 1。
TMS320C28XX_FPU32	如果使用了float_support=fpu32 或 fpu64 选项,则定义为 1。
TMS320C28XX_FPU64	如果使用了float_support=fpu64 选项,则定义为 1。
TMS320C28XX_IDIV	如果使用了idiv_support=idiv0 选项,则定义为 1。
TMS320C28XX_TMU	如果tmu_support 选项与任意设置一起使用,则定义为 1。
TMS320C28XX_TMU0	如果tmu_support 选项与任意设置一起使用,则定义为 1。
TMS320C28XX_TMU1	如果使用了tmu_support=tmu1 选项,则定义为 1。
TMS320C28XX_VCU0	如果vcu_support 选项与任意设置一起使用,则定义为 1。
TMS320C28XX_VCU2	如果使用了vcu_support=vcu2 选项,则定义为 1。
TMS320C28XX_VCRC	如果使用了vcu_support=vcrc 选项,则定义为 1。
WCHAR_T_TYPE	设置为 wchar_t 类型。
_INLINE	如果使用了优化(opt_level 或 -O 选项),则扩展为 1;否则未定义。

(1) 由 ISO 标准指定

可以按照与任何其他已定义名称相同的方式使用表 2-29 中列出的名称。例如,

```
printf ( "%s %s" , __TIME__ , __DATE__);
```

转换为类似如下行:

```
printf ("%s %s" , "13:58:17", "Jan 14 1997");
```



2.5.2 #include 文件的搜索路径

#include 预处理器指令告诉编译器从另一个文件读取源语句。指定该文件时,可将文件名用双引号或尖括号括起来。文件名可以是完整的路径名、部分路径信息或不带路径信息的文件名。

- 如果将文件名括在双引号 ("") 中,编译器将按下述顺序搜索文件:
 - 1. 包含 #include 指令的文件目录以及包含该文件的任何文件的目录。
 - 2. 使用 --include path 选项命名的目录。
 - 3. 使用 C2000_C_DIR 环境变量设置的目录。
- 如果将文件名括入尖括号 (< >) 中,编译器将按下述顺序在以下目录中搜索文件:
 - 1. 使用 --include path 选项命名的目录。
 - 2. 使用 C2000_C_DIR 环境变量设置的目录。

有关使用 --include path 选项的信息,请参阅节 2.5.2.1。有关输入文件目录的更多信息,请参阅节 2.4.2。

2.5.2.1 在#include 文件搜索路径 (--include_path 选项) 中新增目录

--include_path 选项命名了包含 #include 文件的备用目录。--include_path 选项的缩写形式为 −፲。--include_path 选项的格式为:

--include_path=directory1 [--include_path= directory2 ...]

每次调用编译器时,--include_path 选项的数量没有限制;每个 --include_path 选项命名一个 目录。在 C 源代码中,可以使用 #include 指令而不指定文件的任何目录信息;相反,可以使用 --include path 选项指定目录信息。

例如,假设当前目录中有一个名为 source.c 的文件。文件 source.c 包含以下指令语句:

#include "alt.h"

假设 alt.h 的完整路径名是:

UNIX /tools/files/alt.h
Windows c:\tools\files\alt.h

下表显示了如何调用编译器。选择适用操作系统的命令:

操作系统	输入
UNIX	c12000include_path=/tools/files source.c
Windows	c12000include_path=c:\tools\files source.c



使用 C/C++ 编译器 www.ti.com.cn

备注

在尖括号中指定路径信息:如果在尖括号中指定了路径信息,编译器会应用与-include_path 选项和C2000 C DIR 环境变量指定的路径信息相关的信息。

例如,如果使用以下命令设置 C2000 C DIR:

C2000 C DIR "/usr/include;/usr/ucb"; export C2000 C DIR

或使用以下命令调用编译器:

cl2000 --include_path=/usr/include file.c

且 file.c 包含以下行:

#include <sys/proc.h>

结果是包含的文件位于以下路径中:

/usr/include/sys/proc.h

2.5.3 支持#warning 和 #warn 指令

在严格的 ANSI 模式下,TI 预处理器允许使用 #warn 指令使预处理器发出警告并继续预处理。#warn 指令等效于 GCC、IAR 和其他编译器支持的 #warning 指令。

如果使用 --relaxed ansi 选项(默认值为 on),则同时支持 #warn 和 #warning 预处理器指令。

2.5.4 生成预处理列表文件 (--preproc_only 选项)

--preproc_only 选项允许您生成扩展名为 .pp 的源文件的预处理版本。编译器的预处理函数对源文件执行以下操作:

- 每个以反斜杠 (\) 结尾的源代码行都与下一行联接。
- 扩展三字符序列。
- 删除注释。
- 将 #include 文件复制到文件中。
- 处理宏定义。
- 扩展所有宏。
- 扩展所有其他预处理指令,包括 #line 指令和条件编译。

在为技术支持案例创建源文件或询问有关代码的问题时,--preproc_only 选项很有用。该选项允许将测试用例减少到单个源文件,因为#include 文件是在预处理器运行时会合并的。

2.5.5 预处理后继续编译(--preproc_with_compile 选项)

如果要进行预处理,预处理器只进行预处理,而不会编译源代码。要覆盖此特征并在预处理源代码后继续编译,请使用 --preproc_with_compile 和其他预处理选项。例如,使用 --preproc_with_compile 和 --preproc_only 执行预处理,将预处理的输出写入扩展名为 .pp 的文件,并编译源代码。

2.5.6 生成带有注释的预处理列表文件(--preproc_with_comment 选项)

--preproc_with_comment 选项会执行除删除注释之外的所有预处理功能,并生成带有 .pp 扩展名的源文件的预处理版本。如果要保留注释,请使用 --preproc with comment 选项而非 --preproc only 选项。

2.5.7 生成带有行控制详细信息的预处理列表(--preproc_with_line 选项)

默认情况下,预处理的输出文件不包含预处理器指令。要包含 #line 指令,请使用 --preproc_with_line 选项。-preproc_with_line 选项仅执行预处理并将带有行控制信息(#line 指令)的预处理输出写入名为源文件扩展名 为.pp 的文件中。



2.5.8 为 Make 实用程序生成预处理输出(--preproc dependency 选项)

--preproc_dependency 选项仅执行预处理。此选项不写入预处理输出,而是写入适合输入到标准 make 实用程序 的依赖行列表。如果不提供可选的文件名,则列表将写入与源文件同名但扩展名为 .pp 的文件中。

2.5.9 生成包含#include 在内的文件列表(--preproc includes 选项)

--preproc_includes 选项仅执行预处理,但不写入预处理输出,而是写入包含 #include 指令在内的文件列表。如果 不提供可选的文件名,则列表将写入与源文件同名但扩展名为 .pp 的文件中。

2.5.10 在文件中生成宏列表 (--preproc macros 选项)

--preproc_macros 选项生成所有预定义宏和用户定义宏的列表。如果不提供可选的文件名,则列表将写入与源文件同名但扩展名为 .pp 的文件中。

输出仅包括那些被源文件直接包含的文件。首先列出预定义宏,并由注释 /* 预定义 */ 指示。接着列出用户定义 宏,并由源文件名指示。

2.6 将参数传递给 main()

一些程序通过 argc 和 argv 将参数传递给 main()。这对不是从命令行运行的嵌入式程序带来了特殊的挑战。通常,argc 和 argv 通过 .args 段提供给程序。有多种方法可以填充此段的内容以供程序使用。

要使链接器分配大小适当的 .args 段,请使用 --arg_size=size 链接器选项。此选项通知链接器分配一个名为 .args 的未初始化段,这样,加载器可以使用该段从加载器的命令行向程序传递参数。size 是要分配的字节数。当使用 --arg_size 选项时,链接器定义 __c_args__ 符号以包含 .args 段的地址。

加载器负责填充 .args 段。加载器和目标启动代码可以使用 .args 段和 __c_args__ 符号来确定是否以及如何将参数从主机传递到目标程序。参数的格式是指向目标上 char 类型的指针数组。由于加载器的变化,因此没有规定加载器如何确定将哪些参数传递给目标。

如果使用 Code Composer Studio 运行应用程序,则可以使用 Scripting Console 工具来填充 .args 段。要打开此工具,请从 CCS 菜单中选择 **View > Scripting Console**。可以使用 loadProg 命令将目标文件及其关联的符号表加载到存储器中,并将参数数组传递给 main()。这些参数会自动写入到分配的 .args 段。

loadProg 语法如下,其中 *file* 是可执行文件,*args* 是参数对象数组。使用此命令之前,请使用 JavaScript 声明参数数组。

loadProg(file, args)



使用 C/C++ 编译器 www.ti.com.cn

对于不基本 SYS/BIOS 的可执行文件,.args 段加载下述数据,其中,argv[] 数组中的每个元素都包含与该参数对 应的字符串:

```
Int argc;
Char * argv[0];
Char * argv[1];
...
Char * argv[n];
```

对于基于 SYS/BIOS 的可执行文件, .args 段中的元素如下:

有关更多详细信息,请参阅"Scripting Console"页面。

2.7 了解诊断消息

编译器和链接器的主要功能之一是报告源代码程序的诊断消息。诊断消息指示程序可能出了问题。当编译器或链接器检测到可疑情况时,它会采用以下格式显示一条消息:

" file.c ", line n: diagnostic severity: diagnostic message

" *file.c* " 所涉及的文件的名称 **line** *n* : 诊断适用的行号

diagnostic severity 诊断消息的严重性(严重性类别说明如下)

diagnostic message 描述问题的文本

诊断消息的严重性如下:

- **致命错误**表示问题严重到无法继续编译。此类问题的示例包括命令行错误、内部错误和缺少包含文件。如果正在编译多个源文件,则不会编译当前源文件之后的任何其他源文件。
- **错误**表示违反了 C/C++ 语言的语法或语义规则。编译可以继续,但不会生成目标代码。
- **警告**表示可能有问题但不能证明是错误。例如,编译器会针对未使用的变量发出警告。未使用的变量不会影响程序执行,但它的存在表明您可能有意使用它。编译会继续并生成目标代码(如果没有检测到错误)。
- 备注不如警告那么严重。它可以表示在极少数情况下存在潜在问题,或者该备注可能只是为了提供参考信息。 编译会继续并生成目标代码(如果没有检测到错误)。默认情况下不会发出备注。使用 --issue_remarks 编译 器选项可启用备注。

诊断消息以类似于以下示例的形式写入标准错误:

```
"test.c", line 5: error: a break statement may only be used within a loop or switch break;
```

默认情况下不会打印源代码行。使用 --verbose_diagnostics 编译器选项来显示源代码行和错误位置。上面的示例 使用了此选项。

消息会标识诊断中所涉及的文件和行,并且源行本身(位置由 ^ 字符表示)跟在消息之后。如果几条诊断消息适用于一个源行,则每条诊断消息都具有所示的形式:源代码行的文本会显示几次,每次都显示在一个适合的位置。

必要时、长消息会换行到其他行。



可以使用 --display_error_number 命令行选项来请求将诊断的数字标识符包含在诊断消息中。如果显示了诊断标识符,诊断标识符还指示是否可以在命令行上覆盖诊断的严重性。如果可以覆盖严重性,则诊断标识符包括后缀 - D(*酌情处理*);否则,不存在后缀。例如:

由于错误是根据特定上下文中的严重性确定的,因此错误在某些情况下可以是酌情处理的,而在其他情况下则不 是。所有警告和备注都是酌情处理的。

对于某些消息,实体(函数、局部变量、源文件等)列表很有用;实体在初始错误消息之后列出:

在某些情况下,还会提供附加的上下文信息。特别是,如果前端在执行模板实例化时或在生成构造函数、析构函 数或赋值运算符函数时发出诊断消息,上下文信息很有用。例如:

```
"test.c", line 7: error: "A::A()" is inaccessible

B x;

detected during implicit generation of "B::B()" at line 7
```

没有上下文信息,就很难确定错误指的是什么。

2.7.1 控制诊断消息

C/C++ 编译器提供诊断选项来控制编译器和链接器生成的诊断消息。必须在 --run_linker 选项之前指定诊断选项。

diag_error=num	将由 <i>num</i> 标识的诊断分类为错误。若要确定诊断消息的数字标识符,请在单独的编译中首先使用
	display_error_number 选项。然后使用diag_error= <i>num</i> 将诊断重新归类为错误。您只能更改任意诊断

消息的严重性。

--diag_remark=num 将由 num 标识的诊断分类为备注。若要确定诊断消息的数字标识符,请在单独的编译中首先使用 --

display_error_number 选项。然后使用 --diag_remark=*num* 将诊断重新归类为备注。您只能更改任意诊

断消息的严重性。

--diag_suppress=num 抑制由 num 标识的诊断。若要确定诊断消息的数字标识符,请在单独的编译中首先使用 --

display_error_number 选项。然后使用 --diag_suppress=num 来抑制诊断。您只能抑制任意诊断消息。

--diag_warning=num 将由 num 标识的诊断分类为警告。若要确定诊断消息的数字标识符,请在单独的编译中首先使用 --

display error number 选项。然后使用 --diag warning=*num* 将诊断重新分类为警告。您只能更改任意诊

断消息的严重性。

--display_error_number 显示诊断的数字标识符及其文本。使用此选项来确定需要向诊断抑制选项提供哪些参数(--

diag_suppress、--diag_error、--diag_remark 和 --diag_warning)。此选项还指示诊断是否是任意的。任

意诊断是指其严重性可以被忽略的诊断。任意诊断包括后缀 -D;否则,不存在后缀。请参阅节 2.7。

--emit_warnings_as_ 将所有警告视为错误。此选项不能与 --no_warnings 选项一同使用。--diag_remark 选项优先于此选项。
errors 此选项优先于 --diag_warning 选项。

--issue remarks 发出默认情况下被抑制的备注(非严重警告)。

--no_warnings 抑制诊断警告(仍会发出错误)。

--set error limit=num 将错误限制设置为 num,可以是任何十进制值。在出现此数量的错误后,编译器将放弃编译。(默认为

100。)

--verbose_diagnostics 提供详细的诊断消息,以换行方式显示原始源,并指示错误在源行中的位置。请注意,此命令行选项不能

在 Code Composer Studio IDE 中使用。

--write_diagnostics_file 生成具有相同源文件名且扩展名为 .err 的诊断消息信息文件。(链接器不支持 --write_diagnostics_file 选

项。)请注意,此命令行选项不能在 Code Composer Studio IDE 中使用。



使用 C/C++ 编译器 www.ti.com.cn

2.7.2 如何使用诊断抑制选项

以下示例演示了如何控制编译器发出的诊断消息。可以使用类似的方式控制链接器诊断消息。

```
int one();
int I;
int main()
{
    switch (I) {
    case 1;
        return one ();
        break;
    default:
        return 0;
    break;
    }
}
```

如果使用 --quiet 选项调用编译器,结果如下:

```
"err.c", line 9: warning: statement is unreachable
"err.c", line 12: warning: statement is unreachable
```

因为标准的编程做法是在每个 case 支臂的末尾包含 break 语句以避免导向条件,所以可以忽略这些警告。使用 --display error number 选项,可以找出这些警告的诊断标识符。结果如下:

```
[err.c]
"err.c", line 9: warning #111-D: statement is unreachable
"err.c", line 12: warning #111-D: statement is unreachable
```

接下来,可以使用诊断标识符 111 作为 --diag_remark 选项的参数,将此警告视为备注。此编译不产生诊断消息 (因为默认情况下禁用备注)。

备注

可以抑制任何非致命错误,但务必确保仅抑制您理解的且已知不会影响程序正确性的诊断消息。

2.8 其他消息

其他与源代码无关的错误消息(例如错误的命令行语法或无法找到指定的文件)通常是致命的。这些错误消息由 消息前的符号 >> 标识。

2.9 Generating Cross-Reference Listing Information (--gen_cross_reference_listing Option)

The --gen_cross_reference_listing option generates a cross-reference listing file that contains reference information for each identifier in the source file. The listing file describes where each symbol is referenced and defined.

A cross-reference listing file with a .crl extension is generated for every source file. The files have the same name as their corresponding source file. (The --gen_cross_reference_listing option is separate from --asm_cross_reference_listing, which is an assembler rather than a compiler option.)

The information in the cross-reference listing file is displayed in the following format:

sym-id name X filename line number column number

```
sym-id

name

The identifier name

X

One of the following values:

D

Definition

d

Declaration (not a definition)

M

Modification

A

Address taken
```



U Used

C Changed (used and modified in a single operation)

R Any other kind of reference
E Error; reference is indeterminate

filename The source file

line numberThe line number in the source filecolumn numberThe column number in the source file

2.10 生成原始列表文件(--gen_preprocessor_listing 选项)

--gen_preprocessor_listing 选项生成一个原始列表文件,有助于了解编译器如何预处理源文件。预处理列表文件(使用 --preproc_only、--preproc_with_comment、--preproc_with_line 和 --preproc_dependency 预处理器选项生成)显示了源文件的预处理版本,而原始列表文件提供原始源代码行与预处理输出之间的比较情况。原始列表文件与扩展名为 .rl 的相应源文件具有相同的名称。

原始列表文件包含以下信息:

- 每个原始源代码行
- 转入和转出包含文件
- 诊断消息
- 如果执行了特殊处理,则预处理源代码行(删除注释微不足道;其他预处理则很特殊)



使用 C/C++ 编译器 www.ti.com.cn

原始列表文件中的每个源代码行都以表 2-30 中列出的标识符之一开头。

表 2-30. 原始列表文件标识符

标识符	定义
N	正常的源代码行
X	扩展的源代码行。如果进行了特殊预处理,则会立即出现在正常的源代码行之后。
S	跳过的源代码行(false #if 子句)
L	源代码位置变化,格式如下: L line number filename key
	其中, <i>line number</i> 是源文件中的行号。仅当包含文件的进入/退出而发生变化时, key 才存在。可能的 <i>key</i> 值为:
	1 = 进入包含文件 2 = 从包含文件退出

--gen_preprocessor_listing 选项还包括表 2-31 中定义的诊断标识符。

表 2-31. 原始列表文件诊断标识符

诊断标识符	定义	
E	错误	
F	致命	
R	注释	
W	警告	

诊断原始列表信息按以下格式显示:

S filename line numbercolumn numberdiagnostic

S 表 2-31 中的标识符之一指示诊断的严重程度

filename 源文件

line number 源文件中的行号
column number 源文件中的列号
diagnostic 用于诊断的消息文本

文件结尾后的诊断消息表示为文件的最后一行,列号为 0。当诊断消息文本需要多行时,后续的每一行都包含相同的文件、行和列信息,但使用小写版本的诊断标识符。有关诊断消息的更多信息,请参阅节 2.7。

2.11 使用内联函数扩展

当调用内联函数时,在调用点插入该函数的 C/C++ 源代码副本。这就是所谓的内联函数扩展,通常称为 函数内 联 或简称 内联。内联函数扩展可以通过消除函数调用开销来加快执行速度。这对于经常被调用的非常小的函数特别有用。函数内联涉及到在执行速度和代码大小之间进行权衡,因为代码在每个函数调用点都是重复的。在许多位置被调用的大型函数不适合内联。

备注

过多内联会降低性能:过多内联会使编译器显著变慢并降低所生成代码的性能。

以下情况会触发函数内联:

- 使用内置的内在函数运算。内在函数运算看起来像函数调用,即使不存在函数体,也会自动内联。
- 使用 内联 关键字或等效的 __内联 关键字。如果设置 --opt_level=0 或更大值,则使用内联关键字声明的函数可能会被编译器内联。内联关键字是程序员对编译器提出的建议。即使优化级别很高,内联对于编译器来说仍然是可选的。编译器根据函数的长度、函数被调用的次数、--opt_for_speed 设置以及函数中任何不允许函数内联的内容来决定是否内联函数(请参阅节 2.11.2)。如果函数体在同一模块中可见,或者使用了 -pm 且函数在



正在编译的模块之一中可见,则可以在 --opt_level=0 或更高级别内联函数。如果包含定义信息的文件和调用点都使用了 --opt_level=4 进行编译,则可以在链接时内联函数。同时定义为静态和内联的函数更有可能被内联。

- 当使用 --opt_level=3 或更高级别时,编译器可能会自动内联符合条件的函数,即使这些函数没有被声明为内联函数也是如此。此过程会用到使用内联关键字显式定义的函数对应列出的相同决策因素列表。有关自动函数内联的更多信息,请参阅节 3.5。
- 除非 --opt_level=off,否则 pragma FUNC_ALWAYS_INLINE(节 6.9.11)和等效的 always_inline 属性 (节 6.15.2)会强制内联函数(这样做是合法的)。也就是说,即使函数未声明为内联且 --opt_level=0 或 --opt_level=1,pragma FUNC_ALWAYS_INLINE 也会强制函数内联。
- FORCEINLINE pragma (节 6.9.9)会强制函数内联到带注释的语句中。也就是说,它通常对这些函数没有影响,只对单个语句中的函数调用产生影响。FORCEINLINE_RECURSIVE pragma 不仅强制内联在语句中可见的调用,而且还强制内联该语句内联的调用体。
- --disable_inlining 选项阻止任何内联。pragma FUNC_CANNOT_INLINE 阻止函数被内联。NOINLINE pragma 阻止单个语句中的调用被内联。(NOINLINE 与 FORCEINLINE pragma 相反。)

备注

函数内联可以大大增加代码大小:函数内联会增加代码大小,尤其是内联在多个地方调用的函数。函数 内联最适合仅从少数地方调用的函数以及小函数。

C 代码中的 inline 关键字的语义遵循 C99 标准。C++ 代码中的 inline 关键字的语义遵循 C++ 标准。

inline 关键字在所有 C++ 模式中、所有 C 标准的宽松的 ANSI 模式中以及 C99 和 C11 的严格的 ANSI 模式中都受支持。该关键字在 C89 的严格的 ANSI 模式中被禁用,因为它是一种可能与严格遵守标准的程序相冲突的语言扩展。如果要在严格的 ANSI C89 模式下定义内联函数,请使用备用关键字 inline。

影响内联的编译器选项有:--opt_level、--auto_inline、--remove_hooks_when_inlining、--opt_for_speed 和 -- disable_inlining。

2.11.1 内联内在函数运算符

编译器具有大量内置函数式运算,称为内在函数。内在函数的实现由编译器处理:其用一系列指令代替函数调用。这类似于对内联函数的处理方式;然而,由于编译器知道内在函数的代码,因此可以进行更好的优化。

无论是否使用优化器,内在函数通常都是内联的。但是,如果 --opt_for_speed 选项设置为级别 0 或 1,编译器可能会选择不内联扩展为大量指令的内在函数。例如,--idiv_support=idiv0 选项启用的整数除法内在函数会扩展为比大多数内在函数更多的指令。

有关内在函数的详细信息以及内在函数列表,请参阅节 7.6。除了所列出的这些之外,abs 和 memcpy 也是作为内在函数实现的。

2.11.2 内联限制

编译器会根据节 2.11 中提到的因素决定内联哪些函数。此外,还有一些限制可以取消函数被自动内联或基于关键 字内联的资格。

如果函数符合以下条件,编译器将保留调用:

- 具有与调用站点不同数量的参数
- 一个参数的类型与相应的调用站点参数不兼容
- 未声明为内联并返回 void 但需要其返回值

如果函数具有会给编译器带来困难情形的特性,编译器也不会内联调用:

- 具有可变长度的参数列表
- 从不返回
- 是超出深度限制的递归或非叶函数
- 未声明为内联且包含一条不是注释的 asm() 语句
- 是中断函数
- 是 main() 函数
- 未声明为内联,并且需要将过多的栈空间用于本地数组或结构体变量
- 包含易失性局部变量或参数



使用 C/C++ 编译器 www.ti.com.cn

- 是包含 catch 的 C++ 函数
- 未在当前编译单元中定义且未使用 -O4 优化

无论其他指示如何(包括被调用函数上的 FUNC_ALWAYS_INLINE pragma 或 always_inline 属性),使用 NOINLINE pragma 注释的语句中的调用都不会被内联。

如果使用 FORCEINLINE pragma 注释的语句中的调用未因上述原因之一被取消资格,即使被调用函数具有 FUNC CANNOT INLINE pragma 或 cannot inline 属性,则该调用都是被内联的。

换句话说,语句级 pragma 会覆盖函数级 pragma 或属性。如果 NOINLINE 和 FORCEINLINE 都适用于同一条语句,则首先出现的语句被使用,其余语句被忽略。

2.11.3 不受保护定义控制的内联

内联关键字导致函数在调用它的位置进行内联扩展,而不是使用标准调用过程。编译器对用内联关键字声明的函数执行内联扩展。

必须使用任何 --opt_level 选项来调用优化器以启用定义控制的内联。使用 --opt_level=3 时也会启用自动内联。示例 2-1 使用内联关键字。函数调用将替换为被调用函数中的代码。

示例 2-1. 使用内联关键字

```
inline float volume_sphere(float r)
{
   return 4.0/3.0 * PI * r * r * r;
}
int foo(...)
{
   ...
   volume = volume_sphere(radius);
   ...
}
```

2.11.4 Guarded Inlining and the _INLINE Preprocessor Symbol

When declaring a function in a header file as static inline, you must follow additional procedures to avoid a potential code size increase in case the optimizer is not run.

To prevent a static inline function in a header file from causing an increase in code size when inlining gets turned off, use the following procedure. This allows external-linkage when inlining is turned off; thus, only one function definition will exist throughout the object files.

- Prototype a static inline version of the function. Then, prototype an alternative, nonstatic, externally-linked version of the function. Conditionally preprocess these two prototypes with the _INLINE preprocessor symbol, as shown in 示例 2-2.
- Create an identical version of the function definition in a .c or .cpp file, as shown in 示例 2-3.

In the following examples there are two definitions of the strlen function. The first (示例 2-2), in the header file, is an inline definition. This definition is enabled and the prototype is declared as static inline only if $_INLINE$ is true (INLINE is automatically defined for you when the optimizer is used).

The second definition (see 示例 2-3) for the library, ensures that the callable version of strlen exists when inlining is disabled. Since this is not an inline function, the _INLINE preprocessor symbol is undefined (#undef) before string.h is included to generate a non-inline version of strlen's prototype.

示例 2-2. 头文件 string.h

示例 2-3. 库定义文件



使用 C/C++ 编译器 www.ti.com.cn

2.12 使用交叉列出功能

编译器工具包括将 C/C++ 源语句插入到编译器的汇编语言输出中的功能。交叉列出功能可用于检查为每个 C 语句生成的汇编代码。交叉列出的行为有所不同,具体取决于是否使用了优化器以及指定了哪些选项。

调用交叉列出功能的最简单方法是使用 --c_src_interlist 选项。要在名为 function.c 的程序上编译和运行交叉列出功能,请输入:

```
cl2000 --c_src_interlist function
```

--c_src_interlist 选项阻止编译器删除交叉列出的汇编语言输出文件。输出汇编文件 function.asm 被正常汇编。

在没有优化器的情况下调用交叉列出功能时,交叉列出将作为代码生成器与汇编器之间的单独通道运行。该功能读取汇编和 C/C++ 源文件,合并这些文件,然后将 C/C++ 语句作为注释写入汇编文件中。

有关将交叉列出功能与优化器一起使用的信息,请参阅节 3.10。使用 --c_src_interlist 选项会导致性能和/或代码大小下降。

以下示例显示了一个典型的交叉列出的汇编文件。

```
: 1 | int main()
;* FNAME: _main
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
                           O Parameter, O Auto, O SOE
main:
; 3 | printf("Hello World\n");
       MOVL XAR4, #SL1
LCR #_printf
                           ; |3|
                                        ; |3|
       ; call occurs [#_printf] ; |3|
; * STRINGS *
      .sect ".econst"
       .string "Hello World", 10,0
SL1:
; * UNDEFINED EXTERNAL REFERENCES *
.global printf
```

2.13 关于应用程序二进制接口

应用程序二进制接口 (ABI) 定义了目标文件之间以及可执行文件与其执行环境之间的低级接口。ABI 允许将符合 ABI 的目标文件链接在一起,而不管其来源如何,并允许生成的可执行文件在支持该 ABI 的任何系统上运行。

符合不同 ABI 的目标文件不能链接在一起。链接器会检测到这种情况并生成错误。



C28x 编译器支持这两种 ABI。ABI 是通过 --abi 选项选择的,如下所示:

COFF ABI (--abi=coffabi)

COFF ABI 是原始的 ABI 格式。这是默认值。

• EABI (--abi=eabi)

使用此选项可选择 C28x 嵌入式应用程序二进制接口 (EABI)。

应用程序中的所有代码都必须是针对相同的 ABI 构建的。在将 COFF ABI 应用程序迁移到 EABI 之前,请确保所有库都在 EABI 模式下可用。

更多有关 ABI 的详细信息,请参阅节 6.11。

2.14 启用入口挂钩和出口挂钩函数

入口挂钩是程序中每个函数进入时调用的例程。出口挂钩是每个函数退出时调用的例程。挂钩的应用包括调试、 跟踪、分析和检查栈溢出。使用以下选项启用入口和出口挂钩:

--entry_hook[=name]
--entry_parm{=name|
address|none}

启用入口挂钩。若已指定,挂钩函数被称为 *name*。否则,默认的入口挂钩函数名称为 __entry_hook。 指定挂钩函数的参数。name 参数指定调用函数的名称作为参数传递给挂钩函数。在这种情况下,挂钩函 数的签名为:void hook(const char *name);

address 参数指定调用函数的地址传递给挂钩函数。在这种情况下,挂钩函数的签名为:void hook(void

(*addr)());

none 参数指定调用挂钩函数时不带参数。这是默认设置。在这种情况下,挂钩函数的签名为:void hook(void);

--exit_hook[=name]
--exit_parm{=name|
address|none}

启用出口挂钩。若已指定,挂钩函数被称为 *name*。否则,默认的出口挂钩函数名称为 __exit_hook。 指定挂钩函数的参数。name 参数指定调用函数的名称作为参数传递给挂钩函数。在这种情况下,挂钩函 数的签名为:void hook(const char *name);

address 参数指定调用函数的地址传递给挂钩函数。在这种情况下,挂钩函数的签名为:void hook(void

(*addr)());

none 参数指定调用挂钩函数时不带参数。这是默认设置。在这种情况下,挂钩函数的签名为:void hook(void);

挂钩选项的存在创建了带有给定签名的挂钩函数的隐式声明。如果挂钩函数的声明或定义出现在使用这些选项编 译的编译单元中,则其必须与上面列出的签名一致。

在 C++ 中,挂钩声明为 extern "C"。因此,可以在 C(或汇编)中定义挂钩,而不必担心名称改编问题。

挂钩可以声明为内联,在这种情况下,编译器会尝试使用与其他内联函数相同的标准来内联这些挂钩。

入口挂钩和出口挂钩是相互独立的。可以启用一个但不启用另一个,或同时启用两个。同一个函数可以同时用作 入口挂钩和作出口挂钩。

必须小心避免对挂钩函数进行递归调用。挂钩函数不应调用本身插入了挂钩调用的任何函数。为了防止这种情况,不会为内联函数或挂钩函数本身生成挂钩。

可以使用 --remove hooks when inlining 选项删除优化器自动内联的函数的入口/出口挂钩。

有关 NO_HOOKS pragma 的信息,请参阅节 6.9.20。



使用 C/C++ 编译器 www.ti.com.cn

2.15 实时固件更新 (LFU)

备注

仅在与 EABI 配合使用时支持该功能。在与 COFF ABI 配合使用时不支持该功能。

可能需要设计高可用性系统,以便可以在系统脱机的情况下升级固件。示例包括为数据中心、医院和军事应用提供服务的系统。在系统运行期间更新系统固件并在更新完成后立即开始使用新固件的这种能力称为实时固件更新(LFU)。这也被描述为"热"启动。

有关创建和调用执行热启动的自定义入口点的信息,请参阅《*采用 C2000 MCU 的实时固件更新参考设计*》 (TIDUEY4) 设计指南。

为了支持 LFU,代码生成工具需要提供一种方法来确保更新过程中不会发生系统复位,不会错过实时中断,并可以维持系统状态(全局和静态变量)。固件映像的程序和数据内存都可能需要更新。在热启动期间可以通过以下方式处理全局和静态变量:

- 保留:在热启动之前保留存储在这些符号中的值。这些符号的地址与参考 ELF 映像中的地址相同。每个这样的符号都有一个.TI.bound 段。如果.TI.bound 段在内存中是连续的,链接器可以将这些段合成单个输出段,从而减少初始化这些段所需的 CINIT 记录数量。(如果--Ifu_default 和属性都没有用来指定其他值,则该值是默认值。)
- 更新:在热启动期间重新初始化为这些符号存储的值。与参考 ELF 映像中的地址相比,这些符号的地址可能发生变化。此类符号由链接器收集到单个 .TI.update 输出段中。此段默认进行复制压缩(即,在热启动期间无需解压缩),这减少了 LFU 映像切换时间。
- 允许移动:这些符号可以在热启动期间分配在任何内存地址上。变量不会重新初始化,因此它们的值是未规定的。只有当使用了--lfu_default=none 选项并且全局或静态变量既没有"preserve"属性也没有"update"属性时,才会发生这种行为。

C28x 和 CLA 编译器为使用 EABI 应用程序二进制接口且基于 ELF 的固件映像提供 LFU 支持。该支持允许您可以 切换到新的 LFU 映像,同时选择是保留、更新(重新初始化)还是添加从参考 ELF 二进制文件中读取的单个全局 和静态符号。

为支持 LFU 功能而提供的特征包括:

- --lfu_reference_elf 编译器选项,指向先前的 ELF 可执行二进制文件,该用作获取全局和静态符号的内存地址列表的参考。请参阅节 2.3。
- --Ifu_default 编译器选项,可用于设置在热启动期间如何处理全局和静态符号的默认值。请参阅节 2.3。
- preserve 属性,可在 C 代码中用于指定应保留的单个符号的地址。请参阅节 6.15.4。
- update 属性,可在 C 代码中用于指定在热启动期间应重新初始化的单个符号。请参阅节 6.15.4。
- .Tl.update 和 .Tl.bound 段,链接器使用这些段来收集在热启动期间(分别)需要更新和保留的符号。请参阅 节 7.1.1。
- __TI_auto_init_warm() RTS 例程,应在热启动期间从自定义入口点被调用。请参阅节 8.4。
- .preserve 汇编器指令,可在汇编代码中用于指定应保留的单个符号的地址。要指定在热启动期间应重新初始化的符号,不需要特殊指令。请参阅《TMS320C28x 汇编语言工具用户指南》(SPRU513)的"汇编器指令"一章。



编译器工具可以通过简化循环、重新排列语句和表达式以及将变量分配到寄存器中进行大量的优化,以加快执行速度并减小 C 和 C++ 程序的大小。

本章介绍如何调用不同级别的优化,并介绍在每个级别上哪些优化被执行。本章还介绍在执行优化时如何使用交 叉列出功能,以及如何分析或调试优化的代码。

3.1 Invoking Optimization	54
3.2 控制代码大小与速度	55
3.3 执行文件级优化(opt_level=3 选项)	55
3.4 程序级优化(program_level_compile 和opt_level=3 选项)	
3.5 自动内联扩展(auto_inline 选项)	
3.6 链接时优化(opt_level=4 选项)	58
3.7 使用反馈制导优化	60
3.8 使用配置文件信息分析代码覆盖率	64
3.9 使用优化时的特殊注意事项	
3.10 通过优化使用交叉列出特性	67
3.11 数据页 (DP) 指针加载优化	70
3.12 调试和分析优化代码	
3.13 提高代码大小优化级别(opt_for_space 选项)	
3.14 编译器支持重入 VCU 代码	
3.15 编译器支持生成 DMAC 指令	
3.16 正在执行什么类型的优化?	76



3.1 Invoking Optimization

The C/C++ compiler is able to perform various optimizations. High-level optimizations are performed in the optimizer and low-level, target-specific optimizations occur in the code generator. Use higher optimization levels, such as --opt_level=2 and --opt_level=3, to achieve optimal code.

The easiest way to invoke optimization is to use the compiler program, specifying the --opt_level=*n* option on the compiler command line. You can use -O*n* to alias the --opt_level option. The *n* denotes the level of optimization (0, 1, 2, 3, and 4), which controls the type and degree of optimization.

- --opt level=off or -Ooff
 - Performs no optimization
- --opt_level=0 or -O0
 - Performs control-flow-graph simplification
 - Allocates variables to registers
 - Performs loop rotation
 - Eliminates unused code
 - Simplifies expressions and statements
 - Expands calls to functions declared inline
- --opt_level=1 or -O1

Performs all --opt level=0 (-O0) optimizations, plus:

- Performs local copy/constant propagation
- Removes unused assignments
- Eliminates local common expressions
- --opt_level=2 or -O2

Performs all --opt_level=1 (-O1) optimizations, plus:

- Performs loop optimizations
- Eliminates global common subexpressions
- Eliminates global unused assignments
- Performs loop unrolling
- --opt_level=3 or -O3

Performs all --opt level=2 (-O2) optimizations, plus:

- Removes all functions that are never called
- Simplifies functions with return values that are never used
- Inlines calls to small functions
- Reorders function declarations; the called functions attributes are known when the caller is optimized
- Propagates arguments into function bodies when all calls pass the same value in the same argument position
- Identifies file-level variable characteristics

If you use --opt level=3 (-O3), see 节 3.3 and 节 3.4 for more information.

--opt_level=4 or -O4

Performs link-time optimization. See † 3.6 for details.

For details about how the --opt_level and --opt_for_speed options and various pragmas affect inlining, see † 2.11.

Debugging is enabled by default, and the optimization level is unaffected by the generation of debug information.

Optimizations are performed by the stand-alone optimization pass. The code generator performs several additional optimizations, particularly processor-specific optimizations. It does so regardless of whether you invoke the optimizer. These optimizations are always enabled, though they are more effective when the optimizer is used.



3.2 控制代码大小与速度

要在代码大小和速度之间实现平衡,请使用 --opt_for_speed 选项。优化级别 (0-5) 控制代码大小或代码速度优化 的类型和程度:

· --opt for speed=0

优化能够恶化或影响性能的风险 较为 高的代码大小。

· --opt for speed=1

优化能够恶化或影响性能的风险中偏 中的代码大小。

--opt for speed=2

优化能够恶化或影响性能的风险较低的代码大小。

--opt_for_speed=3

优化能够恶化或影响代码大小的风险 较 低的代码性能/速度。

--opt for speed=4

优化能够恶化或影响代码大小的风险偏中的代码性能/速度。

· --opt for speed=5

优化能够恶化或影响代码大小的风险 较为 高的代码性能/速度。

如果未使用参数指定 --opt_for_speed 选项,则默认设置为 --opt_for_speed=4。如果未指定 --opt_for_speed 选项,则默认设置为 2

用于控制代码空间的旧机制 --opt for space 选项与 --opt for speed 选项具有以下等效项:

opt_for_space	opt_for_speed
无	=4
=0	=3
=1	=2
=2	=1
=3	=0

使用 --opt_for_speed 选项时,默认情况下会生成快速分支 (BF) 指令。不使用 --opt_for_speed 时,编译器仅在条件代码为 NEQ、EQ、NTC 和 TC 之一时生成 BF 指令。原因是具有这些条件代码的 BF 可以优化为 SBF。当条件代码不是 NEQ、EQ、NTC 和 TC 之一时,使用 BF 指令会使代码大小有所损失。(还会为具有 ramfunc 函数属性的函数生成快速分支指令。)

--no fast branch 选项已被弃用,不起作用。

3.3 执行文件级优化(--opt_level=3 选项)

--opt_level=3 选项(别名为 -O3 选项)指示编译器执行文件级优化。可以单独使用 --opt_level=3 选项来执行一般 的文件级优化,也可以将该选项与其他选项结合使用以执行更具体的优化。表 3-1 中列出的选项与 --opt_level=3 一起使用以执行指定的优化:

表 3-1. 可与 --opt level=3 结合使用的选项

如果您	使用此选项	请参阅
希望创建优化信息文件	gen_opt_level=n	节 3.3.1
希望编译多个源文件	program_level_compile	节 3.4

3.3.1 创建优化信息文件 (--gen_opt_info 选项)

使用 --opt_level=3 选项调用编译器时,可以使用 --gen_opt_info 选项创建一个可以阅读的优化信息文件。选项后面的数字表示级别(0、1 或 2)。生成的文件具有 .nfo 扩展名。请根据表 3-2 选择相应的级别以附加到该选项。



表 3-2. 为 --gen_opt_info 选项选择一个级别

如果您	使用此选项
不希望生成信息文件,但在命令文件或环境变量中使用了gen_opt_level=1 或gen_opt_level=2 选项。	gen_opt_info=0
gen_opt_level=0 选项恢复优化器的默认行为。	
希望生成优化信息文件	gen_opt_info=1
希望生成详细的优化信息文件	gen_opt_info=2

3.4 程序级优化 (--program_level_compile 和 --opt_level=3 选项)

可以通过使用 --program_level_compile 选项和 --opt_level=3 选项(别名为 -O3)来指定程序级优化。(如果使用 --opt_level=4 (-O4),则不能使用 --program_level_compile 选项,因为链接时优化提供了与程序级优化相同的优化机会。)

通过程序级优化,所有源文件都会编译成称为*模块* 的中间文件。该模块会转入到编译器的优化和代码生成阶段。由于编译器可以看到整个程序,因此其会执行一些在文件级优化中很少应用的优化:

- 如果函数中的特定参数总是具有相同的值,则编译器将参数替换为该值,并传递该值而不是该参数。
- 如果函数中的返回值从未被使用,则编译器将删除函数中的返回代码。
- 如果 函数未被 main() 直接或间接调用,则编译器将删除该函数。
- --program_level_compile 选项要求使用 --opt_level=3 或更高版本,以便执行这些优化。

要查看编译器正在应用哪些程序级优化,请使用 --gen_opt_level=2 选项来生成信息文件。有关更多 信息,请参阅节 3.3.1。

在 Code Composer Studio 中,当使用 --program_level_compile 选项时,具有相同选项的 C 和 C++ 文件将被一起编译。但是,如果任何文件具有未被选为项目范围选项的文件专用选项,则该文件将被单独编译。例如,如果项目中的每个 C 和 C++ 文件都有一组不同的文件专用选项,则即使已指定了程序级优化,也会单独编译每个文件。要将所有的 C 和 C++ 文件一起编译,请确保这些文件没有文件专用选项。请注意,如果先前使用了文件专用选项,则将 C 和 C++ 文件一起编译可能不安全。

各注

使用 --program_level_compile 和 --keep_asm 选项编译文件

如果使用--program_level_compile 和--keep_asm 选项编译所有文件,则编译器只会生成一个 .asm 文件,而不是为每个对应的源文件都生成一个。

3.4.1 控制程序级优化 (--call assumptions 选项)

可以使用--call_assumptions 选项控制由--program_level_compile --opt_level=3 调用的程序级优化。具体而言,--call_assumptions 选项表示其他模块中的函数是否可以调用模块的外部函数或修改模块的外部变量。--call_assumptions 后面的数字表示您为允许调用或修改的模块而设置的级别。--opt_level=3 选项将此信息与其自身的文件级分析相结合,以决定是否将该模块的外部函数和变量声明视为静态声明。使用表 3-3 选择合适的级别以附加到 --call_assumptions 选项。

表 3-3. 为 --call_assumptions 选项选择一个级别

如果模块	使用此选项
具有从其他模块调用的函数以及在其他模块中修改的全局变量	call_assumptions=0
不具有由其他模块调用的函数,但具有在其他模块中修改的全局变量	call_assumptions=1
不具有由其他模块调用的函数,也不具有在其他模块中修改的全局变量	call_assumptions=2
具有从其他模块调用的函数,但不具有在其他模块中修改的全局变量	call_assumptions=3

在某些情况下,编译器恢复到与指定级别不同的 --call_assumptions 级别,或者可能完全禁用程序级优化。表 3-4 列出了 --call_assumptions 级别与导致编译器恢复到其他 --call_assumptions 级别的条件的组合。



表 3-4. 使用 --call_assumptions 选项时的特殊注意事项

如果call_assumptions		
为	在以下条件下	则call_assumptions 级别
未指定	指定了opt_level=3 优化级别	默认为call_assumptions=2
未指定	编译器在opt_level=3 优化级别下发现对外部函数的调用	恢复为call_assumptions=0
未指定	未定义 main	恢复为call_assumptions=0
call_assumptions=1 或 call_assumptions=2	没有将 main 定义为入口点的函数,也没有定义中断函数,也 没有由 FUNC_EXT_CALLED pragma 标识的函数	恢复为call_assumptions=0
call_assumptions=1 或 call_assumptions=2	定义了 main 函数, <i>或</i> 定义了中断函数, <i>或</i> 者用 FUNC_EXT_CALLED pragma 标识了函数	保留call_assumptions=1 或 call_assumptions=2
call_assumptions=3	任何条件下	保留call_assumptions=3

在某些情况下,使用 --program_level_compile 和 --opt_level=3 时,则*必须* 使用 --call_assumptions 选项或 FUNC_EXT_CALLED pragma。有关这些情况的信息,请参阅节 3.4.2。

3.4.2 混合 C/C++ 和汇编代码时的优化注意事项

如果程序中有任何汇编函数,则在使用 --program_level_compile 选项时,请谨慎操作。编译器只识别 C/C++ 源代码,而不识别任何可能存在的汇编代码。由于编译器无法识别对 C/C++ 函数的汇编代码调用和变量修改,因此 --program_level_compile 选项会优化这些 C/C++ 函数。要保留这些函数,请将 FUNC_EXT_CALLED pragma (请参阅节 6.9.13)放在对要保留的函数的任何声明或引用之前。

在程序中使用汇编函数时可以采用的另一种方法是将 --call_assumptions=*n* 选项与 --program_level_compile 及 --opt_level=3 选项结合使用。有关--call_assumptions=*n* 选项的信息,请参阅节 3.4.1。

通常,采用明智的方式将 FUNC_EXT_CALLED pragma 与 --program_level_compile --opt_level=3 及 --call assumptions=1 或 --call assumptions=2 结合使用,可以获得最佳结果。

如果您的应用程序出现以下任一情况,请使用建议的解决方案:

• 情况:您的应用程序由调用汇编函数的 C/C++ 源代码组成。这些汇编函数不调用任何 C/C++ 函数或修改任何 C/C++ 变量。

解决方案:使用 --program_level_compile --opt_level=3 --call_assumptions=2 进行编译,通知编译器:外部函数不会调用 C/C++ 函数,也不会修改 C/C++ 变量。

如果仅使用 --program_level_compile --opt_level=3 选项进行编译,编译器会从默认优化级别 (--call_assumptions=2) 恢复到 --call_assumptions=0。编译器使用 --call_assumptions=0 ,因为编译器假定调用在 C/C++ 中定义的汇编语言函数可能会调用其他 C/C++ 函数或修改 C/C++ 变量。

• 情况:您的应用程序由调用汇编函数的 C/C++ 源代码组成。汇编语言函数不会调用 C/C++ 函数,但会修改 C/C++ 变量。

解决方案:尝试以下两种解决方案,然后选择最适合您的代码的一种解决方案:

- 使用 --program level compile --opt level=3 --call assumptions=1 进行编译。
- 将 volatile 关键字添加到可能被汇编函数修改的变量中,并使用 --program_level_compile --opt_level=3 -call assumptions=2 进行编译。
- 情况:您的应用程序由 C/C++ 源代码和汇编源代码组成。汇编函数是调用 C/C++ 函数到应用程序入口点 的中断服务例程;汇编函数调用的 C/C++ 函数永远不会从 C/C++ 调用。这些 C/C++ 函数的作用类似于 main:充当 C/C++ 的入口点。

解决方案:将 volatile 关键字添加到可能被中断修改的 C/C++ 变量中。然后,可以通过以下方式之一优化代码:

- 通过将 FUNC_EXT_CALLED pragma 应用于从汇编语言中断调用的所有入口点函数,然后使用 -program_level_compile --opt_level=3 --call_assumptions=2 进行编译,可以实现最佳优化。请确保将该 pragma 与所有入口点函数一起使用。如果不这样做,编译器可能会删除前面没有 FUNC_EXT_CALLED pragma 标记的入口点函数。
- 使用 --program_level_compile --opt_level=3 --call_assumptions=3 进行编译。由于不使用 FUNC_EXT_CALLED pragma,因此必须使用 --call_assumptions=3 选项,该选项不如 -call_assumptions=2 选项激进,因而优化可能没有那么高效。



请记住,如果不使用附加选项而使用了 --program_level_compile --opt_level=3,编译器会删除汇编函数调用的 C 函数。请使用 FUNC EXT CALLED pragma 保留这些函数。

3.5 自动内联扩展(--auto_inline 选项)

当使用 --opt_level=3 选项(别名为 -O3)进行优化时,编译器会自动内联小函数。命令行选项 --auto_inline=*size* 指定大小阈值。任何大于 *size* 阈值的函数都不会自动被内联。可以通过以下方式使用 --auto_inline=*size* 选项:

- 如果将 size 参数设置为 0 (--auto inline=0),则禁用自动内联扩展。
- 如果将 size 参数设置为非零整数,则编译器将使用此大小阈值限制其自动内联的函数的大小。编译器将函数内联的次数(如果函数在外部可见且其声明无法安全删除,则加 1)乘以函数的大小。

仅当结果小于 size 参数时,编译器才内联函数。编译器以任意单位测量函数的大小;但是,优化器信息文件(使用 --gen_opt_level=1 或 --gen_opt_level=2 选项创建)报告 --auto_inline 选项使用的相同单位中每个函数的大小。

--auto_inline=*size* 选项仅控制未明确声明为内联 的函数的内联。如果不使用 --auto_inline=*size* 选项,则编译器内 联非常小的函数。

有关影响内联的命令行选项、pragma 和关键字之间的交互信息,请参阅节 2.11。

备注

优化级别 3 和内联:为了打开自动内联,必须使用 --opt_level=3 选项。如果需要 --opt_level=3 优化,但不想自动内联,请使用 --auto inline=0 和 --opt_level=3 选项。

备注

内联和代码大小:内联扩展函数会增加代码大小,尤其是内联在多个地方被调用的函数。对于仅在少数地方被调用的函数以及小函数来说,函数内联是最优的。为了防止由于内联而增加代码大小,请使用 --auto_inline=0 选项。此选项使编译器仅内联内在函数。

3.6 链接时优化 (--opt_level=4 选项)

链接时优化是一种优化模式,让编译器对整个程序具有可见性。优化发生在链接时,而不是像其他优化级别那样 发生在编译时。

应使用 --opt_level=4 选项调用链接时优化。此选项必须放在命令行上的 --run_linker (-z) 选项*之前*,因为编译器 和链接器都会参与链接时优化。在编译时,编译器将正在编译的文件的中间表示形式嵌入到生成的目标文件中。 在链接时,从包含此表示形式的每个目标文件中提取此表示形式,并用于优化整个程序。

如果使用 --opt_level=4 (-O4),则不能同时使用 --program_level_compile 选项,因为链接时优化提供了与程序级优化相同的优化机会(节 3.4)。链接时优化具有以下优点:

- 每个源文件都可以单独编译。程序级编译的一个问题是其要求所有源文件都要一次性传递给编译器。这通常需要对客户的构建过程进行重大修改。使用链接时优化,所有文件都可以单独编译。
- 自动处理对程序集的 C/C++ 符号的引用。在进行程序级编译时,编译器不知道符号是否被外部引用。当在最后一个链接中执行链接时优化时,链接器可以确定哪些符号被外部引用,并在优化过程中防止消除这些符号。
- 第三方目标文件可以参与优化。如果第三方供应商提供了使用 --opt_level=4 选项编译的目标文件,这些文件将与用户生成的文件一起参与优化。这包括作为 TI 运行时支持的一部分提供的目标文件。未使用 --opt_level=4 编译的目标文件仍可在执行链接时优化的链接中使用。未使用 --opt_level=4 进行编译的那些文件则不参与优化。
- 可以使用不同的选项集编译源文件。对于程序级编译,必须使用相同的选项集编译所有源文件。借助链接时优化,可以使用不同的选项来编译文件。如果编译器确定两个选项不兼容,就会发出错误。

3.6.1 选项处理

在执行链接时优化时,可以使用不同的选项来编译源文件。如果可能,编译期间使用的选项将在链接时优化期间使用。对于适用于程序级的选项,例如 --auto_inline,则使用用于编译 main 函数的选项。如果 main 未包含在链接时优化中,则使用命令行上指定的第一个目标文件所使用的选项集。一些选项,例如 --opt_for_speed,可以影响很大范围的优化。对于这些选项,程序级行为是从 main 派生出来的,而局部优化是从原始选项集得到的。



执行链接时优化时,有些选项是不兼容的。这些选项通常也会在命令行上产生冲突,但也可能是在链接时优化期间无法处理的选项。

3.6.2 不兼容的类型

在正常链接期间,链接器并不会检查以确保在不同的文件中使用相同的类型声明每个符号。这在正常链接期间不是必要的。但是,在执行链接时优化时,链接器必须确保在不同的源文件中使用兼容的类型声明所有的符号。如果发现具有不兼容类型的符号,则会发出错误。兼容类型的规则源自 C 和 C++ 标准。



3.7 使用反馈制导优化

反馈制导优化提供了一种方法,其使用基于编译器的检测在应用程序中查找频繁执行的路径。此信息反馈给编译 器并用于执行优化。此信息还用于为您提供有关应用程序行为的信息。

3.7.1 反馈向导优化

反馈制导优化使用运行时反馈来识别和优化频繁执行的程序路径。反馈制导优化是一个两阶段的过程。

3.7.1.1 第 1 阶段 - 收集程序分析信息

此阶段使用选项 --gen_profile_info 调用编译器。该选项指示编译器添加检测代码以收集分析信息。编译器插入最少量的检测代码来确定控制流频率。分配内存以存储计数器信息。

使用代表性的输入数据集在目标上执行检测的应用程序。输入数据集应与程序在最终产品环境中的预期使用方式密切相关。程序完成后,运行时支持函数将收集的信息写入称为 PDAT 文件的分析数据文件中。可以使用不同的输入数据集多次执行程序,在这种情况下,运行时支持函数将收集到的信息附加到 PDAT 文件中。使用称为 Profile Data Decoder 或 pdd2000 的工具对生成的 PDAT 文件进行后处理。pdd2000 工具整合多个数据集,并将数据格式化为反馈文件(PRF文件,请参阅节 3.7.2),供反馈制导优化的第 2 阶段使用。

3.7.1.2 第 2 阶段 - 使用应用程序分析信息进行优化

此阶段使用 --use_profile_info=*file.prf* 选项调用编译器,该选项读取在第 1 阶段中生成的指定 PRF 文件。第 2 阶段使用第 1 阶段生成的数据做出优化决策。使用分析反馈文件指导程序优化。编译器更积极地优化频繁执行的程序路径。

编译器使用分析反馈文件中的数据来指导对频繁执行的程序路径进行某些优化。

3.7.1.3 生成和使用配置文件信息

有两个选项可以控制反馈定向优化:

--gen profile info

告知编译器添加检测代码以收集配置文件信息。当程序执行 run-time-support exit() 函数时,配置文件数据会被写入 PDAT 文件。此选项适用于在命令行上编译的所有 C/C++ 源文件。

如果设置了主机上的环境变量 TI_PROFDATA,则将数据写入指定的文件中。否则,它使用默认文件名:pprofout.pdat。可以使用 TI_PROFDATA 主机环境变量指定 PDAT 文件的完整路径名(包括目录名)。默认情况下,RTS 配置文件数据输出例程使用 C I/O 机制将数据写入 PDAT 文件。您可以为 PPHNDL 器件安装器件处理程序,以将配置文件数据重定向到自定义器件驱动程序例程。例如,这可用于将配置文件数据发送到不使用文件系统的器件。

反馈定向优化要求您在使用 --gen_profile_info 选项时至少打开一些调试信息。这使编译器能够输出调试信息,以允许 pdd2000 关联已编译的函数及其相关配置文件数据。

--use_profile_info

指定用于执行反馈定向优化的第 2 阶段的配置文件信息文件。可以在命令行上指定多个配置文件信息文件;编译器使用来自多个信息文件的所有输入数据。此选项的语法为:

--use_profile_info==file1[, file2, ..., filen]

如果未指定文件名,编译器将在调用编译器的目录中查找名为 pprofout.prf 的文件。



3.7.1.4 反馈制导优化的应用示例

这些步骤说明了反馈制导优化的创建和应用。

1. 生成分析信息。

```
c12000 --opt_level=2 --gen_profile_info foo.c --run_linker --output_file=foo.out --library=lnk.cmd --library=rts2800_ml.lib
```

2. 执行应用程序。

执行应用程序时会在当前(主机)目录中创建一个名为 pprofout.pdat 的 PDAT 文件。应用程序可以在连接到主机的目标硬件上运行。

3. 处理分析数据。

在使用多个数据集运行应用程序后,在 PDAT 文件上运行 pdd2000 以创建与--use_profile_info 一起使用的分析信息(PRF)文件。

```
pdd2000 -e foo.out -o pprofout.prf pprofout.pdat
```

4. 使用分析反馈文件重新编译。

```
cl2000 --opt_level=2 --use_profile_info=pprofout.prf foo.c --run_linker --output_file=foo.out --library=lnk.cmd --library=rts2800_ml.lib
```

3.7.1.5 .ppdata 段

第 1 阶段收集的分析信息存储在 .ppdata 段中,且该段必须分配到目标内存中。.ppdata 段包含使用 -- gen_profile_info 进行编译的所有函数的分析器计数器。默认的 Ink.cmd 文件具有将 .ppdata 段放置在数据内存中的指令。如果链接命令文件中没有用于分配 .ppdata 段的段指令,则链接步骤将 .ppdata 段放置在可写内存范围内。

必须以 32 字节的倍数为 .ppdata 段分配内存。请参阅分发中的链接器命令文件以了解示例用法。

3.7.1.6 反馈制导优化和代码大小调整

反馈制导优化与 Code Composer Studio (CCS) 中的代码大小调整 (Code Size Tune) 功能不同。代码大小调整功能使用 CCS 分析功能为每个函数选择特定的编译选项,以便在保持特定性能点的同时最小化代码大小。代码大小调整是粗粒度优化功能,因为它会为整个函数选择一个选项集。反馈制导优化功能沿函数内的特定区域选择不同的优化目标。

3.7.1.7 检测程序执行开销

在收集分析数据期间,应用程序的执行时间可能会延长。延长长度取决于应用程序的大小以及应用程序中为了分析而编译的文件数。

分析计数器会增加应用程序的代码和数据大小。在使用分析信息时,请考虑使用 选项来缓解代码大小增加的问题。这对正在收集的分析数据的准确性没有影响。由于分析仅计算执行频率而不计算周期数,因此代码大小优化标志不会影响分析器的测量。



3.7.1.8 无效的分析数据

使用 --use_profile_info 重新编译时,在以下情况中,分析信息无效:

- 源文件名在生成分析信息 (gen-profile) 与使用分析信息 (use-profile) 之间发生了变化。
- 在 gen-profile 之后,源代码被修改了。在这种情况下,分析信息对于修改后的函数无效。
- 与 gen-profile 搭配使用的某些编译器选项不同于与 use-profile 搭配使用的编译器选项。特别是,影响解析器 行为的选项可能会在 use-profile 期间使分析数据无效。一般来说,在 use-profile 期间使用不同的优化选项应该 不会影响分析数据的有效性。

3.7.2 分析数据解码器

代码生成工具包括称为 分析数据解码器或 pdd2000 的工具,该工具用于对分析数据 (PDAT) 文件进行后处理。 pdd2000 工具生成分析反馈 (PRF) 文件。有关分析流程的哪个部分适合使用 pdd2000 的讨论,请参阅节 3.7.1。 使用以下语法调用 pdd2000 工具:

pdd2000 -e exec.out -o application.prf filename .pdat

-a 计算数据集内数据值的平均值而不是累加数据值

-e exec.out 指定 exec.out 是应用程序可执行文件的名称。

-o application.prf 指定 application.prf 是格式化的分析反馈文件,在重新编译期间用作 --use_profile_info 的参数。如果未指定

输出文件,则默认输出文件名为 pprofout.prf。

filename .pdat 是由运行时支持函数生成的分析数据文件的名称。这是默认名称,可以使用主机环境变量 TI_PROFDATA 将

其覆盖。

运行时支持函数和 pdd2000 附加到各自的输出文件中,并且不会覆盖它们。这样就可以从应用程序的多次运行中 收集数据集。

备注

分析数据解码器要求

您的应用程序必须至少使用 DWARF 调试支持进行编译,才能启用反馈制导优化。当为反馈制导优化进行编译时,pdd2000 工具依赖于有关每个函数的基本调试信息来生成格式化的 .prf 文件。

运行时支持生成的 pprofout.pdat 文件是格式固定的原始数据文件,只有 pdd2000 才能理解这种格式。 不应以任何方式修改此文件。

3.7.3 反馈制导优化 API

分析器机制有两个用户界面。可以使用以下运行时支持调用在应用程序中启动和停止分析。

TI start pprof collection()

此接口通知运行时支持,即您希望从此时起开始进行分析收集,并使运行时支持清除应用程序中的所有分析计数器(即丢弃旧的计数器值)。

_TI_stop_pprof_collection()

此接办指定运行时支持停止分析收集并将分析数据输出到输出文件(输出到默认文件或由 TI_PROFDATA 主机环境变量指定的文件)。除非您再次调用 _TI_start_pprof_collection(),否则运行时支持还会在 exit() 期间禁止将分析数据进一步输出到输出文件中。



3.7.4 反馈制导优化总结

选项

--gen_profile_info 将检测添加到已编译的代码中。执行该代码的结果是将分析数据发送到 PDAT 文件。

--use_profile_info=file.prf 使用分析信息进行优化和/或生成代码覆盖率信息。

--analyze=codecov 生成代码覆盖率信息文件并继续基于分析进行编译。必须与 --use_profile_info 一起使用。

--analyze_only 仅生成代码覆盖率信息文件。必须与 --use_profile_info 一起使用。必须同时指定 --analyze=codecov

和 --analyze only 才能对被检测的应用程序进行代码覆盖率分析。

主机环境变量

TI_PROFDATA将分析数据写入指定的文件中TI_COVDIR在指定的目录中创建代码覆盖率文件TI_COVDATA将代码覆盖率数据写入指定的文件中

API

_TI_start_pprof_collection() 清除要归档的分析计数器 _TI_stop_pprof_collection() 将所有分析计数器写入文件中

PPHDNL 设备驱动程序句柄,用于从目标程序中写出分析数据的低级 C I/O 驱动程序。

创建的文件

*.pdat 分析数据文件,通过执行检测的程序创建的,并作为分析数据解码器的输入 *.prf 分析反馈文件,由分析数据解码器创建的,并作为重新编译步骤的输入



3.8 使用配置文件信息分析代码覆盖率

可以使用来自 Profile Data Decoder 的分析信息来分析代码覆盖率。

3.8.1 代码覆盖

反馈定向优化期间收集的信息可用于生成代码覆盖率报告。与反馈定向优化一样,程序必须使用 -gen_profile_info 选项进行编译。代码覆盖率使用评测期间收集的数据,传递正在编译的文件中每行源代码的执行 计数。

3.8.1.1 第 1 阶段 - 收集程序分析信息

此阶段使用 --gen_profile_info 调用编译器,该选项指示编译器添加检测代码以收集分析信息。编译器插入最少量的检测代码来确定控制流频率。分配内存以存储计数器信息。

使用代表性的输入数据集在目标上执行检测的应用程序。输入数据集应与程序在最终产品环境中的预期使用方式密切相关。程序完成后,运行时支持函数将收集的信息写入称为 PDAT 文件的分析数据文件中。可以使用不同的输入数据集多次执行程序,在这种情况下,运行时支持函数会将收集到的信息附加到 PDAT 文件中。使用称为 Profile Data Decoder 或 pdd2000 的工具对生成的 PDAT 文件进行后处理。pdd2000 工具整合多个数据集,并将数据格式化为反馈文件(PRF 文件,请参阅节 3.7.2),供反馈制导优化的第 2 阶段使用。

3.8.1.2 第 2 阶段 -- 生成代码覆盖信息报告

此阶段使用 --use_profile_info=*file.prf* 选项调用编译器。该选项指示编译器应读取在第 1 阶段中生成的指定 PRF 文件。应用还必须使用 --codecov 或 --onlycodecov 选项进行编译;编译器生成代码覆盖信息文件。--codecov 选项指示编译器在生成代码覆盖信息后继续编译,而 --onlycodecov 选项在生成代码覆盖数据后停止编译器。例如:

cl2000 --opt level=2 --use profile info=pprofout.prf --onlycodecov foo.c

可以指定两个环境变量来控制代码覆盖信息文件的目标。

- TI COVDIR 环境变量指定应生成代码覆盖文件的目录。默认是调用编译器的目录。
- TI_COVDATA 环境变量指定编译器生成的代码覆盖数据文件的名称。默认为 *filename*.csv,其中 filename 是正在编译的文件的基址名。例如,如果正在编译 foo.c,则默认的代码覆盖数据文件名是 foo.csv。

如果代码覆盖数据文件已存在,编译器会在文件末尾附加新数据集。

代码覆盖率数据是以逗号分隔的数据项列表,可以方便地由数据处理工具和脚本语言进行处理。代码覆盖数据的 格式如下:

"filename-with-full-path", "funcname", line#, column#, exec-frequency, "comments"

"filename-with-full-path" 条目对应的文件的完整路径名

"funcname" 函数的名称

line# 频率数据对应的源代码行行号

column#源代码行的列号exec-frequency行的执行频率

"comments" 解析器生成的源代码的中间表示

完整的文件名、函数名和注释用引号 (") 引起来。例如:

"/some dir/zlib/c2000/deflate.c"," deflateInit2 ",216,5,1,"(strm->zalloc)"

可使用其他工具(例如电子表格程序)来格式化和查看代码覆盖数据。

3.8.2 相关的特征和功能

代码生成工具提供了一些可与代码覆盖率分析结合使用的特征和功能。这些特征和功能综述如下:

3.8.2.1 路径分析器

代码生成工具包括路径分析实用程序 pprof2000,该程序是从编译器 cl2000 运行的。从编译器命令行使用 -- gen_profile 或 --use_profile 命令时,编译器会调用 pprof2000 实用程序:



cl2000 --gen_profile ... file.c
cl2000 --use_profile ... file.c

有关基于分析优化的更多信息以及分析基础架构的更多详细说明,请参阅节 3.7。

3.8.2.2 分析选项

路径分析实用程序 pprof2000 将代码覆盖率信息附加到包含同类型分析信息的现有 CSV (逗号分隔值)文件中。

该实用程序检查以确保现有 CSV 文件包含与要求生成的分析信息类型一致的分析信息。如果尝试在同一输出 CSV 文件中混合代码覆盖率和其他分析信息的行为被检测到,则 pprof2000 将发出致命错误并中止。

--analyze=codecov 指示编译器生成代码覆盖率分析信息。此选项取代了先前的 --codecov 选项。

--analyze_only 在分析信息生成完成后停止编译。

3.8.2.3 环境变量

为了协助管理输出 CSV 分析文件, pprof2000 支持以下环境变量:

TI_ANALYSIS_DIR 指定输出分析文件将在其内生成的目录。



3.9 使用优化时的特殊注意事项

编译器旨在改进符合 ANSI/ISO 标准的 C 和 C++ 程序,同时保持其正确性。但是,在编写用于优化的代码时,应注意以下各节中讨论的特殊注意事项,以确保程序按预期执行。

3.9.1 在优化代码中谨慎使用 asm 语句

在优化代码中使用 asm(内联汇编)语句时必须非常小心。编译器会重新排列代码段,自由使用寄存器,并可以 彻底删除变量或表达式。尽管编译器从不会优化 asm 语句(除非无法访问),但插入了汇编代码的周围环境可能 与原始 C/C++ 源代码会有很大的不同。

使用 asm 语句来操作硬件控制(例如中断屏蔽)通常是安全的做法,但是试图与 C/C++ 环境进行交互或访问 C/C++ 变量的 asm 语句可能会产生意想不到的结果。编译后,检查汇编输出以确保 asm 语句正确并保持程序的完整性。

3.9.2 使用易失性关键字进行必要的内存访问

编译器分析数据流以尽可能地避免访问内存。如果代码完全依赖于 C/C++ 代码中编写的内存访问,则必须使用易失性关键字来标识这些访问。编译器不会优化任何对易失性变量的引用。

在以下示例中,循环等待一个位置被读取为 0xFF:

unsigned int *ctrl;
while (*ctrl !=0xFF);

在此示例中,*ctrl 是循环不变表达式,因此该循环会优化为单个内存读取。要更正此问题,请将 ctrl 声明为:

volatile unsigned int *ctrl;

3.9.2.1 访问别名变量时的注意事项

当可以通过多种方式访问单个对象时,例如当两个指针指向同一个对象或一个指针指向一个命名对象时,便会出现别名。别名会破坏优化,这是因为任何间接引用都可以引用另一个对象。编译器分析代码以确定哪里可以出现别名,哪里不可以出现别名,然后在保持程序正确性的同时尽可能地进行优化。编译器谨慎作为。

编译器假定,如果将局部变量的地址传递给函数,则该函数可能通过指针写入来更改局部变量,但返回后不会将局部变量的地址提供给其他地方使用。例如,被调用函数不能将局部变量的地址分配给全局变量或返回该地址。如果此假定无效,请使用 -ma 编译器选项迫使编译器假定最坏情况的别名。在最坏情况的别名中,任何间接引用(即,使用指针)都可以引用这样的变量。



3.9.2.2 使用 --aliased variables 选项来指示采用了以下技术

通过优化调用时,编译器会假定当任何变量的地址作为参数传递到函数时,所调用函数中设置的别名都不会对这 些变量进行后续修改。示例包括:

- 从函数返回地址
- 将地址分配给一个全局变量

如果您在代码中使用类似这样的别名,则必须在优化代码时使用 --aliased_variables 选项。例如,如果您的代码与下面的类似,请使用 --aliased_variables 选项。

3.9.2.3 仅在 FPU 目标上: 使用 restrict 关键字指示指针没有别名

在 FPU 目标上,使用 --opt_level=2,优化器进行依赖性分析。为了帮助编译器确定内存器依赖关系,可以使用 restrict 关键字限定指针、引用或数组。restrict 关键字是一种类型限定符,可以应用于指针、引用和数组。关键字的使用代表程序员的保证:在指针声明的范围内,所指向的对象只能由该指针访问。任何违反此保证的行为都会导致程序未定义。这种做法可以帮助编译器优化某些代码段,因为这样可以更加轻松地确定别名信息。由于更多的 FPU 运算可以被并行化,因此可以提高性能和增加代码大小。

如示例 3-1 和示例 3-2 所示,可以使用 restrict 关键字通知编译器:a 和 b 永远不会指向 foo 中的同一个对象。此外,还会向编译器保证 a 和 b 所指向的对象在内存中不会重叠。

示例 3-1. restrict 类型限定符与指针搭配使用

```
void foo(float * restrict a, float * restrict b)
{
   /* foo's code here */
}
```

示例 3-2. restrict 类型限定符与指针搭配使用

```
void foo(float c[restrict], float d[restrict])
{
   /* foo's code here */
}
```

3.10 通过优化使用交叉列出特性

使用 --optimizer_interlist 和 --c_src_interlist 选项进行优化(--opt_level=*n* 或 -O*n* 选项)编译时,可以控制交叉列 出特性的输出。

- --optimizer_interlist 选项将编译器注释与汇编源语句交叉列出。
- --c_src_interlist 和 --optimizer_interlist 选项一起将编译器注释和原始 C/C++ 源代码与汇编代码交叉列出。



当 --optimizer_interlist 选项与优化一起使用时,交叉列出功能 不会 单独运行。相反,编译器会在代码中插入 注释,指示编译器已如何重新排列和优化代码。这些注释在汇编语言文件中以 ;** 开头显示。除非也使用了 -c src interlist 选项,否则不会交叉列出 C/C++ 源代码。

交叉列出功能会影响优化代码,因为其可能会阻止某些优化跨越 C/C++ 语句边界。优化使正常的源代码交叉列出变得不切实际,因为编译器会大幅度重新排列程序。因此,使用 --optimizer_interlist 选项时,编译器会编写重构的 C/C++ 语句。

备注

对性能和代码大小的影响: --c src interlist 选项可能会对性能和代码大小产生负面影响。

当 --c_src_interlist 和 --optimizer_interlist 选项与优化一起使用时,编译器会插入其注释,并且交叉列出功能在汇编器之前运行,从而将原始 C/C++ 源代码合并到汇编文件中。

例如,假设下述 C 代码是使用优化 (--opt level=2) 和 --optimizer interlist 选项编译的:

```
int copy (char *str, const char *s, int n)
{
   int i;
   for (i = 0; i < n; i ++)
       *str++ = *s++;
}</pre>
```

汇编文件包含与汇编代码交叉列出的编译器注释。

```
;* FNAME: _copy
                                  FR SIZE: 0
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
                         O Parameter, O Auto, O SOE
_copy:
                             if ( n <= 0 ) goto g4;
      CMPB AL,#0
                               ; |6|
      В
               L2,LEQ
                                   ; |6|
      ; branch occurs ; |6|
                             #pragma MUST_ITERATE(1, 4294967295, 1)
L$1 = n-1;
; * * *
       _____
: * * *
           AL,#-1
      ADDB
               AR6,AL
T.1:
; * * *
;*** 7
                              *str++ = *s++;
      _____
; * * * 7
      _____
                             if ( (--L$1) != (-1) ) goto g3;
      MOV AL, *XAR5++
MOV *XAR4++, AL
BANZ L1, AR6--
                              ; |7|
                                  ; |7|
      ; branch occurs ; |7|
; * * *
                              return;
L2:
      LRETR
      ; return occurs
```



如果添加--c_src_interlist 选项(使用--opt_level=2、--c_src_interlist 和 --optimizer_interlist 进行编译),则汇编 文件会包含与汇编代码交叉列出的编译器注释和 C 源代码。

```
; 2 | int copy (char *str, const char *s, int n)
; * FNAME: _copy
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
;* FUNCTION PROPERTIES
                            0 Parameter, 0 Auto, 0 SOE
.
; **********************
_сору
;* AR4 assigned to _str
;* AR5 assigned to _s
;* AL assigned to _n;* AL assigned to _n
;* AR5 assigned to _s
;* AR4 assigned to _str
;* AR6 assigned to L$1
;*** 6 ----- if ( n <= 0 ) goto q4;
; 4 | int i;
; 6 \mid for (i = 0; i < n; i++)
      CMPB AL,#0
                           ; |6|
; |6|
       В
                 L2, LEQ
       ; branch occurs ; |6|
       ; branch occurs ; |6|
----- #pragma MUST_ITERATE(1, 4294967295, 1)
---- L$1 = n-1;
             AL,#-1
AR6,AL
       ADDB
       MOVZ
       NOP
L1:

;*** 7 ------
;*** 7 ------
if ( (--L$1) != (-1) ) goto g3;
; 7 | *str++ = *s++;
       MOV AL,*XAR5++ ; |7|
MOV *XAR4++,AL ; |7|
BANZ L1,AR6--
       ; branch occurs ; |7|
;***
        -----g4:
       -----
                                  return;
L2:
       LRETR
       ; return occurs
```



3.11 数据页 (DP) 指针加载优化

当按名称访问全局变量时,编译器使用直接寻址。C28x 支持通过数据页指针寄存器 DP 进行直接寻址。DP 寄存器指向长度为 64 字的页的开头。

为了避免每次直接访问都加载 DP,编译器会对某些数据和段进行"分块"。分块技术可确保对象要么完全包含在单个页中,要么与 64 字页的边界对齐。这种数据页分块技术允许编译器更频繁地使用直接寻址模式。因此,在访问已知存储在单个数据页上的全局变量时,该功能最大程度地减少了对 DP 加载指令的需求。

对于 COFF ABI, 所有非常量数据均被分块。

对于 EABI, 默认的分块规则是:

- 数组及其各段不分块。
- 具有外部链接(C中的 extern)的结构需分块。
- 具有内部链接(C中的 static)的结构不分块,但这些结构的各段需分块。

然而,由于数据与页边界对齐,数据页分块会导致内存中出现对齐孔。因此,应用程序对代码大小和速度优化的需求与对数据大小优化的需求之间需要进行权衡。可以使用 blocked 和 noblocked 数据属性来控制对具体变量的分块。有关详细信息,请参阅节 6.15.4。

另一种用于管理如何在内存中组织全局变量的技术包括对应该存储在结构中一起的全局变量进行分组。也可以使用 DATA SECTION(节 6.9.6)和 SET DATA SECTION(节 6.9.23) pragma 来管理数据页。

有关 C28x 数据页分块的示例,请参阅 E2E 社区上的 C2000 MCU 编译器中的数据分块功能主题。



3.12 调试和分析优化代码

默认情况下,编译器会在所有优化级别上生成符号调试信息。生成调试信息不会影响编译器优化和生成的代码。然而,更高级别的优化会由于所完成的代码转换而对调试体验产生负面影响。为获得最佳调试体验,请使用 --opt level=off。

默认的优化级别为 off。

调试信息会增加目标文件的大小,但不会影响目标上的代码或数据的大小。如果目标文件大小是需一个问题并且不需要调试,请使用 --symdebug:none 禁用调试信息的生成。

3.12.1 分析优化的代码

要分析优化的代码,请使用优化(--opt level=0 到 --opt level=3)。

3.13 提高代码大小优化级别 (--opt_for_space 选项)

--opt_for_space 选项提高了编译器执行的代码大小优化的级别。这些优化以牺牲性能为代价的。优化包括过程抽象,其中公共代码块替换为函数调用。例如,prolog 和 epilog 代码、某些内在函数和其他常见代码序列可以替换为运行时库中定义的函数的调用。使用 --opt_for_space 选项时,必须与提供的运行时库链接。没有必要使用优化来调用 --opt_for_space 选项。

为了说明 --opt_for_space 选项的工作原理,下面将介绍如何替换 prolog 和 epilog 代码。根据 SOE 寄存器的数量、帧的大小以及是否使用帧指针,将此代码更改为函数调用。使用 --opt_for_space 选项在每个文件中定义这些函数,如下所示:

_prolog_c28x_1 _prolog_c28x_2
nrolog_c28v_2
protog czok z
_prolog_c28x_3 _epilog_c28x_1 _epilog_c28x_2
epilog c28x 1
epilog c28x 2



示例 3-3 提供了使用 --opt_for_space 选项编译的 C 代码示例。生成的输出如示例 3-4 所示。

示例 3-3. 显示代码大小优化的 C 代码

```
extern int x, y, *ptr;
extern int foo();
int main(int a, int b, int c)
{
   ptr[50] = foo();
   y = ptr[50] + x + y + a +b + c;
}
```

示例 3-4. 示例 3-3 使用 -- opt_for_space 选项进行编译

```
.set xARZ
.global _prolog_c28x_1
.global _prolog_c28x_2
.global _prolog_c28x_3
.global _epilog_c28x_1
.global _epilog_c28x_2
.sect ".text"
;* FNAME: main
                                    FR SIZE: 6
;* FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
_main:
             XAR7,_prolog_c28x_1
AR3,AR4
AR2,AH
AR1,AL
#_foo
        FFC
                                        ; |5|
        MOVZ
        MOVZ
                                        ; |5|
        MOVZ
                                        ; |5|
                                        ; |6|
        LCR
        ; call occurs [#_foo] ; |6|
              DP,#_ptr
XAR6,@_ptr
        MOVW
        MOVL
                                      ; |6|
                 XAR0,#50
                                        ; [6]
        MOVB
                 DP,# y
        MOVW
        MOV
                  *+XAR6[AR0],AL
                                       ; |6|
        VOM
                 AH,@_y
                                        ; |7|
                 DP, # x
        MOVW
                 AH,AL
                                        ; |7|
        ADD
                                        ; [7]
        ADD
                 AH,@_x
        ADD
                 AH,AR3
                                        ; |7|
        ADD
                 AH,AR1
                                        ; |7|
        ADD
                 AH, AR2
                 AL,#0
        MOVB
        MOVW
                 DP,# y
        VOM
                  @_y, AH
                                        ; |7|
        FFC
                  XAR7,_epilog_c28x_1
        LRETR
        ; return occurs
```

www.ti.com.cn 优化您的代码

3.14 编译器支持重入 VCU 代码

当服务例程中断时,--isr_save_vcu_regs 编译器选项生成指令以便使用堆栈来保存和恢复 VCU 寄存器,因此允许 VCU 代码可重入。使用该选项后,就算 ISR 中断 VCU 的计算,结果也不会受影响。

只有设置了 --vcu support 选项才能使用该选项。

如果 --vcu support 设置为 vcu0 或 vcu2,则在所有 ISR 的开头/结尾处添加下述说明:

```
VMOV32 *SP++,VCRC
VMOV32 *SP++,VSTATUS
<ISR code here>
VMOV32 VSTATUS,*--SP
VMOV32 VCRC,*--SP
```

• 如果 --vcu_support 设置为 **vcrc**,则在所有 ISR 的开头/结尾处添加下述说明:

```
*SP++, VCRC
VMOV32
VMOV32
          *SP++, VSTATUS
          *SP++, VCRCPOLY
VMOV32
VMOV32
          *SP++, VCRCSIZE
   <ISR code here>
VMOV32
          VCRCSIZE, *--SP
VMOV32
          VCRCPOLY, *--SP
          VSTATUS, *--SP
VMOV32
VMOV32
         VCRC, *--SP
```

3.15 编译器支持生成 DMAC 指令

C28x 编译器支持 DMAC 指令;该指令同时对两个相邻的有符号整数执行乘法累加运算,并可选择性地对乘积移位。乘法累加运算将两个数相乘,并将该乘积添加到累加器中。也就是,计算出 a = a + (b x c)。有三个级别的 DMAC 支持,需要不同级别的 C 源代码修改:

- 从 C 代码自动生成 DMAC 指令(请参阅节 3.15.1)。
- 使用数据地址对齐断言来启用 DMAC 指令生成(请参阅节 3.15.2)。
- 使用 __dmac 内在函数(请参阅节 3.15.3)。

3.15.1 自动生成 DMAC 指令

如果编译器将 C 语言语句识别为 DMAC 机会,并且编译器可以验证所操作的数据地址是 32 位对齐的,则编译器 会自动生成 DMAC 指令。这是最好的方案,因为除了数据对齐 pragma 之外,不需要修改任何代码。下面是一个 示例:

在优化级别 >= -O2 时,如果 N 是已知偶数常数,则编译器会为上述示例代码生成一条 RPT || DMAC 指令。

```
DMAC 指令还可以在累加之前将乘积向左移动 1 或向右移动 1 到 6。例如:
```

```
for (i = 0; i < N; i++)
res += (long)src1[i] * src2[i] >> 1; // product shifted right by 1
```

3.15.2 指定数据地址对齐的断言

在某些情况下,编译器可能会识别 C 语言语句中的 DMAC 机会,但无法验证传递给计算的数据地址是否均为 32 位对齐。在这种情况下,放入代码中的断言可以使编译器生成 DMAC 指令。下面是一个示例:

```
int *src1, *src2; // src1 and src2 are pointers to int arrays of at least size N // You must ensure that both are 32-bit aligned addresses
```



优化您的代码 www.ti.com.cn

在优化级别 >= -O2 时,如果 N 是已知偶数常数,则编译器会为上述示例代码生成一条 RPT || DMAC 指令。

_nassert 内在函数不会生成任何代码,因此不是表 7-6 中列出的编译器内在函数。相反,该函数告诉优化器使用 assert 函数声明的表达式成立。这可以用来提示优化器哪些优化可能有效的。在本示例中,_nassert 用于断言由 src1 和 src2 指针表示的数据地址是 32 位对齐的。请务必确保只有 32 位对齐的数据地址通过这些指针传递。如果断言的条件不成立,代码将导致运行时失败。

DMAC 指令还可以在累加之前将乘积向左移动 1 或向右移动 1 到 6。例如:

```
for (i = 0; i < N; i++)
  res += (long)src1[i] * src2[i] >> 1;  // product shifted right by 1
```

www.ti.com.cn 优化您的代码

3.15.3 dmac 内在函数

可以使用 __dmac 内在函数迫使编译器生成 DMAC 指令。在这种情况下,务必确保数据地址为 32 位对齐。

```
void __dmac(long *src1, long *src2, long &accum1, long &accum2, int shift);
```

- src1 和 src2 必须是指向 int 数组的 32 位对齐地址。
- Accum1 和 accum2 是两个临时累加的引用传递长度。必须在内在函数之后将它们加在一起计算总和。
- shift 指定每次累加前的乘积移位距离。有效的 shift 值分别为 -1(左移 1)、0(不移位)和 1-6(右移 1-6)。请注意,这个参数是必需的,所以如果您不想移位,则必须传递 0。

有关 _dmac 内在函数的详细信息,请参阅表 7-6。

示例1:

示例 2:

在这些示例中,res 保存了 长度为 2*N 的 int 数组的乘法累加运算的最终和,同时执行两次计算。 。

此外, 必须使用优化级别 >= -O2 来生成有效的代码。此外,如果 这些示例的循环体中没有其他内容,编译器会 生成 RPT || DMAC 指令,从而进一步提高性能。



优化您的代码 www.ti.com.cn

3.16 正在执行什么类型的优化?

TMS320C28x C/C++ 编译器使用各种优化技术来提高 C/C++ 程序的执行速度并减小其大小。下述是编译器执行的一些优化:

优化	请参阅
基于成本的寄存器分配	节 3.16.1
别名消歧	节 3.16.1
分支优化和控制流简化	节 3.16.3
数据流优化	节 3.16.4
• 复制传播	
• 通用子表达式消除	
• 冗余分配消除	
表达式简化	节 3.16.5
函数的内联扩展	节 3.16.6
函数符号别名	节 3.16.7
归纳变量优化和强度降低	节 3.16.8
循环不变量代码运动	节 3.16.9
循环旋转	节 3.16.10
指令调度	节 3.16.11

C28x 专用优化	请参阅
寄存器变量	节 3.16.12
寄存器跟踪/定位	节 3.16.13
尾部合并	节 3.16.14
自动增量寻址	节 3.16.15
将比较值删除为 0	节 3.16.16
RPTB 生成(仅限 FPU 目标)	节 3.16.17

3.16.1 基于成本的寄存器分配

启用优化后,编译器会根据类型、用途和频率为用户变量和编译器临时值分配寄存器。循环中使用的变量经过加权后优先于其他变量,而那些使用不重叠的变量可以分配到同一个寄存器。

归纳变量消除和循环测试替换功能允许编译器将循环识别为简单的计数循环并展开或消除循环。强度降低功能将数组引用转换为具有自动增量的高效指针引用。

3.16.2 别名消歧

C 和 C++ 程序通常使用许多指针变量。通常,编译器无法确定两个或多个 I 值(小写 L:符号、指针引用或结构引用)是否指向同一内存位置。内存位置的这种别名通常会阻止编译器在寄存器中保留值,因为无法确保寄存器和内存是否会随着时间的推移继续保持相同的值。

别名消歧是确定两个指针表达式何时不能指向同一位置的技术,允许编译器可以自由地优化此类表达式。

www.ti.com.cn 优化您的代码

3.16.3 分支优化和控制流简化

编译器分析程序的分支行为并重新排列操作的线性序列(基本块),以去除分支或冗余条件。不可达代码被删除,分支到分支被绕过,无条件分支上的条件分支被简化为单个条件分支。

当在编译期间确定条件的值时(通过复制传播或其他数据流分析),编译器可以删除条件分支。切换实例列表的 分析方式与条件分支相同,有时会完全消除此类列表。一些简单的控制流结构被简化为条件指令,完全消除了对 分支的需求。

3.16.4 数据流优化

总的来说,以下数据流优化会将表达式替换为成本较低的表达式,检测并删除不必要的赋值,并避免对已计算过 的值进行运算。启用优化的编译器在局部(在基本块内)和全局(跨整个函数)执行这些数据流优化。

- **复制传播。**在对变量赋值之后,编译器用变量值替换对变量的引用。该值可以是另一个变量、常量或通用子表达式。因此导致更多的机会使常量折叠、通用子表达式消除甚至变量完全消除。
- **通用子表达式消除。**当两个或多个表达式产生相同的值时,编译器一次计算该值,保存并重复使用该值。
- **冗余赋值消除。**通常,复制传播和通用子表达式消除优化会导致对变量进行不必要的赋值(在另一个赋值之前或函数结束之前无后续引用的变量)。编译器会删除这些无效的赋值。

3.16.5 表达式简化

为了优化评估,编译器将表达式简化为需要更少指令或寄存器的等效形式。常量之间的运算被折叠成单个常量。例如,a = (b + 4) - (c + 1) 变为 a = b - c + 3。

3.16.6 函数的内联扩展

编译器用内联代码替换对小函数的调用,从而节省与函数调用相关的开销,并提供了更多应用其他优化的机会。有关影响内联的命令行选项、pragma 和关键字之间的交互信息,请参阅节 2.11。

3.16.7 函数符号别名

编译器识别其定义仅包含对另一个函数的调用的函数。如果这两个函数具有相同的签名(相同的返回值以及相同数量、相同类型且顺序相同的参数),则编译器可以使调用函数成为被调用函数的别名。

例如,考虑以下情况:

```
int bbb(int arg1, char *arg2);
int aaa(int n, char *str)
{
   return bbb(n, str);
}
```

在本示例中,编译器使 aaa 成为 bbb 的别名,因此在链接时,对函数 aaa 的所有调用都应重定向到 bbb。如果链接器可以成功地将所有引用重定向到 aaa,则可以删除函数 aaa 的主体,并将符号 aaa 定义在与 bbb 相同的地址处。

有关使用 GCC 函数属性语法来声明函数别名的信息,请参阅节 6.15.2。

3.16.8 归纳变量和强度降低

归纳变量是指其在循环中的值与循环的执行次数直接相关的变量。循环的数组索引和控制变量通常是归纳变量。

强度降低是指用更高效的表达式替换涉及归纳变量的低效表达式的技术。例如,索引数组元素序列的代码用通过 数组递增指针的代码替换。

归纳变量分析和强度降低功能相结合通常一起删除对环路控制变量的所有引用,从而消除该变量。

3.16.9 循环不变量代码运动

此优化识别循环中始终计算为相同值的表达式。计算被移到循环的前面,且循环中每次出现的表达式都被替换为 对预计算值的引用。



优化您的代码 www.ti.com.cn

3.16.10 循环旋转

编译器在循环底部评估循环条件,从而减少循环外的额外分支。在许多情况下,初始入口条件检查和分支都被优化出来。

3.16.11 指令排程

编译器会执行指令排程,即以提高性能的方式重新排列机器指令,同时保持原始顺序的语义。指令排程用于提高 指令并行性并隐藏延迟。它还可用于缩减代码大小。

3.16.12 寄存器变量

编译器有助于最大程度地使用寄存器来存储局部变量、参数和临时值。访问存储在寄存器中的变量比访问内存中 的变量更高效。寄存器变量对指针特别有效。

3.16.13 寄存器跟踪/定位

编译器跟踪寄存器的内容,以避免在很快再次使用它们时重新加载值。通过直线代码跟踪变量、常量和结构引用 (例如 (a.b))。寄存器定向在需要时直接将表达式计算到特定寄存器中,比例寄存器变量分配或从函数中返回 值。

3.16.14 尾部合并

如果正在优化代码大小,尾部合并对于某些函数可能非常有效。尾部合并可以找到以相同指令序列结尾并具有共同目标的基本块。如果找到这样的一组块,则会将该相同指令序列放入自己的块中。随后将这些指令从这组块中删除,并用新创建的块的分支替换。这样,指令序列就只有一个副本,而不是这组块中的每个块都有一个副本。

3.16.15 自动增量寻址

对于 *p++ 形式的指针表达式,编译器使用高效的 C28x 自动增量寻址模式。在许多情况下,当代码在循环中遍历数组时(如下所示),循环优化过程通过自动递增的寄存器变量指针将数组引用转换为间接引用。

```
for (I = 0; I < N; ++I) a(I)...
```

3.16.16 删除与零的比较

大多数 32 位指令和一些 16 位指令在其运算结果为 0 时可以修改状态寄存器,因此可能不需要与 0 进行显式比较。如果可以修改前一条指令以适当设置状态寄存器,则 C28x C/C++ 编译器会删除与 0 的比较。

3.16.17 RPTB 生成(仅适用于 FPU 目标)

当目标具有硬件浮点支持时,某些循环可以转换为称为重复块 (RPTB) 的硬件循环。通常,循环如下所示:

```
Label:
...loop body...
SUB loop_count
CMP
B Label
```

同样的循环在转换为 RPTB 循环后如下所示:

```
RPTB end_label, loop_count ...loop body... end_label:
```

重复块循环被加载到硬件缓冲区中,并被执行指定的迭代次数。这种循环的分支开销最小或为零,并且可以提高性能。循环计数存储在特殊的寄存器 RB(重复块寄存器)中,并由硬件无缝地递减计数,而无需指定任何显式减法。因此,不会由于减法、比较和分支而产生开销。唯一的开销是在循环之前执行一次的 RPTB 指令产生的。如果迭代次数为常数,则 RPTB 指令需要一个周期,否则需要 4 个周期。此开销在每个循环中产生一次。

由于缓冲区的存在,有资格成为重复块的循环在最小循环大小和最大循环大小上都受到限制。此外,循环不能包 含任何内循环或函数调用。



C/C++ 代码生成工具提供了两种链接程序的方法:

- 可以编译单个模块并将它们链接在一起。在有多个源文件时,这种方法特别有用。
- 可以一步完成编译和链接。在有单个源代码模块时,这种方法很有用。

本章介绍如何使用每种方法调用链接器。此外,还将讨论链接 C/C++ 代码,包括运行时支持库、指定初始化类型以及分配程序分配到内存中的特殊要求。有关链接器的完整说明,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

4.1 通过编译器调用链接器(-z 选项)	.80
4.2 链接器代码优化	
4.3 控制链接过程	.83
4.4 链接 C28x 和 C2XLP 代码	



链接 C/C++ 代码 www.ti.com.cn

4.1 通过编译器调用链接器(-z 选项)

本节介绍如何在编译和汇编程序后调用链接器:作为单独的步骤还是作为编译步骤的一部分。

4.1.1 单独调用链接器

将 C/C++ 程序作为单独步骤进行链接的一般语法如下:

cl2000 --run_linker {--rom_model | --ram_model} filenames

[options] [--output file= name.out] --library= library [lnk.cmd]

cl2000 --run_linker 调用链接器的命令。

--rom_model | --ram_model 通知链接器使用 C/C++ 环境定义的特殊约定的选项。当使用 cl2000 --run_linker 而不列出要

在命令行编译的任何 C/C++ 文件时,*必须* 在命令行上或链接器命令文件中使用 **--rom_model** 或 **--ram_model**。--rom_model 选项在运行时进行自动变量初始化;--ram_model 选项在加载时进行变量初始化。有关使用 --rom_model 和 --ram_model 选项的详细信息,请参阅节

4.3.5。如果未能指定 ROM 或 RAM 模型,您将看到一条链接器警告,内容为:

warning: no suitable entry-point found; setting to 0

filenames 目标文件、链接器命令文件或存档库的名称。输入文件的默认扩展名为 .c.obj(用于 C 源文

件)和 .cpp.obj(用于 C++ 源文件)。必须显式指定任何其他 扩展名。链接器可以确定输入 文件是包含链接器命令的目标文件还是 ASCII 文件。除非使用 --output_file 选项,否则默认输

出文件名为 a.out。

options 影响链接器处理目标文件的方式的选项。链接器选项只能出现在命令行上的 --run_linker 选

项之后,否则可以按任意顺序出现。(《TMS320C28x 汇编语言工具用户指南》中详细讨论

了这些选项。)

--output_file= *name.out* 对输出文件命名。

--library= library 标识包含 C/C++ 运行时支持和浮点数学函数或链接器命令文件的合适的存档库。如果正在链

接 C/C++ 代码,必须使用运行时支持库。可以使用编译器中包含的库,也可以创建您自己的运行时支持库。如果在链接器命令文件中指定了运行时支持库,则不需要此参数。--library 选

项的缩写形式为 -I。

Ink.cmd 包含链接器的选项、文件名、指令或命令。

备注

编译器创建的目标文件的默认文件扩展名已更改。从 C 源文件生成的目标文件具有 .c.obj 扩展名。从 C++ 源文件生成的目标文件具有 .cpp.obj 扩展名。

当将库指定为链接器输入时,链接器仅包含和链接那些解析未定义引用的库成员。链接器使用默认分配算法将程序分配到内存中。可以使用链接器命令文件中的 MEMORY 和 SECTIONS 指令来自定义分配过程。有关信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

可以使用以下命令将包含目标文件 prog1.c.obj、prog2.c.obj 和 prog3.cpp.obj 的 C/C++ 程序与名为 prog.out 的可执行目标文件进行链接:

cl2000 --run_linker --rom_model prog1 prog2 prog3
 --output file=prog.out --library=rts2800 ml.lib



4.1.2 调用链接器作为编译步骤的一部分

在编译步骤中链接 C/C++ 程序的一般语法如下:

cl2000 filenames [options] --run_linker [--rom_model | --ram_model] filenames
[options] [--output_file= name.out] --library= library [lnk.cmd]

--run_linker 选项将命令行分为编译器选项(--run_linker 之前的选项)和链接器选项(--run_linker 之后的选项)。--run_linker 选项必须跟在命令行上的所有源文件和编译器选项之后。

命令行上 --run_linker 后面的所有参数都传递给链接器。这些参数可以是链接器命令文件、附加目标文件、链接器选项或库。这些参数与节 4.1.1 中所述的参数相同。

命令行上 --run_linker 之前的所有参数都是编译器参数。这些参数可以是 C/C++ 源文件、汇编文件或编译器选项。节 2.2 介绍了这些参数。

可以使用以下命令来编译包含目标文件 prog1.c、prog2.c 和 prog3.c 的 C/C++ 程序,并将该程序与名为 prog.out 的可执行目标文件进行链接:

当列出要在同一命令行上编译的至少一个 C/C++文件之后使用 cl2000 --run_linker 时,默认情况下会在运行时使用 --rom_model 进行变量的自动初始化。有关使用 --rom_model 和 --ram_model 选项的详细信息,请参阅节4.3.5。

备注

在链接器中处理参数的顺序

链接器处理参数的顺序很重要。编译器按以下顺序将参数传递给链接器:

- 1. 从命令行获取的目标文件名
- 2. 命令行上 --run linker 选项后面的参数
- 3. C2000 C OPTION 环境变量中 --run linker 选项后面的参数

4.1.3 禁用链接器 (--compile_only 编译器选项)

可以使用 --compile_only 编译器选项来覆盖 --run_linker 选项。-run_linker 选项的缩写形式为 -z,--compile_only 选项的缩写形式为 -c。

如果在 C2000_C_OPTION 环境变量中指定了 --run_linker 选项,并希望有选择地禁用命令行上的--compile_only 选项,那么 --compile_only 选项特别有用。



链接 C/C++ 代码 www.ti.com.cn

4.2 链接器代码优化

4.2.1 生成函数子段 (--gen_func_subsections 编译器选项)

编译器将源模块转换为目标文件。它可以将所有函数放在单个代码段中,也可以创建多个代码段。多个代码段的 好处是链接器可以忽略可执行文件中未使用的函数。

当链接器收集要放入可执行文件的代码时,它不能拆分代码段。如果编译器没有使用多个代码段,并且特定模块中任何函数都需要链接到可执行文件中,则该模块中的所有函数都会链接进来,即使函数没有被使用。

一个示例是包含有符号除法例程和无符号除法例程的库 *.c.obj 文件。如果应用程序只需要有符号除法,则链接只需要有符号除法例程。如果只使用了一个代码段,则有符号和无符号例程都会链接进来,因为它们存在于同一个 *.c.obj 文件中。

--gen_func_subsections 编译器选项通过将文件中的每个函数放在其自己的子段来解决这个问题。因此,只有在 应用程序中引用的函数才会链接到最终的可执行文件中。这将导致整体代码大小减小。

如果未使用此选项,则 C28x 编译器的默认值为"off",CLA 编译器的默认值为"on"。如果使用了此选项但既未指定 "on"也未指定"off",则默认为"on"。

4.2.2 生成聚合数据子段(--gen_data_subsections 编译器选项)

与上一节中描述的代码段类似,数据可以放在单个段中,也可以放在多个段中。多个数据段的好处是链接器可以 从可执行文件中省略未使用的数据结构。此选项会将聚合数据(数组、结构体和联合体)放置在数据段的单独子 段中。

如果未使用此选项,则 C28x 编译器和 CLA 编译器的默认值为"off"。如果使用了此选项但既未指定"on"也未指定 "off",则会提供错误消息。

如果使用了 SET_DATA_SECTION pragma,则忽略 --gen_data_subsections=on 选项。用户定义的段放置优先于子段的自动生成。



www.ti.com.cn *链接 C/C++ 代码*

4.3 控制链接过程

无论选择哪种方法来调用链接器,在链接 C/C++ 程序时都有特殊要求。请务必:

- 包含编译器的运行时支持库
- 指定引导时初始化的类型
- 确定如何将程序分配到内存中

本节讨论如何控制这些因素并提供标准默认链接器命令文件的示例。更多有关如何操作链接器的信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中的链接器说明。

4.3.1 包含运行时支持库

必须将所有 C/C++ 程序与运行时支持库链接起来。该库包含标准 C/C++ 函数以及由编译器的用于管理 C/C++ 环境的函数。以下几节介绍了两种包含运行时支持库的方法。

4.3.1.1 自动选择运行时支持库

如果指定了 --rom_model 或 --ram_model 链接器选项,或者命令行中列出了至少一个要编译的 C/C++ 文件,则链接器会假设您正在使用 C 和 C++ 约定。有关使用 --rom_model 和 --ram_model 选项的详细信息,请参阅节4.3.5。

如果链接器假设您正在使用 C 和 C++ 约定,并且程序的入口点(通常是 c_int00)没有被任何指定的目标文件或库解析,则链接器会试图自动为您的程序纳入兼容性最高的运行时支持库。编译器选择的运行时支持库将在命令行或链接器命令文件中使用 --library 选项指定任何其他库之后,再搜索。如果明确使用了 libc.a,则合适的运行时支持库将包含在指定了 libc.a 的搜索顺序中。

可以使用 --disable auto rts 选项禁用运行时支持库的自动选择。

如果链接期间在 --run_linker 选项之前指定了 --issue_remarks 选项,则会生成一条备注,指示链接到哪个运行时支持库。如果需要使用与 --issue_remarks 报告的库不同的运行时支持库,则必须使用 --library 选项指定所需的运行时支持库的名称,并在必要 时在链接器命令文件中指定。

示例 4-1. 使用 -- issue remarks 选项

```
cl2000 --issue_remarks main.c --run_linker --rom_model
<Linking>
remark: linking in "libc.a"
remark: linking in "rts2800_ml.lib" in place of "libc.a"
```

4.3.1.2 手动选择运行时支持库

通过显式指定要使用的所需运行时支持库,可以避开自动选择库。使用 --library 链接器选项指定库的名称。链接 器将搜索由 --search_path 选项指定的路径,然后搜索命名库的 C2000_C_DIR 环境变量。可以在命令行上或命令 文件中使用 --library 链接器选项。

cl2000 --run_linker {--rom_model | --ram_model} filenames --library= libraryname



链接 C/C++ 代码 www.ti.com.cn

4.3.1.3 用于搜索符号的库顺序

通常,应该在命令行上将运行时支持库指定为最后一个名称,因为链接器会按照在命令行上指定文件的顺序搜索库中未解析的引用。如果有任何目标文件紧随某个库,则不会解析这些目标文件对该库的引用。可以使用 -- reread_libs 选项强制链接器重新读取所有库,直到引用被解析为止。每当库指定为链接器输入时,链接器仅包含和链接那些会解析未定义的引用的库成员。

默认情况下,如果一个库引入了一个未解析引用,并且多个库具有该应用的定义,则会使用这个引入了未解析引用的库中的定义。如果希望链接器使用包含该定义的命令行上的第一个库中的定义,请使用 --priority 选项。

4.3.2 运行时初始化

必须使用代码将所有 C/C++ 程序链接起来,以初始化并执行称为引导程序的程序。引导程序负责执行以下任务:

- 1. 设置状态寄存器和配置寄存器
- 2. 设置堆栈
- 3. 处理 .cinit 运行时初始化表以自动初始化全局变量(使用 --rom model 选项时)
- 4. 调用所有全局对象构造函数 (.pinit 或 .init array, 具体取决于 ABI)
- 5. 调用 main() 函数
- 6. 当 main() 返回时调用 exit()

备注

_c_int00 符号

如果使用 --ram_model 或 --rom_model 链接选项,_c_int00 会自动定义为程序的入口点。如果命令行未列出任何要编译的 C/C++ 文件,并且未指定 --ram_model 和 --rom_model 链接选项,则链接器不知道是否使用了 C/C++ 约定,并且您将收到链接器警告"警告:没有找到合适的程序入口:设置为"。有关使用 --rom_model 和 --ram_model 选项的详细信息,请参阅节 4.3.5。

4.3.3 通过中断向量进行初始化

如果 C/C++ 程序在 RESET 处开始运行,必须设置 RESET 向量以分支到合适的引导程序,例如 _c_int00。此外,还必须确保项目中包含中断向量,通常是使用 --undef_sym 链接器选项将中断向量开头的符号作为根链接器对象。

rts2800 ml.lib 中的 vectors.c.obi 中提供了一个示例中断向量。对于 C28x,该向量的前几行是:

.def _Reset
.ref _c_int00
_Reset: .vec _c_int00, USE_RETA



www.ti.com.cn *链接 C/C++ 代码*

4.3.4 全局对象构造函数

具有构造函数和析构函数的全局 C++ 变量要求在程序初始化期间调用构造函数,并在程序终止期间调用析构函数。C++ 编译器生成在启动时待调用的构造函数表。

单个模块的全局对象的构造函数按源代码中声明的顺序被调用,但未指定不同目标文件的对象的相对顺序。

全局构造函数在其他全局变量初始化之后和 main() 函数调用之前调用。在退出运行时支持函数期间调用全局析构函数,类似于通过 atexit 注册的函数。

节 7.10.3.4 讨论了全局构造函数表的格式。

4.3.5 指定全局变量初始化类型

C/C++ 编译器生成用于初始化全局变量的数据表。节 7.10.3.1 讨论了这些初始化表的格式。按照以下方式之一使用初始化表:

- 在运行时初始化全局变量。使用 --rom model 链接器选项(请参阅节 7.10.3.2)。
- 在*加载时* 初始化全局变量。使用 --ram_model 链接器选项(请参阅节 7.10.3.3)。

如果在不编译任何 C/C++ 文件的情况下使用链接器命令行,必须使用 --rom_model 或 --ram_model 选项。这些选项告知链接器两个信息。首先,选项指示链接器应遵循 C/C++ 约定,在 c_int00 启动例程中使用 main() 定义进行链接。其次,选项告知链接器是在运行时还是在加载时选择初始化。如果命令行在需要时未能包含这些选项之一,则将看到"警告: 没有找到合适的入口点;设置为 0"。

如果使用单个命令行进行编译和链接,则 --rom_model 选项是默认选项。如果使用了 --rom_model 或 --ram model 选项,该选项必须跟在 --run linker 选项之后(请参阅节 4.1)。

有关 EABI 使用 --rom model 和 --ram model 的链接约定的信息,请分别参阅节 7.10.4.3 和节 7.10.4.5。

有关 COFF 使用--rom_model 和 --ram_model 的链接约定的信息,请分别参阅节 7.10.3.2 和节 7.10.3.3。以下列 表概述了 COFF ABI 使用--rom model 或 --ram model 的链接约定:

- 符号 _c_int00 定义为程序入口点,用于标识 boot.c.obj 中 C/C++ 引导程序的开始。使用 --rom_model 或 --ram model 时,会自动引用 c int00,从而确保 boot.c.obj 从运行时支持库中自动链接进来。
- 初始化输出段中填充有终止记录,以便加载器(加载时初始化)或引导程序(运行时初始化)知道何时停止读取初始化表。
- 在加载时初始化(--ram_model 选项)时,会发生以下情况:
 - 链接器将初始化表符号设置为-1。这表示初始化表不在内存中,因此在运行时不执行初始化。
 - STYP_COPY 标志设置在初始化表的段头中。STYP_COPY 是特殊属性,其告诉加载器直接执行自动初始化,而不是将初始化表加载到内存中。链接器不会在内存中为初始化表分配空间。
- 在运行时进行自动初始化(--rom_model 选项)时,链接器将初始化表符号定义为初始化表的起始地址。引导程序使用此符号作为自动初始化的起点。



链接 C/C++ 代码 www.ti.com.cn

4.3.6 指定在内存中分配段的位置

编译器生成可重定位的代码块和数据块。这些块,称为*段*,以各种方式分配在内存中,以符合各种系统配置。有 关编译器如何使用这些段的完整说明,请参阅节 7.1.1。

编译器创建两种基本类型的段:初始化段和未初始化段。表 4-1 总结了初始化段。表 4-2 总结了未初始化段。

表 4-1. 初始化段

名称	内容	限制
.args	在引导程序调用 main() 函数之前保留用于复制命令行参数的空间。请参阅节 2.6。	
.binit	引导时间复制表(有关链接器命令文件中 BINIT 的信息,请参阅 <i>汇编语言工具用 户指南</i>)	7
.c28xabi.exidx	用于异常处理的索引表;只读。(仅限 EABI)	程序
.c28xabi.extab	用于异常处理的展开指令;只读。(仅限 EABI)	程序
.cinit	显式初始化全局变量和静态变量的表。 ⁽¹⁾	程序
.const	显式初始化且包含字符串文字的全局和静态常量变量。字符串文字放置 在 .const:.string 子段中,以更大力度地控制链接时放置位置。(仅限 EABI)	Data(数据)
.data	显式初始化的全局和静态非 const 变量。 ⁽¹⁾	Data(数据)
.econst	显式初始化且包含字符串文字的全局和静态常量变量。字符串文字放置 在 .econst:.string 子段中,以更大力度地控制链接时放置位置。(仅限 COFF)	Data(数据)
.init_array	启动时要调用的构造函数表。(仅限 EABI)	程序
.ovly	复制除引导时间 (.binit) 复制表以外的表。	
.pinit	启动时要调用的构造函数表。(仅限 COFF)	程序
.ppdata	用于基于编译器的分析的数据表(请参阅gen_profile_info 选项)。	Data(数据)
.ppinfo	用于基于编译器的分析的相关性表(请参阅gen_profile_info 选项)。	Data(数据)
.switch	大型切换语句的跳转表。	不带 -unified_memory 选项的程序 任何位置都带有 -unified_memory 选项
.text	可执行代码和常量。	程序

⁽¹⁾ 对于 EABI, 编译器创建初始化 .data 段。链接器创建 .cinit 段。

表 4-2. 未初始化段

名称	内容	限制
.bss	全局和静态变量(仅限 EABI)	数据中的任何位置
.ebss	全局和静态变量(仅限 COFF)	数据中的任何位置
.stack	栈	低 64K
.sysmem	malloc 函数的内存(堆)(仅限 EABI)	数据中的任何位置
.esysmem	malloc 函数的内存(堆)(仅限 COFF)	数据中的任何位置

链接程序时,必须指定内存中分配这些段的位置。通常,初始化段链接到 ROM 或 RAM 中,而未初始化段链接到 RAM 中。

链接器提供了 MEMORY 和 SECTIONS 指令用于分配段。有关将段分配到内存中的更多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

4.3.7 链接器命令文件示例

链接器命令文件(COFF 示例) 显示了一个链接 C 程序的典型链接器命令文件。本示例中的命令文件名为 Ink.cmd 。该命令文件链接三个目标文件(x.c.obj、y.c.obj 和 z.c.obj),并创建一个程序 (prog.out) 和一个映射文件 (prog.map)。

要链接该程序,请输入以下命令:

```
cl2000 --run_linker lnk.cmd
```

MEMORY,可能还有 SECTIONS 指令可能需要修改才能在您的系统中工作。更多有关这些指令的信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

链接器命令文件(COFF 示例)

```
x.c.obj y.c.obj z.c.obj
--output_file=prog.out
                                      /* Input filenames */
                               /* Options */
--map file=prog.map
--library=rts2800_ml.lib
                                  /* Get run-time support */
                               /* MEMORY directive */
MEMORY
   RAM: origin = 100h length = 0100h ROM: origin = 01000h length = 01000h
                               /* SECTIONS directive */
SECTIONS
              > ROM
   .text:
   .data:
              > ROM
   .ebss:
              > RAM
              > ROM
   .pinit:
   .cinit:
              > ROM
   .switch: > ROM
.econst: > RAM
   .stack:
              > RAM
   .esysmem: > RAM
```

如果使用的是 EABI 而不是 COFF,请根据需要更改以下段:

- · .ebss 改为 .bss
- · .esysmem 改为 .sysmem
- · .econst 改为 .const
- .pinit 改为 .init_array



链接 C/C++ 代码 www.ti.com.cn

4.4 链接 C28x 和 C2XLP 代码

C28x 链接器中阻止链接 64 字页大小 (C28x) 和 128 字页大小 (C2XLP) 代码的错误已更改为警告。可以从 C28x C/C++ 代码中调用 C2XLP 汇编函数。一种可能的方法是用一个为 C2XLP 代码正确设置参数和调用栈的 veneer 函数来替换对 C2XLP 函数的调用。例如,要调用一个需要五个整数参数的 C2XLP 函数,请将 C28x 代码更改为:

```
extern void foo_veneer(int, int, int, int, int);
void bar()
{
    /* replace the C2XLP call with a veneer call */
    /* foo(1, 2, 3, 4, 5); */
    foo_veneer(1, 2, 3, 4, 5);
}
```

用于链接 C2xx 和 C2XLP 代码的 Veneer 函数 说明了 veneer 函数可以看起来::

用于链接 C2xx 和 C2XLP 代码的 Veneer 函数

```
.sect ".text"
        .global _foo_veneer .global _foo
foo veneer:
        ;save registers
        PUSH AR1:AR0
        PUSH AR3:AR2
        PUSH AR5:AR4
        ; set the size of the C2XLP frame (including args size)
        ADDB SP,#10
        ; push args onto the C2XLP frame
        MOV *-SP[10],AL ;copy arg 1
        MOV *-SP[9],AH ; copy arg 2
        MOV *-SP[8], AR4 ; copy arg 3
        MOV *-SP[7], AR5 ; copy arg 4
        MOV AL, *-SP[19]
        MOV *-SP[6], AL ; copy arg 5
        ; save the return address
        MOV *-SP[5], # label
        ;set AR1,ARP
        MOV AL, SP
        SUBB AL, #3
       MOV AR1, AL
        NOP *ARP1
        ; jump to C2XLP function
       LB _foo
label:
        ;restore register
        POP AR5:AR4
        POP AR3:AR2
        POP AR1:AR0LRETR
```

由于 veneer 函数框架将充当所有 C2XLP 调用的框架,因此有必要为第一个 C2XLP 函数的任何后续调用添加足够的框架大小。

对于为 COFF ABI 编译的 C28x C/C++ 代码,全局变量放置在.ebss 段中。与 C28x 代码链接时,不能保证 C2XLP .ebss 段从 128 字边界开始。为避免此问题,请定义一个新段,将 C2XLP 全局变量更改为新段,并更新链接器命令文件以确保此新段从 128 字边界开始。



TMS320C28x 链接后优化器删除或修改汇编语言指令以生成更好的代码。链接后优化器检查通过链接确定的符号的最终地址,并使用此信息更改代码。

链接后优化需要 -plink 编译器选项。-plink 编译器选项调用工具的附加过程,包括运行绝对列表器以及重新运行汇 编器和链接器。必须在 --run_linker 链接器选项之后使用 -plink 选项。

5.1 链接后优化器在软件开发流程中的作用	<mark>90</mark>
5.2 删除冗余 DP 负载	91
5.3 跟踪跨分支的 DP 值	
5.4 跟踪跨函数调用的 DP 值	92
5.5 其他链接后优化	92
5.6 控制链接后优化	93
5.7 有关使用链接后优化器的限制	94
5.8 命名输出文件(output file 选项)	94



*链接后优化*器 www.ti.com.cn

5.1 链接后优化器在软件开发流程中的作用

链接后优化器不是正常开发流程的一部分。图 5-1 显示了包括链接后优化器的流程;只有在使用编译器和 -plink 选项时,才会发生此流程。

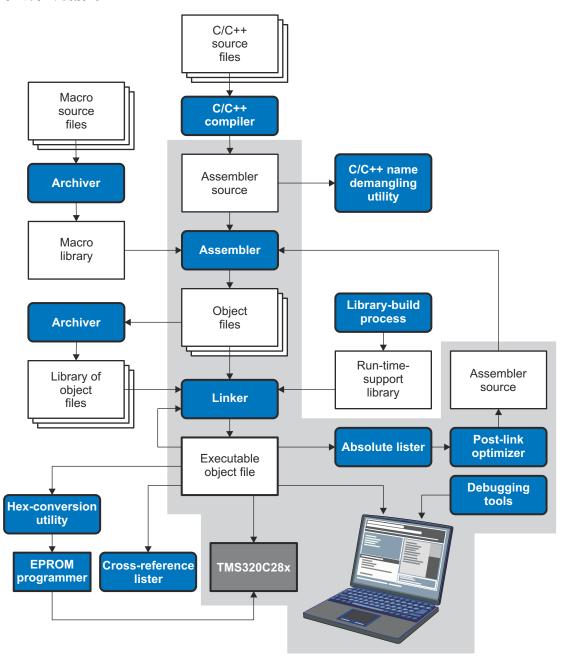


图 5-1. TMS320C28x 软件开发流程中的链接后优化器

如流程所示,绝对列表器 (abs2000) 也是链接后优化过程的一部分。绝对列表器输出所有全局定义的符号和 COFF 段的绝对地址。链接后优化器将 .abs 文件作为输入,并使用这些地址执行优化。输出是一个 .pl 文件,它是原始 .asm 文件的优化版本。然后,该流程重新运行汇编器和链接器,以生成最终的输出文件。

仅当使用编译器 (cl2000) 和 -plink 选项时,才支持所描述的流程。如果使用批处理文件单独调用每个工具,则必须调整流程以改用编译器。此外,当使用 -plink 选项时,必须使用 --output_file 选项指定输出文件名。有关更多详细信息,请参阅节 5.8。



例如,将下述各行:

```
cl2000 file1.asm file1.c.obj
cl2000 file2.asm file2.c.obj
cl2000 --run_linker file1.c.obj file2.c.obj lnk.cmd --output_file=prog.out
```

替换为此行:

```
cl2000 file1.asm file2.asm --run_linker lnk.cmd --output_file=prog.out -plink
```

advice only 模式是为 FPU 和 VCU 目标提供的唯一的链接后优化支持。

5.2 删除冗余 DP 负载

链接后优化通过删除冗余的 DP 负载,降低管理数据页 (DP) 寄存器的难度。这是通过跟踪 DP 的当前值并确定 MOV DP,#address 指令中的地址是否位于 DP 当前指向的同一个 64 字页面上来实现的。如果可以使用当前 DP 值访问此地址,则该指令是冗余的,可以删除。例如,考虑以下代码段:

```
MOVZ DP, #name1
ADD @name1, #10
MOVZ DP, #name2
ADD @name2, #10
```

如果 name1 和 name2 链接到同一个页面,链接后优化器会认为不需要加载带有 name2 地址的 DP,并注释冗余 负载。

```
MOVZ DP, #name1
ADD @name1, #10
; <<REDUNDANT>> MOVZ DP, #name2
ADD @name2, #10
```

这种优化也可以用于 C 文件上。尽管编译器对模块内定义的所有全局变量引用进行了 DP 管理,但对于外部定义的全局变量的引用,该编译器还是保守地发出了 DP 负载。在这些情况下,使用链接后优化器可以帮助减少 DP 负载的数量。

此外,--map_file 链接器选项可用于生成按数据页排序的符号列表,以帮助进行数据布局和减少 DP 负载。有关更多信息,请参阅 *TMS320C28x 汇编语言工具用户指南* 中的"链接器说明"一章 。

5.3 跟踪跨分支的 DP 值

为了跟踪跨分支的 DP 值,链接后优化器要求没有间接调用或分支,并且所有可能的分支目标都有标签。如果遇到间接分支或调用,链接后优化器将只跟踪基本块内的 DP 值。没有标签的分支目标可能会导致来自链接后优化器的输出错误。

如果链接后优化器遇到间接调用或分支,则会发出以下警告:

```
NO POST LINK OPTIMIZATION DONE ACROSS BRANCHES
Branch/Call must have labeled destination
```

发出此警告的目的是,如果文件是手写的汇编文件,则可以尝试将间接调用/分支更改为直接调用/分支,以从后链接器获得最佳优化。



*链接后优化*器 www.ti.com.cn

5.4 跟踪跨函数调用的 DP 值

如果函数在同一文件范围内定义,则链接后优化器会在调用函数后优化 DP 负载。例如,考虑下述链接后优化代码:

```
main:
    LCR
           # foo
   MOVB
            \overline{A}L, #0
                  MOVZ
; << REDUNDANT>>
                          DP,# g2
         @_g2, #20
   VOM
    LRETR
               _foo
   .global
foo:
   MOVZ
            DP, #g1
    MOV
            @_g1, #10
    LRETR
```

由于变量 _g1 和 _g2 在同一页面中,且函数 _foo 已经设置了 DP,因此,链接后优化器会删除对 _foo 的函数调用后的 MOVZ DP。

为了让链接后优化器跨函数调用进行优化,函数应该只有一条 return 语句。如果对手写的汇编运行链接后优化器,并且对于每个函数有不止一条 return 语句,则链接后优化器的输出可能不正确。通过在 -plink 选项之后指定 -nf 选项,可以关闭跨函数调用的优化。

5.5 其他链接后优化

用作常量操作数的外部定义的符号会强制汇编器选择 16 位编码来保留直接值。由于链接后优化器可以访问外部定义的符号值,因此在可能的情况下,该优化器会将 16 位编码替换为 8 位编码。例如:

```
.ref ext_sym ; externally defined to be 4
:
:
ADD AL, #ext_sym ; assembly will encode ext_sym with 16 bits
```

由于 ext_sym 是在外部定义的,因此汇编器为 ext_sym 选择 16 位编码。链接后优化器将 ext_sym 的编码更改为 8 位编码:

```
.ref ext_sym
:
:
:
; << ADD=>ADDB>> ADD AL, #ext_sym
ADDB AL, #ext_sym
```

类似地,链接后优化器尝试将以下2字指令减少为1字指令:

2 字指令	1 字指令
ADD ACC, #imm	ADDB ACC, #imm
ADD AL, #imm	ADDB AL, #imm
AND AL, #imm	ANDB AL, #imm
CMP AL, #imm	CMPB AL, #imm
MOVL XARn, #imm	MOVB XARn, #imm
OR AL, #imm	ORB AL, #imm
SUB ACC, #imm	SUBB ACC, #imm
SUB AL, #imm	SUBB AL, #imm
XOR AL, #imm	XORB AL, #imm



5.6 控制链接后优化

有三种方法可以控制链接后优化:排除文件,在汇编文件中插入特定注释,以及手动编辑链接后优化文件。

5.6.1 排除文件(-ex 选项)

通过使用 -ex 选项,可以从链接后优化过程中排除特定文件。待排除的文件必须跟在 -ex 选项之后,并包括文件扩展名。-ex 选项必须用在 -plink 选项之后,且后面不跟任何其他选项。例如:

cl2000 file1.asm file2.asm file3.asm --keep_asm --run_linker lnk.cmd -plink -o=prog.out ex=file3.asm

file3.asm 将被排除在链接后优化过程之外。

5.6.2 控制汇编文件中的链接后优化

在汇编文件中,可以通过使用两个特殊格式的注释语句来禁用或启用链接后优化:

;//NOPLINK// ;//PLINK//

NOPLINK 注释后的汇编语句未被优化。可以使用 //PLINK// 注释重新启用链接后优化。

PLINK 和 NOPLINK 注释格式不区分大小写。分号和 PLINK 分隔符之间可以有空格。PLINK 和 NOPLINK 注释必须各自出现在单独的行中,并且必须从第 1 列开始。例如:

; //PLINK//

5.6.3 保留链接后优化器输出(--keep asm 选项)

借助 --keep_asm 选项,可以保留任何由 -plink 选项生成的链接后文件 (.pl) 和 .absolute 列表文件 (.abs)。使用 --keep_asm 选项可查看链接后优化器所做的任何更改。

.pl 文件包含以 <<REDUNDANT>> 显示的注释掉的语句,或对指令的任何改进(如 <<ADD=>ADDB>>)。将再次对 .pl 文件进行汇编和链接,以排除注释掉的行。

5.6.4 禁用跨函数调用的优化(-nf 选项)

-nf 选项禁用跨函数调用的链接后优化。链接后优化器通过 return 语句识别函数末尾,并假设每个函数只有一条 return 语句。在一些手写的汇编代码中,每个函数可能有不止一条 return 语句。在这种情况下,链接后优化的输出可能不正确。可以使用 -nf 选项关闭跨函数调用的优化。此选项会影响所有文件。

5.6.5 使用建议对汇编代码进行注释(--plink_advice_only 选项)

如果出于流水线方面的考虑而无法安全地进行更改(例如启用浮点支持或 VCU 支持时),可通过 --plink_advice_only 选项使用注释对汇编代码进行注释。

如果使用此选项,请注意,只有同时使用 --keep asm 选项时,才会保留包含生成建议的链接后文件 (.pl)。



*链接后优化*器 www.ti.com.cn

5.7 有关使用链接后优化器的限制

以下限制会影响链接后优化:

- advice only 模式是为 FPU 和 VCU 目标提供的唯一链接后优化支持。
- 对未标记目标的分支或调用会使 DP 负载优化无效。所有分支目标都必须有标签。
- 如果数据段的位置取决于代码段的大小,则用于确定要删除哪些 DP 负载指令的数据页布局信息可能不再有效。

例如,考虑下述链接命令文件:

```
SECTIONS
{
    .text > MEM,
    .mydata > MEM,}
```

优化后 .text 段大小的变化会导致 .mydata 段发生移位。确保所有输出数据段都在 64 字边界上对齐,就可以消除这种移位问题。例如,考虑下述链接命令文件:

```
SECTIONS
{
    .text > MEM,
    .mydata align = 64 > MEM,}
```

5.8 命名输出文件 (--output_file 选项)

使用 -plink 选项时,必须包含 --output_file 选项。如果在链接器命令文件中指定了输出文件名,则编译器无权访问 该文件名而无法将其传递到链接后优化的其他阶段,该过程将失败。例如:

```
cl2000 file1.c file2.asm --run_linker --output_file=prog.out lnk.cmd -plink
```

因为链接后优化流程使用绝对列表器 abs2000, 所以必须将该列表器包含在路径中。



受 C28x 支持的 C 语言由美国国家标准学会 (ANSI) 下属的一个委员会开发,随后被国际标准化组织 (ISO) 采用。 受 C28x 支持的 C++ 语言由 ANSI/ISO/IEC 14882:2003 标准定义,但有一些例外。

6.1 TMS320C28x C 的特征	96
6.2 TMS320C28x C++ 的特征	
6.3 数据类型	101
6.4 文件编码和字符集	104
6.5 关键字	
6.6 C++ 异常处理	
6.7 寄存器变量和参数	
6.8asm 语句	110
	112
6.10 _Pragma 运算符	129
6.11 应用程序二进制接口	130
6.12 目标文件符号命名规则(链接名)	
6.13 在 COFF ABI 模式下初始化静态和全局变量	131
6.14 更改 ANSI/ISO C/C++ 语言模式	132
6.15 GNU 和 Clang 语言扩展	135
6.16 编译器限制	



C/C++ 语言实现 www.ti.com.cn

6.1 TMS320C28x C 的特征

C 编译器支持 1989、1999 和 2011 版 C 语言:

- C89。使用 --c89 选项编译会使编译器符合 ISO/IEC 9899:1990 C 标准,该标准先前被批准为 ANSI X3.159-1989。名称"C89"和"C90"指的是同一种编程语言。本文档中使用了"C89"。
- C99。使用 --c99 选项编译会使编译器符合 ISO/IEC 9899:1999 C 标准。
- C11。使用 --c11 选项编译会使编译器符合 ISO/IEC 9899:2011 C 标准。

Kernighan 和 Ritchie 的《C 程序设计语言》(K&R) 第二版中也介绍了 C 语言。编译器还可以在 GNU C 编译器中接受许多语言扩展(请参阅节 6.15)。

在支持 C89 的默认宽松 ANSI 模式下,编译器支持 C99 和 C11 的某些功能。它支持 C99 模式下 C99 的所有语言功能以及 C11 模式下 C11 的所有语言功能。请参阅节 6.14。

不支持 C11 标准中描述的原子操作。

ANSI/ISO 标准确定了可能受目标处理器特性、运行时环境或主机环境影响的 C 语言的某些功能。这组功能在标准编译器中会有所不同。

不受支持的 C 库功能包括:

- 运行时库对宽字符的支持很少。类型 wchar_t 实现为 16 位 int(对于 COFF)和 32 位 long(对于 EABI)。 宽字符集相当于 char 类型的值集。该库包含头文件 <wchar.h> 和 <wctype.h>,但不包含标准中指定的所有函数。请参阅节 6.4,了解有关扩展字符集和多字节字符集的信息。
- 运行时库包含头文件 <locale.h>,但极少实现。唯一受支持的区域设置是 C 区域设置。也就是说,指定为随区域设置而变化的库行为被硬编码为 C 区域设置的行为,并且通过调用 setlocale() 来安装不同的区域设置的尝试将返回 NULL。
- 不支持 C99/C11 规范中的某些运行时函数和功能。请参阅节 6.14。

6.1.1 实现定义的行为

C 标准要求,符合规范的实现方案应提供有关编译器如何处理实现定义行为实例的文档。

TI 编译器正式支持独立的环境。C 标准不需要一个独立的环境来提供 C 语言的所有特性;特别是,库不需要是完整的。但是,TI 编译器力求提供适用于托管环境的大多数特性。

下述列表中的章节编号对应于 C99 标准附录 J 中的章节编号。每项末尾括号中的数字是 C99 标准中讨论该主题的章节编号。此列表中省略了 C99 标准附录 J 中列出的某些项。

J.3.1 转换

- 编译器和相关工具以几种不同的格式发出诊断消息。诊断消息被发送到 stderr; stderr 上的任何文本都可以被认为是诊断信息。如果存在任何错误,该工具将退出并显示指示失败(非零)的退出状态。(3.10,5.1.1.3)
- 保存非空的非空的空白字符序列,这些字符在转换阶段3中不会被单个空格字符替换。(5.1.1.2)



C/C++ 语言实现 www ti com cn

J.3.2 环境

- 编译器在标识符、字符串文字和字符常量中不支持多字节字符。没有从多字节字符到源字符集的映射。但是, 编译器在注释中接受多字节字符。有关详细信息,请参阅节 6.4 (5.1.1.2)
- 程序启动时调用的函数的名称为"main"。(5.1.2.1)
- 程序终止不会影响环境;无法将退出代码返回给环境。正如我们所知,默认情况下,当执行到达特殊的 C\$ \$EXIT 标签时,程序就会停止。(5.1.2.1)
- 在宽松 ANSI 模式下,编译器接受"void main(void)"和"void main(int argc, char *argv∏)"作为 main 的备用定 义。在严格 ANSI 模式下,备用定义会被拒绝。(5.1.2.2.1)
- 如果在链接时使用 --args 选项为程序参数提供了空间,并且程序在可以填充 .args 段(例如 CCS)的系统下运 行,则 argv[0] 将包含可执行文件的文件名,argv [1] 到 argv[argc-1] 将包含程序的命令行参数,而 argv[argc] 将为 NULL。在其他情况下, argv 和 argc 的值是未定义的。(5.1.2.2.1)
- 交互式设备包括 stdin、stdout 和 stderr(当连接到接受 CIO 请求的系统时)。交互式设备不限于这些输出位 置;程序可以访问与外部状态交互的硬件外设。(5.1.2.3)
- 信号不受支持。函数信号不受支持。(7.14、7.14.1.1)
- 库函数 getenv 是通过 CIO 接口实现的。如果程序在支持 CIO 的系统下运行,系统会在主机系统上执行 getenv 调用并将结果传回程序。否则 getenv 的操作是未定义的。没有提供从目标程序内部改变环境的方法。 (7.20.4.5)
- 系统函数不受支持。(7.20.4.6)

J.3.3.标识符

- 编译器在标识符中不支持多字节字符。有关详细信息,请参阅节 6.4。(6.4.2)
- 标识符中有效初始字符的数量无限制。(5.2.4.1,6.4.2)

J.3.4 字符

- 字节中的位数 (CHAR BIT) 是 16。有关数据类型详细信息,请参阅节 6.3。(3.6)
- 执行字符集与基本执行字符集相同,为纯 ASCII。(5.2.1)
- 为标准字母转义序列生成的值如下。(5.2.2):

转义序列	ASCII 含义	整数值
\a	BEL(响铃)	7
\b	BS(退格)	8
\f	FF(换页)	12
\n	LF(换行)	10
\r	CR(回车)	13
\t	HT(水平制表符)	9
\v	VT(垂直制表符)	11

- char 对象(其中存储了除基本执行字符集成员之外的任何其他字符)的值是该字符的 ASCII 值。(6.2.5)
- Plain char 等同于 signed char。(6.2.5,6.3.1.1)
- 源字符集和执行字符集都是纯 ASCII,因此它们之间的映射是一一对应的。编译器在注释中接受多字节字符。 有关详细信息,请参阅节 6.4。(6.4.4.4,5.1.1.2)
- 编译器目前仅支持一个区域设置"C"。(6.4.4.4)
- 编译器目前仅支持一个区域设置"C"。(6.4.5)

J.3.5 整数

- 未提供扩展整数类型。(6.2.5)
- 有符号整数类型的负值用 2 的补码表示,没有陷阱表示。(6.2.6.2)
- 未提供扩展整数类型,因此整数秩没有变化。(6.3.1.1)
- 当整数转换为不能代表该值的有符号整数类型时,通过丢弃不能存储在目标类型中的位,该值会被截断(不发 出信号);最低位不会被修改。(6.3.1.3)
- 有符号整数值的右移执行算术(有符号)移位。除右移以外的按位操作对位的操作方式与对无符号值的操作方 式完全相同。即,在通常的算术转换之后,执行按位运算而不考虑整数类型的格式,尤其是符号位。(6.5)



C/C++ 语言实现 www.ti.com.cn

J.3.6 浮点

- 浮点运算 (+ * /) 的精度是精确到位的。未指定返回浮点结果的库函数的准确性。(5.2.4.2.2)
- 编译器不会为 FLT ROUNDS 提供非标准值。(5.2.4.2.2)
- 编译器不会为 FLT_EVAL_METHOD 提供非标准负值。(5.2.4.2.2)
- 整数转换为浮点数时的舍入方向是 IEEE-754"舍入到最近"。(6.3.1.4)
- 浮点数转换为更窄浮点数时的舍入方向是 IEEE-754"舍入到偶数"。(6.3.1.5)
- 对于不能准确表示的浮点常量,实现方案使用最接近的可表示值。(6.4.4.2)
- 编译器不会收缩浮点表达式。(6.5)
- FENV ACCESS pragma 的默认状态为"关闭"。(7.6.1)
- TI 编译器不会定义任何额外的浮点异常。(7.6,7.12)
- FP CONTRACT pragma 的默认状态为"关闭"。(7.12.2)
- 如果舍入结果等于数学结果,则不会产生"不精确"的浮点异常。(F.9)
- 如果结果很小但不是不精确,则不会产生"下溢"和"不精确"的浮点异常。(F.9)

J.3.7 数组和指针

- 在将指针转换为整数或将整数转换为指针时,该指针被视为是具有相同大小的无符号整数,并且适用普通整数 转换规则。有些指针的大小与任何整数类型的大小都不同,但转换过程就像这种类型确实存在一样,并遵循普 通整数所转换隐含的规则。
- 在将指针转换为整数或将长整型转换为指针时,如果目标的按位表示可以保存源命令的按位表示中的所有位,则这些位被精确复制。(6.3.2.3)
- 两个指向同一数组元素的指针相减的结果大小就是 ptrdiff t 的大小,如节 6.3 中所定义。(6.5.6)

J.3.8 提示

- 使用优化器时,将忽略寄存器存储类说明符。不使用优化器时,编译器会尽可能优先将寄存器存储类对象放入 寄存器中。编译器有权利将任何寄存器存储类对象放置在寄存器以外的位置。(6.7.1)
- 除非使用优化器,否则内联函数说明符将被忽略。有关内联的其他限制,请参阅节 2.11.2。(6.7.4)



J.3.9 结构体、联合体、枚举和位字段

- "plain"整数位字段会被视为有符号整数位字段。(6.7.2, 6.7.2.1)
- 除了 _Bool、signed int 和 unsigned int,编译器还允许将 char、signed char、unsigned char、signed short、unsigned shot、signed long、unsigned long、signed long long、unsigned long long 和枚举类型作为位字段类型。(6.7.2.1)
- 位字段不能跨越存储单元边界。(6.7.2.1)
- 位字段在一个单元内按字节顺序分配。。(6.7.2.1)
- 结构体的非位字段成员按照节 7.1.7 中指定的方式对齐。(6.7.2.1)
- 每个枚举类型下的整数类型如节 6.3.1 中所述。(6.7.2.2)

J.3.10 限定符

TI 编译器不会缩小或增加易失性访问。用户有责任确保访问大小适合仅允许访问特定宽度的器件。除非有必要,否则 TI 编译器不会更改对易失性变量的访问次数。这对于诸如 += 之类的读-改-写表达式很重要;对于没有相应的读-改-写指令的构架,编译器将被迫使用两种访问,一种用于读取,一种用于写入。即使对于具有此类指令的构架,也不能保证编译器能够将此类表达式映射到具有单个内存操作数的指令。不能保证内存系统会在指令执行期间锁定该内存位置。在多核系统中,其他一些内核可能会在 RMW 指令读取后但在写入结果之前写入该位置。TI 编译器不会对两个易失性访问重新排序,但可能会对一个易失性和一个非易失性访问重新排序,因此易失性不能用于创建临界区。如果您需要创建临界区,请使用某种锁。(6.7.3)

J.3.11 预处理指令

- Include 指令可能为以下两种形式之一,""或 < >。对于这两种形式,编译器将使用头文件搜索路径通过该名称查找磁盘上的真实文件。请参阅节 2.5.2。(6.4.7)
- 控制条件包含的常量表达式中的字符常量的值与执行字符集中的同一字符常量的值相匹配(两者都是ASCII)。(6.10.1)
- 编译器使用文件搜索路径来搜索包含的 <> 分隔的头文件。请参阅节 2.5.2。(6.10.2)
- 编译器使用文件搜索路径来搜索包含的 " "分隔的头文件。请参阅节 2.5.2。(6.10.2)
- #include 处理没有任意的嵌套限制。(6.10.2)
- 有关公认的非标准 pragma 的说明,请参阅节 6.9。(6.10.6)
- 转换日期和时间始终可从主机获得。(6.10.8)

J.3.12 库函数

- 托管实现所需的几乎所有库函数都由 TI 库提供,但节 6.14.1 中的情况例外。(5.1.2.1)
- 断言宏命令输出的诊断信息的格式为"断言失败,(断言宏参数),文件 file,行 line"。(7.2.1.1)
- 除了"C"和 "" 之外的任何其他字符串都不能作为第二个参数传递给 setlocale 函数。(7.11.1.1)
- 不支持信号处理。(7.14.1.1)
- +INF、-INF、+inf、-inf、NAN 和 nan 样式可用于输出无穷大或 NaN。(7.19.6.1、7.24.2.1)
- 在 fprintf 或 fwprintf 函数中, %p 转换的输出与适当大小的 %x 相同。(7.19.6.1、7.24.2.1)
- 由 abort、exit 或 Exit 函数返回给主机环境的终止状态不会返回主机环境。(7.20.4.1,7.20.4.3,7.20.4.4)
- 系统函数不受支持。(7.20.4.6)



C/C++ 语言实现 www.ti.com.cn

J.3.13 架构

 分配给标头 float.h、limits.h 和 stdint.h 中指定宏命令的值或表达式与整数类型的大小和格式都在节 6.3 中进行 了介绍。(5.2.4.2, 7.18.2, 7.18.3)

- 中介绍了任何对象中字节的数量、顺序和编码。(6.2.6.1)
- sizeof 运算符的结果值是每种类型的存储大小,以字节为单位。请参阅节 6.3。(6.5.3.4)

6.2 TMS320C28x C++ 的特征

根据 ANSI/ISO/IEC 14882:2003 标准 (C++03) 中的定义,C28x 编译器支持 C++,包括以下特性:

- 支持完整的 C++ 标准库, 但具有以下例外情况。
- 模板
- 异常,通过 --exceptions 选项启用;请参阅节 6.6。
- 运行时类型信息 (RTTI),可通过 --rtti 编译器选项启用。

编译器支持 ISO 标准化的 2003 年标准 C++。但是,以下特性 未实现或完全受支持:

- 编译器不支持嵌入式 C++ 运行时支持库。
- 此库支持宽字符 (wchar_t),因为为字符定义的模板函数和类也适用于 wchar_t。例如,实现了宽字符流类 wios、wiostream、wstreambuf 等(对应于字符类 ios、iostream、streambuf)。但是,没有用于宽字符的低级别文件 I/O。此外,C 库接口对宽字符的支持(通过 C++ 标头 <cwchar> 和 <cwctype>)是有限的,如上面 C 库中所述。
- 如果内联函数的定义包含静态变量,并且它出现在多个编译单元中(通常是因为它是头文件中所定义的类的成员函数),编译器将生成静态变量的多个副本,而不是将它们解析为单个定义。在这种情况下,编译器会发出警告(#1369)。
- 未实现 export 关键字。



www.ti.com.cn C/C++ 语言实现

6.3 数据类型

表 6-1 列出了 C28x 编译器的每种标量数据类型的大小、表示形式和范围。许多范围值在头文件 limits.h 中作为标 准宏命令提供。

大小为 16 位的类型在 16 位边界上对齐。大小为 32 位或更大的类型在 32 位(2 个字)边界上对齐。有关 EABI 字段对齐的详细信息,请参阅《*C28x 嵌入式应用二进制接口 (EABI)》参考指南*(SPRAC71)。 节 7.1.7 中详细介 绍了数据类型的存储和对齐。

	表 6-1. 7	MS320C28x C/C++	COFF 和 EABI 数据类型
			3
6 AM	+ /\	+=	二 小 店

范围		· B		
类型	大小	表示	最小值	最大值
char、signed char	16 位	ASCII	-32 768	32 767
unsigned char	16 位	ASCII	0	65 535
_Bool	16 位	二进制	0 (false)	1 (true)
short	16 位	二进制	-32 768	32 767
unsigned short	16 位	二进制	0	65 535
int, signed int	16 位	二进制	-32 768	32 767
unsigned int	16 位	二进制	0	65 535
long、signed long	32 位	二进制	-2 147 483 648	2 147 483 647
unsigned long	32 位	二进制	0	4 294 967 295
long long、signed long long	64 位	二进制	-9 223 372 036 854 775 808	9 223 372 036 854 775 807
unsigned long long	64 位	二进制	0	18 446 744 073 709 551 615
enum (1)	不尽相同	二进制	不尽相同	不尽相同
float (2)	32 位	IEEE 32 位	1.19 209 290e-38 ⁽³⁾	3.40 282 35e+38
double (COFF)	32 位	IEEE 32 位	1.19 209 290e-38 ⁽³⁾	3.40 282 35e+38 (COFF)
double (EABI)	64 位	IEEE 64 位	2.22 507 385e-308 ⁽³⁾	1.79 769 313e+308
long double	64 位	IEEE 64 位	2.22 507 385e-308 ⁽³⁾	1.79 769 313e+308
指针 ⁽⁴⁾	32 位	二进制	0	0xFFFFFFF

有关枚举类型大小的详细信息,请参阅节 6.3.1。 (1)

wchar t 类型对于 COFF 实现为 int (16 位),对于 EABI 实现为 long (32 位)。

有符号类型的负值用 2 的补码表示。

备注

TMS320C28x 字节是 16 位

根据 ANSI/ISO C 的定义,sizeof 运算符生成存储对象所需的字节数。ANSI/ISO 进一步规定,当 sizeof 应用于 char 时,结果为 1。由于 TMS320C28x char 是 16 位(使其可单独寻址),因此一个 字节也是 16 位。这可能会产生无法预料的结果;例如,size of (int) = = 1 (不是 2) 。TMS320C28x 字节和字是等效的(16位)。若要以8位为增量访问数据,请使用节7.6中所述的 byte()和 mov byte()内在函数。

⁽²⁾ 建议将 COFF 的 32 位浮点值声明为 float,而不是 double。

数字是最低精度。 (3)

⁽⁴⁾ 即使指针是 32 位的,编译器也假定全局变量和函数的地址在 22 位以内。



C/C++ 语言实现 www.ti.com.cn

6.3.1 枚举类型大小

在下述声明中, enum e 是一个枚举类型。每一个 a 和 b 均为枚举常量。

enum e { a, b=N };

每个枚举类型均会被分配一个可保存所有枚举常量的整型。这个整型是"基础类型"。每个枚举常量的类型也是整型,并且在 C 语言中可能并不是相同的类型。请务必注意*枚举类型的基础类型* 与*枚举常量类型* 之间的区别。

为枚举类型和每个枚举常量选择的大小和符号取决于枚举常量的值以及编译的对象 C 还是 C++。C++11 允许为枚举类型指定特定类型;如果提供了此种类型,则会使用该类型,并且此段的其余部分不适用。

在 C++ 模式中,编译器允许枚举常量最高为最大整型(64 位)。C 标准规定所有严格符合 C 代码的枚举常量 (C89/C99/C11) 均必须具有适合"int"类型的值;不过,作为扩展,即使在 C 模式下,也可以使用大于"整数"的枚举常量。

对于枚举类型,编译器选择下述列表中第一个足够大且符号正确的类型来表示所有枚举常量值。 不使用"char"和"short"类型,因为它们与"int"类型大小相同。

- · unsigned int
- signed int
- · unsigned long
- signed long
- · unsigned long long
- · signed long long

例如,下述枚举类型将会以"unsigned int"作为其基础类型:

```
enum ui { a, b, c };
```

但下述类型将会以"signed int"作为其基础类型:

```
enum si { a, b, c, d = -1 };
```

而下述类型将会以"signed long"作为其基础类型:

```
enum sl { a, b, c, d = -1, e = UINT_MAX };
```

对于 C++, 枚举常量全都具有与枚举类型相同的类型。

对于 C,则会根据它们的值来为枚举常量分配类型。所有值可以放入"int"的枚举常量都会被指定"int"类型,即使 枚举类型的基础类型小于"int"也是如此。所有不能放入"int"的枚举常量都会被指定与枚举类型的基础类型相同的类 型。这意味着,一些枚举常量可能与枚举类型具有不同的大小和符号。



6.3.2 支持 64 位整数

TMS320C28x 编译器支持 long long 数据类型和 unsigned long long 数据类型。范围值在头文件 limits.h 中作为标准宏命令提供。

long long 数据类型存储在寄存器对中。在存储器中,它们作为 64 位对象存储在双字(32 位)对齐的地址中。 long long 整数常量可以有一个 Ⅱ 或 LL 后缀。如果没有后缀,常量的值将决定常量的类型。

C I/O 中 long long 的格式规则要求格式字符串中包含 Ⅱ。例如:

```
printf("%11d", 0x0011223344556677);
printf("%11x", 0x0011223344556677);
```

添加了运行时支持库函数 llabs()、strtoll() 和 strtoull()。

6.3.3 C28x double 和 long double 浮点类型

为 TMS320C28x 编译 C/C++ 代码时, long double 浮点类型使用 IEEE 64 位双精度格式。

double 类型根据您是为 COFF 编译还是为 EABI 编译而不同。为 COFF 编译时,它使用 IEEE 32 位单精度类型。为 EABI 编译时,它使用 IEEE 64 位双精度类型。

C28x 浮点类型包括:

类型	Format
float	IEEE 32 位单精度
double (COFF)	IEEE 32 位单精度
double (EABI)	IEEE 64 位双精度
long double	IEEE 64 位双精度

建议将 32 位浮点值声明为 float ,而不是 double。

将 long double 初始化为常量时,必须使用 l 或 L 后缀。该常量被视为不带后缀的 double 类型,并为初始化调用运行时支持 double 到 long 转换例程。这会导致精度下降。例如:

```
long double a = 12.34L; /* correctly initializes to double precision */ long double b = 56.78; /* converts single precision value to double precision */
```

C I/O 中 long double 的格式规则要求格式字符串中使用大写字母"L"。例如:

```
printf("%Lg", 1.23L);
printf("%Le", 3.45L);
```

对于 EABI 模式,请参阅《C28x 嵌入式应用二进制接口》应用报告 (SPRAC71),了解有关 64 位类型调用约定的信息。

对于 COFF, long double 类型的调用约定如下:

所有 long double 参数都通过引用传递。通过引用返回 long double 返回值。前两个 long double 参数将在 XAR4 和 XAR5 中传递它们的地址。所有其他 long double 参数的地址都将在栈上传递。



C/C++ 语言实现 www.ti.com.cn

如果函数返回一个 long double,那么进行该调用的函数会将返回地址放在 XAR6 中。例如:

```
long double foo(long double a, long double b, long double c)
{
    long double d = a + b + c;
    return d;
}
long double a = 1.2L;
long double b = 2.2L;
long double c = 3.2L;
long double d;
void bar()
{
    d = foo(a, b, c);
}
```

在函数 bar() 中,在调用 foo() 时,寄存器值为:

寄存器	等于
XAR4	a 的地址
XAR5	b 的地址
*-SP[2]	c 的地址
XAR6	d 的地址

运行时支持库中包含必要的 long double 算术运算和转换函数。

6.4 文件编码和字符集

编译器接受具有两种不同编码之一的源文件:

- 具有字节顺序标记 (BOM) 的 UTF-8。这些文件可能在 C/C++ 注释中包含扩展(多字节)字符。在所有其他上下文(包括字符串常量、标识符、汇编文件和链接器命令文件)中,都只支持 7 位 ASCII 字符。
- 纯 ASCII 文件。此类文件只能包含 7 位 ASCII 字符。

若要在 Code Composer Studio 中选择 UTF-8 编码,请打开"Preferences"对话框,选择 **General > Workspace**,然后将 **Text File Encoding** 设为 UTF-8。

如果您使用没有"纯 ASCII"编码模式的编辑器,则可以使用 Windows-1252(也称为 CP-1252)或 ISO-8859-1 (也称为 Latin 1),两者都接受所有 7 位 ASCII 字符。但是,编译器可能无法接受这些编码中的扩展字符,因 此您不应使用扩展字符,即使在注释中也是如此。

编译器支持宽字符 (wchar_t) 类型和操作。但是,宽字符串不能包含超过 7 位 ASCII 的字符。宽字符的编码是 7 位 ASCII,0 扩展到 wchar t 类型的宽度。



6.5 关键字

C28x C/C++ 编译器支持所有标准 C89 关键字,包括 const、volatile 和 register。它支持所有标准的 C99 关键字,包括 inline 和 restrict。它支持所有标准的 C11 关键字。它还支持 TI 扩展关键字 __interrupt、__cregister、和 __asm。 编译器支持 FPU 目标的 restrict 关键字;对于其他目标,restrict 会被忽略。某些关键字在严格 ANSI模式下不可用。

以下关键字可能出现在其他目标文档中,需要以与 interrupt 和 restrict 关键字相同的方式进行处理:

- · 陷阱[trap]
- reentrant
- · cregister

6.5.1 const 关键字

C/C++ 编译器在所有模式下都支持 ANSI/ISO 标准关键字 const 除外。此关键字使您能够更好地优化和控制某些数据对象的分配。您可以将常量限定符应用于任何变量或数组的定义,以确保其值不被更改。

限定为 常量的全局对象放置在 .econst 或 .const 段中。链接器从 ROM 或闪存中分配 .econst or .const 段,它们通常比 RAM 更丰富。const 数据存储分配规则有以下例外情况:

- 如果对象定义中也指定了 *volatile*。例如,volatile const int x。假设将 Volatile 关键字分配给 RAM。 (不允许程序修改 const volatile 对象,但可能会修改程序外部的内容。)
- 如果对象具有自动存储功能(函数作用域)。
- 如果对象是具有"可变"成员的 C++ 对象。
- 如果使用编译时未知的值(例如另一个变量的值)来初始化对象。

在这些情况下,对象的存储与未使用 const 关键字时相同。

const 关键字的位置很重要。例如,下面的第一条语句定义了指向可修改 int 的常量指针 p。第二条语句定义了指向常量 int 的可修改指针 g:

```
int * const p = &x;
const int * q = &x;
```

使用 const 关键字,您可以定义大型常量表并将它们分配到系统 ROM 中。例如,若要分配 ROM 表,可使用以下 定义:

```
const int digits[] = {0,1,2,3,4,5,6,7,8,9};
```



C/C++ 语言实现 www.ti.com.cn

6.5.2 cregister 关键字

编译器通过添加 cregister 关键字来扩展 C/C++ 语言,从而使用高级语言访问控制寄存器。此关键字在正常模式下可用,但在严格 ANSI/ISO 模式下不可用(使用 --strict_ansi 编译器选项)。备用关键字 __cregister 提供相同的功能,但在严格 ANSI/ISO 模式或正常模式下可用。

将 cregister 关键字用于一个对象时,编译器会将对象的名称与 C28x 的标准控制寄存器列表进行比较(请参阅表6-2)。如果名称匹配,编译器将生成引用控制寄存器的代码。如果名称不匹配,编译器将发出错误。

表 6-2. 有效控制寄存器

寄存器	说明
IER	中断启用寄存器
IFR	中断标志寄存器

cregister 关键字只能在文件作用域内使用。函数边界内的任何声明都不允许使用 cregister 关键字,其只能用于整数或指针类型的对象。任何浮点类型的对象或任何结构体或联合体对象都不得使用 cregister 关键字。

cregister 关键字并不意味着对象是易失的。如果引用的控制寄存器是易失的(即,可以由某些外部控件修改), 还必须使用 volatile 关键字声明该对象。

若要使用表 6-2 中的控制寄存器,必须按如下方式声明每个寄存器。c28x.h 头文件通过以下语法定义所有控制寄存器:

```
extern cregister volatile unsigned int register;
```

完成对寄存器的声明后,就可以直接使用寄存器名称,尽管使用方式有限。IFR 为只读,只能通过使用带立即数的(OR)运算来置位。IFR 只能通过使用带立即数的 & (AND) 运算来清除。例如:

```
IFR |= 0x4;
IFR &= 0x0800
```

IER 寄存器进行分配时,可不使用 OR 和 AND 运算。因为 C28x 架构用于操作这些寄存器的指令有限,如发现寄存器的使用不合规,编译器将终止以下消息:

```
>>> Illegal use of control register
```

有关声明和使用控制寄存器的示例,请参阅定义和使用控制寄存器。

定义和使用控制寄存器

```
extern cregister volatile unsigned int IFR;
extern cregister volatile unsigned int IER;
extern int x;
main()
{
    IER = x;
    IER |= 0x100;
    printf("IER = %x\n", IER);
    IFR &= 0x100;
    IFR |= 0x100;
    IFR |= 0x100;
```



6.5.3 interrupt 关键字

编译器通过添加 __interrupt 关键字来扩展 C/C++ 语言,该关键字指定函数被视为中断函数。此关键字是一个 IRQ 中断。除了在严格 ANSI C 或 C++ 模式中,还可以使用备用关键字"interrupt"。

请注意,节6.9.15中描述的中断函数属性是声明中断函数的推荐语法。

处理中断的函数遵循特殊的寄存器保存规则和特殊的返回序列。该实现方案强调安全性。中断例程不假定各种 CPU 寄存器和状态位的 C 运行时惯例有效;相反,它会重新建立运行时环境假定的任何值。当 C/C++ 代码被中断时,中断例程必须保留例程或例程所调用任何函数使用的所有机器寄存器的内容。在函数定义中使用 interrupt 关键字时,编译器会根据中断函数的规则和中断的特殊返回序列生成寄存器保存。

您只能将 __interrupt 关键字与定义为返回 void 且没有参数的函数一同使用。中断函数的主体可以有局部变量,并且可以自由地使用栈或全局变量。例如:

```
__interrupt void int_handler()
{
    unsigned int flags;
    ...
}
```

名称 c_int00 是 c/c++ 的入口点。此名称是为系统复位中断而保留的。这个特殊的中断例程可初始化系统并调用 main() 函数。因为它没有调用方,所以 c int00 不保存任何寄存器。

备注

Hwi 对象和 __interrupt 关键字:将 SYS/BIOS Hwi 对象与 C 函数一同使用时,不得使用 __interrupt 关键字。Hwi_enter/Hwi_exit 宏命令和 Hwi 调度程序已经包含此功能;使用 C 修饰符可能导致出现不希望的冲突。



C/C++ 语言实现 www.ti.com.cn

6.5.4 restrict 关键字

为了帮助编译器确定内存依赖关系,可以使用 restrict 关键字来限定指针、引用或数组。restrict 关键字是一个类型限定符,可以应用于指针、引用和数组。使用它表示用户保证,在指针声明的范围内,指向的对象只能由该指针访问。任何违反此保证的行为都会导致程序未定义。这种做法可以帮助编译器优化代码的某些部分,因为这样可以更加轻松地确定别名信息。

"restrict"关键字是一个 C99 关键字,在严格的 ANSI C89 模式下不被接受。如果必须使用严格的 ANSI C89 模式,请使用"restrict"关键字。请参阅节 6.14。

以下示例使用 restrict 关键字来告诉编译器,永远不会使用指向存储器中重叠对象的指针 a 和 b 来调用函数 func1。您承诺通过 a 和 b 进行访问永远不会发生冲突;因此,通过一个指针进行的写入操作不能影响通过任何其他指针进行的读取操作。ANSI/ISO C 标准的 1999 版本中描述了 restrict 关键字的精确语义。

```
void func1(int * restrict a, int * restrict b)
{
   /* func1's code here */
}
```

以下示例在将数组传递给函数时使用 restrict 关键字。在这里,数组 c 和 d 不得重叠,c 和 d 也不得指向同一数组。

```
void func2(int c[restrict], int d[restrict])
{
  int i;
  for(i = 0; i < 64; i++)
  {
    c[i] += d[i];
    d[i] += 1;
  }
}</pre>
```

目前,restrict 关键字仅对 FPU 目标有用。对于非 FPU 目标,则会忽略 restrict 关键字。

6.5.5 volatile 关键字

C/C++ 编译器在所有模式下都支持 *volatile* 关键字,但 。此外,在 C89、C99、C11 和 C++ 的宽松 ANSI 模式下支持 volatile 关键字。

volatile 关键字指示编译器如何访问变量,这要求编译器不得投机取巧地优化涉及该变量的表达式。例如,外部程序、中断、另一个线程或外围设备也以访问该变量。

编译器会使用数据流分析来确定访问是否合法,从而尽可能消除冗余的存储器访问。不过,一些存储器访问可能在编译器未看到的方面比较特殊,在这类情况下,您应当使用 volatile 关键字来防止编译器优化掉某些重要内容。对于已声明为 volatile 的变量,编译器不会优化掉对该变量的任何访问。volatile 读取和写入的次数将与 C/C++ 代码中的完全相同,不多不少而且顺序也完全相同。

任何可能由明显程序控制流程外部的事物(例如中断服务例程)进行修改的变量必须声明为 volatile。这会告诉编译器,中断函数可能会随时修改该值,因此编译器不应执行会更改该变量的编号或访问顺序的优化。这就是 volatile 关键字的主要用途。在下述示例中,循环旨在等待位置被读取为 0xFF :

```
unsigned int *ctrl;
while (*ctrl !=0xFF);
```

不过,在此示例中,*ctrl 是循环不变量表达式,因此循环会优化为单个存储器读取。若要获取所需结果,应将 ctrl 定义为:

```
volatile unsigned int *ctrl;
```

其中,*ctrl 指针旨在引用一个硬件位置,例如中断标志。

访问表示存储器映射外围设备的存储器位置时,也必须使用 volatile 关键字。此类存储器位置可能会以编译器无 法预测的方式更改值。这些位置可能会在被访问时、或者当其他存储器位置被访问时或者出现某些信号时发生改 变。

在调用 setjmp 的函数中,如果局部变量的值需要在发生 longjmp 时保持有效,则 volatile 也必须用于局部变量。

```
#include <stdlib.h>
jmp_buf context;
void function()
{
    volatile int x = 3;
    switch(setjmp(context))
    {
        case 0: setup(); break;
        default:
        {
             /* 只有在 longjmp 发生时才到达此步。因为 x 的生命周期在 setjmp 之前开始并持续至 longjmp, C 标准要求将
        x 声明为 "volatile"。*/
            printf("x == %d\n", x);
            break;
        }
    }
}
```

如果存储器映射配置为单个统一空间,则可以使用 --unified_memory 选项;此选项允许编译器可以为大多数 memcpy 调用和结构赋值生成更高效的指令。即使在统一存储器时,一些外设的存储器以及一些与这些外设关联 的 RAM 都只在数据存储器中分配。 如果启用了 --unified_memory,您可以通过将这些符号声明为 volatile,阻止程序通过存储器地址访问特定的符号。

6.6 C++ 异常处理

编译器支持根据 ANSI/ISO 14882 C++ 标准定义的 C++ 异常处理功能。请参阅由 Bjarne Stroustrup 编写的 《C++ 编程语言》第三版。编译器的 --exceptions 选项启用异常处理功能。编译器的默认设置是不支持异常处理。

若要在异常下正常工作,应用程序中的所有 C++ 文件都必须使用 --exceptions 选项进行编译,而不管该文件中是 否存在异常。混合使用启用了异常和禁用了异常的目标文件和库可能导致未定义的行为。

异常处理需要在运行时支持库中得到支持,该库以启用异常和禁用异常的形式提供;您必须使用正确的表单链接。使用自动选择库(默认)选项时,链接器会自动选择正确的库,请参阅节 4.3.1.1。如果手动选择库,并且启用异常,则必须使用名称中包含 eh 的运行时支持库。

使用 --exceptions 选项会导致编译器插入异常处理代码。这段代码会增加程序的大小。也会略微增加。COFF ABI 尤其如此。

有关运行时库的详细信息,请参阅节8.1。



6.7 寄存器变量和参数

C/C++ 编译器对寄存器变量(用 register 关键字定义的变量)的处理方式不同,具体取决于您是否使用 -- opt_level (-O) 选项。

• 进行优化的编译

编译器会忽略任何寄存器定义,并使用能够充分利用寄存器的算法将寄存器分配给变量和临时值。

• 不进行优化的编译

如果您使用 register 关键字,则可以建议将变量作为分配到寄存器的候选对象。编译器使用与分配寄存器变量时所用的同一组寄存器来分配临时表达式结果。

编译器尝试遵守所有寄存器定义。如果编译器将合适的寄存器耗尽,它会通过将寄存器内容移动到存储器来释放 寄存器。如果您将太多对象定义为寄存器变量,则会限制编译器具有的用于临时表达式结果的寄存器数量。此限 制会导致寄存器内容过多地移动到存储器中。

任何具有标量类型(整数、浮点或指针)的对象都可以被定义为寄存器变量。对于其他类型的对象(例如数组),将忽略寄存器指示符。

寄存器存储类对参数和局部变量都有意义。通常,在函数中,一些参数会被复制到堆栈上的某个位置,并在函数 体内的这个位置被引用。编译器将寄存器参数复制到寄存器而不是堆栈中,从而加快对函数内参数的访问。

有关寄存器惯例的更多信息,请参阅节 7.2。

6.8 asm 语句

C/C++ 编译器可以将汇编语言指令或指示直接嵌入到编译器的汇编语言输出中。此功能是对 C/C++ 语言的扩展,通过 __asm 关键字来实现。__asm 关键字提供了对 C/C++ 无法提供的硬件功能的访问。

除了在严格 ANSI C 模式中,也可以使用备用关键字"asm"。该关键字可以在宽松 C 和 C++ 模式下使用。

使用 asm 在语法上是调用名为 asm 的函数,其带有一个字符串常量参数:

_asm(" assembler text ");

编译器将参数字符串直接复制到输出文件中。汇编器文本必须用双引号括起来。所有常用的字符串转义码都保留 其定义。例如,可插入包含引号的 .byte 指令,如下所示:

asm("STR: .byte \"abc\"");

naked 函数属性可用于识别使用 asm 语句写为嵌入式汇编函数的函数。请参阅节 6.15.2。

插入的代码必须是合法的汇编语言语句。与所有汇编语言语句一样,引号内的代码行必须以标签、空格、制表符 或注释(星号或分号)开头。编译器不检查字符串;如果有错误,汇编器会检测到错误。有关汇编语言语句的更 多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

__asm 语句不遵循普通 C/C++ 语句的语法限制。每个语句都可以显示为语句或声明,甚至在块之外。这对于在编译模块的最开始插入指令非常有用。

__asm 语句不提供任何引用局部变量的方法。如果汇编代码需要引用局部变量,则需要在汇编代码中编写整个函数。

如需更多信息,请参阅节 7.5.5。



备注

避免使用 asm 语句破坏 C/C++ 环境

注意请勿使用 __asm 语句破坏 C/C++ 环境。编译器不会检查插入的指令。在 C/C++ 代码中插入跳转指令和标签可能会导致在插入的代码中或其周围操作的变量产生不可预测的结果。更改段或以其他方式影响汇编环境的指令也可能会造成很多麻烦。

在使用 __asm 语句进行优化时需谨慎。尽管编译器无法删除 __asm 语句,但会大规模重新排列它们附近的代码,并导致不期望的结果。

备注

对 RPT 指令使用单条 asm 语句

添加 C28x RPT 指令时,请勿对 RPT 和重复指令使用单独的 asm 语句。编译器可以在 asm 指令之间插入调试指令,而汇编器不允许在 RPT 和重复指令之间插入任何指令。例如,如需插入 RPT MAC 指令,请使用以下命令:

asm("\tRPT #10\n\t||MAC P, *XAR4++, *XAR7++");



6.9 pragma 指令

以下 pragma 指令告知编译器如何处理某个函数、对象或代码段。

- CALLS(请参阅节 6.9.1)
- CLINK(请参阅节 6.9.2)
- CODE ALIGN (请参阅节 6.9.3)
- CODE SECTION(请参阅节 6.9.4)
- DATA ALIGN(请参阅节 6.9.5)
- DATA SECTION (请参阅节 6.9.6)
- diag_suppress、diag_remark、diag_warning、diag_error、diag_default、diag_push、diag_pop(请参阅节 6.9.7)
- FAST FUNC CALL(请参阅节 6.9.8)
- FORCEINLINE (请参阅节 6.9.9)
- FORCEINLINE RECURSIVE (请参阅节 6.9.10)
- FUNC ALWAYS INLINE (请参阅节 6.9.11)
- FUNC CANNOT INLINE (请参阅节 6.9.12)
- FUNC EXT CALLED (请参阅节 6.9.13)
- FUNCTION OPTIONS(请参阅节 6.9.14)
- INTERRUPT(请参阅节 6.9.15)
- LOCATION(请参阅节 6.9.16)
- MUST_ITERATE(请参阅节 6.9.17)
- NOINIT (请参阅节 6.9.18)
- NOINLINE(请参阅节 6.9.19)
- NO HOOKS(请参阅节 6.9.20)
- once (请参阅节 6.9.21)
- PERSISTENT (请参阅节 6.9.18)
- RETAIN (请参阅节 6.9.22)
- SET CODE SECTION (请参阅节 6.9.23)
- SET DATA SECTION (请参阅节 6.9.23)
- UNROLL(请参阅节 6.9.24)
- WEAK(请参阅节 6.9.25)

不能在函数主体内定义或声明参数 *func* 和 *symbol*。必须在函数主体之外指定 pragma,并且 pragma 规范必须出现在对 func 或 symbol 参数的任何声明、定义或引用之前。如果不遵守这些规则,编译器会发出警告并可能忽略 pragma。

对于应用于函数或符号的 pragma,C 和 C++ 的语法不同。

- 在 C 语言中,必须提供要将 pragma 作为第一个参数应用的对象或函数的名称。操作的实体是指定的,因此 C 语言中的 pragma 可能与该实体的定义相距一段距离。
- 在 C++ 中,pragma 具有定向性。它们不会将操作的实体命名为参数,而是作用于在 pragma 之后定义的下一个实体。

6.9.1 CALLS Pragma

CALLS pragma 指定一组可以从指定调用函数间接调用的函数。

编译器使用 CALLS pragma 在目标文件中嵌入有关间接调用的调试信息。对进行间接调用的函数使用 CALLS pragma,可以在计算此类函数的 inclusive 栈大小时包括此类间接调用。更多有关生成函数栈使用信息的信息,请 参阅《*TMS320C28x 汇编语言工具用户指南*》中的"调用目标文件显示实用程序"部分。

CALLS pragma 可以位于调用函数的定义或声明之前。在 C 语言中,pragma 必须至少有 2 个参数。第一个参数是调用函数,后面至少有一个将从调用函数间接调用的函数。在 C++ 语言中,pragma 应用于所声明或定义的下一个函数,并且 pragma 必须至少有一个参数。

C 语言中 CALLS pragma 的语法如下所示。这表明 calling function 可以通过 function n 间接调用 function 1。

#pragma CALLS (calling_function, function_1, function_2, ..., function_n)



C++ 中 CALLS pragma 的语法是:

#pragma CALLS (function 1 mangled name, ..., function n mangled name)

注意,在 C++ 语言中,CALLS pragma 的参数必须是可从调用函数间接调用的函数的全名。

GCC 样式的"调用"函数属性(请参阅节 6.15.2)具有与 CALLS pragma 相同的效果,语法如下:

attribute ((calls("function 1", "function 2", ..., "function n")))

6.9.2 CLINK Pragma

备注

CLINK pragma 用于 COFF 模式。在 EABI 模式下使用时没有效果,因为默认情况下启用了条件链接。

CLINK pragma 可以应用于代码符号或数据符号。它会导致在包含符号定义的段中生成 .clink 指令。.clink 指令告诉链接器在条件链接过程中段有资格被删除。因此,如果段未被正在编译和链接的应用中的任何其他段引用,它将不会包含在生成的输出文件中。

C 中 pragma 的语法为:

#pragma CLINK (symbol)

C++ 中 pragma 的语法为:

#pragma CLINK

RETAIN pragma 与 CLINK pragma 的效果相反。请参阅节 6.9.22 了解更多详细信息。

6.9.3 CODE ALIGN Pragma

CODE_ALIGN pragma 沿指定的对齐方式对齐 *func*。对齐 *constant* 必须是 2 的幂。如果要在某个边界上启动函数,CODE ALIGN pragma 会非常有用。

CODE ALIGN pragma 与使用 GCC 样式的 aligned 函数属性的效果相同。请参阅节 6.15.2。

C 中 pragma 的语法为:

#pragma CODE_ALIGN (func , constant)

C++ 中 pragma 的语法为:

#pragma CODE_ALIGN (constant)



6.9.4 CODE_SECTION Pragma

CODE_SECTION pragma 在一个名为 section name 的段中,为 C 中的 symbol 或在 C++ 中声明的下一个 symbol 分配空间。如果要将代码对象链接到与 .text 段分开的区域,CODE_SECTION pragma 会非常有用。CODE_SECTION pragma 具有与使用 GCC 样式 section 函数属性相同的效果。请参阅节 6.15.2。

C 中 pragma 的语法为:

```
#pragma CODE_SECTION ( symbol , " section name ")
```

C++ 中 pragma 的语法为:

```
#pragma CODE_SECTION (" section name ")
```

以下示例演示了 CODE_SECTION pragma 的用法。

在 C 中使用 CODE_SECTION Pragma

```
char bufferA[80];
char bufferB[80];
#pragma CODE_SECTION(funcA, "codeA")
char funcA(int i);
char funcB(int i);
void main()
{
    char c;
    c = funcA(1);
    c = funcB(2);
}
char funcA (int i)
{
    return bufferA[i];
}
char funcB (int j)
{
    return bufferB[j];
}
```

以下示例 C 代码将生成下列汇编代码:

```
.sect ".text"
;* FNAME: _main
                                 FR SIZE: 2
; *
; * FUNCTION ENVIRONMENT
; * FUNCTION PROPERTIES
                        O Parameter, 1 Auto, O SOE
: main:
           SP,#2
AL,#1
#_funcA
      ADDB
                         ; |12|
; |12|
      MOVB
           ; call occurs [#_funcA]; |12|
      MOV
      MOV *-SP[1],AL ; |12|

MOVB AL,#1 ; |13|

LCR #_funcB ; |13|
           MOV *-SP[1],AL ; |13|
SUBB SP,#2
      LRETR
      ; return occurs
;* FNAME: _funcA
                          FR SIZE: 1
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
                      0 Parameter, 1 Auto, 0 SOE
;***********************************
_funcA:
      ADDB SP,#1
MOV *-SP[1],AL
      MOVZ AR6,*-SP[1], AL ; |17|
MOVZ AR6,*-SP[1] ; |18|
ADD AR6,#_bufferA ; |18|
SUBB SP,#1 ; |18|
MOV AL,*+XAR6[0] ; |18|
LRETA
      ;return occurs
       .sect ".text"
;* FNAME: _funcB
                                 FR SIZE: 1
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
                        O Parameter, 1 Auto, O SOE
;**************
_funcB:
           SP,#1
*-SP[1],AL ; |22|
AR6,*-SP[1] ; |23|
AR6,#_bufferB ; |23|
SP,#1 ; |23|
AL,*+XAR6[0] ; |23|
      ADDB
      MOV
      MOVZ
      ADD
      SUBB
      MOV
      LRETR
      ;return occurs
```



6.9.5 DATA_ALIGN Pragma

DATA_ALIGN pragma 将 C 中的 *symbol* 或在 C++ 中声明的下一个 symbol 对齐到对齐边界。对齐边界是 symbol 的默认对齐值或 *constant* 值中的最大值(以字节为单位)。常数必须是 2 的幂。最大对齐为 32768。

DATA ALIGN pragma 不能用于减少对象的自然对齐。

使用 DATA_ALIGN pragma 与使用 GCC 样式 aligned 变量属性具有相同的效果。请参阅节 6.15.4。

C 中 pragma 的语法为:

```
#pragma DATA_ALIGN ( symbol , constant )
```

C++ 中 pragma 的语法为:

```
#pragma DATA_ALIGN ( constant )
```

6.9.6 DATA SECTION Pragma

DATA_SECTION pragma 在一个名为 *section name* 的段中,为 C 中的 *symbol* 或在 C++ 中声明的下一个 symbol 分配空间。如要将数据对象链接至一个独立于 .ebss or .bss 段的区域,此 pragma 很有用。

使用 DATA SECTION pragma 与使用 GCC 样式的 section 变量属性的效果相同。请参阅节 6.15.4。

C 中 pragma 的语法为:

```
#pragma DATA_SECTION ( symbol , " section name ")
```

C++ 中 pragma 的语法为:

```
#pragma DATA_SECTION (" section name ")
```

示例 6-1 到示例 6-3 演示了 DATA_SECTION pragma 的用法。

示例 6-1. 使用 DATA_SECTION Pragma C 源文件

```
#pragma DATA_SECTION(bufferB, "my_sect")
char bufferA[512];
char bufferB[512];
```

示例 6-2. 使用 DATA SECTION Pragma C++ 源文件

```
char bufferA[512];
#pragma DATA_SECTION("my_sect")
char bufferB[512];
```

示例 6-3. 使用 DATA SECTION Pragma 汇编源文件

```
.global _bufferA
.ebss _bufferA,512,4
.global _bufferB
_bufferB: .usect "my_sect",512,4
```

6.9.7 诊断消息 Pragma

下述 pragma 可用于控制诊断消息,其方法与相应的命令行选项相同:

Pragma	选项	说明
diag_suppress num	-pds=num[, num ₂ , num ₃]	抑制诊断 num
diag_remark <i>num</i>	-pdsr=num[, num ₂ , num ₃]	将诊断 num 视为备注
diag_warning <i>num</i>	-pdsw= $num[, num_2, num_3]$	将诊断 num 视为警告
diag_error num	-pdse=num[, num ₂ , num ₃]	将诊断 num 视为错误
diag_default <i>num</i>	不适用	使用诊断的默认严重性
diag_push	不适用	推送当前诊断严重性状态以将其存储起来以备后用。
diag_pop	不适用	弹出与 #pragma diag_push 一同存储的最新诊断严重性状态作为当前设置。

在 C 语言中, diag_suppress、diag_remark、diag_warning 和 diag_error pragmas 的语法为:

```
#pragma diag_ xxx [=]num[, num<sub>2</sub>, num<sub>3</sub>...]
```

请注意,这些 pragma 的名称是小写的。

使用错误号或错误标记名称指定受影响的诊断 (*num*)。等号 (=) 是可选的。任何诊断都可以被覆盖为错误,但只有严重性为任意错误或以下的诊断消息才能将其严重性降低为警告或以下,或被抑制。diag_default pragma 用于将诊断的严重性返回到发出任何 pragma 之前有效的诊断(即,由任何命令行选项修改的消息的正常严重性)。

使用-pden 命令行选项时,诊断标识符编号将与消息一同输出。

6.9.8 FAST FUNC CALL Pragma

当应用于函数时,FAST_FUNC_CALL pragma 会生成一条 TMS320C28x FFC 指令来调用函数,而不是 CALL 指令。有关 FFC 指令的更多详细信息,请参阅《*TMS320C28x DSP CPU 和指令集用户指南*》。

C 中 pragma 的语法为:

```
#pragma FAST_FUNC_CALL ( func )
```

C++ 中 pragma 的语法为:

```
#pragma FAST_FUNC_CALL ( func )
```

FAST_FUNC_CALL pragma 应仅应用于对随 LB *XAR7 指令返回的汇编函数的调用。有关组合 C/C++ 和汇编代码的信息,请参阅节 7.5.1。

此 pragma 应仅应用于汇编函数,因此如果编译器在文件作用域中找到 *func* 的定义,它将发出警告并忽略该 pragma。

以下示例演示了 FAST FUNC CALL pragma 的用法。

使用 FAST FUNC CALL Pragma 汇编函数

```
_add_long:
ADD ACC, *-SP[2]
LB *XAR7
```

使用 FAST_FUNC_CALL Pragma C 源文件

```
#pragma FAST_FUNC_CALL (add_long)
long add_long(long, long);
void foo()
{
   long x, y;
   x = 0xffff;
   y = 0xff;
   y = add_long(x, y);
}
```



生成的汇编文件

```
;* FNAME: foo
                                    FR SIZE:
;* FUNCTION ENVIRONMENT
; * FUNCTION PROPERTIES
                           2 Parameter, 4 Auto, 0 SOE
; * * *
_foo:
       ADDB
               SP,#6
              ACC, #255
       MOVB
               XAR6,#65535
       MOVI
                                    ; |8|
                *-SP[6],ACC
       MOVL
               *-SP[2],ACC
                                    ; |10|
       MOVI.
               *-SP[4],XAR6
                                   ; |8|
       MOVL
       MOVL
              ACC, *-SP[4]
                                   ; |10|
       FFC XAR7, #_add_long; call occurs [#_add_long]
                                   ; |10|
                                   ; |10|
       MOVL
                *-SP[6],ACC
                                    ; |10|
       SUBB
               SP,#6
       LRETR
       ; return occurs
```

6.9.9 FORCEINLINE Pragma

FORCEINLINE pragma 可以放置在语句前,以强制将该语句中的任何函数调用内联。它对相同函数的其他调用没有影响。

编译器仅在合法内联函数的情况下内联函数。如果使用 --opt_level=off 选项调用编译器,则函数不会内联。即使函数未使用 inline 关键字进行声明,也可以内联函数。即使未使用任何 --opt_level 命令行选项来调用编译器,函数也可以内联。

此 pragma 在 C/C++ 中的语法为:

```
#pragma FORCEINLINE
```

例如,在下面的示例中,mytest() 和 getname() 函数是内联函数,而 error() 函数不是内联函数。

```
#pragma FORCEINLINE
if (!mytest(getname(myvar))) {
    error();
}
```

在调用 error() 之前放置 FORCEINLINE pragma 将内联该函数,但不会内联其他函数。

如需了解影响内联的命令行选项、pragma 和关键字之间的交互作用,请参阅节 2.11。

请注意,FORCEINLINE、FORCEINLINE_RECURSIVE 和 NOINLINE pragma 只影响 pragma 后面的 C/C++ 语句。FUNC_ALWAYS_INLINE 和 FUNC_CANNOT_INLINE pragma 影响整个函数。

6.9.10 FORCEINLINE RECURSIVE Pragma

FORCEINLINE_RECURSIVE 可以放置在语句前,以强制在该语句中进行的任何函数调用与从这些函数进行的任何调用一起内联。也就是说,在语句中不可见但作为语句结果被调用的调用将被内联。

此 pragma 在 C/C++ 中的语法为:

```
#pragma FORCEINLINE_RECURSIVE
```

有关影响内联的命令行选项、pragma 和关键字之间的交互信息,请参阅节 2.11。

6.9.11 FUNC_ALWAYS_INLINE Pragma

FUNC_ALWAYS_INLINE pragma 指示编译器始终内联命名函数。



编译器仅在内联函数是合法的情况下内联函数。如果使用 --opt_level=off 选项来调用编译器,则绝不会内联函数。即使函数未使用 inline 关键字进行声明,也可以内联函数。即使未使用任何 --opt_level 命令行选项来调用编译器,也可以内联函数。有关各种类型的内联之间交互的详细信息,请参阅节 2.11。

此 pragma 必须出现在针对要内联的函数进行的任何声明或引用之前。在 C 语言中,参数 func 是将被内联的函数名称。在 C++ 中,pragma 适用于下一个声明的函数。

FUNC_ALWAYS_INLINE pragma 与使用 GCC 样式 always inline 的函数的效果相同。请参阅节 6.15.2。

C 中 pragma 的语法为:

```
#pragma FUNC_ALWAYS_INLINE (func)
```

C++ 中 pragma 的语法为:

```
#pragma FUNC ALWAYS INLINE
```

下述示例使用此 pragma:

```
#pragma FUNC_ALWAYS_INLINE(functionThatMustGetInlined)
static inline void functionThatMustGetInlined(void) {
   P1OUT |= 0x01;
   P1OUT &= ~0x01;
}
```

备注

谨慎使用 FUNC_ALWAYS_INLINE Pragma

FUNC_ALWAYS_INLINE pragma 会覆盖编译器的内联决策。过度使用此 pragma 会导致编译时间或内存使用量增加,可能会耗尽所有可用存储器,并导致编译工具失效。

6.9.12 FUNC CANNOT INLINE Pragma

FUNC_CANNOT_INLINE pragma 指示编译器命名函数不能内联展开。使用此 pragma 命名的任何函数都会覆盖 您以任何其他方式指定的任何内联,例如使用内联关键字。自动内联也会被此 pragma 覆盖;请参阅节 2.11。

此 pragma 必须出现在要保留的函数的任何声明或引用之前。在 C 语言中,参数 *func* 是不能内联的函数名。在 C++ 中,pragma 应用于所声明的下一个函数。

FUNC CANNOT INLINE pragma 具有与使用 GCC 样式 noinline 函数属性相同的效果。请参阅节 6.15.2。

C 中 pragma 的语法为:

#pragma FUNC_CANNOT_INLINE (func)

C++ 中 pragma 的语法为:

#pragma FUNC_CANNOT_INLINE

6.9.13 FUNC EXT CALLED Pragma

使用 --program_level_compile 选项时,编译器使用程序级优化。使用这种类型的优化时,编译器将删除 main() 未直接或间接调用的任何函数。您的 C/C++ 函数可能而不是通过 main() 调用。

FUNC_EXT_CALLED pragma 指定优化器应保留这些 C 函数或这些 C/C++ 函数调用的任何函数。这些函数充当 C/C++ 的入口点。此 pragma 必须出现在针对要保留的函数进行的任何声明或引用之前。在 C 语言中,参数 func 是要保留的函数名。在 C++ 中,pragma 适用于下一个声明的函数。

C 中 pragma 的语法为:

```
#pragma FUNC_EXT_CALLED (func)
```



C++ 中 pragma 的语法为:

#pragma FUNC_EXT_CALLED

除了为 C/C++ 程序系统复位中断预留的名称 _c_int00 之外,中断的名称(*func* 参数)无需遵循命名惯例。 使用程序级优化时,可能需要使用 FUNC EXT CALLED pragma 和某些选项。请参阅节 3.4.2。

6.9.14 FUNCTION_OPTIONS Pragma

FUNCTION OPTIONS pragma 允许使用附加的命令行编译器选项在 C 或 C++ 文件中编译特定的函数。受影响 的函数将被编译,就像指定的选项列表出现在所有其他编译器选项之后的命令行上一样。在 C 语言中,pragma 应用于指定的函数。在 C++ 语言中,pragma 应用于下一个函数。

C 中 pragma 的语法为:

#pragma FUNCTION OPTIONS (func, "additional options")

C++ 中 pragma 的语法为:

#pragma FUNCTION_OPTIONS(" additional options ")

此 pragma 支持的选项包括 --opt_level、--auto_inline、--code_state、--opt_for_space 和 --opt_for_speed。

为了将 --opt level 和 --auto inline 与 FUNCTION OPTIONS pragma 一同使用,必须在某种 优化级别(即至少 --opt level=0)调用编译器。如果 --opt level=off,则忽略 FUNCTION OPTIONS pragma。FUNCTION OPTIONS pragma 不能用于完全禁用编译函数的优化器;可以指定的最低优化级别是 -opt level=0。

6.9.15 INTERRUPT Pragma

借助 INTERRUPT pragma,您可以使用 C 代码来直接处理中断。在 C 语言中,参数 *func* 是函数的名称。在 C++ 中,pragma 应用于下一个声明的函数。

C 中 pragma 的语法为:

#pragma INTERRUPT (func)

C++ 中 pragma 的语法为:

#pragma INTERRUPT

void func (void)

GCC 中断属性具有与 INTERRUPT pragma 相同的效果,语法如下所示。请注意,该中断属性可以放在函数的定 义或其声明之前。

attribute ((interrupt)) void func (void)

FPU 上有两种类型的中断,即高优先级中断 (HPI) 和低优先级中断 (LPI)。高优先级中断执行快速上下文保存操作 并无法进行嵌套。低优先级中断与正常的 C28x 中断相似并可以进行嵌套。可以通过在 interrupt pragma 中使用可 选的第二个参数来指定中断类型。C 中 pragma 的语法为:

#pragma INTERRUPT (func , {HPI|LPI})

C++ 中 pragma 的语法为:

#pragma INTERRUPT ({HPI|LPI})

GCC 中断属性具有与 INTERRUPT pragma 相同的效果,语法如下所示:



```
__attribute__((interrupt( "HPI"|"LPI" ))) void func ( void ) { ...}
```

在 FPU 上,如果未指定中断优先级,则假定为 LPI。中断关键字中指定的中断也默认为 LPI。

CLA 中断和 CLA2 后台任务可以通过中断属性或 INTERRUPT pragma 来创建。例如,下述两个都可以与 CLA 中断搭配使用:

```
__attribute__((interrupt))
void interrupt_name(void) {...}
#pragma INTERRUPT(interrupt_name);
void interrupt_name(void) {...}
```

下述两个示例都创建了一个 CLA2 后台仟务:

```
__attribute__((interrupt("BACKGROUND")))
void task name(void) {...}
#pragma INTERRUPT(task_name, "BACKGROUND");
void task_name(void) {...}
```

备注

Hwi 对象和 INTERRUPT Pragma:当将 SYS/BIOS Hwi 对象与 C 函数一同使用时,不得使用 INTERRUPT pragma。Hwi_enter/Hwi_exit 宏命令和 Hwi 调度程序都包含此功能,并且使用 C 修饰符会导致出现负面结果。

6.9.16 LOCATION Pragma

该编译器支持在源代码级别上指定变量的运行时地址,可通过使用 LOCATION pragma 或 GCC 样式的位置属性来实现。LOCATION pragma 与使用 GCC 样式 的 location 函数属性的效果相同。请参阅节 6.15.2。

备注

此 pragma 仅在与 EABI 搭配使用时受支持。不支持与 COFF ABI 搭配使用。

C 中 pragma 的语法为:

```
#pragma LOCATION( x , address )
int x
```

这两个 pragma 在 C++ 语言中的语法为:

```
#pragma LOCATION( address )
int x
```

GCC 样式属性(请参阅节 6.15.4)的语法为:

```
int x __attribute__((location( address )))
```

NOINIT pragma 可与 LOCATION pragma 结合使用以将变量映射到特定的存储器位置;请参阅节 6.9.18。

6.9.17 MUST_ITERATE Pragma

MUST_ITERATE pragma 为编译器指定循环的某些属性。使用此 pragma,即表示向编译器保证循环会执行特定的次数或在指定范围内执行多次。

只要向循环应用 UNROLL pragma,则应向同一循环应用 MUST_ITERATE。对于循环,MUST_ITERATE pragma 的第三个参数 multiple 最为重要,并且始终应该指定。



另外,应当尽可能多地向任何其他循环应用 MUST_ITERATE pragma。这是因为通过该 pragma 提供的信息(尤其是最小迭代次数)能够帮助编译器选择最优循环和循环变换(即嵌套循环变换)。此外,该 pragma 还可帮助编译器缩减代码大小。

MUST_ITERATE pragma 与其适用的 for、while 或 do-while 循环之间不能包含任何语句。不过,MUST_ITERATE pragma 与相应循环之间可以存在 UNROLL 等其他 pragma。

6.9.17.1 MUST ITERATE Pragma 语法

该 pragma 的 C 和 C++ 语法为:

```
#pragma MUST_ITERATE ( min, max, multiple )
```

对应属性的 C++ 语法如下所示。没有可用的 C 属性语法。

```
[[TI::must_iterate( min, max, multiple )]]
```

参数 min 和 max 是由程序员保证的最小和最大行程计数。行程计数是指循环迭代的次数。循环的行程计数必须能够被 multiple 整除。所有参数都是可选的。例如,如果行程计数可以为 5 或更大值,那么您可以按如下所示指定参数列表:

```
#pragma MUST_ITERATE(5)
```

不过,如果行程计数可以为 5 的任何非零倍数,该 pragma 会类似如下:

```
#pragma MUST_ITERATE(5, , 5) /* 请注意 max 的空白字段 */
```

有时为了让编译器展开,需要提供 min 和 multiple。当编译器无法轻松地确定循环要执行的迭代次数(即循环具有复杂的退出条件)时,尤其如此。

通过 MUST_ITERATE pragma 指定 multiple 时,如果行程计数不能被 multiple 整除,程序的结果会为 undefined。另外,如果行程计数小于指定的最小值或大于指定的最大值,程序的结果也会是 undefined。

如果未指定 min,则会使用 0。如果未指定 max,则会使用可能的最大值。如果为同一循环指定了多个 MUST_ITERATE pragma,则会使用最小的 max 和最大的 min。

下述示例使用 must iterate C++ 属性语法:

```
void myFunc (int *a, int *b, int * restrict c, int n)
{
    ...
    [[TI::must_iterate(32, 1024, 16)]]
    for (int i = 0; i < n; i++)
    {
        c[i] = a[i] + b[i];
    }
    ...
}</pre>
```

6.9.17.2 使用 MUST ITERATE 扩展编译器对循环的了解

通过使用 MUST_ITERATE pragma,可以保证循环执行一定的次数。下述示例会告知编译器,循环保证可以正好运行 10 次:

```
#pragma MUST_ITERATE(10,10)
for(i = 0; i < trip_count; i++) { ...</pre>
```

在此示例中,即使没有 pragma,编译器也尝试生成循环。但如果没有为这样的循环指定 MUST_ITERATE,编译器会生成代码绕过循环,以解决可能出现的 0 次迭代。利用 pragma 规范,编译器知道循环至少会迭代一次,可以消除循环绕过代码。

MUST_ITERATE 可用于指定循环计数的范围以及循环计数的系数。下述示例会告知编译器,循环执行 8 次到 48 次之间,trip count 变量是 8 的倍数 (8、16、24、32、40、48) 。倍数参数支持编译器展开循环。

```
#pragma MUST_ITERATE(8, 48, 8)
for(i = 0; i < trip_count; i++) { ...</pre>
```

对于具有复杂边界的循环,应考虑使用 MUST_ITERATE。在下述示例中,编译器不得不生成一个除法函数调用,以便在运行时确定所执行的迭代次数。

```
for(i2 = ipos[2]; i2 < 40; i2 += 5) { ...
```

编译器不会执行上述操作。在这种情况下,使用 MUST_ITERATE 指定循环始终执行八次,编译器将尝试生成循环:

```
#pragma MUST_ITERATE(8, 8)
for(i2 = ipos[2]; i2 < 40; i2 += 5) { ...</pre>
```

6.9.18 NOINIT 和 PERSISTENT Pragma

默认情况下,全局和静态变量均会初始化为 0。不过,在使用非易失性存储器的应用中,可能最好不要包含已被初始化的变量。Noinit 变量是在启动或复位时不会初始化为 0 的全局或静态变量。

备注

这些 pragma 仅在与 EABI 搭配使用时受支持。它们不支持与 COFF ABI 搭配使用。

可以使用 pragma 或变量属性将变量声明为 noinit 或 persistent。有关在声明中使用变量属性的信息,请参阅节6.15.4。

除是否在加载时进行初始化之外,Noinit 和 persistent 变量的作用完全相同。

- NOINIT pragma 只能与未初始化的变量搭配使用。其防止在复位时将此类变量设置为 0。其可以与 LOCATION pragma 结合使用来将变量映射到特定的存储器位置,例如存储器映射寄存器,从而免受意外写 λ。
- PERSISTENT pragma 只能与静态初始化的变量搭配使用。其防止在复位时初始化此类变量。Persistent 变量 禁用启动初始化功能;当加载代码时,这些变量被赋予一个初始值,但不会再次被初始化。

默认情况下,noinit 或 persistent 变量将分别置于名为 .TI.noinit 和 .TI.persistent 的字段中。这些字 段的位置由链接器命令文件控制。通常对于支持 FRAM 的器件,.TI.persistent 段置于 FRAM 中,.TI.noinit 段置 于 RAM 中。

备注

在非易失性 FRAM 存储器中使用这些 pragma 时,可以通过器件的存储器保护单元来保护存储器区域 免受意外写入。有些器件会默认启用存储器保护功能。有关存储器保护的信息,请参阅器件数据表。如 果启用了存储器保护单元,那么在修改变量前需要先禁用该功能。

如果您使用的是非易失性 RAM,则可以定义 persistent 变量,将其初始值 0 载入 RAM 中。该程序可以让该变量随时间推移而递增来用作计数器,并且该计数不会因为器件断电和重新启动而消失,因为该存储器为非易失性存储器并且引导例程不会将其初始化为 0。例如:

```
#pragma PERSISTENT(x)
#pragma location = 0xC200  // memory address in RAM
int x = 0;
void main() {
   run_init();
   while (1) {
      run_actions(x);
      _delay_cycles(1000000);
      x++;
```



}



这两个 pragma 在 C 语言中的语法为:

#pragma NOINIT (x)
int x ;
#pragma PERSISTENT (x)
int x = 10;

这两个 pragma 在 C++ 语言中的语法为:

#pragma NOINIT
int x;
#pragma PERSISTENT
int x =10;

GCC 属性的语法为:

int x __attribute__((noinit));
int x __attribute__((persistent)) = 0;

6.9.19 NOINLINE Pragma

NOINLINE pragma 可以放置在一条语句之前,用于防止该语句中所做的任何函数调用发生内联。该 pragma 对相同函数的其他调用则没有影响。

此 pragma 在 C/C++ 中的语法为:

#pragma NOINLINE

有关影响内联的命令行选项、pragma 和关键字之间的交互使用的信息,请参阅节 2.11。

6.9.20 NO_HOOKS Pragma

NO_HOOKS pragma 用于防止为一个函数而生成入口和出口钩子程序调用。

C 中 pragma 的语法为:

#pragma NO_HOOKS (func)

C++ 中 pragma 的语法为:

#pragma NO_HOOKS

有关入口和出口钩子程序的详细信息,请参阅节 2.14。



6.9.21 once Pragma

once pragma 指示如果已包含该头文件,则 C 预处理程序要忽略 #include 指令。例如,如果头文件包含结构定义等定义,并且这些定义执行超过一次时会导致编译错误,则可以使用此 pragma。

此 pragma 应该用在只应包含一次的头文件的开头部分。例如:

```
// hdr.h
#pragma once
#warn You will only see this message one time
struct foo
{
   int member;
};
```

此 pragma 不是 C 或 C++ 标准的一部分,但它在预处理指令中广泛受到支持。请注意,此 pragma 不能防止包含已复制到其他目录且包含相同内容的头文件。

6.9.22 RETAIN Pragma

RETAIN pragma 可以应用于代码或数据符号。

在 EABI 模式中,假定所有段都可以通过条件链接移除,此 pragma 会导致包含该符号定义的段中生成 .retain 指令。.retain 指令向链接器指示该段不符合在条件链接期间进行移除的条件。因此,不管正在编译和链接的应用程序中的其他段是否引用了该段,该段都会包含在链接的输出文件结果中。

在 COFF 模式下,假定所有段都不符合 移除的条件,RETAIN pragma 会阻止编译器为符号发出 .clink 指令。

RETAIN pragma 与使用 retain 函数或变量属性的效果相同。请分别参阅节 6.15.2 和节 6.15.4。

C 中 pragma 的语法为:

```
#pragma RETAIN ( symbol )
```

C++ 中 pragma 的语法为:

```
#pragma RETAIN
```

CLINK pragma 的效果与 RETAIN pragma 相反,并且只在 COFF 模式下使用。有关更多详细信息,请参阅节6.9.2。

6.9.23 SET_CODE_SECTION 和 SET_DATA_SECTION Pragma

这些 pragma 可用于为 pragma 下方的所有声明设置段。

这些 pragma 在 C/C++ 中的语法为:

```
#pragma SET_CODE_SECTION (" section name ")
```

```
#pragma SET DATA SECTION (" section name ")
```

在通过 SET_DATA_SECTION Pragma 设置段示例中,x 和 y 被置于 mydata 段中。若要将当前段复位为编译 器使用的默认段,则应该向该 pragma 传递空白参数。简单来说,该 pragma 就像是会为其下方的所有符号应用 CODE_SECTION 或 DATA_SECTION pragma。

通过 SET_DATA_SECTION Pragma 设置段

```
#pragma SET_DATA_SECTION("mydata")
int x;
int y;
#pragma SET_DATA_SECTION()
```

这些 pragma 会应用到声明和定义。如果应用到声明而不应用到定义,该 pragma 会在声明中处于活动状态,用于为该符号设置对应的段。下面我们举例说明:

通过 SET CODE SECTION Pragma 设置段

```
#pragma SET_CODE_SECTION("func1")
extern void func1();
#pragma SET_CODE_SECTION()
...
void func1() { ...}
```

在通过 SET_CODE_SECTION Pragma 设置段 示例中,func1 被置于 func1 段中。如果声明和定义中指定了相互冲突的段,则会发出诊断。

当前的 CODE_SECTION 和 DATA_SECTION pragma 以及 GCC 属性可用于覆盖 SET_CODE_SECTION 和 SET DATA SECTION pragma。例如:

覆盖 SET DATA SECTION 设置

```
#pragma DATA_SECTION(x, "x_data")
#pragma SET_DATA_SECTION("mydata")
int x;
int y;
#pragma SET_DATA_SECTION()
```

在覆盖 SET_DATA_SECTION 设置 示例中,x 被置于 x_data 中,而 y 被置于 mydata 中。这种情况下不会发出诊断。

这些 pragma 适用于 C 和 C++。在 C++ 中,会针对模板和隐式创建的对象(例如隐式构造函数和虚拟函数表格) 忽略这些 pragma。

如果使用 SET_DATA_SECTION pragma,其优先级会高于 --gen_data_subsections=on 选项。



6.9.24 UNROLL Pragma

UNROLL pragma 向编译器指定了循环应该展开的次数。必须调用优化器(使用 --opt_level=[1|2|3] 或者 -O1、-O2 或 -O3),该 pragma 指定的循环才会展开。编译器具有忽略此 pragma 的选项。

UNROLL pragma 与其适用的 for、while 或 do-while 循环之间不能包含任何语句。不过,UNROLL pragma 与相应循环之间可以存在 MUST_ITERATE 等其他 pragma。

C 和 C++ 中该 pragma 语法为:

#pragma UNROLL(n)

对应属性的 C++ 语法如下所示。不存在 C 属性语法。有关使用类似语法的示例,请参阅节 6.9.17.1。

[[Tl::unroll(n)]]

如果可以,编译器会展开该循环,使得原始循环存在 n 个副本。编译器仅在可以确定按 n 的倍数展开是安全的情况下才会展开。为了增加循环展开的几率,编译器需要知道一些属性:

- 循环的迭代次数必须为 n 的倍数。此信息可以通过 MUST ITERATE pragma 中的多个参数来向编译器指定。
- 循环的最小迭代次数
- 循环的最大迭代次数

编译器有时可以通过分析代码来自行获取此信息。不过,编译器有时可能对其假定过于保守,因此生成的代码会多于展开时所必需的代码。这也可能会导致完全不会展开。另外,如果用于确定循环何时应该退出的机制比较复杂,编译器可能无法确定循环的这些属性。在这些情况下,您必须通过使用 MUST_ITERATE pragma 告知编译器循环的属性。

指定 #pragma UNROLL(1) 会让循环不展开。在这种情况下,也不会执行自动循环展开。

如果为同一循环指定了多个 UNROLL pragma,则具体使用哪个 pragma(若有)为未定义。

6.9.25 WEAK Pragma

WEAK pragma 用于针对符号提供弱绑定。

备注

此 pragma 仅在与 EABI 搭配使用时受支持。不支持与 COFF ABI 搭配使用。

C 中 pragma 的语法为:

#pragma WEAK (symbol)

C++ 中 pragma 的语法为:

#pragma WEAK



如果 *symbol* 为引用,WEAK pragma 会使它成为弱引用;如果为定义,则会使它成为弱定义。符号可以是数据或函数变量。实际上,未解析的弱*引用* 不会导致链接器错误,在运行时也没有任何效果。以下适用于弱引用:

- 不会搜索库来解析弱引用。弱引用保持未解析状态并不是错误。
- 在链接期间,未定义弱引用的值为:
 - 零(如果重定位类型为绝对地址)
 - 位置地址(如果重定位类型为 PC 相对地址)
 - 标称基地址的地址(如果重定位类型为基址相对地址)

弱*定义* 不会更改从库中选择目标文件所遵循的规则。不过,如果链接集同时包含弱定义和非弱定义,则始终会使 用非弱定义。

WEAK pragma 具有与使用 weak 函数或变量属性相同的效果。请分别参阅节 6.15.2 和节 6.15.4。

6.10 _Pragma 运算符

C28x C/C++ 编译器支持 C99 预处理器 _Pragma() 运算符。此预处理器运算符类似于 #pragma 指令。但是,Pragma 可用于预处理宏命令 (#defines)。

运算符的语法为:

```
_Pragma (" string_literal ");
```

参数 *string_literal* 的解释方式与 #pragma 指令之后的标记的处理方式相同。string_literal 必须用引号括起来。作为 string_literal 的一部分的引号前面必须有反斜杠。

可以使用 Pragma 运算符在宏命令中表示 #pragma 指令。例如,DATA SECTION 语法:

#pragma DATA_SECTION(func ," section ")

由 _Pragma() 运算符语法表示:

_Pragma ("DATA_SECTION(func ,\" section \")")

以下代码演示了如何使用 Pragma 在宏命令中指定 DATA SECTION pragma:

```
#define EMIT_PRAGMA(x) _Pragma(#x)
#define COLLECT_DATA(var) EMIT_PRAGMA(DATA_SECTION(var, "mysection"))
COLLECT_DATA(x)
int x;
...
```

需要使用 EMIT_PRAGMA 宏命令将段参数周围所需的引号正确展开为 DATA_SECTION pragma。



6.11 应用程序二进制接口

应用程序二进制接口 (ABI) 定义了单独编译或汇编(可能使用不同供应商的编译器进行编译)的函数如何协同工作。这涉及到数据类型表示、寄存器惯例、函数结构和调用惯例的标准化。ABI 定义了从 C 符号名称生成的链接名称。它定义了目标文件格式和调试格式。它定义了系统初始化的方式。如果是 C++,它则定义了对 C++ 名称的处理和异常处理支持。

TI C28x 代码生成工具支持 COFF ABI 和 EABI ABI。默认情况下,使用 COFF 生成目标文件。选择 ABI 由 --abi 命令行选项控制,并在节 2.13 进行了讨论。如果为 EABI 编译此代码,则定义 __TI_EABI__ 预定义符号并将其设置为 1。

若要生成与 EABI 兼容的目标文件,必须使用 C28x 编译器版本 18.8.0.STS 或更高版本。COFF ABI 是旧版编译器支持的唯一 ABI。

EABI ABI 需要 ELF 目标文件格式。此格式支持现代语言功能,如早期模板实例化和导出内联函数。有关 C28x EABI 的低层面细节,请参阅《C28x 嵌入式应用程序二进制接口》应用报告 (SPRAC71)。

链接到创建应用程序的所有目标文件必须使用相同的 ABI。也就是说,他们必须全部使用 COFF ABI 或全部使用 EABI;这些 ABI 彼此不兼容。

6.12 目标文件符号命名规则(链接名)

每个外部可见的标识符都会分配一个用于目标文件的唯一符号名,即所谓的*链接名*。该名称由编译器根据一种算法分配,该算法取决于符号的名称、类型和源语言。该算法可能会向标识符添加前缀(通常是下划线),并且可能会*改编* 名称。

对于 EABI,用户定义的符号(使用 C 代码和汇编代码)存储在同一个命名空间中,这意味着需要确保 C 标识符不与汇编代码标识符相冲突。标识符可能与汇编关键字(例如寄存器名称)相冲突;在这种情况下,编译器会自动使用转义序列来防止冲突。编译器使用双平行线对标识符进行转义,这指示汇编器不要将标识符视为关键字。需要确保 C 标识符不与用户定义的汇编代码标识符相冲突。

对于 COFF,编译器会在 C 标识符链接名的开头放置一个下划线,确保在汇编代码中放心使用不以下划线开头的标识符。

名称改编会对函数链接名中函数参数的类型进行编码,仅发生在未声明为 extern "C" 的 C++ 函数中。改编会实现函数重载、运算符重载和类型安全链接。请注意,函数的返回值未在改编后的名称中编码,因为无法根据返回值重载 C++ 函数。

所使用的 COFF 改编算法与《参考手册注解》(ARM) 中描述的算法非常相似。

例如, 名为 func 的函数的 C++ 链接名的一般形式如下:

_func__F parmcodes

其中,parmcodes 是对 func 参数类型进行编码的字母序列。

对干这个简单的 C++ 源文件:

```
int foo(int i){ } //global C++ function
```

生成的汇编代码如下:

```
_foo__Fi
```

foo 的链接名是 _foo__Fi,表示 foo 是一个仅接受整数类型参数的函数。为了帮助检查和调试,提供了一个名称还原实用程序,可将名称还原为 C++ 源代码中的名称。请参阅章节 9,了解详情。

6.13 在 COFF ABI 模式下初始化静态和全局变量

ANSI/ISO C 标准规定,在程序开始运行之前,没有进行显式初始化的全局 (extern) 和静态变量必须被初始化为 0。此任务通常在加载程序时完成。加载过程在很大程度上依赖于目标应用系统的特定环境,因此在 COFF ABI 模式下,编译器本身没有针对在运行时将未初始化静态存储类变量初始化为 0 的任何规定。您的应用应满足此要求。

备注

初始化全局对象

您应该显式初始化所有您希望编译器默认设置为零的全局对象。

在 EABI 模式下,未初始化的变量被自动初始化为零。

6.13.1 使用链接器初始化静态和全局变量

如果您的加载程序没有预初始化变量,您可以使用链接器将目标文件中的变量预初始化为 0。例如,在链接器命令文件中,在 .ebss 段中使用填充值 0:



} ...

链接器会将归零 .ebss 段的完整加载映像写入输出 COFF 文件,因此该方法带来的不利影响是,它可能会显著增大输出文件(而非程序)的大小。

如果您将应用刻录到 ROM 中,则应明确初始化需要初始化的变量。上述方法仅在加载时(而不是在系统复位或上电时)将 .ebss 初始化为 0。若要在运行时使这些变量为 0,请在代码中明确定义它们。

有关链接器命令文件和 SECTIONS 指令的更多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中的链接 器说明信息。

6.13.2 使用 const 类型限定符初始化静态和全局变量

没有显式初始化的 *const* 类型的静态和全局变量与其他静态和全局变量类似,因为它们可能不会被预初始化为 0 (原因在<mark>节 6.13</mark> 中讨论过)。例如:

```
const int zero; /* 可能不会被初始化为 0 */
```

但是,const 全局变量和静态变量的初始化是不同的,因为这些变量是在名为 .econst 或 .const(取决于 ABI)的 段中进行声明和初始化的。例如:

```
const int zero = 0 /* guaranteed to be 0 */
```

对于 COFF, 这对应于 .econst 段中的一个条目:

```
.sect .econst
_zero
_.word 0
```

对于 EABI, 这对应于 .const 段中的一个条目:

```
.sect .const zero .word 0
```

这个特性对于声明一个大型常量表特别有用,因为在系统启动时既不会浪费时间也不会浪费空间来初始化表。另外,链接器可用于在 ROM 中放置 .econst 或 .const 段。

您可以使用 DATA_SECTION pragma 将变量放置在 .econst 或 .const 之外的段中。例如,以下 C 代码:

```
#pragma DATA_SECTION (var, ".mysect")
  const int zero=0;
```

is compiled into this assembly code (in COFF mode):

```
.sect .mysect
_zero
_.word 0
```

6.14 更改 ANSI/ISO C/C++ 语言模式

语言模式命令行选项决定了编译器如何解释源代码。您可以指定一个选项来标识代码遵循的语言标准。您还可以 指定一个单独的选项,以指定编译器期望代码符合标准的严格程度。

指定以下语言选项之一,以控制编译器希望源代码遵循的语言标准。选项:

- ANSI/ISO C89 (--c89, C 文件的默认值)
- ANSI/ISO C99 (--c99,请参阅节 6.14.1。)
- ANSI/ISO C11 (--c11,请参阅节 6.14.2)
- ISO C++03 (--c++03 , 用于所有 C++ 文件 , 请参阅节 6.2。)

使用以下选项之一指定代码符合标准的严格程度:



- 宽松 ANSI/ISO (--relaxed_ansi 或 -pr) 这是默认设置。
- 严格 ANSI/ISO (--strict ansi 或 -ps)

默认为宽松 ANSI/ISO 模式。在宽松 ANSI/ISO 模式下,编译器接受可能与 ANSI/ISO C/C++ 相冲突的语言 扩展。在严格 ANSI 模式下,这些语言扩展遭到抑制,因此编译器将接受所有严格遵循规范的程序。(请参阅节 6.14.3。)

6.14.1 C99 Support (--c99)

The compiler supports the 1999 standard of C as standardized by the ISO. However, the following list of run-time functions and features are *not* implemented or fully supported:

- inttypes.h
 - wcstoimax() / wcstoumax()
- math.h: The math library used by the compiler in C99 mode provides full C99 math support, including long double (64-bit) and float (32-bit) versions of floating point math routines. See the list of standard math.h C99 routines. See † 2.3.3 for information about floating point arithmetic optimization enabled by the --fp mode=relaxed command line option.
- stdio.h
 - The %e specifier may produce "-0" when "0" is expected by the standard
 - snprintf() does not properly pad with spaces when writing to a wide character array
- stdlih h
 - vfscanf() / vscanf() / vsscanf() return value on floating point matching failure is incorrect
- · wchar.h
 - getws() / fputws()
 - mbrlen()
 - mbsrtowcs()
 - wcscat()
 - wcschr()
 - wcscmp() / wcsncmp()
 - wcscpy() / wcsncpy()
 - wcsftime()
 - wcsrtombs()
 - wcsstr()
 - wcstok()
 - wcsxfrm()
 - Wide character print / scan functions
 - Wide character conversion functions

6.14.2 C11 支持 (--c11)

- threads.h
- 原子操作

6.14.3 严格 ANSI 模式和宽松 ANSI 模式 (--strict_ansi 和 --relaxed_ansi)

在宽松 ANSI/ISO 模式(默认模式)下,编译器接受可能与严格遵循 ANSI/ISO C/C++ 的程序相冲突的语言扩展。在严格 ANSI 模式下,这些语言扩展遭到抑制,因此编译器将接受所有严格遵循规范的程序。

当您知道您的程序是一个遵循规范的程序,并且不会在宽松模式下编译时,请使用 --strict_ansi 选项。在此模式 下,与 ANSI/ISO C/C++ 相冲突的语言扩展将被禁用,编译器将在标准要求时发出错误消息。本标准视为酌情处 理的违规行为可作为警告发出。

示例:



以下是严格遵循规范的 C 代码,但在默认宽松模式下将不被编译器接受。若要使编译器接受这种代码,请使用严格 ANSI 模式。编译器将抑制 interrupt 关键字语言异常,然后,interrupt 可用作代码中的标识符。

```
int main()
{
   int interrupt = 0;
   return 0;
}
```

以下是未严格遵循规范的代码。编译器将不接受这种严格 ANSI 模式下的代码。若要使编译器接受这种代码,请使用宽松 ANSI 模式。 编译器将提供 interrupt 关键字扩展并接受此代码。

```
interrupt void isr(void);
int main()
{
   return 0;
}
```

以下代码在所有模式下均被接受。__interrupt 关键字与 ANSI/ISO C 标准不冲突,因此始终可以作为一种语言扩展。

```
__interrupt void isr(void);
int main()
{
    return 0;
}
```

默认模式为宽松 ANSI。 可以通过 --relaxed_ansi(或 -pr)选项来选择此模式。宽松 ANSI 模式接受种类最多的程序,以及所有 TI 语言扩展,即使是那些与 ANSI/ISO 相冲突的扩展,也会忽略一些编译器能够合理处理的 ANSI/ISO 冲突。节 6.15 中描述的一些 GCC 语言扩展可能与严格 ANSI/ISO 标准相冲突,但许多 GCC 语言扩展可能不与这些标准相冲突。



6.15 GNU 和 Clang 语言扩展

GNU 编译器集合 (GCC) 定义了许多在 ANSI/ISO C 和 C++ 标准中没有的语言特性。这些扩展的定义 和示例(针对 GCC 4.7 版)可以在以下 GNU 网站上找到: http://gcc.gnu.org/onlinedocs/gcc-4.7.2/gcc/C-Extensions.html#C-Extensions。其中大多数扩展也可用于 C++ 源代码。

编译器还支持以下 Clang 宏命令扩展,这些扩展在 Clang 6 文档中进行了描述:

- has feature (直到为 Clang 3.5 描述的测试)
- has extension(直到为 Clang 3.5 描述的测试)
- has include
- __has_include_next
- __has_builtin (请参阅节 6.15.6)
- has attribute

6.15.1 扩展

在宽松 ANSI 模式 (--relaxed ansi) 下进行编译时,大多数 GCC 语言扩展都可在 TI 编译器中使用。 表 6-3 中列出了 TI 编译器支持的扩展,其基于 GNU 网站上的扩展列表。阴影行描述了不受支持的扩展。

表 6-3. GCC 语言扩展

扩展	说明
语句表达式	将语句和声明放在表达式中(用于创建智能的"安全"宏命令)
局部标签	语句表达式的局部标签
标签作为值	指向标签和计算得到的 goto 的指针
嵌套函数	就像在 Algol 和 Pascal 中一样,函数的词法范围
构造调用	分派对另一个函数的调用
命名类型 ⁽¹⁾	为表达式类型指定名称
typeof 运算符	typeof 指的是表达式类型
广义左值	在左值中使用问号 (?)、逗号 (,) 和 cast
条件语句	省略 ?: 表达式的中间操作数
long long	Double long 字整数和 long long int 类型
十六进制浮点值	十六进制浮点常量
复数	复数的数据类型
零长度	零长度数组
可变参数宏命令	具有可变数量参数的宏命令
可变长度	在运行时计算长度的数组
空结构	无成员的结构
加下标	任何数组都可以加下标,即使它不是左值。
转义换行符	转义换行符的规则稍微宽松一些
多行字符串 ⁽¹⁾	带有嵌入换行符的字符串文字
指针算术	空指针和函数指针的算术
初始化程序	非常量初始化程序
复合字面量	复合字面量将结构体、联合体或数组作为值
指定的初始化程序	初始化程序的标签元素
强制转换为 union	从 union 的任何成员强制转换为 union 类型
Case(强制转换)范围	"Case 19"等
混合声明	混合声明和代码
函数属性	声明函数没有任何副作用,或者其永远不会返回
属性语法	属性的正式语法
函数原型	原型声明和旧式定义



表 6-3. GCC 语言扩展 (continued)

扩展	说明
C++ 注释	系统会识别 C++ 注释。
美元符号	标识符中允许使用美元符号。
字符转义	字符 ESC 表示为 \e
变量属性	指定变量的属性
类型属性	指定类型的属性
对齐	查询类型或变量的对齐情况
内联	定义内联函数(和宏命令一样快)
汇编标签	指定要用于 C 符号的汇编器名称
扩展的 asm	带有 C 操作数的汇编器指令
约束条件	asm 操作数的约束条件
包装器头文件	包装器头文件可以使用 #include_next 包含另一个版本的头文件
替代关键字	头文件可以使用const、asm 等
显式寄存器变量	定义驻留在指定寄存器中的变量
不完整的枚举类型	定义枚举标签而不指定其可能的值
函数名称	作为当前函数名称的可打印字符串
返回地址	获取函数的返回地址或帧地址(有限支持)
其他内置	其他内置函数(请参见节 6.15.6)
矢量扩展	通过内置函数使用矢量指令
目标内置	专用于特定目标的内置函数
Pragma	GCC 接受的 pragma
未命名字段	结构体/联合体中的未命名结构体/联合体字段
线程本地	每线程变量
二进制常量	使用"0b"前缀的二进制常量。

(1) 为 GCC 3.0 定义的功能;请访问 http://gcc.gnu.org/onlinedocs/gcc-4.7.2/gcc/C-Extensions.html#C-Extensions 查看定义和示例

6.15.2 函数属性

支持以下 GCC 函数属性:

- alias
- aligned
- · always_inline
- calls
- const
- constructor
- deprecated
- format
- format_arg
- interrupt
- malloc
- naked
- noinline
- noreturn
- pure
- section
- unused
- used
- warn_unused_result
- weak (仅限 EABI)

支持以下其他 TI 特定函数属性:

- retain
- ramfunc

例如,此函数声明使用 alias 属性使"my_alias"成为"myFunc"函数的别名:

```
void my_alias() __attribute__((alias("myFunc")));
```

aligned 函数属性与 CODE ALIGN pragma 具有相同的效果。请参阅 节 6.9.3

always_inline 函数属性与 FUNC_ALWAYS_INLINE pragma 具有相同的效果。请参阅 节 6.9.11

calls 属性与 CALLS pragma 具有相同的效果,相关描述请参阅 节 6.9.1。

format 属性应用于 stdio.h 中 printf、fprintf、sprintf、snprintf、vprintf、vfprintf、vsprintf、vsnprintf、scanf、fscanf、vfscanf、vscanf、vsscanf 和 sscanf 的声明。因此,当启用 GCC 扩展时,系统会根据格式字符串参数中的格式说明符对这些函数的数据参数进行类型检查,并在不匹配时发出警告。如果不需要这些警告,可以通过常见方式抑制这些警告。

有关如何使用 interrupt 函数属性的更多信息,请参阅节 6.9.15。

malloc 属性应用于 stdlib.h 中 malloc、calloc、realloc 和 memalign 的声明。

naked 属性标识了使用 __asm 语句编写为嵌入式汇编函数的函数。编译器不会为此类函数生成序言和结语序列。 请参阅节 6.8。

noinline 函数属性与 FUNC CANNOT INLINE pragma 具有相同的效果。请参阅 节 6.9.12

ramfunc 属性指定一个函数将被放置在 RAM 中并从中执行。ramfunc 属性允许编译器优化 RAM 执行的函数,以及自动将函数复制到基于闪存的器件上的 RAM 上。例如:

```
attribute__((ramfunc))
void f(void) {
    ...
}
```

--ramfunc=on 选项指定使用此选项编译的所有函数都放置在 RAM 中并从中执行,即使此函数属性未使用也是如此。

较新的 TI 链接器命令文件通过将具有此属性的函数放置在 .TI.ramfunc 段中来自动支持 ramfunc 属性。如果您的链接器命令文件不包含 .TI.ramfunc 段的段规格,您可以修改链接器命令文件以将此段放在 RAM 中。有关段放置的详细信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

为 ramfunc 函数生成快速分支指令。为所有其他函数生成常规分支指令。

CLA 编译器会忽略 ramfunc 属性。

retain 属性与 RETAIN pragma (节 6.9.22) 具有相同的效果。也就是说,即使在应用的其他地方没有引用包含该函数的段,也不会从条件链接输出中省略该段。

当 section 属性在函数上使用时,具有与 CODE SECTION pragma 相同的效果。请参阅 节 6.9.4

weak 属性与 WEAK pragma (节 6.9.25) 具有相同的效果。

6.15.3 For 循环属性

如果您使用的是 C++,则有几个特定于 TI 的属性可应用于循环。C 中没有相应的语法。以下 TI 特定属性与其相应程序具有相同的功能:

- TI::must iterate
- TI::unroll

有关使用 for 循环属性的示例,请参阅节 6.9.17.1。



6.15.4 变量属性

支持下述变量属性:

- aligned
- · blocked 和 noblocked
- deprecated
- location
- mode
- noinit (仅限 EABI)
- persistent (仅限 EABI)
- preserve
- retain
- section
- transparent_union
- unused
- update
- used
- ・ weak(仅限 EABI)

在变量上使用的 aligned 属性与 DATA_ALIGN pragma 的效果相同。请参阅 节 6.9.5

blocked 和 noblocked 属性可用于控制阻断特定变量(包括数组和结构体)。有关阻断变量或解除阻断变量的原因,请参阅 节 3.11。这些属性必须在变量的定义和声明中都能使用。建议在声明变量的头文件中使用这些属性。例如:

```
__attribute__((blocked))
extern int my_array[];
__attribute__((noblocked))
extern struct_type my_struct;
```

noblocked 属性还可用于引用在汇编或未阻断的 CLA 转换单元中定义的数据。

如果在未阻断的数据上尝试将变量视为阻断的数据访问,链接器则会提供诊断消息。

location 属性与 LOCATION pragma 的效果相同。请参阅节 6.9.16。例如:

```
__attribute__((location(0x100))) extern struct PERIPH peripheral;
```

如果利用 location 属性指定的地址位于存储器的低 16 位,将使用具有较少 DP 负载的更高效指令。

或者,在取消引用文本时使用指定地址的语法使编译器选择更有效的指令以处理内存的低 16 位上的地址。例如,可以使用下述任一方式:

```
#define peripheral (*((struct PERIPH)(0x100)))
struct EPWM_REGS volatile* const epwm1 = (struct EPWM_REGS *)(0x4000);
```

noinit 和 persistent 属性(仅限 EABI)适用于 ROM 初始化模式,并允许应用程序在重置期间避免初始化特定全局变量。备选的 RAM 初始化模式只在加载映像时初始化变量;重置时不会初始化变量。请参阅《*TMS320C28x* 汇编语言工具用户指南》中的"RAM 模型与 ROM 模型"章节及其小节。

noinit 属性可用在未初始化的变量上;可防止这些变量在重置期间被设置为 0。persistent 属性可用在初始化的变量上;可防止这些变量在重置期间被初始化。默认情况下,标记为 noinit 或 persistent 的变量将分别置于 .TI.noinit 和 .TI.persistent 段。这些段的位置由链接器命令文件控制。通常对于支持 FRAM 的器件,.TI.persistent 段置于 FRAM 中,.TI.noinit 段置于 RAM 中。也请参见 节 6.9.18。

preserve 和 update 属性适用于实时固件更新 (LFU) 功能,该功能支持执行"热启动"来升级固件,而无需使系统 离线。这两个属性使用从参考 ELF 映像中获得的符号地址列表,该映像是在编译和链接可执行文件时指定的。有 关仅支持 EABI 的 LFU 的更多信息,请参阅节 2.15。



• preserve 属性使全局或静态变量保留其在热启动之前的地址和值。此符号的地址与参考 ELF 映像中的地址保持相同。每个这样的符号都有一个 .TI .bound 段。如果 .TI.bound 段在存储器中是连续的,链接器可以将这些段合并到单个输出段中,从而减少初始化这些段所需的 CINIT 记录数量。 下述示例使用 preserve 属性:

• update 属性使全局或静态变量可以在热启动期间被重新初始化。与参考 ELF 映像中的地址相比,这些变量的地址可能会改变。此类符号将由链接器收集到单个 .TI.update 输出段中。此段默认为复制压缩(即,在热启动期间无需解压缩),因此可以减少 LFU 映像切换时间。下述示例使用 update 属性:

retain 属性与 RETAIN pragma (节 6.9.22) 的效果相同。也就是说,即使在应用程序的其他地方没有引用该变量,包含该变量的段也不会从条件链接的输出中省略。

变量上使用的 section 属性与 DATA SECTION pragma 的效果相同。请参阅 节 6.9.6

used 属性在 GCC 4.2 中定义(请参阅 http://gcc.gnu.org/onlinedocs/gcc-4.2.4/gcc/Variable-Attributes.html#Variable-Attributes)。

weak 属性与 WEAK pragma (节 6.9.25) 的效果相同。



6.15.5 类型属性

编译器支持以下类型属性:

- aligned
- byte_peripheral
- · deprecated
- transparent union
- unused

您无法将 **aligned** 类型属性与大于此类型大小的对齐一同使用来创建数组。这是因为 C 语言可以保证数组的大小 等于每个元素的大小乘以元素数量。如果数组使用了 aligned 类型属性,则可能不会出现这种情况,因为可以向数 组添加填充字节。

有关 byte peripheral 类型属性的详细信息,请参阅节 6.15.7。

6.15.6 内置函数

支持以下内置函数:

- builtin abs()
- __builtin_constant_p()
- __builtin_expect()
- __builtin_fabs()
- __builtin_fabsf()
- __builtin_frame_address()
- builtin labs()
- builtin sqrt()
- builtin sqrtf()
- __builtin_memcpy()
- __builtin_return_address()

builtin frame address() 函数始终返回 0,。

仅当启用了硬件浮点支持时,才支持 __builtin_sqrt() 和 __builtin_sqrtf() 函数。也就是说,只有在启用三角函数加速器 (TMU) 的情况下,才支持 __builtin_sqrt()。而且,只有在启用 TMU 或使用 CLA 编译器的情况下,才支持 __builtin_sqrtf()。

调用运行时可能不可用的内置函数时,请使用以下示例中所示的 Clang __has_builtin 宏命令,以确保该函数受支持:

```
#if __has_builtin(__builtin_sqrt)
double estimate = __builtin_sqrt(x);
#else
double estimate = fast_approximate_sqrt(x);
#endif
```

如果支持内置函数,且设备具有适当的硬件支持,则内置函数将调用硬件支持。

如果支持内置函数,但设备未启用相应的硬件,则内置函数通常会成为对 RTS 库函数的调用。例如,builtin sqrt() 将成为对库函数 sqrt() 的调用。

builtin return address() 函数始终返回零。

6.15.7 使用字节外设类型属性

C2000 架构具有 16 位字。但一些外设为 8 位字节可寻址。字节外设桥可将地址视为字节地址,从而在 CPU 和字 节外设之间转换地址。因此,只有一些 C2000 地址可以正确映射到字节外设。16 位数据的偶数和奇数地址均映 射到字节外设的同一数据元件。

32 位数据的地址也是一样。16 位访问的地址必须与 32 位对齐,32 位访问的地址必须与 64 位对齐。

提供 C2000 驱动程序库和位域头文件,以访问外设。为了支持对字节外设数据的正常访问,编译器提供 byte peripheral 32 内在函数和 byte peripheral 类型属性。

C2000 驱动程序库可在正确的起始地址访问字节外设数据。但在 C2000 上,32 位数据的运算经常会拆分为两 个 16 位数据的运算,因为在此架构上这种方式更加高效。对 32 位字节外设数据的访问无法有规律地拆分为 两个 16 位访问,因为第二个 16 位的起始偏移量将不正确。 byte peripheral 32 内在函数可用于访问一个 32 位字节外设数据地址,因而无需拆分访问。该内在函数会返回对无符号长整型值的引用,并可用于读取和写入 数据。有关此内在函数的信息,请参阅 节 7.6。

byte peripheral 类型属性可按如下方式应用于无符号整型和无符号长整型的 typedefs(类型定义),以支持位 域。

```
typedef unsigned int bp_16 __attribute__((byte_peripheral));
typedef unsigned long bp_32 __attribute__((byte_peripheral));
```

typedef 名称并不重要。属性会自动应用可变关键字并处理对齐。字节外设结构中的所有结构成员(无论是否为位 域)必须通过 typedef 应用这些属性,以确保结构访问的正确对齐。请注意,对齐方式不同将导致结构布局不同, 因此位域无法始终通过常规结构中的容器类型进行访问。

例如,字节外设位域类型的位位置在以下示例中与常规位域的位置进行比较。16 位访问必须与 32 位对齐,因此 不可能访问 16 位容器偏移 16-31 的位。若要访问这些位,必须使用 32 位容器。在示例 1 中,您可以将 field4 到 field6 的域类型更改为 bp 32,创建与常规情况相同的布局。在示例 2 中,您要将 field2 到 field4 的域类型更改为 bp_32。

```
struct example1 {
                           // regular bits position
                                                          //byte peripherals
   bp 16 field1:9;
                           // 0-8
                                                          // 0-8
   bp_16 field2:6;
bp_32 field3:4;
                           // 9-14
                                                          // 9-14
                          // 15-18
                                                          // 15-18
                           // 19
// 20-24
                                                          // 32
// 33-37
    bp_16 field4:1;
    bp 16 field5:5;
   bp 16 field6:7;
                           // 25-31
                                                          // 38-44
};
                           // regular bits position
struct example2{
                                                          //byte peripherals
    bp_32 field1:29;
                           // 0-28
                                                          // 0-28
// 32
                          // 29
// 30
    bp 16 field2:1;
                                                          // 33
    bp 16 field3:1;
    bp_16 field4:1;
                           // 31
                                                          // 34
};
```

由于对齐会在声明的任何对象中生成边界填充,建议您将字节外设地址转换为字节外设结构类型,而不是声明这 些结构类型的对象。

您无法使用字节外设类型属性创建数组。这是因为 C 语言可以保证数组的大小等于每个元素的大小乘以元素数 量。但在字节外设数组中不会出现这种情况,因为数组中需要有边界填充。

6.16 编译器限制

由于 C/C++ 编译器支持的主机系统的多样性,以及其中一些系统的局限性,编译器可能无法成功编译过大或过于 复杂的源文件。通常,超过此系统限制会阻止继续编译,因此编译器会在打印错误消息后立即中止。简化程序以 避免超过系统限制。

某些系统不允许文件名长度超过 500 个字符。确保您的文件名短于 500 个字符。

编译器并非任意限制,但受主机系统上可用内存量的限制。在较小的主机系统(如 PC)上,优化器可能会耗尽内 存。如果出现这种情况,优化器将终止,shell 将继续使用代码生成器编译文件。这会导致编译文件时没有进行优



化。优化器一次编译一个函数,因此更可能的原因是源模块中的函数太大或非常复杂。若要更正此问题,您可以 进行如下选择:

- 不要优化有问题的模块。
- 确定导致问题的函数,并将其分解为较小的函数。
- 从模块中提取函数,并将其放在一个单独的模块中,该模块可在不进行优化的情况下进行编译,以便对其余函数进行优化。



本章介绍 TMS320C28x C/C++ 运行时环境。为确保 C/C++ 程序的成功执行,所有运行时代码维护这一环境是至 关重要的。如果要编写与 C/C++ 代码交互的汇编语言函数,那么遵循本章中的指导原则也是很重要的。

7.1 存储器模型	144
7.2 寄存器惯例	
7.3 函数结构和调用惯例	152
7.4 访问 C 和 C++ 中的链接器符号	154
7.5 将 C 和 C++ 与汇编语言相连	
7.6 使用内在函数访问汇编语言语句	
7.7 中断处理	
7.8 整数表达式分析	
7.9 浮点表达式分析	
7.10 系统初始化	174



运行时环境 www.ti.com.cn

7.1 存储器模型

C28x 编译器将内存视为程序内存和数据内存这两个线性块:

- 程序内存包含可执行代码、初始化记录和切换表。
- 数据内存包含外部变量、静态变量和系统堆栈。

由 C/C++ 程序生成的代码块或数据块放置在合适的存储器空间的连续块中。

备注

链接器定义内存映射

由链接器而不是编译器定义内存映射并将代码和数据分配到目标内存中。编译器不考虑可用内存的类型、不考虑代码或数据(漏洞)的任何不可用的位置,也不考虑为 I/O 或控制目的保留的任何位置。编译器生成可重定位代码,允许链接器将代码和数据分配到合适的内存空间中。例如,可以使用链接器将全局变量分配到片上 RAM 中或将可执行代码分配到外部 ROM 中。可以将每个代码块或数据块单独分配到内存中,但这不是通用做法(一个例外是内存映射 I/O ,尽管可以使用 C/C++ 指针类型访问物理存储器位置)。

7.1.1 段

编译器产生可重定位代码块和数据块,称为*段*。这些段以各种方式分配到内存中,以符合各种系统配置。有关各段及其分配的更多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中介绍的目标文件信息。。

段有两种基本的类型:

- 初始化段包含数据或可执行代码。初始化段通常是只读的;例外情况如下所示。C/C++ 编译器会创建以下初始化段:
 - .args 段包含用于命令行参数的空间。请参阅 --arg_size 选项。
 - .binit **段**包含引导时复制表。有关 BINIT 的详细信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。
 - .cinit 段包含用于初始化变量和常量的表。C28x .cinit 记录限制为 16 位。这将初始化对象限制为 64K。 (对于 EABI,链接器会创建 .cinit 段。对于 COFF,编译器会创建 .cinit 段。)
 - .ovly 段包含联合的复制表,其中的不同段具有相同的运行地址。
 - .init_array 段包含全局构造函数表。(仅限 EABI)
 - .pinit 段包含全局构造函数表。(仅限 COFF)
 - .c28xabi.exidx 段包含用于异常处理的索引表。.c28xabi.extab 段包含用于异常处理的堆栈展开指令。有 关详细信息,请参阅 --exceptions 选项。(仅限 EABI)
 - ppdata 段包含用于基于编译器的分析的数据表。有关详细信息,请参阅 --gen_profile_info 选项。此段是可写的。
 - **.ppinfo 段**包含用于基于编译器的分析的相关性表。有关详细信息,请参阅 --gen_profile_info 选项。
 - .const 段包含字符串文字、浮点常量和使用 C/C++ 限定符 const 定义的数据(前提是该常量未定义为 volatile 或 节 6.5.1 中描述的异常之一)。字符串文字放置在 .const:.string 子段中,以更大力度地控制链接 时放置位置。(仅限 EABI)
 - **.econst 段**包含字符串常量、字符串文字、全局变量和静态变量的声明和初始化,以及使用 C/C++ 限定符 *const* 定义的数据(前提是该常量未定义为 *volatile* 或节 6.5.1 中描述的异常之一)。字符串放置在 .econst:.string 子段中,以更大力度地控制链接时放置位置位置。(仅限 COFF)
 - .data 段为初始心的非常量全局变量和静态变量保留空间。(对于 EABI,编译器会生成此段,用于初始化全局变量和静态变量。对于 COFF,此段可由汇编代码使用,但不能在其他情况下使用。)此段是可写的。
 - .switch 段包含用于 switch 语句的表。默认情况下,此段放置在数据存储器中。如果使用 -- unified memory 选项,此段将放置在程序存储器中。
 - .text 段包含所有可执行代码和由编译器生成的常量。此段通常是只读的。
 - .TI.crctab 段包含 CRC 检查表。
 - .TI.bound 段用于将符号与特定存储器地址关联。当使用 LOCATION pragma(请参阅节 6.9.16) 或"location"或"preserve"变量属性(请参阅节 6.15.4)将符号与特定存储器地址关联时,将为符号创建一个 .TI.bound 段。如果是"preserve"符号,当 .TI.bound 段在存储器中是连续的之时,链接器可以将其合并成一个输出段,从而减少初始化所需的 CINIT 记录数。此段可以是可写的,也可以是只读的。
 - **.Tl.update 段**包含在热启动时需要重新初始化的符号。重新初始化由 __Tl_auto_init_warm() RTS 函数执行。建议您在链接器命令文件中添加一个条目,将 .Tl.update 段置于适当的存储器区域。此段是可写的。



未初始化的段会在存储器中保留空间(通常为 RAM)。程序可以在运行时使用此空间来创建和存储变量。编译器会创建以下未初始化的段:

- .bss 段为未初始化的全局变量和静态变量保留空间。未初始化且也未使用的变量通常创建为通用符号,而不是放置在 .bss 中,以便将该变量从生成的应用中排除。(EABI 仅用于编译器;EABI 和 COFF 用于汇编器)
- **.ebss 段**为定义的全局变量和静态变量保留空间。在程序启动时,C/C++ 引导例程从 .cinit 段(可能在 ROM 中)复制数据,并将其用于初始化 .ebss 段中的变量。(仅限 COFF)
- .stack 段为保留空间。C/C++ 软件栈。此存储器用于将参数传递给函数,并为局部变量分配空间。
- .esysmem 段为动态存储器分配保留空间。此空间由动态存储器分配例程使用,如 malloc、calloc、realloc 或 new。如果 C/C++ 程序不使用这些函数,编译器则不会创建 .esysmem 段。(仅限 COFF)
- **.sysmem 段**为动态存储器分配保留空间。保留的空间由动态存储器分配例程使用,如 malloc()、calloc()、realloc() 或 new()。如果 C/C++ 程序不使用这些函数,编译器则不会创建 .sysmem 段。(仅限 EABI)

汇编器会创建默认段 .text、.ebss 或 .bss(取决于 ABI)和 .data。您可以指示编译器使用 CODE_SECTION 和 DATA SECTION pragma 创建其他段(请参阅节 6.9.4 和节 6.9.6)。

链接器从不同的目标文件中获取各个段,并合并具有相同名称的段。表 7-1 中列出了生成的输出段,以及每个段在存储器中的适当位置。您可以根据需要将这些输出段放置在地址空间中的任何位置,以满足系统要求。

链接器还会创建一些编译器未引用的其他段。例如,.common 段包含链接器分配的通用块符号。

对于 EABI,建议您使用统一的存储器方案,将所有段放置在第 0 页上。但是,默认链接器命令文件为段指定了第 0 页或第 1 页,如下表所示。通常,未初始化的常量值段由链接器命令文件放置在第 1 页上;所有其他段通常放置在第 0 页上。



表 7-1. 段和存储器位置摘要

段	存储器类型	默认页面
.binit	预计在闪存/ROM 中	1
.bss(仅 EABI)	必须在 RAM 中	1
.ebss(仅 COFF)	必须在 RAM 中	1
.c28xabi.exidx(仅 EABI)	预计在闪存/ROM 中	1
.c28xabi.extab(仅 EABI)	预计在闪存/ROM 中	1
.cinit (1)	预计在闪存/ROM 中	0
.const (仅EABI)	预计在闪存/ROM 中	1
.econst (仅COFF)	预计在闪存/ROM 中	1
.data(主要由 EABI 使用)	必须在 RAM 中	0
.init_array(仅 EABI)	预计在闪存/ROM 中	0
.pinit (仅COFF)	预计在闪存/ROM 中	0
.ppdata	必须在 RAM 中	1
.stack	必须在 RAM 中	1
.switch	取决于unified_memory 选项设置	0 , 1
.sysmem(仅 EABI)	必须在 RAM 中	1
.esysmem (仅COFF)	必须在 RAM 中	1
.text	预计在闪存/ROM 中	0

^{(1) .}cinit 段由 COFF 的编译器和 EABI 的链接器创建。

可以使用链接器命令文件中的 SECTIONS 指令来自定义段分配过程。有关将段分配到存储器中的更多信息,请参阅《TMS320C28x 汇编语言工具用户指南》中的链接器说明一章。

7.1.2 C/C++ 系统堆栈

C/C++ 编译器使用堆栈来:

- 分配局部变量
- 传递参数给函数
- 保存处理器状态
- 保存函数返回地址
- 保存临时结果

运行时堆栈从低位地址向上增长到高位地址。默认情况下,堆栈分配在 .stack 段中。(请参阅 run-time-support boot.asm 文件。)编译器使用硬件堆栈指针 (SP) 来管理此栈。

备注

链接 .stack 段:必须将 .stack 段链接到低 64K 的数据内存中。SP 是一个 16 位寄存器,不能访问超过 64K 的地址。

对于大小超过 63 个字(SP 偏移寻址模式的最大范围)的帧,编译器使用 XAR2 作为栈帧指针 (FP)。每次函数调用都会在堆栈顶部创建一个新的帧,从中分配局部和临时变量。FP 指向此帧的开头,以访问不能使用 SP 直接引用的内存位置。

堆栈大小由链接器设置。链接器创建全局符号 __STACK_SIZE(对于 COFF)或 __TI_STACK_SIZE(对于 EABI),并为其分配一个等于堆栈大小的值(以字节为单位)。默认的堆栈大小为 1K 字。可以在链接时使用 -- stack_size 链接器选项来更改堆栈大小。

备注

堆栈溢出:编译器不提供编译期间或运行时检查栈溢出的方法。堆栈溢出会破坏运行时环境,导致程序失败。确保留出足够的空间让堆栈增长。可以使用 --entry_hook 选项在每个函数的开头添加代码以检查是否发生堆栈溢出;请参阅节 2.14。

7.1.3 将 .econst 分配给程序内存

备注

本节适用于使用 COFF ABI 的应用程序。

如果您的系统配置不支持将已初始化的段(如 .econst)分配给数据内存,则必须分配 .econst 段才能加载到程序内存中,并在数据内存中运行。在启动时,将 .econst 段从程序复制到数据内存。以下序列说明了如何执行此任务。

1. 从源库中提取 boot.asm:

```
ar2000 -x rts.src boot.asm
```

2. 编辑 boot.asm 并将 CONST COPY 标志更改为 1:

```
CONST_COPY .set 1
```

3. Assemble boot.asm:

```
cl2000 boot.asm
```

4. 将引导例程归档到对象库中:

```
ar2000 -r rts2800_ml.lib boot.c.obj
```

对于.const 段,使用包含以下条目的链接器命令文件进行链接:

在链接器命令文件中,您可以在第 0 页使用内存区域的名称替换名称 PROG,在第 1 页使用内存区域的名称替换 DATA。命令文件的其余部分必须使用上述名称。将 CONST_COPY 更改为 1 时启用的 boot.asm 中的代码取决于以这种方式使用这些名称的链接器命令文件。若要更改任何名称,必须编辑 boot.asm,并以相同的方式更改名称。

7.1.4 动态内存分配

C28x 编译器随附的运行时支持库包含几个函数(例如 malloc、calloc 和 realloc),这些函数允许您在运行时为变量动态地分配内存。

内存是从 .esysmem 或 .sysmem 段中定义的全局池(或堆)分配的。可以在链接器命令中使用 heap_size=size 选项来更改 .esysmem 或 .sysmem 段的大小。链接器还会创建一个全局符号 __SYSMEM_SIZE(对于 COFF)或 __TI_SYSMEM_SIZE(对于 EABI),并为其分配一个等于堆大小的值(以字为单位)。默认大小为 1K 字。有关 --heap size 选项的更多信息,请参阅*《TMS320C28x 汇编语言工具用户指南》*中的链接器说明一章。

如果您使用任何 C I/O 函数,RTS 库会为您访问的每个文件分配一个 I/O 缓冲区。这个缓冲区将比 BUFSIZ 大一点,BUFSIZ 在 stdio.h 中定义,默认为 256)。确保为这些缓冲区分配了足够大的堆或使用 setvbuf 将缓冲区更改为静态分配的缓冲区。



动态分配的对象没有被直接寻址(始终使用指针访问),并且内存池位于单独的段 (.esysmem 或 .sysmem) 中;因此,动态内存池的大小仅受系统中可用内存量的限制。为了节省 .ebss 或 .bss 段的空间,可以从堆中分配大型数组,而不是将它们定义为全局或静态数组。例如,不是定义如下:

struct big table[100];

而是改用指针并调用 malloc 函数:

```
struct big *table
table = (struct big *)malloc(100*sizeof(struct big));
```

当从堆进行分配时,请确保堆的大小足够满足分配要求。这在分配可变长度数组时尤为重要。 例如,分配可变长度数组至少需要 1500 字的堆内存。

7.1.5 变量的初始化

C/C++ 编译器生成的代码适合在基于 ROM 的系统中作为固件使用。在这样的系统中,.cinit 段中的初始化表存储在 ROM 中。在系统初始化时,C/C++ 引导程序将数据从这些表(位于 ROM 中)复制到 .ebss 或 .bss (RAM) 中初始化的变量中。

当程序直接从目标文件加载到内存中并运行时,可以避免 .cinit 段占用内存空间。加载器可以直接从目标文件(而不是从 ROM)中读取初始化表,并在加载时直接执行初始化而不是在运行时执行初始化。可以使用 --ram_model 链接选项将其指定给链接器。有关更多信息,请参阅 节 7.10。

7.1.6 为静态变量和全局变量分配内存

为 C/C++ 程序中声明的所有静态变量分配一个唯一的空间。链接器确定空间的地址。编译器确保这些变量的空间 以多个字的形式分配,以便每个变量在字边界上对齐。

编译器期望将全局变量分配到数据内存中。(对于 COFF,编译器会在 .ebss 中为此类变量保留空间。对于 EABI,则会在 .data 或以 DATA_SECTION pragma 命名的段中保留空间,相关信息请参阅节 6.9.6)。在同一模块中声明的变量会被分配到单个内存块中。该块可能是连续的,但不能保证这一点。

7.1.7 字段/结构对齐

当编译器确定结构的布局时,它会根据需要分配尽可能多的字来容纳所有成员,同时遵守每个成员的对齐约束。 这意味着填充字节可以放置在成员之间和结构的末尾处。每个成员都按其类型要求对齐。

大小为 16 位的类型在 16 位边界上对齐。大小为 32 位或更大的类型在 32 位(2 个字)边界上对齐。有关 EABI 字段对齐的详细信息,请参阅《*C28x 嵌入式应用程序二进制接口 (EABI) 参考指南*》(SPRAC71)。

然而,如果位字段以前不是位字段,那么位字段可能不会像位字段的声明类型那样严格对齐。位字段按照源代码中显示的顺序打包。首先填充结构字的最低有效位。位字段仅按请求的位数分配。位字段会打包成一个字的相邻位。

对于 COFF,位字段不与字边界重叠。如果某个位字段与下一个字重叠,则会将整个位字段放入下一个字中。

7.1.8 字符串常量

在 C 语言中,字符串常量用于下述方式之一:

初始化字符数组。例如:

```
char s[] = "abc";
```

当字符串用作初始化值时,其被简单地视为初始化数组;每个字符都是一个单独的初始化值。更多有关初始化的信息,请参阅节 7.10。

在表达式中。例如:

```
strcpy (s, "abc");
```



在表达式中使用字符串时,字符串本身是在 .econst 或 .const(根据 ABI 而定)段中使用 .string 汇编器指令定义的,并带有指向该字符串的唯一标签;包括终止 0 字节。例如,以下行定义了字符串 abc 和终止 0 字节(标签 SL5 指向该字符串):

```
.sect ".econst"
SL5: .string "abc",0
```

字符串标签的形式为 SLn,其中 n 是编译器分配的数字,用于使标签唯一。该数字从 0 开始,每定义一个字符串就增加 1。源模块中使用的所有字符串都在编译后的汇编语言模块的末尾定义。

标签 SLn 表示字符串常量的地址。编译器使用此标签引用字符串表达式。

由于字符串存储在 econst 或 .const 段中(可能在 ROM 中)并被共享,因此对于程序来说修改字符串常量是 一种不好的做法。以下代码是错误使用字符串的示例:

7.2 寄存器惯例

严格的惯例将特定寄存器与 C/C++ 环境中的特定运算相关联。如计划在 C/C++ 程序中使用汇编语言例程,则必须理解并遵循这些寄存器惯例。

寄存器惯例规定了编译器如何使用寄存器以及如何在函数调用之间保留值。寄存器变量寄存器有两种类型:入口保存和调用保存。两者之间的区别在于其在函数调用中的保存方法。被调用函数负责保存入口保存寄存器,如果需要保存调用保存寄存器的值,则由调用函数负责保存。



运行时环境 www.ti.com.cn

7.2.1 TMS320C28x 寄存器的使用和保留

表 7-2 总结了编译器如何使用 TMS320C28x 寄存器并显示了哪些寄存器定义为在函数调用之间保留。FPU 使用所有 C28x 寄存器以及表 7-3 中所述的寄存器。

有关 C28x 寄存器的详细信息,请参阅《TMS320C28x CPU 和指令集参考指南》(SPRU430)。

表 7-2. 寄存器使用和保留惯例

寄存器	使用	入口保存	调用保存
AL	表达式、参数传递以及从函数返回 16 位结果	否	是
AH	表达式和参数传递	否	是
DP	数据页指针(用于访问全局变量)	否	否
PH	乘法表达式和临时变量	否	是
PL	乘法表达式和临时变量	否	是
SP	堆栈指针	(1)	(1)
Т	乘法和移位表达式	否	是
TL	乘法和移位表达式	否	是
XAR0	指针和表达式	否	是
XAR1	指针和表达式	是	否
XAR2	指针、表达式和框架指针(需要时)	是	否
XAR3	指针和表达式	是	否
XAR4	指针、表达式、参数传递,以及从函数返回 32 位指针值	否	是
XAR5	指针、表达式和参数	否	是
XAR6	指针和表达式	否	是
XAR7	指针、表达式、间接调用和分支(用于实现指向函数和 switch 语句的 指针)	否	是

⁽¹⁾ SP 根据惯例保留,即压入栈的所有内容都在返回之前弹出。

表 7-3. FPU 寄存器使用和保留惯例

		A . C C . O IS HA DOSSITA PICE DO DE		
FPU32 寄存 器	FPU64 寄存器	使用	入口保存	调用保存
R0H	R0 = R0H:R0L	表达式、参数传递以及从函数返回 32 位浮点值	否	是
R1H	R1 = R1H:R1L	表达式和参数传递	否	是
R2H	R2 = R2H:R2L	表达式和参数传递	否	是
R3H	R3 = R3H:R3L	表达式和参数传递	否	是
R4H	R4 = R4H:R4L	表达式	是	否
R5H	R5 = R5H:R5L	表达式	是	否
R6H	R6 = R6H:R6L	表达式	是	否
R7H	R7 = R7H:R7L	表达式	是	否



7.2.2 状态寄存器

表 7-4 显示了编译器使用的所有状态字段。假定值是编译器在输入函数或从函数返回时在该字段中期望的值;此列中的破折号表示编译器不需要特定值。已修改列指示编译器生成的代码是否修改过此字段。有关状态寄存器的详细信息,请参阅《*TMS320C28x CPU 和指令集参考指南*》(SPRU430)。

表 7-4. 状态寄存器字段

字段		名称	假定值	已修改
ARP	辅助寄存器指针		-	是
С	进位		-	是
N	负标志		-	是
OVM	溢出模式		0 ⁽¹⁾	是
PAGE0	直接/栈地址模式		0 ⁽¹⁾	否
PM	乘积移位模式		1(1)(2)	是
SPA	栈指针对齐位		-	是 (在中断中)
SXM	符号扩展模式		-	是
TC	测试/控制标志		-	是
V	溢出标志		-	是
Z	零标志		-	是

- (1) 设置 C 运行时环境的初始化例程会将这些字段设置为假定值。
- (2) 如果 PM=1,则乘法后的结果不会移位。如果 PM=0,则每次乘法后结果左移 1。

表 7-5 显示了编译器用于 FPU 目标的其他状态字段。有关这些寄存器的详细信息,请参阅《*TMS320C28x 扩展* 指令集技术参考手册》(SPRUHS1)。

表 7-5. 仅用于 FPU 目标的浮点状态寄存器 (STF(1)) 字段

字段	名称	假定值	已修改
LVF ⁽²⁾ (3)	锁存的溢出浮点标志	-	是
LUF ⁽²⁾ (3)	锁存的下溢浮点标志	-	是
NF ⁽²⁾	负浮点标志	-	是
ZF ⁽²⁾	零浮点标志	-	是
NI ⁽²⁾	负整数标志	-	是
ZI ⁽²⁾	零整数标志位	-	是
TF ⁽²⁾	测试标志位	-	是
RNDF32	舍入 F32 模式 ⁽⁴⁾	-	是
RNDF64	舍入 F64 模式 ⁽⁴⁾	-	是
SHDWS	影子模式状态	-	是

- (1) 未使用的 STF 寄存器位读取 0 和写入被忽略。
- (2) STF 寄存器中的指定标志可以通过 MOVSTO 指令导出至 STO 寄存器。
- (3) LVF 和 LUF 标志信号可以连接到 PIE,以生成溢出和下溢中断。这是一个有用的调试工具。
- (4) 如果 RNDF32 或 RNDF64 为 0,则模式舍入到零(截断),否则模式舍入到最近(偶数)。

不使用所有其他状态寄存器字段,也不影响编译器生成的代码。



7.3 函数结构和调用惯例

C/C++ 编译器对函数调用强加了一套严格的规则。除了特殊的运行时支持函数,任何调用或被 C/C++ 函数调用的函数都必须遵循这些规则。不遵循这些规则会破坏 C/C++ 环境并导致程序失败。

有关调用惯例的详细信息,请参阅《C28x 嵌入式应用二进制接口 (EABI) 参考指南》(SPRAC71)。

图 7-1 演示了典型的函数调用。在此示例中,不能放在寄存器中的参数被传递给堆栈上的函数。该函数然后分配 局部变量并调用另一个函数。此示例显示了为被调用函数分配的本地帧和参数块。没有局部变量且不需要参数块 的函数不会分配本地帧。

参数块 一词是指本地帧的一部分,用于将参数传递给其他函数。采用将参数移至参数块而不是将其压入堆栈的方式来将这些参数传递给函数。本地帧和参数块同时被分配。

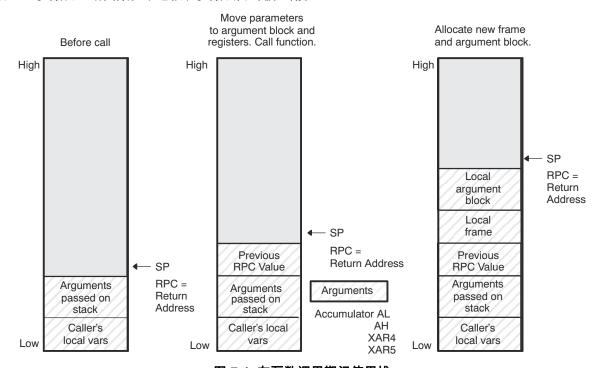


图 7-1. 在函数调用期间使用栈

7.3.1 函数如何进行调用

- 一个函数(父级函数)在调用另一个函数(子级函数)时会执行以下任务。
- 1. 寄存器的值未必由被调用函数保存(不是入口保存(SOE) 寄存器),但在函数返回后将需要保存在堆栈中。
- 如果被调用函数返回一个结构体,则调用函数会为该结构体分配空间并将该空间的地址作为第一个参数传递给被调用函数。

3. 传递给被调用函数的参数放置在寄存器中,并在必要时放置在堆栈中。根据以下方案将参数放置在寄存器中:

- a. 如果目标是 FPU 并且存在任何 32 位浮点参数,则前四个浮点参数被放置在寄存器 R0H-R3H 中。
- b. 如果存在任何 64 位浮点参数 (long double),它们将通过引用传递。
- c. 如果存在任何 64 位整数参数 (long long),第一个参数将放置在 ACC 和 P 中 (ACC 保存高 32 位, P 保存低 32 位)。所有其他 64 位整数参数以相反的顺序放置在堆栈中。

如果 P 寄存器用于参数传递,则禁用该函数的 prolog/epilog 抽象。有关抽象的更多信息,请参阅节3.13。

d. 如果有任何 32 位参数(long 或 float),则第一个参数放置在 32 位 ACC (AH/AL) 中。所有其他 32 位参数以相反的顺序放置在堆栈中。

```
func1(long a, long long b, int c, int* d);
    stack ACC/P XAR5, XAR4
```

- e. 指针参数放置在 XAR4 和 XAR5 中。所有其他指针都放置在堆栈中。
- f. 其余的 16 位参数按 AL、AH、XAR4、XAR5(如果可用)的顺序放置。
- 4. 其余未放置在寄存器中的参数以相反的顺序推入堆栈中。也就是说,放在堆栈上最左边的参数最后被推入堆栈中。所有 32 位参数与堆栈中的偶数地址对齐。

结构体参数作为结构体的地址传递。被调用函数必须创建本地副本。

对于使用省略号声明的函数,表示该函数是用不同数量的参数调用的,相关惯例略有修改。最后一个显式声明的参数在堆栈上传递,因此其堆栈地址可以作为访问未声明参数的引用。

5. 在调用子级函数之前,堆栈指针 (SP) 必须由父级函数偶数对齐。如有必要,通过将堆栈指针增加 1 来完成。如果需要,编码器应该在调用之前递增 SP。这些函数调用示例显示了参数的放置位置:

```
funcl (int a, int b. long c)

XAR4 XAR5 AH/AL

funcl (long a, int b, long c);

AH/AL XAR4 stack

vararg (int a, int b, int c, ...)

AL AH stack
```

- 6. 调用方使用 LCR 指令来调用函数。RPC 寄存器值被压在堆栈上。然后将返回地址存储在 RPC 寄存器中。
- 7. 堆栈在函数边界对齐。

7.3.2 被调用函数如何响应

被调用函数(子函数)必须执行以下任务:

- 1. 如果被调用函数修改了 XAR1、XAR2 或 XAR3,则必须保存寄存器,因为调用函数假定这些寄存器的值在返回时被保留。如果目标是 FPU,那么除了 C28x 寄存器之外,被调用函数还必须保存寄存器 R4H、R5H、R6H 或 R7H,前提条件是被调用函数修改了其中任何一个寄存器。可以修改任何其他寄存器而无需保留。
- 2. 被调用函数在堆栈上为任何本地变量、临时存储区和该函数可能调用的函数的参数分配足够的空间。这种分配 在函数开始时发生一次,通过向 SP 寄存器添加一个常量来实现。
- 3. 堆栈在函数边界对齐。
- 4. 如果被调用函数需要一个结构体参数,则会接收一个指向该结构体的指针。如果从被调用函数内部写入结构体,则必须在堆栈上为结构体的本地副本分配空间,并且必须从传递给结构体的指针复制本地结构体。如果未写入结构体,则可以通过指针参数在被调用函数中间接引用该结构体。

无论是在调用函数时(以便结构体参数作为地址传递)还是在声明函数时(以便函数知道要将结构体复制到本地副本),都必须注意正确地声明接受结构体参数的函数。

- 5. 被调用函数会执行函数的代码。
- 6. 被调用函数将返回一个值。根据以下惯例将值放置在寄存器中:

16 位整数值	AL
32 位整数值	ACC
64 位整数值	ACC/P
32 位指针	XAR4
结构体引用	XAR6



如果目标是 FPU 并且返回一个 32 位浮点值,则被调用函数会将该值放置在 R0H 中。

如果该函数返回一个结构体,则调用方为该结构体分配空间并将返回空间的地址传递给 XAR6 中的被调用函数。若要返回结构体,被调用函数会将该结构体复制到由额外参数指向的内存块。

通过这种方式,调用方可以用睿智的方式告知被调用函数从哪里返回结构体。例如,在语句 s = f(x) 中,其中 s 是一个结构体,f 是一个返回结构体的函数,调用方实际上可以像 f(&s,x) 那样进行调用。然后,函数 f 将返回结构体直接复制到 s 中,并自动执行赋值。

如果调用方不使用返回结构体值,则可以将地址值 0 作为第一个参数进行传递。这会指示被调用函数不要复制返回结构体。

无论是在调用函数时(以便传递额外参数)还是在声明函数时(以便函数知道复制结果),都必须注意正确地 声明接受结构体参数的函数。64 位浮点值(长双精度型)的返回方式与结构体类似。

- 7. 被调用函数通过减去先前添加到 SP 的值来取消分配帧。
- 8. 被调用函数会恢复在步骤 1 中保存的所有寄存器的值。
- 9. 被调用函数使用 LRETR 指令返回。PC 被设置为 RPC 寄存器中的值。之前的 RPC 值从堆栈中弹出并存储在 RPC 寄存器中。

7.3.3 被调用函数的特殊情况(大帧)

如果需要在栈上分配的空间(上一节中的第 2 步)大于 63 个字,则需要额外的步骤和资源来确保可以访问所有本地非寄存器变量。大帧需要使用帧指针寄存器 (XAR2) 来引用帧内的本地非寄存器变量。在帧上分配空间之前,帧指针设置为指向栈上传递给被调用函数的第一个参数。如果没有将传入参数传递到栈,则帧指针将指向调用函数的返回地址,该地址在进入被调用函数时位于栈顶。

尽可能避免分配大量本地数据。例如,请勿在函数中声明大型数组。

7.3.4 访问参数和局部变量

函数通过 SP 或 FP(指定为 XAR2 的帧指针)间接访问其本地非寄存器变量及其栈参数。可以通过 SP 访问的所有本地数据和参数数据都使用 *-SP [offset] 寻址模式,因为 SP 始终指向栈顶 +1,并且栈会向更大的地址增长。

备注

必须复位 PAGE0 模式位: 编译器使用 *−SP [offset] 寻址模式,因此必须复位 PAGE0 模式位(设置为 0)。

使用 *-SP [offset] 时可用的最大偏移量为 63。如果对象距离 SP 太远,无法使用此访问模式,编译器将使用 FP (XAR2)。FP 指向帧的底部,因此使用 FP 进行的访问使用 *+FP [offset] 或 *+FP [AR0/AR1] 寻址模式。大帧需要利用 XAR2 并可能需要索引寄存器,因此,需要额外的代码和资源才能进行本地访问。

7.3.5 分配帧并访问内存中的 32 位值

一些 TMS320C28x 指令一次读取和写入 32 位内存 (MOVL、ADDL 等) 。这些指令要求在偶数边界上分配 32 位对象。为确保发生这种情况,编译器将执行以下步骤:

- 1. 它将 SP 初始化为偶数边界。
- 2. call 指令会向 SP 添加 2, 因此它假定 SP 指向偶数地址。
- 3. 它确保在帧上分配的空间总数为偶数,以便 SP 指向偶数地址。
- 4. 它确保将 32 位对象分配给偶数地址,相对于 SP 中已知的偶数地址。
- 5. 中断无法假定 SP 为奇数或偶数,因此它会将 SP 与偶数地址对齐。

有关这些指令如何访问内存的更多信息,请参阅《TMS320C28x 汇编语言工具用户指南》。

7.4 访问 C 和 C++ 中的链接器符号

有关在 C/C++ 代码中引用链接器符号的信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中关于"在 C/C++ 应用中使用链接器符号"的部分。

7.5 将 C 和 C++ 与汇编语言相连

以下是在 C/C++ 代码中使用汇编语言的方法:

• 使用汇编代码的单独模块并将它们与编译的 C/C++ 模块链接(请参阅节 7.5.1)。



- 在 C/C++ 源代码中使用汇编语言变量和常量(请参阅节 7.5.3)。
- 使用直接嵌入 C/C++ 源代码中的内联汇编语言(请参阅节 7.5.5)。
- 使用 C/C++ 源代码中的内在函数直接调用汇编语言语句(请参阅节 7.6)。

7.5.1 使用汇编语言模块与 C/C++ 代码

只要遵循 节 7.3 中定义的调用惯例,以及 节 7.2 中定义的寄存器惯例,即可同时使用 C/C++ 与汇编语言函数。 C/C++ 代码可访问变量并调用使用汇编语言定义的函数,汇编代码也可访问 C/C++ 变量并调用 C/C++ 函数。

结合使用汇编语言和 C 时,请遵循以下指南:

- 所有函数,无论是以 C/C++ 还是以汇编语言编写,都必须遵循 节 7.2 中罗列的寄存器惯例。
- 必须保留由某函数修改的专用寄存器。专用寄存器包括:

XAR1 R4H (仅 FPU)
XAR2 R5H (仅 FPU)
XAR3 R6H (仅 FPU)
SP R7H (仅 FPU)

如果通常使用 SP,则无需显式保留。汇编函数可自由使用栈,只要在函数返回前将压入栈的全部内容弹出即可(因此要保留 SP)。

非专用寄存器可自由使用,无需保留。

- 在调用子函数之前,栈指针 (SP) 必须由父函数偶数对齐。如有必要,这是通过将栈指针增加 1 来完成的。如果需要,编码器应在调用之前递增 SP。
- 栈在函数边界对齐。
- 中断例程必须保存所使用的所有寄存器。如需更多信息,请参阅节7.7。
- 如果通过汇编语言调用 C/C++ 函数,请加载指定的寄存器与参数,并将其余参数压入栈,如 节 7.3.1 中所 述。

在访问从 C/C++ 函数传入的参数时,适用相同的惯例。

- 长整型值和浮点值存储在存储器中,最低有效字位于低位地址。
- 结构也将返回,如节7.3.2中所述。
- 任何汇编模块均不应出于任何目的使用.cinit 段,除非进行全局变量的自动初始化。C/C++ 启动例程假设.cinit 段包含*完整的* 初始化表。将其他信息放入.cinit 会将表打乱,导致无法预测的结果。
- 编译器会在所有标识符的起始位置加一条下划线 (__)。在汇编语言模块中,对于要从 C/C++ 访问的所有对象,都必须使用前缀_。例如,名为 x 的 C/C++ 对象在汇编语言中需调用_x。对于只在一个或多个汇编语言模块中使用的标识符,未以下划线开头的任何名称均可安全使用,不会与 C/C++ 标识符产生冲突。
- 编译器会为所有外部对象指定链接名称。因此您在编写汇编语言代码时,使用的链接名称必须与编译器指定的相同。相关详细信息,请参阅节 6.12。
- 在汇编语言中声明、并从 C/C++ 访问或调用的任何对象或函数,必须在汇编语言修饰符中使用 .def 或 .global 指令进行声明。这样可将符号声明为外部引用,并允许链接器解析对它的引用。

同理,若要从汇编语言中访问 C/C++ 函数或对象,应在汇编语言模块中使用 .ref 或 .global 指令来声明 C/C++ 对象。这样可创建未声明的外部引用,并由链接器解析。

- 由于编译代码运行时会复位 PAGE0 模式位,如果您在汇编语言函数中将 PAGE0 位设为 1,则在返回汇编代码前必须将其设回 0。
- 如果您在汇编语言中定义一个结构,并在 C 语言中使用 extern struct 来访问它,则该结构应被阻止。编译器假设会阻止结构定义对 DP 负载进行优化。因此定义应接受此假设。您可以在 .usect 指令中指定阻止标志,以阻止该结构。请参阅《TMS320C28x 汇编语言工具用户指南》,了解有关这些指令的更多信息。

7.5.2 从 C/C++ 访问汇编语言函数

对于将从汇编语言中调用的已在 C++ 中定义的函数,应在 C++ 文件中定义为 extern "C"。对于将从 C++ 中调用的已在汇编语言中定义的函数,必须在 C++ 中原型设计为 extern "C"。

示例 7-1 列举了一个名为 main 的 C++ 函数,此函数调用一个名为 asmfunc 的汇编语言函数,如示例 7-2 中所示。asmfunc 函数采用其单个参数,将其添加到名为 gvar 的 C++ 全局变量,并返回结果。



示例 7-1. 从 C/C++ 程序调用汇编语言函数

```
extern "C"{
    extern int asmfunc(int a); /* 申明外部 asm 函数 */
    int gvar = 0; /* 定义全局变量 */
    void main()
    {
        int i = 5;
        i = asmfunc(i); /* 正常调用函数 */
    }
```

示例 7-2. 由 示例 7-1 调用的汇编语言程序

```
.global _gvar
.global _asmfunc
_asmfunc:

MOVZ DP,#_gvar
ADDB AL,#5
MOV @_gvar,AL
LRETR
```

在示例 7-1 的 C++ 程序中,extern"C"声明会告知编译器使用 C 命名规则(即,不进行名称改编)。当链接器解析 .global _asmfunc 引用时,程序集文件中的相应定义将匹配。

参数 i 在寄存器 AL 中传递。

7.5.3 从 C/C++ 访问汇编语言变量

有时,C/C++ 程序访问汇编语言中定义的变量或常量会很有用。根据项目定义的位置和方式,您可以使用以下方式完成此任务:在 .ebss 或 .bss 段中定义的变量、未在 .ebss 或 .bss 段中定义的变量,或者链接器符号。

7.5.3.1 访问汇编语言全局变量

从 .ebss 或 .bss 段或以 .usect 命名的段访问变量非常简单:

- 1. 使用 .bss 或 .usect 指令来定义变量。
- 2. 使用 .def 或 .global 指令将定义设置为外部引用。
- 3. 在汇编语言中使用适当的链接名。
- 4. 在 C/C++ 语言中,将变量声明为 extern 并正常访问它。

示例 7-4 和示例 7-3 说明了如何访问 .ebss 中定义的变量。

示例 7-3. 汇编语言变量程序

```
* Note the use of underscores in the following lines

.ebss _var,1 ; Define the variable

.global _var ; Declare it as external
```

示例 7-4. C 程序从示例 7-3 中访问汇编语言

7.5.3.2 访问汇编语言常量

您可以通过将 .set 指令与 .def 或 .global 指令结合使用,在汇编语言中定义全局常量,也可以使用链接器赋值语句在链接器命令文件中定义它们。这些常量只能通过使用特殊运算符从 C/C++ 中访问。



对于 C/C++ 或汇编语言中定义的**变量**,符号表包含变量所包含的*值的地址*。从 C/C++ 按名称访问程序集变量时,编译器使用符号表中的地址获取值。

但是,对于**汇编语言常量**,符号表包含常量的实际*值*。编译器无法分辨符号表中的哪些项是地址,哪些是值。如果按名称访问汇编语言(或链接器)常量,编译器将尝试使用符号表中的值作为地址来获取值。若要防止这种行为,必须使用 & (address of) 运算符来获取值 (_symval)。换而言之,如果 x 是汇编语言常量,那么它在 C/C++中的值是 &x。请参阅《*TMS320C28x 汇编语言工具用户指南*》中的"在 C/C++ 应用程序中使用链接器符号",了解更多使用 symval 的示例。

有关符号和符号表的更多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中的"符号"部分。

您可以使用 cast 和 #define 来简化这些符号在程序中的使用,如示例 7-5 和示例 7-6 中所示。

示例 7-5. 从 C 语言访问汇编语言常量

```
extern int table_size; /*外部引用 */
#define TABLE_SIZE ((int) (&table size))
. /* 通过强制转换来隐藏地址 */
.
for (I=0; i<TABLE_SIZE; ++I) /* 像普通符号一样使用 */
```

示例 7-6. 示例 7-5 的汇编语言程序

```
_table_size .set10000 ; define the constant
.global _table_size ; make it global
```

由于您只引用存储在符号表中的符号值,符号的声明类型并不重要。在示例 7-5 中,使用了 int。您能够以类似的方式引用链接器定义的符号。

7.5.4 与汇编源代码共享 C/C++ 头文件

您可以使用 .cdecls 汇编器指令在 C 和汇编代码之间共享包含声明和原型的 C 头文件。任何合法的 C/C++ 都可以在 .cdecls 块中使用,C/C++ 声明将导致自动生成合适的汇编语言,从而允许您在汇编语言代码中引用 C/C++ 构造。更多相关信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中的 C/C++ 头文件章节。

7.5.5 使用内联汇编语言

在 C/C++ 程序中,您可以使用 asm 语句,在编译器创建的汇编语言文件中插入一行汇编语言。一系列 asm 语句可在编译器输出中放置多行连续的汇编语言,之间没有代码。如需更多信息,请参阅 节 6.8。

asm 语句可用于在编译器输出中插入注释。只需在汇编代码字符串前添加分号 (;),如下所示:

```
asm(";*** this is an assembly language comment");
```

备注

使用 asm 语句:在使用 asm 语句时应注意以下要点:

- 要极为小心,不要干扰 C/C++ 环境。编译器不会检查或分析插入的指令。
- 避免在 C/C++ 代码中插入跳跃指令或标签,因为它们会迷惑代码生成器使用的寄存器跟踪算法,导致无法预测的结果。
- 使用 asm 语句时不要改变 C/C++ 变量的值。原因是编译器不会验证此类语句。它们会原样插入汇编代码中,如果您不确定它们的效果,可能会造成问题。
- 不要使用 asm 语句插入可改变汇编环境的汇编器指令。
- 避免在 C 代码中创建汇编宏,并使用 --symdebug:dwarf(或 -g)选项进行编译。C 环境的调试信息和汇编宏扩展不兼容。



7.6 使用内在函数访问汇编语言语句

C28x 编译器可识别多种内在函数运算符。一些汇编语句难以或无法用 C/C++ 表达,而内在函数能够表达这类语句的含义。内在函数的用法与函数类似;可以将 C/C++ 变量与这些内在函数结合使用,就像在任何普通函数中一样。

内在函数通过前导双下划线指定,可像用函数调用一样进行访问。例如:

```
long lvar;
int ivar;
unsigned int uivar;
lvar = __mpyxu(ivar, uivar);
```

表 7-6 中列出的内在函数均可用。它们对应于所示的 TMS320C28x 汇编语言指令。更多信息,请参阅《*TMS320C28x CPU 和指令集参考指南*》。

表 7-6. TMS320C28x C/C++ 编译器内在函数

		说明
intabs16_sat(int <i>src</i>);	SETC OVM MOV AH, src ABS ACC MOV dst, AH CLRC OVM	清除 OVM 状态位。将 src 载入 AH。取 ACC 的绝对值。将 AH 存储到 dst。清除 OVM 状态 位。
voidadd(int * m , int b);	ADD * <i>m</i> , <i>b</i>	将存储器位置 $m \ge b$ 的内容相加并将结果以原子形式存储在 m 中。
longaddcu(long src1 , unsigned int src2);	ADDCU ACC, {mem reg}	将 src2 的内容和进位位的值加到 ACC 中。结果位于 ACC 中。
voidaddl(long * m , long b);	ADDL * m, b	将存储器位置 $m \ge b$ 的内容相加并将结果以原子形式存储在 m 中。
void and(int * <i>m</i> , int <i>b</i>);	AND * <i>m</i> , <i>b</i>	对存储器位置 <i>m</i> 至 <i>b</i> 的内容进行与运算,并将 结果以原子形式存储在 m 中。
int &byte(int * <i>array</i> , unsigned int <i>byte_index</i>);	MOVB array [byte_index].LSB, src 或 MOVB dst , array [byte_index].LSB	C28x 中的最小可寻址单元为 16 位。因此,您通常无法访问存储器位置之外的 8 位实体。以下内在函数可帮助访问存储器位置之外的 8 位数,并可通过以下方式调用:
unsigned long $\&y$ byte_peripheral_32(unsigned long $*x$);		用于访问 32 位字节外设数据地址,而无需拆分访问。该内在函数会返回对无符号长整型值的引用,并可用于读取和写入数据。请参阅节6.15.7。
voiddec(int * m);	DEC * m	以原子形式对存储器位置 <i>m</i> 的内容进行递减。
unsigned intdisable_interrupts();	PUSH ST1 SETC INTM, DBGM POP reg16	禁用中断并返回中断向量的旧值。
voiddmac(long *src1, long *src2, long &accum1, long &accum2, int shift);	SPM n; the PM value required for shift MOVL ACC, accum1 MOVL P, accum2 MOVL XARx, src1 MOVL XAR7, src2 DMAC ACC:P, *XARx++, *XAR7++	设置移位所需的 PM 值。 将 accum1 和 accum2 移入 ACC 和 P。 将地址 src1 和 src2 移入 XARx 和 XAR7。 ACC = ACC + (src1[i+1] * src2[i+1]) << PM P = P + (src1[i] * src2[i]) << PM 更多信息请参阅节 3.15.3。
voideallow(void);	EALLOW	允许 CPU 任意写入受保护的寄存器。
voidedis(void);	EDIS	在使用 EALLOW 后防止 CPU 任意写入受保护 的寄存器。
unsigned intenable_interrupts();	PUSH ST1 CLRC INTM, DBGM POP reg16	启用中断并返回中断向量的旧值。



表 7-6. TMS320C28x C/C++ 编译器内在函数 (continued)		
内在函数	江编指令	说明
uint32_t f32_bits_as_u32(float <i>src</i>);		将浮点型中的位提取为 32 位寄存器。此内在函数不生成代码;它告诉编译器要改变解释位的方式。示例请参阅节 7.6.1。
uint64_t f64_bits_as_u64(double <i>src</i>);	_	将双精度型中的位提取为 64 位寄存器。此内在函数不生成代码;它告诉编译器要改变解释位的方式。示例请参阅节 7.6.1。
intflip16(int src);	FLIP AX	反转整型 <i>src</i> 中的位顺序。
longflip32(long src);	FLIP AX	反转长整型 <i>src</i> 中的位顺序。
long longflip64(long long src);	FLIP AX	反转超长整型 <i>src</i> 中的位顺序。
voidinc(int * m);	INC * m	以原子形式对存储器位置 <i>m</i> 的内容进行递增。
long=IQ(long double <i>A</i> , int <i>N</i>);		将长双精度型 A 转换为正确的 IQN 值并作为长整型返回。如果两个参数都是常数,编译器会在编译期间将参数转换为 IQ 值。否则会调用RTS 例程IQ。此内在函数无法用于将全局变量初始化为 .cinit 段。
long $dst =IQmpy(long A, long B, int N);$		使用 C28 lQmath 库执行经优化的乘法。 <i>dst</i> 成 为 ACC 或 P, <i>A</i> 成为 XT:
如果 <i>N</i> == 0 :	IMPYL {ACC P}, XT, B	dst 为 ACC 或 P。如果 <i>dst</i> 为 ACC,该指令需要 2 个周期。如果 dst 为 P,该指令需要 1 个 周期。
如果 0 < N < 16:	IMPYL P, XT, B QMPYL ACC, XT, B ASR64 ACC:P, # N	
如果 15 < <i>N</i> < 32:	IMPYL P, XT, B QMPYL ACC, XT, B LSL64 ACC:P, #(32- N)	
如果 N == 32:	QMPYL {ACC P}, XT, B	
如果 <i>N</i> 为变量:	IMPYL P, XT, B QMPYL ACC, XT, B MOV T, N LSR64 ACC:P, T	
long $dst = _IQsat(long A, long max, long min);$		dst 成为 ACC。根据 max 和/或 min 的值,会生
如果 <i>max</i> 和 <i>min</i> 为 22 位无符号常数:	MOVL ACC, A MOVL XAR n, # 22bits MINL ACC, XAR n MOVL XAR n, # 22bits MAXL ACC, XAR n	成不同的代码。使用 <i>max < min</i> 调用IQsat 会导致出现未定义的行为。
如果 max 和 min 为其他常数:	MOVL ACC, A MOV PL, # max lower 16 bits MOV PH, # max upper 16 bits MINL ACC, P MOV PL, # min lower 16 bits MOV PH, # min upper 16 bits MAXL ACC, P	
如果 <i>max</i> 和/或 <i>min</i> 为变量:	MOVL ACC, A MINL ACC, max MAXL ACC, min	
long $dst = _{\mathbf{D}}\mathbf{Qxmpy}(\log A, \log B, \operatorname{int} N);$		使用 C28 IQmath 库来执行幂为 2 的经优化的 乘法。 <i>dst</i> 成为 ACC 或 P;A 成为 XT。代码会 基于 N 的值生成。
如果 <i>N</i> == 0:	IMPYL ACC/P, XT, B	dst 位于 ACC 或 P 中。
如果 0 < N < 17:	IMPYL P, XT, B QMPYL ACC, XT, B LSL64 ACC:P, # N	dst 位于 ACC 中。
如果 0 > N > -17:	QMPYL ACC, XT, B SETC SXM SFR ACC, #abs(N)	dst 位于 ACC 中。



运行时环境 www.ti.com.cn

表 7-6. TMS320C28x C/C++ 编译器内在函数 (continued)

	20C28x C/C++ 编译器内在函数	· · · · · · · · · · · · · · · · · · ·
	江编指令	说明
如果 16 < <i>N</i> < 32 :	IMPYL P, XT, B QMPYL ACC, XT, B ASR64 ACC:P, # N	dst 位于 P 中。
如果 N == 32:	IMPYL P, XT, B	dst 位于P中。
如果 -16 > N > -33	B QMPYL ACC, XT, B SETC SXM SRF ACC, #16 SRF ACC, #abs(N)−16	dst 位于 ACC 中。
如果 32 < N < 49:	IMPYL ACC, XT, B LSL ACC, # N -32	dst 位于 ACC 中。
如果 -32 > <i>N</i> > -49 :	QMPYL ACC, XT, B SETC SXM SFR ACC, #16 SFR ACC, #16	dst 位于 ACC 中。
如果 48 < N < 65 :	IMPYL ACC, XT, B LSL64 ACC:P, #16 LSL64 ACC:P, # N -48	dst 位于 ACC 中。
如果 -48 > N > -65:	QMPYL ACC, XT, B SETC SXM SFR ACC, #16 SFR ACC, #16	dst 位于 ACC 中。
long longIlmax(long long dst , long long src);	MAXL ACC, src.hi32 MAXCUL P, src.lo32	如果 <i>src > dst</i> ,则将 src 复制到 dst。
long longIlmin(long long dst , long long src);	MINL ACC, src.hi32 MINCUL P, src.lo32	如果 <i>src < dst</i> ,则将 src 复制到 dst
longlmax(long dst , long src);	MAXL ACC, src	如果 <i>src > dst</i> ,则将 src 复制到 dst。
longlmin(long dst , long src);	MINL ACC, src	如果 <i>src < dst</i> ,则将 src 复制到 dst
intmax(int dst , int src);	MAX dst, src	如果 <i>src > dst</i> ,则将 src 复制到 dst
intmin(int dst , int src);	MIN dst, src	如果 <i>src < dst</i> ,则将 src 复制到 dst
intmov_byte(int *src , unsigned int n);	MOVB AX.LSB,*+XARx[n] 或 MOVZ AR0/AR1, @ n MOVB AX.LSB,*XARx[{AR0 AR1}]	返回字节表中 <i>src</i> 指向的第 <i>n</i> 个 8 位元素。 此内在函数用于确保向后兼容性。最好使用内 在函数byte,因为它会返回引用值。使 用 _byte() 无法完成的运算也无法使用 mov_byte() 来完成。
longmpy(int src1 , int src2);	MPY ACC, src1 , # src2	将 <i>src1</i> 移入 T 寄存器。将 16 位立即数 (<i>src2</i>) 乘以 T。结果位于 ACC 中。
longmpyb(int src1 , uint src2);	MPYB {ACC P}, T, # src2	将 <i>src1</i> (T 寄存器)乘以无符号 8 位立即数 (<i>src2</i>)。结果位于 ACC 或 P 中。
longmpy_mov_t(int src1 , int src2 , int * dst2);	MPY ACC, T, src2 MOV @ dst2 , T	将 src1 (T 寄存器) 乘以 src2。结果位于 ACC 中。将 src1 移入 *dst2。
unsigned longmpyu(unit src2 , unit srt2);	MPYU {ACC P}, T, src2	将 <i>src1</i> (T 寄存器)乘以 <i>src2</i> 。这两个操作 数都会作为无符号 16 位数字处理。结果位于 ACC 或 P 中。
longmpyxu(int src1 , uint src2);	MPYXU ACC, T, {mem reg}	T 寄存器会载入 src1。src2 由存储器引用或载 入寄存器。结果位于 ACC 中。
long $dst = $ norm32(long src , int * $shift$);	CSB ACC LSLL ACC, T MOV @ shift, T	将 src 归一化为 dst 并将 *shift 更新为移位的位数。
long long dst =norm64(long long src , int * shift);	CSB ACC LSL64 ACC:P, T MOV @ shift , T CSB ACC LSL64 ACC:P, T MOV TMP16, AH MOV AH, T ADD shift , AH MOV AH, TMP16	将 64 位 src 归一化为 dst 并将 *shift 更新为移位的位数。



表 7-6. TMS320C28x C/C++ 编译器内在函数 (continued)

	汇编指令	说明
voidor(int * m , int b);	OR * m , b	对存储器位置 $m \equiv b$ 的内容进行或运算,并将结果以原子形式存储在 m 中。
longqmpy32(long src32a , long src32b , int q);	CLRC OVM SPM - 1 MOV T, src32a + 1 MPYXU P, T, src32b + 0 MOVP T, src32b + 1 MPYXU P, T, src32a + 0 MPYA P, T, src32a + 1	扩展的精密 DSP Q 数学。根据 q 的值会生成不同的代码。
如果 <i>q</i> = 31、30:	SPM q – 30 SFR ACC, #45 – q ADDL ACC, P	
如果 <i>q</i> = 29:	SFR ACC, #16 ADDL ACC, P	
如果 <i>q</i> = 28 至 24:	SPM <i>q</i> - 30 SFR ACC, #16 SFR ACC, #29 - <i>q</i> ADDL ACC, P	
如果 <i>q</i> = 23 至 13:	SFR ACC, #16 ADDL ACC, P SFR ACC, #29 - q	
如果 q = 12 至 0:	SFR ACC, #16 ADDL ACC, P SFR ACC, #16 SFR ACC, #13 - q	
long qmpy32by16 (long $src32$, int $src16$, int q);	CLRC OVM MOV T, src16 + 0 MPYXU P, T, src32 + 0 MPY P, T, src32 + 1	扩展的精密 DSP Q 数学。根据 <i>q</i> 的值会生成不同的代码。
如果 <i>q</i> = 31、30:	SPM q – 30 SFR ACC, #46 – q ADDL ACC, P	
如果 q = 29 至 14:	SPM 0 SFR ACC, #16 ADDL ACC, P SFR ACC, #30 - q	
如果 q = 13 至 0:	SPM 0 SFR ACC, #16 ADDL ACC, P SFR ACC, #16 SFR ACC, #14 - q	
voidrestore_interrupts(unsigned int val);	PUSH val POP ST1	恢复中断并将中断向量设置为值 val。
longrol(long src);	ROL ACC	向左旋转 ACC。
longror(long src);	ROR ACC	向右旋转 ACC。
<pre>void * result =rpt_mov_imm(void * dst , int src , int count);</pre>	MOV result, dst MOV ARx, dst RPT # count MOV *XARx++, # src	将 dst 寄存器移入 result 寄存器。将 dst 寄存器移入临时 (ARx) 寄存器。将立即数 src 复制到该临时寄存器 count + 1 次。 src 必须为 16 位立即数。count 可以是 0 至 255 的立即数或变量。
intrpt_norm_inc(long src , int dst , int count);	MOV ARx, dst RPT # count NORM ACC, ARx++	重复归一化累加器值 count + 1 次。 count 可以是 0 至 255 的立即数或变量。
intrpt_norm_dec(long src , int dst , int count);	MOV ARx, dst RPT # count NORM ACC, ARx	重复归一化累加器值 count + 1 次。 count 可以是 0 至 255 的立即数或变量。



运行时环境 www.ti.com.cn

表 7-6. TMS320C28x C/C++ 编译器内在函数 (continued)

内在函数	文 汇编指令 	说明
longrpt_rol(long src , int count);	RPT # count ROL ACC	向左重复旋转累加器
longrpt_ror(long src , int count);	RPT # count ROR ACC	向右重复旋转累加器
longrpt_subcu(long dst , int src , int count);	RPT count	src 操作数从存储器引用,或者载入寄存器并用作 SUBCU 指令的操作数。结果位于 ACC 中。count 可以是 0 至 255 的立即数或变量。该指
		令会重复 count + 1 次。
unsigned long rpt_subcul(unsigned long <i>num</i> , unsigned long <i>den</i> , unsigned long <i>&remainder</i> , int <i>count</i>);	RPT count SUBCUL ACC, den	执行无符号模除法中常用的重复条件长整型减 法。返回商。
longsat(long src);	SAT ACC	在 ACC 中载入 32 位 src。结果位于 ACC 中。
long _sat32(long src , long limit);	SETC OVM ADDL ACC, {mem P} SUBL ACC, {mem P} SUBL ACC, {mem P} ADDL ACC, {mem P} CLRC OVM	使 32 位值饱和为 32 位掩码。在 ACC 中载入 src。Limit 值从存储器引用或者载入 P 寄存器。 结果位于 ACC 中。
longsathigh16(long src , int limit);	SETC OVM ADDL ACC, {mem P}<<16 SUBL ACC, {mem P}<<16 SUBL ACC, {mem P}<<16	使 32 位值饱和至高 16 位。在 ACC 中载入 src。limit 值从存储器引用或者载入寄存器。结 果位于 ACC 中。结果可以向右移位并存储为整 型。例如:
	ADDL ACC, {mem P}<<16 CLRC OVM SFR ACC, rshift	<pre>ivar=sathigh16(lvar, mask)>>6;</pre>
longsatlow16(long src);	SETC OVM MOV T, #0xFFFF CLR SXM; if necessary ADD ACC, T <<15 SUB ACC, T <<15 SUB ACC, T <<15 ADD ACC, T <<15 CLRC OVM	使 32 位值饱和至低 16 位。在 ACC 中载入 src。在 T 寄存器中载入 #0xFFFF。结果位于 ACC 中。
longsbbu(long src1 , uint src2);	SBBU ACC, src2	从 ACC (<i>src1</i>) 中减去 <i>src2</i> + C 的逻辑反向。结 果位于 ACC 中。
voidsub(int * m , int b);	SUB * m , b	从存储器位置 <i>m</i> 的内容中减去 <i>b</i> ,并将结果以原子形式存储在 m 中。
longsubcu(long src1 , int src2);	SUBCU ACC, src2	从 ACC (<i>src1</i>) 中减去向左移 15 位的 <i>src2</i> 。结 果位于 ACC 中。
unsigned longsubcul(unsigned long num, unsigned long den, unsigned long &remainder);	SUBCUL ACC, den	执行无符号模除法中常用的单次条件长整型减 法。返回商。
voidsubl(long * m , long b);	SUBL * m, b	从存储器位置 <i>m</i> 的内容中减去 <i>b</i> ,并将结果以原子形式存储在 m 中。
voidsubr(int * m , int b);	SUBR * m , b	从 <i>b</i> 中减去存储器位置 <i>m</i> 的内容,并将结果以 原子形式存储在 m 中。
voidsubrl(long * m , long b);	SUBRL* m, b	从 <i>b</i> 中减去存储器位置 <i>m</i> 的内容,并将结果以 原子形式存储在 m 中。
if (tbit(int src , int bit));	TBIT src , # bit	如果 <i>src</i> 的指定 <i>位</i> 为 1,则设置 TC 状态位。
floatu32_bits_as_f32(uint32_t src);		将 32 位寄存器打包为浮点型。此内在函数 不生成代码;它告诉编译器要改变解释位的方 式。示例请参阅节 7.6.1。
doubleu64_bits_as_f64(uint64_t src);	-	将 64 位寄存器打包为双精度型。此内在函数 不生成代码;它告诉编译器要改变解释位的方 式。示例请参阅节 7.6.1。



表 7-6. TMS320C28x C/C++ 编译器内在函数 (continued)

	内在函数 汇编指令	说明
voidxor(int * m , int b);	XOR * <i>m</i> , <i>b</i>	对存储器位置 <i>m</i> 至 <i>b</i> 的内容进行异或运算,并 将结果以原子形式存储在 m 中。

7.6.1 浮点转换内在函数

下述内在函数提取浮点值中的位或将位打包成浮点值。不执行任何指令或数据移动;这些内在函数告诉编译器如何解释这些位。有关调用语法,请参阅节7.6。

- f32 bits as u32:将浮点型中的位提取为 32 位寄存器。
- f64 bits as u64:将双精度型中的位提取为 64 位寄存器。
- u32 bits as f32:将32位寄存器打包为浮点型。
- u64 bits as f64:将64位寄存器打包为双精度型。

下述函数提取浮点数的符号位。其通过使用 ___f32_bits_as_u32 内在函数将浮点数解释为 32 位寄存器来实现这一点。此内在函数不会移动存储在 x 中的位;它会告知编译器改变其解释位的方式。

```
bool sign_bit_set(float x) {
    return __f32_bits_as_u32(x) >> 31;
}
```

使用这些内在函数的另一种方法是将比所需精度更高的浮点常量转换为最低有效尾数位全为零的值。这使编译器 能够使用一条指令而不是两条指令将 32 位常量加载到寄存器中。以下代码截断了一个常量:

```
__u32_bits_as_f32(__f32_bits_as_u32(3.14159f) & 0xffff0000)
```

7.6.2 浮点单元 (FPU) 内在函数

这些内在函数使用 32 位 (FPU32) 和 64 位 (FPU64) 硬件进行更快的浮点计算。如果 --float_support 编译器选项分别设为 fpu32 或 fpu64,则会启用这些内在函数。

如果您使用 COFF ABI,作为 float 型列出的参数和返回值也可以使用 double 型,因为两者都是 32 位类型。支持 FPU32 内在函数,但如果您使用的是 COFF ABI,则*不不* 支持 FPU64 内在函数。如果您在使用 COFF 时使用采用 long double 的 FPU64 内在函数,则会发生错误。

如果使用 EABI,则 float 类型为 32 位,double 类型为 64 位。如果启用了 FPU32,请仅使用 FPU32 版本。通常,如果启用了 FPU64,您可以同时使用 FPU32 和 FPU64 内在函数。但是,在 EABI 模式下使用 FPU64 时,没有交换两个 32 位 float 值的指令。在 FPU32 硬件上,SWAPF 汇编指令仅适用于 32 位 float 值,并且 __swapf 和 __swapff 内在函数是等效的。在 FPU64 硬件上,SWAPF 指令仅支持 64 位 double 值;支持 __swapf 内在函数,但 swapff 内在函数会导致错误。

有关将 float 值和 double 值重新解释为寄存器(反之亦然)的内在函数的信息,请参阅节 7.6.1。

表 7-7. FPU 的 C/C++ 编译器内在函数

FPU 版本	内在函数	汇编指令	说明
FPU32	floateinvf32(float x);	EINVF32 x	计算并返回 1/x(精度约为 8 位)。
FPU64	doubleeinvf64(double x);	EINVF64 x	计算并返回 1/x(精度约为 8 位)。
FPU32	floateisqrtf32(float x);	EISQRTF32 X	求 1/x 的平方根(精度约为 8 位)。
FPU64	doubleeisqrtf64(double x);	EISQRTF64 X	求 1/x 的平方根(精度约为 8 位)。
FPU32	<pre>voidf32_max_idx(float &dst , float src , float &idx_dst , float idx_src);</pre>	MAXF32 dst , src MOV32 idx_dst , idx_src	If src>dst, copy src to dst, and copy idx_src to idx_dst.
FPU64	<pre>voidf64_max_idx(double &dst , double src , double &idx_dst , double idx_src);</pre>	MAXF64 dst , src MOV64 idx_dst , idx_src	If src>dst, copy src to dst, and copy idx_src to idx_dst.
FPU32	<pre>voidf32_min_idx(float &dst , float src , float &idx_dst , float idx_src);</pre>	MINF32 dst , src MOV32 idx_dst , idx_src	If src <dst, and="" copy="" dst,="" idx_dst.<="" idx_src="" src="" td="" to=""></dst,>
FPU64	<pre>voidf64_min_idx(double &dst , double src , double &idx_dst , double idx_src);</pre>	MINF64 dst , src MOV64 idx_dst , idx_src	If src <dst, and="" copy="" dst,="" idx_dst.<="" idx_src="" src="" td="" to=""></dst,>
FPU32	intf32toi16r(float <i>src</i>);	F32TOI16R dst, src	将 float 转换为 int 并进行舍入。



表 7-7. FPU 的 C/C++ 编译器内在函数 (continued)

FPU 版本	内在函数	汇编指令	说明
170 版本	P3世四奴	/C3801E T3	₩C '93
FPU32	unsigned intf32toui16r(float src);	F32TOUI16R dst, src	将 float 转换为无符号 int 并进行舍入。
FPU32	float fmax(float x , float y); $^{(1)}$	MAXF32 <i>y</i> , <i>x</i>	如果 <i>x>y</i> ,将 <i>x</i> 复制到 <i>y</i> 。
FPU32	float fmin(float x , float y); (1)	MINF32 <i>y</i> , <i>x</i>	如果 <i>x<y< i="">,将 <i>x</i> 复制到 <i>y</i>。</y<></i>
FPU32	floatfracf32(float src);	FRACF32 dst, src	返回 src 的分数部分。
FPU64	doublefracf64(double src);	FRACF64 dst, src	返回 src 的分数部分。
FPU32	floatfsat(float val , float max , float min);	MAXF32 dst , min MINF32 dst , max	如果 <i>min < val < max</i> ,则返回 val。如 果 <i>val < min</i> ,则返回 <i>min</i> 。如果 <i>val ></i> <i>max</i> ,则返回 <i>max</i> 。在 <i>max < min</i> 的情 况下调用fsat 会产生未定义的行为。
FPU32(仅限 该器件)	voidswapff(float &a , float &b);	SWAPF a, b	交换 a 和 b 的内容。
FPU32(仅限 该器件)	voidswapf(float &a , float &b);	SWAPF a, b	交换 a 和 b 的内容。
FPU64	void swapf(double & a , double & b);	SWAPF a, b	交换 a 和 b 的内容。

⁽¹⁾ 当 C 代码使用比较运算符或三元运算符时,编译器会根据需要自动生成 MINF64/MAXF64 指令。

7.6.3 Trigonometric Math Unit (TMU) Intrinsics

The following intrinsics perform faster trigonometric calculations using the Trigonometric Math Unit (TMU). These intrinsics are enabled if the --tmu_support=tmu0 or --tmu_support=tmu1 compiler option is used. The shaded rows list intrinsics that are supported only if --tmu_support=tmu1, and are supported for EABI only.

If you are using the COFF ABI, arguments and return values listed as floats may also use doubles, because both are 32-bit types. If you are using EABI, these functions require the float type, because double is a 64-bit type.

表 7-8. C/C++ Compiler Intrinsics for TMU

Intrinsic	Assembly Instruction(s)	Description
floatatan(float src);	ATANPUF32 dst , src MPY2PIF32 dst , src	Return the principal value of the arc tangent of src radians.
floatatanpuf32(float src);	ATANPUF32 dst, src	Return the principal value of the arc tangent of <i>src</i> , which is provided as a per unit value.
floatatan2(float y , float x);	QUADF32 quadrant , ratio , y , x ATANPUF32 atanpu , ratio ADDF32 atan2pu , atanpu MPY2PIF32 atan2 , atan2pu	Return the principal value of the arc tangent plus the quadrant for x , y .
floatatan2puf32(float y, float x);	QUADF32 quadrant , ratio , y , x ATANPUF32 atanpu , ratio ADDF32 dst , atanpu	Return the principal value of the arc tangent plus the quadrant value for <i>y</i> , <i>x</i> . The value is returned as a per unit value.
floatcos(float src);	DIV2PIF32 dst , src COSPUF32 dst , src	Return the cosine of <i>src</i> , where <i>src</i> is provided in radians.
floatcospuf32(float src);	COSPUF32 dst , src	Return the cosine of <i>src</i> , where <i>src</i> is provided as a per unit value.
floatdivf32(float num , float denom);	DIVF32 dst , num , denom	Return <i>num</i> divided by <i>denom</i> using the TMU hardware instruction for floating point division.
floatdiv2pif32(float src);	DIV2PIF32 dst , src	Return the result of multiplying <i>src</i> by 1/2pi (effectively dividing by 2pi). This converts a value in radians to a per unit value.
float fmodf(float x, float y);	DIVF32 R0H,R2H,R1H NOP; NOP; NOP; F32TOI32 R0H,R0H NOP I32TOF32 R0H,R0H NOP MPYF32 R0H,R1H,R0H NOP SUBF32 R0H,R2H,R0H	Returns the floating-point remainder of the division operation x/y, which is computed using x - ((int)(x/y)) * y. (The fmodf() RTS function is available to perform this instrinsic iffp_mode=relaxed is used.)



表 7-8. C/C++ Compiler Intrinsics for TMU (continued)

Intrinsic	Assembly Instruction(s)	Description
floatiexp2(float x);	IEXP2F32 result , x	Return the result of $2^{-} x $, which is the same as $(1.0 / 2^{-} x)$. (tmu1 and EABI only)
floatlog2(float x);	LOG2F32 logarithm , x	Return the binary logarithm, which is the power to which the number 2 must be raised to obtain the value x. (tmu1 and EABI only)
floatmpy2pif32(float src);	MPY2PIF32 dst , src	Return the result of multiplying <i>src</i> by 2pi. This converts a per unit value to radians. Per unit values are commonly used in control applications to represent normalized radians.
floatquadf32(float ratio, float y, float x);	QUADF32 quadrant , ratio , y , x	Return the quadrant value (0.0, \pm -0.25, or \pm -0.5) and the ratio of x and y , which are provided as per unit values.
floatsin(float src);	DIV2PIF32 dst , src SINPUF32 dst , src	Return the sine of <i>src</i> , where <i>src</i> is provided in radians.
floatsinpuf32(float src);	SINPUF32 dst , src	Return the sine of <i>src</i> , where <i>src</i> is provided as a per unit value.
floatsqrt(float src);	SQRTF32 dst, src	Return the square root of <i>src</i> .



7.6.4 快速整数除法内在函数

表 7-9 中列出的内在函数可使用硬件快速整数除法支持功能更快速地执行除法运算。如果使用 -- idiv support=idiv0 编译器选项,则会启用这些内在函数。

若要使用这些内在函数,您的代码必须包含 stdlib.h 头文件,且 --float_support 选项必须设为 fpu32 或 fpu64。快速整数除法支持功能仅适用于 EABI。

这些内在函数遵循 Idiv 和 Ildiv 标准库函数的格式。它们将 dividend 和 divisor 作为输入,并返回商和余数,分别显示在 quot 和 rem 字段中。__uldiv_t 和 __ulldiv_t 类型是由 stdlib.h 提供的 Idiv 和 Ildiv 的无符号等效类型。此外,还额外提供了以下结构类型,以返回超长整型商和长整型余数:

```
typedef struct { long long quot; long rem; }
typedef struct { unsigned long quot; unsigned long rem; } __ullldiv_t;
```

这些内在函数支持三种类型的整数除法:

- 传统除法。也被称为截断除法或 C99 除法。这种类型的除法向零舍入。因此,余数符号与被除数的符号相同。
- 模数除法。也被称为取整除法。这种类型的除法向负无穷大舍入。因此,余数符号与除数的符号相同。
- 欧几里德除法。这种类型的除法向无穷级数舍入。因此,余数一直是非负数。

在三种除法运算中,*被除数* 都等于*商*除数+余数*。如果余数为零或者被除数和除数为正数,则三种除法运算得出的商和余数都相同。

两个无符号值经过传统、欧几里得和模数除法计算得到的结果没有变化,因此只为无符号输入提供传统除法计算 结果。

一般情况下,如果被除数和除数类型不同,除数会转换为被除数的类型,然后再进行计算。但是,如果被除数类型是有符号的,除数类型是无符号的,且被除数类型不大于除数类型,即对于 *_div_i32byu32 和 *_div_i64byu64内在函数,则会使用比被除数和除数都更大的有符号类型执行除法运算,然后再转换为被除数的类型。

除以 0 的运算一直都是不明确的。

除了这些内在函数之外,当使用 --idiv_support=idiv0 编译器选项时,内置整数除法和模运算符("/"和"%")使用适当的更快速指令,如 节 7.8.2 中所述。无论是否包含 stdlib.h 头文件,都将使用这些内置运算符的更快速版本。

表 7-9. 快速整数除法的 C/C++ 编译器内在函数 (--idiv_support=idiv0)

内在函数	汇编指令	说明
16 位/16 位		
Idiv_ttraditional_div_i16byi16(int dividend, int divisor);	I16TOF32 R3H,@Den F32TOI32 R3H,R3H I16TOF32 R1H,@Num MPYF32 R1H,R1H,#65536.0 NOP F32TOI32 R1H,R1H ABSI32DIV32 R2H, R1H, R3H .loop #4 {SUBC4UI32 R2H, R1H, R3H} NEGI32DIV32 R1H, R2H	返回 16 位/16 位传统除法的结果。
Idiv_teuclidean_div_i16byi16(int dividend, int divisor);	I16TOF32 R3H, @Den F32TOI32 R3H, R3H I16TOF32 R1H, @Num MPYF32 R1H, R1H, #65536.0 NOP F32TOI32 R1H, R1H ABSI32DIV32 R2H, R1H, R3H .loop #4 {SUBC4UI32 R2H, R1H, R3H} ENEGI32DIV32 R1H, R2H, R3H	返回 16 位/16 位欧几里得除法的结果。



表 7-9. 快速整数除法的 C/C++ 编译器内在函数 (--idiv support=idiv0) (continued)

内在函数	汇编指令	说明
ldiv_tmodulo_div_i16byi16(int dividend, int divisor);	I16TOF32 R3H,@Den F32TOI32 R3H,R3H I16TOF32 R1H,@Num MPYF32 R1H,R1H,#65536.0 NOP F32TOI32 R1H,R1H ABSI32DIV32 R2H, R1H, R3H .loop #4 {SUBC4UI32 R2H, R1H, R3H} MNEGI32DIV32 R1H, R2H, R3H	返回 16 位/16 位模数除法的结果。
uldiv_t traditional_div_u16byu16(unsigned int dividend, unsigned int divisor);	UI16TOF32 R3H,@Den F32TOUI32 R3H,R3H UI16TOF32 R1H,@Num MPYF32 R1H,R1H,#65536.0 NOP F32TOUI32 R1H,R1H .loop #4{SUBC4UI32 R2H, R1H, R3H}	当被除数和除数无符号时,返回 16 位/16 位传统除法的无符号结果。
32 位/32 位		
ldiv_ttraditional_div_i32byi32(long dividend, long divisor);	MOV32 R3H @DEN MOV32 R1H @NUM ABSI32DIV32 R2H, R1H, R3H .loop #8 {SUBC4UI32 R2H, R1H, R3H} NEGI32DIV32 R1H, R2H	返回 32 位/32 位传统除法的结 果。
<pre>ldiv_teuclidean_div_i32byi32(long dividend, long divisor);</pre>	MOV32 R3H @DEN MOV32 R1H @NUM ABS132DIV32 R2H, R1H, R3H .loop #8 {SUBC4U132 R2H, R1H, R3H} ENEGI32DIV32 R1H, R2H, R3H	返回 32 位/32 位欧几里得除法的结果。
ldiv_tmodulo_div_i32byi32(long dividend, long divisor);	MOV32 R3H @DEN MOV32 R1H @NUM ABSI32DIV32 R2H, R1H, R3H .loop #8 {SUBC4UI32 R2H, R1H, R3H} MNEGI32DIV32 R1H, R2H, R3H	返回 32 位/32 位模数除法的结果。
div_ttraditional_div_i32byu32(long dividend, unsigned long divisor);	MOV32 R3H @DEN MOV32 R1H @NUM ABS132DIV32U R2H, R1H .loop #8 {SUBC4UI32 R2H, R1H, R3H} NEGI32DIV32 R1H, R2H	当除数无符号时,返回 32 位/32 位传统除法的结果。
<pre>ldiv_teuclidean_div_i32byu32(long dividend, unsigned long divisor);</pre>	MOV32 R3H @DEN MOV32 R1H @NUM ABSI32DIV32U R2H, R1H .loop #8 {SUBC4UI32 R2H, R1H, R3H} ENEGI32DIV32 R1H, R2H, R3H	当除数无符号时,返回 32 位/32 位欧几里得除法的结 果。



运行时环境 www.ti.com.cn

表 7-9. 快速整数除法的 C/C++ 编译器内在函数 (--idiv_support=idiv0) (continued)

内在函数	汇编指令	说明
Idiv_tmodulo_div_i32byu32(long dividend, unsigned long divisor);	MOV32 R3H @DEN MOV32 R1H @NUM ABSI32DIV32U R2H, R1H .loop #8 {SUBC4UI32 R2H, R1H, R3H} MNEGI32DIV32 R1H, R2H, R3H	当除数无符号时,返回 32 位/32 位模数除法的结果。
uldiv_t traditional_div_u32byu32(unsigned long dividend, unsigned long divisor);	MOV32 R3H @DEN MOV32 R1H @NUM ZERO R2 .loop #8 {SUBC4UI32 R2H, R1H, R3H}	当被除数和除数无符号时,返回 32 位/32 位传统除法的无符号结果。
32 位/16 位		
<pre>ldiv_ttraditional_div_i32byi16(long dividend, int divisor);</pre>	I16TOF32 R3H,@Den F32TOI32 R3H,R3H MOV R1H, @NUM .loop #3 {NOP} ABSI32DIV32 R2H, R1H, R3H .loop #8 {SUBC4UI32 R2H, R1H, R3H} NEGI32DIV32 R1H, R2H	返回 32 位/16 位传统除法的结果。
<pre>ldiv_teuclidean_div_i32byi16(long dividend, int divisor);</pre>	I16TOF32 R3H,@Den F32TOI32 R3H,R3H MOV R1H, @NUM .loop #3 {NOP} ABSI32DIV32 R2H, R1H, R3H .loop #8 {SUBC4UI32 R2H, R1H, R3H} ENEGI32DIV32 R1H, R2H, R3H	返回 32 位/16 位欧几里得除法的结果。
<pre>ldiv_tmodulo_div_i32byi16(long dividend, int divisor);</pre>	I16TOF32 R3H,@Den F32TOI32 R3H,R3H MOV R1H, @NUM .loop #3 {NOP} ABSI32DIV32 R2H, R1H, R3H .loop #8 {SUBC4UI32 R2H, R1H, R3H} MNEGI32DIV32 R1H, R2H, R3H	返回 32 位/16 位模数除法的结果。
uldiv_t traditional_div_u32byu16(unsigned long <i>dividend</i> , unsigned int <i>divisor</i>);	I16TOF32 R3H,@Den F32TOI32 R3H,R3H MOV R1H, @NUM ZERO R2 .loop #2 {NOP} .loop #8 {SUBC4UI32 R2H, R1H, R3H}	当被除数和除数无符号时,返回 32 位/16 位传统除法的无符号结果。
64 位/64 位		
<pre>lldiv_ttraditional_div_i64byi64(long long dividend, long long divisor);</pre>	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABS164DIV64 R2H:R4H, R1H:R0H, R3H:R5H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} NEGI64DIV64 R1H:R0H, R2H:R4H	返回 64 位/64 位传统除法的结果。
<pre>Ildiv_teuclidean_div_i64byi64(long long dividend, long long divisor);</pre>	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABSI64DIV64 R2H:R4H, R1H:R0H, R3H:R5H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} ENEGI64DIV64 R1H:R0H, R2H:R4H, R3H:R5H	返回 64 位/64 位欧几里得除法的结果。



表 7-9. 快速整数除法的 C/C++ 编译器内在函数 (--idiv support=idiv0) (continued)

内在函数	汇编指令	说明
Ildiv_t modulo_div_i64byi64(long long <i>dividend</i> , long long <i>divisor</i>);	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABSI64DIV64 R2H:R4H, R1H:R0H, R3H:R5H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} MNEGI64DIV64 R1H:R0H, R2H:R4H, R3H:R5H	返回 64 位/64 位模数除法的结果。
Ildiv_ttraditional_div_i64byu64(long long dividend, unsigned long long divisor);	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABSI64DIV64U R2H:R4H, R1H:R0H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} NEGI64DIV64 R1H:R0H, R2H:R4H	当除数无符号时,返回 64 位/64 位传统除法的结果。
<pre>Ildiv_teuclidean_div_i64byu64(long long dividend, unsigned long long divisor);</pre>	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABSI64DIV64U R2H:R4H, R1H:R0H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} ENEGI64DIV64 R1H:R0H, R2H:R4H, R3H:R5H	当除数无符号时,返回 64 位/64 位欧几里得除法的结 果。
<pre>Ildiv_tmodulo_div_i64byu64(long long dividend, unsigned long long divisor);</pre>	MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H ABSI64DIV64U R2H:R4H, R1H:R0H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H} MNEGI64DIV64 R1H:R0H, R2H:R4H, R3H:R5H	当除数无符号时,返回 64 位/64 位模数除法的结果。
ulldiv_ttraditional_div_u64byu64(unsigned long long dividend, unsigned long long divisor);	ZERO R2 ZERO R4 MOV32 R5H @DEN_L MOV32 R3H @DEN_H MOV32 R0H @NUM_L MOV32 R1H @NUM_H .loop #32 {SUBC2UI64 R2H:R4H, R1H:R0H, R3H:R5H}	当被除数和除数无符号时,返 回 64 位/64 位传统除法的无符 号结果。
64 位/32 位		
llldiv_t traditional_div_i64byi32(signed long long dividend, long divisor);	ABS164DIV32 R2H, R1H:R0H, R3H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .endloop SWAPF R1, R0 NEGI64DIV32 R1H:R0H, R2H LRETR	返回 64 位/32 位传统除法的结果。
Illdiv_t euclidean_div_i64byi32(signed long long dividend, long divisor);	ABSI64DIV32 R2H, R1H:R0H, R3H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 ENEGI64DIV32 R1H:R0H, R2H, R3H LRETR	返回 64 位/32 位欧几里得除法的结果。



运行时环境 www.ti.com.cn

表 7-9. 快速整数除法的 C/C++ 编译器内在函数 (--idiv_support=idiv0) (continued)

内在函数	汇编指令	说明
llldiv_t modulo_div_i64byi32(signed long long dividend, long divisor);	ABSI64DIV32 R2H, R1H:R0H, R3H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 MNEGI64DIV32 R1H:R0H, R2H, R3H LRETR	返回 64 位/32 位模数除法的结果。
llldiv_t traditional_div_i64byu32(signed long long dividend, unsigned long divisor);	ABSI64DIV32U R2H, R1H:R0H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 ZERO R4 SWAPF R4, R2 NEGI64DIV64 R1H:R0H, R2H:R4H LRETR	当除数无符号时,返回 64 位/32 位传统除法的结果。
llldiv_t euclidean_div_i64byu32(signed long long dividend, unsigned long divisor);	ABS164DIV32U R2H, R1H:R0H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 ENEGI64DIV32 R1H:R0H, R2H, R3H LRETR	当除数无符号时,返回 64 位/32 位欧几里得除法的结 果。
llldiv_t modulo_div_i64byu32(unsigned long long dividend, unsigned long divisor);	ABS164DIV32U R2H, R1H:R0H .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 MNEGI64DIV32 R1H:R0H, R2H, R3H LRETR	当除数无符号时,返回 64 位/32 位模数除法的结果。
ullldiv_ttraditional_div_u64byu32(unsigned long long dividend, unsigned long divisor);	ZERO R2 ZERO R4 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 .loop 8 SUBC4UI32 R2H, R1H, R3H .endloop SWBC4UI32 R2H, R1H, R3H .endloop SWAPF R1, R0 LRETR	当被除数和除数无符号时,返回 64 位/32 位传统除法的无符号结果。



7.7 中断处理

只要您遵循本节中的准则,就可以中断并返回至 C/C++ 代码,而不会中断 C/C++ 环境。在 C/C++ 环境初始化完成后,启动例程不会启用或禁用中断。如果系统通过硬件复位进行初始化,则中断被禁用。如果您的系统使用中断,您必须处理任何所需的中断启用或屏蔽。此类操作对 C/C++ 环境没有影响,并且很容易与 asm 语句或调用汇编语言函数合并。

7.7.1 有关中断的要点

中断例程可以执行由任何其他函数执行的任何任务,包括访问全局变量、分配局部变量和调用其他函数。

编写中断例程时,请谨记以下要点:

- 中断处理例程不能有参数。如果声明了任何参数,则会被忽略。
- 中断处理例程可以被普通 C/C++ 代码调用,但是这样做效率很低,因为所有的寄存器都已保存。
- 中断处理例程可以处理单个中断或多个中断。编译器不会生成特定于某个中断的代码,c_int00 除外,它是系统复位中断。当您进入此例程时,您不能假设运行时栈已设置;因此,您不能分配局部变量,也不能在运行时栈上保存任何信息。
- 若要将中断例程与中断关联,中断函数的地址必须放置在适当的中断矢量中。通过使用 .sect 汇编器指令创建一个简单的中断地址表,您可以使用汇编器和链接器来完成此操作。
- 在汇编语言中,请记住在符号名称之前加上下划线。例如,将 c_int00 表示为 c int00。

7.7.2 使用 C/C++ 中断例程

如果 C/C++ 中断例程未调用任何其他函数,则只会保存和恢复中断处理程序使用的寄存器。但如果 C/C++ 中断 例程调用了其他函数,这些函数可修改中断处理程序未使用的未知寄存器。因此,如果调用了任何其他函数,编 译器会保存所有调用保存寄存器。

但是,如果使用了 --float_support=fpu32/fpu64 选项,则会保存和恢复 STF 寄存器。中断例程执行的任何 STF 标志修改将在例程返回时撤消。

C/C++ 中断例程就像任何其他 C/C++ 函数一样,它可以有局部变量和寄存器变量;但是,它应该被声明为不带参数并且应该返回 void。不应直接调用中断处理函数。

可使用 INTERRUPT pragma 或 __interrupt 关键字,直接通过 C/C++ 函数处理中断。有关 INTERRUPT pragma 的信息,请参阅节 6.9.15。有关 interrupt 关键字的信息,请参阅节 6.5.3。



7.8 整数表达式分析

本节介绍了在计算整数表达式时要记住的一些特殊注意事项。

7.8.1 使用运行时支持调用计算的运算

TMS320C28x 不直接支持某些 C/C++ 整数运算。这些运算的计算通过调用运行时支持例程来完成。这些例程用汇编语言硬编码。它们是工具集中的对象和源运行时支持库(例如 rts2800 ml.lib)的成员。

调用这些例程的惯例以标准 C/C++ 调用惯例为模型。

运算类型	使用运行时支持调用计算的运算
16 位整型	除法(有符号)
	模数
32 位长整型	除法(有符号)
	取模
64 位超长整型	乘法 ⁽¹⁾
	除法
	按位 AND、OR 和 XOR
	比较

⁽¹⁾ 如果指定了 -mf=5,则内联 64 位超长整型乘法。

7.8.2 支持快速整数除法的除法运算

如果使用 --idiv_support=idiv0 命令行选项,编译器将在使用除法 ("/") 或模 ("%") 运算符,或者 div() 或 ldiv() 函数时生成更快的指令来执行整数除法。无论是否包含 stdlib.h 头文件,都将使用这些内置运算符的更快速版本。

下表显示了使用除法 ("/") 和模 ("%") 运算符执行整数运算时用到的内在函数。

操作的类型	等效的内在函数调用
int/int	traditional_div_i16byi16(int, int).quot
int % int	traditional_div_i16byi16(int, int).rem
unsigned int/unsigned int	traditional_div_u16byu16(unsigned int, unsigned int).quot
unsigned int % unsigned int	traditional_div_u16byu16(unsigned int, unsigned int).rem
long/long	traditional_div_i32byi32(long, long).quot
long % long	traditional_div_i32byi32(long, long).rem
unsigned long/unsigned long	traditional_div_u32byu32(unsigned long, unsigned long).quot
unsigned long % unsigned long	traditional_div_u32byu32(unsigned long, unsigned long).rem
long long/long long	traditional_div_i64byi64(long long, long long).quot
long long % long long	traditional_div_i64byi64(long long, long long).rem
unsigned long long/unsigned long long	traditional_div_u64byu64(unsigned long long, unsigned long long).quot
unsigned long long % unsigned long long	traditional_div_u64byu64(unsigned long long, unsigned long long).rem

节 7.6.4 中列出了使您能够更准确地指定要执行的运算的内在函数。

在 C 语言中,当整数除法或模数运算的操作数具有不同的类型时,编译器会自动执行"整型提升"(也被称为隐式 类型转换)。也就是说,编译器会插入隐式转换以转换为公共类型,然后在该类型中执行运算。

根据所划分的类型,所执行的内在函数可能不同于预期的内在函数。例如:



整型提升可能会造成混淆,因此最好通过确保操作数类型一致来避免此问题,可能需要使用强制转换运算符。有关整型提升的更多信息,请参阅*如何在 C 代码中正确编写乘法* (SPRA683)。

7.8.3 C/C++ 代码访问 16 位乘法的上 16 位

以下方法提供了对 C/C++ 语言中 16 位乘法的上 16 位的访问:

• 带符号结果方法:

```
int m1, m2;
int result;
result = ((long) m1 * (long) m2) >> 16;
```

无符号结果方法:

```
unsigned m1, m2;
unsigned result;
result = ((unsigned long) m1 * (unsigned long) m2) >> 16;
```

备注

复杂表达式的危险之处

编译器必须识别表达式的结构才能返回预期结果。避免使用复杂的表达式,如以下示例:

```
((long)((unsigned)((a*b)+c)<5)*(long)(z*sin(w)>6))>>16
```



运行时环境 www.ti.com.cn

7.9 浮点表达式分析

对于 COFF ABI,float 和 double 均使用 IEEE 单精度数(32 位)表示。Long double 值使用 IEEE 双精度数(64 位)表示。

对于 EABI,float 类型使用 IEEE 单精度数(32 位)表示。Double 和 long double 类型使用 IEEE 双精度数(64 位)表示。

运行时支持库 rts2800 ml.lib 包含一组浮点数学函数,支持:

- 加法、减法、乘法和除法
- 比较(>、<、>=、<=、==、!=)
- 从整数或长整数到浮点数以及浮点数到整数或长整数的转换,包括有符号和无符号
- 标准误差处理

调用这些例程的规则与用于调用整数运算例程的规则相同。转换是一元运算。

7.10 系统初始化

您必须先创建 C/C++ 运行时环境,才能运行 C/C++ 程序。C/C++ 启动例程使用被称为 c_int00 (or _c_int00) 的函 数来执行此任务。运行时支持源码库 rts.src 在名为 boot.c(或 boot.asm)的模块中包含此例程的源码。

若要开始运行该系统,可以分支到或调用 c int00 函数由复位硬件调用。您必须将 c int00 函数与其他目标文件链 接。当您使用 --rom_model or --ram_model 链接选项并将标准运行时支持库作为其中一个链接器输入文件时,此 操作会自动发生。

链接 C/C++ 程序时,链接器会将可执行输出文件中的入口点值设置为符号 c int00。

c int00 函数会执行以下任务来对环境进行初始化:

- 为系统堆栈定义一个被称为 .stack 的段并设置初始堆栈指针
- 2. 通过将数据从初始化表复制到 .ebss 或 .bss 段中为对应变量分配的存储空间,对全局变量进行初始化。如果 您在加载时对变量进行初始化(--ram_model 选项),加载程序会在程序运行前执行此步骤(并非由启动例程 执行)。如需更多信息,请参阅 节 7.10.3。
- 3. 执行在全局构造函数表中找到的全局构造函数。如需更多信息,请参阅 节 7.10.3.4。
- 4. 调用 main() 函数来运行 C/C++ 程序

您可以更换或修改启动例程以满足系统要求。不过,启动例程*必须* 执行上面列出的操作来正确地初始化 C/C++ 环 境。

7.10.1 用于系统预初始化的引导挂钩函数

引导挂钩是可将应用程序函数插入 C/C++ 引导进程的点。默认引导挂钩函数随运行时支持 (RTS) 库一同提供。但 是,您可以实现这些引导挂钩函数的自定义版本,如果在运行时库之前链接了 RTS 库中的默认引导挂钩函数,则 自定义版本将覆盖 RTS 库中的默认引导挂钩函数。在继续进行 C/C++ 环境设置之前,这些函数可以执行任何应 用特定的初始化。

请注意,TI-RTOS 操作系统使用自定义版本的引导挂钩函数进行系统设置,因此,如果使用 TI-RTOS,则应小心 覆盖这些函数。

以下引导挂钩函数可用:

system pre init(): 此函数提供执行应用特定的初始化的位置。它在初始化栈指针之后,但在执行任何 C/C++ 环境设置之前被调用。默认情况下,_system_pre_init() 应返回非零值。如果_system_pre_init() 返回 0,则会绕 过默认的 C/C++ 环境设置。

_system_post_cinit(): 在 C/C++ 环境设置过程中,在 C/C++ 全局数据被初始化,但在调用任何 C++ 构造函数 之前调用此函数。此函数不应返回值。

7.10.2 运行时栈

运行时栈是在单个连续存储器块中分配的,并从低位地址向下增长到高位地址。SP 指向栈顶。

代码不会检查运行时栈是否溢出。当栈增长超出为其分配的内存空间限值时,就会发生栈溢出。确保为栈分配足 够的存储器空间。



通过在链接器命令行上使用 --stack_size 链接选项并在选项后直接将栈大小指定为常量,可以在链接时更改栈大小。

7.10.3 COFF 变量的自动初始化

备注

本节仅适用于使用 COFF ABI 的应用。

在 C/C++ 程序开始运行之前,必须为某些全局变量分配初始值。检索这些变量的数据并使用数据初始化变量的过程被称为自动初始化。

编译器在名为 .cinit 的特殊段中构建表,其中包含用于初始化全局变量和静态变量的数据。每个编译的模块都包含 这些初始化表。链接器将它们合并到一个表中(一个 .cinit 段)。引导例程或加载程序使用此表初始化所有系统变量。

备注

初始化变量

在 ANSI/ISO C 中,未显式初始化的全局变量和静态变量必须在程序执行之前设置为 0。C/C++ 编译器 不会对未初始化的变量执行任何预初始化。对初始值必须为 0 的任何变量进行显式初始化。

更简单的方法是让加载程序在程序开始运行之前清除 .ebss 或 .bss 段。另一种方法是在 .ebss 或 .bss 段的链接器控件映射中将填充值设置为零。

烧录到 ROM 中的代码无法使用这些方法。

全局变量在运行时或加载时自动初始化;请参阅节7.10.3.2 和节7.10.3.3。也请参见节6.13。



7.10.3.1 初始化表

.cinit 段中的表由可变大小的初始化记录组成。每个必须自动初始化的变量在 .cinit 段中都有一条记录。图 7-2 显示了 .cinit 段的格式和初始化记录。

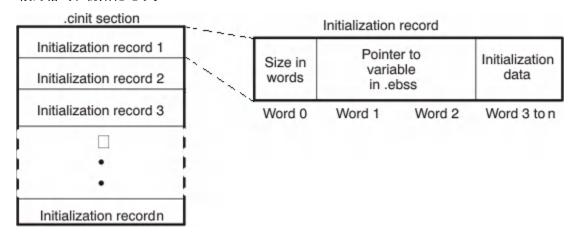


图 7-2. .cinit 段中初始化记录的格式

初始化记录的字段包含以下信息:

- 初始化记录的第一个字段包含初始化数据的大小(以字为单位)。也就是说,该字段包含第三个字段的大小。大小指定为负值;这是一种遗留行为,该字段的绝对值是数据的大小。
- 第二个字段包含 .ebss(或 .bss)段中初始化数据必须被复制的区域的起始地址。第二个字段需要两个字来保存地址。
- 第三个字段包含被复制到.ebss(或.bss)段以初始化变量的数据。该字段的宽度为变量。

每个必须自动初始化的变量在 .cinit 段中都有一条初始化记录。

以下示例显示了在C中定义的初始化全局变量。

```
int i= 23;
int j[2] = { 1,2};
```

相应的初始化表如下所示:

```
.global
                     -\frac{i}{1},1,1,0
         .ebss
        .global
                     ___.ebss,2,1,0
".cinit"
j:
         .usect
         .sect
        .align
         .field
                           1,16
                          \frac{1+0,16}{23,16}
         .field
         .field
                                           ; _i @ 0
                     ".cinit"
         .sect
         .align
         .field
                           -IR 1,16
                          _j+0,32
1,16
         .field
                                           ; _j[0] @ 0
; _j[1] @ 16
         .field
         .field
                           2,16
IR 1: .set2
```

.cinit 段只能包含这种格式的初始化表。连接汇编语言模块时,请勿将 .cinit 段用于任何其他目的。

.pinit 或 .init_array 段(具体取决于 ABI)中的表仅包含待调用的构造函数的地址列表(请参见图 7-3)。构造函数显示在表中的 .cinit 初始化之后。



.pinit section

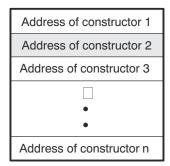


图 7-3. .pinit 或 .init_array 段中初始化记录的格式

当您使用 --rom_model 或 --ram_model 选项时,链接器会组合来自所有 C 模块的 .cinit 段,并在 .cinit 复合段的末尾附加一个空字。此终止记录显示为字段大小为 0 的记录,并标记初始化表的末尾。

同样,--rom_model 或 --ram_model 链接选项会使链接器组合来自所有 C/C++ 模块的所有 .pinit 或 .init_array 段,并在 .pinit 或 .init_array 复合段的末尾附加一个空字。启动例程在遇到空构造函数地址时知道全局构造函数表的末尾。

符合 const 条件的变量的初始化方式有所不同;请参阅节 6.5.1。

7.10.3.2 在 COFF 运行时自动初始化变量

本节仅适用于使用 COFF ABI 的应用。

备注

在运行时自动初始化变量是自动初始化的默认方法。若要使用此方法,请使用 --rom model 选项调用链接器。

使用此方法,.cinit 段与所有其他初始化段一同加载到内存中,全局变量在运行时初始化。链接器定义了一个名为 cinit 的特殊符号,该符号指向内存中初始化表的开头。当程序开始运行时,C/C++ 引导例程会将表中的数据(由 .cinit 指向)复制到 .ebss 段内的指定变量中。这允许初始化数据存储在 ROM 中,并在每次程序启动时复制到 RAM 中。



图 7-4 演示了运行时的自动初始化。可在任何系统中使用此方法,其中,您的应用程序会运行刻录到 ROM 中的 代码。

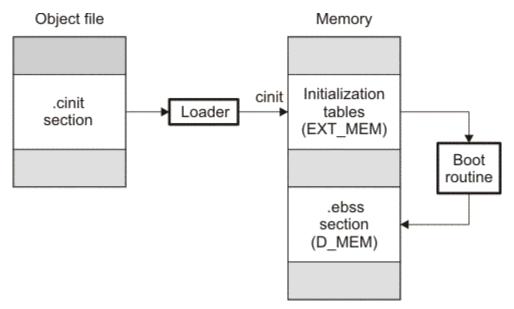


图 7-4. 运行时的自动初始化

7.10.3.3 加载时初始化 COFF 格式的变量

备注

本节仅适用于使用 COFF ABI 的应用程序。

在加载时初始化变量可通过缩短引导时间和节省初始化表使用的内存来提高性能。若要使用此方法,请使用 -- ram model 选项调用链接器。

当您使用 --ram_model 链接选项时,链接器会在 .cinit 段的标头中设置 STYP_COPY 位。这会告诉加载程序不要将 .cinit 段加载至存储器。(.cinit 段不占用存储器映射中的任何空间。)链接器还会将 cinit 符号设置为 -1(通常,cinit 指向初始化表的开头)。这会向启动例程表明存储器中不存在初始化表;因此,在启动时不执行运行时初始化。

加载程序(并非编译器包的一部分)必须能够执行以下任务才能在加载时使用初始化:

- 检测目标文件中是否存在 .cinit 段
- 确定在 .cinit 段标头中设置了 STYP COPY, 这样它就知道不要将 .cinit 段复制到存储器中
- 了解初始化表的格式



图 7-5 演示了加载时变量的初始化。

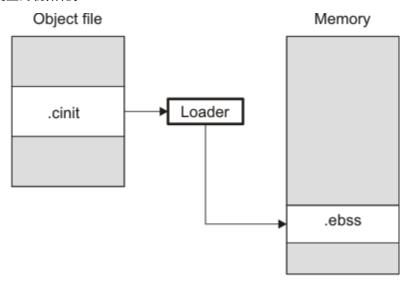


图 7-5. 加载时初始化

无论使用 --rom_model 还是 --ram_model 选项,始终在运行时加载和处理 .pinit 或 .init_array 段。

7.10.3.4 全局构造函数

备注

本节仅适用于使用 COFF ABI 的应用程序。

所有具有构造函数的全局 C++ 变量都必须在 main() 之前调用它们的构造函数。编译器会在全局构造函数地址的一个名为 .pinit 的段中构建表,该表必须在 main() 之前按顺序调用。链接器将每个输入文件的 .pinit 段组合起来,在 .pinit 段中形成一个表。启动例程使用此表来执行构造函数。

7.10.4 EABI 变量的自动初始化

备注

本节仅适用于使用 EABI 的应用。

在 C/C++ 程序开始运行之前,任何声明为预初始化的全局变量都必须为其分配初始值。检索这些变量的数据并使 用数据初始化变量的过程被称为自动初始化。在内部,编译器和链接器会进行协调以生成压缩的初始化表。您的 代码不应访问初始化表。

7.10.4.1 零初始化变量

备注

本节仅适用于使用 EABI 的应用。

在 ANSI C 中,未显式初始化的全局变量和静态变量必须在程序执行之前设置为 0。C/C++ 编译器默认支持对未初始化的变量执行预初始化。指定链接器选项 --zero_init=off 则可将此功能关闭。

只有使用 --rom_model 链接器选项(引发自动初始化)时,才发生零初始化。当您使用 --ram_model 选项进行连接时,链接器不会生成初始化记录,而加载程序必须处理数据和零初始化。



7.10.4.2 EABI 的直接初始化

编译器使用直接初始化来初始化全局变量。例如,考虑以下 C 代码:

```
int i = 23;
int a[5] = { 1, 2, 3, 4, 5 };
```

编译器将变量"i"和"a[]"分配给 .data 段,并直接放置初始值。

```
.global i
        .data
        .align 4
i:
        .field
                         23,32
                                                  ; i @ 0
        .global a
        .data
        .align 4
a:
        .field
                         1,32
                                                  ; a[0] @ 0
                                                  ; a[1] @ 32
        .field
                         2,32
        .field
                         3,32
                                                  ; a[2] @ 64
        .field
                         4,32
                                                  ; a[3]
                                                          @ 96
        .field
                         5,32
                                                  ; a[4] @ 128
```

定义静态或全局变量的每个编译模块都包含这些 .data 段。链接器将 .data 段视为任何其他初始化段,并创建输出段。在加载时初始化模型中,段被加载到存储器中并由程序使用。请参阅节 7.10.4.5。

在运行时初始化模型中,链接器使用这些段中的数据创建初始化数据和附加的压缩初始化表。启动例程会处理初始化表,将数据从加载地址复制到运行地址。请参阅节 7.10.4.3。

7.10.4.3 EABI 运行时变量自动初始化

备注

本节仅适用于使用 EABI 的应用。

在运行时自动初始化变量是自动初始化的默认方法。如需使用此方法,请使用 --rom_model 选项调用链接器。 使用此方法时,链接器将从编译模块中直接被初始化的段中创建压缩初始化表和初始化数据。C/C++ 引导例程使 用该表和数据以在 ROM 中初始化 RAM 中的变量。



图 7-6 演示了运行时的自动初始化。可在任何系统中使用此方法,其中,您的应用程序会运行刻录到 ROM 中的 代码。

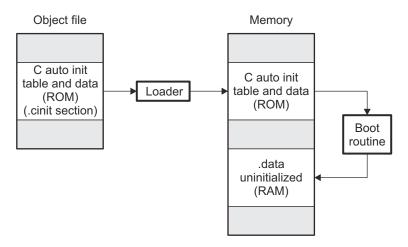


图 7-6. 运行时自动初始化

7.10.4.4 EABI 的自动初始化表

备注

本节仅适用于使用 EABI 的应用。

编译的目标文件没有初始化表。直接将变量初始化。当指定 --rom_model 选项时,链接器将创建 C 自动初始化表和初始化数据。链接器会在名为 .cinit 的输出段中创建表和初始化数据。

备注

从 COFF 迁移到 ELF 初始化

名称 .cinit 主要用于简化从 COFF 到 ELF 格式的迁移,链接器创建的 .cinit 段与 COFF cinit 记录没有任何共同之处(除名称外)。

自动初始化表的格式如下:

_TI_CINIT_Base:

32-bit load address	32-bit run address
:	:
•	
32-bit load address	32-bit run address

_TI_CINIT_Limit:

链接器定义的符号 __TI_CINIT_Base 和 __TI_CINIT_Limit 分别指向表的开头和结尾。此表中的每个条目对应一个需要初始化的输出段。可以使用不同的编码对每个输出段的初始化数据进行编码。

C 自动初始化记录中的加载地址指向以下格式的初始化数据:

8 位索引	编码数据

初始化数据的前 8 位是处理程序索引。它将索引到处理程序表中,以获取知道如何解码以下数据的处理程序函数的地址。

处理程序表是32位函数指针的列表。



运行时环境 www.ti.com.cn

_TI_Handler_Table_Base:

TI Handler Table Limit:

8位索引后面的编码数据可以是以下格式类型之一。为清晰起见,还为每种格式介绍了8位索引。

7.10.4.4.1 数据格式遵循的长度

备注

本节仅适用于使用 EABI 的应用。

8 位索引	24 位边界填充	32 位长度 (N)	N 字节初始化数据(未压缩)

编译器使用 24 位边界填充将长度字段对齐为 32 位边界。32 位长度字段以字节 (N) 为单位对初始化数据的长度进行编码。N 字节初始化数据不会进行压缩,按原样复制到运行地址。

运行时支持库有一个 __TI_zero_init() 函数,可处理此类型的初始化数据。此函数的第一个参数是指向位于 8 位索引后的字节的地址,第二个参数是 C 自动初始化记录的运行地址。

7.10.4.4.2 零初始化格式

备注

本节仅适用于使用 EABI 的应用。

8 位索引	24 位边界填充	32 位长度 (N)
-------	----------	------------

编译器使用 24 位边界填充将长度字段对齐为 32 位边界。32 位长度字段将字节数编码为初始化的零。

运行时支持库有一个 __TI_zero_init() 函数,可处理零初始化。此函数的第一个参数是指向位于 8 位索引之后的字节的地址,第二个参数是 C 自动初始化记录的运行地址。

7.10.4.4.3 行程编码 (RLE) 格式

备注

本节仅适用于使用 EABI 的应用。

8 位索引 使用行程编码压缩的初始化数据

8 位索引之后的数据以行程编码 (RLE) 格式进行压缩。采用可以使用以下算法解压缩的简单行程编码:

- 1. 读取第一个字节,分隔符 (D)。
- 2. 读取下一个字节 (B)。
- 3. 如果 B!= D,则将 B复制到输出缓冲区并转到步骤 2。
- 4. 读取下一个字节 (L)。
 - a. 如果 L == 0,则长度要么是 16 位,要么是 24 位值,或者我们已经到达数据的末尾,读取下一个字节 (L)。
 - i. 如果 L == 0,则长度为 24 位值,或者已经到达数据的末尾,读取下一个字节 (L)。
 - 1. 如果 L == 0,则已经到达数据的末尾,转到步骤 7。
 - 2. 否则 L <<= 16,将接下来的两个字节读入 L 的低 16 位以完成 L 的 24 位值。
 - ii. 否则 L <<= 8,将接下来的字节读入 L 的低 8 位以完成 L 的 16 位值。
 - b. 否则,如果 L > 0 且 L < 4,则将 D 复制到输出缓冲区 L 次。转到步骤 2。
 - c. 否则,长度为 8 位值 (L)。



www.ti.com.cn 运行时环境

- 5. 读取下一个字节(C); C是重复字符。
- 6. 将 C 写入输出缓冲区 L 次;转到步骤 2。
- 7. 处理结束。

运行时支持库有一个例程 __TI_decompress_rle24() 来解压缩使用 RLE 压缩的数据。此函数的第一个参数是指向位于 8 位索引之后的字节的地址,第二个参数是 C 自动初始化记录的运行地址。

备注

RLE 解压缩例程

先前的解压缩例程 __TI_decompress_rle() 包含在运行时支持库中,用于解压缩由旧版本链接器生成的RLE 编码。

7.10.4.4.4 Lempel-Ziv-Storer-Szymanski 压缩 (LZSS) 格式

备注

本节仅适用于使用 EABI 的应用。

8 位索引 使用 LZSS 压缩的初始化数据

8 位索引之后的数据使用 LZSS 压缩进行压缩。运行时支持库具有例程 __TI_decompress_lzss() 来解压缩使用 LZSS 压缩的数据。此函数的第一个参数是指向位于 8 位索引后的字节的地址,第二个参数是 C 自动初始化记录的运行地址。

LZSS 的解压缩算法如下所示:

- 1. 读取 16 位 . 它们是标记下一个 LZSS 编码数据包开始的编码标志 (F)。
- 2. 对于 F 中的每个位 (B),从最低有效位到最高有效位,执行以下操作:
 - a. 如果 (B & 0x1),则读取接下来的 16 位并将其写入输出缓冲区。然后前进到 F 中的下一位 (B) 并重复此步骤。
 - b. 否则,将接下来的 16 位读入 temp (T),长度 (L) = (T & 0xf) + 2,以及偏移量 (O) = (T >> 4)。
 - i. 如果 L == 17,则读取接下来的 16 位 (L');然后 L += L'。
 - ii. 如果 O == LZSS end of data (LZSS EOD),我们已经到达数据的末尾,算法结束。
 - iii. 在位置 (P) = 输出缓冲区 偏移量 (O) 1 处,从位置 P 读取 L 个字节并将它们写入输出缓冲区。
 - iv. 转到步骤 2a。

7.10.4.5 在加载时初始化变量

备注

本节仅适用于使用 EABI 的应用。

在加载时初始化变量可通过缩短引导时间和节省初始化表使用的内存来提高性能。若要使用此方法,请使用 -- ram model 选项调用链接器。

当您使用 --ram_model 链接选项时,链接器不会生成 C 自动初始化表和数据。编译后的目标文件中的直接初始化段 (.data) 根据链接器命令文件进行组合,以生成初始化输出段。加载程序会将初始化的输出部分加载到内存中。加载后,为变量指定初始值。

链接器不生成 C 自动初始化表,因此不执行引导时初始化。

图 7-7 演示了加载时变量的初始化。



运行时环境 www.ti.com.cn

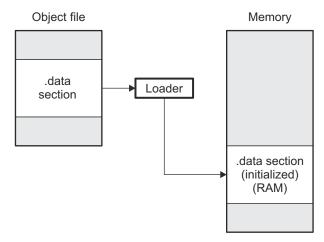


图 7-7. 加载时初始化

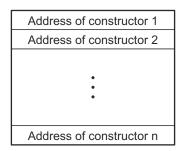
7.10.4.6 全局构造函数

备注

本节仅适用于使用 EABI 的应用。

所有具有构造函数的全局 C++ 变量都必须在 main() 之前调用它们的构造函数。编译器会构建全局构造函数地址表,必须在 main() 之前的名为 .init_array 的段中按顺序调用这些地址。链接器将每个输入文件的 .init_array 段组合起来,在 .init_array 段中形成一个表。启动例程使用此表来执行构造函数。链接器定义了两个符号来标识 .init_array 组合表,如下所示。该表不是由链接器终止的空值。

__TI_INITARRAY_Base:



__TI_INITARRAY_Limit:

图 7-8. 构造函数表

章节8

使用运行时支持函数并构建库



C/C++ 的一些功能(例如 I/O、动态内存分配、字符串操作和三角函数)作为 ANSI/ISO C/C++ 标准库提供,而不是作为编译器的一部分提供。TI 对此库的实现采用运行时支持库 (RTS)。C/C++ 编译器可实现 ISO 标准库,可处理例外情况、信号和区域问题(取决于当地语言、民族和文化的属性)的库功能除外。使用 ANSI/ISO 标准库可确保提供一组一致的函数,可移植性更高。

除了 ANSI/ISO 指定函数,运行时支持库还包括其他例程,提供处理器特定命令和 C 语言 I/O 直接请求。这些内容在节 8.1 和节 8.2 进行了详细介绍。

代码生成工具随附了库构建实用程序,可用于创建自定义运行时支持库。节 8.5 对此进程进行了介绍。

8.1 C 和 C++ 运行时支持库	186
8.2 C I/O 函数	
8.3 处理可重入性 (_register_lock() 和 _register_unlock() 函数)	
8.4 在热启动期间重新初始化变量	
8.5 库构建流程	

使用运行时支持函数并构建库 www.ti.com.cn

8.1 C 和 C++ 运行时支持库

TMS320C28x 编译器版本包括可提供所有标准功能的预构建运行时支持 (RTS) 库。为 FPU 支持和 C++ 异常支持提供了单独的库。有关库命名规则的信息,请参阅节 8.1.8。

运行时支持库中包含以下内容:

- ANSI/ISO C/C++ 标准库
- C I/O 库
- 为主机操作系统提供 I/O 的低级别支持函数
- 基本算术例程
- 系统启动例程 c int00
- 编译器辅助函数(支持不能在 C/C++ 中直接高效表达的语言功能)

运行时支持库不包含涉及信号和区域设置问题的函数。

C++ 库支持宽字符,因为为字符定义的模板函数和类也适用于宽字符。例如,实现了宽字符流类 wios、wiostream、wstreambuf 等(对应于字符类 ios、iostream、streambuf)。但是,没有用于宽字符的低级别文件 I/O。此外,C 库接口对宽字符的支持(通过 C++ 头 <cwchar> 和 <cwctype>)是受限的,如节 6.1 中所述。

TI 不提供涵盖 C++ 库功能的文档。TI 建议参考以下任一资源:

- The Standard C++ Library: A Tutorial and Reference, Nicolai M. Josuttis, Addison-Wesley, ISBN 0-201-37926-0
- The C++ Programming Language (Third or Special Editions), Bjarne Stroustrup, Addison-Wesley, ISBN 0-201-88954-4 or 0-201-70073-5

8.1.1 将代码与对象库链接

链接程序时,必须将目标库指定为链接器输入文件之一,以便能够解析对 I/O 和运行时支持函数的引用。您可以 指定库或让编译器为您选择一个。更多信息请参考 节 4.3.1。

链接库后,链接器仅包含解析未定义的引用所需的那些库成员。有关链接的更多信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》。

C、C++ 以及混合的 C 和 C++ 程序可以使用相同的运行时支持库。可以从 C 和 C++ 调用和引用的运行时支持函数和变量将具有相同的链接。

8.1.2 头文件

使用 C/C++ 标准库中的函数时,必须使用编译器运行时支持随附的头文件。将 C2000_C_DIR 环境变量设为安装相关工具的 特定包含目录:"include\lib"。

8.1.3 修改库函数

您可以通过检查编译器安装 lib/src 子目录中的源代码来检查或修改库函数。例如,

C:\ti\ccsv7\tools\compiler\ c2000 #.#.#\lib\src.

找到相关的源代码后,更改特定的函数文件并重建库。

您可以使用此源码树重新构建 rts2800_ml.lib 库,或者构建新库。有关库命名的详细信息,请参阅节 8.1.8;有关构建的详细信息,请参阅节 8.5



8.1.4 支持字符串处理

RTS 库提供了标准 C 头文件 <string.h>,以及 POSIX 头文件 <strings.h>,后者提供了 C 标准不需要的附加功能。POSIX 头文件 <strings.h> 提供:

- bcmp(),等同于 memcmp()
- bcopy(), 等同于 memmove()
- bzero(), 等同于 memset(.., 0, ...);
- ffs(),它查找第一个位集并返回该位的索引
- index(),等同于 strchr()
- rindex(),等同于 strrchr()
- strcasecmp() 和 strncasecmp(),它们执行不区分大小写的字符串比较

此外,头文件 <string.h> 还提供了一个 C 标准不需要的附加函数。

• strdup(),它通过动态分配内存(就像使用 malloc 一样),并将字符串复制到此分配的内存来复制字符串

8.1.5 极少支持国际化

该库包含头文件 <locale.h>、<wchar.h> 和 <wctype.h>,它们提供了用以支持非 ASCII 字符集和惯例的 API。我们对这些 API 的实现在以下方面受到限制:

- 该库很少支持宽字符和多字节字符。类型 wchar_t is 实现为 int。宽字符集相当于 char 类型的值集。该库包含 头文件 <wchar.h> 和 <wctype.h>,但不包含标准中指定的所有函数。请参阅节 6.4,了解有关扩展字符集的更 多信息。
- C 库包含头文件 <locale.h>,但极少实现。唯一受支持的区域设置是 C 区域设置。也就是说,指定为随区域设置而变化的库行为被硬编码为 C 区域设置的行为,并且尝试通过调用 setlocale() 来安装不同的区域设置将返回 NULL。

8.1.6 时间和时钟函数支持

编译器 RTS 库在 time.h 中支持两个低级时间相关标准 C 函数:

- clock t clock(void);
- time t time(time t *timer);

time() 函数会返回挂钟时间。clock() 函数会返回自程序开始执行以来经过的时钟周期数;它与挂钟时间完全无关。

这些函数的默认实现要求程序在 CCS 或支持 CIO 系统调用协议的类似工具下运行。如果 CIO 不可用,而您需要 使用这些函数中的其中一个,则您必须提供针对相应函数的自有定义。

clock() 函数会返回自程序开始执行以来经过的时钟周期数。这类信息可能存在于器件内的寄存器中,但位置会因平台而异。编译器的 RTS 库提供了采用 CIO 系统调用协议来与 CCS 进行通信的实现方案,这将确定如何为此器件计算正确的值。

如果 CCS 不可用,您必须提供一种有关 clock() 函数的实现方案来从器件中的相应位置收集时钟周期信息。

time() 函数会返回从 epoch 到现在的真实时间(以秒为单位)。

很多嵌入式系统中没有内部现实时钟,因此程序需要通过外部来源发现时间。编译器的 RTS 库提供了一种实现方案,利用 CIO 系统调用协议来与 CCS 进行通信,从而提供真实时间。

如果 CCS 不可用,您必须提供一种有关 time() 函数的实现方案来从一些其他来源查找时间。如果程序在操作系统中运行,该操作系统应该提供一种有关 time() 的实现方案。

time() 函数会返回从 epoch 到现在的秒数。在 POSIX 系统中,epoch 定义为自 1970 年 1 月 1 日 UTC 午夜零点到现在的秒数。不过,C 标准不需要任何特定的 epoch,并且 time() 的默认 TI 版本使用不同的 epoch:1900 年 1 月 1 日 UTC-6 (CST) 午夜零点。例外,默认的 TI time_t 类型为 32 位类型,而 POSIX 系统通常使用 64 位 time_t 类型。

RTS 库提供了一种有关 time() 函数的非默认实现方案,在该实现中,epoch 为 1970 年 1 月 1 日 UTC 午夜零点,time t 类型为 64 位,也就是 type64 t 的 typedef。



使用运行时支持函数并构建库 www.ti.com.cn

如果您的代码采用原始时间值,则您可以通过以下方式之一来处理 epoch 问题:

- 使用 epoch 为 1900 且 time_t 类型为 32 位的默认 time() 函数。本例中提供了一个单独的 __time64_t 类型。
- 定义宏命令 __TI_TIME_USES_64。time() 函数将使用 1970 epoch 和 64 位 time_t 类型,其中 time_t 为 __type64_t 的 typedef。

表 8-1. time32 t 和 time64 t 之间的区别

	time32_t	time64_t
Epoch (start)	1900年1月1日CST-0600	1970 年 1 月 1 日 UTC-0000
结束日期	2036年2月7日06:28:14	292277026596 年
符号	无符号,因此不能表示 epoch 之前的日期。	带符号,因此可以表示 epoch 之前的日期。

8.1.7 允许打开的文件数量

在 <stdio.h> 头文件中,宏命令 FOPEN_MAX 的值等于宏 _NFILE 的值,后者设置为 10。其影响就是一次只能同时打开 10 个文件(包括预定义的流 - stdin、stdout 和 stderr)。

C 标准要求 FOPEN_MAX 宏命令的最小值为 8。该宏命令决定了一次可以打开的最大文件数量。该宏命令在 stdio.h 头文件中定义,可通过更改 NFILE 宏命令的值并重新编译库来进行修改。

8.1.8 库命名规则

默认情况下,链接器使用自动库选择功能来为您的应用程序选择正确的运行时支持库(请参阅节 4.3.1.1)。如果您手动选择库,则必须使用类似如下的命名方案来选择匹配的库:

rts2800 [ml|fpu32|fpu64][eabi][eh].lib

此命名规则的组成如下:

rts2800 指示该库是针对支持 C28x 构建的。 _ml 指示该库不包含对 FPU 的支持。

_fpu32 指示支持 32 位 FPU 目标。

fpu64 指示支持 64 位 FPU 目标。(仅 EABI)

_eabi 指示该库为 EABI 格式。如果名称不包含"_eabi",则该库为 COFF 库。

_eh 指示该库支持异常处理。



8.2 C I/O 函数

借助 C I/O 函数,能够访问主机的操作系统以执行 I/O。具备在主机上执行 I/O 的能力,您便可在调试和测试代码时拥有更多的选择。

I/O 函数在逻辑上分为多个层级:高级、低级和器件驱动程序级。

借助恰当编写的器件驱动程序,C 标准高级 I/O 函数可用于在用户定义的自定义器件上执行 I/O 操作。这提供了一种在任意器件上使用高级 I/O 函数的复杂缓冲技术的简易方法。

备注

默认主机所需的调试器:若要让默认主机器件正常工作,必须使用调试器来处理 C I/O 请求;默认的主机器件无法在嵌入式系统中自行工作。若要在嵌入式系统中工作,您需要为系统提供适当的驱动程序。

备注

C I/O 函数莫名失败:如果堆上没有足够的空间用于 C I/O 缓冲区,文件上的操作将会以静默方式失败。如果 printf() 调用莫名失败,那么原因可能就是这个。堆必须足够大,至少应足以分配执行 I/O 的每个文件所需的块大小 BUFSIZ(在 stdio.h 中定义),包括 stdout、stdin 和 stderr,以及用户代码执行的分配和分配记账开销。也可以声明一个大小字符数组 BUFSIZ,并将其传递给 setvbuf 来避免动态分配。若要设置堆大小,请在链接时使用 --heap_size 选项(请参阅《TMS320C28x 汇编语言工具用户指南》中的链接器说明一章。

各注

Open 函数莫名失败:运行时支持会将打开的文件总数限制为相对于通用处理器的较小数字。如果您尝试打开的文件数量超过最大值,您可能会发现 open 函数将会莫名失败。您可以通过从 rts.src 提取源代码并编辑控制一些 C I/O 数据结构大小的常量,增加可打开文件的数量。宏命令 _NFILE 能控制一次可打开的 FILE (fopen) 对象数量(stdin、stdout 和 stderr 均计入此总数)。(另请参阅FOPEN_MAX。)宏命令 _NSTREAM 能控制一次可打开的低级文件描述符数量(stdin、stdout 和 stderr 下的低级文件计入此总数)。宏命令 _NDEVICE 能控制一次可安装的器件驱动程序数量(主机器件计入此总数)。

使用运行时支持函数并构建库 www.ti.com.cn

8.2.1 高级 I/O 函数

高级函数是流 I/O 例程(printf、scanf、fopen、getchar 等等)的标准 C 库。这些函数会调用一个或多个低级 I/O 函数来执行高级 I/O 请求。高级 I/O 例程采用 FILE 指针(也被称为*流*)运行。

便携式应用只应使用高级 I/O 函数。

若要使用高级 I/O 函数,请为引用 C I/O 函数的每个模块加上头文件 stdio.h(对于 C++ 代码,则为 cstdio)。例如,在名为 main.c 的文件中提供以下 C 程序:

```
#include <stdio.h>
void main()
{
   FILE *fid;
   fid = fopen("myfile","w");
   fprintf(fid,"Hello, world\n");
   fclose(fid);
   printf("Hello again, world\n");
}
```

通过发出以下编译器命令,从运行时支持库编译、链接和创建 main.out 文件:

```
cl2000 main.c --run_linker --heap_size=400 --library=rts2800_ml.lib --output_file=main.out
```

执行 main.out 会得到

```
Hello, world
```

输出到文件以及

```
Hello again, world
```

输出到主机的 stdout 窗口。

8.2.1.1 格式化和格式转换缓冲区

C I/O 函数的内部例程,例如 printf()、vsnprintf() 和 snprintf(),会为格式转换缓冲区保留堆栈空间。缓冲区大小由 宏命令 FORMAT_CONVERSION_BUFFER 设定,而该宏命令在 format.h 中定义。在减小此缓冲区的大小之前, 请考虑以下问题:

- 默认缓冲区大小为 510 字节。如果定义了 MINIMAL,那么大小会设置为 32,这样便可以打印没有宽度说明符 的整数值。
- 每个通过%xxxx(%s除外)指定的转换项目均必须适合FORMAT_CONVERSION_BUFSIZE。这意味着,各个经过格式化并代表宽度和精度说明符的浮点或整数值需要能够放入该缓冲区。任何能表示出来的数字的实际值都应能够轻松放入该缓冲区,因此主要问题是确保宽度和/或精度大小满足约束条件。
- 使用 %s 转换的字符串的长度不受 FORMAT_CONVERSION_BUFSIZE 变化的影响。例如,您可以指定 printf("%s value is %d", some really long string, intval),这样不会有问题。
- 约束条件适用于要转换的每个项目。例如,%d item1 %f item2 %e item3 格式字符串不需要放入该缓冲区。而以 % 格式指定的每个转换项目都必须能够放入该缓冲区。
- 不存在缓冲区超限检查。



8.2.2 低级 I/O 实现概述

低级函数由以下七个基本的 I/O 函数组成:open、read、write、close、Iseek、rename 和 unlink。这些低级例程 提供了高级函数与器件级驱动程序之间的接口,其中器件级驱动程序用于在指定器件上实际执行 I/O 命令。

这些低级函数按适合所有 I/O 方法进行设计,甚至是那些实际上并非磁盘文件的方法。理论上,所有 I/O 通道都可以视为文件,尽管有些运算(例如 Iseek)可能不合适。有关更多详细信息,请参阅节 8.2.3。

这些低级函数由名称相同的 POSIX 函数激发,但并不完全相同。

这些低级函数采用文件描述符工作。文件描述符是由 open 函数返回的整数,表示一个已打开的文件。多个文件描述符可能与一个文件关联;每个都有自己独立的文件位置指示符。

open

为 I/O 打开文件

语法

#include <file.h>

int open (const char * path , unsigned flags , int file_descriptor);

说明

open 函数用于打开 path 指定的文件并针对 I/O 进行准备。

- path 是要打开的文件的文件名,包括可选的目录路径和可选的器件指定符(请参阅节8.2.5)。
- flags 是指定文件处理方式的属性。这些标志使用以下符号来指定:

```
/* 打开以进行读取 */
O RDONLY
            (0x0000)
O_WRONLY
O_RDWR
                       /* 打开以进行写入 */
/* 打开以进行读写 */
            (0x0001)
            (0x0002)
                       /* 在每次写入时添加 */
O APPEND
            (0x0008)
O_CREAT
O_TRUNC
            (0x0200)
                       /* 打开并创建文件 */
                       /* 打开并截断 *
            (0x0400)
                       /* 以二进制模式打开 */
O BINARY
            (0x8000)
```

低级 I/O 例程会根据文件打开时所用的标志来允许或禁止某些操作。一些标志可能对一 些器件没有意义,具体取决于器件实现对应文件的方式。

• file_descriptor 由 open 函数分配给一个已打开的文件。

该函数会给每个新打开的文件分配下一个可用的文件描述符。

返回值

该函数将返回以下值之一:

 非负文件描述符
 成功时

 -1
 失败时



close

为 I/O 关闭文件

语法 #include <file.h>

int close (int file_descriptor);

说明 close 函数将关闭与 file_descriptor 关联的文件。

file_descriptor 是 open 函数分配给已打开文件的编号。

返回值 返回值为以下值之一:

0 成功时-1 失败时

read

从文件读取字符

语法 #include <file.h>

int read (int file_descriptor , char * buffer , unsigned count);

说明 read 函数从与 file_descriptor 关联的文件读取 count 个字符并将其放入 buffer。

• file_descriptor 是 open 函数分配给已打开文件的编号。

· buffer 是读取字符的保存位置。

· count 是要从文件读取的字符数量。

返回值 该函数将返回以下值之一:

-1 失败时

write

向文件写入字符

语法 #include <file.h>

int write (int file descriptor, const char * buffer, unsigned count);

说明 write 函数用于将 *count* 指定的字符数从 *buffer* 写入与 *file_descriptor* 关联的文件。

• file_descriptor 是 open 函数分配给已打开文件的编号。

• buffer 是为要写入的字符分配的保存位置。

· count 是要写入文件的字符数量。

返回值 该函数将返回以下值之一:

写入的字符数量(成功时,可能少于 count)

-1 失败时



Iseek

设置文件位置指示符

C语言的语法

#include <file.h>

off_t lseek (int file_descriptor , off_t offset , int origin);

说明

Iseek 函数用于将给定文件的文件位置指示符设置为相对于指定来源的位置。文件位置指示符测量相对于文件开头的位置,以字符表示。

- file descriptor 是 open 函数分配给已打开文件的编号。
- offset 指示相对于 origin 的偏移,以字符表示。
- origin 用于指示测量 offset 所用的基地址。origin 必须是以下宏命令之一:

SEEK_SET (0x0000) 文件开头

SEEK_CUR (0x0001) 文件位置指示符的当前值

SEEK_END (0x0002) 文件结尾

返回值

返回值为以下值之一:

文件位置指示符的新值(如果成功)

(off t)-1 失败时

unlink

删除文件

语法

#include <file.h>

int unlink (const char * path);

说明

unlink 函数用于删除 *path* 指定的文件。根据具体的器件,删除的文件可能仍会保留,直到为该文件打开的所有文件描述符均已关闭。请参阅节 8.2.3。

path 是这个文件的文件名,其中包括路径信息和可选的器件前缀。(请参阅节 8.2.5。)

返回值

该函数将返回以下值之一:

0 成功时

-1 失败时



rename

重命名文件

C 语言的语法 #include {<stdio.h> | <file.h>}

int rename (const char * old name, const char * new name);

C++ 语言的语法 #include {<cstdio> | <file.h>}

int std::rename (const char * old_name , const char * new_name);

说明 rename 函数用于更改文件的名称。

- old_name 是文件的当前名称。
- new name 是文件的新名称。

备注

新名称中指定的可选器件必须与旧名称中的器件相匹配。如果这两个器件不匹配,则需要一个文件副本来执行重命名操作,并且 rename 函数无法执行此操作。

返回值 该函数将返回以下值之一:

0 成功时-1 失败时

备注

尽管 rename 是低级函数,但是它由 C 标准定义并可供便携式应用程序使用。

8.2.3 器件驱动程序级别 I/O 函数

下一个级别是器件级别驱动程序。它们直接映射到低级 I/O 函数。默认器件驱动程序是主机器件驱动程序,它使用调试器来执行文件操作。主机器件驱动程序会自动用于默认的 C 流 stdin、stdout 和 stderr。

主机器件驱动程序与在主机系统上运行的调试器共享一个特殊的协议,因此主机可以执行程序所请求的 C I/O。程序要执行的 C I/O 操作指令会在 .cio 部分内名为 _CIOBUF_ 的特殊缓冲区中进行编码。调试器会在特殊断点 (C\$\$IO\$\$) 暂停程序,读取目标内存空间并进行解码,然后执行所请求的操作。结果会编码到 _CIOBUF_,程序会恢复运行,然后目标会对结果进行解码。

主机器件上实现了用于执行编码的七个函数,分别是 HOSTopen、HOSTclose、HOSTread、HOSTwrite、HOSTIseek、HOSTunlink 和 HOSTrename。每个函数均从具有相似名称的低级 I/O 函数调用。

器件驱动程序包含七个必需的函数。并非所有函数都需要对所有器件具有意义,但全部七个函数都必须进行定 义。在这里,所有七个函数的名称都以 DEV 开头,但您可以选择使用 HOST 之外的任何名称。



DEV_open

为 I/O 打开文件

语法

int DEV_open (const char * path , unsigned flags , int //v_fd);

说明

此函数查找匹配 path 的文件并在 flags 请求时为 I/O 打开它。

- path 是要打开的文件的文件名。如果传递给 open 函数的文件的名称中带有器件前缀,器件前缀会被 open 去除,因此 DEV_open 不会看到它。(有关器件前缀的详细信息,请参阅节 8.2.5。)
- flags 是指定文件处理方式的属性。这些标志使用以下符号来指定:

```
O_RDONLY (0x0000) /* 打开以进行读取 */
O_WRONLY (0x0001) /* 打开以进行写入 */
O_RDWR (0x0002) /* 打开以进行读写 */
O_APPEND (0x0008) /* 在每次写入时添加 */
O_CREAT (0x0200) /* 打开并创建文件 */
O_TRUNC (0x0400) /* 打开并截断 */
O_BINARY (0x8000) /* 以二进制模式打开 */
```

如需各个标志的进一步说明,请参阅 POSIX。

• IIv_fd 被视为低级文件描述符。这是一个历史项目;新定义的器件驱动程序应该会忽略此参数。这与低级 I/O open 函数不同。

此函数必须安排要为每个文件描述符保存的信息,通常包括文件位置指示符以及任何重要 标志。对于主机版本,所有记账工作都由在主机上运行的调试器负责处理。如果器件使用 内部缓冲器,则可以在打开文件时创建缓冲器,或者在读取或写入期间创建缓冲器。

返回值

如果出于某些原因而无法打开文件,此函数必须返回 -1 以表示出错;例如,文件不存在、无法创建,或者打开了太多文件。可以选择设置 errno 的值来指示确切的错误(主机器件不会设置 errno)。一些器件可能具有特殊的故障条件;例如,如果器件为只读,则无法使用 O WRONLY 来打开文件。

成功时,此函数必须返回一个非负的文件描述符,并且这个文件描述符必须在所有打开且由特定器件处理的文件中保持唯一。文件描述符不需要在不同器件上保持唯一。器件文件描述符仅由低级函数在调用器件驱动程序级函数时使用。低级函数 open 会为高级函数分配其自有的独特文件描述符,以便调用各个低级函数。仅使用高级 I/O 函数的代码不需要知道这些文件描述符。



DEV close

为 I/O 关闭文件

语法 int DEV_close (int dev_fd);

说明 此函数关闭有效的 open 文件描述符。

在一些器件上,DEV_close 可能需要负责检查这是否是指向已取消链接的文件的最后一个文件描述符。如果是,它会负责确保该文件从对应器件上实际删除,并在适用时回收相应

资源。

返回值 如果文件描述符在某种程度上无效,例如超出范围或已关闭,此函数应当返回 -1 以表示出

错,但这不是必需的。用户不应使用无效文件描述符来调用 close()。

DEV_read

从文件读取字符

语法 int DEV_read (int dev_fd , char * buf , unsigned count);

说明 该读取函数从与 dev fd 关联的输入文件读取 count 字节。

• dev_fd 是 open 函数分配给已打开文件的编号。

· buf 是读取字符的保存位置。

· count 是要从文件读取的字符数量。

返回值 如果出于某些原因而无法从文件读取任何字节,此函数必须返回 -1 以表示出错。原因可能

是尝试从 O WRONLY 文件读取,或是特定于器件的原因。

如果 count 为 0,则表示未读取任何字节,此函数会返回 0。

此函数返回读取的字节数量,范围为 0 到计数。0 表示在读取任何字节前达到 EOF。读取的字节数量小于计数字节并不表示出错;这种情况常见于文件中没有足够的字节,或者请

求大于内部器件缓冲器大小。

DEV_write

向文件写入字符

语法 int DEV_write (int dev_fd , const char * buf , unsigned count);

说明 此函数会将 count 个字节写入输出文件。

• dev_fd 是 open 函数分配给已打开文件的编号。

▸ buffer 是写入字符的保存位置。

· count 是要写入文件的字符数量。

返回值 如果出于某些原因而无法将字节写入文件,此函数必须返回 -1 以表示出错。原因可能是尝

试从 O RDONLY 文件读取,或者是特定于器件的原因。



DEV_Iseek

设置文件位置指示符

语法 off t DEV Iseek (int dev fd , off t offset , int origin);

说明 此函数与 Iseek 一样,用于为此文件描述符设置文件的位置指示符。

如果支持 Iseek,则不应允许在文件开头之前使用查找,但应该在文件结尾之后支持查找。

此类查找不会更改文件的大小,但如果后跟写入,文件大小会增加。

返回值 如果成功,此函数会返回文件位置指示符的新值。

如果出于某些原因而无法将字节写入文件,此函数必须返回 -1 以表示出错。对于许多设

备,Iseek 操作是没有意义的(例如计算机显示器)。

DEV unlink

删除文件

语法 int DEV unlink (const char * path);

说明 移除路径名与文件之间的关联。这意味着,不再能够使用此名称来打开该文件,但该文件

不一定会被立即移除。

根据器件的不同,文件可能会被立即移除,但对于允许 open 文件描述符指向已取消链接 的文件的器件,在最后一个文件描述符关闭之前,该文件实际上并不会被删除。请参阅节

8.2.3。

返回值 如果出于某些原因而无法取消对文件的链接(延迟移除并不算是取消链接失败),此函数

必须返回 -1 以表示出错。

如果成功,此函数会返回0。

DEV rename

返回值

重命名文件

语法 int DEV rename (const char * old name, const char * new name);

说明 此函数可更改与文件关联的名称。

• old_name 是文件的当前名称。

new_name 是文件的新名称。

如果出于某些原因而无法重命名文件,此函数必须返回 -1 以表示出错,原因包括文件不存

在或新名称已经存在等。

备注

文件位于不同的器件上,因此不宜重命名文件。通常,此操作需要用到整个文件 副本,所需代价可能远超您的预期。

如果成功,此函数会返回0。

使用运行时支持函数并构建库 www.ti.com.cn

8.2.4 为 C I/O 添加用户定义的器件驱动程序

通过 add_device 函数,您可以添加和使用器件。通过 add_device 注册器件后,高级 I/O 例程便可用于该器件上的 I/O。

您可以使用不同的协议来与任何所需器件进行通信,并使用 add_device 来安装该协议;不过,不应修改主机函数。默认流 stdin、stdout 和 stderr 可以按照示例 8-1 中所示使用 freopen() 来重新映射至用户定义的器件而非主机上的文件。如果以这种方式重新打开这些默认流,缓冲模式将更改为 _IOFBF(全缓冲)。若要恢复默认的缓冲行为,请在每个重新打开的文件中使用适当的值(对于 stdin 和 stdout,为 _IOLBF;对于 stderr,则为 IONBF)来调用 setvbuf。

默认流 stdin、stdout 和 stderr 可以按照示例 8-1 中所示使用 freopen() 来映射至用户定义的器件而非主机上的文件。每个函数都必须根据需要设置和维护自身的数据结构。一些函数定义不执行任何操作并只应返回值。

备注

使用唯一的函数名称

函数名称 open、read、write、close、Iseek、rename 和 unlink 供低级例程使用。对于由您编写的器件级别函数,请使用其他名称。

使用低级函数 add_device() 将器件添加至 device_table。器件表是一个静态定义并支持 *n* 个器件的数组,其中 *n* 由 stdio.h/cstdio 中的宏命令 NDEVICE 定义。

器件表的第一个条目预定义为运行调试器的主机器件。低级例程 add_device() 会在器件表中查找第一个空位置,然后使用传递的参数对器件字段进行初始化。如需完整说明,请参阅 add_device 函数。

示例 8-1. 将默认流映射到器件

```
#include <stdio.h>
#include <file.h>
#include "mydevice.h"
void main()
   add device ("mydevice", MSA,
            MYDEVICE_open, MYDEVICE_close,
             MYDEVICE read, MYDEVICE write,
             MYDEVICE lseek, MYDEVICE unlink, MYDEVICE rename);
   /* 将 stderr 作为 MYDEVICE 文件重新打开
   if (!freopen("mydevice:stderrfile", "w", stderr))
       puts ("Failed to freopen stderr");
       exit(EXIT FAILURE);
    /* 不应完全缓冲 stderr:我们希望错误尽快显现出来。
        通常对 stderr 进行行缓冲, 但本例中 */
    /* 根本不缓冲 stderr。 这意味着对于消息中的每个字符都会调用一次 */
    /* write() .
   if (setvbuf(stderr, NULL, IONBF, 0))
       puts ("Failed to setvbuf stderr");
       exit(EXIT FAILURE);
    /* 尝试一下!
   printf("This goes to stdout\n");
   fprintf(stderr, "This goes to stderr\n"); }
```



8.2.5 器件前缀

可以通过在路径名中使用器件前缀来为用户定义的器件驱动程序打开某个文件。器件前缀是调用中用来添加器件的器件名称,后跟冒号。例如:

```
FILE *fptr = fopen("mydevice:file1", "r");
int fd = open("mydevice:file2, O_RDONLY, 0);
```

如果不使用器件前缀,则将使用主机器件来打开对应文件。

add_device

向器件表添加器件

C语言的语法

#include <file.h>

int add_device(char * name, unsigned flags ,

int (* dopen)(const char * path , unsigned flags , int llv_fd),

int (* dclose)(int dev fd),

int (* dread)(int dev_fd , char * buf , unsigned count),

int (* dwrite)(int dev_fd , const char * buf , unsigned count),

off_t (* d/seek)(int dev_fd, off_t ioffset , int origin),

int (* dunlink)(const char * path),

int (* drename)(const char * old_name , const char * new_name));

定义位置

lowlev.c(在编译器安装程序的 lib/src 子目录中)

说明

add_device 函数将器件记录添加至器件表,以便在 C 语言中将该器件用于 I/O。器件表中的第一个条目预定义为运行调试器的主机器件。add_device() 函数会在器件表中查找第一个空位置,然后对表示器件的结构字段进行初始化。

若要在新添加的器件上打开一个流,请使用 fopen() 并以 devicename: filename 格式的字符串作为第一个参数。

- name 是表示器件名称的字符串,上限为 8 个字符。
- flags 是器件特性,具体如下:

SSA 表示器件一次仅支持一个开放流

_MSA 表示器件支持多个开放流

通过在 file.h 中进行定义,可以添加更多的标志。

• dopen、dclose、dread、dwrite、dlseek、dunlink 和 drename 说明符均为函数指针,指向器件驱动程序中的函数,这些函数由低级函数调用,用于在指定的器件上执行I/O。您必须使用节 8.2.2 部分中指定的接口来声明这些函数。用于运行 TMS320C28x 调试器的主机所适用的器件驱动程序包含在 C I/O 库中。

返回值

该函数将返回以下值之一:

- 0 成功时
- -1 失败时



使用运行时支持函数并构建库 www.ti.com.cn

add_device (continued)

向器件表添加器件

示例

示例 8-2 将执行以下操作:

- 将器件 mydevice 添加至器件表
- 打开该器件上名为 test 的文件并将其与 FILE 指针 fid 关联
- 将字符串 Hello, world 写入该文件
- 关闭该文件

示例 8-2 显示了为 C I/O 添加和使用器件:

示例 8-2. 为 C I/O 器件编程



8.3 处理可重入性 (_register_lock() 和 _register_unlock() 函数)

C 标准假定只有一个执行线程,唯一的例外是为信号处理程序提供有限的支持。可重入性问题通过禁止在信号处理程序中执行任何操作来加以避免。不过,SYS/BIOS 应用程序具有多个线程,这些线程都需要修改相同的全局程序状态,例如 CIO 缓冲器,因此可重入性是个问题。

可重入性问题仍要由您自行负责解决,但运行时支持环境确实通过为临界区提供支持,从而对多线程的可重入性 提供了基本的支持。这个实现方案并不能帮助您避免可重入性问题,例如从内部中断调用运行时支持函数;这仍 然是您的责任。

运行时支持环境提供了钩子程序来安装临界区基元。默认情况下,假定使用单线程模型,并且不采用临界区基元。在 SYS/BIOS 等多线程系统中,内核会安排在这些钩子程序中安装信号量锁基元函数,然后在运行时支持输入需要由临界区加以保护的代码时调用这些函数。

在整个运行时支持环境中,当因访问全局状态而需要由临界区加以保护时,会调用函数 _lock()。此操作会调用提供的基元(若已安装)并获取信号量,然后再继续。在临界区完成后,会调用 unlock()来释放信号量。

通常,SYS/BIOS 负责创建和安装基元,因此您无需采取任何操作。不过,这种机制可以在不使用 SYS/BIOS 锁 定机制的多线程应用程序中使用。

您不应直接定义 _lock() 和 _unlock() 函数;相反,通过调用安装函数来指示运行时支持环境使用以下基元:

```
void _register_lock (void ( *lock)());
void _register_unlock(void (*unlock)());
```

_register_lock() 和 _register_unlock() 的参数应为无参数且不返回任何值的函数,此类函数会实现某种全局信号量 锁定:

```
extern volatile sig_atomic_t *sema = SHARED_SEMAPHORE_LOCATION;
static int sema_depth = 0;
static void my_lock(void)
{
    while (ATOMIC_TEST_AND_SET(sema, MY_UNIQUE_ID) != MY_UNIQUE_ID);
    sema_depth++;
}
static void my_unlock(void)
{
    if (!--sema_depth) ATOMIC_CLEAR(sema);
}
```

运行时支持会对 lock()的调用进行嵌套,因此基元必须跟踪嵌套级别。

使用运行时支持函数并构建库 www.ti.com.cn

8.4 在热启动期间重新初始化变量

在系统运行期间更新系统固件并在更新完成后立即开始使用新固件,这种能力被称为实时固件更新 (LFU)。这也可以描述为"热启动"。实际的热启动由自定义入口点函数执行。

为了支持创建此类入口点,编译器提供了 __TI_auto_init_warm() RTS 函数。此函数会重新初始化具有更新属性的所有全局和静态变量,因此包含在 .TI.update 段中。请参阅节 6.15.4。调用此函数的语法如下所示:

void TI auto init warm();

如果没有全局或静态符号使用更新属性,则无需调用 __TI_auto_init_warm() 例程。自定义入口点函数负责设置堆栈指针 (SP),然后调用 main()。有关此类函数的信息及示例,请参阅《 具有 C2000~MCU~的实时固件更新参考设计》(TIDUEY4) 设计指南。

有关 EABI 仅支持的 LFU 的更多信息,请参阅节 2.15。



8.5 库构建流程

使用 C/C++ 编译器时,您可使用 大 量彼此不一定兼容的不同配置和选项来编译代码。由于囊括所有可能的运行时支持库变体并不实际,各个编译器版本只会预构建少量最常用的库, 例如 rts2800 ml.lib 。

为了尽可能提高灵活性,各个编译器版本中都提供了运行时支持源代码。您可根据需要构建缺少的库。链接器也可以自动构建缺少的库。这通过新库构建流程来完成的,其核心是从 CCS 5.1 开始提供的可执行的 mklib。

8.5.1 所需的非德州仪器 (TI) 软件

若要使用自包含运行时支持构建流程来使用自定义选项重建库,需要以下工具:

- sh (Bourne shell)
- gmake (GNU make 3.81 或更高版本)

更多相关信息,请访问 GNU 网站 (http://www.gnu.org/software/make)。早期版本的 Code Composer Studio 中也提供了 GNU make (gmake)。一些适用于 Windows 的 UNIX 支持包中也包含 GNU make,例如 MKS Toolkit、Cygwin 和 Interix。从命令提示窗口执行以下命令时,Windows 平台上使用的 GNU make 应该会明确报告"此程序是为 Windows32 构建的":

gmake -h

所有这三个程序都作为 CCS 5.1 的非可选功能提供。如果您使用的是早期版本的 CCS,它们也可以作为可选 XDC 工具功能的一部分获得。

mklib 程序会按照以下顺序查找这些可执行文件:

- 1. 在您的路径中
- 2. 在 getenv("CCS UTILS DIR")/cygwin 目录中
- 3. 在 getenv("CCS UTILS DIR")/bin 目录中
- 4. 在 getenv("XDCROOT") 目录中
- 5. 在 getenv("XDCROOT")/bin 目录中

如果您从命令行调用 mklib 程序,并且这些可执行文件不在您的路径中,则您必须对环境变量 CCS_UTILS_DIR 进行设置,以使 getenv("CCS_UTILS_DIR")/bin 包含正确的程序。

8.5.2 使用库构建流程

您通常应该让链接器根据需要自动重建库。如有必要,您可以直接调用 mklib 来填充库。请参阅节 8.5.2.2,以了解可能需要您这样做的情形。

8.5.2.1 通过链接器自动重建标准库

链接器主要通过 C2000_C_DIR 环境变量查找运行时支持库。通常, C2000_C_DIR 中的其中一个路径名为 your install directory/lib,其中包含所有预构建的库以及索引库 libc.a。链接器会搜索 C2000_C_DIR 来查找与应用程序的构建属性最为匹配的库。构建属性根据用于构建应用程序的命令行选项来间接设置。构建属性包含 CPU 版本等信息。如果明确指定了库名称(例如 -library=rts2800_ml.lib),运行时支持函数会精确地查找对应的库。如果没有指定库名称,链接器会使用索引库 libc.a 来挑选合适的库。如果通过路径指定了库(例如 -library=/foo/rts2800_ml.lib),则会假定对应库已经存在,而不会自动进行构建。

索引库描述了一组具有不同构建属性的库。链接器将会比较每个潜在库的构建属性与应用程序的构建属性,然后挑选最合适的库。有关索引库的详细信息,请参阅《*TMS320C28x 汇编语言工具用户指南*》中的归档器一章。

现在链接器已经选择好了要使用的库,接下来它会检查 C2000_C_DIR 中是否存在运行时支持库。该库必须与索引库 libc.a 位于完全相同的目录中。如果该库不存在,链接器会调用 mklib 来构建它。当该库缺失时,不管是用户直接指定了该库的名称,还是允许链接器从索引库中挑选最合适的库,都会出现这种情况。

mklib 程序会构建所请求的库,并将其置于索引库所在同一目录中的 C2000_C_DIR 的"lib"目录部分中,以便用于后续编译。

要注意的事项:

• 链接器会调用 **mklib** 并等待其完成,然后再完成链接,因此您会在不常用库首次构建时遇到一次性延迟。已观察到的构建时间为 1-5 分钟。这取决于主机能力(CPU 数量等)。



使用运行时支持函数并构建库 www.ti.com.cn

- 在共享安装中,即编译器安装程序由多位用户共享时,两位用户可能会导致链接器同时重建相同的库。mklib 程序会尽可能减少竞争条件,但可能会出现一个构建损坏另一个构建的情形。在共享环境中,所有可能需要的 库都应在安装时构建;有关直接调用 mklib 来避免此问题的说明,请参阅 节 8.5.2.2。
- 索引库必须存在,否则链接器无法自动重建各个库。
- 索引库必须位于用户可写入的目录中,否则不会构建该库。如果编译器必须安装为只读模式(共享安装时的一个好做法),则必须在安装时通过直接调用 mklib 来构建任何缺失的库。
- mklib 程序特定于特定库的特定版;您无法使用一个编译器版本的运行时支持 mklib 来构建另一个编译器版本的运行时支持库。

8.5.2.2 *手动调用* mklib

在特殊情况下,您可能需要直接调用 mklib:

- 编译器安装目录为只读或共享。
- 您想要构建索引库 **libc.a** 中未预先配置或对 mklib 未知的运行时支持库变体。(例如,已打开源码级调试的变体。)

8.5.2.2.1 构建标准库

您可以直接调用 mklib 来构建在索引库 **libc.a** 中进行索引的任何库或所有库。这些库均会采用该库的标准选项来构建;对于 mklib,库名称和适当的标准选项集都是已知的。

实现此操作的最简单方法是将工作目录更改为编译器运行时支持库目录"lib",并在该处调用 mklib 可执行文件:

mklib --pattern=rts2800 ml.lib

对于 C28x, 下面是一些可以构建的库。有关完整的 RTS 库命名选项,请参阅节 8.1.8。

- rts2800 ml.lib(提供 COFF 输出的 C/C++ 运行时对象库)
- rts2800 fpu32.lib(适用于 32 位 FPU 目标且提供 COFF 输出的 C/C++ 运行时对象库)
- rts2800 fpu64 eabi.lib (适用于 64 位 FPU 目标且提供 EABI 输出的 C/C++ 运行时对象库)

8.5.2.2.2 共享或只读库目录

如果编译器工具要安装在共享或只读目录中,那么 mklib 无法在链接时构建标准库;必须在将库目录设置为共享或只读目录之前,构建对应的库。

安装时,安装用户必须构建任何其他用户将要使用的所有库。若要构建所有可能的库,请将工作目录更改为编译 器 RTS 库目录"lib"并在此调用 mklib 可执行文件:

mklib --all

一些目标包含很多库,因此这一步可能需要很长时间。若要构建库的子集,请分别针对每个所需的库调用 mklib。

8.5.2.2.3 使用自定义选项构建库

您可以使用所需的任何额外自定义选项来构建库。在构建支持器件例外权变措施的库版本时,这会非常有用。生成的库不是标准库,也不得放入"lib"目录,而应当放在与项目对应的本地目录中。若要构建 rts2800_ml.lib 库的调试版本,请将工作目录更改为"lib"目录并运行以下命令:

mklib --pattern=rts2800_ml.lib --name=rts2800_debug.lib --install_to=\$Project/Debug -extra_options="-g"

8.5.2.2.4 mklib 程序选项摘要

运行以下命令来查看完整的选项列表,如表 8-2 中所述。

mklib --help

--index= filename

表 8-2. mklib 程序选项

选项 效果

此版本的索引库 (libc.a)。用于查找定制构建的模板库,以及查找源文件(位于编译器安装程序的 lib/src 子目录中)。必备选项。



表 8-2. mklib 程序选项 (continued)

选项	效果
pattern= filename	用于构建库的模式。如果既未指定extra_options,也未指定options,那么该库将为具有对应标准选项的标准库。如果指定了extra_options 或options,那么该库为具有自定义选项的自定义库。除非使用了all,否则为必备选项。
all	一次性构建所有标准库。
install_to= directory	要将库写入的目录。对于标准库,这个默认为与索引库 (libc.a) 相同的目录。对于自定义库,这个选项为必备选项。
compiler_bin_dir= directory	编译器可执行文件所在的目录。直接调用 mklib 时,可执行文件应位于路径中,但如果不在那里,则必须使用这 个选项来告知 mklib 这些文件的位置。这个选项主要是在链接器调用 mklib 时使用。
name= filename	库的文件名且没有目录部分。仅用于自定义库。
options=' str'	构建库时使用的选项。默认选项(见下文)会由此字符串所 <i>取代</i> 。如果使用此选项,则库将为自定义库。
extra_options=' str'	构建库时使用的选项。也会使用默认选项(见下文)。如果使用此选项,则库将为自定义库。
list_libraries	列出此脚本能够构建的库并退出。普通系统特有目录。
log= filename	将构建日志另存为 filename。
tmpdir= directory	使用 directory 作为暂存空间,而不是普通系统特有目录。
gmake= filename	要调用的兼容 Gmake 的程序,而不是"gmake"
parallel= N	一次性编译 <i>N</i> 个文件 ("gmake -j N")。
query= filename	此脚本是否知道如何构建 FILENAME?
help 或h	显示此帮助。
quiet 或q	以静默方式运行。
verbose 或v	用于调试此可执行文件的额外信息。

示例:

构建所有标准库并将它们放入编译器的库目录:

```
mklib --all --index=$C_DIR/lib
```

构建一个标准库并将其放入编译器的库目录:

```
mklib --pattern=rts2800_ml.lib --index=$C_DIR/lib
```

构建类似 rts2800 ml.lib 的自定义库,但启用符号调试支持:

mklib --pattern=rts2800_ml.lib --extra_options="-g" --index=\$C_DIR/lib --install_to=\$Project/Debug --name=rts2800 debug.lib

8.5.3 扩展 mklib

mklib API 是一种统一接口,让 Code Composer Studio 无需知道用于构建库的确切底层机制,就能构建库。每个库供应商(例如 TI 编译器)均会在库目录中提供一个可供调用的库专用"mklib"副本,该副本了解标准化选项集以及如何构建库。这样一来,只要供应商支持 mklib,链接器便能够自动构建任何供应商库的应用程序兼容版本,而无需事先注册对应的库。

8.5.3.1 底层机制

底层机制可以是供应商想要的任何内容。对于编译器运行时支持库,mklib 只是一个包装程序,此包装程序知道如何使用编译器安装目录中 lib/src 子目录内的文件和使用适当的选项调用 gmake 来构建每个库。如有必要,可以绕过 mklib 并直接使用 Makefile,但 TI 不支持这种运行模式,您需要自行对 Makefile 进行任何更改。Makefile 的格式以及 mklib 与 Makefile 之间的接口如有更改,恕不另行通知。mklib 程序是向前兼容的路径。

8.5.3.2 来自其他供应商的库

如果供应商想要分发可由链接器自动重建的库,则必须提供:

- 索引库(类似于"libc.a",但具有不同的名称)
- · 特定于该库的 mklib 副本



使用运行时支持函数并构建库 www.ti.com.cn

• 库源代码副本(任意方便使用的格式)

这些内容必须一起放在属于链接器库搜索路径(在 C2000_C_DIR 中或通过链接器 --search_path 选项指定)的同一目录中。

如果 mklib 需要无法作为命令行选项传递到编译器的额外信息,则供应商将需要提供一些其他的信息发现方式(例如由从内部 CCS 运行的向导写入的配置文件)。

供应商提供的 mklib 必须至少接受表 8-2 中列出的所有选项而不出现错误,即使这些选项不发挥任何作用也是如此。





C++ 编译器通过在函数的链接级名称中对函数的原型和命名空间进行编码来实现函数重载、运算符重载和类型安全链接。将原型编码为链接名称的过程通常称为"名称改编"。当检查已改编的名称(例如在汇编文件、反汇编器输出或者编译器或链接器诊断消息中)时,很难将已改编的名称与其在 C++ 源代码中的相应名称关联起来。C++ 名称还原器是一种调试辅助工具,其将检测到的每个已改编的名称转换为其在 C++ 源代码中找到的原始名称。

这些主题将介绍如何调用和使用 C++ 名称还原器。C++ 名称还原器读取输入,查找已改编的名称。所有未改编的 文本都将原封不动复制到输出中。在复制到输出之前,所有已改编的名称都会被还原。

9.1 调用 C++ 名称还原器	208
9.2 C++ 名称还原器的示例用法	



C++ 名称还原器 www.ti.com.cn

9.1 调用 C++ 名称还原器

调用 C++ 名称还原器的语法如下:

dem2000 [options] [filenames]

dem2000 调用 C++ 名称还原器的命令。

options 影响名称还原器行为的选项。可以出现在命令行任何位置上的选项。

filenames 文本输入文件,例如编译器输出的汇编文件、汇编器列表文件、反汇编文件和链接器映射文件。如果命令行上没有指定

文件名,则 dem2000 使用标准输入。

默认情况下,C++ 名称还原器输出到标准输出。如果要输出到文件,可以使用 -o 文件选项。

以下选项仅适用于 C++ 名称还原器:

--abi={eabi|coffabi} 默认情况下 EABI 标识符的还原是打开的。

--debug (--d) 打印调试消息。

 --diag_wrap[=on,off]
 将诊断消息设置为在 79 列换行 (on , 这是默认值) 或不换行 (off)。

 --help (-h)
 打印帮助屏幕,该帮助屏幕提供 C++ 名称还原器选项的在线汇总。

 --output= file (-o)
 输出到指定的文件而不是标准输出。

 --quiet (-q)
 减少执行期间生成的消息数量。

-u 指定外部名称没有 C++ 前缀。(已弃用)



www.ti.com.cn C++ 名称还原器

9.2 C++ 名称还原器的示例用法

本节中的示例说明名称还原过程。

该示例显示了示例 C++ 程序。在该示例中,所有函数的链接名称都已改编;也就是说,函数的签名信息已编码到 函数的名称中。

```
int compute(int val, int *err);
int foo(int val, int *err)
{
   static int last_err = 0;
   int result = 0
   if (last_err == 0)
   result = compute(val, &last_err);
   *err = last_err;
   return result;
}
```

编译器输出的汇编代码结果如下。

```
;* FNAME: _foo_FiPi
                                      FR SIZE: 4
;* FUNCTION ENVIRONMENT
; * FUNCTION PROPERTIES
                          O Parameter, 3 Auto, O SOE
; **********************
foo FiPi:
      ADDB SP,#4
MOVZ DP,#_last_err$1
MOV *-SP[1],AL
                AL,@_last_err$1
      MOV
                *-SP[2],AR4
*-SP[3],#0
      MOV
      MOV
      BF
                 L1,NEQ
      ; branch occurs
      MOVL XAR4,#_last_err$1
MOV AL,*-SP[1]
LCR #_compute__FiPi
      ; call occurs [#_compute__FiPi]
MOV *-SP[3],AL
L1:
            AR6,*-SP[2]
*+XAR6[0],*(0:_last_err$1)
      MOVZ
                AL, *-SP[3]
      MOV
                SP,#4
      SUBB
      LRETR
      ; return occurs
```

执行 C++ 名称还原器将会还原其认为已改编的所有名称。输入:

```
dem2000 foo.asm
```



C++ 名称还原器 www.ti.com.cn

运行 C++ 名称还原器后的结果如下所示。foo()和 compute()中的链接名称已还原。

```
;* FNAME: foo(int, int *)
                                 FR SIZE: 4
; * FUNCTION ENVIRONMENT
;* FUNCTION PROPERTIES
foo(int, int *):
     ; branch occurs
     MOVL XAR4, # last_err$1
MOV AL, *-SP[1]
LCR #compute(int, int *); call occurs [#compute(int, int *)]
           *-SP[3],AL
L1:
     MOVZ AR6,*-SP[2]

MOV *+XAR6[0],*(0:_last_err$1)

MOV AL,*-SP[3]
     SUBB
     LRETR
     ; return occurs
```



TMS320C28x 软件开发工具集还包括对编译控制律加速器 (CLA) C 代码的支持。由于 CLA 架构和编程环境的限制,C 语言支持存在一些限制,详见节 10.2.4。

与包含 CLA 汇编时一样,编译后的 CLA 代码与 C28x 代码链接在一起,以创建单个可执行文件。

10.1 如何调用 CLA 编译器	212
10.1 Val 1.1 Am 1.1 Am 1.1 Miles L. Miles L. Miles L. Miles C. Miles C. L. Miles C. Mil	1 _
10.2 CLA C 语言实现	214



CLA 编译器 www.ti.com.cn

10.1 如何调用 CLA 编译器

还可以使用 cl2000 命令调用控制律加速器 (CLA) 编译器。编译器将具有 .cla 扩展名的文件识别为 CLA C 文件。shell 调用独立的 CLA 版本的编译器通道,以生成 CLA 专用代码。还需要 --cla_support 选项来汇编 CLA 代码生成器的输出。

如果使用 --cla default 选项,扩展名为 .c 的文件也会被编译为 CLA 文件。

支持类型 0、类型 1 和类型 2 CLA。

然后,编译所生成的目标文件可以与其他 C28x 目标文件链接,以创建一个组合的 C28x/CLA 程序。

如需调用 CLA 编译器,请输入:

cl2000 --cla_support=[cla0|cla1|cla2] [other options] file .cla

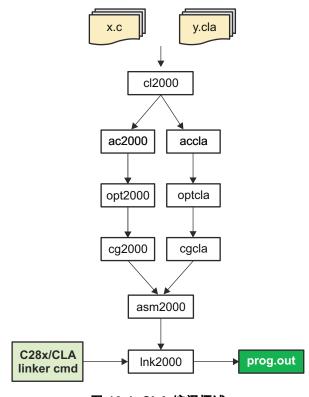


图 10-1. CLA 编译概述

关于 CLA C 文件的重要事实:

- 扩展名为 .cla 的文件使用不同的解析器、优化器和代码生成器进行编译。
- cl2000 不支持在单个调用中同时使用 C 和 CLA 编译器来编译文件。
- C28X/CLA 编译过程要求更改链接器命令文件,以容纳 CLA 编译器生成的各个段和暂存区。



www.ti.com.cn CLA 编译器

10.1.1 CLA 特定的选项

除了 --cla_support 命令行选项外,以下命令行选项也专门适用于 CLA 编译器:

- --cla_default 致使扩展名为 .c 的文件也被编译为 CLA 文件。
- --cla_signed_compare_workaround={on|off} 允许对影响整数比较的 CLA 硬件缺陷自动使用权变措施。这是必要的,因为某些类型的整数比较可能会由于整数溢出而生成不正确的结果,例如,当比较的值具有相反的符号并且接近极值时。默认情况下,此选项处于禁用状态。

如果启用此选项,内部会使用浮点比较来检查正被比较的整数值的高位。如果所比较的值之间的差异过大,该比较会检测是否可能发生整数溢出。如果整数比较的结果不正确,则执行浮点比较。对于类似 if (x < y) 的比较,所执行的经修改的比较如下所示:

 $(float)x < (float)y \mid | (float)x == (float)y && (x <= y)$

备注

如果代码执行许多 32 位整数比较,启用此选项会增加代码大小和延长执行时间。

以下类型的整数比较始终是安全的,不会出现整数溢出。即使启用了此选项,也不会对以下类型的比较使用权变 措施。

- 与零的比较
- 两个短整数之间的比较。

请注意,无符号整数之间的比较仍然会出现不正确的结果,因为比较是根据有符号整数在内部执行的。

如果您由于权变措施对代码大小和执行时间的影响而不想使用它,则可以使用以下任何手动编码替代方案:

• 使用表 10-2 中描述的 __mlt、__mleq、__mgt、__mgeq、__mltu、__mlequ、__mgtu 和 __mgequ 内在函数来确定已知的安全比较。这些内在函数向 CLA 编译器表明,正在比较的值不会导致溢出。例如,可以使用以下代码执行此类比较:

```
if (__mlt(x, y))
```

• 如果您知道所比较的整数值始终为短整型,则将这些整数转换成短整型。例如:

```
if ((short)x < (short)y)
for (short i = 0; i < (short)y); i++)
```

• 如果您知道要比较的整数值采用浮点不会损失精度,则将这些整数转换为浮点。例如:

```
if ((float)x < (float)y)
for (float i = 0; i < (float)y); i++)
```

• 因为与零的比较不会溢出,所以可以将循环重写为"减计数器"。例如:

```
for (int i = y-1; i >= 0; i--)
```



CLA 编译器 www.ti.com.cn

10.2 CLA C 语言实现

CLA 实现只支持 C 语言。如果编译 C++ ,此编译器会生成错误。

CLA C 语言实现不支持 C 标准库。

CLA C 语言实现要求对标准 C 进行更改。下面的各小节将介绍相关内容。

10.2.1 变量和数据类型

备注

CLA 与 C28x CPU 之间共享的所有数据都必须在 C28x C 或 C++ 代码中定义,而不是在 CLA 代码中定义(即,不在 *.cla 文件中)。这是必需的,因为 CLA 代码中定义的共享变量可能未被正确阻断,这可能导致 C28x 上的变量访问无法正确地设置 DP。有关 COFF 和 EABI 的阻断和 DP 寄存器的信息,请参阅节 3.11。如果尝试在未阻断的数据上进行阻断的数据访问,链接器则提供诊断消息。

支持下述数据类型:

表 10-1. CLA 编译器数据类型

类型	EABI 大小(位)	COFF 大小(位)
char	16	16
short	16	16
int	32	32
long	32	32
long long	64	32
float	32	32
double	64	32
long double	64	32
指针	16	16

char/short 应限于加载/存储操作。

CLA 的指针大小始终为 16 位。这与具有 32 位指针的 C28x 不同。

备注

CLA 的 int 具有不同的大小

CLA 的 int 的大小是 32 位,而不是 C28x 上的 16 位。为了避免在 CLA 和 C28x 之间共享数据时出现 歧义,我们强烈建议您使用包含大小信息的 C99 类型声明(例如,int32_t 和 uint16_t)。

备注

使用 CLA 编译器和 COFF 时,不支持 64 位类型

使用 COFF ABI 时, CLA 编译器不支持 64 位类型。



www.ti.com.cn CLA 编译器

10.2.2 Pragma、关键字和内在函数

CLA 接受除 FAST_FUNC_CALL 之外的 C28x pragma。

无法识别 far 和 ioport 关键字。

对 'MMOV32 MSTF, mem32'和 'MMOV32 mem32, MSTF' 指令的访问是使用 cregister 关键字提供的。如需访问这些 MSTF 指令,请包含以下声明:

extern cregister volatile unsigned int MSTF;

支持表 10-2 中列出的内在函数。此外,运行时库函数 abs() 和 fabs() 是作为内在函数实现的。

表 10-2. 用干 CLA 的 C/C++ 编译器内在函数

内在函数	汇编指令	说明
uint32_t f32_bits_as_u32(float <i>src</i>);		将浮点型中的位提取为 32 位寄存器。此内在函数不生成代码;该函数告诉编译器要改变解释位的方式。示例请参阅节 7.6.1。
uint64_t f64_bits_as_u64(double <i>src</i>);		将双精度型中的位提取为 64 位寄存器。此内在函数 不生成代码;该函数告诉编译器要改变解释位的方 式。示例请参阅节 7.6.1。
mdebugstop()	MDEBUGSTOP	调试停止
meallow()	MEALLOW	启用对 EALLOW 寄存器的写访问
medis()	MEDIS	禁用对 EALLOW 寄存器的写访问
floatmeinvf32(float x);	MEINVF32 X	估算 1/x(精度约为 8 位)。
floatmeisqrtf32(float x);	MEISQRTF32 x	估算 1/x 的平方根(精度约为 8 位)。牛顿-拉弗森 法用于估算平方根。
shortmf32toi16r(float src);	MF32TOI16R dst, src	将 double 转换为 int 并进行舍入。
unsigned shortmf32toui16r(float src);	MF32TOUI16R dst, src	将 double 转换为无符号 int 并进行舍入。
floatmfracf32(float src);	MFRACF32 dst, src	返回 src 的分数部分。
short mgeq(signed int x , signed int y);	MCMP32 dst, src	如果 x 大于或等于 y ,则返回 1。否则,返回 0。
shortmgequ(unsigned int x , unsigned int y);	MCMP32 dst, src	如果 x 大于或等于 y ,则返回 1。否则,返回 0。
short mgt(signed int x , signed int y);	MCMP32 dst, src	如果 x 大于 y ,则返回 1。否则,返回 0。
short mgtu(unsigned int x , unsigned int y);	MCMP32 dst, src	如果 x 大于 y ,则返回 1。否则,返回 0。
short $_{mleq}$ (signed int x , signed int y);	MCMP32 dst, src	如果 x 小于或等于 y ,则返回 1。否则,返回 0。
shortmlequ(unsigned int x , unsigned int y);	MCMP32 dst, src	如果 x 小于或等于 y ,则返回 1。否则,返回 0。
shortmlt(signed int x , signed int y);	MCMP32 dst, src	如果 x 小于 y ,则返回 1。否则,返回 0。
short $_{mltu}$ (unsigned int x , unsigned int y);	MCMP32 dst, src	如果 x 小于 y ,则返回 1。否则,返回 0。
floatmmaxf32(float x , float y);	MMAXF32 dst, src	返回两个 32 位浮点值的最大值。如果 <i>src > dst</i> ,则 将 src 复制到 dst。
floatmminf32(float x , float y);	MMINF32 dst, src	返回两个 32 位浮点值的最小值。如果 <i>src < dst</i> ,则 将 src 复制到 dst。
mnop()	MNOP	CLA 无操作
msetflg(unsigned short <i>flag</i> ,, unsigned short value))	MSETFLG flag , value	设置/清除 MSTF 寄存器中的标志。flag 是一个位掩码,用于指示要修改的位。value 提供要分配给这些位的值。有关 MSETFLG 指令和 MSET 寄存器的详细信息,请参阅 CLA 参考指南(SPRUGE6)。本例将 RNDF32 标志(位 7)设置为 0,将 TF 标志(位 6)设置为 0,将 NF 标志(位 2)设置为 1。0b 前缀是 GCC 语言扩展,表示这些是二进制数。 msetflg(0b11000100, 0b00000100);
voidmswapf(float &a , float &b);	MSWAPF a, b	
float _sqrt(float x);	MEISQRTF32 x	估算 1/x 的平方根(精度约为 8 位)。牛顿-拉弗森 法用于估算平方根。这是meisqrtf32 内在函数的 别名。



CLA 编译器 www.ti.com.cn

表 10-2. 用于 CLA 的 C/C++ 编译器内在函数 (continued)

内在函数	汇编指令	说明
float u32_bits_as_f32(uint32_t <i>src</i>);	-	将 32 位寄存器打包为浮点型。此内在函数不生成代码;该函数告诉编译器要改变解释位的方式。示例请参阅节 7.6.1。
double u64_bits_as_f64(uint64_t <i>src</i>);		将 64 位寄存器打包为双精度型。此内在函数不生成 代码;该函数告诉编译器要改变解释位的方式。示 例请参阅节 7.6.1。

为 CLA 提供了比较内在函数(如 mlt 和 mleq),以避免在执行有符号整数比较时可能出现的溢出。

下述内在函数仅在 CLA2 后台任务中可用。后台任务的优先级最低,因此当另一个中断可用时,此任务始终会被中断。这些内在函数可用于临时防止此类中断暂停后台任务。

- __disable_interrupts();
- __enable_interrupts();

10.2.3 Optimizations with the CLA Compiler

The --opt_level command line option is supported with the CLA compiler. See † 3.1 for more information.

The --gen_func_subsections compiler option is on by default when using the CLA compiler. (It is off by default with the regular C28x compiler.)

The CLA compiler can generate parallel MMACF32 with MMOV32 instructions. Use --opt_level=2 or higher and loop unrolling to create more opportunities for parallel MMACF32 with MMOV32 instructions. See 节 6.9.24 for details about enabling loop unrolling. For example, parallel instructions would be generated for the loop in the following function:

```
// result, buff[], and coef[] are float
interrupt void ClalTask1 ( void ) {
    result = 0.0f;
    int16_t i;
    #pragma UNROLL(20)
    for(i = 20; i > 0; i-) {
        buff[i] = buff[i-1];
        result += coef[i] * buff[i];
    }
    result += coef[0] * buff[0];
}
```

www.ti.com.cn CLA 编译器

10.2.4 C Language Restrictions

There are several additional restrictions to the C language for CLA.

Defining and initializing global/static data is not supported.

Since the CLA code is executed in an interrupt driven environment, there is no C system boot sequence. As a result, global/static data initialization must be done during program execution, either by the C28x driver code or within a CLA function.

Variables defined as const can be initialized globally. The compiler creates initialized data sections named .const cla to hold these variables.

- CLA code cannot call C28x functions. The linker provides a diagnostic message if code compiled for C28 calls code compiled for CLA or if code compiled for CLA calls code compiled for C28.
- · Recursive function calls are not supported.
- · The use of function pointers is not supported.

Most GCC extensions are supported by the CLA compiler. Both the C and the CLA compiler have GCC extensions enabled by default. See the --relaxed_ansi option in \ddagger 6.14.3 and the list of GCC language extensions in \ddagger 6.15 for more information.

The interrupt function attribute described in # 6.9.15 can be used with CLA interrupts, so long as you do not include any arguments to the interrupt attribute. The INTERRUPT pragma is also supported by the CLA compiler. For example, the following uses are supported:

```
__attribute__((interrupt))
void interrupt_name(void) {...}
#pragma INTERRUPT(interrupt_name);
void interrupt _name(void) {...}
```

For CLA2 background tasks, the "BACKGROUND" argument specifies that this is a background task instead of a regular interrupt. The following uses are supported.

```
__attribute__((interrupt("BACKGROUND")))
void task_name(void) {...}
#pragma INTERRUPT(task_name, "BACKGROUND");
void task_name(void) {...}
```

The CLA compiler does not permit function calls to be made in background tasks. Inline functions are permitted and can be used instead.

10.2.5 Memory Model - Sections

Uninitialized global data is placed in section .bss_cla.

Initialized const data is placed in section .const_cla.

There is no C system heap for CLA, because there is no support for malloc().

Local variables and compiler temps are placed into a scratchpad memory area, which acts as the CLA C software stack. It is expected that the scratchpad memory area is defined and managed in the application's linker command file.

Instead of using a stack, each function has a generated function frame that is part of the .scratchpad section. Therefore, the only section that needs to be placed in the linker command file is the .scratchpad section. A scratchpad frame is designated for each function to hold local data, function arguments, and temporary storage. The linker determines which function frames can be overlaid in placement to save memory.

CLA function frames are placed in the .scratchpad section and are named in the form ".scratchpad:functionSectionName". Each function has its own subsection, and thus a unique section name. For example, if the source-level function name is "Cla1Task1", then the COFF function name will be "Cla1Task1", the function section name will be "Cla1Task1", and the function's scratchpad frame



CLA 编译器 www.ti.com.cn

will be named ".scratchpad:Cla1Prog:_Cla1Task1". The function's scratchpad frame will use the base symbol " cla Cla1Task1 sp".

CLA2 background tasks are placed in the .scratchpad section and are named in the form ".scratchpad:background:functionSectionName". The background task frame cannot be overlaid with any other function frames, since the background task is likely to be returned to after yielding to interrupts.

Note that if an assembly writer uses a different naming convention for the data space of a function, it cannot be overlaid nor placed within the .scratchpad section.

It is not necessary to specify a size for the .scratchpad section.

CLA object files compiled with compiler versions prior to 6.4 are compatible with newly generated object files so long as the linker command file supports both scratchpad naming conventions. However, the scratchpad section used for old object files cannot be overlaid with the new .scratchpad section and you must ensure that enough memory is available for both sections.

10.2.6 函数结构和调用惯例

CLA 编译器支持多个嵌套级别的函数调用。CLA 编译器还支持调用具有两个以上参数的函数。

指针参数在 MAR0 和 MAR1 中传递。32 位值在 MR0、MR1 和 MR2 中传递。16 位值在 MR0、MR1 和 MR2 中传递。任何其他参数都在函数帧(函数本地暂存区空间)上传递,从偏移量 0 开始。

除 MR3 之外的所有寄存器在调用时保存。MR3 在输入时被保存。

当与 CLA 汇编语言模块交互时,使用这些调用约定与已编译的 CLA 代码交互。



A.1 术语

绝对列表器 一种调试工具,允许创建包含绝对地址的汇编器列表。

别名消歧 一种决定两个指针表达式何时不能指向同一位置的技术,从而允许编译器自由地优化此类表达

式。

别名使用 以多种方式访问单个对象的能力,例如当两个指针指向单个对象时。其会破坏优化,这是因为

仟何间接引用都可能引用仟何其它对象。

分配 链接器计算输出段最终存储器地址的过程。

ANSI 美国国家标准协会:一个建立行业自愿遵循的标准的组织。

应用程序二进制 接口 (ABI)

一项指定两个目标模块之间接口的标准。ABI 规定了如何调用函数以及如何将信息从一个程序

组件传递到另一个程序组件。

存档库 由归档器将单独文件组合成单个文件的集合。

归档器 将多个单独文件集合成一个单个文件(称为存档库)的软件程序。借助归档器,可以添加、删

除、提取或替换存档库的成员。

汇编器 根据包含汇编语言指令、指示和宏定义的源文件创建机器语言程序的软件程序。汇编器将绝对

操作码替换为符号操作码,并将绝对地址或可重定位地址替换为符号地址。

赋值语句 用值来初始化变量的语句。

自动初始化 在程序开始执行之前,初始化全局 C 变量(包含在 .cinit 段中)的过程。

运行时的自动初 始化

链接器在链接 C 代码时使用的自动初始化方法。在使用 --rom model 链接选项调用链接 器时,链接器会使用此方法。链接器将数据表的 .cinit 段加载到内存中,并在运行时初始化变

量。

大端 一种寻址协议,字中的字节从左至右进行编号。字中较高的有效字节存放在低地址处。字节序

视硬件而定,并在复位时确定。另请参阅*小端*

块 一组在大括号内组合在一起并被视为实体的语句。

字节 根据 ANSI/ISO C,可容纳一个字符的最小可寻址单元。对于 TMS320C28x,一个字节的大小

为 16 位,这也是一个字的大小。

C/C++ 编译器 一种将 C 源语句转换成汇编语言源语句的软件程序。

代码生成器 一种编译器工具,采用解析器和优化器生成的文件并生成汇编语言源文件。



术语表 www.ti.com.cn

COFF 通用目标文件格式;根据 AT&T 开发的标准配置的目标文件系统。这些文件在内存空间中是可

重定位的。

命令文件 包含链接器或十六进制转换实用程序的选项、文件名、指令或命令的文件。

注释 用于记录或提高源文件可读性的源语句(或源语句的一部分)。不对注释进行编译、汇编或链

接:不会影响对象文件。

编译器程序 一种实用工具,可以一步完成编辑、汇编和选择性链接操作。通过编译器(包括解析器、优化

器和代码生成器)、汇编器和链接器,编译器可以运行一个或多个源代码模块。

配置内存 链接器指定用于分配的存储器。

^{常量} 其值不能改变的类型。

交叉引用列表 由汇编器创建的输出文件,其中列出了定义的符号、定义符号的行、引用符号的行以及符号的

最终值。

.data 段[.data section]

默认的目标文件段之一。.data 段是包含初始化数据的初始化段。可以使用 .data 指令将代码

汇编到 .data 段中。

直接调用 一种函数调用,其中一个函数使用函数名称调用另一函数。

指令 用于控制软件工具操作和功能的专用命令(与用于控制器件操作的汇编语言指令相反)。

消歧 请参阅*别名消歧*

动态内存分配 几个函数(如 malloc,calloc 和 realloc)在运行时为变量动态分配内存所使用的技术。这是通

过定义较大的内存池(堆)并使用函数分配堆中的内存来实现。

ELF 可执行和可链接格式:根据系统 V 应用程序二进制接口规范配置的目标文件系统。

仿真器 复制 TMS320C28x 运行的硬件开发系统。

入口点 目标存储器中的执行起点。

环境变量 由用户定义并分配给字符串的系统符号。环境变量通常包含在 Windows 批处理文件或 UNIX

shell 脚本 (例如 .cshrc 或 .profile) 中。

收尾程序 函数中恢复堆栈并返回的代码部分。

可执行目标文件 在目标系统上下载并执行的可执行链接目标文件。

表达式 一个常量、一个符号或由算术运算符分隔的一系列常量和符号。

外部符号 一种在当前程序模块中使用但在其他程序模块中定义或声明的符号。

文件级优化 一种优化级别,编译程序使用其具有的有关整个文件的信息来优化代码(与程序级优化相反,

编译程序使用其具有的有关整个程序的信息来优化代码)。

<mark>函数内联</mark> 在调用点为函数插入代码的过程。这节省了函数调用的开销,并允许优化器在周围代码的上下

文中优化函数。



www.ti.com.cn 术语表

全局符号 一种在当前模块中定义并在另一模块中访问或者在当前模块中访问但在另一模块中定义的符

号。

高级语言调试 编译程序保留符号和高级语言信息(如类型和函数定义)的能力,这样调试工具就可以使用此

类信息。

间接调用 一种函数调用,其中一个函数通过给出被调用函数的地址来调用另一个函数。

加载时初始化 链接 C/C++ 代码时由链接器使用的自动初始化方法。在使用 --ram model 链接选项调用时,

链接器会使用此方法。此方法在加载时而不是运行时初始化变量。

初始**化段** 从目标文件中链接到可执行目标文件中的段。

输入段 从目标文件中链接到可执行目标文件中的段。

集成预处理器 与解析器合并的 C/C++ 预处理器,以允许更快的编译。也可以使用独立的预处理或已预处理

的列表。

交**叠特征** 一种将原始 C/C++ 源语句作为注释插入到汇编器的汇编语言输出中的特征。C/C++ 语句被会

插入到等效汇编指令的旁边。

内联函数 像函数一样使用的运算符,可生成在 C 中无法表达或者需要更多时间和精力才能编写代码的

汇编语言代码。

ISO 国际标准化组织:一个由国家标准机构组成的全球联合会,其制定了行业自愿遵循的国际标

准。

K&R C Kernighan 和 Ritchie C,在 *C 程序设计语言* (K&R) 第一版中定义的事实标准。大多数为早期

非 ISO C 编译器编写的 K&R C 程序应该无需修改即可正确编译和运行。

标签 从汇编器源语句第1列开始并与该语句的地址相对应的符号。标签是唯一可以从第1列开始的

汇编器语句。

链接器 一种将目标文件组合成可执行目标文件的软件程序,该文件可分配到系统内存中并由器件执

行。

列表文件 由汇编器创建的输出文件,其中列出源语句、源语句的行号以及源语句对段程序计数器 (SPC)

的影响。

小端 一种寻址协议,字中的字节从右至左进行编号。字中较高的有效字节存放在高地址处。字节序

视硬件而定,并在复位时确定。另请参阅*大端字节序*

加载器 一种将可执行目标文件放入系统内存的器件。

宏 可用作指令的用户定义例程。

宏调用 调用宏的过程。

宏定义 定义组成宏的名称和代码的源语句块。

宏扩展 在代码中插入源语句以代替宏调用的过程。

映**射文件** 由链接器创建的输出文件,其中显示内存配置、段组成、段分配、符号定义以及为程序定义符

号的地址。



术语表 www.ti.com.cn

内存映射 被划分为功能块的目标系统内存空间的映射。

名称改编 编译器专用特征,其使用有关函数参数返回类型的信息对函数名称进行编码。

目标文件 包含机器语言目标代码的汇编或链接文件。

对象库 由单个目标文件组成的存档库。

操作数 汇编语言指令、汇编器指令或宏指令的参数,为由指令或指示执行的操作提供信息。

优化器 可提高执行速度并减小 C 程序大小的软件工具。

选项 允许您在调用软件工具时请求附加或特定函数的命令行参数。

输出段 可执行的已链接模块中的最终分配段。

覆盖页 一段物理存储器,其被映射到与另一段存储器相同的地址范围内。硬件开关决定哪个范围处于

激活状态。

解析器 一种读取源文件、执行预处理函数、检查语法,以及生成中间文件以用作优化器或代码生成器

的输入的软件工具。

分区 为每条指令分配数据路径的过程。

pop 从堆栈中检索数据对象的操作。

pragma 一种指示编译器如何处理特殊语句的预处理器指令。

预处理器 一种解释宏定义、扩展宏、解释头文件、解释有条件编译以及对预处理器指令起作用的软件工

具。

程序级优化 一种将所有源文件编译成一个中间文件的积极的优化级别。由于编译器可以看到整个程序,因

此在程序级优化中执行了一些很少在文件级优化中应用的优化。

序言 函数中设置堆栈的代码部分。

推入 将数据对象放在堆栈上以进行临时存储的操作。

无声运行 用于抑制正常横幅和进度信息的选项。

原始数据 输出段中的可执行代码或初始化数据。

重定位 一种当符号的地址改变时由链接器调整对符号的所有引用的过程。

运行时环境 程序必须在其中运行的运行时参数。这些参数由内存和寄存器约定、堆栈组织、函数调用约定

及系统初始化定义。

运行时支持函数 标准的 ISO 函数,执行不属于 C 语言的任务(比如内存分配、字符串转换和字符串搜索

等)。

运行时支持库 库文件 rts.src,其包含运行时支持函数的源代码。

段 一个可重定位的代码块或数据块,最终将与内存映射中的其他段接续。



www.ti.com.cn 术语表

符号扩展 用值的符号位来填充该值未使用的 MSB 的过程。

源文件 一种包含 C/C++ 代码或汇编语言代码的文件,该代码经编译或汇编后形成目标文件。

独立预处理器 一种将宏、#include 文件和条件编译扩展为独立程序的软件工具。其还执行集成预处理,包括

解析指令。

静态变量 范围局限在一个函数或程序内的一种变量。当函数或程序退出时,静态变量的值不会被丢弃;

当重新输入函数或程序时,将恢复其之前的值。

存储类 符号表中指示如何访问符号的条目。

字符串表 存储长度超过八个字符的符号名称的表(长度为八个字符或更长的符号名称不能存储在符号表

中,而是存储在字符串表中)。符号入口点的名称部分指向字符串表中字符串的位置。

段。子段使用户能够更严格地控制存储器映射。

符号 表示地址或值的字母数字字符串。

符号调试 一种软件工具保留可由仿真器或模拟器等调试工具使用的符号信息的能力。

目标系统 执行其上开发了目标代码的系统。

.text 段 默认的目标文件段之一。.text 段被初始化并包含可执行代码。可以使用 .text 指令将代码汇编

到 .text 段中。

三字符序列 具有某种含义的 3 字符序列(由 ISO 646-1983 不变代码集定义)。这些字符不能在 C 字符集

中表示,而是扩展为一个字符。例如,三个字符??' 扩展为 ^。

未配置的内存 未定义为存储器映射的一部分,且无法加载代码或数据的存储器。

未初始化段 在存储器映射中保留空间但没有实际内容的目标文件段。

无符号值 无论实际符号如何都会被当作非负数的值。

变量 表示可以假设一组值中的任何一个数的符号。

字 目标内存中的 16 位可寻址位置。



R	evision Y (June 2022))	Page
•	Thestrict_compatibility linker option no longer has any effect and has been removed from the	
	documentation	25
•	Added mention that fmodf() is optimized iffp_mode=relaxed	
•	Added thefp_single_precision_constant compiler option	29
•	Corrected names of thegen_cross_reference_listing andasm_cross_reference_listing options when	
	they appear	
•	Addedfmodf intrinsic for more efficient floating-point remainder computation	
<u>.</u>	Added section on optimizations possible with the CLA compiler	216
C	hanges from June 16, 2021 to December 22, 2021 (from Revision W (June 2021) to Revision	
X	(December 2021))	Page
•	更正了有关 .switch 段限制的文档。	86
•	删除了一条不正确的语句,该语句声明 .econst 段包含 switch 表。	
•	删除了不受支持的fmin64 和fmax64 内在函数的文档。请注意,正确的 FPU64 指令是自动生成的	。. 163
_		
	hanges from DECEMBER 16, 2020 to JUNE 15, 2021 (from Revision V (December 2020) to evision W (June 2021))	Page
	, ,,	
•	阐述如何判断器件是否支持快速整数除法	
•	SET_DATA_SECTION pragma 优先于gen_data_subsections=on 选项。	
•	SET_DATA_SECTION pragma 优先于gen_data_subsections=on 选项。 更正了在 EABI 模式下初始化全局或静态变量的链接器语法。	
•		
•	记录了f32_bits_as_u32、f64_bits_as_u64、u32_bits_as_f32 和u64_bits_as_f64 内在函数。 记录调用IQsat 时 max 不得小于 min。	150
	记录了f32_bits_as_u32、f64_bits_as_u64、u32_bits_as_f32 和u64_bits_as_f64 内在函数。	163
•	在 FPU 内在函数表的一行内使用一致的参数名称。	163
•	记录了调用fsat 时 max 不得小于 min。	
•	更正了swapf() 和swapff() 内在函数的信息和说明	
•	Corrected order of operands in syntax shown foratan2puf32 intrinsic	
•	如果使用了float_support=fpu32/fpu64 选项,调用中断例程后将始终保存/恢复 STF 寄存器。	
•	阐明了有关字符串处理函数的信息。	
•	添加了关于时间和时钟 RTS 函数的信息。	
•	记录了f32_bits_as_u32、f64_bits_as_u64、u32_bits_as_f32 和u64_bits_as_f64 内在函数。	
_		
	hanges from SEPTEMBER 1, 2020 to DECEMBER 15, 2020 (from Revision U (September	_
2(020) to Revision V (December 2020))	Page
•	Added thelfu_reference_elf andlfu_default command-line options	
•	MISRA-C checking is no longer supported	
•	Corrected description of how double-precision values are converted whenfp_mode=relaxed	
•	MISRA-C checking is no longer supported	
•	添加了实时固件更新 (LFU) 功能	<mark>52</mark>



www.ti.com.cn Revision History

•	阐明了opt_level=4 必须位于run_linker 选项之前	58
•	有文件证明不支持 C11 原子操作。	96
	不再支持 MISRA-C 检查的 pragma	
	有文件证明不支持 C11 原子操作。	
	增加了符号的保留和更新属性,以便控制 LFU 行为。	138
	新增了实时固件更新 (LFU) 使用的各段	
	更正了 PM 状态寄存器的假定值文档。	
	添加了关于TI_auto_init_warm() RTS 函数的信息。	202
	记录了 EABI 的 CLA 编译器类型。	202
_		
	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020))	Page
R	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020))	Page
R	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document	9
<u>R</u>	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document Removed references to the Processors wiki throughout the document	9
R	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document Removed references to the Processors wiki throughout the document 添加了有关gen_func_subsections 选项的默认值的信息	9 9
R(nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document Removed references to the Processors wiki throughout the document 添加了有关gen_func_subsections 选项的默认值的信息	9 82 82
<u>R</u> ····································	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document	
<u>R</u> ····································	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document	
<u>R</u> ·	nanges from FEBRUARY 28, 2020 to AUGUST 31, 2020 (from Revision T (February 2020) to evision U (August 2020)) Updated the numbering format for tables, figures, and cross-references throughout the document	

The following table lists changes made to this document prior to changes to the document numbering format. The left column identifies the first version of this document in which that particular change appeared.

Earlier Revisions

Version Added	Chapter	Location	Additions / Modifications / Deletions
SPRU514T	Using the Compiler	节 2.3.4	Inlined memcpy calls now support >255 words through the use of RPT with a register operand. This allows inlining of memcpy of up to 65535 words. However, the maximum value specified withrpt_threshold is still 256.
SPRU514T	Using the Compiler, Run-Time Environment	节 2.3.4 and 节 7.6	Clarified that TMU1 support is available for EABI only.
SPRU514T	Using the Compiler, CLA Compiler	节 2.3, 节 10.1.1, and 节 10.2.2	Added thecla_signed_compare_workaround option for the CLA compiler. Added comparison intrinsics for the CLA compiler.
SPRU514T	Linking	节 4.3.5	Clarified that eitherrom_model orram_model is required if only the linker is being run, butrom_model is the default if the compiler runs on C/C++ files on the same command line.
SPRU514T	C/C++ Language	节 6.9.21	The #pragma once is now documented for use in header files.
SPRU514T	C/C++ Language	节 6.15.4, 节 10.2.1, and 节 10.2.4	The linker now provides diagnostics about certain problems with blocking access and interactions between CLA and C28 code.
SPRU514T	Run-Time Environment	节 7.6.3	Corrected assembly instruction equivalents foratan,cos, andsin TMU intrinsics.
SPRU514T	Run-Time Environment	节 7.6.4	Clarified that fast integer division requires EABI and FPU32 or FPU64. The types returned by fast integer division intrinsics that divide a 64-bit value by a 32-bit value have changed. In addition, the assembly performed by these intrinsics has been optimized.
SPRU514T	Run-Time Environment	节 7.10.4.1	Clarified that zero initialization takes place only if therom_model linker option is used, not if theram_model option is used.
SPRU514S		throughout	The default file extensions for object files created by the compiler have been changed in order to prevent conflicts when C and C++ files have the same names. Object files generated from C source files have the .c.obj extension. Object files generated from C++ source files have the .cpp.obj extension.



Revision History www.ti.com.cn

Version Added	Chapter	Location	Additions / Modifications / Deletions
CDD11544C	Using the Compiler,	# 2 2 and # 2 14	The jor cave you rose compiler option has been added
SPRU514S	Optimization	节 2.3 and 节 3.14	Theisr_save_vcu_regs compiler option has been added.
SPRU514S	CLA Compiler	节 10.2.1 and 节 10.2.4	Added information about declaring variables shared by CLA and C28x code and about function calls between C28x and CLA code.
SPRU514R.1	Using the Compiler, Run-Time Environment	节 2.3.4, 节 7.6.4, and 节 7.8.2	Added information about fast integer division in regard to the built-in integer division and modulo operators ("/" and "%") and intrinsics.
SPRU514R.1	Run-Time Environment	节 7.1.7	Clarify bit-field alignment rules.
SPRU514R.1	Run-Time Environment	节 7.6.2	Added intrinsics specific to FPU64 and information about COFF vs. EABI use of FPU64.
SPRU514R.1	CLA Compiler	节 10.2	Clarified recommendation for int type usage.
SPRU514R		throughout	Added further documentation of EABI support. This includes identifying features that are supported only for COFF or EABI. Identified examples as COFF-specific where necessary.
SPRU514R	Using the Compiler	节 2.3	Added command-line options for EABI, including cinit_compression,copy_compression,extern_c_can_throw,retain, unused_section_elimination, andzero_init.
SPRU514R	Using the Compiler	节 2.3.1	Added theemit_references:file linker option.
SPRU514R	Using the Compiler	节 2.3.4	Added thesilicon_errata_fpu1_workaround option.
SPRU514R	Using the Compiler	节 2.5.1	Documented that C standard macros such asSTDC_VERSION are supported.
SPRU514R	Using the Compiler	节 2.11.1	Added information about situations where intrinsics may not be inlined.
SPRU514R	Using the Compiler, C/C++ Language	节 2.13, 节 6.11	Added information about supported Application Binary Interfaces (ABIs).
SPRU514R	Linking C/C++ Code, Run-Time Environment	节 4.3.6, 节 7.1.1	Added EABI-specific sections such as .bss, .const, .sysmem, and .init_array. Also added .args, .ppdata, and .ppinfo sections.
SPRU514R	C/C++ Language	节 6.3	Added EABI-specific information about double and wchar_t data types.
SPRU514R	C/C++ Language	节 6.9	Added the LOCATION, NOINIT, PERSISTENT, and WEAK pragmas.
SPRU514R	C/C++ Language	节 6.12	Added EABI-specific information about namespaces.
SPRU514R	C/C++ Language	节 6.14.1	Updated list of C99 non-supported run-time functions.
SPRU514R	C/C++ Language	节 6.15.2	Added documentation for the aligned, calls, naked, and weak function attributes.
SPRU514R	C/C++ Language	节 6.15.4	Added documentation for the location, noinit, persistent, and weak variable attributes.
SPRU514R	Run-Time Environment	节 7.2.1	Added FPU64 registers.
SPRU514R	Run-Time Environment	节 7.6	Corrected descriptions of values returned by TMU intrinsics such assin() andcos().
SPRU514R	Run-Time Environment	节 7.10.4	Added information about automatic initialization of variables for EABI.
SPRU514R	Run-Time Support Functions	节 8.1.8	Added EABI-specific run-time library naming conventions.
SPRU514R	Run-Time Support Functions	DEV_Iseek topic	Corrected syntax documented for DEV_Iseek function.
SPRU514Q	Introduction, Using the Compiler, C/C++ Language	节 1.3, 节 2.3, 节 6.1, and 节 6.14.2	Added support for C11.
SPRU514Q	Using the Compiler	节 2.3.4	Added support for EABI. The COFF ABI is the default.
SPRU514Q	Using the Compiler	节 2.3.1	Added theecc=on linker option, which enables ECC generation. Note that ECC generation is now off by default.
SPRU514Q	Using the Compiler	节 2.3.4 and 节 7.6	Added 64-bit FPU support viafloat_support=fpu64.



www.ti.com.cn Revision History

Version Added	Chapter	Location	Additions / Modifications / Deletions
SPRU514Q	Using the Compiler, Run-Time Environment	节 2.3.4 and 节 7.6	Added support for fast integer division viaidiv_support.
SPRU514Q	Using the Compiler, C/C++ Language	节 2.3.4 and 节 7.6	Added further TMU support viatmu_support=tmu1.
SPRU514Q	Using the Compiler	节 2.3.4	Added Cyclic Redundancy Check support viavcu_support=vcrc.
SPRU514Q	Using the Compiler	节 2.5.1	TheTI_STRICT_ANSI_MODE andTI_STRICT_FP_MODE macros are defined as 0 if their conditions are false.
SPRU514Q	Using the Compiler, C/C++ Language	节 2.11 and 节 6.9	Revised the section on inline function expansion and its subsections to include new pragmas and changes to the compilers decision-making about what functions to inline. The FORCEINLINE, FORCEINLINE_RECURSIVE, and NOINLINE pragmas have been added.
SPRU514Q	Optimization, C/C++ Language	节 3.11 and 节 6.15.4	Added blocked and noblocked attributes for better Data Page (DP) pointer load optimization. Thedisable_dp_load_opt option is no longer recommended.
SPRU514Q	C/C++ Language	节 6.2	Removed several C++ features from the exception list because they have been supported for several releases.
SPRU514Q	C/C++ Language	节 6.3.3 and 节 7.6	Added a recommendation that 32-bit floating point values be declared as float, not as double. (Both are currently 32 bits.) Modified intrinsic syntax descriptions to use "float" for 32-bit values.
SPRU514Q	C/C++ Language	节 6.4	Added information about character sets and file encoding.
SPRU514Q	C/C++ Language	节 6.15.2 and 节 6.15.4	Added "retain" as a function attribute and variable attribute.
SPRU514Q	C/C++ Language	节 6.15.6	Clarified the availability of thebuiltin_sqrt() andbuiltin_sqrtf() functions.
SPRU514Q	CLA Compiler	节 10.2	Corrected the syntax for themswapf intrinsic.
SPRU514P	C/C++ Language	节 6.15	The compiler now supports several Clanghas_ macro extensions.
SPRU514P	C/C++ Language	节 6.15.1	The wrapper header file GCC extension (#include_next) is now supported.
SPRU5140	C/C++ Language	节 6.5.1	Clarified exceptions to const data storage set by the const keyword.
SPRU514N	Optimization	节 3.7.1.4	Corrected error in command to process the profile data.
SPRU514M	Using the Compiler C/C++ Language, and CLA Compiler	节 2.3, 节 2.3.4, 节 2.5.1, 节 6.9.15, and 节 10.2	Documented support for CLA version 2 and CLA v2 background tasks.
SPRU514M	Using the Compiler, C/C++ Language	节 2.3.3	Revised to state thatcheck_misra option is required even if the CHECK_MISRA pragma is used.
SPRU514M	Using the Compiler	节 2.3.5	Removed thesymdebug:coff option, which is no longer supported.
SPRU514M	Using the Compiler	节 2.10	Corrected the document to describe thegen_preprocessor_listing option. The namegen_parser_listing was incorrect.
SPRU514M	Optimization	节 3.11	Provided information about data page blocking.
SPRU514L	Optimization	节 3.7.3	Corrected function names for _TI_start_pprof_collection() and _TI_stop_pprof_collection().
SPRU514L	CLA Compiler	节 10.2	Provided additional information and an example for themsetflg intrinsic.
SPRU514K	Using the Compiler		Several compiler options have been deprecated, removed, or renamed. The compiler continues to accept some of the deprecated options, but they are not recommended for use.
SPRU514J	Using the Compiler	节 2.3 and 节 4.2.2	Thegen_data_subsections option has been added.
SPRU514J	Using the Compiler	节 2.3.5	Thesymdebug:dwarf_version compiler option has been added. This option sets the DWARF debugging format version used.
SPRU514J	Optimization	节 3.7 and 节 3.8	Feedback directed optimization is described. This technique can be used for code coverage analysis.



Revision History www.ti.com.cn

Version Added	Chapter	Location	Additions / Modifications / Deletions
			A CALLS pragma has been added to specify a set of functions that can be
SPRU514J	C/C++ Language	节 6.9.1	called indirectly from a specified calling function. Using this pragma allows such indirect calls to be included in the calculation of a functions' inclusive stack size.
SPRU514J	C/C++ Language	节 6.15.7	A byte_peripheral type attribute and an intrinsic have been added to access byte peripheral data.
SPRU514J	Run-Time Environment	节 7.6	Intrinsics have been added to perform unsigned integer division. The new intrinsics areeuclidean_div_i32byu32(),rpt_subcul(), andsubcul().
SPRU514J	Run-Time Environment	节 7.10.1	Additional boot hook functions are available. These can be customized for use during system initialization.
SPRU514I	Using the Compiler	表 2-7	Thecla_default option has been added. This option causes files with an extension of .c to be processed as CLA files.
SPRU514I	Using the Compiler	节 2.3.4	Theramfunc option has been added. If set, this option places all functions in RAM.
SPRU514I	Using the Compiler		Theno_fast_branch option has been deprecated.
SPRU514I	C/C++ Language	节 6.14.1	C99 math support is now available, including float and long double versions of floating point math functions.
SPRU514I	C/C++ Language	节 6.15.2	The ramfunc function attribute has been added. It specifies that a function should be placed in RAM.
SPRU514I	Run-Time Environment	节 7.3.2	Added XAR6 to the list of registers and corrected the location in which the address of the returned structure is placed.
SPRU514I	Run-Time Environment	节 7.6	Added theeallow andedis intrinsics.
SPRU514I	CLA Compiler	节 10.2.4	Most GCC extensions are now supported by the CLA compiler.
SPRU514H	Introduction	节 1.3	Added support for C99 and C++03.
SPRU514H	Using the Compiler	表 2-7	Added support for C99 and C++03. The -gcc option has been deprecated. Therelaxed_ansi option is now the default.
SPRU514H	Using the Compiler	节 2.3.3	Added theadvice:performance option.
SPRU514H	Using the Compiler	节 2.3.4	Thesilicon_version=27 option is no longer supported.
SPRU514G	Using the Compiler	节 2.3.4	Addedtmu_support=tmu0 option. This option also affects the behavior of thefloat_support andfp_mode=relaxed options.
SPRU514G	Using the Compiler	节 2.3.4	Added support for Type 1 CLA viacla_support=cla1.
SPRU514G	Using the Compiler	节 2.3.4	Added support for Type 2 VCU viavcu_support=vcu2.
SPRU514H	Using the Compiler	节 2.3.11	Added information about theflash_prefetch_warn option.
SPRU514H	Using the Compiler	节 2.5.1	Added several predefined macro names that were not documented.
SPRU514H	Using the Compiler	节 2.5.3	Documented that the #warning and #warn preprocessor directives are supported.
SPRU514H	Using the Compiler	节 2.6	Added section on techniques for passing arguments to main().
SPRU514H	Using the Compiler	节 2.11	Documented that the inline keyword is now enabled in all modes except C89 strict ANSI mode.
SPRU514H	C/C++ Language	节 6.3	The size of pointer types on C28x is now 32 bits instead of 22 bits. The near and far keywords are deprecated. The small memory model is no longer supported; the only memory model uses 32-bit pointers. The .bss, .const, and .sysmem sections are no longer used; the .ebss, .econst, and .esysmem sections are used instead. (Symbol addresses are assumed to be less than 22 bits for performance reasons.)
SPRU514H	C/C++ Language	节 6.1.1	Added section documenting implementation-defined behavior.
SPRU514H	C/C++ Language	节 6.3.1	Added documentation on the size of enum types.
SPRU514H	C/C++ Language	节 6.9.15, 节 6.9.22, and 节 6.15.2	Added C++ syntax for the INTERRUPT and RETAIN pragmas. Also removed unnecessary semicolons from #pragma syntax specifications. Also the GCC interrupt and alias function attributes are now supported.
SPRU514H	C/C++ Language	节 6.9.11 and 节 6.9.12	Added the FUNC_ALWAYS_INLINE and FUNC_CANNOT_INLINE pragmas.



www.ti.com.cn Revision History

Version Added	Chapter	Location	Additions / Modifications / Deletions
SPRU514H	C/C++ Language	节 6.9.7	Added the diag_push and diag_pop diagnostic message pragmas.
SPRU514H	C/C++ Language	节 6.14, 节 6.14.1, and 节 6.14.3	Added support for C99 and C++03. Therelaxed_ansi option is now the default andstrict_ansi is the other option; "normal mode" for standards violation strictness is no longer available.
SPRU514H	Run-Time Environment	节 7.4	Added reference to section on accessing linker symbols in C and C++ in the Assembly Language Tools User's Guide.
SPRU514G	Run-Time Environment	表 7-6 and 表 7-8	Added intrinsics for TMU instructions and for reading from and writing to memory using 32-bit addresses for data placed higher than the usual 22-bit address range.
SPRU514H	Run-Time Support Functions	节 8.1.3	RTS source code is no longer provided in a rtssrc.zip file. Instead, it is located in separate files in the lib/src subdirectory of the compiler installation.
SPRU514H	C++ Name Demangler	节 9.1	Corrected information about name demangler options.
SPRU514H	CLA Compiler	节 10.1	Non-recursive function calls and more than two function parameters are now supported for CLA code. CLA scratchpad management has been simplified; it is no longer necessary to specify a size for the scratchpad in the linker command file. The compiler now supports both the interrupt attribute and the INTERRUPT pragma for CLA interrupts.



Revision History www.ti.com.cn

This page intentionally left blank.

重要声明和免责声明

TI"按原样"提供技术和可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证没有瑕疵且不做出任何明示或暗示的担保,包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任:(1) 针对您的应用选择合适的 TI 产品,(2) 设计、验证并测试您的应用,(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更,恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务,TI 对此概不负责。

TI 提供的产品受 TI 的销售条款或 ti.com 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址:Texas Instruments, Post Office Box 655303, Dallas, Texas 75265 Copyright © 2022,德州仪器 (TI) 公司