## 硬件概念：

1. 典型的CPU由运算器、控制器、寄存器等器件组成，这些器件靠内部总线相连。
2. 1个字等于2个字节 1字 = 2B
3. 段：
4. 内存没有分段，段的划分来自于CPU
5. CPU可以通过不同的逻辑地址形成同一个物理地址
6. 在32位机器中，16位作为段内偏移地址，可以将长度为N的一组代码，存放在一组地址连续、起始地址为16的倍数的内存单元中，这段内存是用来存放代码的，从而定义了一个代码段。

4、CPU只认被CS：IP指向的内存单元中的内容为指令。

## 基础语法：

1. mov ax, 18 将18送入AX寄存器中
2. add ax, 8 将寄存器ax中的数值加8，重新放入ax中
3. add ax,bx 将ax，bx中内容相加，结果放到ax中
4. mov ax，bv 将bx中的数据放到ax寄存器中
5. jmp 2AE3:3 CPU跑到2AE3:3这个地址（把CS寄存器的值变为2AE3，把IP寄存器的值变为3）