



Universidad Nacional Autónoma de México  
Facultad de Ingeniería  
2018-1  
Lab. Microcontroladores y Microprocesadores - Grupo 03  
Pérez Navarro Maria Yesica - 414039694  
dd/mm/yyyy  
Previo 10: Interrupciones SysTick y GPIOs.



## 1. Actividad previa.

- ¿Cuántos ADC tiene la tarjeta de desarrollo Tiva TM4C1294?
- ¿Cuál es la resolución en bits de los ADC?
- ¿Qué operación lógica se tiene que hacer para truncar un valor de 12 bits a 8 bits?
- ¿Cuál es la resolución en volts/lb de los ADC?
- ¿Cuál es el Voltaje de referencia del ADC y su rango de entrada?
- Para un ADC, ¿qué significa que sea Single-Ended o Diferencial?
- ¿Cuántas entradas multiplexadas tiene el ADC del Tiva?
- ¿Cuál es el procedimiento de configuración de las entradas para que funcione con entradas analógicas?
- ¿Cuándo se sabe que un ADC ha terminado la conversión de una muestra?, Para el Tiva, ¿cuándo sabemos que ha terminado una conversión?
- En el ADC del TIVA, ¿qué es un secuenciador y cuantas muestras puede tomar cada uno?

## Referencias

- [1] Como citar: [http://www.cva.itesm.mx/biblioteca/pagina\\_con\\_formato\\_version\\_oct/apa.htm](http://www.cva.itesm.mx/biblioteca/pagina_con_formato_version_oct/apa.htm)
- [2] Autor, (Fecha de publicacion), Titulo, paginas, Fecha de recuperacion, Sitio web: <http://www.google.com>
- [3] Repositorio del proyecto <https://github.com/penserbjorne>