

## Universidad Nacional Autónoma de México Facultad de Ingeniería 2018-1

Lab. Microcontroladores y Microprocesadores - Grupo 03 Pérez Navarro Maria Yesica - 414039694 dd/mm/yyyy Previo 07: Puertos de entrada/salida.



## Actividad previa. 1.

- a) Presente un diagrama de conexión de una Resistencia de Pull-up y Pull-down y explique su funcionamiento.
- b) Describa la función de los siguientes registros de los puertos de E/S y su configuración tras un Reset. Indique la dirección de cada registro en el mapa de memoria.

Registro	Función	Estado
		en reset
GPIO DATA		
Dir:		
GPIO DIR		
Dir:		
GPIOAFSEL		
Dir:		
GPIOPUR		
Dir:		
GPIOPDR		
Dir:		
GPIODEN		
Dir:		
GPIOLOCK		
Dir:		
GPIOPCTL		
Dir:		

- c) Describa la secuencia de pasos secuenciales para programar un puerto paralelo como digital (entrada y salida).
- d) Describa el modo de funcionamiento de bits direccionables (o direccionamiento de bits específico) en un puerto GPIO.
- e) Para hacer lectura y escritura de todos los bits de un puerto, ¿cuál es el registro al cual se hace acceso de lectura/escritura?
- f) ¿Cómo se hace referencia a una dirección de un registro en lenguaje C?
- g) Revise (y en medida de lo posible ejecute en la tarjeta de desarrollo) los programas blink.asm, simpleIO.asm, main.c y main2.c considerando el hardware de la tarjeta Tiva TM4C1293. Explique detalladamente lo que hace cada programa. NOTA: para los programas blink.asm, simpleIO.asm incluya los archivos  $macros.s.y.gpio_regs.s.$  en la carpeta del proyecto. Explique detalladamente lo que hace cada programa.

## Referencias

- [1] Como citar: http://www.cva.itesm.mx/biblioteca/pagina\_con\_formato\_version\_oct/apa.htm
- [2] Autor, (Fecha de publicacion), Titulo, paginas, Fecha de recuperacion, Sitio web: http://www.google.com
- [3] Repositorio del proyecto https://github.com/penserbjorne