



ESP-12K-Kit 规格书

版本 V1.0

版权 ©2020



免责申明和版权公告

本文中的信息,包括供参考的 URL 地址,如有变更,恕不另行通知。

文档"按现状"提供,不负任何担保责任,包括对适销性、适用于特定用途或非侵权性的任何担保,和任何提案、规格或样品在他处提到的任何担保。本文档不负任何责任,包括使用本文档内信息产生的侵犯任何专利权行为的责任。本文档在此未以禁止反言或其他方式授予任何知识产权使用许可,不管是明示许可还是暗示许可。

文中所得测试数据均为安信可实验室测试所得,实际结果可能略有差异。

Wi-Fi 联盟成员标志归 Wi-Fi 联盟所有。

文中提到的所有商标名称、商标和注册商标均属其各自所有者的财产,特此声明。 最终解释权归深圳市安信可科技有限公司所有。

注 意

由于产品版本升级或其他原因,本手册内容有可能变更。深圳市安信可科技有限公司保留在没有任何通知或者提示的情况下对本手册的内容进行修改的权利。本手册仅作为使用指导,深圳市安信可科技有限公司尽全力在本手册中提供准确的信息,但是深圳市安信可科技有限公司并不确保手册内容完全没有错误,本手册中的所有陈述、信息和建议也不构成任何明示或暗示的担保。



文件制定/修订/废止履历表

| 版本 | 日期 | 制定/修订内容 | 制定 | 核准 |
|-------|--------------|---------|-----|----|
| V1. 0 | 2020. 10. 15 | 首次制定 | 黄方可 | 徐宏 |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |



目录

| 一、 | 产品概述 | | | . 5 |
|----|--------|-----|--------|-----|
| 二、 | 电气参数 | | | . 7 |
| 三、 | 外观 | | | 10 |
| 四、 | 管脚定义 | | | 10 |
| 五、 | 原理图 | | | 13 |
| 六、 | 设计指导 | 错误! | 未定义书签 | • |
| 七、 | 回流焊曲线图 | 错误! | 未定义书签。 | • |
| 八、 | 包装信息 | | | 15 |
| | 联系我们 | | | |



一、 产品概述

ESP-12K-Kit 开发板是安信可针对 ESP-12K 模组而设计的一款核心开发板,该开发板延续了 NodeMcu 开发板的经典设计,引出全部 I/O 至两侧的排针,开发者可以根据自己的需求连接外设。使用面包板进行开发和调试时,两侧的标准排针可以使操作更加简单方便。

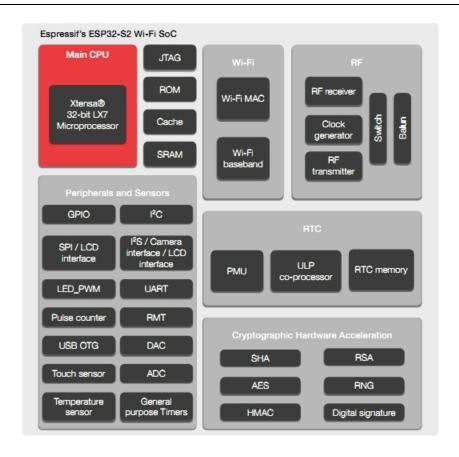
ESP-12K 模块核心处理器 ESP32-S2 是一款高集成度的低功耗 Wi-Fi 系统级芯片 (SoC),专为物联网(IoT)、移动设备、可穿戴电子设备、智能家居等各种应用而设计。 ESP32-S2 具有行业领先的低功耗性能和射频性能,支持 IEEE802.11b/g/n 协议,集成了 Wi-Fi MAC、Wi-Fi 射频和基带、射频开关、射频 Balun、功率放大器、低噪声放大器等。

ESP32-S2 芯片搭载 Xtensa® 32 位 LX7 单核处理器,工作频率高达 240 MHz。芯片支持二次开发,无需使用其它微控制器或处理器。该芯片内置 320 KB SRAM, 128 KB ROM。 ESP32-S2 支持多种低功耗工作状态,能够满足各种应用场景的功耗需求。芯片所特有的精细时钟门控功能、动态电压时钟频率调节功能、射频输出功率可调节功能等特性,可以实现通信距离、通信速率和功耗之间的最佳平衡。

ESP32-S2 提供丰富的外设接口,包括 SPI,I2S,UART,I2C,LED PWM 接口,ADC,触摸传感器,温度传感器和多达 43 个 GPIO。它还包括一个全速 USB On-The-Go (OTG) 接口,可以支持使用 USB 通信。

ESP32-S2 具有多种特有的硬件安全机制。硬件加密加速器支持 AES、SHA 和 RSA 算法。其中的 RNG、HMAC 和数字签名(Digital Signature) 模块提供了更多安全性能。其他安全特性还包括 flash 加密和安全启动(se-cure boot)签名验证等。完善的安全机制使芯片能够完美地应用于各种加密产品。





特性

- 完整的 802.11b/g/n Wi-Fi SoC 模块,数据速率高达 150Mbps
- 内置 ESP32-S2 芯片, Xtensa® 单核 32 位 LX7 微处理器, 支持高达 240 MHz 的时钟频率,拥有 128KB ROM, 320KB SRAM, 16KB RTC SRAM
- 支持 UART/GPIO/ADC/PWM/I2C/I2S/USB 接口,支持触摸传感器、温度传感器、脉冲计数器
- 采用 DIP-42 封装
- 集成 Wi-Fi MAC/ BB/RF/PA/LNA
- 支持多种休眠模式,深度睡眠电流小于 10uA
- 串口速率最高可达 4Mbps
- 内嵌 Lwip 协议栈
- 支持 STA/AP/STA+AP 工作模式
- 支持安卓、IOS 的 Smart Config (APP) /AirKiss (微信) 一键配网



- 支持串口本地升级和远程固件升级(FOTA)
- 通用 AT 指令可快速上手
- 支持二次开发,集成了Windows、Linux开发环境

主要参数

表1 主要参数说明

| 模块型号 | ESP-12K-Kit |
|---|--------------------------------------|
| 尺寸 | 53. 5*25. 4*8. 8mm (+-0. 2mm) |
| 封装 | DIP-42 (2.54 间距标准排针) |
| 天线形式 | 板载 PCB 天线或 IPEX 座子 |
| 频率范围 | 2400 ² 483. 5MHz |
| 接口 | UART/GPIO/PWM/ADC/I2C |
| 工作温度 -40℃ ~ 85 ℃ | |
| 存储环境 | |
| 供电范围Micro USB 供电电压 4.75V~5.25V, 推荐 5.0V供电电压 3.0V ~ 3.6V, 供电电流 >500mA, 推荐 3.3V | |
| 串口速率 | 支持 110 ~ 4608000 bps , 默认 115200 bps |
| 安全性 WEP/WPA-PSK/WPA2-PSK | |
| SPI Flash | 默认 32Mbit |
| PSRAM 8MByte PSRAM | |

二、电气参数



电气特性

| | 参数 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|-----|---|-----|--------------|------|---------------|----|
| 供电 | 电压 | VDD | 3. 0 | 3. 3 | 3. 6 | V |
| | $V_{\scriptscriptstyle \rm IL}/V_{\scriptscriptstyle \rm IH}$ | _ | -0.3/0.75VIO | _ | 0. 25VIO/3. 6 | V |
| I/0 | $V_{\rm OL}/V_{\rm OH}$ | _ | N/0.8VI0 | _ | 0. 1VIO/N | V |
| | $I_{	ext{MAX}}$ | _ | _ | _ | 12 | mA |

射频性能

| 描述 | 典型值 | 单位 | | | |
|-----------------------|---------------|-----|--|--|--|
| 工作频率 | 2400 - 2483.5 | MHz | | | |
| | 输出功率 | | | | |
| 11n 模式 HT40, PA 输出功率为 | 13±2 | dBm | | | |
| 11n 模式 HT20, PA 输出功率为 | 13±2 | dBm | | | |
| 11g 模式下, PA 输出功率为 | 15±2 | dBm | | | |
| 11b 模式下, PA 输出功率 | 18±2 | dBm | | | |
| | 接收灵敏度 | | | | |
| CCK, 1 Mbps | <=-97 | dBm | | | |
| CCK, 11 Mbps | <=-88 | dBm | | | |
| 6 Mbps (1/2 BPSK) | <=-92 | dBm | | | |
| 54 Mbps (3/4 64-QAM) | <=-75 | dBm | | | |
| HT20 (MCS7) | <=-72 | dBm | | | |
| HT40 (MCS7) | <=-69 | dBm | | | |

功耗

下列功耗数据是基于 3.3V 的电源、25°C 的周围温度,并使用内部稳压器测得。

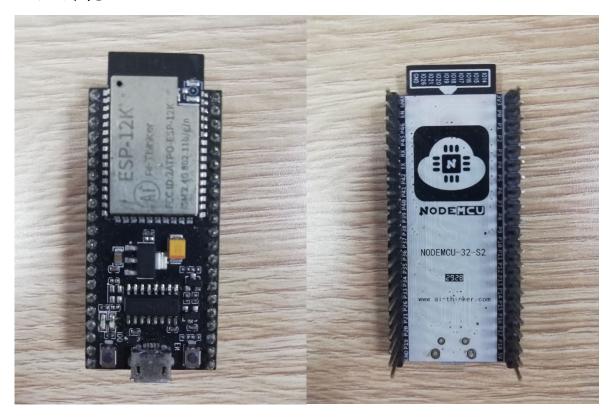


- 所有测量均在没有 SAW 滤波器的情况下,于天线接口处完成。
- 所有发射数据是基于 90% 的占空比,在持续发射的模式下测得的。

| 模式 | 最小值 | 典型值 | 最大值 | 单位 |
|---|-----|-----|-----|----|
| 传送 802.11b, CCK 1Mbps, POUT=+19.5dBm | _ | 190 | _ | mA |
| 传送 802.11g,OFDM 54Mbps,POUT =+15dBm | - | 145 | - | mA |
| 传送 802.11n,MCS7,POUT =+13dBm | _ | 135 | _ | mA |
| 接收802.11b,包长1024字节,-80dBm | _ | 63 | _ | mA |
| 接收802.11g,包长1024字节,-70dBm | _ | 63 | _ | mA |
| 接收802.11n,包长1024字节,-65dBm | _ | 68 | _ | mA |
| Modem-Sleep① | _ | 19 | _ | mA |
| Light-Sleep② | _ | 450 | _ | μА |
| Deep-Sleep③ | _ | 235 | _ | μА |
| Power Off | _ | 1 | _ | μА |



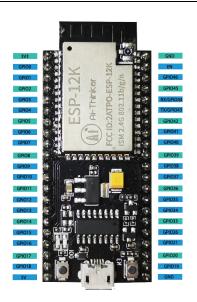
三、外观



四、管脚定义

ESP-12K-Kit 开发板模组共接出 42 个接口, 如管脚示意图, 管脚功能定义表是接口定义。





ESP-12K-Kit 管脚示意图

管脚功能定义表

| 脚序 | 名称 | 功能说明 |
|----|------|---|
| 1 | 3V3 | 3. 3V 供电 |
| 2 | 100 | RTC_GPI00, GPI00 |
| 3 | I01 | RTC_GPI01, GPI01, TOUCH1, ADC1_CH0 |
| 4 | 102 | RTC_GPIO2, GPIO2, TOUCH2, ADC1_CH1 |
| 5 | 103 | RTC_GPI03, GPI03, TOUCH3, ADC1_CH2 |
| 6 | 104 | RTC_GPIO4, GPIO4, TOUCH4, ADC1_CH3 |
| 7 | 105 | RTC_GPI05, GPI05, TOUCH5, ADC1_CH4 |
| 8 | 106 | RTC_GPI06, GPI06, TOUCH6, ADC1_CH5 |
| 9 | 107 | RTC_GPIO7, GPIO7, TOUCH7, ADC1_CH6 |
| 10 | 108 | RTC_GPI08, GPI08, TOUCH8, ADC1_CH7 |
| 11 | 109 | RTC_GPIO9, GPIO9, TOUCH9, ADC1_CH8, FSPIHD |
| 12 | I010 | RTC_GPI010, GPI010, TOUCH10, ADC1_CH9, FSPICS0, FSPII04 |
| 13 | I011 | RTC_GPI011, GPI011, TOUCH11, ADC2_CH0, FSPID, FSPII05 |
| 14 | I012 | RTC_GPI012, GPI012, TOUCH12, ADC2_CH1, FSPICLK, FSPI106 |

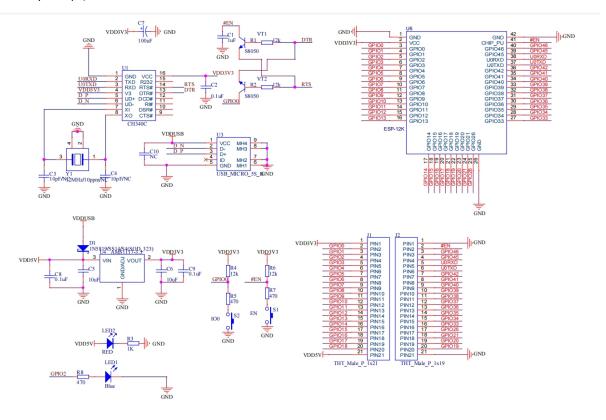


| 15 | I013 | RTC_GPI013, GPI013, TOUCH13, ADC2_CH2, FSPIQ, FSPII07 |
|----|---------|--|
| 16 | I014 | RTC_GPI014, GPI014, TOUCH14, ADC2_CH3, FSPIWP, FSPIDQS |
| 17 | I015 | RTC_GPI015, GPI015, UORTS, ADC2_CH4, XTAL_32K_P |
| 18 | I016 | RTC_GPI016, GPI016, UOCTS, ADC2_CH5, XTAL_32K_N |
| 19 | I017 | RTC_GPI017, GPI017, U1TXD, ADC2_CH6, DAC_1 |
| 20 | I018 | RTC_GPI018, GPI018, U1RXD, ADC2_CH7, DAC_2, CLK_OUT3 |
| 21 | 5V | 5V 供电 |
| 22 | GND | 接地 |
| 23 | I019 | RTC_GPI019, GPI019, U1RTS, ADC2_CH8, CLK_OUT2, USB_D- |
| 24 | 1020 | RTC_GPI020, GPI020, U1CTS, ADC2_CH9, CLK_OUT1, USB_D+ |
| 25 | 1021 | RTC_GPI021, GPI021 |
| 26 | 1026 | SPICS1, GPI026 |
| 27 | 1033 | SPIIO4, GPIO33, FSPIHD |
| 28 | 1034 | SPII05, GPI034, FSPICS0 |
| 29 | 1035 | SPII06, GPI035, FSPID |
| 30 | 1036 | SPII07, GPI036, FSPICLK |
| 31 | 1037 | SPIDQS, GPI037, FSPIQ |
| 32 | 1038 | GPI038, FSPIWP |
| 33 | 1039 | MTCK, GPI039, CLK_OUT3 |
| 34 | 1040 | MTDO, GPIO40, CLK_OUT2 |
| 35 | I041 | MTDI, GPIO41, CLK_OUT1 |
| 36 | 1042 | MTMS, GPIO42 |
| 37 | TX/I043 | UOTXD, GPIO43, CLK_OUT1 |
| 38 | RX/I044 | UORXD, GPIO44, CLK_OUT2 |
| 39 | I045 | GPI045 |



| 40 | 1046 | GPI046 |
|----|------|-------------------------------------|
| 41 | EN | 高电平: 芯片使能; 低电平: 芯片关闭; (已默认拉高) |
| 42 | GND | 接地 |

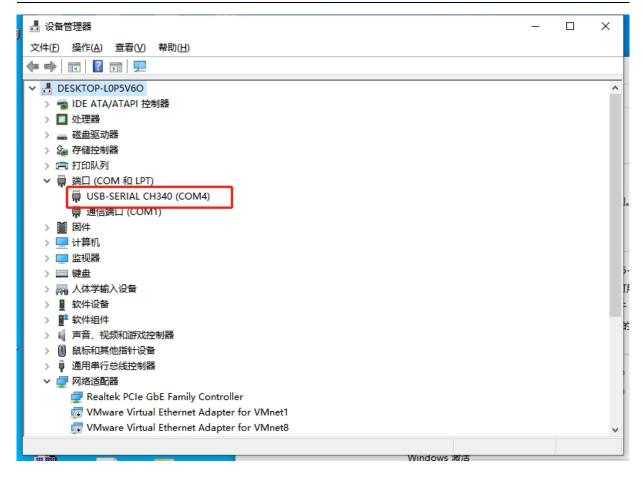
五、原理图



六、使用方法

(1) 电脑必须先安装 CH340 系列的串口驱动,因为开发板上所使用的串口芯片为 CH340 系列,安装成功后可以在设备管理器上看到 CH340设备和具体的 COM 口





(2) 出厂默认固件为 AT 固件, AT 固件上电打印信息如下图





(3) 开发板上的两个按键,标记 EN 为复位引脚,标记 IOO 为下载引脚,由于我们开发板上设计了自动下载电路,客户可以直接通过 USB 线进行烧写和功能测试以及二次开发。

七、包装信息



ESP-12K-Kit 开发板的包装为插珍珠棉静电袋包装。

八、联系我们

官方官网: https://www.ai-thinker.com

开发 DOCS: https://docs.ai-thinker.com

官方论坛: http://bbs.ai-thinker.com

样品购买: https://anxinke.taobao.com

商务合作: sales@aithinker.com

技术支持: <u>support@aithinker.com</u>

公司地址:深圳市宝安区西乡固戍华丰智慧创新港 C 栋 410

联系电话: 0755-29162996

