ARM中断配置的过程

1）使能端口的时钟；

２）将需要的端口配置成输入端口，具体的寄存器为：端口配置低寄存器(GPIOx\_CRL）和端口配置高寄存器(GPIOx\_CRＨ），

例如，GPIOA->CRL&=0XFFFFFFF0;//PA0设置成输入

　 GPIOA->CRL|=0X00000008;

设置该端口默认的电平，具体的寄存器为：端口输出数据寄存器(GPIOx\_ODR) (x=A..E)，

例如，GPIOA->ODR|=1<<13；

３） 设置IO口和中断线的映射关系，ARM7中支持16个输入点，对应的配置寄存器为：外部中断/事件控制器(EXTIX)  寄存器（X：1~4），

假如是１３设置为ＰＡ脚：那么代码可以这样了写：

AFIO->EXTICR[EXTADDR]&=~(0x000F<<EXTOFFSET);//清除原来设置  
AFIO->EXTICR[EXTADDR]|=GPIOx<<EXTOFFSET;

4）设置中断的触发条件；

5）配置中断分组，并使能中断；

6）编写中断服务函数。