我的设计构想

1. 采用内核模块；

在文件系统中打包编译的源码；目的：在进行下次修改的时候能够基于这个编译后的源码包进行模块修改。

整个流程：底层驱动->加载模块->硬件抽象层（HAL）标准接口规范->JNI->Framework(应用程序框架库）->应用程序界面；

1. 现在的打通点：

内核模块的编程学习；（PWM脉冲的发出，中断信号的接收）

实时性（补丁或者修改）；

硬件抽象层标准接口，JNI，应用程序框架层----->这是用户层的三个编程基础，怎么实现；