

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ①電気回路	P. 1 / 7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問1. 図1.1に示すインダクタ L とキャパシタ C からなる2端子対回路に関する以下の問に答えよ。

- (1) 電流 i_1 , i_2 と電圧 \dot{V}_1 , \dot{V}_2 の関係

$$\dot{V}_1 = \dot{Z}_{11}i_1 + \dot{Z}_{12}i_2$$

$$\dot{V}_2 = \dot{Z}_{21}i_1 + \dot{Z}_{22}i_2$$

を与えるインピーダンス \dot{Z}_{11} , \dot{Z}_{12} , \dot{Z}_{21} , \dot{Z}_{22} を求めよ。

- (2) 端子対1-1'に図1.2の角周波数 ω の交流電圧源 \dot{E} と抵抗 R の回路を接続する。ただし、 $\dot{E} = Ee^{j\omega t} = E$ とする。この時の端子対2-2'の電圧 $\dot{V}_2 = \dot{V}_2 e^{j\varphi}$ を求めよ。さらに、 ω を横軸として ω と \dot{V}_2 の関係を図示せよ。また、 ω を横軸として ω と φ の関係を図示せよ。

- (3) (2)の状態では、さらに端子対2-2'を抵抗 R とインダクタ L の直列回路で終端する。 $\omega = 1/\sqrt{LC}$ のとき、 $\dot{V}_2/\dot{V}_1 = \sqrt{2}e^{-j\pi/4}$ となる R を求めよ。

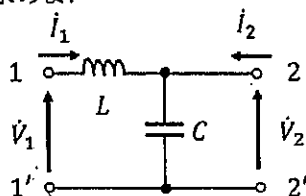


図 1.1

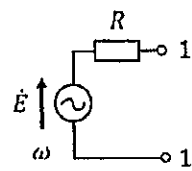


図 1.2

問2. 図2はキャパシタ C , 抵抗 R , スイッチ S , 直流電源 E からなる回路を示す。回路はスイッチ S が閉じた状態で時間が十分に経過したものとする。以下の問に答えよ。

- キャパシタ C の図中+側に充電された電荷 Q を求めよ。
- キャパシタ C に蓄えられたエネルギーを求めよ。
- 時刻 $t = 0$ においてスイッチ S を開く。このとき、左側閉路を時計回りに流れる電流を i_1 , 右側閉路を時計回りに流れる電流を i_2 とおく。 i_1 と i_2 を $t > 0$ において求めよ。
- スイッチ S を開いて十分に時間が経過するまでに、4個の抵抗で消費されるエネルギーの総和を求めよ。

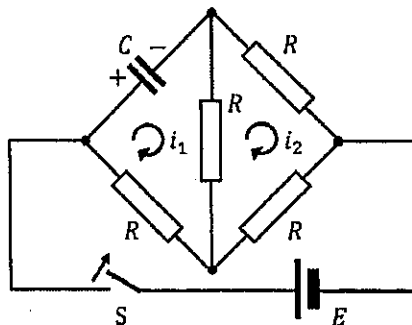


図 2

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ②電気磁気学	P. 2 / 7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問1. 図1のように電荷密度 $\rho(r)$ の電荷が半径 a の球内に分布している。電荷分布の周囲は真空として、以下の問に答えよ。

- (1) 静電界における「真空中のガウスの法則」と「電界と電位の関係式」の微分形を示し、この2式から次のポアソンの方程式を導出せよ。

$$\nabla^2 \phi(r) = -\rho(r)/\epsilon_0$$

ここで $\phi(r)$ は電位分布、 ϵ_0 は真空の誘電率、 $\nabla^2 \phi = \text{grad div } \phi$ である。

- (2) まず球内($0 \leq r \leq a$)を考える。この領域の電位分布が

$$\phi(r) = \frac{Q}{8\pi\epsilon_0 a^3} (3a^2 - r^2)$$

であらわされるとき、電荷密度 $\rho(r)$ を求めよ。ここで Q は電荷量である。また必要であれば、極座標系 (r, θ, ϕ) における下記のベクトル公式を用いよ。

$$\nabla^2 \phi = \frac{1}{r^2} \frac{\partial}{\partial r} \left(r^2 \frac{\partial \phi}{\partial r} \right) + \frac{1}{r^2 \sin \theta} \frac{\partial}{\partial \theta} \left(\sin \theta \frac{\partial \phi}{\partial \theta} \right) + \frac{1}{r^2 \sin^2 \theta} \frac{\partial^2 \phi}{\partial \phi^2}$$

- (3) 球状に分布している全電荷量を求めよ。
 (4) 次に球状電荷分布の外($a \leq r$)について考える。この領域の電界分布および電位分布を求めよ。
 (5) 球状電荷分布の外の空間が蓄えているエネルギーを求めよ。

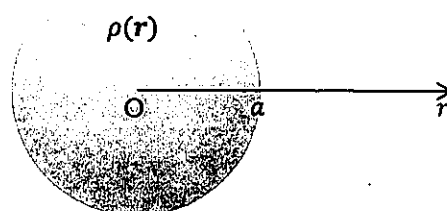


図1 球状電荷分布

② 電磁気学

問 7 (1)

誤) $\nabla^2 \phi = \text{grad div } \phi$

正) $\nabla^2 \phi = \text{div grad } \phi$

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ②電気磁気学	P. 3 / 7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問2. 図2.1のように、3次元直交座標系の xz 平面内 ($y=0$) に、 z 軸に平行($x=-d$)な無限長直線導線と、原点を中心とする半径 a の1回巻き円形コイルがある。ただし、 $d > a > 0$ とし、直線導線、円形コイルとも導線の太さは無視できるとする。直線導線の $+z$ 方向に直流電流 I_1 を流したとき、以下の問に答えよ。ただし、空間の透磁率を μ_0 とする。また、必要に応じて以下の積分公式を用いてよい。

$$\alpha^2 > \beta^2 \text{ のとき } \int_0^{2\pi} \frac{d\varphi}{\alpha + \beta \cos \varphi} = \frac{2\pi}{\sqrt{\alpha^2 - \beta^2}}$$

- (1) 円形コイル内の点Pにおける磁界の大きさと方向を求めよ。ただし、 $\overline{OP} = r$ 、OPと x 軸との成す角を θ とする。
- (2) 円形コイルの内部を貫く磁束を求めよ。
- (3) 直線導線と円形コイルの間の相互インダクタンスを求めよ。

次に、図2.2のように円形コイルに直流電流 I_2 を流した。直線導線には直流電流 I_1 を流したままである。

- (4) このとき直線導線と円形コイルの間に働く力の大きさと方向を求めよ。
次に、円形コイルの直流電流 I_2 を流すのをやめ、直線導線に直流電流 I_1 に替えて、角周波数 ω の交流電流 $I_0 \sin \omega t$ を流した。
- (5) 円形コイルを切断したときに、その両端に発生する電圧を求めよ。

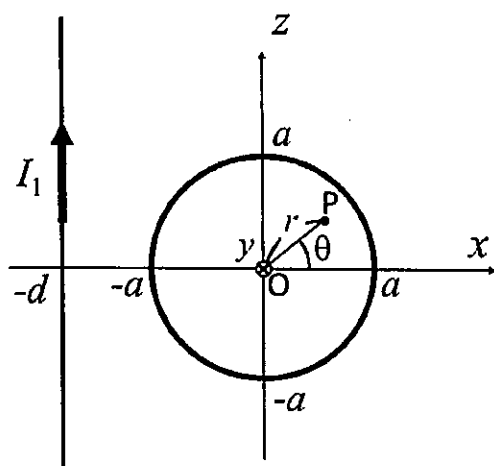


図2.1

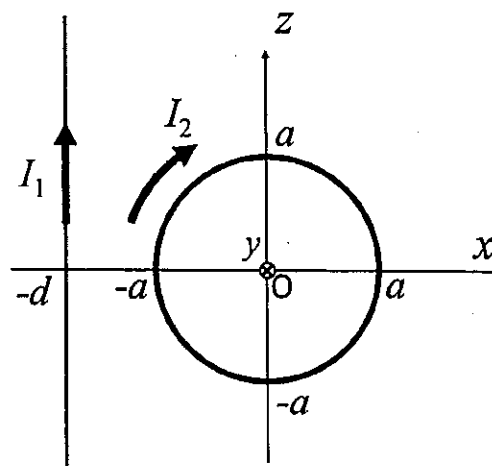


図2.2

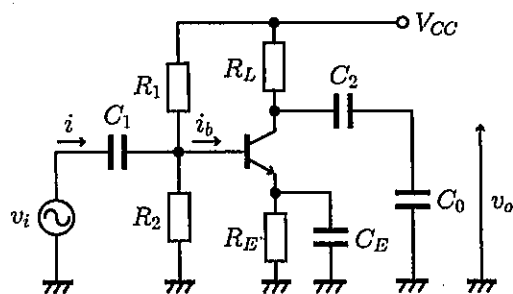
問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ③電子回路	P. 4 / 7

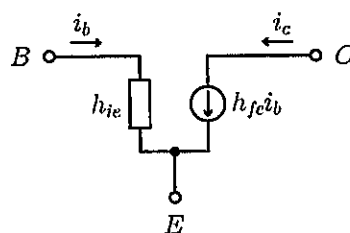
注意：問1と問2の解答は別々の答案用紙に書くこと。

問1. 図1(a)に示すトランジスタを用いた増幅回路について、以下の問に答えよ。

- (1) トランジスタの小信号等価回路を図1(b)とする。図1(a)の回路の小信号等価回路を描け。ただし、 C_1 と C_2 のインピーダンスは十分小さいものとし、 C_E と C_0 のインピーダンスは無視せず考慮すること。
- (2) 電圧利得 $G(\omega) = v_o/v_i$ を求めよ。
- (3) $|G(0)|$ 、 $|G(\infty)|$ 及び $|G(\omega)|$ の最大値 G_{max} を求めよ。ただし、 $C_E R_E \gg C_0 R_L$ である。



(a) 回路構成

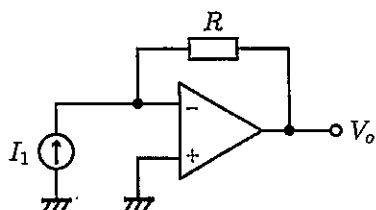


(b) 小信号等価回路

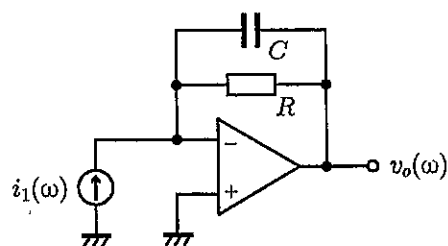
図1. トランジスタを用いた増幅回路

問2. オペアンプを使った図2のような回路を考える。ここで電流源 I_1 は、物理量に応じた電流量となるセンサ(光センサとして用いるフォトダイオードなど)のモデルである。またオペアンプの特性は理想的であるとするとする。

- (1) 図2(a)の回路の出力電圧 V_o を求めよ。
- (2) I_1 が $0 \sim 1 \mu\text{A}$ の範囲で変化するとき、 V_o が $0 \sim -2\text{V}$ まで変化するように R の値を求めよ。
- (3) I_1 が(2)と同様の範囲で変化するとき、 $0 \sim 1\text{V}$ の範囲の出力を得られる回路を、2個のオペアンプを用いて設計せよ。
- (4) 角周波数 ω の交流電流源 $i_1(\omega)$ に対して、出力電圧 $v_o(\omega)$ の帯域を制限するために、コンデンサ C を付加した図2(b)のような回路を考える。この $v_o(\omega)$ を求めよ。
- (5) 図2(b)の回路で $R = 1\text{k}\Omega$ 、 $C = 1\mu\text{F}$ 、 $|i_1(\omega)| = 1\mu\text{A}$ の場合の、 ω に対する $|v_o(\omega)|$ のグラフの概略を示せ。ただし両軸はともに対数軸とし、グラフの形状が変化する箇所の ω の値をグラフ中に明記すること。



(a) 回路(その1)



(b) 回路(その2)

図2. オペアンプを用いた回路

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ④情報基礎	P.5 / 7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問1. 無記憶情報源 $A = \left\{ \begin{matrix} a_1, & a_2, & \dots, & a_n \\ P(a_1), & P(a_2), & \dots, & P(a_n) \end{matrix} \right\}$, $B = \left\{ \begin{matrix} b_1, & b_2, & \dots, & b_m \\ P(b_1), & P(b_2), & \dots, & P(b_m) \end{matrix} \right\}$ において, $i = 1, 2, \dots, n$ に対して情報源記号 a_i の発生確率 $P(a_i)$ が $P(a_i) > 0, \sum_{i=1}^n P(a_i) = 1$ を満たし, $i = 1, 2, \dots, m$ に対して情報源記号 b_i の発生確率 $P(b_i)$ が $P(b_i) > 0, \sum_{i=1}^m P(b_i) = 1$ を満たす. このとき, 以下の問に答えよ.

- (1) $n < m$ のとき, $i = 1, 2, \dots, n-1$ に対して $P(a_i) = P(b_i)$ であり, $i = n, n+1, \dots, m$ に対して $P(b_i)$ は全て等しいとする. エントロピー $H(A)$ と $H(B)$ の差 $H(B) - H(A)$ を $P(a_n), m, n$ の式で表せ.
- (2) $n = m$ のとき, $-\sum_{i=1}^n P(a_i) \log_2 P(a_i) \leq -\sum_{i=1}^n P(a_i) \log_2 P(b_i)$ が成り立つことを示せ. ただし, $x > 0$ に対して, $\ln x \leq x - 1$ が成り立つことを用いてよい. ここで, $\ln x$ は x の自然対数を表す.
- (3) A に対する r 元符号を考える. $i = 1, 2, \dots, n$ に対して $l_i \geq -\log_2 P(a_i) / \log_2 r$ を満たす正の整数 l_i を a_i の符号語の長さとするとき, クラフトの不等式が成立することを示せ. ただし, $r \geq 2$ とする.
- (4) $n = 2$, $P(a_1) = P(a_2) = 1/2$ とする. A の出力を雑音のない通信路 C を介して送信すると受信記号集合 $B' = \{b'_1, b'_2, b'_3\}$ の要素として受信された. この通信路 C において, $i = 1, 2$ と $j = 1, 2, 3$ に対して条件付き確率 $P(b'_j | a_i)$ を $p_{ij} = P(b'_j | a_i)$ とおく. $p_{11} = 1, p_{22} = p_{23} = 1/2$ であるとき, エントロピー $H(B')$ を求めよ. なお, 雑音のない通信路では, 受信記号が定まれば, 送信記号は一意に定まる.

問2. アルファベット $\{a, b\}$ 上の言語 $L = \{x | x \text{ は } aa \text{ を含まない文字列}\}$ を考える. 例えば ϵ, a, ab, bb, aba などは L に含まれるが, aa, aab, aaa などは L に含まれない. このとき, 以下の問に答えよ.

- (1) L に含まれる長さ4の文字列を全て列挙せよ.
- (2) L を認識する状態数2の非決定性有限オートマトンを示せ.
- (3) L を認識する状態数最小の決定性有限オートマトンを示せ. ただし, 各状態からは全てのアルファベット文字の遷移が存在していなければならないものとする.
- (4) L を生成する正規文法を示せ. ただし, 変数集合を $\{A, B\}$, 開始変数を A とせよ.
- (5) (4) の正規文法による終端記号列 bba の構文解析木を示せ.
- (6) (4) の正規文法を Chomsky の標準形に変形せよ. ただし, 開始変数の ϵ -規則が存在してもよい.

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ⑤計算機ソフトウェア	P.6/7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問1. プログラム1は、フィボナッチ数列を求める処理をC言語で記述したものである。フィボナッチ数列とは、第 n 項を F_n としたとき $F_n = F_{n-1} + F_{n-2}$ となる数列を指し、 $F_1 = F_2 = 1$ であるものとする。

- (1) プログラム1を実行したときに画面に出力される結果を書け。
- (2) 関数 fib の引数 n に対する時間計算量をオーダー記法で表したとき、最も近いものを以下から選択せよ。
a) $O(n)$ b) $O(n^2)$ c) $O(2^n)$ d) $O(\log n)$ e) $O(n \log n)$
- (3) プログラム2は、再帰を用いずに関数 fib の処理を記述したものである。【A】欄に適切な答えを入れ、プログラム2を完成させよ。
- (4) (3)の関数 fib の引数 n に対する時間計算量をオーダー記法で表したとき、最も近いものを以下から選択せよ。
a) $O(n)$ b) $O(n^2)$ c) $O(2^n)$ d) $O(\log n)$ e) $O(n \log n)$
- (5) ある環境で、同プログラムの n を増やして試行したところ、第47項以降が正しくない数値となった。試行結果の一部を以下に示す。この原因について述べよ。

第45項： 1,134,903,170
 第46項： 1,836,311,903
 第47項： -1,323,752,223
 参考： $2^{32} = 4.29 \times 10^9$

問2. 以下の問に答えよ。

- (1) 配列 a の0から9番目の各要素に、数値列{5, 6, 2, 8, 7, 4, 9, 10, 1, 3}が、この順番で格納されている。この配列 a をヒープ木に変換したときのヒープ木を図示せよ。ただし、親要素には子要素より常に大きい値が入るものとする。
- (2) (1)で求めたヒープ木から根を取り出し、一番深いレベルの最も右側の葉を根に移動した後、再構築したときのヒープ木を図示せよ。
- (3) (2)で求めたヒープ木を配列 b に格納したとき、 $b[i]$ に格納されている値をそれぞれ答えよ。ただし、変数 i は0から8の整数値であるものとする。
- (4) 高さ h のヒープ木全体が持つ要素数の最大値と最小値を答えよ。ただし、根の高さは0として扱うこと。
- (5) 入力データサイズが N のとき、(1)で行ったデータのヒープ化のみに必要な時間計算量、そしてデータのヒープ化を含めたヒープソート全体に必要な時間計算量をそれぞれオーダー記法で答えよ。

```
#include <stdio.h>
```

```
int fib(int n);
```

```
int main(void){
```

```
    int n;
```

```
    int i;
```

```
    n = 10;
```

```
    for(i=1; i<n; i++){
```

```
        printf("%d:%d\n", i, fib(i));
```

```
    }
```

```
    return 0;
```

```
}
```

```
int fib(int n){
```

```
    if(n == 1 || n == 2) return 1;
```

```
    else return fib(n-1) + fib(n-2);
```

```
}
```

プログラム1

```
int fib(int n){
```

```
    int n1, n2, tmp;
```

```
    int i;
```

```
    n1=n2=1;
```

```
    for(i=2; i<n; i++){
```

【 A 】

```
}
```

```
    return n2;
```

```
}
```

プログラム2

問題用紙

専攻名	電子情報科学専攻 (一般選抜)	
試験科目名	専門科目 ⑥計算機ハードウェア	P. 7 / 7

注意：問1と問2の解答は別々の解答用紙に書くこと。

問1. 図1に示すコンピュータについて以下の問に答えよ。

(1) 図1(a)～(h)のユニット名を次の名称から選べ。

Address Decoder (AD)

Arithmetic and Logic Unit (ALU)

Instruction Decoder (ID)

Memory Address Register (MAR)

Program Counter (PC)

Random Access Memory (RAM)

Read Data Register (RDR)

Read Only Memory (ROM)

(2) 加算命令「Add Acc, [R7]」を実行する手順を説明せよ。この命令は、R7の示す(g)内のデータとAccの値を加算し、結果をAccに格納する。ただし、説明には図中のユニット名またはそれを示す記号を用いること。

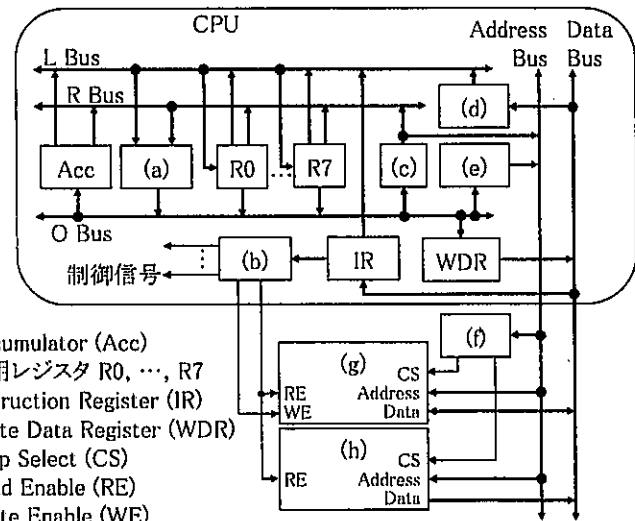


図1. コンピュータの構成

- (3) (2)の命令において、アドレスの指定に任意の汎用レジスタを使用できるようにするためには、レジスタの指定に何ビットが必要になるかを答えよ。
- (4) 実効アドレスの計算に(a)を1回のみ必要とするアドレス指定方式を示し、その手順を説明せよ。
- (5) 命令フェッチの手順を説明せよ。ただし、命令は(h)に格納されているものとする。

問2. 図2に示す順序論理回路について以下の問に答えよ。

ただし、3つのDフリップフロップ D_i ($i = 1, 2, 3$)の現在の状態を Q_i^n , 次の状態を Q_i^{n+1} とする。

- (1) 3つのDフリップフロップにおける応用方程式を示せ。
- (2) Q_i^n, Q_i^{n+1} ($i = 1, 2, 3$) を用いて状態遷移表を示せ。
- (3) 10個のクロックパルス CK に対する出力 Q_3, Q_2, Q_1 のタイミングチャートを示せ。ただし、初期状態は $(Q_3, Q_2, Q_1) = (0, 0, 0)$ とする。
- (4) この回路がどのような機能を持つかを答えよ。

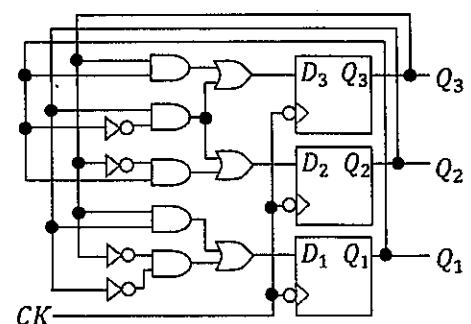


図2. 順序論理回路図