# 1. システムインタフェースレイヤAPI仕様

## 1.1. システムインタフェースレイヤの概要

システムインタフェースレイヤ(この章では、SILと略記する)は、デバイスを 直接操作するプログラムが用いるための機能である。ITRONデバイスドライバ設 計ガイドラインの一部分として検討されたものをベースに、TOPPERSプロジェク トにおいて修正を加えて用いている。

SILの機能は、プロセッサの特権モードで実行されているプログラムが使用することを想定している【NGKI0801】. 非特権モードで実行されているプログラムSILの機能を呼び出した場合の動作は、次の例外を除いては保証されない 【NGKI0802】.

から

- 微少時間待ちの機能を呼び出すこと
- エンディアンの取得のためのマクロを参照すること
- メモリ空間アクセス関数により、アクセスを許可されたメモリ領域にアクセスすること
- I/O空間アクセス関数により、アクセスを許可されたI/O領域にアクセスすること

### 1.2. SILヘッダファイル

SILを用いるために必要な定義は、SILヘッダファイル(sil.h)およびそこから インクルードされるファイルに含まれている【NGKI0803】. SILを用いる場合に SILヘッダファイルをインクルードする【NGKI0804】.

は,

# 1.3. 全割込みロック状態の制御

デバイスを扱うプログラムの中では、すべての割込み(NMIを除く、以下同じ)をマスクしたい場合がある。カーネルで制御できるCPUロック状態は、カーネルNMI以外にカーネル管理外の割込みがあるかはターゲット定義)をマスクしないため、このような場合に用いることはできない。

管理外の割込み(

そこで、SILでは、すべての割込みをマスクする全割込みロック状態を制御するための以下の機能を用意している.

### (1) SIL\_PRE\_LOC

全割込みロック状態の制御に必要な変数を宣言するマクロ【NGKI0805】. 通常は、型と変数名を並べたもので、最後に";"を含まない.

このマクロは、SIL\_LOC\_INT、SIL\_UNL\_INTを用いる関数またはブロックの先頭の変数宣言部に記述しなければならない【NGKI0806】. SIL\_LOC\_INT、1つの関数内でネストして用いることは可能であるが、その場合には、ネストレベル毎にブロックを作り、そのブロックの先頭の変数宣言部にSIL PRE LOCを記述しなければならない【NGKI0807】. そのように記述しなかっ

SIL\_UNL\_INTを

た場合の動作は保証されない【NGKI0808】.

#### (2) SIL\_LOC\_INT()

全割込みロックフラグをセットすることで、NMIを除くすべての割込みをマスクし、全割込みロック状態に遷移する【NGKI0809】.

#### (3) SIL UNL INT()

全割込みロックフラグを、対応するSIL\_LOC\_INTを実行する前の状態に戻す 【NGKI0810】. SIL LOC INTを実行せずにSIL UNL INTを呼び出した場合の動作は保証されない【NGKI0811】.

なお、全割込みロック状態で呼び出せるサービスコールなどの制限事項につい ては、「2.5.4 全割込みロック状態と全割込みロック解除状態」の節を参照すること.

#### 【補足説明】

全割込みロック状態の制御機能の使用例は次の通り.

```
{
        SIL_PRE_LOC;

        SIL_LOC_INT();
        // この間はNMIを除くすべての割込みがマスクされる.
        // この間にサービスコールを呼び出してはならない(一部例外あり).
        SIL_UNL_INT();
}
```

### 1.4. SILスピンロック

マルチプロセッサシステムにおいて、カーネルの機能を用いずに、他のプロセッサとの間でも排他制御を実現したい場合がある。そこでSILでは、割込みのマスクとプロセッサ間ロックの取得により排他制御を行うためのスピンロックの機能を用意している。これを、カーネルのスピンロック機能と区別するために、SILスピンロックと呼ぶ。

プロセッサ間ロックを取得している間は、全割込みロック状態にすることです べての割込み (NMIを除く)がマスクされる【NGKI0812】. ロックが他のプロセッサに取得されている場合には、ロックが取得できるまでループによって待つ 【NGKI0813】. ロックの取得を待つ間は、割込みはマスクされない(ロックの取得を試みる前にマスクしていた割込みは、マスク解除されない) 【NGKI0814】. プロセッサ間ロックを取得し割込みをマスクすることを、SILスピンロックを取得するという。また、プロセッサ間ロックを返却し割込みをマスク解除することを、SILスピンロックを返却するという。

SILで取得・返却するプロセッサ間ロックは、システムに唯一存在する 【NGKI0815】.

### (1) SIL\_PRE\_LOC

全割込みロック状態の制御に必要な変数を宣言するマクロであるが、SILスピンロックの取得・解放にも兼用する【NGKI0816】.

このマクロは、SIL\_LOC\_SPN、SIL\_UNL\_SPNを用いる関数またはブロックの先頭の変数宣言部に記述しなければならない【NGKI0817】. SIL\_LOC\_SPN、を、同じ関数内のSIL\_LOC\_INT、SIL\_UNL\_INTとネストして用いることは可能であるが、その場合には、ネストレベル毎にブロックを作り、そのブロックの先頭の変数宣言部にSIL\_PRE\_LOCを記述しなければならないNGKI0818】. そのように記述しなかった場合の動作は保証されない【NGKI0819】.

SIL\_UNL\_SPN

#### (2) SIL LOC SPN()

SILスピンロックが取得されていない状態である場合には、プロセッサ間ロック NGKI0820】. ロックが他のプロセッサに取得されている状態である場合や、他のプロセッサがロックの取得に成功した場合には、ロックが返却されるまでループによって待ち、返却されたらロックの取得を試みる NGKI0821】. ロックの取得に成功した場合には、全割込みロックフラグをセットし、全割込みロック状態に遷移する【NGKI0822】.

の取得を試みる【

#### (3) SIL\_UNL\_SPN()

プロセッサ間ロックを返却し、全割込みロックフラグを対応するSIL\_LOC\_SPNを実行する前の状態に戻す【NGKI0823】.

SILスピンロックを取得している状態でSIL\_LOC\_SPNを呼び出した場合の動作は NGKI0824】. 逆に, SILスピンロックを取得していない状態で SIL UNL SPNを呼び出した場合の動作も保証されない【NGKI0825】.

保証されない【

なお、SILスピンロック取得中は全割込みロック状態となっているため、SILスピンロック取得中に呼び出せるサービスコールなどについては、「2.5.4 込みロック状態と全割込みロック解除状態」の節の制限事項が適用される.

全割

なお、マルチプロセッサシステム以外では、SIL\_LOC\_SPNとSIL\_UNL\_SPNは用意NGKI0826】.

されていない【

#### 【使用上の注意】

全割込口ック状態やCPUロック状態でSIL\_LOC\_SPNを呼び出すことはできるが、 割込みがマスクされている時間が長くなるために、そのような使い方は避けるべきである.

#### 【補足説明】

SILスピンロック機能の使用例は次の通り.

```
{
        SIL_PRE_LOC;

        SIL_LOC_SPN();
        // この間はSILスピンロックを取得している.
        // この間はNMIを除くすべての割込みがマスクされる.
        // この間にサービスコールを呼び出してはならない(一部例外あり).
        SIL_UNL_SPN();
}
```

### 1.5. 微少時間待ち

デバイスをアクセスする際に、微少な時間待ちを入れなければならない場合がある。そのような場合に、NOP命令をいくつか入れるなどの方法で対応すると、ポータビリティを損なうことになる。そこで、SILでは、微少な時間待ちを行うための以下の機能を用意している。

(1) void sil\_dly\_nse(ulong\_t dlytim)

dlytimで指定された以上の時間(単位はナノ秒),ループなどによって待つNGKI0827】.指定した値によっては,指定した時間よりもかなり長く待つ場合があるので注意すること.

# 1.6. エンディアンの取得

プロセッサのバイトエンディアンを取得するためのマクロとして, SILでは, 以下のマクロを定義している.

(1) SIL\_ENDIAN\_BIG, SIL\_ENDIAN\_LITTLE

ビッグエンディアンプロセッサではSIL\_ENDIAN\_BIGを, リトルエンディアンプロセッサではSIL\_ENDIAL\_LITTLEを, マクロ定義している【NGKI0828】.

## 1.7. メモリ空間アクセス関数

メモリ空間にマッピングされたデバイスレジスタや、デバイスとの共有メモリ をアクセスするために、SILでは、以下の関数を用意している.

(1) uint8\_t sil\_reb\_mem(const uint8\_t \*mem)

memで指定されるアドレスから8ビット単位で読み出した値を返す【NGKI0829】.

(2) void sil\_wrb\_mem(uint8\_t \*mem, uint8\_t data)

memで指定されるアドレスにdataで指定される値を8ビット単位で書き込む 【NGKI0830】.

(3) uint16\_t sil\_reh\_mem(const uint16\_t \*mem)

memで指定されるアドレスから16ビット単位で読み出した値を返す【NGKI0831】.

(4) void sil wrh mem(uint16 t \*mem, uint16 t data)

memで指定されるアドレスにdataで指定される値を16ビット単位で書き込む 【NGKI0832】.

(5) uint16 t sil reh lem(const uint16 t \*mem)

memで指定されるアドレスから16ビット単位でリトルエンディアンで読み出した 値を返す【NGKI0833】. リトルエンディアンプロセッサでは, sil\_reh\_memと一 致する. ビッグエンディアンプロセッサでは, sil reh memが返す値を, エンディアン変換した値を返す.

(6) void sil\_wrh\_lem(uint16\_t \*mem, uint16\_t data)

memで指定されるアドレスにdataで指定される値を16ビット単位でリトルエンディアンで書き込む【NGKI0834】. リトルエンディアンプロセッサでは, sil\_wrh\_memと一致する. ビッグエンディアンプロセッサでは, dataをエンディアン変換した値を, sil\_wrh\_memで書き込むのと同じ結果となる.

(7) uint16\_t sil\_reh\_bem(const uint16\_t \*mem)

memで指定されるアドレスから16ビット単位でビッグエンディアンで読み出した 値を返す【NGKI0835】. ビッグエンディアンプロセッサでは, sil\_reh\_memと一致する. リトルエンディアンプロセッサでは, sil\_reh\_memが返す値を, エンディアン変換した値を返す.

(8) void sil\_wrh\_bem(uint16\_t \*mem, uint16\_t data)

memで指定されるアドレスにdataで指定される値を16ビット単位でビッグエンディアンで書き込む【NGKI0836】. ビッグエンディアンプロセッサでは, sil\_wrh\_memと一致する. リトルエンディアンプロセッサでは, dataをエンディアン変換した値を, sil wrh memで書き込むのと同じ結果となる.

(9) uint32 t sil rew mem(const uint32 t \*mem)

memで指定されるアドレスから32ビット単位で読み出した値を返す【NGKI0837】.

(10) void sil wrw mem(uint32 t \*mem, uint32 t data)

memで指定されるアドレスにdataで指定される値を32ビット単位で書き込む 【NGKI0838】.

(11) uint32 t sil rew lem(const uint32 t \*mem)

memで指定されるアドレスから32ビット単位でリトルエンディアンで読み出した 値を返す【NGKI0839】. リトルエンディアンプロセッサでは, sil\_rew\_memと一致する. ビッグエンディアンプロセッサでは, sil\_rew\_memが返す値を, エンディアン変換した値を返す.

(12) void sil wrw lem(uint32 t \*mem, uint32 t data)

memで指定されるアドレスにdataで指定される値を32ビット単位でリトルエンディ

アンで書き込む【NGKI0840】. リトルエンディアンプロセッサでは, sil\_wrw\_memと一致する. ビッグエンディアンプロセッサでは, dataをエンディアン変換した値を, sil\_wrw\_memで書き込むのと同じ結果となる.

(13) uint32\_t sil\_rew\_bem(const uint32\_t \*mem)

memで指定されるアドレスから32ビット単位でビッグエンディアンで読み出した 値を返す【NGKI0841】. ビッグエンディアンプロセッサでは, sil\_rew\_memと一致する. リトルエンディアンプロセッサでは, sil\_rew\_memが返す値を, エンディアン変換した値を返す.

(14) void sil\_wrw\_bem(uint32\_t \*mem, uint32\_t data)

memで指定されるアドレスにdataで指定される値を32ビット単位でビッグエンディアンで書き込む【NGKI0842】. ビッグエンディアンプロセッサでは, sil\_wrw\_memと一致する. リトルエンディアンプロセッサでは, dataをエンディアン変換した値を, sil\_wrw\_memで書き込むのと同じ結果となる.

# 1.8. I/O空間アクセス関数

メモリ空間とは別にI/O空間を持つプロセッサでは、I/O空間にあるデバイスレジスタをアクセスするために、メモリ空間アクセス関数と同等の以下の関数を 用意している【NGKI0843】.

- (1) uint8 t sil reb iop(const uint8 t \*iop)
- (2) void sil\_wrb\_iop(uint8\_t \*iop, uint8\_t data)
- (3) uint16\_t sil\_reh\_iop(const uint16\_t \*iop)
- (4) void sil\_wrh\_iop(uint16\_t \*iop, uint16\_t data)
- (5) uint16\_t sil\_reh\_lep(const uint16\_t \*iop)
- (6) void sil\_wrh\_lep(uint16\_t \*iop, uint16\_t data)
- (7) uint16\_t sil\_reh\_bep(const uint16\_t \*iop)
- (8) void sil\_wrh\_bep(uint16\_t \*iop, uint16\_t data)
- (9) uint32\_t sil\_rew\_iop(const uint32\_t \*iop)
- (10) void sil\_wrw\_iop(uint32\_t \*iop, uint32\_t data)
- (11) uint32\_t sil\_rew\_lep(const uint32\_t \*iop)
- (12) void sil\_wrw\_lep(uint32\_t \*iop, uint32\_t data)
- (13) uint32\_t sil\_rew\_bep(const uint32\_t \*iop)
- (14) void sil\_wrw\_bep(uint32\_t \*iop, uint32\_t data)

## **1.9.** プロセッサ**ID**の参照

マルチプロセッサシステムにおいては、プログラムがどのプロセッサで実行されているかを参照するために、以下の関数を用意している.

(1) void sil get pid(ID \*p prcid)

この関数を呼び出したプログラムを実行しているプロセッサのID番号を参照し、p\_prcidで指定したメモリ領域に返す【NGKI0844】.

### 【使用上の注意】

タスクは、sil\_get\_pidを用いて、自タスクを実行しているプロセッサを正しく 参照できるとは限らない. これは、sil\_get\_pidを呼び出し、自タスクを実行し ID番号を参照した直後に割込みが発生した場合、

ているプロセッサの

sil\_get\_pidから戻ってきた時には自タスクを実行しているプロセッサが変化している可能性があるためである.