

**Organização e Arquitetura de Computadores 1/2015**  
**Prof Dr. Ricardo Pezzuol Jacobi**  
**Turma C**

**Simulador MIPS**

**Aluno Matheus Yamamoto Matsumoto**  
**10/0017967**

**Descrição do problema:**

Neste trabalho implementamos um simulador da arquitetura MIPS em C, as entradas do programa são as instruções de 32 bits já em formato binário, e não em código assembly, foi utilizado um array de inteiros com 8192 posições, para simular a memória, tanto de dados quanto de código.

Foram implementadas trinta e sete instruções, e funções básicas de um simulador para montar a memória, fazer a busca da instrução, decodificar a instrução e executá-la, e também funções para mostrar o estado dos registradores e da memória.

**Descrição sucinta das funções implementadas:**

As funções principais foram declaradas em `funcoes.h` e implementadas em `funcoes.c`, e são as seguintes:

`uint32_t fetch(uint32_t pc);`

- Lê instrução da memória e incrementa PC

`void decode();`

- Quebra a instrução lida em vários pedaços como: opcode, rd, rs, rt e outros.

`void execute();`

- Pega as variáveis criadas no `decode()`, e as executa, lendo o opcode, e direcionando executando funções declaradas em `isa.h` e implementadas em `isa.c`

`void step();`

- Chama as funções `fetch()`, depois `decode()`, e então `execute()`, e avisa se programa foi terminado.

`void run();`

- Chama `step()`, até perceber que programa foi terminado.

void dump\_mem(int start, int end, char format);

-Imprime um pedaco da memoria na tela, especificado pelo usuario, e tambem o formato se em base 10 ou base 16.

void dump\_reg(char format);

-Quase a mesma coisa que dump\_mem(), mas imprime o banco de registradores inteiro, no formato especificado pelo usuario.

void mem\_mount(char\* filename\_text, char\* filename\_data);

-Le arquivos de entrada code.bin e data.bin e escreve na memoria.

### **Testes e resultados:**

Para realizar os testes foram criados dois arquivos, test\_isa.c e test\_funcoes.c, as funcoes foram todas testadas em test\_funcoes.c, com entradas e saídas controladas, os testes das instruções da isa foram realizados em test\_isa.c mas também em tempo de execução com programas de testes, utilizando printf's e getchar's para acompanhar a execução das funções.

A execução dos programas fornecidos foram executados sem erros, com as saídas esperadas comparando com as saídas do simulador MARS.