

# Bureau d'étude : Pilote de barre franche



# Réalisé par :

- ➤ Youssef Abbih
- > Farouk Madouni

# Encadré par :

> Pr. Thierry Périsse

#### Sommaire

- 1. Introduction
- 2. Mise en situation
  - 2.1. Architecture générale du pilote barre franche
  - 2.2. Objectifs du bureau d'études
- 3. Travail réalisé
  - 3.1. Anémomètre
    - 3.1.1. Entrées / sorties bloc anémomètre
    - 3.1.1. Bloc anémomètre
    - 3.1.1. Schémas fonctionnel
    - 3.1.1. Diviseur de fréquence (1Hz)
    - 3.1.1. Compteur nombre de fronts
    - 3.1.1. Machine à états
    - 3.1.1. Simulation Modelsim
  - 3.2. Boussole
    - 3.2.1 Entrées / sorties bloc compas
    - 3.2.2 Bloc Compas
    - 3.2.3 Schémas fonctionnel
    - 3.2.4 Diviseur de fréquence (10kHz)
    - 3.2.5 Compteur durée état haut
    - 3.2.6 Machine à états
    - 3.2.7. Simulation Modelsim
  - 3.3. Gestion des boutons
    - 3.3.1 Entrées / sorties bloc boutons
    - 3.3.2 Bloc boutons
    - 3.3.3 Schémas fonctionnel
    - 3.3.4 Diviseurs de fréquences (100Hz, 50Hz, 1Hz)
    - 3.3.5 Bloc machine à états boutons poussoir
    - 3.3.6 Bloc générateur tempo
    - 3.3.7. Bloc générateur bip
    - 3.3.8 Simulation Modelsim
  - 3.4. Interface Avalon et Qsys
  - 3.5. Validation BE
- 4. Conclusion

#### Annexe

- A. code VHDL Anémomètre
- B. code VHDL Compas
- C. code VHDL Boutons
- D. code NIOS 2

# 1. Introduction

Le pilotes de barre franche est une solution technique pour diriger et faire naviguer un voilier de manière autonome. Le principe étant de prendre en compte des grandeurs physique tel que la direction et la force du vent, et le voilier conservera la direction indiquée (le cap) quelques soit les perturbations. Pour réaliser ce système, nous utiliserons une carte DEO de chez Altera. Nous utiliserons les logiciels du constructeur pour implémenter notre code : Quartus 9.0 & Quartus 11.0. L'intégralité du projet est disponible sur l'outil GitHub à l'adresse suivant :

https://github.com/youssef-abbih/tp\_VHDL\_G2\_B5

## 2. Mise en situation

Le pilote automatique d'un voilier est un système installé en complément du pilotage manuel. Véritable équipier, le pilote automatique permet de diriger automatiquement un voilier afin que ce dernier conserve le cap préalablement défini.

Les pilotes automatiques se rangent en deux grandes catégories.

#### Catégorie 1 – Pilote automatique de cockpit

Pilote de cockpit : commande directe sur la barre (franche ou à roue). Sur une barre franche, c'est un vérin qui agit tandis que sur une barre à roue c'est une courroie ou une mignonnerie entraînée par un moteur électrique.

Ce pilote automatique de voilier ne peut pas être utilisé de façon fiable par tous les temps. Il est totalement adapté pour une navigation sur des bateaux de déplacement maximum de 6 à 7 tonnes et de longueur maximum de 12 mètres et dans des conditions météo estivales. Par contre, il ne peut pas se substituer au barreur dans des conditions difficiles, par mer formée et vents forts.

Attention, étant situé dans le cockpit, ce pilote automatique voilier est exposé aux intempéries.

L'installation du pilote de cockpit peut être réalisée par le propriétaire du voilier, sans l'intervention de professionnels. Ce pilote automatique de voilier doit être installé entre la coque et la barre du bateau ; il est composé :

- D'un compas intégré (compas fluxgate) : de façon continue, ce compas fournit la direction (cap) suivie par le bateau à l'unité électronique,
- D'une unité électronique : garde en mémoire le cap fourni par le compas et calcule la différence entre le nouveau cap du bateau et la valeur du cap mémorisée afin d'envoyer un ordre à l'unité de puissance,
- D'une unité de puissance : agit sur la barre pour resituer le bateau sur sa route programmée,
- D'un capteur d'angle de barre (feedback): mesure chaque déplacement du safran de façon permanente afin d'envoyer les informations à l'unité électronique; ces informations sont inverses à celles du compas afin d'éviter au voilier de faire naître un phénomène de lacet (induit par le roulis, le bateau engage un mouvement de rotation sur lui-même).

#### Catégorie 2 – Pilote automatique in-board

Pilote in-board : agit sur le circuit de commande mécanique ou de commande hydraulique ou avec prise directe sur l'axe du safran.

Ce pilote automatique de voilier peut barrer même si les conditions de vent et de mer sont délicates. Contrairement au pilote cockpit où les accessoires qui le composent sont regroupés dans un seul appareil, ceux du pilote automatique in-board sont répartis dans le bateau : le compas est à l'intérieur du bateau, proche du centre de gravité, le vérin est dans un coffre arrière au niveau du secteur de barre et l'unité de commande est généralement située près de la barre.

Le pilote automatique de voilier in-board peut s'adjoindre des éléments complémentaires :

- Un gyromètre (gyrocompas): capteur qui mesure les "accélérations radiales rapides" (vague forte de travers) et transmet la correction nécessaire au calculateur plus rapidement que le compas fluxgate,
- Un capteur d'angle de gîte et une centrale d'attitude : utiles surtout sur les voiliers de vitesse (régates).
  - Dans un système de pilote automatique in-board, le choix de l'unité de puissance est primordial :
- Sur les bateaux de moins de 15 mètres, un vérin linéaire actionné par une pompe hydraulique ou un moteur électrique agit directement sur l'axe du safran,
- Sur les bateaux équipés d'une commande de barre hydraulique, le vérin est éventuellement remplacé par une pompe montée dans le circuit de commande de barre.

L'installation du pilote automatique de voilier in-board est délicate et l'intervention d'un professionnel est recommandée.

# 2.1. Architecture générale du pilote de barre franche :

Un pilote de barre franche reçois et renvois des données qui permettent de naviguer le bateau et de maintenir le cap

Ce schéma représente une vue globale de l'architecture du pilote de barre franche



Figure 1 : Architecture pilote

# 2.2. Objectif du bureau d'étude :

L'objectif de ce bureau d'étude est la conception du pilote de barre franche sous forme d'un SOC, qui sera implémenté sur la maquette mise à notre disposition, contient tous les éléments nécessaires à nôtres système ainsi qu'une carte FPGA Cyclone IV (DEO NANO) sur laquelle seront embarqués les différents composants (modules). Pour cela, le pilote a été partagé en cinq modules distincts :

- > Module gestion anémomètre : Ce module récupère et fait le traitement des informations relatives à la force et direction du vent.
- ➤ Module gestion compas pour boussole CMPS03 ou CMPS10: En utilisant la donnée du positon du voilier et le nord magnétique cette fonction ressort les informations du cap via la boussole. Cette information sera transmise à la fonction F5 pour le pilotage sécurisé.
- ➤ Module gestion des boutons poussoirs : C'est la fonction prend en entrée les commandes de l'utilisateur via des boutons poussoirs et fournit en sortie des indications « LEDs» visuelles ou sonores « buzzer ».
- > Module Gestion interface NMEA: Fonction de traitement et de gestion des trames spécifiques à la communication inter équipements.
- > Module gestion vérin : C'est la fonction qui gère les déplacements du vérin de la barre et du contrôle des butées.

Cette décomposition modulaire du pilote de barre franche est représentée dans le schéma cidessous :

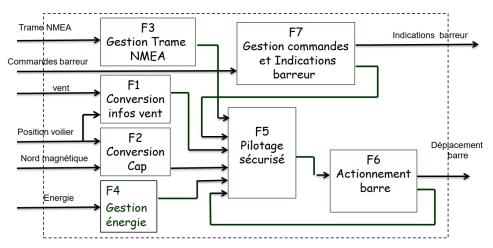


Figure 2 : décomposition modulaire.

# 3. Travail Réalisé

#### 3.1. Anémomètre

Dans cette partie nous allons traiter le fonctionnement de l'anémomètre. C'est Un appareil qui nous aide à prendre les mesures, la vitesse et la poussée du vent : voilà en gros, **un anémomètre**. Le plus souvent on l'associe à une girouette et fournir à son utilisateur les attitudes précises en ce qui concerne son orientation. Habituellement en l'utilise en météorologie, mais aussi les données apportées peuvent être utilisé pour les transports aérien, en mer ou à reconnaître les effets radioactifs ou les poussières industrielles.

Dans notre projet le vent sera simulé par un GBF générant un signal carré de fréquence de 0-250Hz, et la sortie sera proportionnel au signal d'entrée.



Figure 3: Anémomètre

# 3.1.1. Entrées /sorties du bloc anémomètre

- -- module gestion anemometre
- \_\_\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*
- --entrées:
- --clk 50M: horloge 50MHz
- --raz n: reset actif à 0 => initialise le circuit
- --in freq anemometre: signal de fréquence variable de 0 à 250 HZ
- --continu : si=0 mode monocoup, si=1 mode continu
- -- en mode continu la donnée est rafraîchie toute les secondes
- --start stop: en monocoup si=1 démarre une acquisition, si =0
- -- remet à 0 le signal data valid
- \_\_\*

- -- sorties:
- -- data\_valid: =1 lorsque une mesure est valide
- -- est remis à 0 quand start\_stop passe à 0
- -- data\_anemometre : vitesse vent codée sur 8 bits

## 3.1.2. Bloc gestion\_anemometre

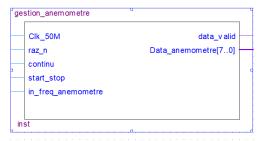


Figure 4: Bloc gestion\_anemometre

### 3.1.3. Schéma fonctionnel

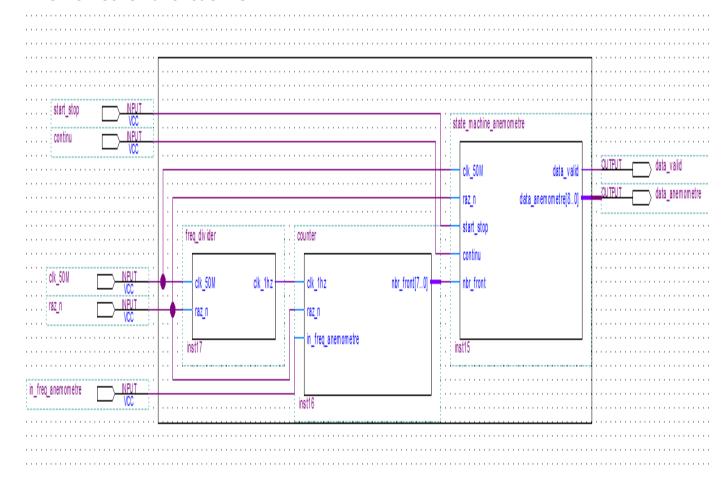


Figure 5 : schéma fonctionnel

# 3.1.4. Bloc diviseur de fréquence

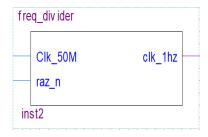


Figure 6 : Bloc diviseur de fréquence

Ce bloc permet de créer une horloge de 1 Hz qui sera la fenêtre de mesure.

# 3.1.5. Bloc compteur



Figure 7: Bloc compteur

Ce bloc permet de compter le nombre de front montants et descendant du signal in\_freq\_anemometre pendant une période d'une seconde.

#### 3.1.6. Bloc machine à états

```
state_machine

continu

start_stop

clk_50M

raz_n

nbr_front[7..0]
```

Figure 8 : Bloc machine à états

Ce bloc est une machine à état qui a été mise en lieu pour gérer les deux modes de fonctionnement : mode continu : la mesure s'effectue en continu ; la donnée est rafraîchie toute les secondes et mode monocoup ; l'acquisition de la donnée d'entrée (fréquence) est activée ou désactivée par le signal start\_stop.

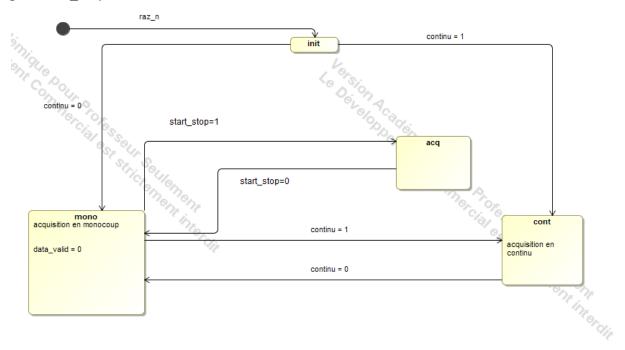


Figure 9 : machine à états

# 3.1.7. Simulation sur Modelsim

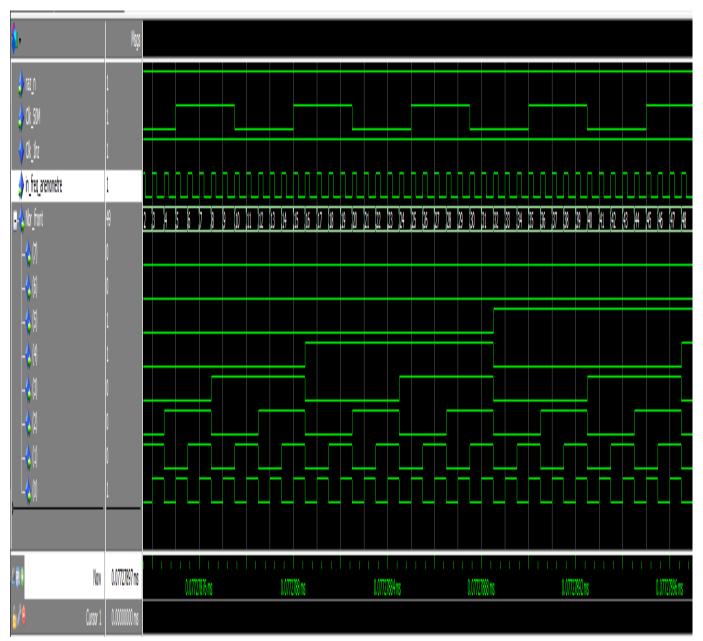


Figure 10: Simulation

# 3.2. Compas

Le module gestion de compas a pour but de convertir un signal PWM généré par le compas en une mesure de l'angle correspondante.

#### • Compas CMPS03

Le compas utilisé dans cette partie est le CMPS03.Ce module est capable de détecter le "nord" grâce à l'emploi de 2 capteurs spécialisés montés en angle à 90° et par déduction indiquer son orientation par le biais d'un échange d'information via un signal PWM. Le signal PWM fournit une impulsion comprise entre 1 ms (0°) et 36,99 ms (359,9°) avec une résolution d'environ 100 us / °).



Figure 11: Module compas CCMPS03

# 3.2.1. Entrées /sorties du bloc gestion\_compas

### 3.2.2. Bloc gestion\_Compas

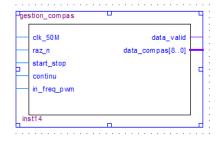


Figure 12: bloc gestion compas

### 3.2.3. Schéma fonctionnel

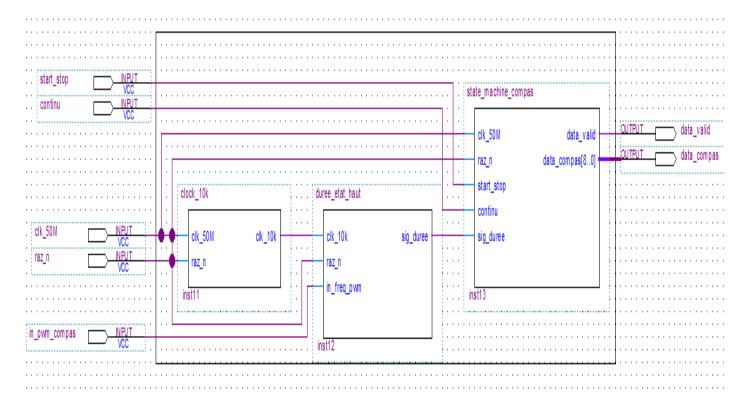


Figure 13 : Schéma fonctionnel module gestion\_compas

# 3.2.4. Bloc diviseur de fréquence

Figure 14 : bloc générateur

Ce bloc permet de créer une horloge de 10k.

# 3.2.5. Bloc compteur durée état haut

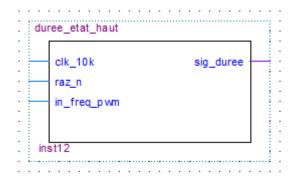


Figure 15: bloc durée état haut

Ce bloc permet de mesurer la durée de l'état haut du signal in\_pwm\_compas

### 3.2.6. Bloc machine à états

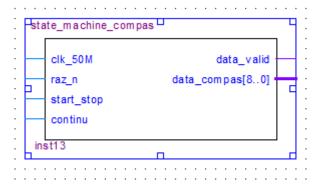


Figure 16 : bloc machine à états

Ce bloc est une machine à état qui a été mise en lieu pour gérer les deux modes de fonctionnement : mode continu : la mesure s'effectue en continu ; la donnée est rafraîchie toute les secondes et mode monocoup ; l'acquisition de la donnée d'entrée (fréquence) est activée ou désactivée par le signal start\_stop.

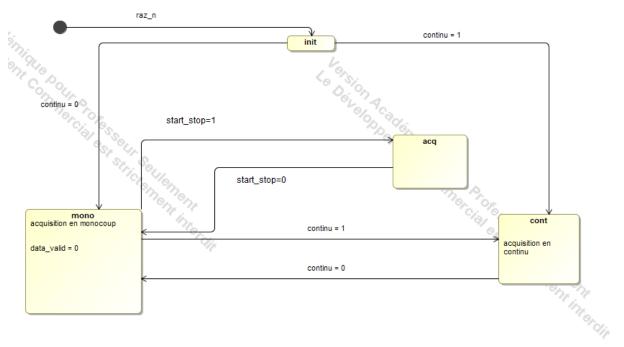


Figure 17 : machine à états

### 3.2.7. Simulation Modelsim

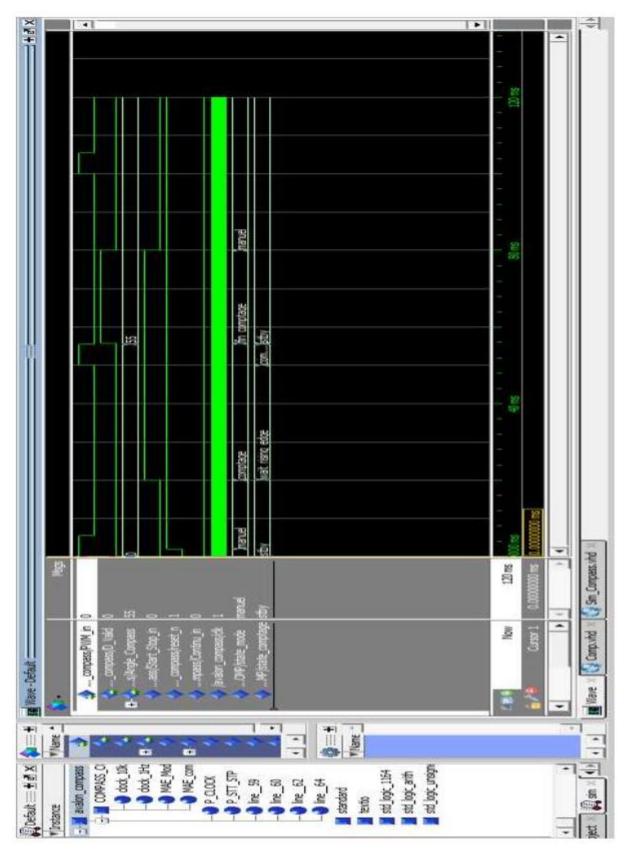


Figure 18: Simulation Modelsim gestion compas

# 3.3. Bouton

Cette partie du système a pour but de gérer l'interface des boutons poussoirs du pilote, ainsi que les signalisations qui en résultent, à savoir l'éclairement des LEDs et le bip sonore.

Les modes de fonctionnement ce sous-système sont :

- Mode sans action : code fonction = '0000'
- Mode manuel bâbord : code fonction = '0001' Rotation à gauche quand le bouton STBY n'est pas appuyé et le bouton bâbord appuyé.

- Mode manuel tribord : code fonction = '0010' Rotation à droite quand le bouton STBY n'est pas appuyé et le bouton tribord appuyé.
- Mode automatique : Le bouton STBY est appuyé
- Mode bâbord 1 : code fonction ='0100' Incrémentation de 1° : Le bouton bâbord appuyé (relâché avant la fin de la temporisation) et le bouton tribord relâché.
- Mode tribord 1 : code fonction ='0111' Décrémentation de 1° : Le bouton tribord appuyé (relâché avant la fin de la temporisation) et le bouton bâbord relâché.
- Mode bâbord 10 : code fonction ='0101' Incrémentation de 10° : Le bouton bâbord appuyé jusqu'à la fin de la temporisation et le bouton tribord relâché.
- Mode tribord 10 : code fonction ='0110' décrémentation de 10° : Le bouton tribord reste appuyé jusqu'à la fin de la temporisation et le bouton bâbord relâché.

# 3.3.1. Entrées /sorties du bloc gestion bouton

\* -- module gestion des boutons poussoirs -- entrées: BP\_Babord,BP\_Tribord, BP\_STBY, clk\_50M, raz\_n -- sorties: codeFonction, ledBabord, ledTribord,ledSTBY, out\_bip --clk\_50M: horloge à 50MHz -- raz\_n: actif à 0 => initialise le circuit -- valeurs de codeFonction: -- =0000: pas d'action, le pilote est en veille -- =0001: mode manuel action vérin babord -- =0010: mode manuel action vérin tribord

-- =0011: mode pilote automatique/cap

-- =0100: incrément de 1° consigne de cap

-- =0101: incrément de 10° consigne de cap

-- =0111: décrément de 1° consigne de cap

-- =0110: décrément de 10° consigne de cap

\_\*

### 3.3.2. Bloc gestion\_bouton

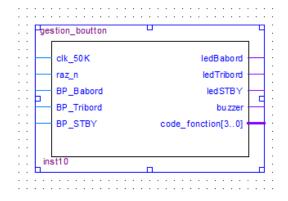


Figure 19: bloc boutons

# 3.3.3. Schémas fonctionnel bloc gestion bouton

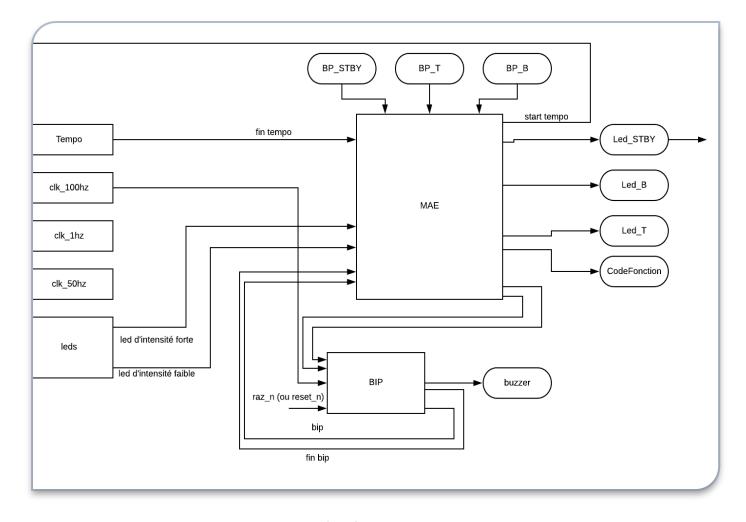


Figure 20 : schéma fonctionnel bloc boutons

# 3.3.4. Blocs diviseur de fréquence

```
clock_1

clk_100hz clk_1hz

raz_n

inst4
```

Figure 21 : bloc générateur clock 1hz

```
clock_50

clk_100hz clk_50hz

raz_n
inst3
```

Figure 22 : bloc générateur clock 50hz



Figure 23 : bloc générateur clock 100hz

- ✓ Bloc clock\_1 : Génération de l'horloge 1Hz qui fait clignoter les LEDs.
- ✓ Bloc clock\_50 : Génération de l'horloge 50Hz qui allume les LEDs (fréquence de rafraichissement minimum non perceptible par l'œil humain).

✓ Bloc clock\_100 : Génération de l'horloge 10KHz qui synchronise les différents process.

### 3.3.5. Bloc machine à états boutons

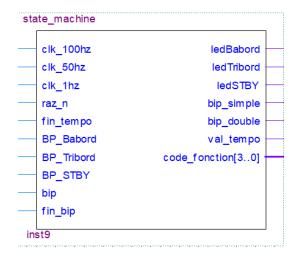


Figure 24: bloc machine à états boutons poussoir

Ce process assure la transition, synchronisée à 100Hz, entre les différents modes de fonctionnement et états ainsi que la génération du code fonction qui en résulte.

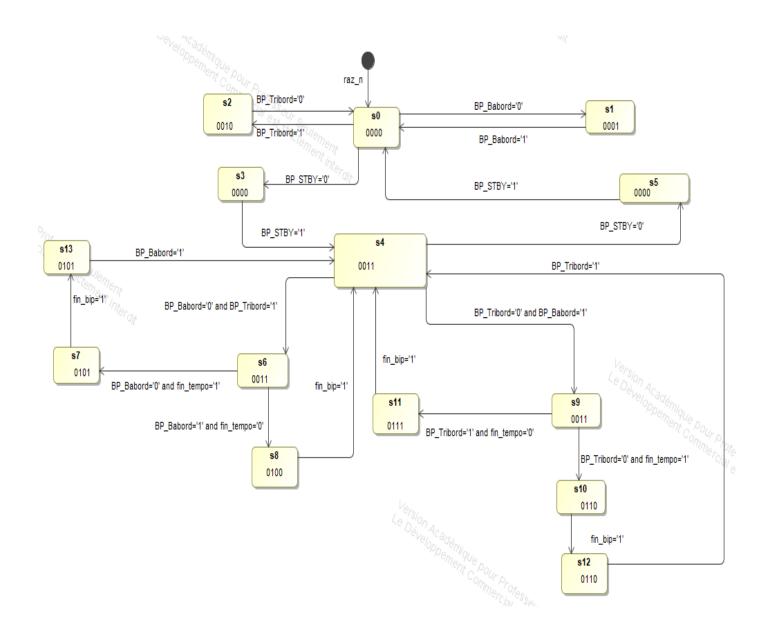


Figure 25 : machine à états boutons poussoir

# 3.3.6. Bloc génération du tempo



Figure 26 : bloc générateur tempo

Génération de la temporisation de 3 secondes afin de différencier les appuis longs et courts des boutons Bâbord et Tribord.

# 3.3.7. Bloc génération du bip

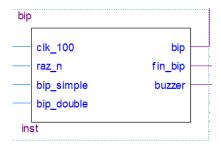


Figure 27 : bloc générateur de bip

Génération du bip court et du bip prolongé en fonction de la durée d'appui sur les boutons.

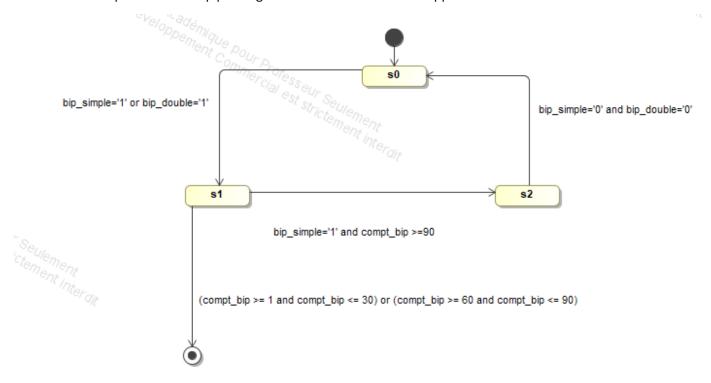


Figure 28 : machine à états génération bip

#### 3.3.8. Simulation Modelsim

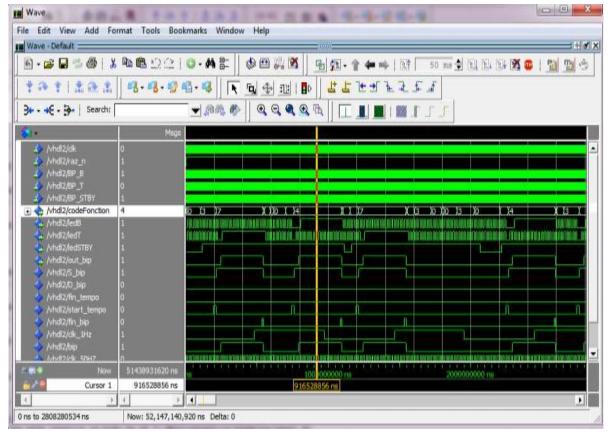


Figure 29; Simulation Modelsim gestion boutons

## 3.4. Interface Avalon et Qsys

Afin de créer un microprocesseur sur la carte Altera, nous avons utilisé l'outil Qsys intégré dans Quartus 13, cet outil nous permet aussi de créer une mémoire et un Jtag ainsi de créer une version software de nos composants (anémomètre, compas, boutons etc...), ces composants sont connectés entre eux via le bus Avalon ce dernier est un bus de 32 bits développé par Altera.

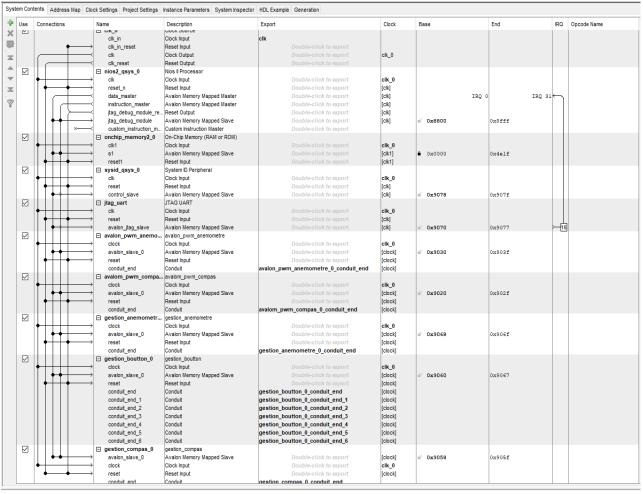


Figure 30: L'outils Qsys

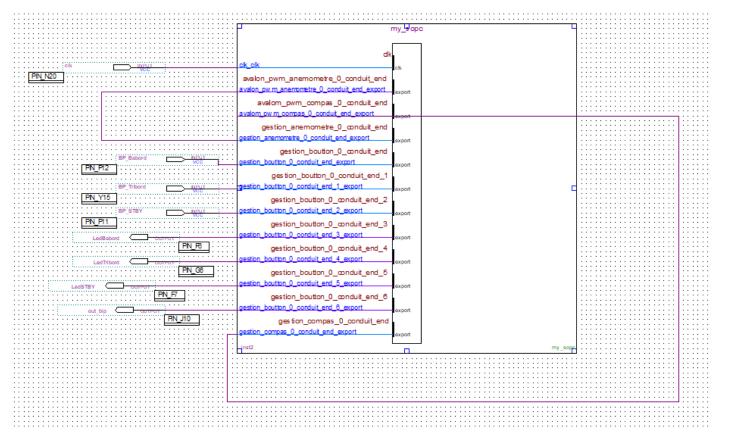


Figure 31 : Bloc barre Franche (Fonctions validées) créer par Qsys

Dans cette partie nous vous montrons quelques mesures acquissent par l'anémomètre et la boussole

```
Problems Tasks Console Properties Nios II Console Setest Nios II Hardware configuration - cable: USB-Blaster on localhost [USB-0] device ID: 1i angle: 92° mode standBy 0000 la vitesse du vent: 156 Km/h angle: 92° mode standBy 0000
```

Figure 32: Mesures 1

```
Problems Tasks Console Properties Nios II Console Cons
```

Figure 33: Mesures 2

```
Problems Tasks Console Properties Nios II Console Setest Nios II Hardware configuration - cable: USB-Blaster on localhost [USB-0] device ID: 1 angle: 54° mode standBy 0000 la vitesse du vent: 200 Km/h angle: 54° mode standBy 0000
```

Figure 34: Mesures 3

# 4. Conclusion

Tout au long de ce bureau d'étude, nous avons perfectionné notre capacité d'analyse et d'implémentation de systèmes sur FPGA en suivant le model Top Down, nous avons pu découvrir le Qsys qui est une version puissante que le SOPC ainsi que Modelsim qui est un puissant logiciel de simulation, durant ce Bureau d'étude nous avons réussi à validé les fonctions suivantes : Anémomètre, boussole et boutons poussoir. Par ailleurs on a. pas pu réaliser le deuxième niveau implémentation et de test par manque de temps.

#### **Annexe**

A. Code VHDL Anémomètre

```
use IEEE.std logic 1164.all;
use IEEE.std logic unsigned.all;
use IEEE.std logic arith.all;
entity gestion anemometre is
    port (
           clk, chipselect, write n, reset n, address : in std logic;
                                              : in std logic;
           in freq anemometre
           writedata
                                                       : in std logic vector (31
downto ();
           readdata
                                                       : out std logic vector (31
downto 0)
       );
end entity;
architecture arch of gestion_anemometre is
    signal count : integer:=1;
    signal tmp : std_logic := '0';
    signal temp : std_logic_vector ( 7 downto 0);
    signal temp1 : std logic vector ( 7 downto 0);
    signal temp2 : std logic vector ( 7 downto 0);
    signal clk 1hz : std logic;
    signal nbr front : std logic vector(7 downto 0);
    TYPE State_type IS (init, cont, mono,acq);
    SIGNAL State : State Type;
    signal tmp1 : std logic;
    signal tmp2 : std logic vector(7 downto 0);
    signal config : std logic vector(2 downto 0);
      --signal code : std logic vector(8 downto 0);
     signal start stop : std logic;
     signal raz_n : std_logic;
     signal continu : std logic;
     signal data_anemometre
                            : std logic vector(7 downto 0);
             data valid : std logic;
begin
    ------process diviseur de frequence------
process(clk,raz n)
begin
if(raz n='0') then
count <=1;
tmp<='0';
elsif(clk'event and clk='1') then
count <=count+1;</pre>
if (count = 25000000) then
tmp <= NOT tmp;</pre>
count <= 1;
end if;
end if;
end process;
clk 1hz <= tmp;
-----process compteur------
process(Clk 1hz,in freq anemometre,raz n) begin
      if raz n = '0' then
          temp<= (others=>'0');
     elsif(in freq anemometre = '1' and in freq anemometre'event)then
     if(Clk 1hz = '1')then
           temp \leftarrow temp + 1;
        else temp <= (others => '0');
        end if;
     end if;
end process;
process(Clk 1hz,raz n) begin
      if raz_n = '\overline{0}' then
          temp2<= (others=>'0');
     elsif(falling_edge(in_freq_anemometre) ) then
```

```
if(Clk 1hz = '1')then
           temp2 <= temp2 + 1;
        else temp2 <= (others => '0');
        end if;
     end if;
end process;
process(Clk 1hz,raz n) begin
  if raz n= '0' then
          temp1<= (others=>'0');
   elsif (falling edge(clk 1hz))then
         temp1 <= temp+temp2;</pre>
         end if;
end process;
  Nbr_front <= temp1;</pre>
 -----process machine à états------
process(raz_n,clk)
       begin
           if (raz n='0') then
               tmp1 <='0';
               tmp2 <=(others=> '0');
               state <=init;</pre>
           elsif rising_edge(clk)then
               case state is
                   when init =>
                       if (continu='1') then
                           state <= cont;</pre>
                       else
                           state <= mono;
                       end if;
                   when cont =>
                                 if (continu='0') then
                           state <= mono;
                       end if;
                               tmp1 <= '1';
                       tmp2 <= nbr front;</pre>
                   when mono =>
                       if (continu='1') then
                           state <= cont;</pre>
                       elsif(start_stop= '1')then
                          state <= acq;
                       end if;
                           tmp2 <=(others=> '0');
                           tmp1 <= '0';
                   when acq =>
                       if (start stop= '0')then
                          state <= mono;
                       end if;
                       tmp1 <= '1';</pre>
                       tmp2 <= nbr_front;</pre>
                   when others =>
                       state <= init;</pre>
               end case;
           end if;
       end process;
Data anemometre <= tmp2;
data valid <= tmp1;</pre>
-----process ecriture avalon-----
_____
raz n \leftarrow config(0);
continu <= config(1);</pre>
start stop <= config(2);</pre>
registers: process (clk, reset n)
begin
 if reset n = '0' then
 config <= (others => '0');
```

```
elsif clk'event and clk = '1' then
    if chipselect ='1' and write n = '0' then
      if address = '0' then
      config <= (writedata (2 downto 0));</pre>
      end if;
    end if;
  end if;
end process registers;
readdata <= X"0000000"&'0'&config when address = '0' else
X"00000"&"000"&data valid&data anemometre;
end arch;
         B. Code VHDL Compas
library IEEE;
use IEEE.std logic 1164.all;
use IEEE.std logic unsigned.all;
entity gestion compas is
port (
       in pwm compas
                                                    : in std logic;
       clk, chipselect, write n, reset n, address : in std logic;
       writedata
                                                    : in std logic vector (31 downto 0);
       readdata
                                                    : out std logic vector (31 downto 0)
);
end entity;
architecture arch of gestion compas is
    signal clk 10K, fin mesure : std logic;
    signal sig duree, data compas : std logic vector(8 downto 0);
         State type IS (init, cont, mono, acq);
    TYPE
    SIGNAL State : State Type;
    signal tmp1 : std logic;
    signal tmp2 : std logic vector(8 downto 0);
    signal config : std logic vector(2 downto 0);
    signal start stop, raz n, continu : std logic;
    signal data valid: std logic;
begin
    gene 10K: process(clk,raz n)
    variable count : integer range 0 to 2500;
    BEGIN
        if raz n= '0' then
            count:=0; clk 10K <= '0';
        elsif rising edge (clk) then
            count:= count +1;
            if count = 2499 then
                clk 10K <= not clk 10K;
                count:= 0;
            end if:
        end if;
    end process gene 10K;
    duree_etat_haut: process(clk_10K,raz_n)
    BEGIN
        if raz n= '0' then
            sig duree <= "000000000";</pre>
        elsif rising_edge(clk_10K) then
                if in pwm compas = '1' then
                    sig_duree <= sig duree + "000000001";</pre>
                else sig duree <= "0000000000";
            end if;
        end if;
    end process duree etat haut;
```

```
------process machine à états----------
 process(raz n,clk)
       begin
            if (raz n='0') then
                tmp1 <='0';
                tmp2 <=(others=> '0');
                state <=init;</pre>
            elsif rising edge (clk) then
                case state is
                    when init =>
                        if (continu='1') then
                            state <= cont;</pre>
                        else
                            state <= mono;
                        end if;
                    when cont =>
                                  if (continu='0') then
                            state <= mono;</pre>
                        end if;
                                tmp1 <= '1';
                        tmp2 <= sig_duree;</pre>
                    when mono =>
                        if (continu='1') then
                            state <= cont;</pre>
                        elsif(start stop= '1')then
                           state <= acq;
                        end if;
                            tmp2 <=(others=> '0');
                            tmp1 <= '0';
                    when acq =>
                        if (start stop= '0')then
                           state <= mono;</pre>
                        end if;
                        tmp1 <= '1';
                        tmp2 <= sig_duree;</pre>
                    when others =>
                       state <= init;</pre>
                end case;
            end if;
       end process;
data_compas <= tmp2;</pre>
data_valid <= tmp1;</pre>
-----process ecriture avalon------
_____
raz n <= config(0);</pre>
continu <= config(1);</pre>
start stop <= config(2);</pre>
registers: process (clk, reset n)
begin
  if reset n = '0' then
  config <= (others => '0');
  elsif clk'event and clk = '1' then
    if chipselect ='1' and write n = '0' then
      if address = '0' then
      config <= (writedata (2 downto 0));</pre>
      end if;
    end if;
  end if;
end process registers;
readdata <= X"0000000"&'0'&config when address = '0' else</pre>
X"00000"&"00"&data valid&data compas;
```

end arch;

```
LIBRARY ieee;
USE ieee.std logic 1164.all;
USE ieee.std logic arith.all;
ENTITY gestion boutton IS
    PORT (
            clk, chipselect, write n, reset n: in std logic;
            writedata : in std logic vector (31 downto 0);
            address : in std logic;
            readdata : out std logic vector (31 downto 0);
            BP_Babord,BP_Tribord, BP_STBY : in std_logic;
            ledBabord, ledTribord,ledSTBY, out bip : out std logic
          );
END gestion boutton ;
ARCHITECTURE arch gestion boutton OF gestion boutton IS
signal fin_tempo, val_tempo, val_bip, fin_bip, bip_simple, bip_double: std_logic;
signal codeFonction: std_logic_vector (3 downto 0);
signal clk 1Hz, bip, clk 50, clk 100, raz n : std logic;
signal compt bip: integer range 0 to 200;
signal count 1: integer:=1;
signal count 50: integer:=1;
signal count_100: integer:=1;
signal tmp_1 : std logic := '0';
signal tmp_50 : std logic := '0';
signal tmp_100 : std logic := '0';
signal counter :integer:=1;
signal led faible,led intense : std logic;
signal d : std logic vector (7 downto 0);
TYPE State button IS (s0,s1,s2,s3,s4,s5,s6,s7,s8,s9,s10,s11,s12,s13);
TYPE States bip IS (s0,s1,s2);
begin
__**********************************
--state machine bouton poussoir
                                  **********
gestion_bp:process (raz n, clk 100)
variable State : State button;
begin
    if raz n ='0' then
    state:= s0;
    codeFonction <="0000";</pre>
    elsif rising edge (clk 100) then
    case state is
    when s0 =>
        if BP Babord='0' then
        state:=s1; codeFonction <="0001";</pre>
        end if;
        if BP Tribord='0' then
        state:=s2; codeFonction <="0010";</pre>
        end if;
        if BP STBY='0' then
        state:=s3; codeFonction <="0000";</pre>
        end if:
        ledSTBY <= clk 1Hz; ledBabord <= led faible; ledTribord <= led faible;</pre>
    when s1 =>
        if BP Babord='1' then
        state:=s0; codeFonction <="0000";</pre>
        end if:
        ledSTBY <= clk 1Hz; ledBabord <= clk 50; ledTribord <= clk 50;</pre>
    when s2 =>
        if BP Tribord='1' then
        state:=s0; codeFonction <="0000";</pre>
        end if;
        ledSTBY <= clk 1Hz; ledBabord <= led intense; ledTribord <= led intense;</pre>
    when s3 =>
        if BP STBY='1' then
```

```
state:=s4; codeFonction <="0011";</pre>
    ledSTBY <= clk 1Hz; ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s4 =>
    if BP STBY='0' then
    state:=s5; codeFonction <="0000";</pre>
    if BP Babord='0' and BP Tribord='1'then
    state:=s6; codeFonction <="0011"; val tempo <='1';</pre>
    end if;
    if BP Tribord='0' and BP Babord='1'then
    state:=s9; codeFonction <="0011";val tempo <='1';</pre>
    end if:
    ledSTBY <= '1'; ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s5 =>
    if BP STBY='1' then
    state:=s0; codeFonction <="0000";</pre>
    ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s6 =>
    if BP Babord='0' and fin tempo='1' then
    state:=s7; codeFonction <="0101";val tempo <='0'; bip double<='1';
    end if;
    if BP Babord='1' and fin tempo='0' then
    state:=s8; codeFonction <="0100"; val tempo <='0'; bip simple<='1';
    ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s7 =>
    if fin bip='1' then
    state:=s13; codeFonction <="0101"; bip double<='0';
    ledBabord <= bip ; ledTribord <= clk 50;</pre>
when s8 =>
    if fin bip='1' then
    state:=s4; codeFonction <="0011";bip simple<='0';</pre>
    end if:
    ledBabord <= bip ; ledTribord <= clk 50;</pre>
when s9 =>
    if BP_Tribord='0' and fin_tempo='1' then
    state:=s10; codeFonction <="0110"; val tempo <='0'; bip double<='1';
    end if:
    if BP_Tribord='1' and fin_tempo='0' then
    state:=s11; codeFonction <="0111"; val_tempo <='0'; bip_simple<='1';</pre>
    end if;
    ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s10 =>
    if fin bip='1' then
    state:=s12; codeFonction <="0110"; bip double<='0';
    ledBabord <= clk 50; ledTribord <= bip;</pre>
when s11 =>
    if fin bip='1' then
    state:=s4; codeFonction <="0011"; bip simple<='0';</pre>
    end if;
   ledBabord <= clk 50; ledTribord <= bip;</pre>
when s12 =>
    if BP Tribord='1' then
    state:=s4; codeFonction <="0011"; bip double<='0';
    ledBabord <= clk 50; ledTribord <= clk 50;</pre>
when s13 =>
    if BP Babord='1' then
    state:=s4; codeFonction <="0011"; bip double<='0';</pre>
    ledBabord <= clk 50; ledTribord <= clk 50;</pre>
end case;
end if;
```

```
end process gestion bp;
___***********************
-- génération de la temporisation de 3s
                               **********
gen tempo:process (raz n, clk 100)
variable duree tempo : integer range 0 to 300;
begin
   if raz n ='0' then
   duree tempo:= 0; fin tempo <='0';</pre>
   elsif rising_edge(clk 100) then
      if val tempo ='1' then
      duree_tempo:=duree_tempo+1;
          if duree_tempo=300 then duree_tempo:=0;
          fin tempo <='1';</pre>
          end if;
      else duree tempo:=0; fin tempo <='0';</pre>
      end if;
   end if;
end process gen tempo;
-- génération 100Hz
__**********************************
gene 100:
        process(clk,raz n)
   BEGIN
      if raz_n= '0' then
      count_{100}<=1;
      tmp 100<='0';
      elsif rising_edge(clk) then
          count 100<= count 100 +1;
          if (count 100 = 249999) then
             tmp 100 <= NOT tmp 100;
             count 100 <= 1;
          end if;
      end if;
      clk_100 <= tmp_100;
   end process gene 100;
                 --génération 1Hz
__**************************
gene 1hz : process(Clk 100, raz n)
   begin
      if(raz n='0') then
      count 1<=1;
      tmp 1<='0';
   elsif rising edge (clk 100) then
      count 1 <=count 1+1;</pre>
      if (count 1 = 49) then
         tmp 1 <= NOT tmp 1;
          count 1 <= 1;
      end if;
   end if;
   clk 1hz <= tmp 1;
end process gene 1hz;
--génération 50 Hz
__***********************
gene 50 : process(Clk 100, raz n)
   begin
      if(raz n='0') then
      count 50<=1;
      tmp 50<='0';
```

```
elsif rising edge (clk 100) then
       count 50 <=count 50+1;</pre>
       if (count 50 = 2) then
           tmp 50 <= NOT tmp 50;
           count 50 <= 1;
       end if;
   end if;
   clk 50 <= tmp 50;
end process gene 50;
__***********************
-- génération du bip et double bip
__**************************
double_bip:process (raz_n, bip_simple,bip_double, clk_100)
variable state_bip : States_bip;
begin
   if raz_n ='0' or (bip_simple='0' and bip_double='0') then
   state bip:= s0;
   compt bip <= 0;</pre>
   fin bip <='0';
   bip<='0';
   elsif rising_edge(clk_100) then
   case state bip is
   when s0 =>
       if bip simple='1' or bip double='1' then
       state bip:=s1;
       end if;
   when s1 =>
       compt bip<=compt bip+1;</pre>
       if bip simple='1' then
           if compt bip >=30 then compt bip <=0; fin bip <='1';
           state bip:=s2; bip <='0';
           end if;
       end if;
       if bip double='1' then
           if compt bip >=90 then compt bip <=0; fin bip <='1';</pre>
           state bip:=s2; bip <='0';</pre>
           end if;
       end if;
       if (compt bip >= 1 and compt bip <= 30) or (compt bip >= 60 and compt bip <=
90) then
       bip <='1';
       else bip<='0';</pre>
       end if;
   when s2 =>
       if bip simple='0' and bip double='0' then
       state bip:=s0;
       end if;
   end case;
   end if;
end process double bip;
__**********************
-- intensité des leds
                     intensite LED: process(clk 100, raz n)
begin
   if (raz n = '0')
           counter <=0;
           d <= (others =>'0');
   elsif rising_edge(clk_100)
           counter <= counter + 1;</pre>
           if(counter = 6) then
               counter <=0;</pre>
```

```
end if;
   case counter is
      when 0 => d <="10000000";</pre>
      when 1 => d <="11000000";</pre>
      when 2 => d <="11100000";</pre>
      when 3 => d <="11110000";</pre>
      when 4 => d <="111111000";</pre>
      when 5 => d <="111111100";</pre>
      when 6 => d <="1111111110";</pre>
      when others => d <= (others =>'0');
   end case;
   end if;
   led faible \leftarrow d(1);
   led intense <= d(6);</pre>
end process intensite LED;
interface bus avalon
-- écriture registre raz n
__********************
ecriture: process (clk, reset n)
   begin
   if reset n = '0' then
          '0';
   raz n <=
   elsif rising edge(clk) then
      if chipselect ='1' and write n = '0' then
         if address ='0' then
         raz n <= writedata(0);</pre>
         end if;
      end if;
   end if;
end process ecriture;
    _*********************
-- lecture des registres
 _*********************
lecture: process (address)
   begin
      case address is
         when '0' =>
         readdata(0) <= raz n;</pre>
         when '1' =>
         readdata(3 downto 0) <= codeFonction ;</pre>
         end case;
end process lecture;
__**************************
-- mise à jour des sorties
__***************************
out bip <= bip;
end arch gestion boutton;
       D. Code NIOS 2
#include "sys/alt stdio.h"
#include "system.h"
#include "unistd.h"
#include <stdio.h>
#define freq anemo (unsigned int *) AVALON PWM ANEMOMETRE 0 BASE
#define duty_anemo (unsigned int *)(AVALON PWM ANEMOMETRE 0 BASE+4)
#define control_anemo (unsigned int *)(AVALON_PWM_ANEMOMETRE_0_BASE+8)
```

```
#define freq compas (unsigned int *) AVALOM PWM COMPAS 0 BASE
#define duty compas (unsigned int *)(AVALOM PWM COMPAS 0 BASE+4)
#define control compas (unsigned int *) (AVALOM PWM COMPAS 0 BASE+8)
#define config (unsigned int *) GESTION ANEMOMETRE 0 BASE
#define code (unsigned int *) (GESTION ANEMOMETRE 0 BASE+4)
#define cfg (unsigned int*) GESTION COMPAS 0 BASE
#define data compas (unsigned int*) (GESTION COMPAS 0 BASE + 4)
#define buttons ( unsigned int *)GESTION BOUTTON 0 BASE
#define Code fonction ( unsigned int *) (GESTION BOUTTON 0 BASE +4)
volatile unsigned int Code1;
void delay(volatile long unsigned t){
   while(t--);
1
int main()
{
 alt putstr("Hello from Nios II!\n");
 *freq compas=0x1388;// pour avoir une frequence de 10k
      *duty compas = 0x400;
      *control compas = 0x3;
  *freq anemo=0x3D090;// pour avoir une frequence de 200HZ
      *duty anemo = 0x200;
      *control anemo = 0x3;
      *config=0x3;
      *cfq=0x3;
 int a,b;
 a = (*code) & 0xFF;
 b = (*data compas) & 0x1FF;
 *buttons=1; //Reset to 1
  /* Event loop never exits. */
 while (1) {
      printf ("la vitesse du vent: %d Km/h\n ",a);
      delay (500000);
     *duty_compas=(*duty_compas)+1;
     printf ("angle: %d°
                        \n ",b);
      delay(600000);
      Code1=*Code_fonction;
      if (Code1 == 0)
      printf("mode standBy 0000 \n");
      delay(500000);
      if (Code1 == 1)
      printf("manuel Babord 0001 \n");
      delay(500000);
      if (Code1 == 2)
      printf("manuel tribord 0010 \n");
      delay(500000);
      if (Code1 == 3)
      printf("mode automatique 0011 \n");
      delay(500000);
      if (Code1 == 4)
      printf("increment par 1° babord 0100 \n");
      delay(500000);
      if (Code1 == 5)
      printf("increment par 10° babord 0101 \n");
      delay(500000);
      if (Code1 == 6)
      printf("increment par 1° tribord 0110 \n");
      delay(500000);
      if (Code1 == 7)
      printf("increment par 10° tribord 0111 \n");
      delay(500000);
}
```

```
return 0;
}
```