中断原理及其实现

# 中断原理

ARM体系：在存储地址的低端固化了一个32字节的**硬件中断向量表**，用来关联 各异常中断<->中断处理程序。

**中断处理流程：**

1. 保存处理器当前状态、中断屏蔽位及各条件标志位
2. 设置CPSR（程序状态寄存器）相应位
3. 将寄存器lr\_mode设置成返回地址
4. 设置PC = 中断向量地址 -> 执行中断处理程序

**中断返回流程：**

1. 恢复处理器状态
2. 执行中断发生时的下一条指令

## 中断类型