

assembly - 1113(summary)

shift 연산자(밀고 0으로 채우기)

rotate 연산자(밀고 밀린 이진수로 다시 채움)

SH - shift

L - left

R - right

A - arithmetic

R - rotate

C - carry

logical shift

오른쪽으로 하나씩 밀고 최상위비트에 0, carry flag 존재

arithmetic shift

오른쪽으로 하나씩 밀고나서 제일 왼쪽의 비트를 최상위 비트에 넣음

CX(16비트) - CH(8비트), CL(8비트)

shift 연산을 하면 곱셈을 더 빠르게 할 수 있음

Bitwise Multiplication - shl(왼쪽으로 shift하면 *2의 제공)

shl 1 이면 원래의 레지스터 값에 $*2^1$

shl 2 면 원래의 레지스터 값에 $*2^2$

주의할 점: 최상위비트가 1일 경우 오류(carry flag 발생)

Bitwise Division - shr(오른쪽으로 shift하면 /2의 제공)

$<< = <<<(\text{왼쪽}) / >> = />>>(\text{오른쪽})$

D - double

다른 레지스터에 있는 비트로 채움

Two-Operand format

첫 번째 operand는 destination 두 번째 operand는 source

ADC, ADD 명령 이후 AAA 명령