

assembly - summary(1106)

bit mask

: 특정 비트를 다루기 위한 2진 패턴

and 연산에서 상위 4비트에 0을 넣으면 결과 값에 상위 4비트는 무조건 0(clear) / clear = reset

and 명령 이후에는 overflow, carry flag는 일어나지 않음

test와 and의 차이점

: test는 destination operand가 없음

j = jump

n = not

e = equal

cmp = compare

l = less(더 작으면)

g = greater(더 크면)

jg(jump greater) = jnle(jump not less equal)

jl(jump less) = jnge(jump not greater equal)