**Задание 1**. Построить структурную схему и написать код, описывающий формулу ниже, выполнить проверку.

$$ind = mod(f1 * i + f2 * i^2, K),$$

где ind - выходной вектор от 0 до K,

f1, f2, K входные числа, заданные в таблице для проверки, константы в пределах выбранного массива.

і - вектор от 0 до К.

	f1	f2	K
check_48	7	12	48
check_1008	55	84	1008
check_6144	263	480	6144

Формула представляет собой перемежитель по стандарту LTE (LTE Turbo code interleaver). Выводит индексы данных из блока для перемештвагия.

На вход подаётся массив чисел

Для проверочного массива check\_48: i = меняется от нуля до 47 с шагом 1 Для проверочного массива check\_1008: i = от нуля до 1007 с шагом 1 Для проверочного массива check\_6144: i = от нуля до 6143 с шагом 1

Таким образом, необходимо реализовать математику, выделения остатка из деления на К.

**Требуемый результат выполнения тестового задания:** Структурная схема алгоритма, код на хHDL, результаты верификации по высланным данным.

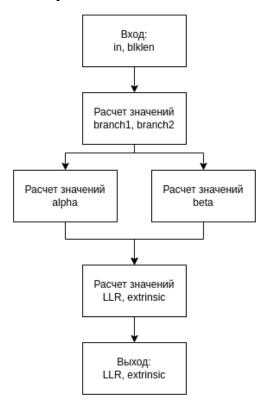
Предложения по оптимизации приветствуются.

Данные для проверки приведены в отдельных файлах.

## Задание 2.

Данный алгоритм представляет собой SISO декодер, являющийся подмодулем Турбо декодера по стандарту LTE (по алгоритму Max-Log-MAP).

На вход поступает массив данных и длина массива. Общая структурная схема обработки имеет следующий вид:



Входной массив in состоит из целых чисел типа int16. Каждый второй элемент с начального переписывается в массив sys, каждый второй элемент с начального+1 элемента переписывается в массив parity. Далее проходит расчёт данных branch1 и branch2. Затем рассчитываются массив alpha и beta, значения В используя результаты расчётов branch1/branch2. B конечном итоге, ПО имеющимся данным, рассчитывается LLR и extrinsic.

**Требуемый результат выполнения тестового задания:** Необходимо оценить срок разработки и/или написать алгоритм на хHDL, оценить потребляемы ресурсы, верифицировать по высланным данным. Алгоритм представлен на схеме ниже. Данные для проверки в отдельном файле.

