

- Программное обеспечение
- 📄
- 🔍

Главная > Радиоэлектроника для профессионалов > Программное обеспечение > FAQ по программе Altium Designer

📄 Активность

Аккумуляторы INR21700
Высокие емкость и ток разряда

Реклама ⓘ

EVE

Компэл

📌 FAQ по программе Altium Designer

Altium Designer

Программа



Автор aitras,

5 ноября, 2011 в Программное обеспечение

🔗 Поделиться

Подписчики

9

Создать новую тему

Ответить

1 2 3 4 5 6 ДАЛЕЕ »

Страница

1 из 12 ▾

@ aitras



Moderators

💬 3,7т

Опубликовано 5 ноября, 2011 (изменено) ⋮



Краткое вступление:

Системы автоматического проектирования (САПР) надежно укрепились в арсенале прикладного ПО у



ОБЪЯВЛЕНИЯ

Внимание! Постить только по теме "электроника" ➤

Сообщения



Кооперативный усилитель из 90-х
Автор Анатолий Мохов · Опубликовано 14 минут назад

@sergkudr Последовательно лампы накаливания ватт 60 - 70 с сетевой обмоткой силового тр-ра. И резисторы ом по 200 2-5 ватт в питание вместо предохранителей. На плюс и минус. При включении...



Помогите! Подскажите! Help!
Автор He3haika · Опубликовано 16 минут назад

Не такие?



Кооперативный усилитель из 90-х
Автор sergkudr · Опубликовано 19 минут назад

лампочку в разрыв нуля или по переменке перед трансформатором? Большое спасибо!!!



Кооперативный усилитель из 90-х
Автор Анатолий Мохов · Опубликовано 20 минут назад



радиолюбителей.
Неважно, [Sprint Layout](#),
[EagleCAD](#), [DipTrace](#) или
[P-CAD](#) - все они
упрощают жизнь
разработчику
электронных (и не
только) устройств и
сильно экономят
время, нервы и деньги.

Не столь давно я
столкнулся с
непростым выбором:
какой САПР изучать?
Поразмыслив,
остановился на
новейшей и
перспективной
программе [Altium
Designer](#).

Историческая справка:

Altium Designer —
комплексная САПР
радиоэлектронных
средств разработанная
австралийской
компанией Altium.
Ранее эта же фирма
разрабатывала САПР
P-CAD, но в 2008 году
фирма Altium заявила о
прекращении поставки
программных пакетов
P-CAD, и предложила
разработчикам
использовать
программу Altium
Designer, которая
появилась в 2000 году
и изначально имела
название Protel. В 2006
был проведён
ребрендинг
программного
продукта и он получил
текущее название,
последняя версия

@sergkudr Нет. Это установка тока
покоя. Почитайте, прежде, чем
включать.. "Волшебный синий дым",
на котором работает вся электроника
выпустить успеете. Методика
ремонта УМЗЧ.pdf



Кооперативный усилитель из 90-х
Автор sergkudr · Опубликовано 21
минута назад

Там в середине схемы есть
транзистор 815г, который стоит в
положительном плече. В его базе
подстроечник. Правильно ли мы
понимаем, что им настраивается
амплитуда в положительном плече...



Кооперативный усилитель из 90-х
Автор Анатолий Мохов ·
Опубликовано 23 минуты назад

@sergkudr Дело не в надёжности.
Сломать можно все. Не надо ничего
палить. Надо запускать правильно.
Резистор в нагрузку, лампочку в
питание, резисторы вместо
предохранителей...



Кооперативный усилитель из 90-х
Автор sergkudr · Опубликовано 25
минут назад

Именно он. Но если спалю,
следующие возьму 808, раз уж они
надежнее

Похожий контент



Вакансия ООО "ТПС" Ведущий
инженер - разработчик РЭАиП
(схемотехник)
Автор Елена-HR
Started 26 апреля, 2023

9



EasyEDA
Автор П_X_Мороз
Started 14 марта, 2017

0

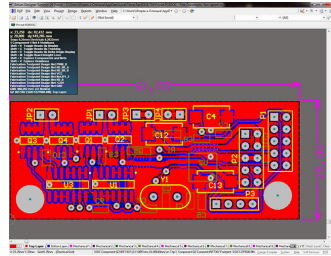


LtSpice

4



которого называется
Altium Designer 10.



Обучающий курс по
Altium Designer (в т.ч.
видео).

Официальная
документация на
русском языке

**Последняя версия FAQ
(1.04.4):**
[FAQ_Altium_Designer.zip](#)

**Также можете
задавать свои
вопросы здесь, на
которые я (или,
естественно, кто-то
другой, владеющий
этой программой) по
мере возможности
постараюсь ответить.**

**Изменено 20 ноября,
2014 пользователем
admin**

4

С уважением,
Михаил, [EEP Lab](#)

Автор Alesandro
Started 23 октября, 2018



LTSpice
Автор mihelson
Started 20 апреля, 2020

7



MicroCap
Автор Lexus
Started 14 июня, 2007

435

Реклама



Members

125



Реклама: ООО ТД
ПромЭлектроника, ИНН:
6659197470, Тел: 8 (800)
1000-321



Ответов
281

Создана
12 г

Последний ответ
28 сент

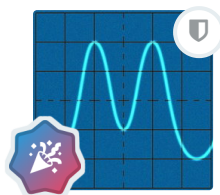
ТОП АВТОРОВ ТЕМ



50



@aitras



Moderators

3,7т

Опубликовано

6

ноября, [Автор](#)



2011

(изменено)

Цикл статей Алексея
Сабунина. Опубликованы
в журнале "Современная
электроника".

Ссылка на них есть в
FAQ, но эта ссылка не
работает.

[01. Знакомство с про...](#)

917 кБ · 8 590 загрузок

[02. Altium Designer S...](#)

870.6 кБ · 4 707 загрузок

[03. Altium Designer S...](#)

1.95 МБ · 5 832 загрузки

[04. Altium Designer S...](#)

619.94 кБ · 3 373 загрузки

[05. Altium Designer S...](#)

845.25 кБ · 6 075 загрузок

[06. Altium Designer W...](#)

2.82 МБ · 5 948 загрузок

[07. Altium Designer Wi...](#)

854.67 кБ · 3 517 загрузок

[08. Altium Designer. П...](#)

1.75 МБ · 11 648 загрузок

[09. Altium Designer. C...](#)



1.3 МБ · 6 612 загрузки

10. Altium Designer. С...

601.65 кБ · 2 685 загрузок

11. Импорт проектов ...

699.39 кБ · 3 529 загрузок

Изменено 6 ноября, 2011
пользователем **aitras**

5

С уважением,
Михаил, [EEP Lab](#)

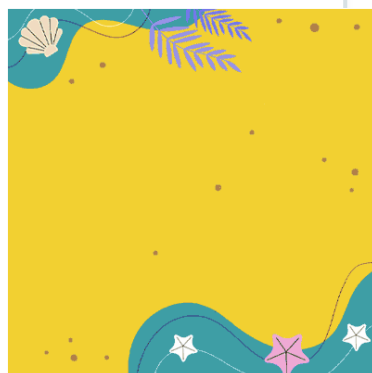
3 месяца спустя...

Реклама



Members

125



**"Летний фестиваль
скидок" ТМ
Электроникс!**

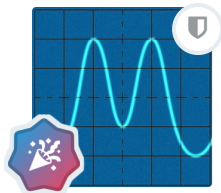
**20% скидка на все
электронные
компоненты +
бесплатная
доставка и 15%
кешбэк!**

**Перейти на
страницу акции**

Реклама: ООО ТМ
ЭЛЕКТРОНИКС, ИНН:
7806548420,
info@tmelectronics.ru,
+7(812)4094849



@aitras



Moderators

3,7т

Опубликовано

21

Автор

февраля,

2012



В.Ю.Суходольский.

"Сквозное

проектирование

функциональных узлов

РЭС на печатных платах в

САПР Altium Designer 6"

В этом учебном пособии дается обзор основных возможностей интегрированной САПР функциональных узлов РЭС на печатных платах Altium Designer 6 и рассматриваются практические приемы работы в процессе выполнения этапов сквозного конструкторского проектирования функциональных узлов РЭС на печатных платах.

(Часть 1) Сквозное п...

Получение информации...

(Часть 2) Сквозное п...

Получение информации...

1

С уважением,

Михаил, [EEP Lab](#)

9 месяцев спустя...

Реклама

Аккумуляторы
INR21700 от EVE
Energy.co



D

Members

125



**стандартной и
увеличенной
емкостью**

В Компэл
представлены
аккумуляторы
21700 с емкостями
4000 мА·ч и 5000
мА·ч (**INR21700-
40P** и **INR21700-
50E**,
соответственно).
Аккумуляторы
INR21700-50E
характеризуются
повышенной
емкостью и
предназначены для
устройств с
длительным сроком
службы. Для
приложений, где
требуется
экстремальный ток
разряда до 30 или
50 А, подойдет
аккумулятор
INR21700-40P.
Аккумуляторы INR2
1700
предназначены для
электротранспорта,
а также для
промышленных и
бытовых
приложений.
Подробнее>>



@NebsteR

Опубликовано
20 декабря,
2012



Members

4т

Вопросик появился,
можно где взять
библиотеку, в которой
присутствуют
dsPIC33FJ32GSxxx и
dsPIC33FJ64GSxxx? В
библиотеке "Microchip
dsPIC33F.IntLib" их
нет... Понятно, что
можно и нарисовать
компонент, но, может,
готовое есть? 40-60
ног рисовать не очень
хочется...

> Правила форума <

...из древних времен
доходят до нас слухи о
колдунах и
волшебниках... - кто бы
мог подумать, что так
может начинаться
дипломная работа по
радиотехнике...

...это не дым от
канифоли, нет... это души
умерших
транзисторов....

Первый закон Ома:
никому не рассказывать
про Ома!

Ну вот, а ты говорил
ноль...



Реклама



Members

125



Выбираем схему
BMS для
корректной работы
литий-
железофосфатных
(LiFePO4)
аккумуляторов

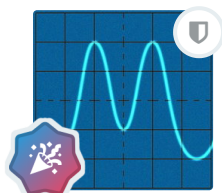
Обязательным условием долгой и стабильной работы Li-FePO4-аккумуляторов, в том числе и производства EVE Energy, является применение специализированных BMS-микросхем. Литий-железофосфатные АКБ отличаются такими характеристиками, как высокая многократность циклов заряда-разряда, безопасность, возможность быстрой зарядки, устойчивость к буферному режиму работы и приемлемая стоимость. Но для этих АКБ, также как и для других, очень важен контроль процесса заряда и



разряда, а
специализированны
х микросхем для
этого вида
аккумуляторов не
так много.
Инженеры
КОМПЭЛ
подготовили список
имеющихся
микросхем и
возможных
решений от
разных производит
елей. [Подробнее>>](#)

Реклама: АО КОМПЭЛ,
ИНН: 7713005406, ОГРН:
1027700032161

@aitras



Moderators

3,7т

Опубликовано

23

декабря,

2012

Автор



Если нет, то искать
только у кого-то.
Нарисуй уж сам, это не
так трудно и долго как
кажется.

С уважением,
Михаил, [EEP Lab](#)



Реклама



Members

125



Помехоподавляющ ие пленочные конденсаторы Hongfa для бытовых и промышленных сетей

Компания **Hongfa** - один из лидеров азиатского рынка пленочных конденсаторов с полным циклом производства. Она выпускает **пять серий помехоподавляющ их** конденсаторов этого типа как для бытовой, так и для трехфазной промышленной сети, а также для автомобильного применения. Продукция компании по ассортименту, параметрам и количеству серий конденсаторов ЭМП не уступает другим крупным производителям этого сегмента и может легко заменить ассортимент ушедших из РФ брендов.

[Подробнее>>](#)



@ NebsteR

Опубликовано
23 декабря,
2012



Members



4т

Да уже сегодня ночью
нарисовал

Как оказалось,
рисовать проще, чем в
протеусе, менее
запутано, ибо в
протеусе компонент
рисуетсся с намеком на
дальнейшую спайс-
модель, а здесь нет...

> Правила форума <

...из древних времен
доходят до нас слухи о
колдунах и
волшебниках... - кто бы
мог подумать, что так
может начинаться
дипломная работа по
радиотехнике...

...это не дым от
канифоли, нет... это души
умерших
транзисторов....

Первый закон Ома:
никому не рассказывать
про Ома!

Ну вот, а ты говорил
ноль...

1 год спустя...



@ BARS_

Опубликовано 8
января, 2014

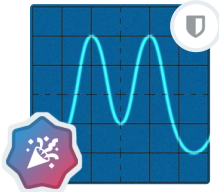


Members

12,1т

Как разместить на плате два выводных компонента друг над другом (микра в панельке и резистор), так, чтобы альтиум не высвечивал ошибку? Или так сделать нельзя?

@ aitras



Moderators

3,7т

Опубликовано 8
января, 2014

Автор



Отключить проверку этого правила. Либо глобально, либо для конкретных элементов.

С уважением,
Михаил, [EEP Lab](#)

@ BARS_

Опубликовано 8
января, 2014



Members

12,1т

А как изменить правила для элемента? Просто только недавно начал работать в альтиуме...

1 месяц спустя...



@ NebsteR

Опубликовано
12 февраля, 2014



Members

4т

Кто-нибудь знает, как
можно автоматически
закруглять дорожки у
переходных?
Примерно так...

> Правила форума <

...из древних времен
доходят до нас слухи о
колдунах и
волшебниках... - кто бы
мог подумать, что так
может начинаться
дипломная работа по
радиотехнике...

...это не дым от
канифоли, нет... это души
умерших
транзисторов....

Первый закон Ома:
никому не рассказывать
про Ома!

Ну вот, а ты говорил
ноль...

@ musa56

Опубликовано
12 февраля, 2014



Members

3,5т

✓ В 12.02.2014 в 04:32, NebsteR
сказал:

Кто-нибудь знает,
как можно
автоматически
закруглять
дорожки у
переходных?



Ну например вот так

<http://wiki.altium.com/pages/viewpage.action?pagelId=44108012#id-Топологическийредактор-Каксделатьплавноерасширениедорожеккаплевидноеприподходекviaилиrad>

1

4 недели спустя...

@ enyuzer

Опубликовано 7
марта, 2014



Добрый день.
Помогите, пожалуйста
с задачей.

Members

2

В документе PCB
отображены
окружности. Если
совсем точно, это дуга
Arc 360 ° .

Требуется заменить
все эти окружности на
посадочные места
Place Pad. Координаты
центров посадочных
мест должны
совпадать с
координатами центров
окружностей.

Выделять одинаковые
окружности научился
(Find Similar Objects).
Но в PCB Inspector
тип объекта (Object
Kind) Arc не
редактируется.



@ musa56



Members

3,5т

Опубликовано 7
марта, 2014



В 07.03.2014 в
12:30, enyuzer
сказал:

заменить все эти
окружности на
посадочные
места

Ну так и в чем
проблема. Кладете
поверх пад а затем
дугу удаляете.

@ enyuzer

Members

2

Опубликовано 7
марта, 2014



В 07.03.2014 в
12:42, musa56
сказал:

В
07.03.2014
в 12:30,
enyuzer
сказал:

заменить
все эти
окружности
на
посадочные
места

Ну так и в чем
проблема.
Кладете поверх



пад а затем дугу
удаляете.

Просто есть готовая
графика сверловки,
которую Altium
понимает как набор
окружностей, вот и
ищу средство
автоматизации. САПР
же . Если такого
средства под мою
хотелку нет, решу
задачу врукопашную,
плата не сложная.

@ musa56



Members

3,5т

Опубликовано
15 марта, 2014
(изменено)



В 07.03.2014 в
15:59, enyuzer
сказал:

Altium понимает
как набор
окружностей

Все немног не так. При
сверловке нужен
диаметр сверла и
центр отверстия.
Поэтому сдесь как раз
нужен пад. При
фрезеровке нужен
контур выреза. В этом
случае будет набор
окружностей. Тут все
зависит от диаметра
сверловки. Большие
отверстия естественно
делаются
фрезеровкой.



Ну а вообще выложите проект. Так очень сложно что то советовать. Может найдется решение лучше.

Изменено 15 марта, 2014 пользователем musa56

2 месяца спустя...

@ NebsteR

Опубликовано
18 мая, 2014
(изменено)



Members

4т

Всем ку. Ктонибудь знает, как можно ускорить обработку графики альтиумом в режиме схематики? А то работа с подобными или куда большими фрагментами превращается в практически слайдшоу, например даже перетаскивание левого компонента с линиями - уже почти приключение:

При этом с железом проблем никаких: Core i7-4770K в разгоне, GTX TITAN в разгоне, 4 * 8gb Corsair в разгоне до 2600, системный SSD и т.д., в общем топ-геймерский конфиг. И как-то очень и очень напрягает такое поведение альтиума, при том, что



летает абсолютно
все...

Добавлю: такое только
в этом режиме, в
режиме трассировки
2D/3D все летает на
любой сложности
проектах...

**Изменено 18 мая, 2014
пользователем NebsteR**

> Правила форума <

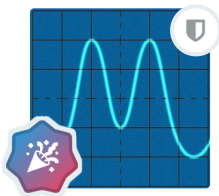
...из древних времен
доходят до нас слухи о
колдунах и
волшебниках... - кто бы
мог подумать, что так
может начинаться
дипломная работа по
радиотехнике...

...это не дым от
канифоли, нет... это души
умерших
транзисторов....

Первый закон Ома:
никому не рассказывать
про Ома!

Ну вот, а ты говорил
ноль...

@aitras



Moderators

3,7т

Опубликовано
19 мая, [Автор](#)
2014



Вроде никак

С уважением,
Михаил, [EEP Lab](#)



@ NebsteR

Опубликовано
19 мая, 2014



Members

4т

Плохо...

> Правила форума <

...из древних времен
доходят до нас слухи о
колдунах и
волшебниках... - кто бы
мог подумать, что так
может начинаться
дипломная работа по
радиотехнике...

...это не дым от
канифоли, нет... это души
умерших
транзисторов....

Первый закон Ома:
никому не рассказывать
про Ома!

Ну вот, а ты говорил
ноль...

1 месяц спустя...

@ Солнцеворот

Опубликовано
26 июня, 2014



Members

112

Как в альтиуме
сделать заливку, чтобы
под микросхемами
QFN получилось как на
второй картинке?

Как получается:

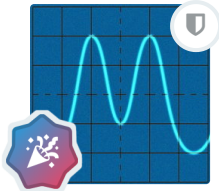
Как надо:

Просто дорисовать
дорожки не



получается. Альтиум умничает и удаляет те, которые по его мнению являются лишними.

@aitras



Moderators

3,7т

Опубликовано
26
июня,
2014

Автор



Может там совсем термобарьеры убрать? А вообще, вечером посмотрю - там в правилах нужно писать.

С уважением,
Михаил, [EEP Lab](#)

@musa56



Members

3,5т

Опубликовано
26 июня, 2014



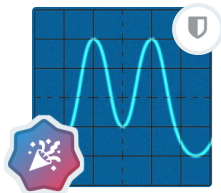
✓ В 26.06.2014 ↻
в 13:53,
Солнцеворот
сказал:

Как в альтиуме
сделать

У вас VIA принадлежат цепи?



@aitras



Moderators

3,7т

Опубликовано

26

июня,

2014

Автор



Кстати, попробуйте повернуть на 45 градусов линии соединения с полигоном.

С уважением,
Михаил, [EEP Lab](#)

@ Солнцеворот

Опубликовано

26 июня, 2014

(изменено)



Members

112

Я уже чего только в правилах не писал, все-равно получается так, как на верхней картинке. Очевидно я чего-то не то пишу.

✓ В 26.06.2014 ↗
в 16:10, musa56
сказал:

✓ В 26.06.2014 ↗
в 13:53,
Солнцеворот
сказал:

Как в
альтиуме
сделать

У вас VIA
принадлежат
цепи?



Я скачал футпринт компонента из Altium Vault, прикреплю его к этому сообщению, чтобы и вы могли попробовать. Так вот, футпринт был построен таким образом, что на площадке установлены via. Т.е. via - составные части футпринта, а не натыканы после размещения.

upd. Добавил файл символа микросхемы (для схемы).

[PCC-0020-00011-1.zip](#)

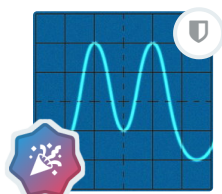
[Получение информации...](#)

[SYM-0020-00021-1.zip](#)

[Получение информации...](#)

Изменено 27 июня, 2014
пользователем
Солнцеворот

@aitras



Moderators

3,7т

Опубликовано

26

июня,
2014

Автор



Как я понял, паяться к этим via Вы потом не будете. Так вот делайте Direct Connect без всяких термобарьеров и все.

С уважением,
Михаил, [EEP Lab](#)



@musa56



Members

3,5т

Опубликовано
26 июня, 2014



✓ В 26.06.2014 →
в 17:05,
Солнцеворот
сказал:

via - составные
части футпринта,
а не натыканы
после
размещения.

Ну и что. Загрузил я
вашу микросхему в AD
подсоединил
внутреннюю площадку
к цепи GND и AD сразу
начал ругаться на VIA.
Они к GND не
подключились. Так что
хоть они и
принадлежат
футпринту но к цепи их
всеравно нужно
подключать.

1 2 3 4 5 6 ДАЛЕЕ »

Страница

1 из 12 ▼

Присоединяйтесь к обсуждению

Вы можете написать сейчас и зарегистрироваться
позже. Если у вас есть аккаунт, авторизуйтесь,
чтобы опубликовать от имени своего аккаунта.

Примечание: Ваш пост будет проверен
модератором, прежде чем станет видимым.



💬 Ответить в этой теме...

⏪ [Перейти к списку тем](#)

Последние посетители 0 пользователей онлайн

Ни одного зарегистрированного пользователя не просматривает данную страницу

[Главная](#) > [Радиоэлектроника для профессионалов](#) > [Программное обеспечение](#) > [FAQ по программе Altium Designer](#)

 [Активность](#)



Аккумуляторы INR21700
Высокие емкость и ток разряда

EVE





Реклама ⓘ

Компэл



[Язык ▼](#) [Тема ▼](#) [Обратная связь](#)

сайт Паяльник

Powered by Invision Community

