

# SISTEMAS DE PROCESAMIENTO DE DATOS

Memorias

## Contenido

### Unidad 3. Memorias0

Unidades de datos binarios0

Memorias semiconductoras0

Matriz de memoria semiconductora básica1

Dirección y capacidad de las memorias semiconductoras1

Operaciones básicas de las memorias1

Tipos de memorias3

Memorias de acceso aleatorio (RAM)4

Memoria caché4

Memorias de sólo lectura (ROM)5

Memorias Flash5

## Unidad 3. Memorias

Desde que Von Neumann formuló su arquitectura para los sistemas de computación, que establecía que los programas debían estar almacenados para ser ejecutados, fue necesario diseñar dispositivos capaces de almacenar estos programas. Las memorias fueron evolucionando enormemente desde los inicios, llegando hoy en día a velocidades y capacidades inimaginables hace décadas.

Existen numerosas tecnologías de memorias, cada una con sus ventajas y desventajas. Para poder abordar esta unidad, iniciaremos clasificando las memorias en **memorias semiconductoras** y **memorias ópticas y magnéticas**.

## Unidades de datos binarios

Como regla general, las memorias almacenan datos en unidades que tienen de uno a ocho bits. La unidad menor de datos binarios es, como ya sabemos, el bit. En muchas aplicaciones, se tratan los datos en unidades de 8 bits, denominadas bytes o en múltiplos de unidades de 8 bits. El byte se puede dividir en dos unidades de 4 bits, que reciben el nombre de nibbles. Una unidad completa de información se denomina palabra y está formada, generalmente, por uno o más bytes. Algunas memorias almacenan datos en grupos de 9 bits; un grupo de 9 bits consta de un byte más un bit de paridad.

Nombre	Abrev.	Factor binario
bytes	B	$2^0 = 1$
kilo	k	$2^{10} = 1024$
mega	M	$2^{20} = 1\,048\,576$
giga	G	$2^{30} = 1\,073\,741\,824$
tera	T	$2^{40} = 1\,099\,511\,627\,776$
peta	P	$2^{50} = 1\,125\,899\,906\,842\,624$
exa	E	$2^{60} = 1\,152\,921\,504\,606\,846\,976$
zetta	Z	$2^{70} = 1\,180\,591\,620\,717\,411\,303\,424$
yotta	Y	$2^{80} = 1\,208\,925\,819\,614\,629\,174\,706\,176$

Fig. 1. Tabla de equivalencia entre las distintas unidades binarias.

# Memorias semiconductoras

Las memorias semiconductoras son aquellas cuyo funcionamiento es puramente electrónico. Estas memorias no tienen componentes mecánicos que se utilicen para realizar el almacenamiento. Existen distintos tipos de memorias semiconductoras y distintas tecnologías de fabricación. Siendo los puntos de comparación más importantes la velocidad y el tamaño de las mismas. El conjunto de memorias semiconductoras suele ser más rápido que las memorias ópticas y magnéticas, aunque en muchos casos suelen quedar por debajo en comparación con la capacidad de almacenamiento.

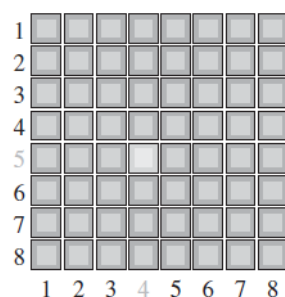
## Matriz de memoria semiconductor básica

Cada elemento de almacenamiento en una memoria puede almacenar un 1 o un 0 y se denomina celda. Las memorias están formadas por matrices de celdas, cada bloque de la matriz de memoria representa una celda de almacenamiento y su situación se puede especificar mediante una fila y una columna. Cada bloque de la matriz de memoria representa una celda de almacenamiento y su situación se puede especificar mediante una fila y una columna.

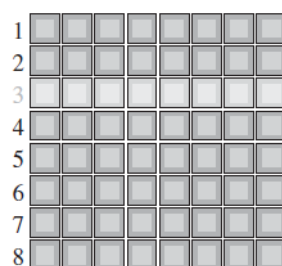
La matriz de 64 celdas se puede organizar de muchas maneras en función de las unidades de datos. La Figura 2(a) muestra una matriz de  $8 \times 8$ , que se puede entender como una memoria de 64 bits o como una memoria de 8 bytes. La parte (b) nos muestra una matriz de  $16 \times 4$ , que es una memoria de 16 nibbles y la parte (c) presenta una matriz de  $64 \times 1$  que es una memoria de 64 bits. Una memoria se identifica mediante el número de palabras que puede almacenar, multiplicado por el tamaño de la palabra. Por ejemplo, una memoria de  $16k \times 8$  puede almacenar 16.384 palabras de ocho bits. La incoherencia en la expresión anterior es común en la terminología de las memorias. En realidad, el número de palabras es siempre una potencia de 2 que, en este caso, es  $2^{14} = 16.384$ . Sin embargo, es una práctica común expresar cada número redondeado al millar más próximo, en este caso 16k.

## Dirección y capacidad de las memorias semiconductoras

La posición de una unidad de datos en una matriz de memoria se denomina dirección. Por ejemplo, en la Figura 3(a), la dirección de un bit en la matriz de dos dimensiones se especifica mediante la fila y columna en que está, tal como se muestra. En la Figura 3(b), la dirección de un byte se especifica únicamente mediante la fila. Como puede ver, la dirección depende de cómo se organice la memoria en unidades de datos. Las computadoras personales disponen de memorias organizadas en bytes. Esto significa que el grupo más pequeño de bits que se puede direccionar es ocho.



(a) La dirección del bit gris claro es fila 5, columna 4.



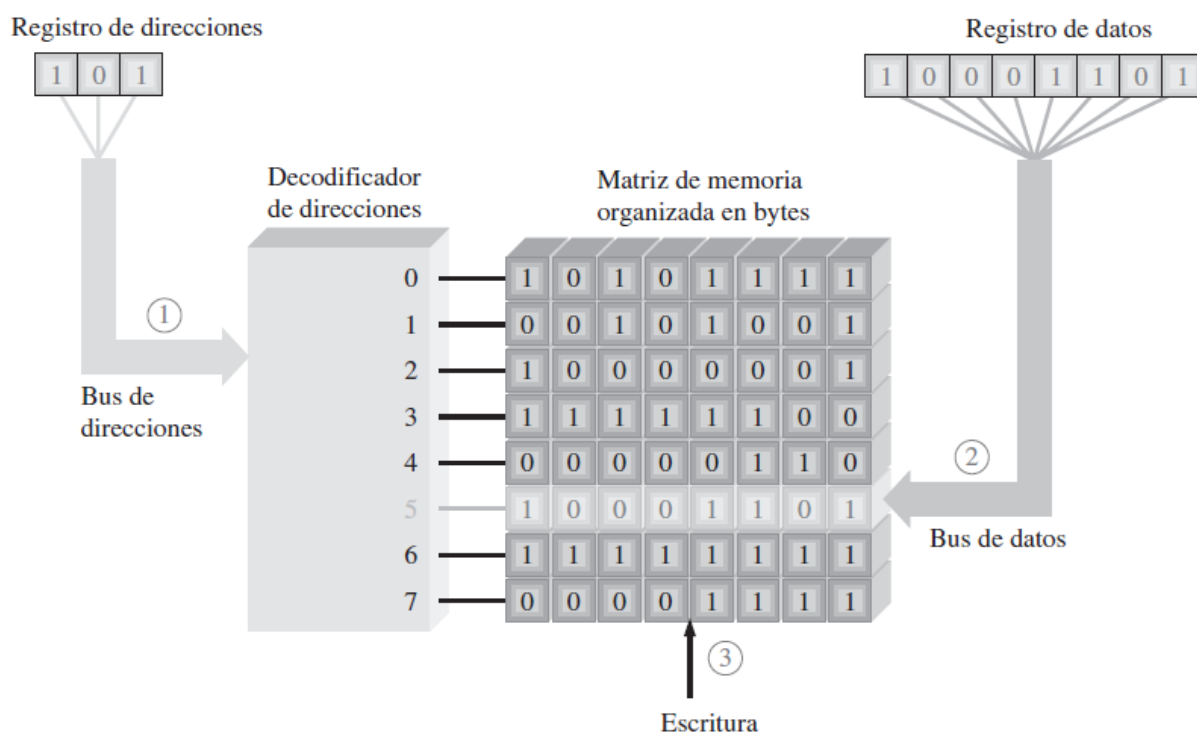
(b) La dirección del byte gris claro es la fila 3.

La capacidad de una memoria es el número total de unidades de datos que puede almacenar. Por ejemplo, en la matriz de memoria organizada en bits de la Figura 3(a), la capacidad total es de 64 bits. En la matriz de memoria organizada en bytes de la Figura 3(b), la capacidad es de 8 bytes, que es lo mismo que 64 bits. Típicamente, las memorias de computadora disponen de 256 MB (MB es megabyte), o más, de memoria interna.

## Operaciones básicas de las memorias

Puesto que una memoria almacena datos binarios, los datos deben introducirse en la memoria y deben poder recuperarse cuando se necesiten. La operación de escritura coloca los datos en una posición específica de la memoria y la operación de lectura extrae los datos de una dirección específica de memoria. La operación de direccionamiento, que forma parte tanto de la operación de lectura como de la de escritura, selecciona la dirección de memoria específica.

Las unidades de datos se introducen en la memoria durante la operación de escritura y se extraen de la memoria durante la operación de lectura a través de un conjunto de líneas que se denominan bus de datos. El bus de datos es bidireccional, lo que significa que los datos pueden ir en cualquiera de las dos direcciones (hacia la memoria o desde la memoria). En el caso de una memoria organizada en bytes, el bus de datos tiene al menos ocho líneas, de manera que los ocho bits de una dirección seleccionada se transmiten en paralelo. En una operación de escritura o de lectura, se selecciona una dirección introduciendo un código binario, que representa la dirección deseada, en un conjunto de líneas denominado bus de direcciones. El código de dirección se decodifica internamente y de esa forma se selecciona la dirección adecuada. El número de líneas del bus de direcciones depende de la capacidad de la memoria. Por ejemplo, un código de dirección de 15 bits puede seleccionar 32.768 posiciones (2<sup>15</sup>) en la memoria; un código de dirección de 16 bits puede seleccionar 65.536 (2<sup>16</sup>) posiciones de memoria, etc. En las computadoras personales, un bus de direcciones de 32 bits puede seleccionar 4.294.967.296 (2<sup>32</sup>) posiciones, lo que se expresa como 4 G.

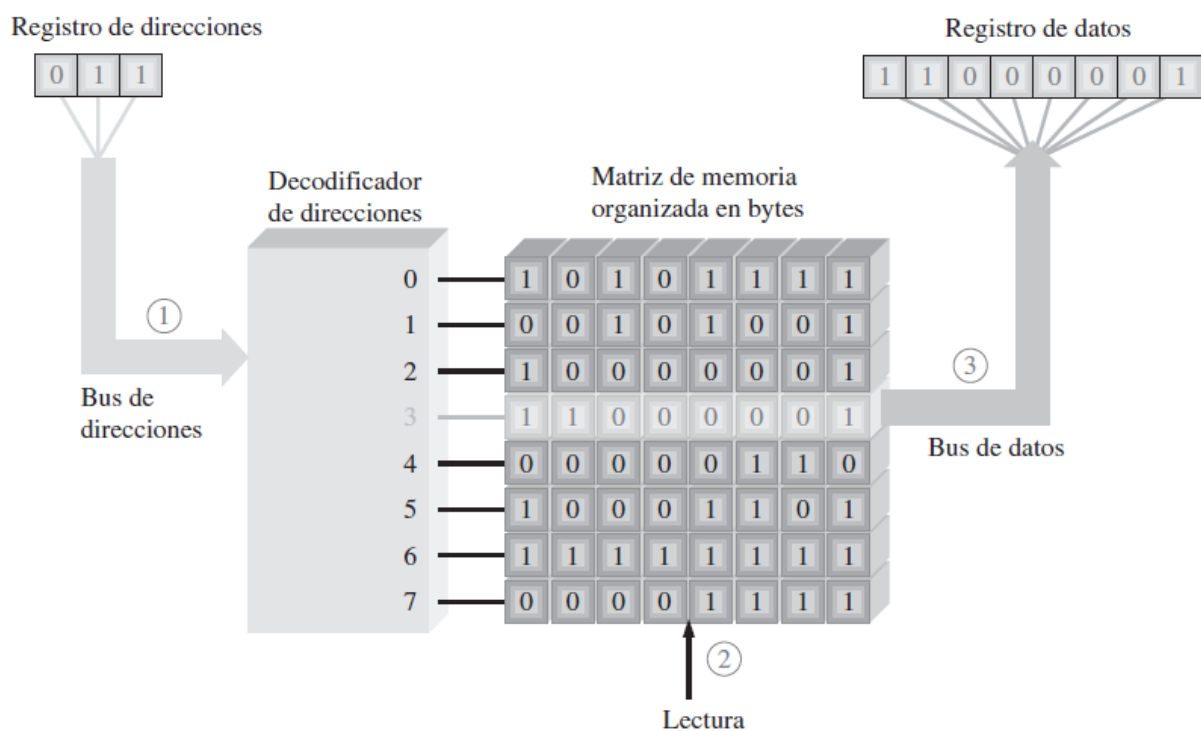


- ① El código de dirección 101 se coloca en el bus de direcciones y se selecciona la dirección 5.
- ② El byte de datos se coloca en el bus de datos.
- ③ El comando de escritura hace que el byte de datos se almacene en la dirección 5, reemplazando a los datos anteriores.

Para almacenar un byte de datos en memoria, se introduce en el bus de direcciones un código que se encuentra almacenado en el registro de direcciones. Una vez que el código de dirección está ya en el

bus, el decodificador de direcciones decodifica la dirección y selecciona la posición de memoria especificada. La memoria recibe entonces una orden de escritura y los datos almacenados en el registro de datos se introducen en el bus de datos, y se almacenan en la dirección de memoria especificada, completándose así la operación de escritura. Cuando se escribe un nuevo byte de datos en una dirección de memoria, se sobrescribe y destruye el byte de datos actualmente almacenado en esa dirección. A continuación, se muestra un esquema representativo de la operación de escritura en una memoria.

Para la operación de lectura, de nuevo, se introduce en el bus de direcciones un código almacenado en el registro de direcciones. Una vez que el código de dirección se encuentra en el bus, el decodificador de direcciones decodifica la dirección y selecciona la posición especificada de la memoria. La memoria recibe entonces una orden de lectura, y una “copia” del byte de datos almacenado en la dirección de memoria seleccionada se introduce en el bus de datos y se carga en el registro de datos, finalizando así la operación de lectura. Cuando se lee un byte de datos de una dirección de memoria, éste sigue almacenado en dicha dirección. Esto se denomina lectura no destructiva.



- ① El código de dirección 011 se coloca en el bus de direcciones y se selecciona la dirección 3.
- ② Se aplica el comando de lectura.
- ③ El contenido de la dirección 3 se coloca en el bus de datos y se desplaza al registro de datos. El contenido de la dirección 3 no se destruye como consecuencia de la operación de lectura.

## Tipos de memorias

Las dos principales categorías de memorias semiconductoras son las memorias RAM y ROM. La memoria RAM (Random-Access Memory, memoria de acceso aleatorio) es un tipo de memoria en la que se tarda lo mismo en acceder a cualquier dirección de memoria y éstas se pueden seleccionar en cualquier orden, tanto en una operación de lectura como de escritura. Todas las RAM poseen la capacidad de lectura y escritura. Debido a que las memorias RAM pierden los datos almacenados cuando se desconecta la alimentación, reciben el nombre de memorias volátiles. La memoria ROM (Read-Only Memory, memoria de sólo lectura) es un tipo de memoria en la que los datos se almacenan de forma permanente o semipermanente. Los datos se pueden leer de una ROM, pero no existe la operación de escritura como en las RAM. La ROM, al igual que la RAM, es una memoria de acceso aleatorio, pero, tradicionalmente, el término RAM se reserva para las memorias de acceso aleatorio de lectura/escritura. Debido a que las ROM mantienen los datos almacenados incluso si se desconecta la alimentación, reciben el nombre de memorias no volátiles.

## Memorias de acceso aleatorio (RAM)

Las RAM son memorias de lectura-escritura en las que los datos se pueden escribir o leer en cualquier dirección seleccionada en cualquier secuencia. Cuando se escriben los datos en una determinada dirección de la RAM, los datos almacenados previamente son reemplazados por la nueva unidad de datos. Cuando una unidad de datos se lee de una determinada dirección de la RAM, los datos de esa dirección permanecen almacenados y no son borrados por la operación de lectura. Esta operación no destructiva de lectura se puede entender como una copia del contenido de una dirección, dejando dicho contenido intacto. La RAM se utiliza habitualmente para almacenamiento de datos a corto plazo, ya que no puede conservar los datos almacenados cuando se desconecta la alimentación.

## Memoria caché

Como se mencionó antes, una de las principales aplicaciones de las memorias SRAM es la implementación de memorias caché en computadoras. La memoria caché es una memoria de alta velocidad y relativamente pequeña que almacena los datos o instrucciones más recientemente utilizados de la memoria principal, más grande pero más lenta. La memoria caché puede también utilizar memoria RAM dinámica (DRAM), de la que hablaremos a continuación. Normalmente, la memoria SRAM es varias veces más rápida que la memoria DRAM. En conjunto, la memoria caché hace que el microprocesador pueda acceder a la información almacenada mucho más rápido que si sólo se empleara memoria DRAM de alta capacidad. La memoria caché es, básicamente, un método eficiente en términos de coste para mejorar el rendimiento del sistema sin tener que incurrir en el gasto de hacer que toda la memoria sea más rápida.

El concepto de memoria caché se basa en la idea de que los programas informáticos tienden a obtener instrucciones o datos de un área de la memoria principal antes de pasar a otra área. Básicamente, el controlador de la caché “adivina” qué área de la lenta memoria dinámica necesitará a continuación la unidad central de proceso (CPU), y mueve el contenido de dicha área a la memoria caché, para que esté listo cuando sea necesario. Si el controlador de caché ha realizado una estimación correcta, los datos están disponibles de manera inmediata para el microprocesador. Si la estimación del controlador de caché es errónea, la CPU debe acudir a la memoria principal y esperar mucho más tiempo para obtener las instrucciones o datos correctos. Afortunadamente, el controlador de caché tiene razón la mayor parte de las veces.

Hay muchas analogías que pueden usarse para describir una memoria caché, pero tal vez lo más efectivo sea compararla con una nevera doméstica. Una nevera doméstica puede considerarse como

una especie de “caché” para determinados productos alimenticios, mientras que el supermercado es la memoria principal donde se almacena toda la comida. Cada vez que deseamos comer o beber algo, podemos ir primero a la nevera (caché), para ver si contiene el producto que buscamos. Si es así, nos ahorramos un montón de tiempo. Si el producto no se encuentra allí, tendremos que invertir un tiempo adicional en obtenerlo del supermercado (memoria principal).

## Memorias de sólo lectura (ROM)

Una ROM mantiene de forma permanente o semipermanente los datos almacenados, que pueden ser leídos de la memoria, pero, o no se pueden cambiar en absoluto, o se requiere un equipo especial para ello. Una ROM almacena datos que se utilizan repetidamente en las aplicaciones, tales como tablas, conversiones o instrucciones programadas para la inicialización y el funcionamiento de un sistema. Las ROM mantienen los datos almacenados cuando se desconecta la alimentación y son, por tanto, memorias no volátiles.

## Memorias Flash

Las memorias flash son memorias de lectura/escritura de alta densidad (alta densidad equivale a gran capacidad de almacenamiento de bits) no volátiles, lo que significa que pueden almacenarse los datos indefinidamente en ausencia de alimentación.

La característica de alta densidad significa que puede incluirse un gran número de celdas en un área de superficie dada del chip; es decir, cuanto más alta sea la densidad, más bits podrán almacenarse en un chip de un tamaño determinado. Esta alta densidad se consigue en las memorias flash con una célula de almacenamiento compuesta por un único transistor MOS de puerta flotante. El bit de datos se almacena como una carga o una ausencia de carga en la puerta flotante, dependiendo de si se desea almacenar un 0 o un 1.

Hay tres operaciones principales en una memoria flash: la operación de programación, la operación de lectura y la operación de borrado. A diferencia de las memorias ROM mencionadas anteriormente, en una memoria flash, las celdas de memorias pueden ser borradas independiente mente, por lo tanto durante una operación de borrado, no es borrada toda la memoria.