

Table 1																							
指令		addu	subu	sll	srl	slt	ori	lui	lw	lb	sw	sb	j	jal	jr	beq		MERGE	MUX	0	1	2	3
ifu	npc	add4	add4	add4	add4	add4	add4	add4	add4	add4	add4	add4	imm26 (before D)	imm26	rf_r1	add4 imm26	npc	add4 imm26 rf_r1	mpe	add4	imm16	imm26	rf_r1
D级	im tuse instr npc8	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	pc	im	pc sctr					
split														pc4			npc	pc8					
grf	a1 a2	rs@D rt@D	rs@D rt@D	rt@D	rt@D	rs@D rt@D	rs@D	rs@D	rs@D	rs@D	rs@D rt@D imm@D	rs@D rt@D imm@D			rs@D	rs@D rt@D	a1 a2	rs@D rt@D imm@D					
ext							imm@D	imm@D	imm@D	imm@D	imm@D	imm@D											
mfrsd																							
mfrtd																							
cmp(beq?)																rf_r1 rf_r2		v1 v2					
npc															rf_r1			rf_r1(done)					
E级	tuse tnew grf_we grf_waslt grf_wdslt																	tuse@D tnew@D ctr ctr ctr ctr ctr ctr ctr					
	alub_slt alu_op dm_we dm_wdslt dm_extbslt v1	add	sub	sll	srl	com																	
	rf_r1	rf_r1	rf_r1			rf_r1	rf_r1	rf_r1	rf_r1	rf_r1	rf_r1	rf_r1					v1	rf_r1(done)					
	v2 a1 a2 a3	rf_r2 rs@D rt@D rd@D	rf_r2 rs@D rt@D rd@D	rf_r2 rt@D rd@D	rf_r2 rt@D rd@D	rf_r2 rs@D rt@D rd@D	rs@D		rs@D	rs@D	rf_r2 rs@D rt@D	rf_r2 rs@D rt@D					v2 a1 a2 a3	rf_r2(done) rs@D rt@D rd@D 0x1f	ma3e	rd@D	rt@D	0x1f	
	shift ext_o			shift@D	shift@D		ext.zero	ext.high	ext.sign	ext.sign	ext.sign	ext.sign					shift e32	shift@E ext.zero ext.sign ext.high pc4@D	me32	ext.zero	ext.sign	ext.high	
	npc8													pc4@D			pc4						
alu	a b	v1@E v2@E	v1@E v2@E	v2@E	v2@E	v2@E	v1@E e32@E	v1@E e32@E	v1@E e32@E	v1@E e32@E	v1@E e32@E	v1@E e32@E					a b	v1@E v2@E e32@E shift@E	malub	v2@E	e32@E		
	shift			shift@E	shift@E												shift						
M级	tnew_m grf_we grf_waslt grf_wdslt dm_we dm_wdslt dm_extbslt v2 a2 ao a3 npc8																	tnew_e e e e e e v2@E a2@E alu a3@E pc4@E					
dm_muxw dslt	byte											v2@M alu@M(slt)					byte	v2@M alu@M(slt)					
dm	v2 ad wd								alu@M	alu@M	alu@M v2@M						v2 ad wd	v2@M alu@M v2@M dso	mdmwd	v2@M(do ne)	dso		
W级	grf_we grf_wdslt dm_extslt a3 npc8 ao do																						
		a3@M	a3@M	a3@M	a3@M	a3@M		a3@M	a3@M					a3@M			a3 pc4	a3@M pc4@M ao@M do					
dm_extslt									dm	dm dmo							do	do_w dmext					
grf	a3(!=0) wd	a3@W ao@W	a3@W ao@W	a3@W ao@W	a3@W ao@W	a3@W ao@W	a3@W ao@W	a3@M ao@W	a3@M do@W	a3@M do@W				a3@M pc4@W			a3(!=0) wd	a3@W ao@W dmo pc4@W	mgrfwd	ao@W	do@W	pc4@W	