实验全过程记录

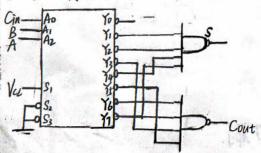
实验全过程记录							
实 验	常用组合逻辑电路及应用			时	间	2022.11.23	
名称				地	点	绒上	
姓名	1-+-	学	号	07		班	组
同实验者		^加 子	号			班	组
同实验者		_{ли} 4	号	•		班	组

- 一、实验目的:
 ①熟练掌握用门电路设计组合逻辑电路的方法
- ② 学择二进制译码器。7415138的原理与应用方法
- 多通过实验论证设计的正确性
- 二、实验内容:
- 心完成译码,显示电路的测试
- 日地业译码器及应用
- 3数据选择器及应用
- 三、实验用设备仪器及材料: Multisim.

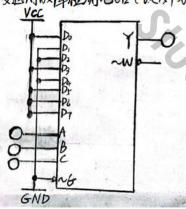
74LS48D,一位数码管.74LS138N.电阻.探针.74LS133D.74LS04N 7415151D. 741520D.

四、实验原理图:

①一位=进制全加器(用7415138和74LS20)



②交通灯故障检测电路(以灯为份))



五、实验方法及步骤:
①地址译码器74138与显示译码器7448测试

- a. 按照原理图在Multism上选择好元器件,连接好功能测试电路
- b. 根据书上的功能表测试其逻辑功能
- ◎数据选择器74时,74比测试,
- Q、按照原理图在Multism上选择好元器件,连接好功能测试电路,数据输入端, Do~ Do 地址端 Az、Ai, Ao和使能控制端 S'接逻辑开关,输出Q接逻辑电平显示二极管。
 - D. 变换开关状态,根据书上的功能表测试,记录测试结果
- ③分别用74153和74时设计交通灯故障监测控制电路
- Q.按照原理图在Multism上选择好元器件,连接好功能测试电路,第一次选用AII实 现,第二次选择74153实现。
- b. 变换逻辑电平状态,将测试结果填入功能表里,测试其逻辑功能

- 图用74188和L520实现一位全加器 Q共安服原理图在MWtism上选择好元器件,确认无误后连接的功能测试电路,点走这行。 Q共安服原理图在MWtism上选择好元器件,确认无误后连接的功能测试电路,点走这行。
- D交通灯故障检测电路真值表

②一位二进制全加器

电路的. 正确性

Court

	RI红	Y(後)	G(缘)	F(故障)
	0	0	0	1 f
	0	0	1	0
1	0	1	0	0
	0	1	1	1
1	1	0	0	0
1	1	0	1	1 /2 1
	1	1	0	1
	1	1	1	4 4

由真值表 F=RYG+ 使用卡诺图

F = RYG. YG. RG. YR

逻辑电路见背面(全部使用排门)

	٠.	1 12 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	1	The second second		
1	0		1	0	0	1
1	1	At II I	vol.	0	1	0
11	日十四	retury.	1		0	0
		辑表达式:	1	1	1	1
RI	6+R	16+RY6+RY6	5		1	100
	比悄			值表可	导其逻辑	译表达
-		Ten	, ,	T 50 .		

S=ABCin+ABCin+ABCin+ABCin Cout = ABCin + ABCin + ABCin + ABCin

Cin

1 - 11 - 11 - 1		
1 44 197 44	指导教师:	
法绩评定:		

月 日 用7415138和741520实现1位全加器不需要化简逻辑表达式,输入信号接7415138地址译码端,译码输出端阶对应最小顶的反。若Az=A·AI=B·Ao=Cin.则

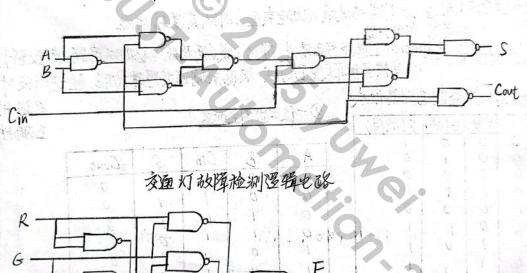
S = ABCin + ABCin+ABCin+ABCin

= 11+12+13+17= 7克克森

Cout = ABCin+ABCin+ABCin+ABCin.

= 孩十谷+谷+午= 医后花片

一位全加器逻辑电路

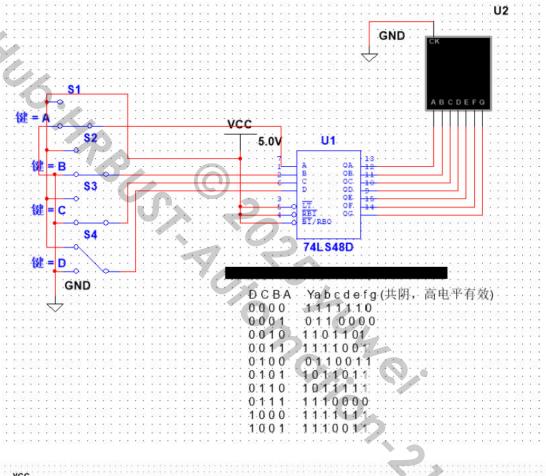


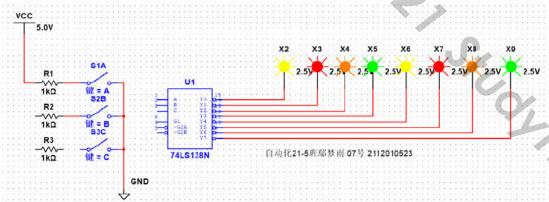
More that in the in the in the

ILL ALCIN + ABOM + ABOM + FABE M

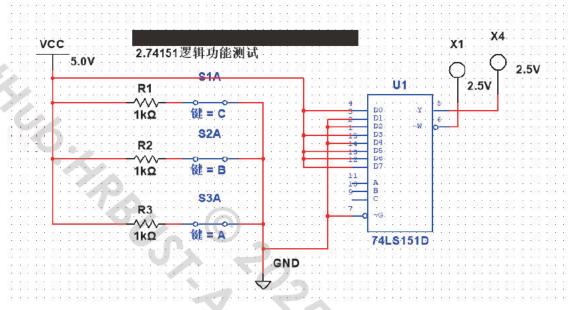
数电实验 2: 常用组合逻辑电路及应用

(1) 地址译码器 74138 与显示译码器 7448 测试

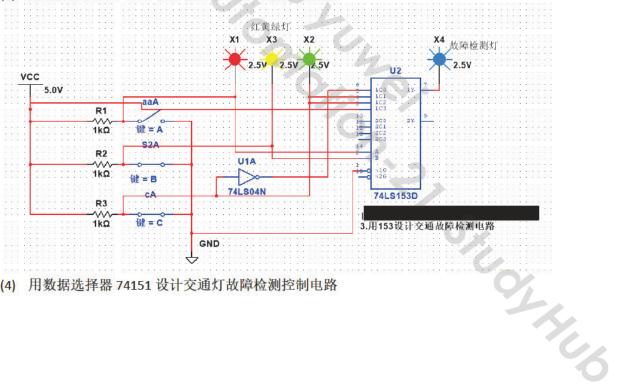




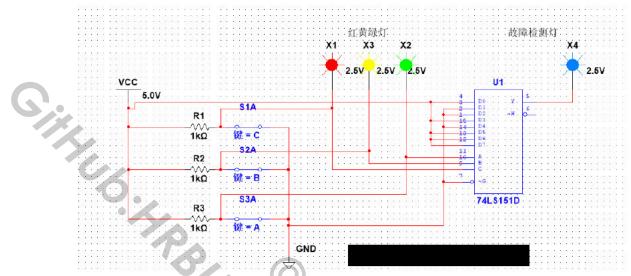
(2) 数据选择器 74151、74153 测试



(3) 用数据选择器 74153 设计交通灯故障检测控制电路



(4) 用数据选择器 74151 设计交通灯故障检测控制电路



(5) 用 74138 及 7420 设计一位二进制全加器

