

# Nature-Inspired Algorithms

by

Yves Beutler

Erstellt an der BFH Technik und Informatik  
in teilweiser Erfüllung der Anforderungen an den Titel

Bachelor of Science BFH in Informatik

an der

BERNER FACHHOCHSCHULE

Juni 2019

© Yves Beutler, 2019. All rights reserved.

Autor.....

Yves Beutler  
BFH Technik und Informatik  
10. Juni, 2019

Betreut durch .....

Dr. Mascha Kurpicz-Briki  
Betreuende Professorin

# Nature-Inspired Algorithms

by

Yves Beutler

Erstellt an der BFH Technik und Informatik  
am 10. Juni, 2019, in teilweiser Erfüllung der  
Anforderungen an den Titel  
Bachelor of Science BFH in Informatik

## Abstract

Nature-Inspired Algorithms können dort eingesetzt werden, wo traditionelle Problemlösungsmethoden nicht funktionieren. Einige dieser Algorithmen haben sich als äusserst performant und robust erwiesen und werden heute zur Problemlösung in den unterschiedlichsten Anwendungsgebieten eingesetzt. Zu der Gruppe der Nature-Inspired Algorithms gehören beispielsweise Evolutionäre-Algorithmen, welche starke Ähnlichkeiten zu Darwins Evolutionstheorie mit seinem bekannten Zitat von 'Survival of the fittest aufweisen'. Weiter werden Schwarm- und Neuronale-Algorithmen thematisiert, wobei aktuell die letzteren, durch die neusten Grafikkartengenerationen herbeigeführt, einen erneuten Aufschwung erleben dürfen. Nach einer kurzen Übersicht der einzelnen Gruppen wird jede behandelte Unterart der Nature-Inspired Algorithms durch einen ausgewählten Algorithmus im Detail veranschaulicht.

Ziel dieser Arbeit ist es, eine Einführung in die Thematik von Nature-Inspired Algorithms und ihren Einsatzmöglichkeiten zu geben und die bekanntesten Unterarten mit ausgesuchten Algorithmen im Detail zu erläutern.

Betreuende Professorin: Dr. Mascha Kurpicz-Briki

# Danksagung

Special thanks to Dr. Mascha Kurpicz-Briki for supporting me during the semester while I was working on this term paper and Natalie Kuster for providing me with additional information about genetic algorithms and especially data science related topics I covered in the next few pages.

Another thank you to Kieran Willis for proofreading my term paper.

# Inhaltsverzeichnis

<b>1</b>	<b>Einführung</b>	<b>8</b>
1.1	Anwendungsgebiete . . . . .	9
1.1.1	Optimierungen . . . . .	9
1.1.2	Approximationen . . . . .	9
<b>2</b>	<b>Evolutionäre Algorithmen</b>	<b>10</b>
2.1	Genetische Algorithmen . . . . .	10
2.1.1	Initiale Population . . . . .	11
2.1.2	Selektion . . . . .	11
2.1.3	Kreuzung . . . . .	11
2.1.4	Mutation . . . . .	11
2.2	Weitere Algorithmen . . . . .	11
2.3	Description of micro-optimization . . . . .	12
2.3.1	Post Multiply Normalization . . . . .	13
2.3.2	Block Exponent . . . . .	13
2.4	Integer optimizations . . . . .	14
2.4.1	Conversion to fixed point . . . . .	14
2.4.2	Small Constant Multiplications . . . . .	15
2.5	Other optimizations . . . . .	16
2.5.1	Low-level parallelism . . . . .	16
2.5.2	Pipeline optimizations . . . . .	17
<b>A</b>	<b>Tables</b>	<b>18</b>



# List of Figures

B-1	Armadillo slaying lawyer. . . . .	19
B-2	Armadillo eradicating national debt. . . . .	20

# List of Tables

A.1 Armadillos . . . . .	18
--------------------------	----

# Kapitel 1

## Einführung

Seit dem Anbeginn unseres Planeten sah sich die Natur mit mehr oder weniger komplexen Problemstellungen konfrontiert, um das Überleben ihrer Bewohner sicherzustellen. Der Schlüssel zum Erfolg ist es, sich am besten auf die naturgegebenen Umstände anzupassen. Ohne den Einklang mit der Natur wären die Überlebenschancen einer jeden Spezies schwindend gering wenn nicht gar inexistent. Seit Jahrzehnten adaptieren Menschen die Techniken aus der Natur und ihren Geschöpfen um moderne Technologien auf ein neues Level zu befördern. Flugzeuge werden nach den Flügelcharakteristiken von Zugvögeln konstruiert und neue Klebstoffe werden durch das Studium von Geckofüssen mit ihren unglaublichen Hafteigenschaften entworfen.<sup>1</sup>

Wir dürfen nicht ausser Acht lassen, dass die Natur Millionen von Jahre in die Forschung nach dem Schlüssel zum Überleben investierte und in den meisten Fällen scheiterte. Doch die Natur gab nicht einfach auf, sondern justierte bestimmte Parameter um über die Zeit zunehmend besser zu werden. Durch sich ständig ändernde Umstände sucht sie auch heute noch nach Lösungen für zukünftige Spezies.

Wieso sollte die Menschheit nicht selbst von diesen Millionen von Jahren an Forschung profitieren?

---

<sup>1</sup>vgl. <https://geckskin.umass.edu>



## 1.1 Anwendungsgebiete

Nature-Inspired Algorithms werden meist dort eingesetzt, wo traditionelle Algorithmen keine oder keine brauchbaren Ergebnisse liefern können. Folgende Gegebenheiten können Gründe sein, um auf Nature-Inspired Algorithms zurückzugreifen:

1. Die Anzahl möglicher Lösungen im Suchraum ist so immens gross, dass die Suche nach der bestmöglichen Lösung viel zu aufwändig wäre.
2. Die Komplexität der Problemstellung ist derart hoch, dass nur vereinfachte Modelle bei der Problemlösung zum Einsatz kommen und dadurch keine aussagekräftigen Lösungen entstehen.
3. Die Evaluierungsfunktion zur Bewertung einer möglichen Lösung variiert mit der Zeit, so dass nicht nur eine sondern eine Vielzahl von Lösungen erforderlich sind.

### 1.1.1 Optimierungen

Häufige Anwendungsfälle dieser Algorithmen sind Optimierungen von Funktionen. Bei Optimierungen handelt es sich in der Regel um die Suche nach einer Parameterkombination für eine gegebene Funktion  $f$  um eine Kostenfunktion zu minimieren oder eine Wertefunktion zu maximieren.

### 1.1.2 Approximationen

Die Approximation beschreibt meist eine Funktion  $f$ , welche möglichst nahe an eine Zielfunktion angenähert werden möchte. Die approximierte Funktion  $f$  wird aus einem Set an Beobachtungen<sup>2</sup> generiert. Solche Approximationen werden häufig für Image Recognition verwendet und spielen ebenfalls eine wichtige Rolle bei der Klassifikation und dem Clustering von grossen Datenmengen.

---

<sup>2</sup>oftmals auch als 'training set' aus der Data Science bekannt

# Kapitel 2

## Evolutionäre Algorithmen

Diese Subkategorie von Algorithmen wurde durch den natürlichen Prozess der Evolution inspiriert. Charles Darwin begründete 1838 den Evolutionsprozess und das daraus resultierende Überleben der jeweils am besten angepassten Individuen mit der natürlichen Selektion. Diese stellt sicher, dass sich gut an den Lebensraum angepasst Lebewesen in der Natur durchsetzen können, währenddessen weniger gut angepasste Individuen aussterben. Zudem arbeitet die Natur nach dem 'Trial and Error' Prinzip. Dadurch werden Mutationen an Lebewesen ausprobiert und bei positivem Effekt auf das Überleben der Spezies beibehalten, bei einer Verminderung der Überlebenschancen jedoch wieder rückgängig gemacht. Dieser Prozess ist sehr zeitaufwändig, jedoch nachhaltig wirksam. Viele Algorithmen wie beispielsweise der Hill Climbing Algorithmus wenden ebenfalls dieses Prinzip an.

### 2.1 Genetische Algorithmen

Die Genetischen Algorithmen sind der bekannteste Vertreter aus der Gruppe der Evolutionären Algorithmen.

### **2.1.1 Initiale Population**

### **2.1.2 Selektion**

### **2.1.3 Kreuzung**

### **2.1.4 Mutation**

## **2.2 Weitere Algorithmen**

Weitere Unterarten von Evolutionären Algorithmen sind beispielsweise: - Genetic programming - evolution strategy - neuroevolution (NEAT)

Another important motivation was the trend towards placing more of the burden of performance on the compiler. Many of the new architectures depend on an intelligent, optimizing compiler in order to realize anywhere near their peak performance [?, ?, ?]. In these cases, the compiler not only is responsible for faithfully generating native code to match the source language, but also must be aware of instruction latencies, delayed branches, pipeline stages, and a multitude of other factors in order to generate fast code [?].

Taking these ideas one step further, it seems that the floating point operations that are normally single, large instructions can be further broken down into smaller, simpler, faster instructions, with more control in the compiler and less in the hardware. This is the idea behind a micro-optimizing FPU; break the floating point instructions down into their basic components and use a small, fast implementation, with a large part of the burden of hardware allocation and optimization shifted towards compile-time.

Along with the hardware speedups possible by using a  $\mu$ FPU, there are also optimizations that the compiler can perform on the code that is generated. In a normal sequence of floating point operations, there are many hidden redundancies that can be eliminated by allowing the compiler to control the floating point operations down to their lowest level. These optimizations are described in detail in section 2.3.

## 2.3 Description of micro-optimization

In order to perform a sequence of floating point operations, a normal FPU performs many redundant internal shifts and normalizations in the process of performing a sequence of operations. However, if a compiler can decompose the floating point operations it needs down to the lowest level, it then can optimize away many of these redundant operations.

If there is some additional hardware support specifically for micro-optimization, there are additional optimizations that can be performed. This hardware support entails extra “guard bits” on the standard floating point formats, to allow several

unnormalized operations to be performed in a row without the loss information<sup>1</sup>. A discussion of the mathematics behind unnormalized arithmetic is in appendix ??.

The optimizations that the compiler can perform fall into several categories:

### 2.3.1 Post Multiply Normalization

When more than two multiplications are performed in a row, the intermediate normalization of the results between multiplications can be eliminated. This is because with each multiplication, the mantissa can become denormalized by at most one bit. If there are guard bits on the mantissas to prevent bits from “falling off” the end during multiplications, the normalization can be postponed until after a sequence of several multiplies<sup>2</sup>.

As you can see, the intermediate results can be multiplied together, with no need for intermediate normalizations due to the guard bit. It is only at the end of the operation that the normalization must be performed, in order to get it into a format suitable for storing in memory<sup>3</sup>.

### 2.3.2 Block Exponent

In a unoptimized sequence of additions, the sequence of operations is as follows for each pair of numbers  $(m_1, e_1)$  and  $(m_2, e_2)$ .

1. Compare  $e_1$  and  $e_2$ .
2. Shift the mantissa associated with the smaller exponent  $|e_1 - e_2|$  places to the right.
3. Add  $m_1$  and  $m_2$ .
4. Find the first one in the resulting mantissa.

---

<sup>1</sup>A description of the floating point format used is shown in figures ?? and ??.

<sup>2</sup>Using unnormalized numbers for math is not a new idea; a good example of it is the Control Data CDC 6600, designed by Seymour Cray. [?] The CDC 6600 had all of its instructions performing unnormalized arithmetic, with a separate `NORMALIZE` instruction.

<sup>3</sup>Note that for purposed of clarity, the pipeline delays were considered to be 0, and the branches were not delayed.

5. Shift the resulting mantissa so that normalized
6. Adjust the exponent accordingly.

Out of 6 steps, only one is the actual addition, and the rest are involved in aligning the mantissas prior to the add, and then normalizing the result afterward. In the block exponent optimization, the largest mantissa is found to start with, and all the mantissa's shifted before any additions take place. Once the mantissas have been shifted, the additions can take place one after another<sup>4</sup>. An example of the Block Exponent optimization on the expression  $X = A + B + C$  is given in figure ??.

## 2.4 Integer optimizations

As well as the floating point optimizations described above, there are also integer optimizations that can be used in the  $\mu$ FPU. In concert with the floating point optimizations, these can provide a significant speedup.

### 2.4.1 Conversion to fixed point

Integer operations are much faster than floating point operations; if it is possible to replace floating point operations with fixed point operations, this would provide a significant increase in speed.

This conversion can either take place automatically or based on a specific request from the programmer. To do this automatically, the compiler must either be very smart, or play fast and loose with the accuracy and precision of the programmer's variables. To be "smart", the computer must track the ranges of all the floating point variables through the program, and then see if there are any potential candidates for conversion to floating point. This technique is discussed further in section ??, where it was implemented.

The other way to do this is to rely on specific hints from the programmer that a certain value will only assume a specific range, and that only a specific precision is

---

<sup>4</sup>This requires that for  $n$  consecutive additions, there are  $\log_2 n$  high guard bits to prevent overflow. In the  $\mu$ FPU, there are 3 guard bits, making up to 8 consecutive additions possible.

desired. This is somewhat more taxing on the programmer, in that he has to know the ranges that his values will take at declaration time (something normally abstracted away), but it does provide the opportunity for fine-tuning already working code.

Potential applications of this would be simulation programs, where the variable represents some physical quantity; the constraints of the physical system may provide bounds on the range the variable can take.

## 2.4.2 Small Constant Multiplications

One other class of optimizations that can be done is to replace multiplications by small integer constants into some combination of additions and shifts. Addition and shifting can be significantly faster than multiplication. This is done by using some combination of

$$\begin{aligned}a_i &= a_j + a_k \\a_i &= 2a_j + a_k \\a_i &= 4a_j + a_k \\a_i &= 8a_j + a_k \\a_i &= a_j - a_k \\a_i &= a_j \ll m\text{shift}\end{aligned}$$

instead of the multiplication. For example, to multiply  $s$  by 10 and store the result in  $r$ , you could use:

$$\begin{aligned}r &= 4s + s \\r &= r + r\end{aligned}$$

Or by 59:

$$t = 2s + s$$

$$r = 2t + s$$

$$r = 8r + t$$

Similar combinations can be found for almost all of the smaller integers<sup>5</sup>. [?]

## 2.5 Other optimizations

### 2.5.1 Low-level parallelism

The current trend is towards duplicating hardware at the lowest level to provide parallelism<sup>6</sup>

Conceptually, it is easy to take advantage to low-level parallelism in the instruction stream by simply adding more functional units to the  $\mu$ FPU, widening the instruction word to control them, and then scheduling as many operations to take place at one time as possible.

However, simply adding more functional units can only be done so many times; there is only a limited amount of parallelism directly available in the instruction stream, and without it, much of the extra resources will go to waste. One process used to make more instructions potentially schedulable at any given time is “trace scheduling”. This technique originated in the Bulldog compiler for the original VLIW machine, the ELI-512. [?, ?] In trace scheduling, code can be scheduled through many basic blocks at one time, following a single potential “trace” of program execution. In this way, instructions that *might* be executed depending on a conditional branch further down in the instruction stream are scheduled, allowing an increase in the potential parallelism. To account for the cases where the expected branch wasn’t taken, correction code is inserted after the branches to undo the effects of any prematurely

---

<sup>5</sup>This optimization is only an “optimization”, of course, when the amount of time spent on the shifts and adds is less than the time that would be spent doing the multiplication. Since the time costs of these operations are known to the compiler in order for it to do scheduling, it is easy for the compiler to determine when this optimization is worth using.

<sup>6</sup>This can be seen in the i860; floating point additions and multiplications can proceed at the same time, and the RISC core be moving data in and out of the floating point registers and providing flow control at the same time the floating point units are active. [?]



executed instructions.

### **2.5.2 Pipeline optimizations**

In addition to having operations going on in parallel across functional units, it is also typical to have several operations in various stages of completion in each unit. This pipelining allows the throughput of the functional units to be increased, with no increase in latency.

There are several ways pipelined operations can be optimized. On the hardware side, support can be added to allow data to be recirculated back into the beginning of the pipeline from the end, saving a trip through the registers. On the software side, the compiler can utilize several tricks to try to fill up as many of the pipeline delay slots as possible, as described by Gibbons. [?]

# Appendix A

## Tables

Table A.1: Armadillos

Armadillos	are
our	friends

# Appendix B

## Figures

Figure B-1: Armadillo slaying lawyer.

Figure B-2: Armadillo eradicating national debt.

# Bibliography