## **Block Diagram**

## 《iBoard 电子学堂 REV.A》





## 版权声明及注释

- 1、本资料为开源硬件,网友可以学习、制作,但不可用于商业目的;
- 2、XiaomaGee不保证此资料的正确性,由此带来的直接或间接损失XiaomaGee不承担责任;
- 3、本资料版权归 XiaomaGee 所有。

XiaomaGee 2012/2/23 QQ:15959622

## XiaomaGee 联系方式

QQ: 15959622

博客: XiaomaGee.cnblogs.com

微博: weibo.com/iBoard

论坛: HTTP://www.heijin.org HTTP://www.oshcn.com

00群:

[A]: 204255896 [B]: 165201798 [C]: 215053598 [D]: 215054675 [E]: 215055211 [F]: 78538605

[G]: 158560047

REV	DATE	PAGES	DESCRIPTION
Α	2011/11/21	ALL	Created

PAGES	DESCRIPTION		
0	Title, Note, Block Diagram, Revision History		
1	1_Power		
2	2_8051		
3	3_ARM		
4	4_FPGA		
5	5_DAC_Extend		
6	6_ARB		
7	7_I/O		
8	8_V_meter		
9	9_DSO		
Α	A_CPLD_LCD		
В	B_Block_Diagram		
С			
D			
Е			
F			
10			
11			
12			
13			



Engineer	

Engineer: -----

http://www.oshcn.com 黑金动力社区

iBoard 电子学堂

 Size
 Document Number
 Rev 0.0.

 B
 0\_Title
 0.0.

 Date:
 Thursday, February 23, 2012
 Sheet
 1 of 12

4





















