

# 晏梓铭

+86 13181337677    \* zimingy3@outlook.com  
github.com/yzmyds    中共预备党员  
wxid\_jgqzdoo9zwsK22    山东省济宁市



## 个人简介

具备机器人、嵌入式系统、机器学习等领域实战经验，熟悉控制系统设计与优化。曾主导机械臂抓取控制、无人机结构测试、嵌入式通信架构等项目，精通 C/C++、Python、MATLAB，熟悉 CAN 总线、PCB 设计及模型部署，能将算法与硬件高效结合。

## 教育背景

南洋理工大学 (NTU) 2025.08 - 至今  
电气与电子工程硕士 (EEE Global Excellent Award)  
浙江大学 (ZJU) 2021.09 - 2025.06  
电气工程及其自动化学士 (GPA 3.9/4.0)，荣誉：学习标兵、进步标兵、优秀团支书  
伊利诺伊大学香槟分校 (UIUC) 2023.08 - 2023.12  
Electrical Engineering (GPA 3.6/4.0)，荣誉：Dean's List

## 技能专长

编程语言：C/C++、Python、MATLAB (Simulink)、SystemVerilog、LC-3 汇编、PyTorch  
工具与系统：Linux、GitHub、Fusion 360、KiCad、JLCEDA、LaTeX  
硬件与嵌入式：STM32 开发、CAN 总线、PCB 设计、电机控制

## 项目经历

浙江理工大学先进技术研究院 (Internship) 2025.02 - 2025.06  
设计并实现双足机器人 CAN 通信架构，提升信号稳定性。负责四旋翼无人机结构稳定性测试，提出并验证减少振动的结构优化方案。  
毕业设计：基于 VR 与机械臂的人机交互抓取系统 2024.09 - 2025.06  
基于压力传感器反馈开发机械爪抓取/释放控制软件，实现实时稳定抓取。集成 VR 输入、控制器与步进电机的 CAN 通信；项目代码与演示视频已开源。  
本科论文：基于机器学习的航空发动机推力预测 2024.09 - 2025.06  
搭建并比较随机森林、SVR、XGBoost、决策树、MLP、LSTM 模型，调优并集成使预测精度提升约 15%。  
FPGA 游戏开发 (ECE 385 Final Project) 2024.02 - 2024.06  
使用 SystemVerilog 设计并实现游戏逻辑，在 Intel DE2-115 FPGA 开发板上部署，实现横屏格斗游戏。  
学生科研训练计划 (SRTP) 2023.09 - 2023.12  
搭建基于 CNN 的图像识别模型，实现无标签图像内容自动摘要。进行深度学习文献调研与 Python 原型开发。