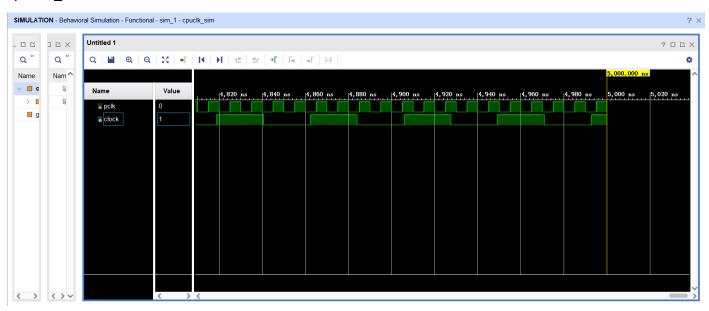
## 计算机系统综合设计

## 时钟的仿真时序

09017227 卓旭(SEU-本 18-09017227-卓旭)

## 仿真时序图:

## cpuclk\_sim.v



经测算,周期约为43.47ns,即频率为23MHz。