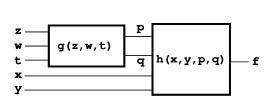
## **TEMA D'ESAME**

### Domanda A

Dimostrare che non esiste alcuna funzione f(x) tale che  $x + f(x) = \overline{x}$  per ogni x. A tal proposito si ricordi che  $a = b \Leftrightarrow a \oplus b = 0$ .

### Domanda B

Si vuole realizzare la funzione di 5 variabili f(x,y,z,w,t) descritta dalla tabella riportata sotto mediante l'architettura mostrata a lato. Tale architettura prevede la scomposizione della funzione f() in due sottofunzioni [p,q]=g(z,w,t) e f=h(x,y,p,q). Osservando attentamente la struttura delle righe della tabella, si ricavino le specifiche per le funzioni g() e h() e le si sintetizzi usando uno dei metodi noti.



xy zwt	000	001	011	010	110	111	101	100
00	1	1	•	0	0	1	-	0
01	0	0	0	1	1	1	0	0
11	-	1	1	0	0	1	0	0
10	1	1	1	0	0	0	1	1

# **Domanda C**

Seguendo un'approccio strutturale, progettare una macchina a stati finiti dotata di un ingresso  $\mathbf{x}$  ed un'uscita  $\mathbf{z}$  che normalmente assume valore 0. L'uscita assume valore 1 per un ciclo di clock qualora la stringa formata dagli ultimi 4 bit sia palindroma, cioè risulti uguale se letta da sinistra a destra o da destra a sinistra.

#### Domanda D

Si consideri il data-path mostrato di seguito e configurato mediante i segnali di controllo s, a1, a0 e a0. Gli ingressi a0 e a0 del data-path sono due valori codifica binaria naturale su 16 bit che supponiamo essere stabili per tutto il tempo necessario. La a0 svolge le operazioni mostrate nella tabella a fianco dello schema circuitale. Si vuole fare in modo che il sistema complessivo calcoli la funzione a0 e sintetizzare con flip-flop di tipo a0 la macchina a stati a0 per il controllo.

