

王鸿志

WANG HONG ZHI



性 名：王鸿志



邮 箱：a874571340@163.com



年 龄：22



现住城市：珠海市香洲区



电 话：13824275996

实习意向

从事实习职业：AI 算法工程师

教育背景

北京理工大学珠海学院

2016.09-2020.06

电子科学与技术（本科）

证 书

大学英语四级 全国计算机二级证书（C 语言）

自我评价

本科电子科学与技术专业学科背景，获得一次奖学金，在学习受到数字集成电路设计和模拟集成电路设计的培训，担任过学校吉他社/社长，组织 6 场全校活动，并在其他高校也组织过活动.系统学习了 c、verilog、MATLAB 语言。掌握基本的编程、机器视觉、图像处理、图像检测、图像分割、目标识别，分析和学习能力强，沟通能力强，具有机动车驾驶证。

培训经历

AI 国际班培训：

时间：2019.10.14-2019.12.6

学习内容：系统的学习了基础的 python 编程语言，线性代数，DNN（深度神经网络），CNN（卷积神经网络），RNN（递归神经网络），LSTM（长短记忆网络），R-CNN,机器视觉，强化学习，NLP（自然语言处理），自动驾驶、机器视觉、图像处理、图像检测、图像分割、目标识别等方面的知识

实训项目：梯度下降实现一元线性回归、手写数字的预处理、手写数字预测的 CNN 模型搭建、利用 sklearn 学习三分类问题的 ROC 曲线和混淆矩阵、手写数字预测的 CNN 模型搭建与训练和评估、自定义 VGG16 网络并在数据集上进行训练和测试、自定义 Inception 网络并在数据集上进行训练和测试、实现 ResNet 网络子模块并在数据集上进行训练和测试、Q-Learning、cartpole_DQN_blank、bandit_policy_gradient_blank、使用 TF-IDF 算法给新闻自动生成关键字、使用 NLTK 训练情感分析器

校园经历

- 1.所学课程：**在校期间顺利完成计科主要课程，积累了较多理论基础。成绩优良，平均学分绩点 2.74。涉及：电路分析基础、电磁场与电磁波、半导体制造技术、半导体物理学、模拟电子技术、数字电子技术、数据结构、信息工程、理论物理基础、信号与系统、MATLAB、verilog HDL、单片机课程设计、IC 版图设计、模拟集成电路设计、数字电路集成设计、电子工艺实习等。
- 2 社团经历：**担任北京理工大学珠海学院吉他社的社长，任职时间：2017-2018.主要职务：联系各个部门组织活动、与学校交流组织音乐会、开展吉他教学课程。
- 3 设计经历：**

模拟集成电路设计：基于 Cadence 版图设计软件平台，设计一个二级运算放大器。首先确定具体的电路指标，构建仿真电路并进行仿真，进而观察输出的曲线图。仿真通过之后便使用 Virtuoso 工具进行版图绘制，考虑每个功能模块在版图的位置和方向、压电分布、电源线、底线、以及主要信号走线等问题。之后进行 DRC（设计规划检查 工具）和 LVS（版图与原理图检查工具）验证。

数字集成电路设计：1.数字集成电路模块设计：用 EDA 软件设计一个数字集成电路的基本数据传送电路。包括仿真环境和硬件电路，用 verilog 编写仿真环境和硬件电路的 RTL 代码，实现代码的仿真验证 2.设计一个或多个脚本，用 EDA 软件，将数字集成电路的硬件电路进行综合，采用上海华虹 110nm 工艺，始终频率 100M，3.用 EDA 软件将数字集成电路的硬件电路进行自动布局布线。