

8 bit Load Group

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
LD rd, rs	-	-	-	-	-	-	rd は rrr、rs は qqq、で指定 互: rd rs (rs, rd は任意) 拡: rd rs (rs rd に限定)
LD r, nn	-	-	-	-	-	-	r nn
LD A, l	*	*	0	注	0	-	A l, pv IFF2
LD A, R	*	*	0	注	0	-	A R, pv IFF2
LD l, A	-	-	-	-	-	-	l A
LD R, A	-	-	-	-	-	-	R A
LD r, (HL)	-	-	-	-	-	-	互: r (00:HL) 拡: r (ZP:HL)
LD r, (IX+d)	-	-	-	-	-	-	互: r (00:IX+d) 拡: r (ZP:IX+d)
LD r, (IY+d)	-	-	-	-	-	-	互: r (00:IY+d) 拡: r (YP:IY+d)
LD (HL), r	-	-	-	-	-	-	互: (00:HL) r 拡: (ZP:HL) r
LD (IX+d), r	-	-	-	-	-	-	互: (00:IX+d) r 拡: (ZP:IX+d) r
LD (IY+d), r	-	-	-	-	-	-	互: (00:IY+d) r 拡: (YP:IY+d) r
LD (HL), nn	-	-	-	-	-	-	互: (00:HL) nn 拡: (ZP:HL) nn
LD (IX+d), nn	-	-	-	-	-	-	互: (00:IX+d) nn 拡: (ZP:IX+d) nn
LD (IY+d), nn	-	-	-	-	-	-	互: (00:IY+d) nn 拡: (YP:IY+d) nn
LD A, (BC)	-	-	-	-	-	-	互: A (00:BC) 拡: A (ZP:BC)
LD A, (DE)	-	-	-	-	-	-	互: A (00:DE) 拡: A (ZP:DE)
LD A, (nnnn)	-	-	-	-	-	-	互: A (00:nnnn) 拡: A (ZP:nnnn)
LD (BC), A	-	-	-	-	-	-	互: (00:BC) A 拡: (ZP:BC) A
LD (DE), A	-	-	-	-	-	-	互: (00:DE) A 拡: (ZP:DE) A
LD (nnnn), A	-	-	-	-	-	-	互: (00:nnnn) A 拡: (ZP:nnnn) A
LD r, (*HL)	-	-	-	-	-	-	互: 使用できません 拡: r (*p:HL)
LD r, (*IX+d)	-	-	-	-	-	-	互: 使用できません 拡: r (*p:IX+d)
LD r, (*IY+d)	-	-	-	-	-	-	互: 使用できません 拡: r (*p:IY+d)
LD (*HL), r	-	-	-	-	-	-	互: 使用できません 拡: (*p:HL) r
LD (*IX+d), r	-	-	-	-	-	-	互: 使用できません 拡: (*p:IX+d) r
LD (*IY+d), r	-	-	-	-	-	-	互: 使用できません 拡: (*p:IY+d) r

8 bit Load Group (continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
LD (*HL), nn	-	-	-	-	-	-	互：使用できません 拡：(*p:HL) nn
LD (*IX+d), nn	-	-	-	-	-	-	互：使用できません 拡：(*p:IX+d) nn
LD (*IY+d), nn	-	-	-	-	-	-	互：使用できません 拡：(*p:IY+d) nn
LD A, (*BC)	-	-	-	-	-	-	互：使用できません 拡：A (*p:BC)
LD A, (*DE)	-	-	-	-	-	-	互：使用できません 拡：A (*p:DE)
LD A, (*p:nnnn)	-	-	-	-	-	-	互：使用できません 拡：A (*p:nnnn)
LD (*BC), A	-	-	-	-	-	-	互：使用できません 拡：(*p:BC) A
LD (*DE), A	-	-	-	-	-	-	互：使用できません 拡：(*p:DE) A
LD (*p:nnnn), A	-	-	-	-	-	-	互：使用できません 拡：(*p:nnnn) A
LD A, ZP	-	-	-	-	-	-	A ZP
LD A, YP	-	-	-	-	-	-	A YP
LD A, XP	-	-	-	-	-	-	A XP
LD XP, YP	-	-	-	-	-	-	XP YP
LD XP, ZP	-	-	-	-	-	-	XP ZP
LD XP, A	-	-	-	-	-	-	XP A
LD YP, XP	-	-	-	-	-	-	YP XP
LD YP, A	-	-	-	-	-	-	YP A
LD YP, ZP	-	-	-	-	-	-	YP ZP
LD ZP, A	-	-	-	-	-	-	ZP A
LD ZP, XP	-	-	-	-	-	-	ZP XP
LD ZP, YP	-	-	-	-	-	-	ZP YP
LDF (nnnnn), A	-	-	-	-	-	-	(nnnnn) A
LDF A, (nnnnn)	-	-	-	-	-	-	A (nnnnn)

16 bit Load Group

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
LD ss, nnnn	-	-	-	-	-	-	ss nnnn
LD IX, nnnn	-	-	-	-	-	-	IX nnnn
LD IY, nnnn	-	-	-	-	-	-	IY nnnn
LD HL, (nnnn)	-	-	-	-	-	-	互：HL (00:nnnn ~) 拡：HL (ZP:nnnn ~)
LD IX, (nnnn)	-	-	-	-	-	-	互：IX (00:nnnn ~) 拡：IX (ZP:nnnn ~)
LD IY, (nnnn)	-	-	-	-	-	-	互：IY (00:nnnn ~) 拡：IY (ZP:nnnn ~)
LD (nnnn), HL	-	-	-	-	-	-	互：(00:nnnn ~) HL 拡：(ZP:nnnn ~) HL
LD (nnnn), IX	-	-	-	-	-	-	互：(00:nnnn ~) IX 拡：(ZP:nnnn ~) IX
LD (nnnn), IY	-	-	-	-	-	-	互：(00:nnnn ~) IY 拡：(ZP:nnnn ~) IY

16 bit Load Group (continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
LD ss, (nnnn)	-	-	-	-	-	-	互 : ss (00:nnnn ~) 拡 : ss (ZP:nnnn ~)
LD (nnnn), ss	-	-	-	-	-	-	互 : (00:nnnn ~) ss 拡 : (ZP:nnnn ~) ss
LD HL, (*p:nnnn)	-	-	-	-	-	-	互 : 使用できません 拡 : HL (*p:nnnn ~)
LD IX, (*p:nnnn)	-	-	-	-	-	-	互 : 使用できません 拡 : IX (*p:nnnn ~)
LD IY, (*p:nnnn)	-	-	-	-	-	-	互 : 使用できません 拡 : IY (*p:nnnn ~)
LD (*p:nnnn), HL	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:nnnn ~) HL
LD (*p:nnnn), IX	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:nnnn ~) IX
LD (*p:nnnn), IY	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:nnnn ~) IY
LD ss, (*p:nnnn)	-	-	-	-	-	-	互 : 使用できません 拡 : ss (*p:nnnn ~)
LD (*p:nnnn), ss	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:nnnn ~) ss
PUSH tt	-	-	-	-	-	-	互 : SP SP-2, (00:SP ~) tt 拡 : SP SP-2, (ZP:SP ~) tt
PUSH IX	-	-	-	-	-	-	互 : SP SP-2, (00:SP ~) IX 拡 : SP SP-2, (ZP:SP ~) IX
PUSH IY	-	-	-	-	-	-	互 : SP SP-2, (00:SP ~) IY 拡 : SP SP-2, (ZP:SP ~) IY
POP tt	-	-	-	-	-	-	t t = AF のみフラグが変化 互 : tt (00:SP ~)、SP SP+2 拡 : tt (ZP:SP ~)、SP SP+2
POP IX	-	-	-	-	-	-	互 : IX (00:SP ~)、SP SP+2 拡 : IX (ZP:SP ~)、SP SP+2
POP IY	-	-	-	-	-	-	互 : IY (00:SP ~)、SP SP+2 拡 : IY (ZP:SP ~)、SP SP+2
LD (IX+d), ss	-	-	-	-	-	-	互 : (00:IX+d ~) ss 拡 : (ZP:IX+d ~) ss
LD (IY+d), ss	-	-	-	-	-	-	互 : (00:IY+d ~) ss 拡 : (YP:IY+d ~) ss
LD (SP+d), ss	-	-	-	-	-	-	互 : (00:SP+d ~) ss 拡 : (ZP:SP+d ~) ss
LDF (nnnnnn), ss	-	-	-	-	-	-	(nnnnnn ~) ss
LD (IX+d), IX	-	-	-	-	-	-	互 : (00:IX+d ~) IX 拡 : (ZP:IX+d ~) IX
LD (IY+d), IX	-	-	-	-	-	-	互 : (00:IY+d ~) IX 拡 : (YP:IY+d ~) IX
LD (SP+d), IX	-	-	-	-	-	-	互 : (00:SP+d ~) IX 拡 : (ZP:SP+d ~) IX
LDF (nnnnnn), IX	-	-	-	-	-	-	(nnnnnn ~) IX
LD (IX+d), IY	-	-	-	-	-	-	互 : (00:IX+d ~) IY 拡 : (ZP:IX+d ~) IY
LD (IY+d), IY	-	-	-	-	-	-	互 : (00:IY+d ~) IY 拡 : (YP:IY+d ~) IY

16 bit Load Group (continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
LD (SP+d), IY	-	-	-	-	-	-	互 : (00:SP+d ~) IY 拡 : (ZP:SP+d ~) IY
LDF (nnnnnn), IY	-	-	-	-	-	-	(nnnnnn ~) IY
LD ss, (IX+d)	-	-	-	-	-	-	互 : ss (00:IX+d ~) 拡 : ss (ZP:IX+d ~)
LD ss, (IY+d)	-	-	-	-	-	-	互 : ss (00:IY+d ~) 拡 : ss (YP:IY+d ~)
LD ss, (SP+d)	-	-	-	-	-	-	互 : ss (00:SP+d ~) 拡 : ss (ZP:SP+d ~)
LDF ss, (nnnnnn)	-	-	-	-	-	-	ss (nnnnnn ~)
LD IX, (IX+d)	-	-	-	-	-	-	互 : IX (00:IX+d ~) 拡 : IX (ZP:IX+d ~)
LD IX, (IY+d)	-	-	-	-	-	-	互 : IX (00:IY+d ~) 拡 : IX (YP:IY+d ~)
LD IX, (SP+d)	-	-	-	-	-	-	互 : IX (00:SP+d ~) 拡 : IX (ZP:SP+d ~)
LDF IX, (nnnnnn)	-	-	-	-	-	-	IX (nnnnnn ~)
LD IY, (IX+d)	-	-	-	-	-	-	互 : IY (00:IX+d ~) 拡 : IY (ZP:IX+d ~)
LD IY, (IY+d)	-	-	-	-	-	-	互 : IY (00:IY+d ~) 拡 : IY (YP:IY+d ~)
LD IY, (SP+d)	-	-	-	-	-	-	互 : IY (00:SP+d ~) 拡 : IY (ZP:SP+d ~)
LDF IY, (nnnnnn)	-	-	-	-	-	-	IY (nnnnnn ~)
LD (*IX+d), ss	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) ss
LD (*IY+d), ss	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) ss
LD (*IX+d), IX	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) IX
LD (*IY+d), IX	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) IX
LD (*IX+d), IY	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) IY
LD (*IY+d), IY	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) IY
LD ss, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : ss (*p:IX+d ~)
LD ss, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : ss (*p:IY+d ~)
LD IX, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : IX (*p:IX+d ~)
LD IX, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : IX (*p:IY+d ~)
LD IY, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : IY (*p:IX+d ~)
LD IY, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : IY (*p:IY+d ~)
LD IX, SP	-	-	-	-	-	-	IX SP
LD IY, SP	-	-	-	-	-	-	IY SP
LD HL, SP	-	-	-	-	-	-	HL SP

16 bit Load Group (continued)

Mnemonic		Flags						Operation
		S	Z	H	PV	N	C	
LD	SP, IX	-	-	-	-	-	-	SP IX
LD	SP, IY	-	-	-	-	-	-	SP IY
LD	SP, HL	-	-	-	-	-	-	SP HL

24 bit Load Group

Mnemonic		Flags						Operation
		S	Z	H	PV	N	C	
LD	(IX+d), XIX	-	-	-	-	-	-	(ZP:IX+d ~) XIX
LD	(IY+d), XIX	-	-	-	-	-	-	(YP:IY+d ~) XIX
LD	(SP+d), XIX	-	-	-	-	-	-	(ZP:SP+d ~) XIX
LDF	(nnnnnn), XIX	-	-	-	-	-	-	(nnnnnn ~) XIX
LD	(IX+d), YIY	-	-	-	-	-	-	(ZP:IX+d ~) YIY
LD	(IY+d), YIY	-	-	-	-	-	-	(YP:IY+d ~) YIY
LD	(SP+d), YIY	-	-	-	-	-	-	(ZP:SP+d ~) YIY
LDF	(nnnnnn), YIY	-	-	-	-	-	-	(nnnnnn ~) YIY
LD	(IX+d), AHL	-	-	-	-	-	-	(ZP:IX+d ~) AHL
LD	(IY+d), AHL	-	-	-	-	-	-	(YP:IY+d ~) AHL
LD	(SP+d), AHL	-	-	-	-	-	-	(ZP:SP+d ~) AHL
LDF	(nnnnnn), AHL	-	-	-	-	-	-	(nnnnnn ~) AHL
LD	XIX, (IX+d)	-	-	-	-	-	-	XIX (ZP:IX+d ~)
LD	XIX, (IY+d)	-	-	-	-	-	-	XIX (YP:IY+d ~)
LD	XIX, (SP+d)	-	-	-	-	-	-	XIX (ZP:SP+d ~)
LDF	XIX, (nnnnnn)	-	-	-	-	-	-	XIX (nnnnnn ~)
LD	YIY, (IX+d)	-	-	-	-	-	-	YIY (ZP:IX+d ~)
LD	YIY, (IY+d)	-	-	-	-	-	-	YIY (YP:IY+d ~)
LD	YIY, (SP+d)	-	-	-	-	-	-	YIY (ZP:SP+d ~)
LDF	YIY, (nnnnnn)	-	-	-	-	-	-	YIY (nnnnnn ~)
LD	AHL, (IX+d)	-	-	-	-	-	-	AHL (ZP:IX+d ~)
LD	AHL, (IY+d)	-	-	-	-	-	-	AHL (YP:IY+d ~)
LD	AHL, (SP+d)	-	-	-	-	-	-	AHL (ZP:SP+d ~)
LDF	AHL, (nnnnnn)	-	-	-	-	-	-	AHL (nnnnnn ~)
LD	(*IX+d), XIX	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) XIX
LD	(*IY+d), XIX	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) XIX
LD	(*IX+d), YIY	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) YIY
LD	(*IY+d), YIY	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) YIY
LD	(*IX+d), AHL	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d ~) AHL
LD	(*IY+d), AHL	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d ~) AHL
LD	XIX, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : XIX (*p:IX+d ~)
LD	XIX, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : XIX (*p:IY+d ~)
LD	YIY, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : YIY (*p:IX+d ~)
LD	YIY, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : YIY (*p:IY+d ~)

24 bit Load Group (continued)

Mnemonic		Flags S Z H PV N C	Operation
LD	AHL, (*IX+d)	- - - - -	互: 使用できません 拡: AHL (*p:IX+d ~)
LD	AHL, (*IY+d)	- - - - -	互: 使用できません 拡: AHL (*p:IY+d ~)
LD	XIX, nnnnnn	- - - - -	XIX nnnnnn
LD	YIY, nnnnnn	- - - - -	YIY nnnnnn
LD	AHL, nnnnnn	- - - - -	AHL nnnnnn
PUSH	XIX	- - - - -	SP SP-3、(ZP:SP ~) XIX
PUSH	YIY	- - - - -	SP SP-3、(ZP:SP ~) YIY
PUSH	AHL	- - - - -	SP SP-3、(ZP:SP ~) AHL
POP	XIX	- - - - -	XIX (ZP:SP ~)、SP SP+3
POP	YIY	- - - - -	YIY (ZP:SP ~)、SP SP+3
POP	AHL	- - - - -	AHL (ZP:SP ~)、SP SP+3

Exchange Group

Mnemonic		Flags S Z H PV N C	Operation
EX	DE, HL	- - - - -	DE HL 交換
EX	AF, AF'	注 注 注 注 注 注	AF AF' 交換 フラグはF' に従って変化
EXX		- - - - -	BC/DE/HL BC' /DE' /HL' 交換
EX	(SP), HL	- - - - -	互: HL (00:SP ~) 交換 拡: HL (ZP:SP ~) 交換
EX	(SP), IX	- - - - -	互: IX (00:SP ~) 交換 拡: IX (ZP:SP ~) 交換
EX	(SP), IY	- - - - -	互: IY (00:SP ~) 交換 拡: IY (ZP:SP ~) 交換

Input/Output Group

Mnemonic		Flags S Z H PV N C	Operation
IN	A, (nn)	- - - - -	A io[??nn] (?? は A<7:0>)
OUT	(nn), A	- - - - -	[??nn] A (?? は A<7:0>)
IN	r, (C)	* * 0 P 0 -	r io[BC]
OUT	(C), r	- - - - -	io[BC] r

Block Operation Group

Mnemonic		Flags S Z H PV N C	Operation
LDI		- - 0 注 0 -	互: (00:DE) (00:HL), DE DE+1、 HL HL+1、BC BC-1、 if BC = 0 then pv 0 else pv 1 拡: (ZP:DE) (ZP:HL), DE DE+1、 HL HL+1、BC BC-1、 if BC = 0 then pv 0 else pv 1

Block Operation Group (Continued)

Mnemonic	Flags S Z H PV N C	Operation
LDD	- - 0 注 0 -	互 : (00:DE) (00:HL), DE DE-1、 HL HL-1、BC BC-1、 if BC = 0 then pv 0 else pv 1 拡 : (ZP:DE) (ZP:HL), DE DE-1、 HL HL-1、BC BC-1、 if BC = 0 then pv 0 else pv 1
LDIR	- - 0 0 0 -	LDI を BC = 0 まで繰り返す
LDDR	- - 0 0 0 -	LDD を BC = 0 まで繰り返す
CPI	* * * 注 1 -	互 : A-(00:HL), HL HL+1, BC BC-1 if BC = 0 then pv 0 else pv 1 拡 : A-(ZP:HL), HL HL+1, BC BC-1 if BC = 0 then pv 0 else pv 1
CPD	* * * 注 1 -	互 : A-(00:HL), HL HL-1, BC BC-1 if BC = 0 then pv 0 else pv 1 拡 : A-(ZP:HL), HL HL-1, BC BC-1 if BC = 0 then pv 0 else pv 1
CPIR	* * * 注 1 -	互 : CPI を BC = 0 or A = (00:HL) まで繰り返す if BC = 0 then pv 0 else pv 1 拡 : CPI を BC = 0 or A = (ZP:HL) まで繰り返す if BC = 0 then pv 0 else pv 1
CPDR	* * * 注 1 -	互 : CPD を BC = 0 or A = (00:HL) まで繰り返す if BC = 0 then pv 0 else pv 1 拡 : CPD を BC = 0 or A = (ZP:HL) まで繰り返す if BC = 0 then pv 0 else pv 1
LDI XY	- - 0 注 0 -	(YP:DE) (XP:HL), YDE YDE+1、 XHL XHL+1、BC BC-1 if BC = 0 then pv 0 else pv 1
LDD XY	- - 0 注 0 -	(YP:DE) (XP:HL), YDE YDE-1、 XHL XHL-1、BC BC-1 if BC = 0 then pv 0 else pv 1
LDIR XY	- - 0 0 0 -	LDI XY を BC = 0 まで繰り返す
LDDR XY	- - 0 0 0 -	LDD XY を BC = 0 まで繰り返す
CPI X	* * * 注 1 -	A-(XP:HL), XHL XHL+1, BC BC-1 if BC = 0 then pv 0 else pv 1
CPD X	* * * 注 1 -	A-(XP:HL), XHL XHL-1, BC BC-1 if BC = 0 then pv 0 else pv 1
CPIR X	* * * 注 1 -	CPI X を BC = 0 or A = (XP:HL) まで繰り返す if BC = 0 then pv 0 else pv 1
CPDR X	* * * 注 1 -	CPD X を BC = 0 or A = (XP:HL) まで繰り返す if BC = 0 then pv 0 else pv 1
INI	? 注 ? ? 1 -	互 : (00:HL) io[BC], HL HL+1、B B-1 if B = 0 then zf 1 else zf 0 拡 : (ZP:HL) io[BC], HL HL+1、B B-1 if B = 0 then zf 1 else zf 0

Block Operation Group (Continued)

Mnemonic	Flags S Z H PV N C	Operation
IND	? 注 ? ? 1 -	互 : (00:HL) io[BC], HL HL-1、B B-1 if B=0 then zf 1 else zf 0 拡 : (ZP:HL) io[BC], HL HL-1、B B-1 if B=0 then zf 1 else zf 0
INIR	? 1 ? ? 1 -	INI を B=0 まで繰り返す
INDR	? 1 ? ? 1 -	IND を B=0 まで繰り返す
OUTI	? 注 ? ? 1 -	互 : io[BC] (00:HL), HL HL+1、B B-1 if B=0 then zf 1 else zf 0 拡 : io[BC] (ZP:HL), HL HL+1、B B-1 if B=0 then zf 1 else zf 0
OUTD	? 注 ? ? 1 -	互 : io[BC] (00:HL), HL HL-1、B B-1 if B=0 then zf 1 else zf 0 拡 : io[BC] (ZP:HL), HL HL-1、B B-1 if B=0 then zf 1 else zf 0
OTIR	? 1 ? ? 1 -	OUTI を B=0 まで繰り返す
OTDR	? 1 ? ? 1 -	OUTD を B=0 まで繰り返す
INI X	? 注 ? ? 1 -	(XP:HL) io[BC], XHL XHL+1、B B-1 if B=0 then zf 1 else zf 0
IND X	? 注 ? ? 1 -	(XP:HL) io[BC], XHL XHL-1、B B-1 if B=0 then zf 1 else zf 0
INIR X	? 1 ? ? 1 -	INI X を B=0 まで繰り返す
INDR X	? 1 ? ? 1 -	IND X を B=0 まで繰り返す
OUTI X	? 注 ? ? 1 -	io[BC] (XP:HL), XHL XHL+1、B B-1 if B=0 then zf 1 else zf 0
OUTD X	? 注 ? ? 1 -	io[BC] (XP:HL), XHL XHL-1、B B-1 if B=0 then zf 1 else zf 0
OTIR X	? 1 ? ? 1 -	OUTI X を B=0 まで繰り返す
OTDR X	? 1 ? ? 1 -	OUTD X を B=0 まで繰り返す

8 bit Arithmetical Group

Mnemonic	Flags S Z H PV N C	Operation
ADD A, r	* * * V 0 *	A A+r
ADD A, nn	* * * V 0 *	A A+nn
ADD A, (HL)	* * * V 0 *	互 : A A+(00:HL) 拡 : A A+(ZP:HL)
ADD A, (IX+d)	* * * V 0 *	互 : A A+(00:IX+d) 拡 : A A+(ZP:IX+d)
ADD A, (IY+d)	* * * V 0 *	互 : A A+(00:IY+d) 拡 : A A+(YP:IY+d)
ADD A, (*HL)	* * * V 0 *	互 : 使用できません 拡 : A A+(*p:HL)
ADD A, (*IX+d)	* * * V 0 *	互 : 使用できません 拡 : A A+(*p:IX+d)
ADD A, (*IY+d)	* * * V 0 *	互 : 使用できません 拡 : A A+(*p:IY+d)
ADC A, r	* * * V 0 *	A A+r+cf
ADC A, nn	* * * V 0 *	A A+nn+cf
ADC A, (HL)	* * * V 0 *	互 : A A+(00:HL)+cf 拡 : A A+(ZP:HL)+cf

8 bit Arithmetical Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
ADC A, (IX+d)	*	*	*	V	0	*	互: A A+(00:IX+d)+cf 拡: A A+(ZP:IX+d)+cf
ADC A, (IY+d)	*	*	*	V	0	*	互: A A+(00:IY+d)+cf 拡: A A+(YP:IY+d)+cf
ADC A, (*HL)	*	*	*	V	0	*	互: 使用できません 拡: A A+(*p:HL)+cf
ADC A, (*IX+d)	*	*	*	V	0	*	互: 使用できません 拡: A A+(*p:IX+d)+cf
ADC A, (*IY+d)	*	*	*	V	0	*	互: 使用できません 拡: A A+(*p:IY+d)+cf
SUB r	*	*	*	V	1	*	A A-r
SUB nn	*	*	*	V	1	*	A A-nn
SUB (HL)	*	*	*	V	1	*	互: A A-(00:HL) 拡: A A-(ZP:HL)
SUB (IX+d)	*	*	*	V	1	*	互: A A-(00:IX+d) 拡: A A-(ZP:IX+d)
SUB (IY+d)	*	*	*	V	1	*	互: A A-(00:IY+d) 拡: A A-(YP:IY+d)
SUB (*HL)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:HL)
SUB (*IX+d)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:IX+d)
SUB (*IY+d)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:IY+d)
SBC A, r	*	*	*	V	1	*	A A-r-cf
SBC A, nn	*	*	*	V	1	*	A A-nn-cf
SBC A, (HL)	*	*	*	V	1	*	互: A A-(00:HL)-cf 拡: A A-(ZP:HL)-cf
SBC A, (IX+d)	*	*	*	V	1	*	互: A A-(00:IX+d)-cf 拡: A A-(ZP:IX+d)-cf
SBC A, (IY+d)	*	*	*	V	1	*	互: A A-(00:IY+d)-cf 拡: A A-(YP:IY+d)-cf
SBC A, (*HL)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:HL)-cf
SBC A, (*IX+d)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:IX+d)-cf
SBC A, (*IY+d)	*	*	*	V	1	*	互: 使用できません 拡: A A-(*p:IY+d)-cf
CP r	*	*	*	V	1	*	A-r (フラグのみ変化)
CP nn	*	*	*	V	1	*	A-nn (フラグのみ変化)
CP (HL)	*	*	*	V	1	*	互: A-(00:HL) (フラグのみ変化) 拡: A-(ZP:HL) (フラグのみ変化)
CP (IX+d)	*	*	*	V	1	*	互: A-(00:IX+d) (フラグのみ変化) 拡: A-(ZP:IX+d) (フラグのみ変化)
CP (IY+d)	*	*	*	V	1	*	互: A-(00:IY+d) (フラグのみ変化) 拡: A-(YP:IY+d) (フラグのみ変化)
CP (*HL)	*	*	*	V	1	*	互: 使用できません 拡: A-(*p:HL) (フラグのみ変化)
CP (*IX+d)	*	*	*	V	1	*	互: 使用できません 拡: A-(*p:IX+d) (フラグのみ変化)

8 bit Arithmetical Group (Continued)

Mnemonic		Flags S Z H PV N C						Operation
CP	(*IY+d)	*	*	*	V	1	*	互: 使用できません 拡: $A - (*p:IY+d)$ (フラグのみ変化)
INC	r	*	*	*	V	0	-	r r+1
INC	(HL)	*	*	*	V	0	-	互: (00:HL) (00:HL)+1 拡: (ZP:HL) (ZP:HL)+1
INC	(IX+d)	*	*	*	V	0	-	互: (00:IX+d) (00:IX+d)+1 拡: (ZP:IX+d) (ZP:IX+d)+1
INC	(IY+d)	*	*	*	V	0	-	互: (00:IY+d) (00:IY+d)+1 拡: (YP:IY+d) (YP:IY+d)+1
INC	(*HL)	*	*	*	V	0	-	互: 使用できません 拡: (*p:HL) (*p:HL)+1
INC	(*IX+d)	*	*	*	V	0	-	互: 使用できません 拡: (*p:IX+d) (*p:IX+d)+1
INC	(*IY+d)	*	*	*	V	0	-	互: 使用できません 拡: (*p:IY+d) (*p:IY+d)+1
DEC	r	*	*	*	V	1	-	r r-1
DEC	(HL)	*	*	*	V	1	-	互: (00:HL) (00:HL)-1 拡: (ZP:HL) (ZP:HL)-1
DEC	(IX+d)	*	*	*	V	1	-	互: (00:IX+d) (00:IX+d)-1 拡: (ZP:IX+d) (ZP:IX+d)-1
DEC	(IY+d)	*	*	*	V	1	-	互: (00:IY+d) (00:IY+d)-1 拡: (YP:IY+d) (YP:IY+d)-1
DEC	(*HL)	*	*	*	V	1	-	互: 使用できません 拡: (*p:HL) (*p:HL)-1
DEC	(*IX+d)	*	*	*	V	1	-	互: 使用できません 拡: (*p:IX+d) (*p:IX+d)-1
DEC	(*IY+d)	*	*	*	V	1	-	互: 使用できません 拡: (*p:IY+d) (*p:IY+d)-1
MUL	HL	-	-	-	-	-	-	HL $H \times L$ (unsigned)
MULS	HL	-	-	-	-	-	-	HL $H \times L$ (signed)
DIV	HL, A	-	-	-	V	-	-	HL $\div A$, L 商, H 剰余 (unsigned)
DIVS	HL, A	-	-	-	V	-	-	HL $\div A$, L 商, H 剰余 (signed)

16 bit Arithmetical Group

Mnemonic		Flags S Z H PV N C						Operation
ADD	HL, ss	-	-	?	-	0	*	HL HL+ss
ADD	IX, ss	-	-	?	-	0	*	IX IX+ss (ss HL に限定)
ADD	IX, IX	-	-	?	-	0	*	IX IX+IX
ADD	IY, ss	-	-	?	-	0	*	IY IY+ss (ss HL に限定)
ADD	IY, IY	-	-	?	-	0	*	IY IY+IY
ADC	HL, ss	*	*	?	V	0	*	HL HL+ss+cf
SBC	HL, ss	*	*	?	V	1	*	HL HL-ss-cf
INC	ss	-	-	-	-	-	-	ss ss+1
INC	IX	-	-	-	-	-	-	IX IX+1
INC	IY	-	-	-	-	-	-	IY IY+1
DEC	ss	-	-	-	-	-	-	ss ss-1
DEC	IX	-	-	-	-	-	-	IX IX-1
DEC	IY	-	-	-	-	-	-	IY IY-1
MUL	DE, HL	-	-	-	-	-	-	DEHL DE \times HL (unsigned)
MULS	DE, HL	-	-	-	-	-	-	DEHL DE \times HL (signed)

16 bit Arithmetical Group (Continued)

Mnemonic		Flags S Z H PV N C	Operation
DIV	DEHL, BC	- - - V - -	DEHL ÷ BC、HL 商、DE 剰余 (unsigned)
DIVS	DEHL, BC	- - - V - -	DEHL ÷ BC、HL 商、DE 剰余 (signed)

24 bit Arithmetical Group

Mnemonic		Flags S Z H PV N C	Operation
ADD	*HL, ss	- - ? - 0 *	互：使用できません 拡：*HL *HL+ss ss は 24bit に符号拡張
ADD	*IX, ss	- - ? - 0 *	互：使用できません 拡：*IX *IX+ss (ss HL に限定) ss は 24bit に符号拡張
ADD	*IX, IX	- - ? - 0 *	互：使用できません 拡：*IX *IX+IX IX は 24bit に符号拡張
ADD	*IY, ss	- - ? - 0 *	互：使用できません 拡：*IY *IY+ss (ss HL に限定) ss は 24bit に符号拡張
ADD	*IY, IY	- - ? - 0 *	互：使用できません 拡：*IY *IY+IY IY は 24bit に符号拡張
ADC	*HL, ss	* * ? V 0 *	互：使用できません 拡：*HL *HL+ss+cf ss は 24bit に符号拡張
SBC	*HL, ss	* * ? V 1 *	互：使用できません 拡：*HL *HL-ss-cf ss は 24bit に符号拡張
INC	*ss	- - - - -	互：使用できません 拡：*ss *ss+1
INC	*IX	- - - - -	互：使用できません 拡：*IX *IX+1
INC	*IY	- - - - -	互：使用できません 拡：*IY *IY+1
DEC	*ss	- - - - -	互：使用できません 拡：*ss *ss-1
DEC	*IX	- - - - -	互：使用できません 拡：*IX *IX-1
DEC	*IY	- - - - -	互：使用できません 拡：*IY *IY-1

8 bit Logical Group

Mnemonic		Flags S Z H PV N C	Operation
AND	r	* * 1 P 0 0	A A.and. r
AND	nn	* * 1 P 0 0	A A.and. nn
AND	(HL)	* * 1 P 0 0	互：A A.and. (00:HL) 拡：A A.and. (ZP:HL)

8 bit Logical Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	P	V	N C	
AND (IX+d)	*	*	1	P	0	0	互 : A A.and. (00:IX+d) 拡 : A A.and. (ZP:IX+d)
AND (IY+d)	*	*	1	P	0	0	互 : A A.and. (00:IY+d) 拡 : A A.and. (YP:IY+d)
AND (*HL)	*	*	1	P	0	0	互 : 使用できません 拡 : A A.and. (*p:HL)
AND (*IX+d)	*	*	1	P	0	0	互 : 使用できません 拡 : A A.and. (*p:IX+d)
AND (*IY+d)	*	*	1	P	0	0	互 : 使用できません 拡 : A A.and. (*p:IY+d)
OR r	*	*	0	P	0	0	A A.or. r
OR nn	*	*	0	P	0	0	A A.or. nn
OR (HL)	*	*	0	P	0	0	互 : A A.or. (00:HL) 拡 : A A.or. (ZP:HL)
OR (IX+d)	*	*	0	P	0	0	互 : A A.or. (00:IX+d) 拡 : A A.or. (ZP:IX+d)
OR (IY+d)	*	*	0	P	0	0	互 : A A.or. (00:IY+d) 拡 : A A.or. (YP:IY+d)
OR (*HL)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.or. (*p:HL)
OR (*IX+d)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.or. (*p:IX+d)
OR (*IY+d)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.or. (*p:IY+d)
XOR r	*	*	0	P	0	0	A A.xor. r
XOR nn	*	*	0	P	0	0	A A.xor. nn
XOR (HL)	*	*	0	P	0	0	互 : A A.xor. (00:HL) 拡 : A A.xor. (ZP:HL)
XOR (IX+d)	*	*	0	P	0	0	互 : A A.xor. (00:IX+d) 拡 : A A.xor. (ZP:IX+d)
XOR (IY+d)	*	*	0	P	0	0	互 : A A.xor. (00:IY+d) 拡 : A A.xor. (YP:IY+d)
XOR (*HL)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.xor. (*p:HL)
XOR (*IX+d)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.xor. (*p:IX+d)
XOR (*IY+d)	*	*	0	P	0	0	互 : 使用できません 拡 : A A.xor. (*p:IY+d)

Bit Manipulation Group

Mnemonic	Flags						Operation
	S	Z	H	P	V	N C	
BIT bn, r	?	注	1	?	0	-	zf .not. r<bbb> bbb でビット番号 bn を指定
BIT bn, (HL)	?	注	1	?	0	-	互 : zf .not. (00:HL)<bbb> bbb でビット番号 bn を指定 拡 : zf .not. (ZP:HL)<bbb> bbb でビット番号 bn を指定

Bit Manipulation Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
BIT bn, (IX+d)	?	注 1	?	0	-	-	互 : zf .not. (00:IX+d)<bbb> bbb でビット番号 bn を指定 拡 : zf .not. (ZP:IX+d)<bbb> bbb でビット番号 bn を指定
BIT bn, (IY+d)	?	注 1	?	0	-	-	互 : zf .not. (00:IY+d)<bbb> bbb でビット番号 bn を指定 拡 : zf .not. (YP:IY+d)<bbb> bbb でビット番号 bn を指定
BIT bn, (*HL)	?	注 1	?	0	-	-	互 : 使用できません 拡 : zf .not. (*p:HL)<bbb> bbb でビット番号 bn を指定
BIT bn, (*IX+d)	?	注 1	?	0	-	-	互 : 使用できません 拡 : zf .not. (*p:IX+d)<bbb> bbb でビット番号 bn を指定
BIT bn, (*IY+d)	?	注 1	?	0	-	-	互 : 使用できません 拡 : zf .not. (*p:IY+d)<bbb> bbb でビット番号 bn を指定
SET bn, r	-	-	-	-	-	-	r<bbb> 1 bbb でビット番号 bn を指定
SET bn, (HL)	-	-	-	-	-	-	互 : (00:HL)<bbb> 1 bbb でビット番号 bn を指定 拡 : (ZP:HL)<bbb> 1 bbb でビット番号 bn を指定
SET bn, (IX+d)	-	-	-	-	-	-	互 : (00:IX+d)<bbb> 1 bbb でビット番号 bn を指定 拡 : (ZP:IX+d)<bbb> 1 bbb でビット番号 bn を指定
SET bn, (IY+d)	-	-	-	-	-	-	互 : (00:IY+d)<bbb> 1 bbb でビット番号 bn を指定 拡 : (YP:IY+d)<bbb> 1 bbb でビット番号 bn を指定
SET bn, (*HL)	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:HL)<bbb> 1 bbb でビット番号 bn を指定
SET bn, (*IX+d)	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IX+d)<bbb> 1 bbb でビット番号 bn を指定
SET bn, (*IY+d)	-	-	-	-	-	-	互 : 使用できません 拡 : (*p:IY+d)<bbb> 1 bbb でビット番号 bn を指定
RES bn, r	-	-	-	-	-	-	r<bbb> 0 bbb でビット番号 bn を指定
RES bn, (HL)	-	-	-	-	-	-	互 : (00:HL)<bbb> 0 bbb でビット番号 bn を指定 拡 : (ZP:HL)<bbb> 0 bbb でビット番号 bn を指定
RES bn, (IX+d)	-	-	-	-	-	-	互 : (00:IX+d)<bbb> 0 bbb でビット番号 bn を指定 拡 : (ZP:IX+d)<bbb> 0 bbb でビット番号 bn を指定

Bit Manipulation Group (Continued)

Mnemonic	Flags S Z H PV N C	Operation
RES bn, (IY+d)	- - - - -	互 : (00:IY+d)<bbb> 0 bbb でビット番号 bn を指定 拡 : (YP:IY+d)<bbb> 0 bbb でビット番号 bn を指定
RES bn, (*HL)	- - - - -	互 : 使用できません 拡 : (*p:HL)<bbb> 0 bbb でビット番号 bn を指定
RES bn, (*IX+d)	- - - - -	互 : 使用できません 拡 : (*p:IX+d)<bbb> 0 bbb でビット番号 bn を指定
RES bn, (*IY+d)	- - - - -	互 : 使用できません 拡 : (*p:IY+d)<bbb> 0 bbb でビット番号 bn を指定

Shift/Rotate Group

Mnemonic	Flags S Z H PV N C	Operation
RLCA	- - 0 - 0 注	cf,A<7:0> A<7:0>,A<7>
RRCA	- - 0 - 0 注	A<7:0>,cf A<0>,A<7:0>
RLA	- - 0 - 0 注	cf,A<7:0> A<7:0>,cf
RRA	- - 0 - 0 注	A<7:0>,cf cf,A<7:0>
RLC r	* * 0 P 0 注	cf,r<7:0> r<7:0>,r<7>
RLC (HL)	* * 0 P 0 注	互 : cf,M<7:0> M<7:0>,M<7> M は (00:HL) の内容 拡 : cf,M<7:0> M<7:0>,M<7> M は (ZP:HL) の内容
RLC (IX+d)	* * 0 P 0 注	互 : cf,M<7:0> M<7:0>,M<7> M は (00:IX+d) の内容 拡 : cf,M<7:0> M<7:0>,M<7> M は (ZP:IX+d) の内容
RLC (IY+d)	* * 0 P 0 注	互 : cf,M<7:0> M<7:0>,M<7> M は (00:IY+d) の内容 拡 : cf,M<7:0> M<7:0>,M<7> M は (YP:IY+d) の内容
RLC (*HL)	* * 0 P 0 注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,M<7> M は (*p:HL) の内容
RLC (*IX+d)	* * 0 P 0 注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,M<7> M は (*p:IX+d) の内容
RLC (*IY+d)	* * 0 P 0 注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,M<7> M は (*p:IY+d) の内容
RRC r	* * 0 P 0 注	r<7:0>,cf r<0>,r<7:0>
RRC (HL)	* * 0 P 0 注	互 : M<7:0>,cf M<0>,M<7:0> M は (00:HL) の内容 拡 : M<7:0>,cf M<0>,M<7:0> M は (ZP:HL) の内容

Shift/Rotate Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	P	V	N C	
RRC (IX+d)	*	*	0	P	0	注	互 : M<7:0>,cf M<0>,M<7:0> M は (00:IX+d) の内容 拡 : M<7:0>,cf M<0>,M<7:0> M は (ZP:IX+d) の内容
RRC (IY+d)	*	*	0	P	0	注	互 : M<7:0>,cf M<0>,M<7:0> M は (00:IY+d) の内容 拡 : M<7:0>,cf M<0>,M<7:0> M は (YP:IY+d) の内容
RRC (*HL)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf M<0>,M<7:0> M は (*p:HL) の内容
RRC (*IX+d)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf M<0>,M<7:0> M は (*p:IX+d) の内容
RRC (*IY+d)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf M<0>,M<7:0> M は (*p:IY+d) の内容
RL r	*	*	0	P	0	注	cf,r<7:0> r<7:0>,cf
RL (HL)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,cf M は (00:HL) の内容 拡 : cf,M<7:0> M<7:0>,cf M は (ZP:HL) の内容
RL (IX+d)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,cf M は (00:IX+d) の内容 拡 : cf,M<7:0> M<7:0>,cf M は (ZP:IX+d) の内容
RL (IY+d)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,cf M は (00:IY+d) の内容 拡 : cf,M<7:0> M<7:0>,cf M は (YP:IY+d) の内容
RL (*HL)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,cf M は (*p:HL) の内容
RL (*IX+d)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,cf M は (*p:IX+d) の内容
RL (*IY+d)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,cf M は (*p:IY+d) の内容
RR r	*	*	0	P	0	注	r<7:0>,cf cf,r<7:0>
RR (HL)	*	*	0	P	0	注	互 : M<7:0>,cf cf,M<7:0> M は (00:HL) の内容 拡 : M<7:0>,cf cf,M<7:0> M は (ZP:HL) の内容
RR (IX+d)	*	*	0	P	0	注	互 : M<7:0>,cf cf,M<7:0> M は (00:IX+d) の内容 拡 : M<7:0>,cf cf,M<7:0> M は (ZP:IX+d) の内容

Shift/Rotate Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
RR (IY+d)	*	*	0	P	0	注	互 : M<7:0>,cf cf,M<7:0> M は (00:IY+d) の内容 拡 : M<7:0>,cf cf,M<7:0> M は (YP:IY+d) の内容
RR (*HL)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf cf,M<7:0> M は (*p:HL) の内容
RR (*IX+d)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf cf,M<7:0> M は (*p:IX+d) の内容
RR (*IY+d)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf cf,M<7:0> M は (*p:IY+d) の内容
SLA r	*	*	0	P	0	注	cf,r<7:0> r<7:0>,0
SLA (HL)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,0 M は (00:HL) の内容 拡 : cf,M<7:0> M<7:0>,0 M は (ZP:HL) の内容
SLA (IX+d)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,0 M は (00:IX+d) の内容 拡 : cf,M<7:0> M<7:0>,0 M は (ZP:IX+d) の内容
SLA (IY+d)	*	*	0	P	0	注	互 : cf,M<7:0> M<7:0>,0 M は (00:IY+d) の内容 拡 : cf,M<7:0> M<7:0>,0 M は (YP:IY+d) の内容
SLA (*HL)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,0 M は (*p:HL) の内容
SLA (*IX+d)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,0 M は (*p:IX+d) の内容
SLA (*IY+d)	*	*	0	P	0	注	互 : 使用できません 拡 : cf,M<7:0> M<7:0>,0 M は (*p:IY+d) の内容
SRA r	*	*	0	P	0	注	r<7:0>,cf r<7>,r<7:0>
SRA (HL)	*	*	0	P	0	注	互 : M<7:0>,cf M<7>,M<7:0> M は (00:HL) の内容 拡 : M<7:0>,cf M<7>,M<7:0> M は (ZP:HL) の内容
SRA (IX+d)	*	*	0	P	0	注	互 : M<7:0>,cf M<7>,M<7:0> M は (00:IX+d) の内容 拡 : M<7:0>,cf M<7>,M<7:0> M は (ZP:IX+d) の内容
SRA (IY+d)	*	*	0	P	0	注	互 : M<7:0>,cf M<7>,M<7:0> M は (00:IY+d) の内容 拡 : M<7:0>,cf M<7>,M<7:0> M は (YP:IY+d) の内容
SRA (*HL)	*	*	0	P	0	注	互 : 使用できません 拡 : M<7:0>,cf M<7>,M<7:0> M は (*p:HL) の内容

Shift/Rotate Group (Continued)

Mnemonic	Flags S Z H PV N C	Operation
SRA (*IX+d)	* * 0 P 0 注	互 : 使用できません 拡 : M<7:0>,cf M<7>,M<7:0> M は (*p:IX+d) の内容
SRA (*IY+d)	* * 0 P 0 注	互 : 使用できません 拡 : M<7:0>,cf M<7>,M<7:0> M は (*p:IY+d) の内容
SRL r	* * 0 P 0 注	r<7:0>,cf 0,r<7:0>
SRL (HL)	* * 0 P 0 注	互 : M<7:0>,cf 0,M<7:0> M は (00:HL) の内容 拡 : M<7:0>,cf 0,M<7:0> M は (ZP:HL) の内容
SRL (IX+d)	* * 0 P 0 注	互 : M<7:0>,cf 0,M<7:0> M は (00:IX+d) の内容 拡 : M<7:0>,cf 0,M<7:0> M は (ZP:IX+d) の内容
SRL (IY+d)	* * 0 P 0 注	互 : M<7:0>,cf 0,M<7:0> M は (00:IY+d) の内容 拡 : M<7:0>,cf 0,M<7:0> M は (YP:IY+d) の内容
SRL (*HL)	* * 0 P 0 注	互 : 使用できません 拡 : M<7:0>,cf 0,M<7:0> M は (*p:HL) の内容
SRL (*IX+d)	* * 0 P 0 注	互 : 使用できません 拡 : M<7:0>,cf 0,M<7:0> M は (*p:IX+d) の内容
SRL (*IY+d)	* * 0 P 0 注	互 : 使用できません 拡 : M<7:0>,cf 0,M<7:0> M は (*p:IY+d) の内容
RLD	* * 0 P 0 -	互 : A<3:0>,M<7:0> M<7:0>,A<3:0> M は (00:HL) の内容 拡 : A<3:0>,M<7:0> M<7:0>,A<3:0> M は (ZP:HL) の内容
RLD (*HL)	* * 0 P 0 -	互 : 使用できません 拡 : A<3:0>,M<7:0> M<7:0>,A<3:0> M は (*p:HL) の内容
RRD	* * 0 P 0 -	互 : M<7:0>,A<3:0> A<3:0>,M<7:0> M は (00:HL) の内容 拡 : M<7:0>,A<3:0> A<3:0>,M<7:0> M は (ZP:HL) の内容
RRD (*HL)	* * 0 P 0 -	互 : 使用できません 拡 : M<7:0>,A<3:0> A<3:0>,M<7:0> M は (*p:HL) の内容

Jump Group

Mnemonic	Flags S Z H PV N C	Operation
JP nnnn	- - - - -	PC nnnn (PPIは不変)
JP NZ, nnnn	- - - - -	if zf = 0 then PC nnnn (PPIは不変)
JP Z, nnnn	- - - - -	if zf = 1 then PC nnnn (PPIは不変)
JP NC, nnnn	- - - - -	if cf = 0 then PC nnnn (PPIは不変)
JP C, nnnn	- - - - -	if cf = 1 then PC nnnn (PPIは不変)

Jump Group (Continued)

Mnemonic		Flags S Z H PV N C	Operation
JP	PO, nnnn	- - - - -	if pv=0 then PC nnnn (PPは不変)
JP	PE, nnnn	- - - - -	if pv=1 then PC nnnn (PPは不変)
JP	P, nnnn	- - - - -	if sf=0 then PC nnnn (PPは不変)
JP	M, nnnn	- - - - -	if sf=1 then PC nnnn (PPは不変)
JP	(HL)	- - - - -	PC HL (PPは不変)
JP	(IX)	- - - - -	PC IX (PPは不変)
JP	(IY)	- - - - -	PC IY (PPは不変)
JP	(*HL)	- - - - -	互: 使用できません 拡: PPC *HL
JP	(*IX)	- - - - -	互: 使用できません 拡: PPC *IX
JP	(*IY)	- - - - -	互: 使用できません 拡: PPC *IY
JR	e	- - - - -	互: PC PC+e+2 (PPは不変) 拡: PPC PPC+e+2
JR	NZ, e	- - - - -	互: if zf=0 then PC PC+e+2 (PPは不変) 拡: if zf=0 then PPC PPC+e+2
JR	Z, e	- - - - -	互: if zf=1 then PC PC+e+2 (PPは不変) 拡: if zf=1 then PPC PPC+e+2
JR	NC, e	- - - - -	互: if cf=0 then PC PC+e+2 (PPは不変) 拡: if cf=0 then PPC PPC+e+2
JR	C, e	- - - - -	互: if cf=1 then PC PC+e+2 (PPは不変) 拡: if cf=1 then PPC PPC+e+2
DJNZ	e	- - - - -	互: B B-1、 if B 0 then PC PC+e+2 (PPは不変) 拡: B B-1、 if B 0 then PPC PPC+e+2
JP3	nnnnnn	- - - - -	PPC nnnnnn
JP3	NZ, nnnnnn	- - - - -	if zf=0 then PPC nnnnnn
JP3	Z, nnnnnn	- - - - -	if zf=1 then PPC nnnnnn
JP3	NC, nnnnnn	- - - - -	if cf=0 then PPC nnnnnn
JP3	C, nnnnnn	- - - - -	if cf=1 then PPC nnnnnn

Subroutine Group

Mnemonic		Flags S Z H PV N C	Operation
CALL	nnnn	- - - - -	互: SP SP-2、(00:SP ~) PC、 PC nnnn (PPは不変) 拡: SP SP-2、(ZP:SP ~) PC、 PC nnnn (PPは不変)
CALL	NZ, nnnn	- - - - -	互: if zf=0 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPは不変) 拡: if zf=0 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPは不変)
CALL	Z, nnnn	- - - - -	互: if zf=1 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPは不変) 拡: if zf=1 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPは不変)

Subroutine Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
CALL NC, nnnn	-	-	-	-	-	-	互 : if cf = 0 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if cf = 0 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL C, nnnn	-	-	-	-	-	-	互 : if cf = 1 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if cf = 1 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL PO, nnnn	-	-	-	-	-	-	互 : if pv = 0 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if pv = 0 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL PE, nnnn	-	-	-	-	-	-	互 : if pv = 1 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if pv = 1 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL P, nnnn	-	-	-	-	-	-	互 : if sf = 0 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if sf = 0 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL M, nnnn	-	-	-	-	-	-	互 : if sf = 1 then SP SP-2、 (00:SP ~) PC、 PC nnnn (PPIは不変) 拡 : if sf = 1 then SP SP-2、 (ZP:SP ~) PC、 PC nnnn (PPIは不変)
CALL3 nnnnnn	-	-	-	-	-	-	SP SP-3、(ZP:SP ~) PPC、 PPC nnnnnn
RET	-	-	-	-	-	-	互 : PC (00:SP ~)、SP SP+2 (PPIは不変) 拡 : PC (ZP:SP ~)、SP SP+2 (PPIは不変)
RET NZ	-	-	-	-	-	-	互 : if zf = 0 then PC (00:SP ~)、 SP SP+2 (PPIは不変) 拡 : if zf = 0 then PC (ZP:SP ~)、 SP SP+2 (PPIは不変)
RET Z	-	-	-	-	-	-	互 : if zf = 1 then PC (00:SP ~)、 SP SP+2 (PPIは不変) 拡 : if zf = 1 then PC (ZP:SP ~)、 SP SP+2 (PPIは不変)

Subroutine Group (Continued)

Mnemonic	Flags						Operation
	S	Z	H	PV	N	C	
RET NC	-	-	-	-	-	-	互 : if cf=0 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if cf=0 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET C	-	-	-	-	-	-	互 : if cf=1 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if cf=1 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET PO	-	-	-	-	-	-	互 : if pv=0 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if pv=0 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET PE	-	-	-	-	-	-	互 : if pv=1 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if pv=1 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET P	-	-	-	-	-	-	互 : if sf=0 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if sf=0 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET M	-	-	-	-	-	-	互 : if sf=1 then PC (00:SP ~)、 SP SP+2 (PPは不変) 拡 : if sf=1 then PC (ZP:SP ~)、 SP SP+2 (PPは不変)
RET3	-	-	-	-	-	-	PPC (ZP:SP ~)、 SP SP+3
RST 00H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000000 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000000
RST 08H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000008 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000008
RST 10H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000010 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000010
RST 18H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000018 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000018
RST 20H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000020 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000020
RST 28H	-	-	-	-	-	-	互 : SP SP-2、(00:SP ~) PC、 PPC 000028 拡 : SP SP-2、(ZP:SP ~) PC、 PPC 000028

Subroutine Group (Continued)

Mnemonic	Flags S Z H PV N C	Operation
RST 30H	- - - - -	互: SP SP-2、(00:SP ~) PC、 PPC 000030 拡: SP SP-2、(ZP:SP ~) PC、 PPC 000030
RST 38H	- - - - -	互: SP SP-2、(00:SP ~) PC、 PPC 000038 拡: SP SP-2、(ZP:SP ~) PC、 PPC 000038
TRA	- - - - -	INT / NMI / RST xx の直後に実行した場合 SP SP-1、(ZP:SP ~) 直前の PPC それ以外 no operation

Interrupt Handling Group

Mnemonic	Flags S Z H PV N C	Operation
RETI	- - - - -	互: PC (00:SP ~)、SP SP+2 (PPIは不変) 拡: PC (ZP:SP ~)、SP SP+2 (PPIは不変)
RETN	- - - - -	互: PC (00:SP ~)、SP SP+2 (PPIは不変) 注: IFF1 IFF2 を伴う 拡: PC (ZP:SP ~)、SP SP+2 (PPIは不変) 注: IFF1 IFF2 を伴う
RETN3	- - - - -	PPC (ZP:SP ~)、SP SP+3 注: IFF1 IFF2 を伴う
DI	- - - - -	IFF1 0、IFF2 0
EI	- - - - -	IFF1 1、IFF2 1
IM 0	- - - - -	割込モードをモード0に設定
IM 1	- - - - -	割込モードをモード1に設定
IM 2	- - - - -	割込モードをモード2に設定
IM 3	- - - - -	割込モードをモード3に設定

Others Group

Mnemonic	Flags S Z H PV N C	Operation
DAA	* * * P - *	decimal adjust A
CPL	- - 1 - 1 -	A .not. A
NEG	* * * V 1 *	A 0-A
CCF	- - ? - 0 注	cf .not. cf
SCF	- - 0 - 0 1	cf 1
NOP	- - - - -	no operation
HALT	- - - - -	halt