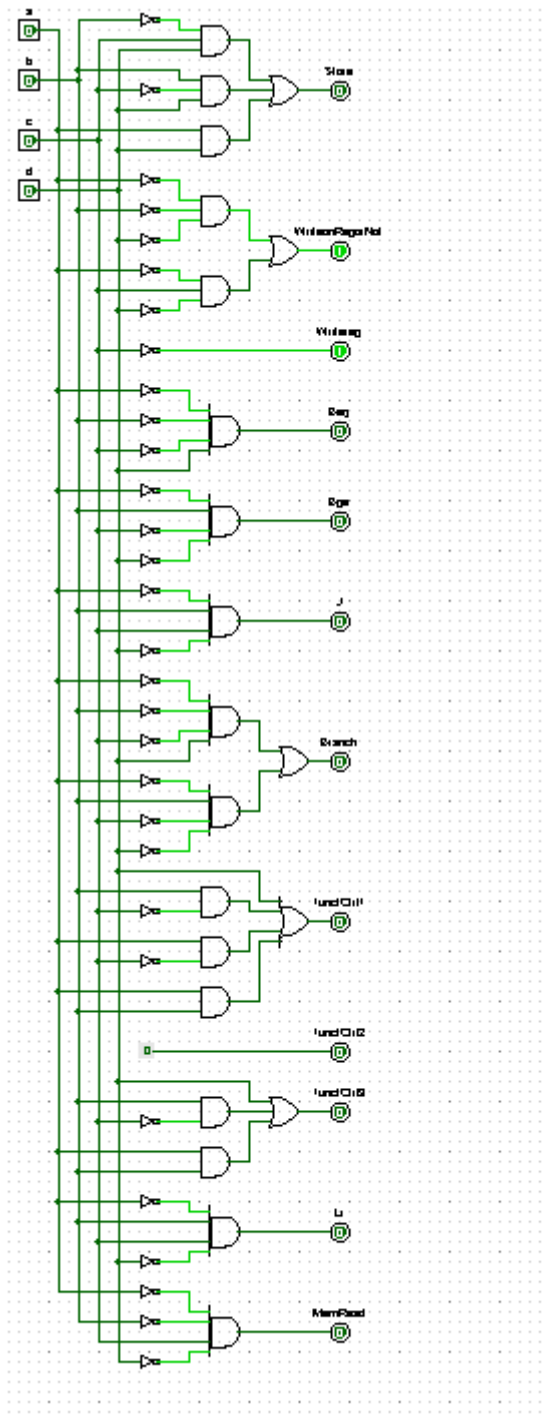


J2 - 5132 6ª geração

instruções:

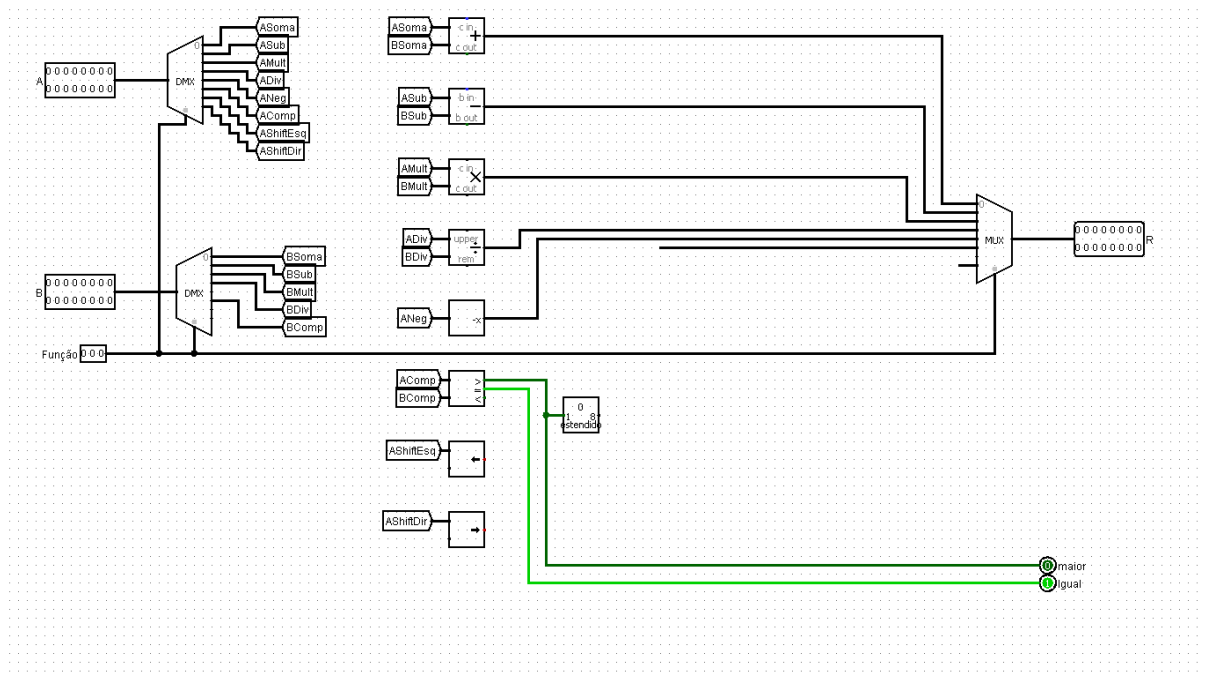
Instrução	OpCode	Stor	Wr	j	Bran	Ctrl1	Ctrl2	Ctrl3	Mr
addi	0000	0	1	0	0	0	0	0	0
beq	0001	0	1	0	1	1	0	1	0
lw	0010	0	0	0	0	0	0	0	1
sw	0011	1	0	0	0	1	0	1	0
bge	0100	0	1	0	1	1	0	1	0
move	0101	1	1	0	0	1	0	1	0
j	0110	0	0	1	0	0	0	0	0
li	0111	0	0	0	0	1	0	1	0

Unidade de Controle



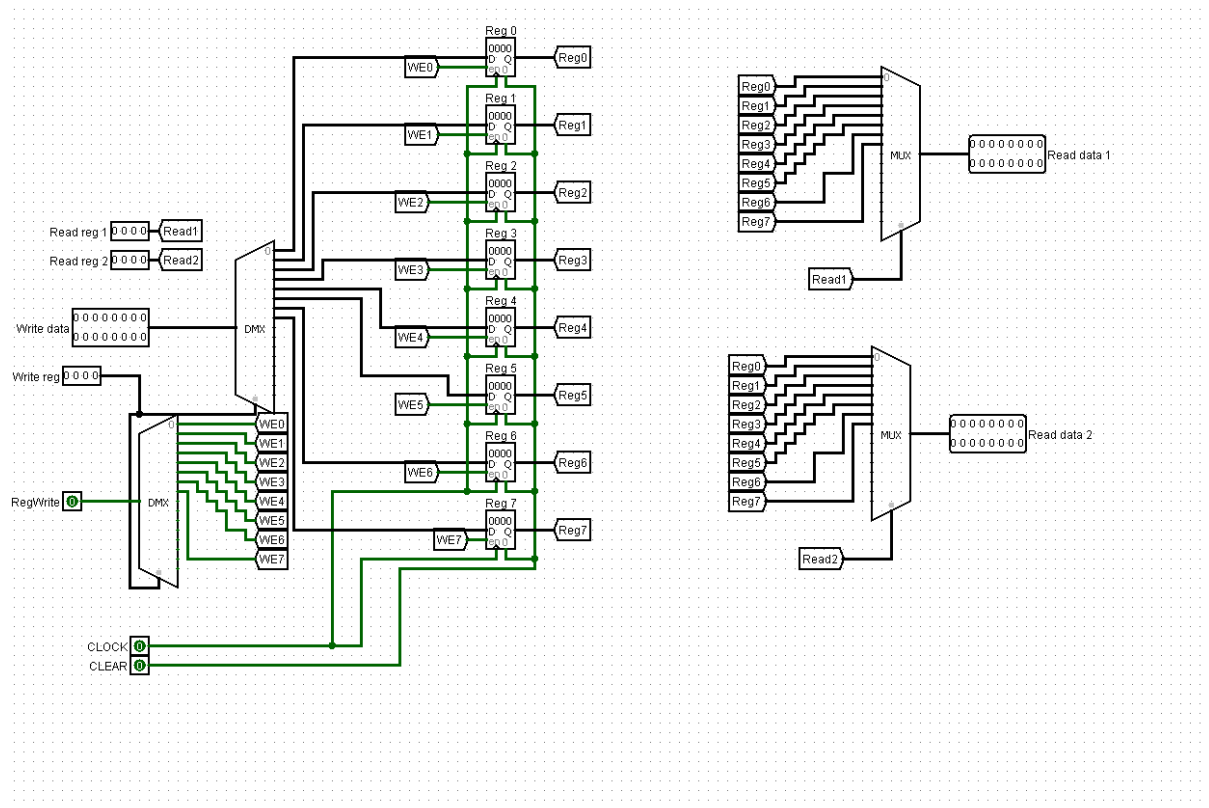
Aqui é onde vai definir qual instrução vai ser feita.

ULA



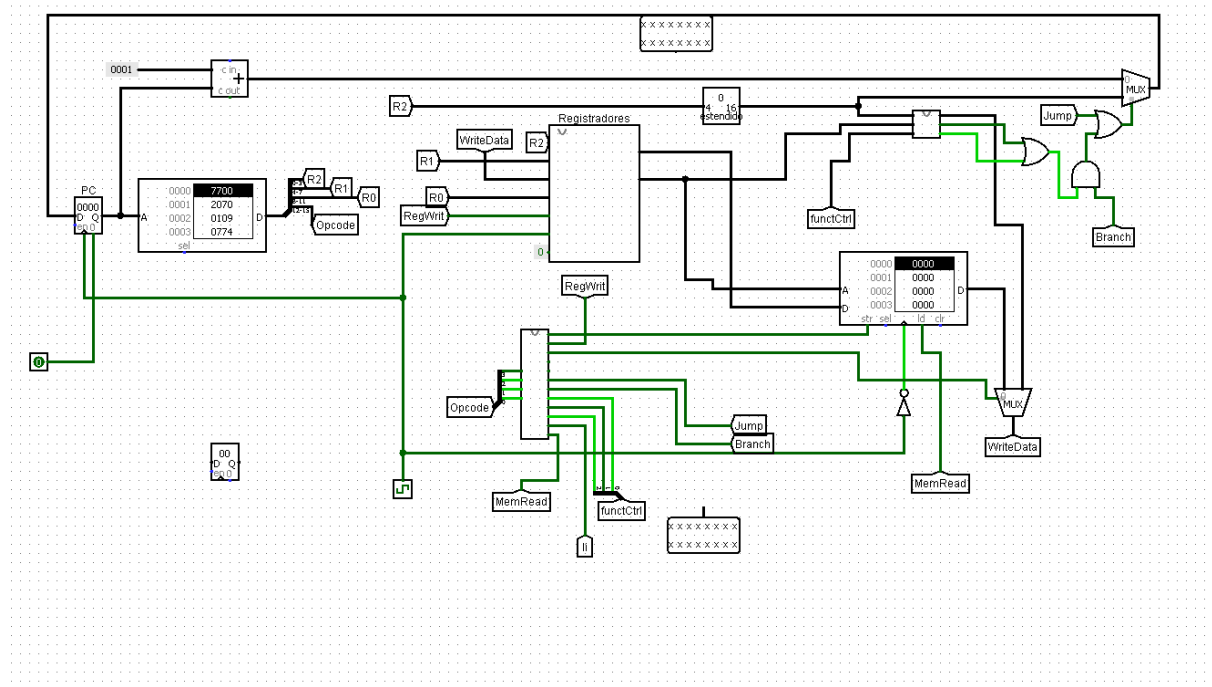
Decide que operação o processador vai realizar.

Banco de Registradores



Salva os dados nos registradores, e decide em qual registrador vai atualizar cada dado.

Main



Processador que processa o código.